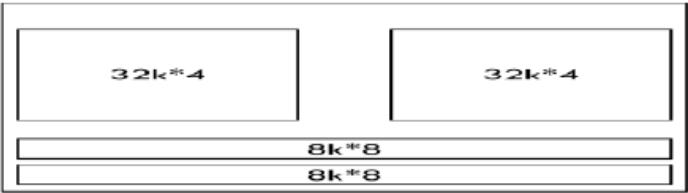
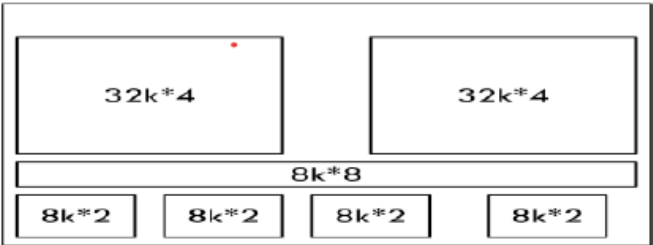


TMC Taille de la mémoire centrale du processeur $1Ko = 1024o = 2^{10}$ $1Mo = 2^{20}$ $1Go = 2^{30}$ $1To = 2^{40}$	=	$2^m = m = \text{nombre de lignes d'adresse}$ $= N = \text{la capacité ou l'espace d'adressage}$	X	TCM Taille d'une case mémoire 1 puce mémoire (bus d'adresse)
4 octets	=	$2^m = 2^2$ <div>00</div> <div>01</div>		1o (8 bits) <div> <div></div><div></div><div></div><div></div><div></div><div></div><div></div><div></div> </div> <div> <div></div><div></div><div></div><div></div><div></div><div></div><div></div><div></div> </div>
64 Moctets		$N = 64Mo/4o = 16Mo$ $= 16 \times 1Mo = N = \text{capacité d'adressage}$ $= 2^4 \times 2^{20} = 2^{24}$ $= m = 24 \text{ lignes d'adresses}$ Adresse début : 24 bits de 0 Adresse fin : 24 bits de 1		4o
224 octets		$N = 224$ $= 224 \text{ pour adresser 224 lignes, j'ai besoin d'au moins } m = 8$ $= 128 (2^7) \dots 256 (2^8)$		1o (8 bits)
48Ko		$N = 48\text{octets} = (32) 2^5 \dots 48\dots 2^6(64) \times 1Ko \text{ ou } 2^{10}$ octets On doit calculer en octets $m = 16 \text{ lignes d'adresse}$		1o (8 bits)
Exercice récapitulatif				
48Ko		$N = 48Ko/1o = (32)2^5 \times 2^{10} < 48K < (64)2^6 \times 2^{10}$ cases $32K < 48K < 64K$ Pas plus de 16 lignes d'adresses 8k *16 = $2^3 \times 2^{10} \times 16 \text{ bits}$; $32K \text{ cases à 4 bits}$; $32K \times 4 = 2^5 \times 2^{10} \times 4 \text{ bits}$; $8K \text{ cases à 8 bits}$; $8K \times 8 = 2^3 \times 2^{10} \times 8 \text{ bits}$; $8K \text{ cases à 2 bits}$; $8K \times 2 = 2^3 \times 2^{10} \times 2 \text{ bits}$; 16K *32 = $2^4 \times 2^{10} \times 32 \text{ bits}$;		1o (8 bits)

Organisation 1



Organisation 2



Organisation 3

