

Plataforma de Hardware Reconfigurable

Luis Alberto Guanuco

July 30, 2012

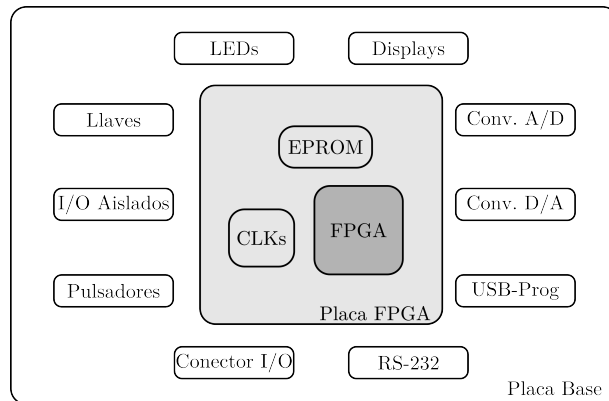


Figure 1: Diagrama en bloque - Plataforma de Hardware Reconfigurable

Intruducción cambiada desde NANO

A continuación se detallan los avances que se ha logrado de la Pltaforma de Hardware Reconfigurable (PHR). Se especificará las característica de los componentes seleccionados para luego definir, en diagramas de bloque, el diseño de una placa prototipo que permitirá realizar mediciones y observaciones previas a la placa final. Se describira el alcance de la Plataforma de Hardware Reconfigurable para luego enumerar los perifericos que se han de implementar en el diseño final. Finalmente se presenta un esquema posible de la PHR final.

Esquema de la Plataforma de Hardware Reconfigurable

Se presenta a continuación un esquema en bloque de su estructura básica.