# Makefile编写

## 编写规则：

target : prerequisites

command

说明：

1. targets:生成的目标
2. prerequisites：依赖文件
3. command：命令（c语言用gcc/cc之类的）

注意命令之前有一个tab。

例1-1

test : test.c

gcc –o test test.c

多文件编译：

例1-2：

main : main.o test1.o test2.o

gcc –o main main.o test1.o test2.o

main.o : main.c test.h

gcc –c main.c

test1.o : test1.c test.h

gcc –c test1.c

test2.o : test2.c test.h

gcc –c test2.c

## 清除工作过程中的过程文件

例2-1：

all : main clean

main : main.o test1.o test2.o

gcc –o main main.o test1.o test2.o

main.o : main.c test.h

gcc –c main.c

test1.o : test1.c test.h

gcc –c test1.c

test2.o : test2.c test.h

gcc –c test2.c

.PHONY : clean

clean :

rm –rf \*.o test(linux命令)

del \*.o test(windows命令)

## 变量的使用

变量的定义：变量名 = 值列表

例3-1：

Object = main.o test1.o test2.o

变量的使用：$(变量名)/${变量名}

例3-2：

Object = main.o test1.o test2.o

test : $(Object)

gcc –o test $(Object)