Percobaan 6

Rangkaian Encoder Sederhana

1. Tujuan Praktikum

- a. Mahasiswa dapat mengetahui apa itu encoder dan karakteristiknya.
- b. Mahasiswa dapat memahami prinsip kerja dari jenis jenis rangkaian encoder.
- c. Mahasiswa mampu merangkai dan mensimulasikan rangkaian encoder dengan menggunakan software.

2. Pendahuluan

Encoder adalah suatu peralatan yang digunakan untuk mempersingkat jalur input yang awalnya berjumlah banyak menjadi output dengan jumlah yang lebih sedikit. Encoder dapat diartikan sebagai suatu peralatan yang digunakan untuk merubah kondisi input menjadi kondisi tertentu dan kondisi tersebut dapat dikembalikan lagi seperti semula dengan menggunakan rangkaian decoder Encoder digunakan karna dengan encoder kita dapat menghemat jalur ataupun untuk menyesuaikan input supaya dapat diproses oleh rangkaian selanjutnya.

Enkoder disusun dari gerbang-gerbang logika yang menghasilkan keluaran biner sebagai hasil tanggapan adanya dua atau lebih variabel masukan. Hasil keluarannya dinyatakan dengan aljabar boole, tergantung dari kombinasikombinasi gerbang yang digunakan.

Sebuah Enkoder harus memenuhi syarat perancangan m < 2 n. Variabel m adalah kombinasi masukan dan n adalah jumlah bit keluaran sebuah enkoder. Satu kombinasi masukan hanya dapat mewakili satu kombinasi keluaran.

3. Buku Bacaan

Untuk membantu dan menambahkan pengetahuan tentang materi percobaan ini, anda disarankan untuk membaca buku berikut :

- a. Pengantar Teknik Digital, Teori dan praktek, Ir. Purba T, Terbitan Majalah Elektro HME ITB Th 1978
- b. Teknik Digital, Wasito S, Karya Utama, 1981
- c. John B. Peatman; "The Design of Digital Systems"; 1972: McGraw-Hill

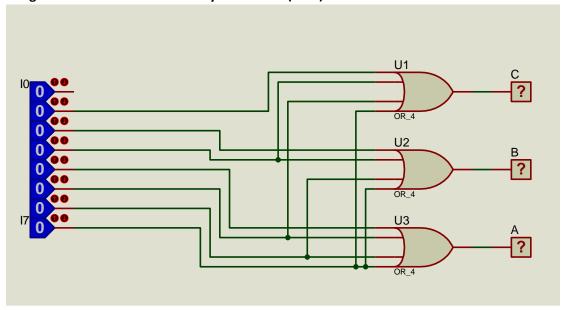
4. Peralatan

Praktikum ini adalah praktikum pengganti sehingga menggunakan livewire sebagai media simulasi rangkaian digital

5. Langkah Kerja

Buatlah rangkaian logika pada software (rek. Proteus) dari gambar gambar berikut dan jelaskan dari masing masing karakteristik percobaan.

a. Rangkaian encoder Octal to Binary sederhana (3 bit)

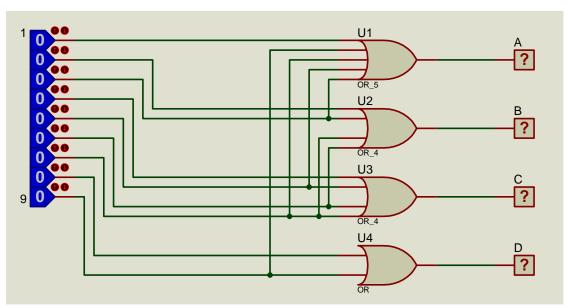


- 1. Buat rangkaian seperti yang diatas
- 2. Lengkapi table kebenaran dibawah ini

		OUTPUT								
10	l1	12	13	14	15	16	17	Α	В	С
1	0	0	0	0	0	0	0			
0	1	0	0	0	0	0	0			
0	0	1	0	0	0	0	0			
0	0	0	1	0	0	0	0			
0	0	0	0	1	0	0	0			
0	0	0	0	0	1	0	0			
0	0	0	0	0	0	1	0			
0	0	0	0	0	0	0	1			

3. Jelaskan komponen apa saja yang digunakan dan apa efeknya pada hasil

b. Rangkaian encoder Decimal to BCD sederhana (4 bit)

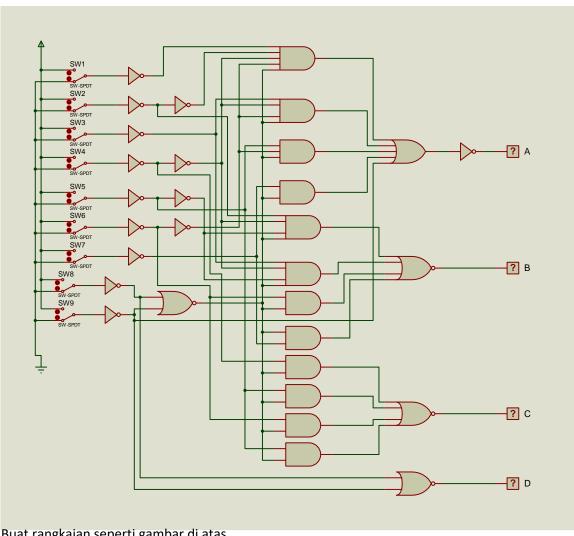


- 1. Buat rangkaian seperti diatas pada software yang digunakan
- 2. Lengkapi table kebenaran dibawah ini

Nilai	INPUT									OUTPUT				
desimal	1	2	3	4	5	6	7	8	9	D	С	В	Α	
0	0	0	0	0	0	0	0	0	0					
1	1	0	0	0	0	0	0	0	0					
2	0	1	0	0	0	0	0	0	0					
3	0	0	1	0	0	0	0	0	0					
4	0	0	0	1	0	0	0	0	0					
5	0	0	0	0	1	0	0	0	0					
6	0	0	0	0	0	1	0	0	0					
7	0	0	0	0	0	0	1	0	0					
8	0	0	0	0	0	0	0	1	0					
9	0	0	0	0	0	0	0	0	1					

3. Jelaskan komponen yang digunakan dana apa efeknya pada hasil

c. Rangkaian Encoder dengan IC 74147 Desimal to BCD



- 1. Buat rangkaian seperti gambar di atas
- 2. Lengkapi table kebenaran dibawah ini

INPUT										OUTPUT				
1	2	3	4	5	6	7	8	9	D	С	В	Α		
Н	Н	Н	Н	Н	Н	Н	Н	Н						
L	L	L	L	L	L	L	L	L						
L	L	L	L	L	L	L	L	Н						
L	L	L	L	L	L	L	Н	Н						
L	L	L	L	L	L	Η	Н	Н						
L	L	L	L	L	Η	Η	Н	Н						
L	L	L	L	Η	Η	Η	Н	Н						
L	L	L	Η	Η	Η	Η	Н	Н						
L	L	Н	Н	Н	Н	Н	Н	Н						
L	Н	Н	Н	Н	Н	Н	Н	Н						

- 3. Bandingkan dengan percobaan sebelumnya, apa yang membedakan dengan rangkaian sederhana?
- 4. Jika hasil percobaan sama, jelaskan mengapa dengan kombinasi yang berbeda dapat menghasilkan output yang sama?