

ATOS RECRUTE UN/UNE STAGE R&D HPC (H/F) EN STAGE DE 4 À 6 MOIS.

Date : 02/02/2016

Référence de l'offre : 203864-12481041

Domaine d'activité : Systèmes d'informations / télécom (Ingénieur Etudes / Développement)

Type de contrat : Stage

Localisation : Bruyères-le-Châtel 95870, FR

Durée du contrat : De 4 à 6 mois

Niveau d'études : Bac +4

Années d'expérience :

Description de l'entreprise :

Atos SE (Société Européenne), est une entreprise leader de services numériques avec un chiffre d'affaires annuel de 11 milliards d'euros et 93 000 collaborateurs dans 72 pays. Atos fournit à ses clients du monde entier des services de conseil et d'intégration de systèmes, d'infogérance et de BPO, de Big Data et de Cyber-sécurité, d'opérations Cloud et des services transactionnels par l'intermédiaire de Worldline, le leader européen et un acteur mondial dans les services de paiement. Grâce à son expertise technologique et sa connaissance sectorielle pointue, Atos sert des clients dans différents secteurs : Défense, Services financiers, Santé, Industrie, Médias, Services aux collectivités, secteur Public, Distribution, Télécoms et Transports.

Atos déploie les technologies qui accélèrent le développement de ses clients et les aident à réaliser leur vision de l'entreprise du futur. Atos est le partenaire informatique mondial des Jeux Olympiques et Paralympiques. Le Groupe est coté sur le marché Euronext Paris et exerce ses activités sous les marques Atos, Atos Consulting, Atos Worldgrid, Bull, Canopy, Worldline.

Pour plus d'informations : www.atos.net

Description du poste :

Le stage démarra par une période d'apprentissage de solutions logicielles de routage et de simulation existantes afin d'acquérir les bases et les méthodes de travail de l'équipe R Interconnect Software. Un ou plusieurs algorithmes de routage seront développés par la suite. Finalement, l'analyse de performance pourra intégrer une modélisation de la performance des switches et/ou une comparaison avec d'autres algorithmes de routage.

Votre mission consistera principalement à :

Comprendre les réseaux d'interconnexion des supercalculateurs et les algorithmes de routage utilisés ;Intégrer les processus de développement de l'équipe (spécifications, gestion des sources, développement dirigés par les tests unitaires, intégration continue) ;Développer un/des algorithmes de routage de manière incrémentale en fonction des retours de l'équipe ;Définir et valider les performances des algorithmes de routage avec un ensemble de tests sur le hardware et sur les simulateurs proposés dans l'équipe ;Proposer et vérifier une modélisation mathématique des performances des switches d'interconnexion.

Profil recherché :

Etudiant en 4è ou 5è année, école d'ingénieur ou cycle universitaire équivalent.

Compétences requises :

- * Programmation en C et/ou Python
- * Conception orientées objets
- Environnement Unix/Linux
- * Anglais intermédiaire

Les connaissances suivantes seraient un plus apprécié :

- * Développement incrémental (test-driven)
 - * Autonomie, capacité à travailler en équipe et force de proposition
- Topologies HPC

Durée : 4 ou 6 mois

Début du stage : février/mars

Pour postuler : <http://apply.multiposting.fr/jobs/1536/12481041>