#### 一、分工

鄧智宇: 撰寫報告、相關資料查找

黃信維: 撰寫程式、相關資料查找

- 二、作業步驟以及遇到問題
  - 1. 註解.config 的內容
  - 2. 依據題目要求,完成 check\_preempt\_curr\_rt(), pick\_next\_task\_rt() 和 get rr interval rt()三個檔案

```
check_preempt_curr_rt()
```

```
if (p->prio < rq->curr->prio) {
    resched_curr(rq);
    return;
}
```

#### pick\_next\_task\_rt()

```
if (rq->rt.rt queued <= 0) return NULL;
struct sched rt entity *rt se;
struct rt rq *rt rq = &rq->rt;
struct rt prio array *array = &rt rq->active;
struct list_head *queue_head;
// find the offset of first nonzero priority array
int prio_offset;
prio_offset = sched_find_first_bit(array->bitmap);
// shift to this priority
queue_head = array->queue + prio_offset;
// Target: get next scheduable entity address
// Hint: use linux list library and related data structure
   // rt_se = get_member_address_of_run_list_from_queue_head_pointer:
rt_se->run_list.next = queue_head->next;
// p is next runable task related to acheduable entity
struct task struct *p;
p = container_of(rt_se, struct task_struct, rt);
set next task rt(rq, p, true);
return p;
```

#### get\_rr\_interval\_rt()

```
if (task->policy == SCHED_RR)
    return sched_rr_timeslice;
else
    return 0;
```

## sudo Iscpu

```
MfSa40173@hfSa40173-VirtualBox:~/東面S sudo lscpu 
架構: x86_64
CPU 作業模式: 32-bit, 64-bit
Byte Order: Little Endian
CPU(s): 1
On-line CPU(s): 1
毎極記端核心数: 1
毎極記端核心数: 1
5のcket(s): 1
供應商識別號: GenuineIntel
CPU 家族: 6
型號: 78
Model name: Intel(R) Core(TM) i5-6200U CPU @ 2.30GHz
製程: 3
CPU MHz: 2400.002
BogoMIPS: 4800.00
BogoMIPS: 4800.00
Hypervisor 供應商: KVM
虚擬型態: 全部
Lid 快取: 32K
Lii 快取: 32K
Lii 快取: 32K
Lii 快取: 32K
Lii 快取: 3672K
Flags: fpu vme de pse tsc msr pae mce cx8 apic sep mtrr pge mca cmov pat pse36 clflush mmx fxsr sse sse2 ht syscall nx rdtscp lm constant_tsc rep_good nopl nonstop_tsc cpuid tsc_known_freq pni pclmulqdq ssse3 cx16 pcid sse4_1 sse4_2 x2apic movbe popcnt ase x save avx rdrand hypervisor lahf_lm abm 3dnowprefetch invpcid_single pti fsgsbase avx2 invpcid rdseed clflushopt md_clear flush_lid
```

## 測試程式 test.c 可成功執行如下。

3. 遇到的第一個問題,我們資料型態不斷有誤,使得程式無法編譯。後來我們查找了 Bootlin 以及 rt.c 內部的定義,了解其資料型態,以及 priority\_queue 的內容,我們將原先使用的「->」改用「.」來代替,就可以成功編譯。

4. 在使用 test.c 測試的時候,我們遇到了下面的狀況:



數字照順序固定印出,但一次只印出一個。後來發現,是因為我們並沒有將 CPU 數目設為 1,才有這樣的情形發生。修正後就可印出正確輸出。

# 三、引用資料

https://elixir.bootlin.com/linux/v5.7.9/source/include/linux/uaccess.h#L149