

Cotações

<u>Sistemas Computacionais</u> Licenciatura em Engenharia Informática - 2º Ano

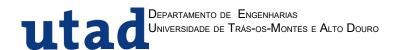
1) 2,0 val	Prova Fina Sem consul	il de Avaliação — Versão A .ta	Sexta, 14 de janeiro de 2022 Duração: 50 Minutos (tolerância incluída)
2) 2.0 val3) 2.0 val	Nome:		Número:
<u>4)</u> <u>2.0 val</u>	T TOME.		1 TOMENO.
<u>5)</u> <u>2.0 val</u>			
6a) 1.5 val	Atenção:	Justifique todas as sua	s respostas na medida do necessário, sem escrever
6b) 1.5 val		testamentos. Pense, organ	nize as ideias e escreva. Pode apresentar exemplos e/ou
7) <u>2.0 val</u>		•	elucidar as suas respostas. Considere 1TiB=2↑40
8a) 2.0 val		· · · · · · · · · · · · · · · · · · ·	-2↑20 Bytes e 1kiB=2↑10 Bytes. Nas questões de código,
8b) 1.5 val		pode dividir a zona de res	posta a meio para ter o dobro de linhas.
8c) 1.5 val	Teóri	ICA / PARTE 2	
	1) Em ter	rmos gerais, quais as vantas	gens de utilizar memória cache de um processador? Como
	*	na a memória cache.	,
	2) Em ter	mos gerais, como funciona a	comunicação série.
	3) Num s	istema operativo real é possív	vel criar programas em asssembly e interagir com o sistema?

AV-FSP+MC Página 1/4



		e dem	nir num prog	rama em <i>a</i>	issembly p	Dara O Gr	· · · · · · · · · · · · · · · · · · ·	ibici: eon	10?
						-			
Que reg	sistos devem se	er utili	zados para ir	nvocar um	a função e	em C a pa	rtir do <i>a</i>	ssembly?	
	· · · · · · · · · · · · · · · · · · ·								
·									
					1 1 1 1				
PRÁTIC	A / ASSEMBLY	$_{v}$ / p_{I}	TAFORMA G	INII					
	ere o trecho de				e as equi	valências	estão co	rretac).	
Código		/ COding		ироппи ч	ic as equi	Vaicifolas			
COULGO	•								
hello:			OS_WRITE						
	mov	7 r0, ‡	os_stdout						
	mov ldr mov	7 r0,	OS_STDOUT msg						
hello:	mov ldr mov swi	r r0, r r1, = r r2, i 0	tos_stdout =msg t11	oódigo					
hello:	mov ldr mov	r r0, r r1, = r r2, i 0	tos_stdout =msg t11	código.					
hello:	mov ldr mov swi	r r0, r r1, = r r2, i 0	tos_stdout =msg t11	código.					
hello:	mov ldr mov swi	r r0, r r1, = r r2, i 0	tos_stdout =msg t11	código.					
hello:	mov ldr mov swi	r r0, r r1, = r r2, i 0	tos_stdout =msg t11	código.					
hello:	mov ldr mov swi	r r0, r r1, = r r2, i 0	tos_stdout =msg t11	código.					
hello:	mov ldr mov swi	r r0, r r1, = r r2, i 0	tos_stdout =msg t11	código.					
hello:	mov ldr mov swi	r r0, r r1, = r r2, i 0	tos_stdout =msg t11	código.					
a) Indi	mov 1dr mov swi que qual o obj	r r0, f r1, = r r2, f i 0	tos_stdout -msg t11 o que faz o		₽2 e R7	79			
a) Indi	mov ldr mov swi	r r0, f r1, = r r2, f i 0	tos_stdout -msg t11 o que faz o		, R2 e R7	7?			
a) Indi	mov 1dr mov swi que qual o obj	r r0, f r1, = r r2, f i 0	tos_stdout -msg t11 o que faz o		, R2 e R7	7?			
a) Indi	mov 1dr mov swi que qual o obj	r r0, f r1, = r r2, f i 0	tos_stdout -msg t11 o que faz o		, R2 e R 7	7?			
a) Indi	mov 1dr mov swi que qual o obj	r r0, f r1, = r r2, f i 0	tos_stdout -msg t11 o que faz o		, R2 e R7	7?			
a) Indi	mov 1dr mov swi que qual o obj	r r0, f r1, = r r2, f i 0	tos_stdout -msg t11 o que faz o		, R2 e R7	7?			
a) Indi	mov 1dr mov swi que qual o obj	r r0, f r1, = r r2, f i 0	tos_stdout -msg t11 o que faz o		, R2 e R 7	7?			

AV+FSP+MC Página 2/4



inici									
					-				
					l ——				
					l				
					-				
a)]	vamente com Desenvolva de 32 bit, so	uma sub-ro	tina que	determine	e o somat	ório dos	valores	de um v	etor de nún
a)]	Desenvolva	uma sub-ro endo o veto	tina que r de nún	determine nero term	e o somat ninado pe	ório dos lo valor	valores 0. A in	de um v terface c	etor de núm om a sub-r
a)]	Desenvolva de 32 bit, se	uma sub-ro endo o veto	tina que r de nún	determine nero term	e o somat ninado pe	ório dos lo valor	valores 0. A in	de um v terface c	etor de núm om a sub-r
a)]	Desenvolva de 32 bit, se	uma sub-ro endo o veto	tina que r de nún	determine nero term	e o somat ninado pe	ório dos lo valor	valores 0. A in	de um v terface c	etor de núm om a sub-r
a)]	Desenvolva de 32 bit, se	uma sub-ro endo o veto	tina que r de nún	determine nero term	e o somat ninado pe	ório dos lo valor	valores 0. A in	de um v terface c	etor de núm om a sub-r
a)]	Desenvolva de 32 bit, se	uma sub-ro endo o veto	tina que r de nún	determine nero term	e o somat ninado pe	ório dos lo valor	valores 0. A in	de um v terface c	etor de núm om a sub-r
a)]	Desenvolva de 32 bit, se	uma sub-ro endo o veto	tina que r de nún	determine nero term	e o somat ninado pe	ório dos lo valor	valores 0. A in	de um v terface c	etor de núm om a sub-r
a)]	Desenvolva de 32 bit, se	uma sub-ro endo o veto	tina que r de nún	determine nero term	e o somat ninado pe	ório dos lo valor	valores 0. A in	de um v terface c	etor de núm om a sub-r
a)]	Desenvolva de 32 bit, se	uma sub-ro endo o veto	tina que r de nún	determine nero term	e o somat ninado pe	ório dos lo valor	valores 0. A in	de um v terface c	etor de núm om a sub-r
a)]	Desenvolva de 32 bit, se	uma sub-ro endo o veto	tina que r de nún	determine nero term	e o somat ninado pe	ório dos lo valor	valores 0. A in	de um v terface c	etor de núm om a sub-r
a)]	Desenvolva de 32 bit, se	uma sub-ro endo o veto	tina que r de nún	determine nero term	e o somat ninado pe	ório dos lo valor	valores 0. A in	de um v terface c	etor de núm om a sub-r
a)]	Desenvolva de 32 bit, se	uma sub-ro endo o veto	tina que r de nún	determine nero term	e o somat ninado pe	ório dos lo valor	valores 0. A in	de um v terface c	etor de núm om a sub-r
a)]	Desenvolva de 32 bit, se	uma sub-ro endo o veto	tina que r de nún	determine nero term	e o somat ninado pe	ório dos lo valor	valores 0. A in	de um v terface c	etor de núm om a sub-r
a)]	Desenvolva de 32 bit, se	uma sub-ro endo o veto	tina que r de nún	determine nero term	e o somat ninado pe	ório dos lo valor	valores 0. A in	de um v terface c	etor de núm om a sub-r

7) Considere um vetor de valores de 32 bit. Elabore uma rotina que calcula quantos valores inteiros

AV+FSP+MC Página 3/4



b) Indique que elementos / diretivas adicionais devem ser colocas no código, de forma a se possível invocar a sub-rotina a partir de um programa em C.
<u> </u>
·

c) Apresente um trecho de código/dados em C que utiliza a sub-rotina definida anteriormente.
·
·
Área extra para respostas (identificar qual a pergunta)

AV+FSP+MC Página 4/4