

<u>Sistemas Computacionais</u> Licenciatura em Engenharia Informática - 2º Ano

Cotações		
1) _ 1,25	$ P_R $	ova de Avaliação Escrita sem consulta — Versão B $$
, _	S_{EI}	m consulta Duração: 50 Minutos (Complementar) / 100 Minutos (Exame) com tolerância incluída
<u>2)</u> = <u>1.25</u>		
3) _ 1.25	$ N_0 $	OME:NÚMERO:
4) _ 1.25	2	
<u>5)</u> <u>1.25</u>		
<u>6)</u> _ 1.25	$ \underline{\mathbf{At}} $	enção: Justifique todas as suas respostas na medida do necessário, sem escrever testamentos.
7) _ 1.25	5	Pense, organize as ideias e escreva. Pode apresentar exemplos e/ou grafismos para
8) _ 1.25		melhor elucidar as suas respostas. Considere 1TiB=2↑40 1GiB=2↑30 Bytes,
, –		1MiB=2↑20 Bytes e 1kiB=2↑10 Bytes. Nas questões de código, pode dividir a zona de
<u>9a)</u> 1.00		resposta a meio para ter o dobro de linhas.
9b) 1.00	2	
<u>10)</u> <u>1.00</u>		Teórica / Parte 1
<u>11a)</u> 1.00		
11b) 1.00	1)	Considerando a arquitetura ARMv7, indique 4 registos para dados e 4 registos para guardar
12a) 1.00		endereços para dados.
12b) 1.00		
13a) 1.00		
13b) 1.00		
13c) 1.00	11 -	
130)_ 1.00	_ _	
	_	
	2)	Apresente um possível aspeto negativo da passagem de párametros por Stack.
	_	
	_	
	-	
	-	
	3)	Apresente os passos na invocação e regresso de uma sub rotina, nomeadamente indicando que
		registos e instruções estão envolvidos? Não incluir os aspetos específicos do método de
		passagem de parâmetros.
	-	
	_	
	_	
	-	
	1 _	

AV-FSP+MC Página 1/9



4)	
4)	Quais as diferencias entre "Memory Mapped I/O" e "Port-mapped I/O" nas entradas/saídas?
_	
_	
-	
-	
-	
-	
-	
-	
_	
	TEÓRICA / PARTE 2
5)	Indique como funcionam os diferente níveis de memória cache de um processador.
_	
_	
_	
-	
-	
-	
-	
-	
6)	Desenve e estruture de um constan (convêncie de hite) no comunicación sério
(O)	Descreva a estrutura de um carater (sequência de bits) na comunicação série.
_	
_	
_	
_	
_	
-	
-	
-	

AV+FSP+MC Página 2/9



7)		operativo real é possível criar programas em <i>asssembly</i> e utilizar os recursos desse no por exemplo escrever uma mensagem na consola / terminal?
_		
8)		podem/devem ser utilizados para invocar uma chamada ao System Dispatcher / OS do assembly?
_	, I	
- - -		
	Prática / A	SSEMBLY
9)	Responda às	questões abaixo, tendo em conta o código assembly ARMv7 apresentado:
	Código:	
	START cm	eq STRING1 ov r0, r2
		po é estrutura de "decisão e controlo" utilizada no código?
_		
_		
-		

AV+FSP+MC Página 3/9



b) Qual o "valor" do registo R0 no final?	
o) Qual o valor de registe Ro no mar.	
	· · · · · · · · · · · · · · · · · · ·
	bore um programa em assembly ARMv7 capaz de
	. A string tem formato tipo C (acaba com 0). 'A' e
'Z' representam os valores inteiros respetivos.	
	-

AV+FSP+MC Página 4/9



11) Tendo por base o assembly ARMv7 e o emula	dor VisUAL responda às seguintes questões:
	o número total de bits com o valor "1" de número
de 32 bit, passado com parametro. Os regis	stos de entrada e saída devem ser definidos por si.
_	
b) Desenvolva uma sub-rotina que determin	e o número total de bits com o valor "1" de um
vetor de valores de 32 bits utilizando (invo	ocando) a sub-rotina anteriormente definida.
	,

AV+FSP+MC Página 5/9



	Υ
Prática / Assembly / Plataforma GNU	
	1
12) Considere o trecho de código seguinte (supon	ha que as equivalencias / valores estão corretos):
Código:	
error: mov r7, #OS_WRITE mov r0, #OS_STDERR ldr r1, =errormsg mov r2, #31 swi 0	
a) Indique qual o objetivo / o que faz o códig	go.
	
	
b) O que representam os valores / registos R	0, R1, R2 e R7?
	
13) Novamente com base no assembly ARMv7 e	um sistema com as ferramentas GNU:
a) Desenvolva uma sub-rotina que determine	e o somatório dos valores de um vetor de números
de 8 bit. A interface com a sub-rotina	deve ser a seguinte: R0 (endereço do primeiro
elemento do vetor) e R1 (número de valor	es do vetor); retorno R0 (somatório).

AV+FSP+MC Página 6/9



b) Indique que elementos / diretivas adicionais devem ser colocas no código, de forma possível invocar a sub-rotina a partir de um programa em C. c) Apresente um trecho de código / dados em C que utiliza a sub-rotina definida anteriorm c) Apresente um trecho de código / dados em C que utiliza a sub-rotina definida anteriorm									
possível invocar a sub-rotina a partir de um programa em C. 2) Apresente um trecho de código / dados em C que utiliza a sub-rotina definida anteriorm					——I				
possível invocar a sub-rotina a partir de um programa em C. 2) Apresente um trecho de código / dados em C que utiliza a sub-rotina definida anteriorm					l				
possível invocar a sub-rotina a partir de um programa em C. e) Apresente um trecho de código / dados em C que utiliza a sub-rotina definida anteriorm									
								no código,	de forma a
						 			
				• • • • • • • • • • • • • • • • • • • •			· · · · · · · · · · · · · · · · · · ·		
						 			
t CAU a para resposuis (auciniment quar a perganen))	Apresente ui	n trecho de	código / o	dados em	C que utiliza	a a sub-rotii	na definida	anteriorme
							a a sub-rotii	na definida	anteriorme
							a a sub-rotin	na definida	anteriormo
							a a sub-rotin	na definida	anteriormo
							a a sub-rotii	na definida	anteriormo
							a a sub-rotin	na definida	anteriormo
							a a sub-rotii	na definida	anteriormo
							a a sub-rotin	na definida	anteriorm

AV+FSP+MC Página 7/9



· · · · · · · · · · · · · · · · · · ·

AV+FSP+MC Página 8/9

 	 			

AV+FSP+MC Página 9/9