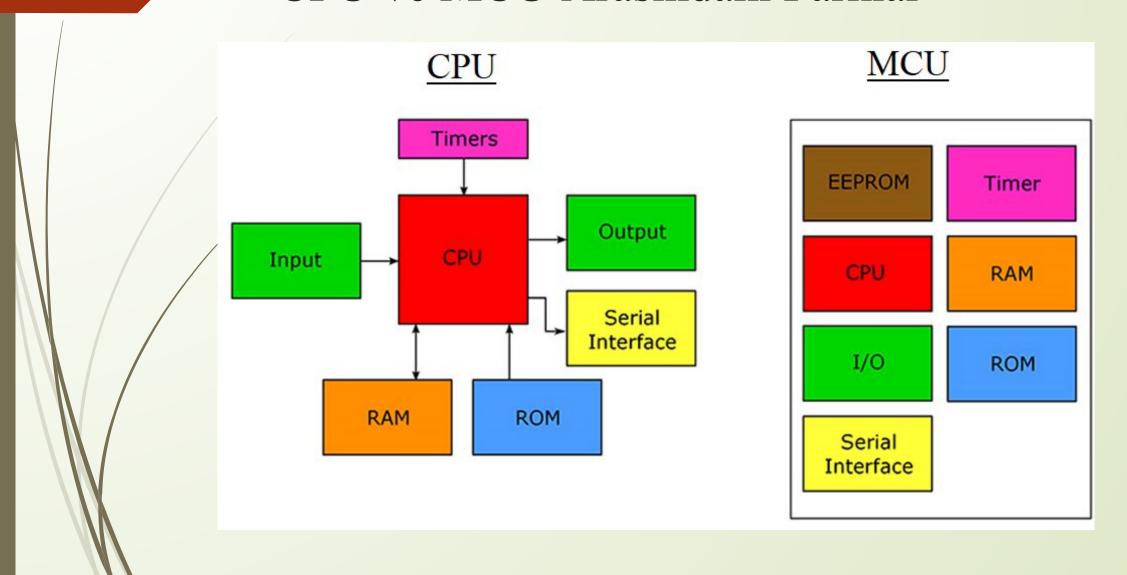
# PIC MİKROKONTROLÖR

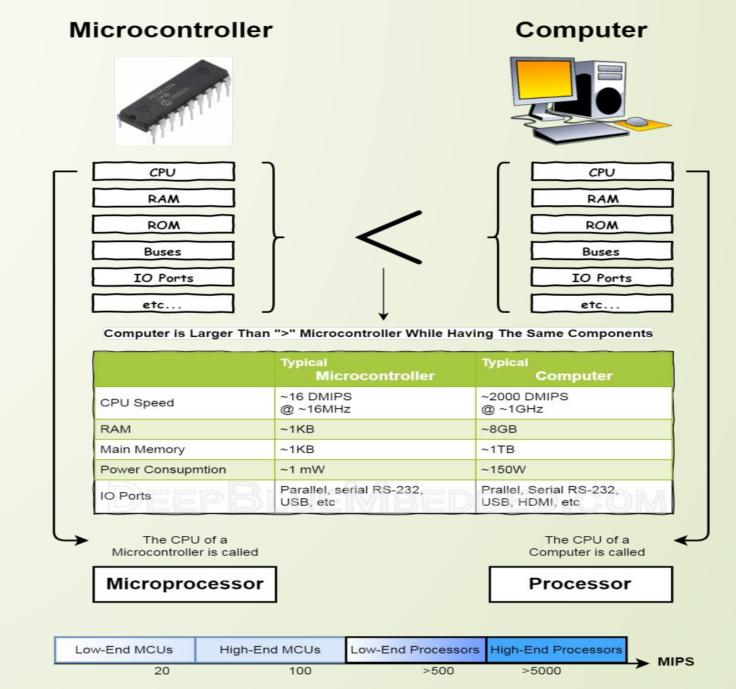
Ders I – Genel Tanıtım

### Giriş

- Peripheral Interface Controller (PIC) dünyada yaygın olarak kullanılan ve Microchip firması tarafından üretilen bir mikro-denetleyici ailesidir
- Bilgisayar sistemlerinde çevre birimlerin (ses kartı, klavye vb.) kontrolleri ve CPU 'ların iş yükünü azaltmak için geliştirildiler
- Gömülü sistem teknolojilerinin gelişmesiyle önemli bir pazar payına sahip oldular
- Öncelikle bir mikro-işlemci (CPU) ile bir mikro-kontrolör (MCU) arasındaki farkı anlayalım

### CPU ve MCU Arasındaki Farklar



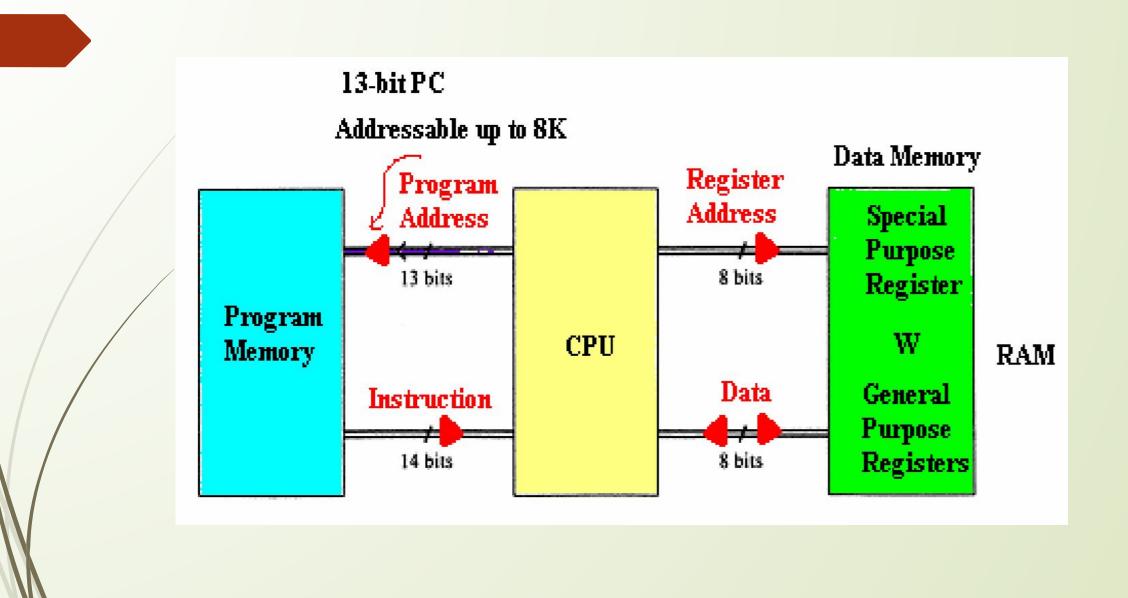


# MCU ve CPU İçin Genel Karşılaştırma

- ☐ MCU 'ların program kodlarına erişimi ve yürütümü daha kolay ve hızlıdır
- ☐ MCU 'ların kullanabildikleri hafıza boyutları düşüktür (genelde <2MB)
- ☐ MCU 'ların güç tüketimi CPU 'lara göre oldukça düşüktür
- MCU 'lar tek bir voltaj beslemesi ile çalışabilirken, CPU 'lar için aynı anda farklı voltaj seviyeleri gerekebilir
- MCU 'ların işlem performansı CPU 'lara göre daha azdır (Örnek olarak, ARM Cortex-M4 mimarili MCU 'lar 150 DMIPS performansına sahipken, ARM Cortex-A5 mimarili işlemciler 850 DMIPS performansına ulaşabilir)
- ☐ Çoğu MCU, hafıza kısıtlarından dolayı görüntü sistemleri desteği ile gelmez (Örnek olarak 16 bit renk formatı sunan bir QVGA 320 x 240 TFT, «refreshing» için ortalama 150 kB 'lık bir SRAM 'a ihtiyaç duyar)

### Mimari Sınıfları

- PIC mikrodenetleyiciler komut mimarisi olarak <u>RISC</u> (Reduced Instruction Set) mimarsine sahiptirler
- Az komut sayısına sahiptir (PIC16F877 MCU 35 adet komut ile programlanır)
- Bellek mimarisi olarak Haward mimarisini kullanır
  - Von-Neumann 'a göre biraz daha pahalı (aslında çok önemli bir fiyat farkı yok)
  - ☐ Von-Neumann 'a göre biraz daha hızlı
- Veri belleği (Data Memory) <u>static RAM teknolojisi</u> iken program belleği (Program Memory) <u>flash</u> <u>bellektir</u>
- Bu belleklerin dışında bir de EEPROM hafızaya sahiptir



# Flash Bellek Teknolojisi

- Aslında bir EEPROM teknolojisidir
- Non-volitile memory, (OTP-> PROM -> EPROM -> EEPROM -> FLASH)
- ☐ Standalone kullanılabilir
- Diğer ram teknolojileri gibi batarya / besleme kaynağı ihtiyacı yoktur
- Blok bazlı silme yapabilir (EEPROM byte bazlı silme yapar)
- ☐ Genelde NAND teknolojisi kullanır ( EEPROM genelde NOR teknolojisi)

### EN Bilinen PIC SERİLERİ

PIC12XX, PIC16FXX, PIC18FXX, PIC32MKXX vb.





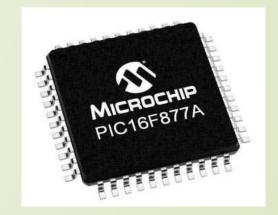


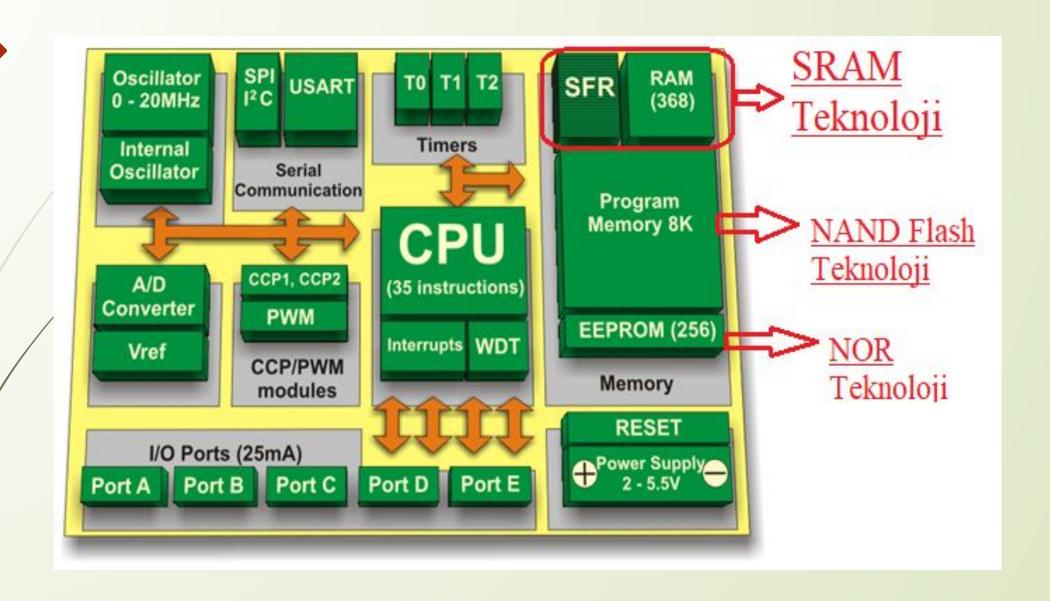


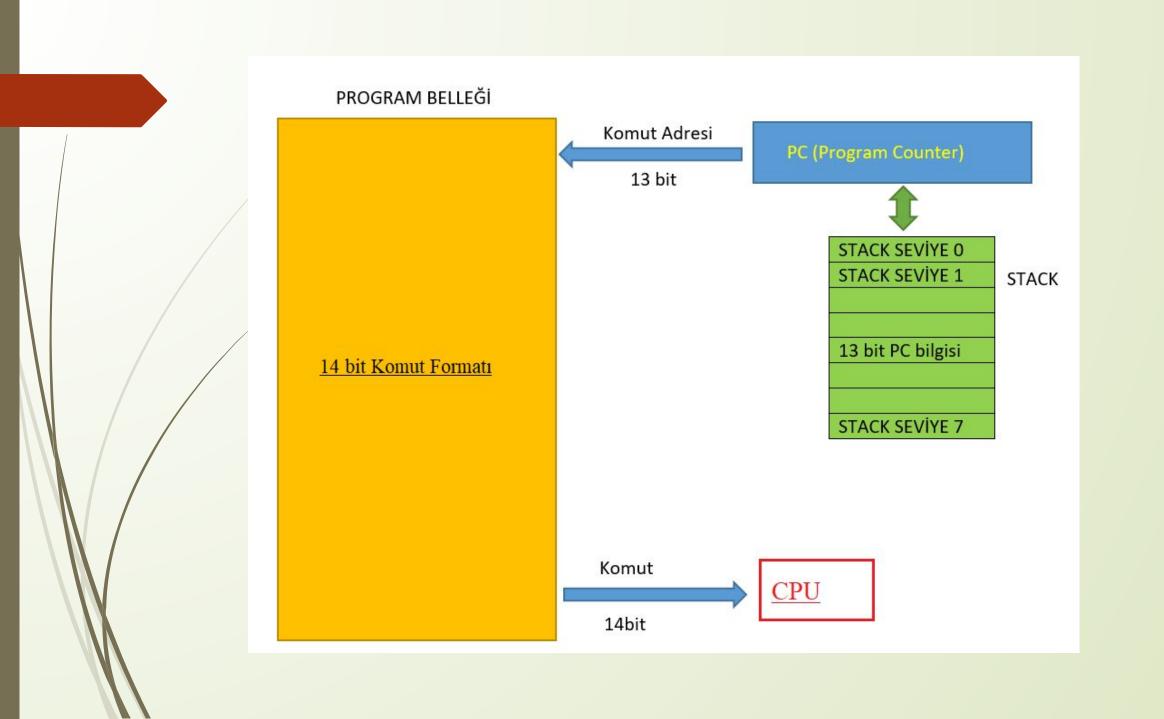
### PIC16F877A

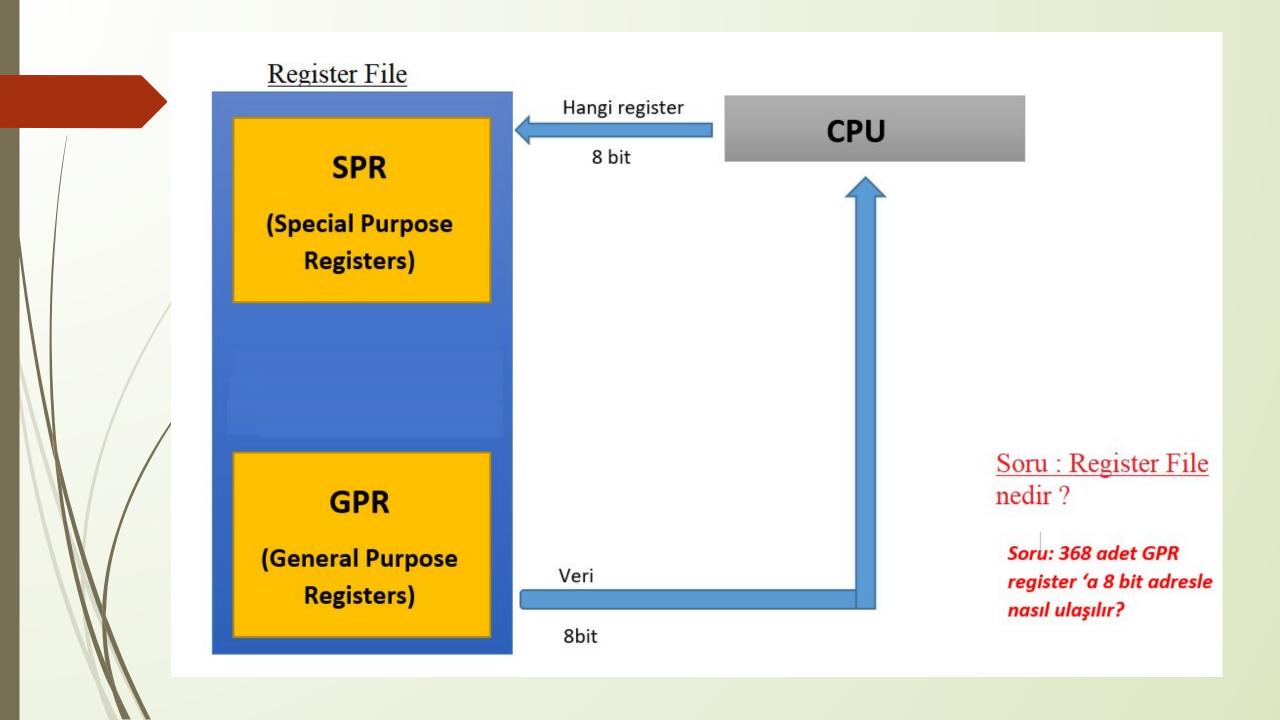
- ☐ 20 MHz 'e kadar çalışma
- 4 adet memory yapısı
  - 1. 8k x 14 bit Program Belleği (Word uzunluk 14 bit)
  - 2. 368 x 8 bit GPR
  - 3. 256 x 8 bit EEPROM
  - 4. <u>8 seviyeli STACK (Aslında SRAM 'in özel bir bloğudur)</u>
- 3 adet TIMER
  - 1. /TMR0 (8bit)
  - 2. TMR1(16bit, sleep mode çalışma için harici clock uyumlu)
  - 3. TMR2 (8bit, PWM uyumlu)
- PWM desteği
- ☐ SPI, I2C ve USART desteği
- 10 bit ADC
- ☐ 2 adet Comparator
- 14 farklı kesme işlemini tanıma (dahili ve <u>RB0, RB4-RB7 harici kesmeleri</u>)
- ICSP desteği (In Circuit Serial Programming)
- ICD desteği (În circuit Debugger)





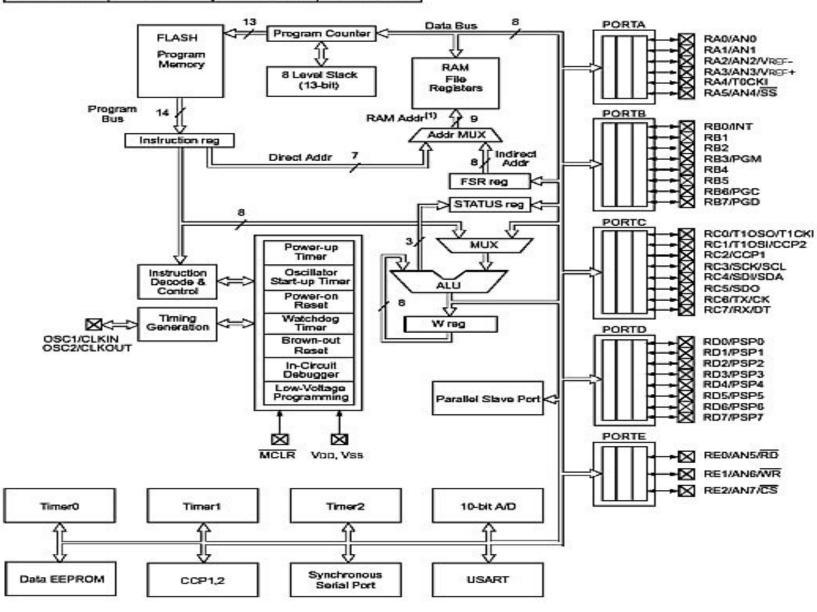




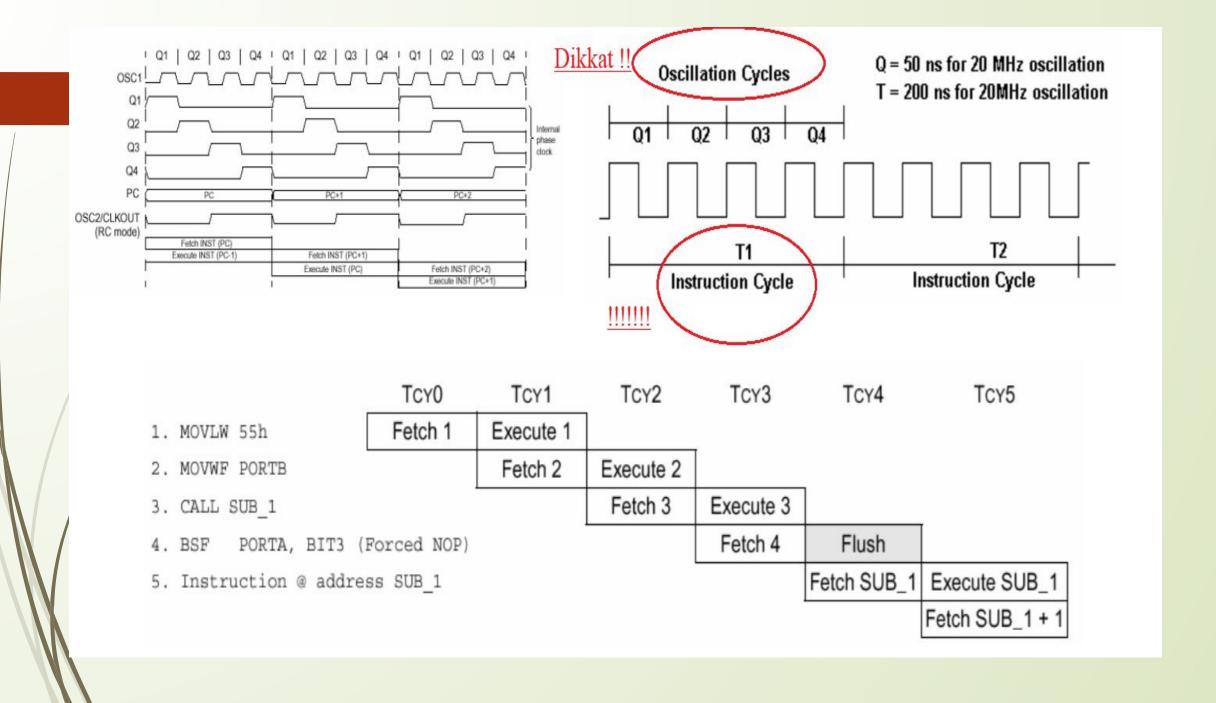


Device	Program FLASH	Data Memory	Data EEPROM	
PIC16F874	4K	192 Bytes	128 Bytes	
PIC16F877	BK	368 Bytes	256 Bytes	

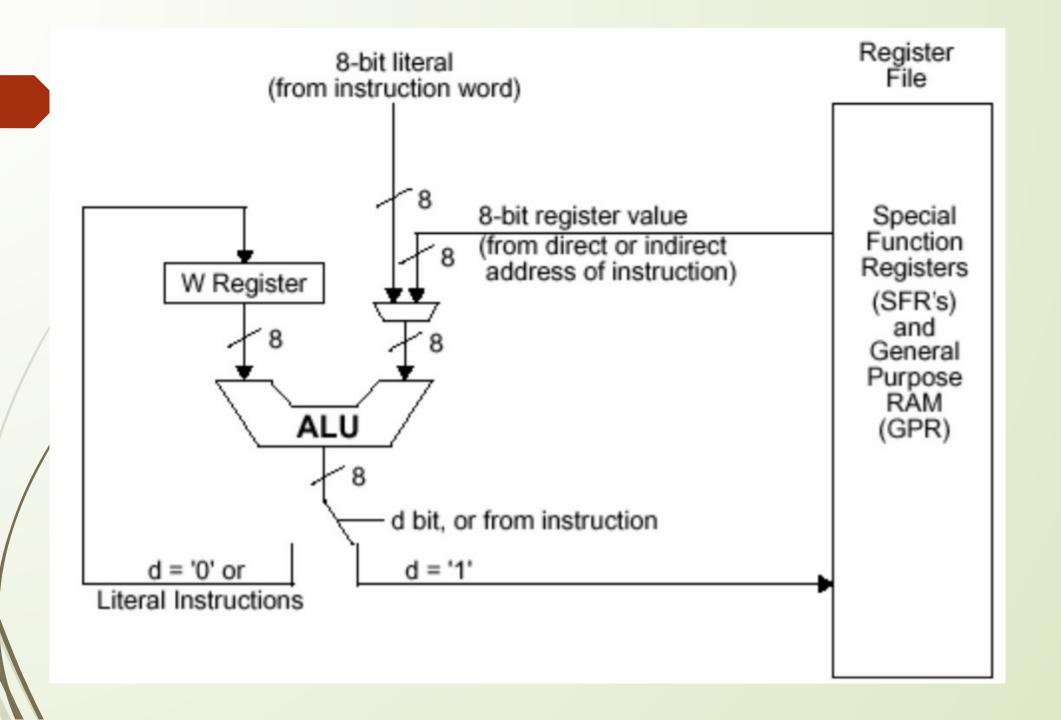
Note 1: Higher order bits are from the STATUS register.



Soru: Peki CPU nerede?



Key Features PICmicro™ Mid-Range Reference Manual (DS33023)	PIC16F873	PIC16F874	PIC16F876	PIC16F877
Operating Frequency	DC - 20 MHz			
RESETS (and Delays)	POR, BOR (PWRT, OST)	POR, BOR (PWRT, OST)	POR, BOR (PWRT, OST)	POR, BOR (PWRT, OST)
FLASH Program Memory (14-bit words)	4K	4K	8K	8K
Data Memory (bytes)	192	192	368	368
EEPROM Data Memory	128	128	256	256
Interrupts	13	14	13	14
I/O Ports	Ports A,B,C	Ports A,B,C,D,E	Ports A,B,C	Ports A,B,C,D,E
Timers	3	3	3	3
Capture/Compare/PWM Modules	2	2	2	2
Serial Communications	MSSP, USART	MSSP, USART	MSSP, USART	MSSP, USART
Parallel Communications	_	PSP	_	PSP
10-bit Analog-to-Digital Module	5 input channels	8 input channels	5 input channels	8 input channels
Instruction Set	35 instructions	35 instructions	35 instructions	35 instructions



# Register File Yapısı

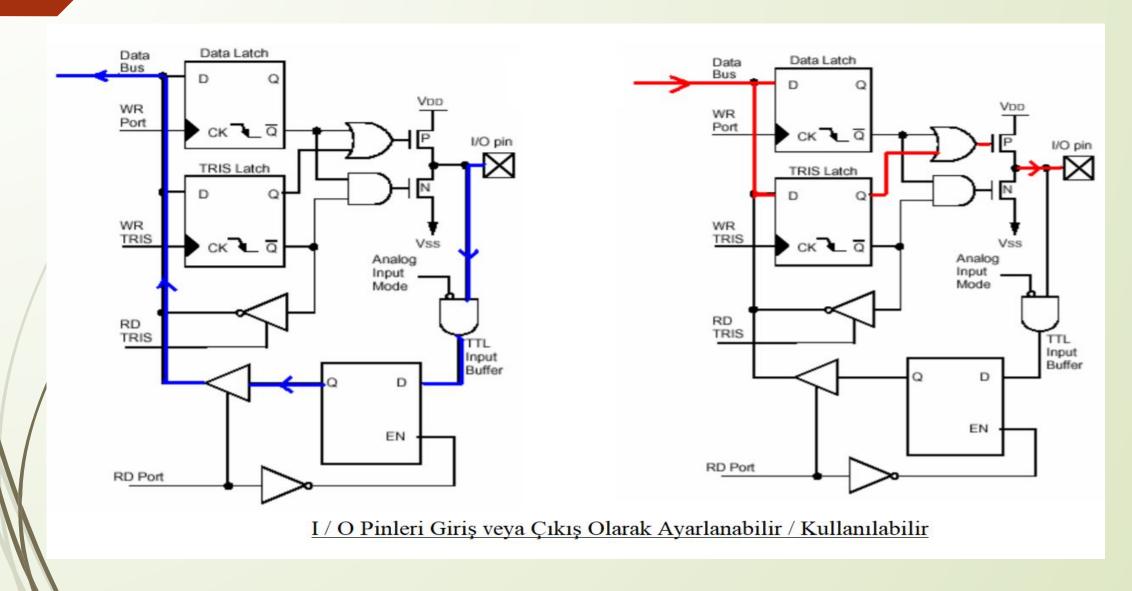
Her biri **128 byte** 'dan oluşan 4 sanal bölümden oluşur (**Bank** veya **Page** olarak da isimlendirilir. Bank0, Bank1, Bank2 ve Bank3)

Bank seçimi Status Register 'ı yardımı ile seçilir (RP0 ve RP1 bitleri)

RP1:RP0	Bank
00	0
01	1
10	2
11	3

				2		a 10		
1	Indirect addr.(*)	00h	Indirect addr.(*)	80h	Indirect addr.(*)	100h	Indirect addr.(*)	180h
	TMR0	01h	OPTION_REG	81h	TMR0	101h	OPTION_REG	181h
	PCL	02h	PCL	82h	PCL	102h	PCL	182h
	STATUS	03h	STATUS	83h	STATUS	103h	STATUS	183h
	FSR	04h	FSR	84h	FSR	104h	FSR	184h
	PORTA	05h	TRISA	85h		105h		185h
	PORTB	06h	TRISB	86h	PORTB	106h	TRISB	186h
/	PORTC	07h	TRISC	87h		107h		187h
	PORTD (1)	08h	TRISD (1)	88h		108h		188h
	PORTE (1)	09h	TRISE (1)	89h		109h		189h
	PCLATH	0Ah	PCLATH	8Ah	PCLATH	10Ah	PCLATH	18Ah
	INTCON	0Bh	INTCON	8Bh	INTCON	10Bh	INTCON	18Bh
	PIR1	0Ch	PIE1	8Ch	EEDATA	10Ch	EECON1	18Ch
	PIR2	0Dh	PIE2	8Dh	EEADR	10Dh	EECON2	18Dh
	TMR1L	0Eh	PCON	8Eh	EEDATH	10Eh	Reserved <sup>(2)</sup>	18Eh
	TMR1H	0Fh		8Fh	EEADRH	10Fh	Reserved <sup>(2)</sup>	18Fh
	T1CON	10h		90h		110h		190h
	TMR2	11h	SSPCON2	91h		111h	I I	191h
	T2CON	12h	PR2	92h		112h	I I	192h
	SSPBUF	13h	SSPADD	93h		113h	I I	193h
	SSPCON	14h	SSPSTAT	94h		114h		194h
	CCPR1L	15h		95h		115h		195h
	CCPR1H	16h		96h	/\	116h	I /\	196h
	CCP1CON	17h		97h	General Purpose	117h	General Purpose	197h
	RCSTA	18h	TXSTA	98h	Register	118h	Register	198h
	TXREG	19h	SPBRG	99h	16 Bytes	119h	16 Bytes	199h
	RCREG	1Ah		9Ah		11Ah	\ /	19Ah
	CCPR2L	1Bh		9Bh		11Bh		19Bh
	CCPR2H	1Ch		9Ch		11Ch	(30.000 S)	19Ch
	CCP2CON	1Dh		9Dh		11Dh	I I	19Dh
	ADRESH	1Eh	ADRESL	9Eh		11Eh	I I	19Eh
\ \ \ /	ADCON0	1Fh	ADCON1	9Fh		11Fh		19Fh
\ W /		20h		A0h		120h		1A0h
\ \\\ /	General		General		General		General	
\ \\\	Purpose		Purpose		Purpose		Purpose	
\ \ \ \ \ \ \ \ \ \ \ \ \ \ \ \ \ \ \	Register		Register 80 Bytes		Register 80 Bytes		Register 80 Bytes	
\	96 Bytes		OU Dyles	EFh .	OU Dytes	16Fh	DO Dytes	1EFh
\			accesses	F0h	accesses	170h	accesses	1F0h
WWW.			70h-7Fh		70h-7Fh	4754	70h - 7Fh	
	Bank 0	7Fh	Bank 1	FFh	Bank 2	17Fh	Bank 3	1FFh
	^		^		^		^	
	11		4 >		11		17	
							Towns of the last	

### I / O Kontrol



# Interrupts

