## **GaN Enhancement-mode Gate Drivers HEMT Half Bridge** $L_{P1}$ $L_{DR5}$ $L_{D3}$ $L_{D4}$ **C4** $L_{G4}R_{G4}$ $L_{G3}R_{G3}$ $L_{DR6}$ Q3 C5 **M**3 **M4** $L_{DR7}$ $L_{DR8}$ $L_{S3}$ $R_{S3}$ $L_{S4}$ $R_{S4}$ $\{L_{QS4}\}$ $L_{QS3}$ $L_{DR1}$ $L_{D2}$ $L_{D1}$ $C_{DC}$ $L_{DR2}$ $L_{G2}R_{G2}$ $L_{G1}R_{G1}$ Q1 Q2 M1 M2 $L_{S2}$ $R_{S2}$ $L_{DR3}$ $L_{s_1} \ R_{s_1} \ |$ $L_{DR4}$ $L_{QS2}$ $L_{QS1}$ $L_{P2}$