

Verifikasi Lampu Lalu Lintas menggunakan Logika Temporal Linear

Proposal Tugas Akhir

Kelas TA 1

Agus Budi

NIM : 110313xxxx



Program Studi Sarjana Teknik Informatika

Fakultas Informatika

Universitas Telkom

Bandung

2017

Lembar Persetujuan

Abstrak

Contents

1	Pendahuluan	5
2	Kajian Pustaka	6
2.1	Fasda	6
3	Metodologi	7

Bab 1

Pendahuluan

buiubiubiu [1]

Bab 2

Kajian Pustaka

2.1 Fasda

Bab 3

Metodologi

Bibliography

- [1] Michael Huth and Mark Ryan. *Logic in Computer Science: Modelling and reasoning about systems*. Cambridge University Press, 2004.

Lampiran