

南开大学

网络空间安全学院编译原理实验报告

第一次作业:了解你的编译器

付文轩 1911410

年级: 2019 级

专业:信息安全

指导教师:王刚

# 摘要

在一个代码从完成到运行,这之间包含很多过程,这些过程大致可以分为四步: 预处理、编译、汇编和链接。本次实验将在 Ubuntu 环境下进行实验实验相关内容为: 以 GCC 为研究对象(或你常用的、熟悉的编译工具),更深入地探究语言处理系统的完整工作过程: 预处理器做了什么?编译器做了什么?汇编器做了什么?链接器做了什么?本文将结合教材、PPT、网上相关资料,对如上的四个工作进行探究

关键字: 预处理器, 编译器, 编译器, 汇编器, 链接器

# 目录

一、 实验	知识准备
( <del></del> )	实验准备
1.	虚拟环境配置
2.	实验工具安装
3.	实验代码编写
( <u></u> ) ½	编译环境简介
1.	GCC 编译器简介
2.	GCC 使用方式
(三) 名	各阶段概述
1.	预处理阶段
2.	编译阶段
3.	汇编阶段
4.	链接阶段
二、 实验	<b>建</b> 过程
(—) <del>-</del>	
1.	生成.i 文件
2.	文件对比
( <u></u>	
1.	clang 工具简单介绍
2.	
3.	
4.	
5.	
6.	112 22 17
7.	
8.	· · · · · · · · · · · · · · · · · · ·
	汇编器
, ,	连接器加载器
(FI) )	
三、 总结	î 29

# 一、 实验知识准备

### (一) 实验准备

#### 1. 虚拟环境配置

本次实验环境为 Ubuntu 18.04, 使用工具 VMware 配置此虚拟机, 得到的虚拟机如图1所示

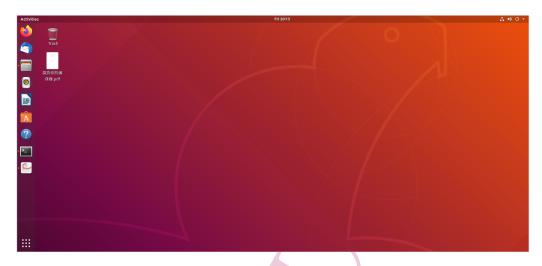


图 1: 虚拟机截图

#### 2. 实验工具安装

本次实验需要用到如: gcc, clang 等工具, 安装代码如下:

sudo apt install gcc
sudo apt install clang
sudo apt install llvms
sudo apt install —y flex
sudo apt install —y bison
sudo apt install graphviz
sudo apt-get install gawk

#### 3. 实验代码编写

以阶乘代码为例, 观察不同编写方式对四个阶段的影响

#### main 函数内声明并分开赋值

```
#include <iostream>
using namespace std;

void main() {
   int i, n, f;

   n = 10;
   i = 2;
   f = 1;
```

```
while (i <= n) {
    f = f * i;
    i = i + 1;
}
cout << f << endl;
}</pre>
```

#### main 函数内声明和赋值同时进行

```
#include <iostream >
using namespace std;

void main() {
    int n = 10;
    int i = 2;
    int f = 1;

while (i <= n) {
    f = f * i;
    i = i + 1;
}

cout << f << endl;
}
```

### main 函数外使用静态变量方式声明并赋值

```
#include < iostream >
using namespace std;

static int n = 10;

void main() {
    int i = 2;
    int f = 1;
    while (i <= n) {
        f = f * i;
        i = i + 1;
    }
    cout << f << endl;
}</pre>
```

#### 使用宏定义方式

```
#include <iostream>
#define n 10

using namespace std;

void main() {
   int f = 1;
```

```
s int i = 2;
while (i <= n) {
    f = f * i;
    i = i + 1;
}
cout << f << endl;
}</pre>
```

### (二) 编译环境简介

在如今,几乎所有程序员都会使用高级语言进行编写,较少的情况下才会使用汇编等语言进行开发,而计算机是无法识别并运行高级语言的,由此就需要一个"翻译"将高级语言转换成汇编语言,进而转换成机器码,使得计算机能够运行程序,实现对应的目的。在这一过程中,编译器就扮演着这样一个"翻译"的角色。其中最广为人知也是使用相对较多的编译器是——gcc。

#### 1. GCC 编译器简介

GCC 是 GNU 项目的编译器组件之一,也是 GNU 最具有代表性的作品。在 GCC 设计之初仅仅作为一个 C 语言的编译器,可是经过十多年的发展,GCC 已经不仅仅能支持 C 语言;它现在还支持 Ada 语言、C++ 语言、Java 语言、Objective C 语言,Pascal 语言、COBOL 语言,以及支持函数式编程和逻辑编程的 Mercury 语言,等等。而 GCC 更为强大的一点是 GCC 允许程序员将编译过程中得到的语法中间表达导出成为数据文件,可以让程序员通过中文件进一步了解到编译代码过程中所经历的过程。

### 2. GCC 使用方式

GCC 是 Linux 下基于命令行的 C 语言编译器, 其基本的使用语法为: gcc [option |filename]

对于编译 C++ 的源程序, 其基本语法如为: g++ [option | filename]

其中 option 为 GCC 使用时的选项, 而 filename 为需要 GCC 做编译的处理的的文件名。

#### 编译常用参数

- 一c选项:这是GCC命令的常用选项。-c选项告诉GCC仅把源程序编译为目标代码而不做链接工作,所以采用该选项的编译指令不会生成最终的可执行程序,而是生成一个与源程序文件名相同的以.o为后缀的目标文件。例如一个Test.c的源程序经过下面的编译之后会生成一个Test.o文件
- 2 | -S选项: 使用该选项会生成一个后缀名为.s的汇编语言文件, 但是同样不会生成可执 行程序。
- 3 | | -e选项: -e选项只对文件进行预处理, 预处理的输出结果被送到标准输出(比如显示器)。
- 4 | -v选项:在Shell的提示符号下键入gcc -v,屏幕上就会显示出目前正在使用的gcc版本的信息

### (三) 各阶段概述

一般高级语言程序编译的过程: 预处理、编译、汇编、链接。gcc 在后台实际上也经历了这几个过程, 我们可以通过-v 参数查看它的编译细节, 如果想看某个具体的编译过程, 则可以分别使用-E,-S,-c 和 -O, 对应的后台工具则分别为 cpp,cc1,as,ld。下面我们将逐步分析这几个过程以及相关的内容, 诸如语法检查、代码调试、汇编语言等

#### 1. 预处理阶段

编译器以 C 文件作为一个单元,首先读这个 C 文件,发现第一句与第二句是包含一个头文件,就会在所有搜索路径中寻找这两个文件,找到之后,就会将相应头文件中再去处理宏,变量,函数声明,嵌套的头文件包含等,检测依赖关系,进行宏替换,看是否有重复定义与声明的情况发生,最后将那些文件中所有的东西全部扫描进这个当前的 C 文件中,形成一个中间 "C 文件"。预处理器主要是对以下几个方面进行处理:

- 1. 宏定义指令,如 define a b 对于这种伪指令,预编译所要做的是将程序中的所有 a 用 b 替换,但作为字符串常量的 a 则不被替换。还有 undef,则将取消对某个宏的定义,使以后该串的出现不再被替换。
- 2. 条件编译指令,如 ifdef, ifndef, else, elif, endif 等。这些伪指令的引入使得程序员可以通过定义不同的宏来决定编译程序对哪些代码进行处理。预编译程序将根据有关的文件,将那些不必要的代码过滤掉
- 3. 头文件包含指令,如 include "FileName" 或者 include 等。该指令将头文件中的定义统统都加入到它所产生的输出文件中,以供编译程序对之进行处理。
- 4. 特殊符号, 预编译程序可以识别一些特殊的符号。例如在源程序中出现的 LINE 标识将被解释为当前行号(十进制数), FILE 则被解释为当前被编译的 C 源程序的名称。预编译程序对于在源程序中出现的这些串将用合适的值进行替换。
- 5. 删除注释 (删除" // "和"/\*\*/")
- 6. 添加行号和文件标识
- 7. 保留 progma

#### 2. 编译阶段

此阶段主要充当"翻译"角色,将不同语言的高级语言代码翻译成目标汇编代码。本阶段又可以细分成多个小的阶段

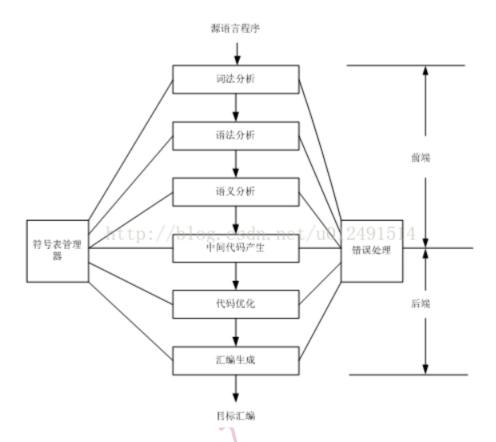


图 2: 编译阶段流程图

此阶段便是本学期课程需要掌握的重点阶段,详细内容就不在这里展开描述了。

### 3. 汇编阶段

此阶段主要完成将汇编代码翻译成机器码指令,并将这些指令打包形成可重定位的目标文件,[.O]文件,是二进制文件。 此阶段由汇编器完成。

#### 4. 链接阶段

生成.exe 为后缀的文件,也就是俗称的可执行的二进制文件

1. 合并段(相同段之间)和符号表

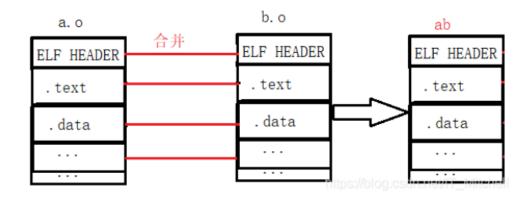


图 3: 合并操作

- 2. 进行符号解析: 在符号引用的地方找到符号定义的地方
- 3. 分配地址和空间
- 4. 符号的重定位

# 二、实验过程

在这一节中,我们将对不同阶段中不同编写方式的代码进行四个过程的对比。在之后将按照之前代码编写顺序,对四个版本的代码进行分别处理,并以"版本一""版本二"的方式进行指代。

### (一) 预处理阶段

根据预编译阶段的功能: 预处理阶段会处理预编译指令,包括绝大多数的开头的指令,如 include define if 等等,对 include 指令会替换对应的头文件,对 define 的宏命令会直接替换相应内容,同时会删除注释,添加行号和文件名标识。我们才将之前阶乘代码以四种方式进行编写,在预处理阶段,我们使用 gcc 对不同版本的源文件进行处理。常见预处理命令如下

- #define 定义一个预处理宏
- #undef 取消宏的定义
- #include 包含一个文件
- #if 预处理语法中的条件命令
- #ifdef 判断某个宏是否被定义, 若定义, 则执行后面的语句
- #ifndef 判断某个宏是否被定义,若不被定义,则执行后面的语句
- #else elif endif 与 ifdef 和 ifndef 定义相关
- #pragma 说明编译器的信息
- #warning 显示编译警告信息

• #error 显示编译错误信息

使用命令 gcc test.cpp -E -o test.i 进行预处理

注: 在对 cpp 文件进行操作时,如果是 ubuntu 系统,会出现 gcc: error trying to exec 'cc1plus': execvp: 没有那个文件或目录的情况。此时的解决方式是在命令行中执行: sudo apt-get install—reinstall build-essential

#### 1. 生成.i 文件

得到版本一代码的文件 test1.i 如下:

```
# 1 "test1.cpp"
   # 1 "<built-in>"
   \# 1 "<command-line>"
   # 1 "/usr/include/stdc-predef.h" 1 3 4
   #1 "<command-line>" 2
   # 1 "test1.cpp"
   \# 1 "/usr/include/c++/7/iostream" 1 3
   # 36 "/usr/include/c++/7/iostream" 3
   # 37 "/usr/include/c++/7/iostream" 3
   \# 1 "/usr/include/x86_64-linux-gnu/c++/7/bits/c++config.h" 1 3
   # 229 "/usr/include/x86_64-linux-gnu/c++/7/bits/c++config.h" 3
   \# 229 "/usr/include/x86_64-linux-gnu/c++/7/bits/c++config.h" 3
   namespace std
     typedef long unsigned int size_t;
     typedef long int ptrdiff_t;
19
     typedef decltype(nullptr) nullptr_t;
   # 251 "/usr/include/x86_64-linux-gnu/c++/7/bits/c++config.h" 3
   namespace std
     inline namespace __cxx11 __attribute__((__abi_tag__ ("cxx11"))) { }
   }
   namespace ___gnu_cxx
30
31
     inline namespace __cxx11 __attribute__((__abi_tag__ ("cxx11"))) { }
   ... ... ...
   # 2 "test1.cpp" 2
   # 2 "test1.cpp"
  using namespace std;
```

```
void main() {
    int i, n, f;

int i, n, f;

n = 10;
    i = 2;
    f = 1;

while (i <= n) {
        f = f * i;
        i = i + 1;
    }
    cout << f << endl;
}</pre>
```

由于生成的.i 文件过长, 所以在这里只放了部分片段。 重复上述步骤, 得到如图4所示的所有文件



图 4: .i 文件截图

#### 2. 文件对比

随便打开一个.i 文件,可以发现每个文件都有上万行,这样的代码是不可能人工进行对比、寻找差异的,在这里我们使用 Ubuntu 下的 diff 工具,对不同形式代码生成的.i 文件进行对比,其中以版本一作为标准。

从以上的代码中,可以看见预处理阶段对代码中的 include 进行了替换(从代码中第7行开始),同时还添加了行号(代码内部的后)和文件名标识(见代码中的第35、37行)。

1. 版本一和版本二对比,得到的内容如下:

#### 2. 版本一和版本三对比,得到的内容如下:

```
1c1
< # 1 "test1.cpp"
> # 1 "test3.cpp"
6c6
< # 1 "test1.cpp"
> # 1 "test3.cpp"
 28152 c 28152
< # 2 "test1.cpp" 2</pre>
> # 2 "test3.cpp" 2
28154 c 28154
< # 2 "test1.cpp"
> # 2 "test3.cpp"
 28156\,, 28157\,\mathrm{d}28155
< void main() {
      int i, n, f;
28159,28161c28157
      n = 10;
       i = 2;
       f = 1;
> static int n = 10;
28162a28159,28161
> void main() {
      int i = 2;
       int f = 1;
```

#### 3. 版本一和版本四对比,得到的内容如下:

```
1c1
   < # 1 "test1.cpp"
  > # 1 "test4.cpp"
   < # 1 "test1.cpp"
   > # 1 "test4.cpp"
   28152c28152
   < \# 2 "test1.cpp" 2
  > # 2 "test4.cpp" 2
   28154,28157d28153
  < # 2 "test1.cpp"
   < using namespace std;
   < void main() {
         int i, n, f;
   28159,28161d28154
18
         n = 10;
         i = 2;
         f = 1;
   28163c28156,28162
         while (i \le n) {
  > # 4 "test4.cpp"
  > using namespace std;
26
  > void main() {
         int f = 1;
         int i = 2;
  >
30
         while (i <= 10) {
```

从以上的几个版本代码生成的.i 文件对比结果来看,除了因为编写方式不同导致的行号、位置不同以外,其他都没有什么区别。由此也从侧面验证了预处理的作用中对 define 宏命令进行替换的作用。

# (二) 编译阶段

根据实验指导书,在这一阶段我们将会使用 llvm 工具进行每一个步骤的执行,采用的指令为 clang;并且根据网上查询到的资料显示, clang 从 2013 年开始就已经支持对 C++ 语言的操作,所以这里无需进行替换,可以直接使用 clang 进行实验。

#### 1. clang 工具简单介绍

使用方式: clang [options] <inputs> 常用参数说明:

- 1. Print (但不运行) 该编译要运行的命令
- 2. -fsyntax-only 防止编译器生成代码, 只是语法级别的说明和修改
- 3. -Xclang 向 clang 编译器传递参数
- 4. -dump-tokens 运行预处理器, 拆分内部代码段为各种 token
- 5. -ast-dump 构建抽象语法树 AST, 然后对其进行拆解和调试
- 6. -S 只运行预处理和编译步骤
- 7. -fobjc-arc 为 OC 对象生成 retain 和 release 的调用
- 8. -emit-llvm 使用 LLVM 描述汇编和对象文件
- 9. -o 输出到目标文件
- 10. -c 只运行预处理, 编译和汇编步骤

#### 2. 词法分析

首先尝试对版本一的代码进行词法分析,得到非常长的词法分析结果,找到关于函数主体部分的结果如下:

```
using 'using'
   namespace 'namespace'
                                 [LeadingSpace] Loc=<test1.cpp:2:7>
   identifier 'std'
                                 [LeadingSpace] Loc=<test1.cpp:2:17>
   semi ';'
                               Loc = \langle test1.cpp:2:20 \rangle
   void 'void'
                        [StartOfLine] Loc=<test1.cpp:3:1>
   identifier 'main'
                                 [LeadingSpace] Loc=<test1.cpp:3:6>
   l_paren '('
                               Loc = \langle test1.cpp:3:10 \rangle
   r_paren ')'
                               Loc = \langle test1.cpp:3:11 \rangle
   l_brace '{'
                        [LeadingSpace] Loc=<test1.cpp:3:13>
   int 'int'
                        [StartOfLine] [LeadingSpace]
                                                           Loc = \langle test1.cpp:4:5 \rangle
                       [LeadingSpace] Loc=<test1.cpp:4:9>
   identifier 'i'
   comma ', '
                               Loc = \langle test1.cpp:4:10 \rangle
   identifier 'n'
                        [LeadingSpace] Loc=<test1.cpp:4:12>
   comma ', '
                               Loc = \langle test1.cpp:4:13 \rangle
   identifier 'f'
                        [LeadingSpace] Loc=<test1.cpp:4:15>
   semi ';'
                               Loc = \langle test1.cpp:4:16 \rangle
   identifier 'n'
                        [StartOfLine] [LeadingSpace]
                                                           Loc = \langle test1.cpp:6:5 \rangle
   equal '='
                       [LeadingSpace] Loc=<test1.cpp:6:7>
                                 [LeadingSpace] Loc=<test1.cpp:6:9>
   numeric\_constant
   semi ';'
                                Loc = \langle test1.cpp:6:11 \rangle
   identifier 'i'
                       [StartOfLine] [LeadingSpace]
                                                           Loc = \langle test1.cpp:7:5 \rangle
21
   equal '='
                        [LeadingSpace] Loc=<test1.cpp:7:7>
   numeric\_constant
                                 [LeadingSpace] Loc=<test1.cpp:7:9>
   semi ';'
                               Loc = \langle test1.cpp:7:10 \rangle
   identifier 'f'
                       [StartOfLine] [LeadingSpace]
                                                           Loc = \langle test1.cpp:8:5 \rangle
   equal '='
                       [LeadingSpace] Loc=<test1.cpp:8:7>
   numeric_constant '1'
                                [LeadingSpace] Loc=<test1.cpp:8:9>
```

```
semi ';'
                                Loc = \langle test1.cpp:8:10 \rangle
   while 'while'
                        [StartOfLine] [LeadingSpace]
                                                            Loc = \langle test1.cpp:10:5 \rangle
   l_paren '('
                        [LeadingSpace] Loc=<test1.cpp:10:11>
   identifier 'i'
                                Loc = < test1.cpp:10:12 >
                        [LeadingSpace] Loc=<test1.cpp:10:14>
   lessequal '<='
   identifier 'n'
                        [LeadingSpace] Loc=<test1.cpp:10:17>
                                Loc = \langle test1.cpp:10:18 \rangle
   r_paren ')'
   l brace '{'
                        [LeadingSpace] Loc=<test1.cpp:10:20>
   identifier 'f'
                        [StartOfLine] [LeadingSpace]
                                                            Loc = \langle test1.cpp:11:9 \rangle
   equal '='
                        [LeadingSpace] Loc=<test1.cpp:11:11>
    identifier 'f'
                        [LeadingSpace] Loc=<test1.cpp:11:13>
38
                        [LeadingSpace] Loc=<test1.cpp:11:15>
   star '*'
   identifier 'i'
                        [LeadingSpace] Loc=<test1.cpp:11:17>
   semi ';'
                                Loc = \langle test1.cpp:11:18 \rangle
   identifier 'i'
                        [StartOfLine] [LeadingSpace]
                                                            Loc = \langle test1.cpp:12:9 \rangle
   equal '='
                        [LeadingSpace] Loc=<test1.cpp:12:11>
                        [LeadingSpace] Loc=<test1.cpp:12:13>
   identifier 'i'
   plus '+'
                        [LeadingSpace] Loc=<test1.cpp:12:15>
   numeric_constant '1'
                                 [LeadingSpace] Loc=<test1.cpp:12:17>
   semi ';'
                                Loc = \langle test1.cpp:12:18 \rangle
                        [StartOfLine] [LeadingSpace]
   r_brace '}'
                                                            Loc = \langle test1.cpp:13:5 \rangle
   identifier 'cout'
                                 [StartOfLine] [LeadingSpace]
                                                                     Loc = \langle test1.cpp:14:5 \rangle
49
    lessless '<<'
                        [LeadingSpace] Loc=<test1.cpp:14:10>
   identifier 'f'
                        [LeadingSpace] Loc=<test1.cpp:14:13>
   lessless '<<'
                        [LeadingSpace] Loc=<test1.cpp:14:15>
                                 [LeadingSpace] Loc=<test1.cpp:14:18>
   identifier 'endl'
53
                                Loc = \langle test1.cpp:14:22 \rangle
   semi ';'
                        [StartOfLine] Loc=<test1.cpp:15:1>
   r brace '}'
   eof ',
                      Loc = \langle test1.cpp:15:2 \rangle
```

可以看见对函数正文部分的解读是从 using namespace std 这条语句开始的,其之前的上千行结果应当是对 include 的库导入后的内容进行操作。同时在编写代码时,为了观看方便,在代码中是包含有很多空格、缩进、换行符的,但是从词法分析的结果可以明显看出,其中并没有包括这些,即词法分析会忽略这些没有实际意义的词。然后从 using 开始,以空格进行分割,每个词都形成一个对应的 token。

#### 3. 语法分析

输入指令: clang -E -Xclang -ast-dump test1.cpp, 对版本一的简化代码(为了方便观察结果, 删除了 include 语句)进行语法分析,得到部分内容的截图如图5:

图 5: 语法分析结果

从截图中已经可以看出一点树状结构了,并且在每个叶节点都标明了行号、列号以及对应的类型值,同时发现非叶节点和我们通常使用的 expr 等还是有些差别的,在这里面使用的是TypedefDecl、CXXRecordDecl、CompoundStmt 等,这些词也被称为 AST node。

#### 4. 附加阶段: 语法树图像生成

使用指令: gcc -fdump-tree-original-raw ./test.c 可以得到 test.c.003t.original 文件 [1], 其内容如下:

```
;; Function main (null)
;; enabled by -tree-original
@1
        statement\_list
                         0 : @2
                                        1 : @3
@2
        bind_expr
                         type: @4
                                        vars: @5
                                                        body: @6
@3
        return_expr
                         type: @4
                                        expr: @7
@4
        void_type
                         name: @8
                                        algn: 8
                                        type: @10
@5
        var\_decl
                         name: @9
                                                        scpe: @11
                                                        size: @12
                         srcp: test.c:3
                         algn: 32
                                        used: 1
                                       1 : @14
@6
                         0 : @13
        statement_list
                                                        2 : @15
```

```
3
                                   : @16
                                                    : @17
                                                                    : @18
                                                               5
                                   : @19
                                                     @20
                                                                    : @21
                               6
                                               7
                                                               8
                               9
                                   : @22
                                               10
                                                   : @23
                                                               11
                                                                    : @24
                               12
                                  : @25
                                               13
                                                   : @26
                                               op 0: @27
   @7
            modify_expr
                               type: @10
                                                               op 1: @28
   @8
            type_decl
                               name: @29
                                               type: @4
   @9
                                               lngt: 1
            identifier_node
                               strg: i
            integer_type
                                               size: @12
   @10
                               name: @30
                                                                algn: 32
                                               sign: signed
                                                               min : @31
                               prec: 32
                               max : @32
   @11
            function decl
                               name: @33
                                               type: @34
                                                                srcp: test.c:2
23
                               link: extern
   @12
            integer_cst
                               type: @35
                                              int: 32
25
   @13
            decl expr
                               type: @4
   @14
            decl_expr
                               type: @4
   @15
            decl_expr
                               type: @4
            modify_expr
   @16
                               type: @10
                                                               op 1: @37
                                               op 0: @36
   @17
                               type: @10
                                                               op 1: @38
            modify_expr
                                               op 0: @5
   @18
            modify_expr
                               type: @10
                                                               op 1: @40
                                               op 0: @39
   @19
            goto_expr
                               type: @4
                                               labl: @41
   @20
            label expr
                                               name: @42
                               type: @4
   @21
            modify_expr
                               type: @10
                                               op 0: @39
                                                               op 1: @43
   @22
            modify_expr
                               type: @10
                                               op 0: @5
                                                               op 1: @44
   @23
            label expr
                               type: @4
                                               name: @41
   @24
            cond expr
                               type: @4
                                               op 0: @45
                                                               op 1: @46
37
                               op 2: @47
            label_expr
   @25
                               type: @4
                                               name: @48
   @26
                                               expr: @49
            return expr
                               type: @4
   @27
            result decl
                               type: @10
                                               scpe: @11
                                                                srcp: test.c:2
41
                               note: artificial
                                                                size: @12
42
                               algn: 32
43
                               type: @10
                                              int: 0
   @28
            integer_cst
   @29
            identifier_node
                                               lngt: 4
                               strg: void
   @30
            type_decl
                               name: @50
                                               type: @10
   @31
            integer_cst
                               type: @10
                                              int: -2147483648
                               type: @10
   @32
            integer_cst
                                              int: 2147483647
                                               lngt: 4
   @33
            identifier node
                               strg: main
49
   @34
            function type
                               ungl: @51
                                               size: @52
                                                                algn: 8
                               retn: @10
   @35
                               name: @53
                                               size: @54
            integer_type
                                                                algn: 128
                               prec: 128
                                               sign: unsigned min: @55
                               max : @56
54
   @36
            var_decl
                               name: @57
                                               type: @10
                                                                scpe: @11
                               srcp: test.c:3
                                                                size: @12
                               algn: 32
                                               used: 1
   @37
            integer_cst
                               type: @10
                                              int: 10
            integer cst
                                              int: 2
   @38
                               type: @10
            var\_decl
   @39
                               name: @58
                                               type: @10
                                                                scpe: @11
```

```
size: @12
                               srcp: test.c:3
61
                               algn: 32
                                               used: 1
   @40
            integer_cst
                               type: @10
                                              int: 1
63
   @41
            label decl
                               type: @4
                                               scpe: @11
                                                               note: artificial
                                                               note: artificial
   @42
            label\_decl
                               type: @4
                                               scpe: @11
   @43
            mult\_expr
                                               op 0: @39
                                                               op 1: @5
                               type: @10
   @44
                                                               op 1: @40
            plus_expr
                               type: @10
                                               op 0: @5
            le\_expr
   @45
                               type: @10
                                               op 0: @5
                                                               op 1: @36
   @46
                                               labl: @42
            goto_expr
                               type: @4
                                               labl: @48
   @47
            goto_expr
                               type: @4
   @48
            label decl
                               type: @4
                                               scpe: @11
                                                               note: artificial
71
   @49
            modify expr
                               type: @10
                                               op 0: @27
                                                               op 1: @28
   @50
            identifier_node
                               strg: int
                                               lngt: 3
   @51
            function type
                               size: @52
                                               algn: 8
                                                               retn: @10
   @52
            integer_cst
                               type: @35
                                              int: 8
   @53
            identifier_node
                              strg: bitsizetype
                                                               lngt: 11
76
   @54
            integer_cst
                                              int: 128
                               type: @35
   @55
                                              int: 0
            integer_cst
                               type: @35
   @56
            integer_cst
                                              int: -1
                               type: @35
   @57
                                               lngt: 1
            identifier_node
                               strg: n
            identifier node
                                               lngt: 1
   @58
                               strg: f
```

#### 准备如下两个文件

#### pre.awk

```
#! /usr/bin/gawk -f
/^[^;]/{
    gsub(/^@/, "~@", $0);
    gsub(/( *):( *)/, ":", $0);
    print;
}
```

#### treeviz.awk

```
#! /usr/bin/gawk -f
#https://blog.csdn.net/1919898756

BEGIN {RS = "~@"; printf "digraph G {\n node [shape = record];";}

/^[0-9]/{
    s = sprintf("%s [label = \"{%s | {", $1, $1);}
    for(i = 2; i < NF - 1; i++)
        s = s sprintf("%s | ", $i);
        s = s sprintf("%s}\"];\n", $i);
        s = s sprintf("%s}\"];\n", $i);

while (/([a-zA-Z]+):@([0-9]+)/){
        format = sprintf("\\1 \\3\n %s:\\1 -> \\2;", $1);
        $0 = gensub(/([a-zA-Z]+):@([0-9]+)(.*)$/, format, "g");
    };
    printf "%s\n", $0;
}
```

```
END {print "}"}
```

执行命令: ./pre.awk test.c.\* | ./treeviz.awk > tree.dot,得到语法树的 dot 文件再执行命令: dot -Tpng tree.dot -o tree.png,得到 AST 如图6:

图 6: AST

#### 5. 语义分析

使用命令: clang -fsyntax-only -Xclang -print-decl-contexts test1.cpp 进行语义分析, 忽略 前面的 include 结果,得到主体的分析结果为:

```
[translation unit] 0x55d485830438

<typedef> __int128_t

<typedef> __uint128_t

<typedef> __NSConstantString

<typedef> __builtin_ms_va_list

<typedef> __builtin_va_list

<using directive>

[function] main()

<var> i
 <var> f

<using directive> f
```

#### 6. 中间代码生成

使用命令: clang -S -emit-llvm test1.cpp 生成 IR, 得到 test1.ll 文件。

```
; ModuleID = 'test1.cpp'
source_filename = "test1.cpp"
 target datalayout = "e-m:e-i64:64-f80:128-n8:16:32:64-S128"
 target triple = "x86_64-pc-linux-gnu"
%"class.std::ios_base::Init" = type { i8 }
%"class.std::basic_ostream" = type { i32 (...) **, %"class.std::basic_ios" }
%"class.std::basic_ios" = type { %"class.std::ios_base", %"class.std::
    basic_ostream"*, i8, i8, %"class.std::basic_streambuf"*, %"class.std::
    ctype"*, %"class.std::num_put"*, %"class.std::num_get"* }
%"class.std::ios_base" = type { i32 (...) **, i64, i64, i32, i32, i32, %"
    struct.std::ios_base::_Callback_list"*, %"struct.std::ios_base::_Words",
    [8 x %"struct.std::ios_base::_Words"], i32, %"struct.std::ios_base::
    _Words"*, %"class.std::locale" }
%"struct.std::ios_base::_Callback_list" = type { %"struct.std::ios_base::
     _Callback_list "*, void (i32, %"class.std::ios_base "*, i32)*, i32, i32 }
\%"struct.std::ios_base::_Words" = type { i8*, i64 }
| %"class.std::locale" = type { %"class.std::locale::_Impl"* }
```

二、实验过程 并行程序设计实验报告

```
%"class.std::locale::_Impl" = type { i32, %"class.std::locale::facet"**, i64,
       %"class.std::locale::facet"**, i8** }
   %"class.std::locale::facet" = type <{ i32 (...)**, i32, [4 x i8] }>
   %"class.std::basic_streambuf" = type { i32 (...)**, i8*, i8*, i8*, i8*, i8*,
       i8*, %"class.std::locale" }
   %"class.std::ctype" = type <{ %"class.std::locale::facet.base", [4 x i8], %
       struct.__locale_struct*, i8, [7 x i8], i32*, i32*, i16*, i8, [256 x i8],
       [256 \times i8], i8, [6 \times i8] >
   %"class.std::locale::facet.base" = type <{ i32 (...)**, i32 }>
   %struct.__locale_struct = type { [13 x %struct.__locale_data*], i16*, i32*,
       i32*, [13 x i8*] }
   %struct.__locale_data = type opaque
19
   %"class.std::num_put" = type { %"class.std::locale::facet.base", [4 x i8] }
   %"class.std::num_get" = type { %"class.std::locale::facet.base", [4 x i8] }
   @_ZStL8__ioinit = internal global %"class.std::ios_base::Init"
       zeroinitializer, align 1
   @__dso_handle = external hidden global i8
   @_ZSt4cout = external global %"class.std::basic_ostream", align 8
   @llvm.global_ctors = appending global [1 x { i32, void ()*, i8* }] [{ i32,
       void ()*, i8* } { i32 65535, void ()* @ GLOBAL_sub_I_test1.cpp, i8* null
        }]
27
   ; Function Attrs: noinline uwtable
   define internal void @__cxx_global_var_init() #0 section ".text.startup" {
     call void @_ZNSt8ios_base4InitC1Ev(%"class.std::ios_base::Init"*
         @_ZStL8__ioinit)
     %1 = call i32 @__cxa_atexit(void (i8*)* bitcast (void (%"class.std::
         ios_base::Init"*)* @_ZNSt8ios_base4InitD1Ev to void (i8*)*), i8*
         getelementptr inbounds (%"class.std::ios_base::Init", %"class.std::
         ios_base::Init "* @_ZStL8__ioinit, i32 0, i32 0), i8* @__dso_handle) #3
     ret void
   }
   declare void @_ZNSt8ios_base4InitC1Ev(%"class.std::ios_base::Init"*)
      unnamed\_addr #1
   ; Function Attrs: nounwind
   declare void @_ZNSt8ios_base4InitD1Ev(%"class.std::ios_base::Init"*)
      unnamed_addr \#2
   ; Function Attrs: nounwind
   declare i32 @__cxa_atexit(void (i8*)*, i8*, i8*) #3
   ; Function Attrs: noinline norecurse optnone uwtable
   define i32 @main() #4 {
     \%1 = alloca i32, align 4
     \%2 = alloca i32, align 4
```

```
\%3 = alloca i32, align 4
     \%4 = alloca i32, align 4
     store i32 0, i32* %1, align 4
     store i32 10, i32* %3, align 4
     store i32 2, i32* %2, align 4
     store i32 1, i32* %4, align 4
     br label %5
   ; < label >:5:
                                                         ; preds = \%9, \%0
     \%6 = load i32, i32*\%2, align 4
     \%7 = \text{load i32}, i32 * \%3, align 4
     \%8 = icmp sle i32 \%6, \%7
     br i1 %8, label %9, label %15
   ; < label > :9:
                                                         ; preds = \%5
61
     \%10 = load i32, i32* \%4, align 4
62
     \%11 = load i32, i32*\%2, align 4
     \%12 = \text{mul nsw i} 32 \%10, \%11
     store i32 %12, i32* %4, align 4
     \%13 = load i32, i32*\%2, align 4
     \%14 = add nsw i32 \%13, 1
     store i32 %14, i32* %2, align 4
     br label %5
   ; < label > :15:
                                                         ; preds = \%5
     \%16 = \text{load i} 32, i 32 * \%4, align 4
     %17 = call dereferenceable (272) %"class.std::basic_ostream"* @_ZNSolsEi(%"
         class.std::basic_ostream"* @_ZSt4cout, i32 %16)
     %18 = call dereferenceable(272) %"class.std::basic_ostream"*
         @_ZNSolsEPFRSoS_E(%"class.std::basic_ostream"* %17, %"class.std::
         basic_ostream" * (%"class.std::basic_ostream" *) *
         @_ZSt4endlIcSt11char_traitsIcEERSt13basic_ostreamIT_T0_ES6_)
     ret i32 0
   declare dereferenceable (272) %"class.std::basic_ostream" * @_ZNSolsEi(%"class.
       std::basic ostream"*, i32) #1
   declare dereferenceable (272) %"class.std::basic_ostream"* @_ZNSolsEPFRSoS_E
       (%"class.std::basic_ostream"*, %"class.std::basic_ostream"* (%"class.std
       ::basic_ostream "*)*) #1
81
   declare dereferenceable (272) %"class.std::basic_ostream"*
       @_ZSt4endlIcSt11char_traitsIcEERSt13basic_ostreamIT_T0_ES6_(%"class.std::
       basic_ostream" * dereferenceable(272)) #1
   ; Function Attrs: noinline uwtable
   define internal void @_GLOBAL__sub_I_test1.cpp() #0 section ".text.startup" {
```

```
call void @__cxx_global_var_init()
ret void
}
```

可以看见,在 main 函数主题中,出现了很多%,通过分析可以知道,这些% 加数字的形式 应当是一个个变量的名称(标识符)。同时注意到,在整体里还有很多的 @,同样在 @ 后也跟着一个赋值形式的语句,由此推断出 @ 也是表示的也是变量。根据 @ 和% 出现的位置可以推断 出,以% 开头的变量应当是局部变量,以 @ 开头的变量应当是全局变量。

同时在给变量赋值时,发现有一些不同的语句,如: %10 = load i32, i32\* %4, align 4; 可以注意到其中有 i32 语句,这个是表示变量的类型应当是 32 位的 int 变量; align 表示对齐,可以理解为当整数不够 32 位时,需要在前面补 0 使其达到 32 位。

这里对于执行速度等上也起到一定程度的优化:当确定某个数的类型时,也就确定了需要在空间中读取的长度,无需关注这个数是否真正占满规定的空间,即使是没有占满,也会通过填充无影响的 0 的方式进行占位,也就省略了需要对某个数的长度进行判断的步骤,达到了一定加速、优化作用(这里是类比数据库中,对 varchar 类型的变量或者是在硬盘上存储时需要按照一定的规则,需要在具体某个变量的值之前存放一个数来表示后面的变量的长度,由此来确定需要往后读多少位)。

利用 graphviz 工具可以将生成的.dot 文件转成.png, 进行可视化。使用指令为: dot -Tpng test1.cpp.011t.cfg.dot -o cfg.png, 得到 cfg 如图7所示:

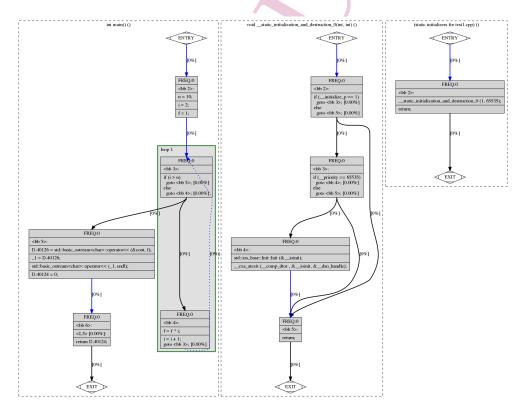


图 7: cfg

#### 7. 机器无关优化

使用命令: llc -print-before-all -print-after-all test1.ll > a.log 2>1,得到 a.log 部分内容如下:

```
# *** IR Dump Before Shrink Wrapping analysis ***:
# Machine code for function main: NoPHIs, TracksLiveness, NoVRegs
Frame Objects:
  fi \# 0: size = 4, align = 4, at location [SP+8]
  fi#1: size=4, align=4, at location [SP+8]
  fi #2: size=4, align=4, at location [SP+8]
  fi #3: size=4, align=4, at location [SP+8]
%bb.0: derived from LLVM BB %0
        MOV32mi %stack.0, 1, %noreg, 0, %noreg, 0; mem:ST4[%1]
        MOV32mi %stack.2, 1, %noreg, 0, %noreg, 10; mem:ST4[%3]
        MOV32mi %stack.1, 1, %noreg, 0, %noreg, 2; mem:ST4[%2]
        MOV32mi %stack.3, 1, %noreg, 0, %noreg, 1; mem:ST4[%4]
    Successors according to CFG: %bb.1
%bb.1: derived from LLVM BB %5
    Predecessors according to CFG: %bb.0 %bb.2
        renamable %eax = MOV32rm %stack.1, 1, %noreg, 0, %noreg; mem:LD4[%2]
        CMP32rm killed renamable %eax, %stack.2, 1, %noreg, 0, %noreg,
            implicit-def %eflags; mem:LD4[%3]
        JG_1 %bb.3, implicit killed %eflags
    Successors according to CFG: %bb.3 %bb.2
```

可以看见此时对栈、寄存器的操作变得更加细致,同时在操作时使用了 mov32mi 指令,使得操作位数直接是 32 位,更加高效。

同时对实验手册中删除重定向的效果进行了测试,在删除了重定向后发现, a.log 文件依旧进行了创建, 但是 log 文件为空, 所有的输出都在命令行中。

#### 8. 代码生成

由于本次实验使用的高级语言为 C++,所以在使用编译器时,使用的是 gcc 的一个前端 g++,因此使用命令: g++ test1.i-S -o test1.S, 得到 x86 格式的汇编代码。

#### x86 格式汇编代码

```
. file
                 "test1.cpp"
        .text
        . section
                          . rodata
        .type
                 _ZStL19piecewise_construct, @object
                 _ZStL19piecewise_construct, 1
        size
 ZStL19piecewise_construct:
                 1
        .zero
                 _ZStL8__ioinit
        .local
                 _ZStL8__ioinit,1,1
        .comm
        . text
        . globl main
        .type
                 main, @function
main:
.LFB1493:
```

```
.cfi_startproc
             pushq
                       %rbp
             .\,cfi\_def\_cfa\_offset 16
             .cfi\_offset 6, -16
                       % rsp, % rbp
             movq
              .cfi\_def\_cfa\_register 6
                        $10, -4(\% \text{rbp})
             movl
                        $2, -12(\% \text{rbp})
             movl
                        $1, -8(\% \text{rbp})
             movl
    .L3:
             movl
                       -12(\% \text{rbp}), \% \text{eax}
25
                       -4(\%rbp), \%eax
             cmpl
                        . L2
             jg
             movl
                       -8(\%rbp), \%eax
             imull
                       -12(\%rbp), %eax
                       \%eax, -8(\%rbp)
             movl
                       1, -12(\% \text{rbp})
             addl
                        . L3
             jmp
    .L2:
             movl
                        $0, %eax
                       %rbp
             popq
             .cfi_def_cfa 7, 8
37
              .cfi_endproc
    .LFE1493:
             .size
                       main, .-main
40
                        _Z41__static_initialization_and_destruction_0ii, @function
              .type
41
     _{\rm Z41}\__{\rm static\_initialization\_and\_destruction\_0ii:}
    .LFB1974:
43
              .cfi_startproc
                       %rbp
             pushq
             .\ cfi\_def\_cfa\_offset\ 16
             .cfi_offset 6, -16
                       %rsp, %rbp
             movq
             .cfi_def_cfa_register 6
             subq
                       $16, %rsp
             movl
                       \%edi, -4(\%rbp)
                       \%esi, -8(\%rbp)
             movl
                       1, -4(\% \text{rbp})
             cmpl
                        .\,\mathrm{L7}
             jne
                        $65535, -8(\%\text{rbp})
             cmpl
                        .L7
             jne
                        _ZStL8__ioinit(%rip), %rdi
             leaq
             c\,a\,l\,l
                       _{\rm ZNSt8ios\_base4InitC1Ev@PLT}
                       \_\_dso\_handle(\%rip), \%rdx
             leaq
                        _ZStL8__ioinit(%rip), %rsi
             leaq
                        _{\rm ZNSt8ios\_base4InitD1Ev@GOTPCREL(\%rip)}, %rax
             movq
                       %rax, %rdi
             movq
62
```

```
call
                  cxa atexit@PLT
.L7:
        nop
        leave
        .cfi_def_cfa 7, 8
        ret
        .cfi_endproc
.LFE1974:
                _Z41__static_initialization_and_destruction_0ii, .-
            _Z41__static_initialization_and_destruction_0ii
                GLOBAL sub I main, @function
_GLOBAL__sub_I_main:
.LFB1975:
        .cfi_startproc
        pushq
               %rbp
        .cfi_def_cfa_offset 16
        .cfi\_offset 6, -16
                %rsp, %rbp
        movq
        .cfi_def_cfa_register 6
                $65535, %esi
        movl
                $1, %edi
        movl
        call
                _Z41__static_initialization_and_destruction_0ii
                %rbp
        popq
        .cfi_def_cfa 7, 8
        ret
        .cfi_endproc
.LFE1975:
                _GLOBAL__sub_I_main, .-_GLOBAL__sub_I_main
        .size
        .section
                         .init_array,"aw"
        .align 8
                _GLOBAL__sub_I_main
        . quad
        . hidden \_\_dso\_handle
        .ident "GCC: (Ubuntu 7.5.0-3ubuntu1~18.04) 7.5.0"
                         . note.GNU-stack,"", @progbits
        . section
```

另使用命令: arm-linux-gnueabihf-gcc test.i -S -o test\_arm.S 对 c 语言格式代码生成 arm 汇编代码,得到结果如下:

#### arm 格式汇编代码

```
. arch armv7—a
. eabi_attribute 28, 1
. eabi_attribute 20, 1
. eabi_attribute 21, 1
. eabi_attribute 23, 3
. eabi_attribute 24, 1
. eabi_attribute 25, 1
. eabi_attribute 26, 2
. eabi_attribute 30, 6
. eabi_attribute 34, 1
```

```
.eabi_attribute 18, 4
                       "test.c"
             . file
12
              . text
             .align 1
              .global main
              .syntax unified
              .\,\mathrm{thumb}
              . thumb\_func
             .fpu vfpv3-d16
19
             .type
                       main, %function
   main:
21
             @ args = 0, pretend = 0, frame = 16
             @ frame_needed = 1, uses_anonymous_args = 0
             @ link register save eliminated.
             push
                       {r7}
             \operatorname{sub}
                       sp, sp, #20
                       r7, sp, #0
             add
                       r3, #10
             movs
                       r3, [r7, #12]
             \operatorname{str}
             movs
                       r3\;,\;\;\#2
                       r3, [r7, #4]
             movs
                       r3, #1
             \operatorname{str}
                       r3, [r7, #8]
             b
                       . L2
    .L3:
             ldr
                       r3, [r7, #8]
                       r2, [r7, #4]
             ldr
37
                       r3, r2, r3
             mul
                       r3, [r7, #8]
             {\rm st}\, {\rm r}
                       r3, [r7, #4]
             l\,d\,r
                       r3, r3, #1
             adds
                       r3, [r7, #4]
             \operatorname{str}
    .L2:
             ldr
                       r2, [r7, #4]
             ldr
                       r3, [r7, #12]
                       r2, r3
             cmp
             ble
                       . L3
                       r3, #0
             movs
                       r0, r3
             mov
                       r7, r7, #20
             adds
                       sp, r7
             mov
             @ sp needed
             ldr
                       r7, [sp], #4
             bx
                       lr
                       \min, .-\min
              .size
              .ident
                       "GCC: (Ubuntu/Linaro 7.5.0-3ubuntu1~18.04) 7.5.0"
                                 .note.GNU-stack,"",%progbits
              . section
```

### (三) 汇编器

使用指令: gcc test.S -c -o test.o, 得到生成好的 test.o 文件, 使用 Linux 自带的 objdump 工具打开 test.o, 得到的汇编代码如下:

#### test.o

```
test.o:
              file format elf64-x86-64
Disassembly of section .text:
0:
         55
                                             %rbp
                                     push
   1:
         48 89 e5
                                             %rsp,%rbp
                                     mov
                                             $0xa, -0x4(\%rbp)
         c7 	ext{ } 45 	ext{ } fc 	ext{ } 0a 	ext{ } 00 	ext{ } 00 	ext{ } 00
                                     movl
         c7 45 f4 02 00 00 00
                                     movl
                                             \$0x2, -0xc(\%rbp)
  12:
         c7 45 f8 01 00 00 00
                                     movl
                                             0x1,-0x8(\%rbp)
         eb 0e
  19:
                                     jmp
                                             29 < main + 0x29 >
  1b:
                                             -0x8(\%rbp),\%eax
         8b 45 f8
                                     mov
         0f af 45 f4
                                             -0xc(\%rbp),\%eax
  1e:
                                     imul
  22:
                                             \%eax, -0x8(\%rbp)
         89 45 f8
                                     mov
         83 45 f4 01
                                             0x1,-0xc(\%rbp)
  25:
                                     addl
  29:
         8b 45 f4
                                             -0xc(\%rbp),\%eax
                                     mov
         3b 45 fc
                                             -0x4(\%rbp),\%eax
  2c:
                                     cmp
                                             1b < main + 0x1b >
  2f:
         7e ea
                                     jle
  31:
         b8 00 00 00 00
                                     mov
                                             $0x0,\%eax
  36:
         5d
                                     pop
                                             %rbp
  37:
         c3
                                     retq
```

此时虽然通过工具发现其已经具有了一部分主要功能的汇编代码,但是此时的文件并不能像 exe 那样运行,同时发现在.o 文件中只有函数主体部分,缺少前面的 include 相关代码。此时如果对比一下其他完整的 exe 可执行文件,会发现少了很多内容,如:节信息、变量的声明定义等。由此猜测,此时汇编器生成的结果仅是根据源文件中的函数内容进行一个指令的转换,也就是转换成不包含任何环境的汇编代码。

#### (四) 连接器加载器

使用指令: gcc test.o -o test, 之后同样使用 objdump 工具对生成的 test 进行反汇编, 得到代码如下:

test

```
test: file format elf64-x86-64

Disassembly of section .init:

0000000000000004b8 <_init>:

4b8: 48 83 ec 08 sub $0x8,%rsp
```

```
0x200b25(%rip),%rax
                                                                           # 200 fe8 <
    4bc:
            48 8b 05 25 0b 20 00
                                      mov
           _gmon_start___>
    4c3:
            48 85 c0
                                      test
                                             %rax,%rax
    4c6:
            74 02
                                      jе
                                              4ca <_init+0x12>
            ff d0
    4c8:
                                      callq
                                             *%rax
                                              $0x8,%rsp
    4ca:
            48 83 c4 08
                                      add
    4ce:
            c3
                                      retq
   Disassembly of section .plt:
   000000000000004d0 <.plt>:
            ff 35 f2 0a 20 00
                                      pushq 0x200af2(\%rip)
                                                                     # 200 fc8 <
        _GLOBAL_OFFSET_TABLE_+0x8>
            ff 25 f4 0a 20 00
                                      jmpq
                                              *0x200af4(%rip)
                                                                      # 200fd0 <
19
        GLOBAL OFFSET TABLE +0x10>
    4dc:
           0f 1f 40 00
                                              0x0(\%rax)
20
                                      nopl
   Disassembly of section .plt.got:
   00000000000004e0 <__cxa_finalize@plt>:
            ff 25 12 0b 20 00
                                      jmpq
                                              *0x200b12(%rip)
                                                                      # 200 ff8 <
         \__{\rm cxa\_finalize@GLIBC\_2.2.5}
    4e6: 66 90
                                      xchg
                                             %ax,%ax
27
   Disassembly of section .text:
28
   000000000000004f0 < start >:
30
    4 \, \text{f0}:
            31 \text{ ed}
                                             %ebp,%ebp
                                      xor
    4f2:
            49 89 d1
                                             %rdx,%r9
                                      mov
    4f5:
            5e
                                             %rsi
                                      pop
    4f6:
                                             %rsp,%rdx
            48 89 e2
                                      mov
    4f9:
            48 83 e4 f0
                                              $0xffffffffffffff, %rsp
                                      and
    4 \, \mathrm{fd}:
            50
                                             % rax
                                      push
    4 fe:
                                             %rsp
                                      push
    4 f f:
            4c 8d 05 aa 01 00 00
                                      lea
                                              0x1aa(%rip),%r8
                                                                      # 6b0 <
        ___libc_csu_fini>
    506:
           48 8d 0d 33 01 00 00
                                              0x133(%rip),%rcx
                                                                       # 640 <
39
         libc csu init>
            48 8d 3d e6 00 00 00
                                              0xe6(%rip),%rdi
                                                                      # 5fa <main>
    50d:
                                      lea
            ff 15 c6 0a 20 00
                                              *0x200ac6(%rip)
                                                                      \# 200 \, \mathrm{fe0} <
    514:
                                      callq
        \_\_libc\_start\_main@GLIBC\_2.2.5 >
    51a:
            f4
                                      hlt
    51b:
            0 f 1 f 44 00 00
                                      nopl
                                              0x0(\%rax,\%rax,1)
   0000000000000520~< deregister\_tm\_clones>:
    520:
            48 8d 3d e9 0a 20 00
                                      lea
                                              0x200ae9(%rip),%rdi
                                                                           # 201010 <
          TMC END >
    527:
            55
                                      push
                                             %rbp
```

```
48 8d 05 e1 0a 20 00
                                                0x200ae1(%rip),%rax
                                                                              # 201010 <
                                        lea
          TMC END >
    52 f:
            48 39 f8
                                        cmp
                                               %rdi,%rax
49
    532:
            48 89 e5
                                               %rsp,%rbp
                                        mov
    535:
            74 19
                                        jе
                                                550 <deregister_tm_clones+0x30>
            48\ 8b\ 05\ 9a\ 0a\ 20\ 00
                                                0x200a9a(%rip),%rax
    537:
                                        mov
                                                                              \# 200 \, \mathrm{fd} \, 8 <
         _ITM_deregisterTMCloneTable>
            48 85 c0
                                                %rax,%rax
    53e:
                                        test
            74 \text{ } 0d
                                                550 <deregister_tm_clones+0x30>
    541:
                                        jе
    543:
            5d
                                        pop
    544:
            ff e0
                                                *%rax
                                        jmpq
    546:
            66 2e 0f 1f 84 00 00
                                               %cs:0x0(%rax, %rax, 1)
                                        nopw
    54d:
            00 00 00
    550:
            5d
                                               %rbp
                                        pop
    551:
            c3
                                        retq
    552:
            0f 1f 40 00
                                                0x0(\%rax)
61
                                        nopl
    556:
            66\ 2e\ 0f\ 1f\ 84\ 00\ 00
                                                \%cs:0 \times 0 (\%rax,\%rax,1)
                                        nopw
            00 00 00
    55d:
   0000000000000560 <register_tm_clones>:
            48 8d 3d a9 0a 20 00
                                                0x200aa9(%rip),%rdi
                                        lea
                                                                              # 201010 <
          TMC_END_ >
                                                                              \# 201010 <
    567:
            48\ 8d\ 35\ a2\ 0a\ 20\ 00
                                        lea
                                                0x200aa2(%rip),%rsi
67
          TMC END >
    56e:
            55
                                        push
                                               %rbp
            48 29 fe
                                               %rdi,%rsi
    56 f:
                                        sub
                                                %rsp,%rbp
    572:
            48 89 e5
                                        mov
            48 c1 fe 03
                                                $0x3,% rsi
    575:
                                        sar
    579:
            48 89 f0
                                                %rsi,%rax
                                        mov
    57c:
                                                $0x3f,%rax
            48 c1 e8 3f
                                        shr
                                        add
                                               %rax,%rsi
    580:
            48 01 c6
    583:
            48 d1 fe
                                                %rsi
                                        sar
    586:
            74 18
                                        jе
                                                5a0 < register\_tm\_clones + 0x40 >
            48 8b 05 61 0a 20 00
                                                0x200a61(%rip),%rax
                                                                              # 200 ff0 <
    588:
                                        mov
         _ITM_registerTMCloneTable>
    58 f:
            48 85 c0
                                        test
                                                %rax,%rax
78
    592:
            74 \, 0c
                                        jе
                                                5a0 <register tm clones+0x40>
79
    594:
            5d
                                               %rbp
                                        pop
80
    595:
                                                *%rax
            ff e0
                                        jmpq
81
    597:
            66 Of 1f 84 00 00 00
                                                0x0(\%rax,\%rax,1)
                                        nopw
    59e:
            00 00
83
    5a0:
            5d
                                               %rbp
                                        pop
    5a1:
                                        retq
            c3
    5a2:
            0f 1f 40 00
                                                0x0(\%rax)
                                        nopl
    5a6:
            66 2e 0f 1f 84 00 00
                                        nopw
                                               %cs:0x0(%rax, %rax, 1)
    5ad:
            00 00 00
   000000000000005b0 < _do_global_dtors_aux >:
```

```
80 3d 59 0a 20 00 00
                                                0x0,0x200a59(\%rip)
                                                                               # 201010 <
                                        cmpb
           TMC END >
     5b7:
             75 2 f
                                        jne
                                                5e8 < \underline{doglobal\_dtors\_aux+0x38}
92
     5b9:
             48 83 3d 37 0a 20 00
                                                0x0,0x200a37(\%rip)
                                                                              # 200 ff8 <
                                        cmpq
            _{\rm cxa\_finalize@GLIBC\_2.2.5}
     5c0:
             00
     5c1:
             55
                                                %rbp
                                        push
     5c2:
             48 89 e5
                                                %rsp,%rbp
                                        mov
             74 \, 0c
     5c5:
                                        jе
                                                5d3 <__do_global_dtors_aux+0x23>
             48 8b 3d 3a 0a 20 00
     5c7:
                                                0x200a3a(%rip),%rdi
                                                                              # 201008 <
            dso handle>
             e8 0d ff ff ff
                                        callq
                                                4e0 < cxa finalize@plt>
     5 ce:
99
     5d3:
             e8 48 ff ff ff
                                        callq
                                                520 <deregister_tm_clones>
     5d8:
             c6 05 31 0a 20 00 01
                                        movb
                                                0x1,0x200a31(\%rip)
                                                                              # 201010 <
         __TMC_END_>
     5df:
             5d
                                                %rbp
                                        pop
     5e0:
             c3
                                        retq
             0f 1f 80 00 00 00 00
                                                0x0(%rax)
     5e1:
                                        nopl
104
     5e8:
             f3 c3
                                        repz retq
105
             66 Of 1f 44 00 00
                                                0x0(\%rax,\%rax,1)
     5ea:
                                        nopw
106
    00000000000005 f0 <frame_dummy>:
108
     5 f0:
                                        push
                                                %rbp
     5f1:
             48 89 e5
                                        mov
                                                %rsp,%rbp
     5f4:
                                        pop
                                                %rbp
     5f5:
             e9 66 ff ff ff
                                        jmpq
                                                560 < register_tm_clones >
    000000000000005fa <main>:
     5 fa:
             55
                                        push
                                                %rbp
     5fb:
             48 89 e5
                                                %rsp,%rbp
                                        mov
     5 fe:
                                        movl
             c7 45 fc 0a 00 00 00
                                                0xa, -0x4(\%rbp)
117
     605:
             c7 45 f4 02 00 00 00
                                                0x^2, -0x^2(\%rbp)
                                        movl
     60c:
             c7 45 f8 01 00 00 00
                                        movl
                                                0x1,-0x8(\%rbp)
119
     613:
             eb 0e
                                        jmp
                                                623 < main + 0x29 >
     615:
             8b 45 f8
                                        mov
                                                -0x8(\%rbp),\%eax
     618:
             0f af 45
                      f4
                                        imul
                                                -0xc(\%rbp),\%eax
     61c:
             89 45 f8
                                        mov
                                                \%eax,-0x8(\%rbp)
     61f:
             83 45 f4 01
                                        addl
                                                \$0x1, -0xc(\%rbp)
     623:
             8b 45 f4
                                                -0xc(\%rbp),\%eax
                                        mov
     626:
                                                -0x4(\%rbp),\%eax
             3b 45
                                        cmp
     629:
             7e ea
                                        jle
                                                615 < main + 0x1b >
     62b:
             b8 00 00 00 00
                                                $0x0,\%eax
                                        mov
     630:
             5d
                                                %rbp
                                        pop
     631:
             c3
                                        retq
130
     632:
             66 2e 0f 1f 84 00 00
                                        nopw
                                                %cs:0x0(%rax, %rax, 1)
131
     639:
             00 00 00
             0f 1f 40 00
     63c:
                                                0x0(\%rax)
                                        nopl
134
```

```
00000000000000640 < \__libc\_csu\_init >:
     640:
              41 57
                                                   \%r 15
                                           push
136
     642:
              41 56
                                           push
                                                   \%r 14
137
     644:
              49 89 d7
                                           mov
                                                   %rdx, %r15
138
     647:
              41 55
                                           push
                                                   \%r 13
139
     649:
              41 54
                                           push
                                                   %r12
             4c\ 8d\ 25\ 9e\ 07\ 20\ 00
                                                   0x20079e(\%rip),\%r12
                                                                                   # 200 df0 <
     64b:
                                           l\,e\,a
             _frame__dummy__init__array__entry>
     652:
              55
                                           push
142
     653:
              48 \ 8d \ 2d \ 9e \ 07 \ 20 \ 00
                                           lea
                                                   0x20079e(%rip),%rbp
                                                                                   # 200 df8 <
143
           init array end>
     65a:
              53
                                                   %rbx
                                           push
144
     65b:
              41 89 fd
                                           mov
                                                   %edi,%r13d
145
     65e:
              49 89 f6
                                           mov
                                                   %rsi.%r14
146
     661:
                                                   %r12,%rbp
              4c 29 e5
                                           sub
147
     664:
              48 83 ec 08
                                                   $0x8,%rsp
148
                                           sub
     668:
              48 c1 fd 03
                                                   $0x3,%rbp
                                           sar
149
     66c:
              e8 47 fe ff ff
                                                   4b8 <_init>
                                           callq
150
     671:
              48 85 ed
                                                   %rbp,%rbp
                                           test
151
                                                   696 <__libc_csu_init+0x56>
     674:
              74 20
                                           jе
     676:
              31 db
                                                   %ebx,%ebx
                                           xor
                                                   0x0(\%rax,\%rax,1)
     678:
              0f 1f 84 00 00 00 00
                                           nopl
154
     67f:
155
     680:
              4c 89 fa
                                                   %r15,%rdx
                                           mov
                                                   %r14,% rsi
     683:
              4c 89 f6
                                          mov
     686:
              44 89 ef
                                                   %r13d,%edi
                                           mov
     689:
              41 ff 14 dc
                                           callq
                                                   *(\%r12,\%rbx,8)
     68d:
                                                   $0x1,\%rbx
              48 83 c3 01
                                           add
160
     691:
              48 39 dd
                                                   %rbx,%rbp
                                           cmp
161
     694:
                                                   680 < \_\_libc\_csu\_init+0x40>
              75 ea
                                           jne
                                                   0x8,\%rsp
     696:
              48 83 c4 08
                                           add
163
     69a:
                                                   % \operatorname{rbx} 
              5b
                                           pop
     69b:
              5d
                                                   %rbp
                                           pop
165
     69c:
              41 5c
                                                   \%r 12
                                           pop
     69e:
              41 5d
                                           pop
                                                   \%r 13
167
     6a0:
              41 5e
                                                   \%r 14
168
                                           pop
     6a2:
              41 5 f
                                                   \%r 15
                                           pop
     6a4:
                                           retq
     6a5:
                                           nop
     6a6:
              66 2e 0f 1f 84 00 00
                                                   %cs:0x0(%rax, %rax, 1)
                                           nopw
     6ad:
              00 00 00
    000000000000006\,b0\,<\_\_libc\_csu\_fini>:
     6b0:
              f3 c3
                                           repz retq
176
    Disassembly of section .fini:
178
    0000000000000006\,\mathrm{b4} <_fini >:
```

 181
 6b4:
 48
 83
 ec
 08
 sub
 \$0x8,%rsp

 182
 6b8:
 48
 83
 c4
 08
 add
 \$0x8,%rsp

 183
 6bc:
 c3
 retq

可以发现链接后生成的文件和链接前的.o 文件差距还是很大的,链接后的文件包含的内容明显比之前多了很多,同时在代码块的第 31 行开始,对 ebp 进行了清空,由此开始进入到函数主体,之后在 115 行开始执行 main 函数。此时的程序才是一个真正完整能执行的状态。

## 三、总结

在一个由高级语言编写成的源代码到可以双击执行的过程中,包含了很多子过程。整体可以分为:预处理、编译、汇编、链接。

在预处理阶段时,预处理器的工作是将源代码中的注释删除、将其中的宏等进行替换、标注 行号等。从某方面来说是将源码进行压缩、简化,便于后续步骤的进行。

在编译阶段时,又能细分成很多小的阶段。首先是对预处理过后的文件进行词法分析,使得源码能够拆分成一个个更细的部分,对构成源程序的字符流进行扫描和分解,识别出单词,为之后机器能够"读懂"这些语句做一个准备;其次是进行语法分析,对之前词法分析得到的一个个单词序列组成具有一定逻辑顺序的语法树,确定这些输入串能够组成在语法上正确的程序;之后进行语义分析阶段,这一阶段是对语法分析产生的结果进行一个错误排查,看是否存在有语义错误等;在语义分析检查无误之后,需要将此时的语法树构建出一个临时的中间代码,使得其从图像中树的意义上回归到程序的意义上,形成一个虽然无法执行,但是具有逻辑顺序的中间代码;中间代码生成结束后是不会直接将其进行移植、形成目标代码的,而是会对其进行检查,看是否存在可以优化的空间,并对其进行一定程度上的优化,使得后续生成的目标代码能够更加的精简高效;在优化阶段完成后,此时所有的准备工作都已经完成,这个时候就到了最后一个阶段——目标代码生成,把中间代码变换成特定机器上的绝对指令代码或可重定位的指令代码或汇编指令代码。

在汇编阶段时,会对由编译阶段产生的目标代码进行转译。通常情况下,编译器生成的目标 代码是面对特定平台的汇编代码,但是此时计算机依旧不认识这些代码、无法执行,此时就需要 汇编器将之前得到的汇编代码翻译成计算机可以读取、执行的机器码。但是此时翻译后的机器码 依旧是无法执行的,此时的机器码没有装配库函数、没有指明在装载的时候应该装载在什么位 置,此时的机器码仅是对源码中的内容进行一个直接的翻译。

在链接阶段时,连接器会把目标文件和库文件链接成可执行文件。

# 参考文献

[1] Vincent(Hao Li). Gcc 抽象语法树 (ast) 可视化. https://blog.csdn.net/l919898756/article/details/103160501. 2019-11-20.

