

Lec9 页面置换算法 清华大学计算机系

置换算法的功能和目标

- ■功能
 - 当出现缺页异常,需调入新页面而内存已满时,置换算法 选择被置换的物理页面
- 设计目标
 - ▶ 尽可能减少页面的调入调出次数
 - ▶ 把未来不再访问或短期内不访问的页面调出
- 页面锁定 (frame locking)
 - □ 描述必须常驻内存的逻辑页面
 - ▶ 操作系统的关键部分
 - 要求响应速度的代码和数据
 - 页表中的锁定标志位 (lock bit)

置换算法的评价方法

- 记录进程访问内存的页面轨迹
 - 举例:虚拟地址访问用(页号,位移)表示 (3,0),(1,9),(4,1),(2,1),(5,3),(2,0),(1,9), (2,4),(3,1),(4,8)
 - 对应的页面轨迹3, 1, 4, 2, 5, 2, 1, 2, 3, 4替换如 c, a, d, b, e, b, a, b, c, d
- 评价方法
 - ▶ 模拟页面置换行为,记录产生缺页的次数
 - 更少的缺页,更好的性能

页面置换算法分类

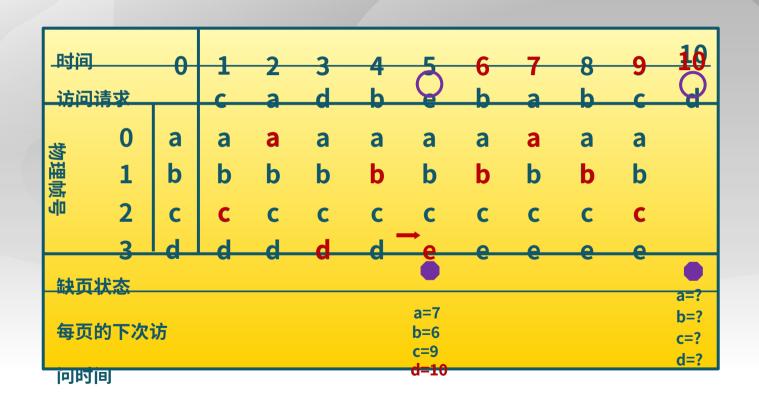
- 局部页面置换算法
 - ▶ 置换页面的选择范围仅限于当前进程占用的物理页面内
 - □ 最优算法、先进先出算法、最近最久未使用算法
 - ▶ 时钟算法、最不常用算法
- 全局页面置换算法
 - 置换页面的选择范围是所有可换出的物理页面
 - ▶ 工作集算法、缺页率算法



最优页面置换算法 (OPT, optimal)

- 基本思路
- **算法两**称 计算内存中每个逻辑页面的下一次访问时间
 - **□ 換換表來最差對網香 減 が**
 - □ 实际系统中无法实现
 - ▶ 无法预知每个页面在下次访问前的等待时间
 - □ 作为置换算法的性能评价依据
 - ▶ 在模拟器上运行某个程序,并记录每一次的页面访问情况
 - 第二遍运行时使用最优算法

最优页面置换算法示例



先进先出算法(First-In First-Out, FIFO)

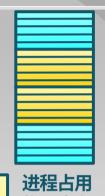
- ■思路
 - □ 选择在内存驻留时间最长的页面进行置换
- 实现
 - 维护一个记录所有位于内存中的逻辑页面链表
 - □ 链表元素按驻留内存的时间排序,链首最长,链尾最短
 - □ 出现缺页时,选择链首页面进行置换,新页面加到链尾
- 特征
 - □ 实现简单
 - ▶ 性能较差,调出的页面可能是经常访问的
 - □ 进程分配物理页面数增加时,缺页并不一定减少 (Belady 现
 - 線少单独使用

FIFO

在 4 个页帧中执行:

■ 假定初始 a- > b- > c- > d 顺序





进程占用 物理内存

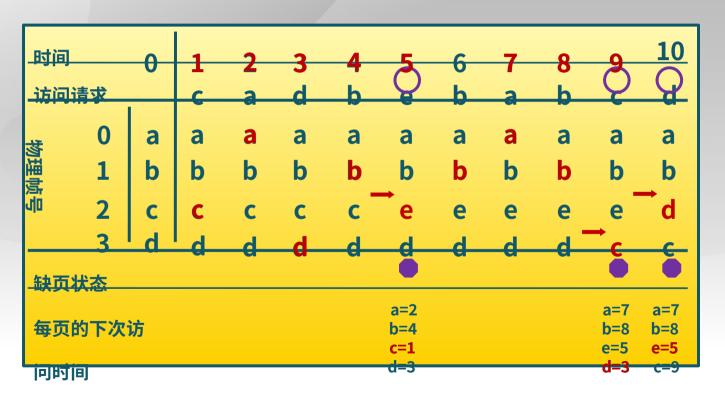
时间 -访问	请求	0	1	2 -a	3 -d	4 -b	Ş	6 -b	Ş	Š	Ş	10 Q
委	0	а	а	a	a	a	→ e	е	е	е	e -	→ d
物理帧号	1	b	b	b	b	b	b	b	→a	a	a	а
40	2	С	С	C	C	C	е	C	С	b	b	b
	3 状态	d	d	d	d	d	d	d	d	8	→ C	5

最近最久未使用算法 (Least Recently Used, LRU)

- ■思路
 - □ 选择最长时间没有被引用的页面进行置换
 - 如某些页面长时间未被访问,则它们在将来还可能会长时间不会访问
- 实现
 - 缺页时, 计算内存中每个逻辑页面的上一次访问时间
 - ▶ 选择上一次使用到当前时间最长的页面
- 特征
 - 最优置换算法的一种近似

最近最未被使用算法 (LRU)

置换的页面是最长时间没有被引用的

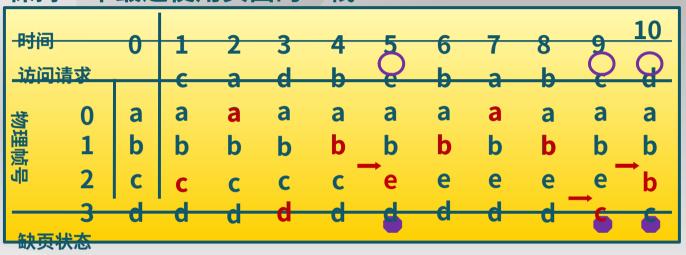


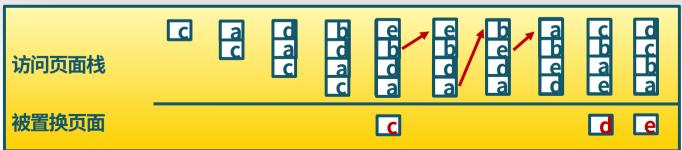
LRU 算法的可能实现方法

- 页面链表
 - ▶ 系统维护一个按最近一次访问时间排序的页面链表
 - 链表首节点是最近刚刚使用过的页面
 - ▶ 链表尾节点是最久未使用的页面
 - ▶ 访问内存时,找到相应页面,并把它移到链表之首
 - **□** 缺页时,置换链表尾节点的页面
- 活动页面栈
 - ▶ 访问页面时,将此页号压入栈顶,并栈内相同的页号抽出
 - 缺页时,置换栈底的页面
- 特征
 - ▶ 开销比较大

用栈实现 LRU 算法

保持一个最近使用页面的"栈"







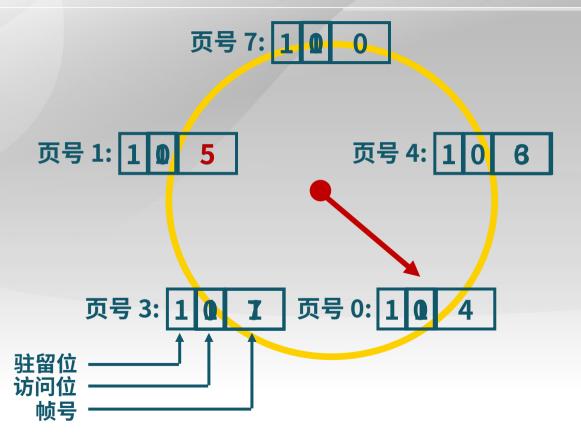
时钟置换算法 (Clock)

- 思路
 - ▶ 仅对页面的访问情况进行大致统计
- 数据结构
 - 在页表项中增加访问位,描述页面在过去一段时间的内访问情况
 - ▶ 各页面组织成环形链表
 - □ 指针指向最先调入的页面
- 算法
 - ▶ 访问页面时,在页表项记录页面访问情况
 - ▶ 缺页时,从指针处开始顺序查找未被访问的页面进行置换
- 特征
 - 时钟算法是 LRU 和 FIFO 的折中

时钟置换算法的实现

- 页面装入内存时,访问位初始化为 0
- 访问页面(读/写)时,访问位置1
- 缺页时,从指针当前位置顺序检查环形链
- 表 □ 访问位为 0 ,则置换该页
 - □ 访问位为 1 ,则访问位置 0 ,并指针移动到下一个页面 ,直到找到可置换的页面

时钟置换算法图示



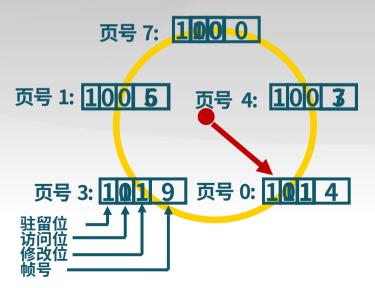
时钟页面置换示例

	时间	0	ł	a	3 d	b	é	В	<u>7</u>	B	Ĉ	10 (d)
初建帜	0	a b	a b	a b	a b	a b	→e b	e b	e b	e b	e b	→d b
一		c d	c d	c d	c d	c d	c d	c d	→a d	a d	a →c	a C
1	缺页状态										•	

	0	a	0	a	1	a	1	a	1	a	1	е	1	e b c d	1	е	1	е	1	е	1	d
驻留页面	0	b	0	b	0	b	0	b	1	b	0	b	1	b	0	b	1	b	1	b	0	b
的贝表坝	0	С	1	С	1	С	1	С	1	С	0	С	0	С	1	a	1	a	1	a	0	a
	0	d	0	d	0	d	1	d	1	d	0	d	0	d	0	d	0	d	1	С	0	С

改进的 Clock 算法

- ■思路
 - ▶ 减少修改页的缺页处理开销
- 算法
 - ▶ 在页面中增加修改位,并在访问时进行相应修改
 - ▶ 缺页时,修改页面标志位,以跳过有修改的页面





改进的 Clock 算法

时间	司	0	ł	a _w	3 d	b w	é	6 b	Z _w	8 b	8	10 (d)
	0	a b	a b	a b	a b	a b	a b	a b	a b	a b	a b	a → d
物理帧号	1 2	c d	c d	c d	c d	c d	→e d	e d	e d	e d	e →c	e c
缺贡	· 法态						•				•	

00	a	00	a	11	a	11	a	11	a	00	a	00	а	11	a	11	a	11	a	00	a*
00	b	00	b	00	b	00	b	11	b	00	b	10	b	10	b	10	b	10	b	10	d
00	С	10	С	10	С	10	С	10	С	10	е	10	е	10	е	10	е	10	е	00	е
00	d	00	d	00	d	10	d	10	d	00	d	00	d	00	d	00	d	10	С	00	С
)0)0)0)0	10 a10 b10 c10 d	10 a 00 00 b 00 00 c 10 00 d 00	10 a 00 a 00 b 00 b 00 c 10 c 00 d 00 d	10 a 00 a 11 00 b 00 b 00 00 c 10 c 10 00 d 00 d 00	10 a 00 a 11 a 00 b 00 b 00 b 00 c 10 c 10 c 00 d 00 d 00 d	10 a 00 a 11 a 11 00 b 00 b 00 b 00 00 c 10 c 10 c 10 00 d 00 d 00 d 10	10 a 00 a 11 a 11 a 00 b 00 b 00 b 00 b 00 c 10 c 10 c 10 c 00 d 00 d 00 d 10 d	10 a 00 a 11 a 11 a 11 00 b 00 b 00 b 00 b 11 00 c 10 c 10 c 10 c 10 00 d 00 d 00 d 10 d 10	10 a 00 a 11 a 11 a 10 b 00 b 00 b 00 b 11 a 10 c 10 c 10 c 10 c 10 c 10 d 00 d 10 d 10 d 10 d	10 a 00 a 11 a 11 a 11 a 00 00 b 00 b 00 b 11 b 00 00 c 10 c 10 c 10 c 10 00 d 00 d 10 d 10 d 00	10 a 00 a 11 a 11 a 11 a 00 a 00 b 00 b 00 b 11 b 00 b 00 c 10 c 10 c 10 c 10 e 00 d 00 d 10 d 10 d 00 d	10 a 00 a 11 a 11 a 11 a 00 a 00 a 00 00 b 00 b 00 b 11 b 00 b 10 00 c 10 c 10 c 10 c 10 e 10 00 d 00 d 10 d 10 d 00 d 00	10 a 00 a 11 a 11 a 11 a 00 b 10 b 00 d 00 d 00 d 10 c 10 c 10 e 10 e 00 d 00 d 10 d 10 d 00 d 00 d	10 a 00 a 11 a 11 a 11 a 00 a 00 a 11 00 b 00 b 00 b 11 b 00 b 10 c 10 c	10 a 00 a 11 a 11 a 11 a 00 a 00 a 11 a 00 b 00 b 00 b 11 b 00 b 10 c 10 d 10 d 10	10 a 00 a 11 a 11 a 11 a 00 a 00 a 11 a	10 a 00 a 11 a 11 a 11 a 00 a 00 a 11 a 11 a 00 a 11 a 11 a 00 b 00 b 00 b 11 a 00 b 10 c 10	10 a 00 a 11 a 11 a 11 a 00 a 00 a 11 a	10 a 00 a 11 a 11 a 11 a 00 a 00 a 11 a 11 a 00 b 00 b 00 b 11 a 11	OO a OO a 11 a 11 a 11 a 00 a 00 a 11 a 11 a 11 a 00 a 00 a 11 a 11 a 11 a 11 a 11 a 10 a <th< td=""></th<>

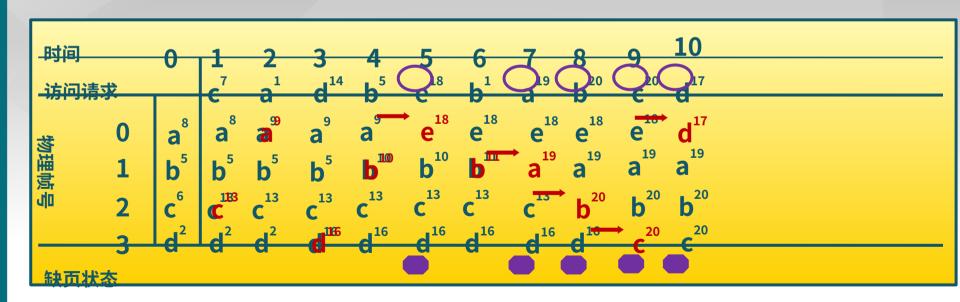
最不常用算法(Least Frequently Used, LFU)

- ■思路
- **实现**页时,置换访问次数最少的页面
- 特在个页面设置一个访问计数

LFU 算法示例

执行在 4 个页帧中:

□ 假定最初的访问次数 a->8b->5c->6d->2





Belady 现象

- 现象
 - 采用 FIFO 等算法时,可能出现分配的物理页面数增加, 缺页次数反而升高的异常现象
- 原因
 - ▶ FIFO 算法的置换特征与进程访问内存的动态特征矛盾
 - ▶ 被它置换出去的页面并不一定是进程近期不会访问的
- 思考
 - 哪些置换算法没有 Belady 现象?

FIFO 算法有 Belady 现象

访问顺序:1,2,3,4,1,2,5,1,2,3,4,5

物理页面数:3 缺页次数:9

FIFO	1	2	3	4	1	2	5	1	2	3	4	5
摆	1	2	3	4	1	2	5	5	5	3	4	4
头		1	2	3	4	1	2	2	2	5	3	3
头			1	2	3	4	1	1	1	2	5	5
缺页状态												

FIFO 算法有 Belady 现象

访问顺序:1,2,3,4,1,2,5,1,2,3,4,5

物理页面数:4 缺页次数:10

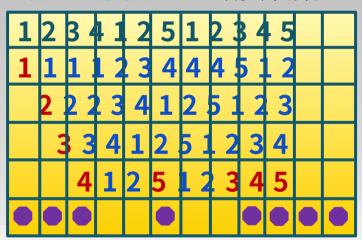
FIFO	1	2	3	4	1	2	5	1	2	3	4	5
農	1	2	3	4	4	4	5	1	2	3	4	5
头		1	2	3	3	3	4	5	1	2	3	4
头			1	2	2	2	3	4	5	1	2	3
头				1	1	1	2	3	4	5	1	2
缺页状态				•								

LRU 算法没有 Belady 现象

物理页面数:3 缺页次数:10

1	2	3 4	1	. 2	5	1	2 :	3 4	· 5	
1	1	1 :	2 3	4	1	2	5	1 2	2 3	
	2	2 3	4	. 1	2	5	1 2	23	4	
	(1)	4	1	2	5	1 2	(r)	4	5	

物理页面数:4 缺页次数:8



时钟/改进的时钟页面置换是否有 Belady 现象

?

为什么 LRU 页面置换算法没有 Belady 现象?

LRU、FIFO和 Clock 的比较

- LRU 算法和 FIFO 本质上都是先进先出的思路
 - LRU 依据页面的最近访问时间排序
 - ▶ LRU 需要动态地调整顺序
 - FIFO 依据页面进入内存的时间排序
 - FIFO 的页面进入时间是固定不变的
- LRU 可退化成 FIFO
 - 如页面进入内存后没有被访问,最近访问时间与进入内存的时间相同
 - 例如:给进程分配3个物理页面,逻辑页面的访问顺序为1、2、3、4、5、6、1、2、3…

LRU、FIFO和 Clock 的比较

- LRU 算法性能较好,但系统开销较大
- FIFO 算法系统开销较小,会发生 Belady 现象
- Clock 算法是它们的折衷
 - ▶ 页面访问时,不动态调整页面在链表中的顺序,仅做标记
 - ▶ 缺页时,再把它移动到链表末尾
- 对于未被访问的页面, Clock 和 LRU 算法的表现一样好
- 对于被访问过的页面, Clock 算法不能记录准确访问 顺序,而 LRU 算法可以



局部置换算法没有考虑进程访存差异

FIFO 页面置换算法: 假设初始顺序 a->b->c

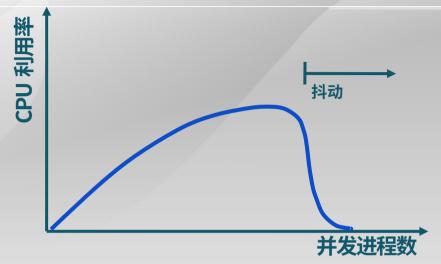
物理页面数: 3 缺页次数: 9

时间		0	1	2	3	4	5	6	7	8	9	10	11	12
访问	页面		a	b	С	(d)	a	b	C	d	a	b	C	d
技	0	а	a	а	а	d	d	d	С	С	С	b	b	b
物理帧号	1	b	b	b	b	b	а	a	a	d	d	d	C	C
如	2	С	С	C	C	C	С	b	b	b	a	a	a	d
缺页	状态													
缺页	状态													

全局置换算法

- 思路
 - **□**全局置换算法为进程分配**可变数目**的物理页面
- 全局置換算法要解决的问题
 - ▶ 进程在不同阶段的内存需求是变化的
 - ▶ 分配给进程的内存也需要在不同阶段有所变化
 - ▶ 全局置换算法需要确定分配给进程的物理页面数

CPU 利用率与并发进程数的关系

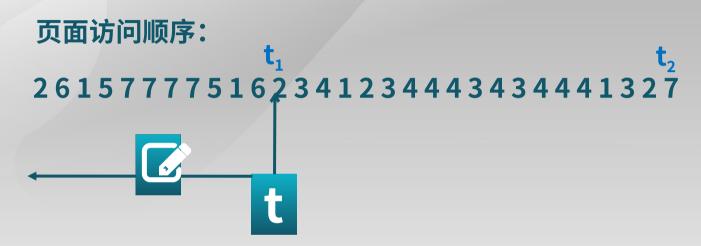


- CPU 利用率与并发进程数存在相互促进和制约的关系
 - □ 进程数少时,提高并发进程数,可提高 CPU 利用率
 - ▶ 并发进程导致内存访问增加
 - ▶ 并发进程的内存访问会降低了访存的局部性特征
 - 局部性特征的下降会导致缺页率上升和 CPU 利用率下降

工作集

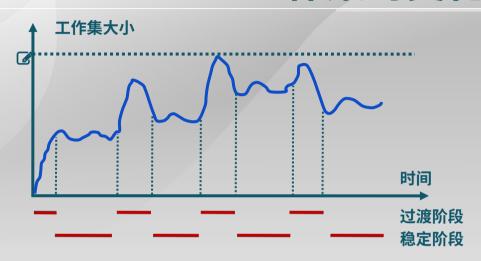
- 一个进程当前正在使用的逻辑页面集合,可表示为二元函数 W(t, 🗷
 - t 是当前的执行时刻
 - ②称为工作集窗口(working-set window),即 一个定长的页面访问时间窗口
 - W(t, ② 是指在当前时刻 t 前的 ③时间窗口中的所有 访问页面所组成的集合
 - | W(t, 📝 | 指工作集的大小,即页面数目

进程的工作集示例



如果 ③时间窗口的长度为
$$10$$
 ,那么: W(t, ③ = {2, 2} 5} 5} 5} 7} W(t, ③ = {1, 2, 5, 6, 7} W(t₂, ③ = {3, 4}

工作集的变化



- 进程开始执行后,随着访问新页面逐步建立较稳定的 工作集
- 当内存访问的局部性区域的位置<mark>大致稳定</mark>时,工作集 大小也大致稳定
- 局部性区域的位置改变时,工作集<mark>快速扩张和收缩</mark>过 渡到下一个稳定值

常驻集

在当前时刻,进程实际驻留在内存当中的页面集合

- ■工作集与常驻集的关系
- ■歐页衛集環接到運行工具
 - □ 常驻集取法作棄銷分融資競投的物理页面数目和页面置换
 - 篳棒集发生剧烈变动(过渡)时,缺页较多
 - ▶ 进程常驻集大小达到一定数目后,缺页率也不会明显下降

工作集置换算法

- 思路
 - ▶換出不在工作集中的页面
- 窗口大小 T
 - 当前时刻前 τ 个内存访问的页引用是工作集, τ 被称为窗口大小
- 实现方法
 - □ 访存链表: 维护窗口内的访存页面链表
 - □ 访存时,换出不在工作集的页面;更新访存链表
 - ■缺页时,换入页面;更新访存链表

工作集置换算法

 $\tau = 4$

时间	0	1	2	3	4	5	6	7	8	9	10
访问页面		С	С	d	b	C	е	С	е	a	d
逻辑面页状态面面面面面面面面面面面面面面面面面面面面面面面面面面面面面面面面面面面	t=0	•	•	•	•	•	•	•	•	•	•
次 页面 d 态 页面 e	t=-1 t=-2	•	•	•	•		•	•	•	•	•
缺页状态											

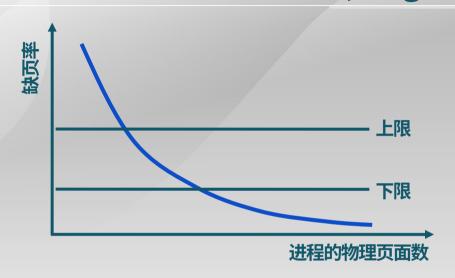


缺页率 (page fault rate)

缺页次数 / 内存访问次 或 缺页平均时间间隔的倒数数

- 影响缺页率的因素
 - ▶ 页面置换算法
 - □ 分配给进程的物理页面数目
 - ▶ 页面大小
 - ▶ 程序的编写方法

缺页率置换算法(PFF, Page-Fault-Frequency)



通过调节常驻集大小,使每个进程的缺页率保持在一个合理 的范围内

- 若进程缺页率过高,则增加常驻集以分配更多的物理页面
- 若进程缺页率过低,则减少常驻集以减少它的物理页面数

缺页率置换算法的实现

- 访存时,设置引用位标志
- 缺页时,计算从上次缺页时间 t_{last} 到现在 $t_{current}$ 的时间间隔
 - □ 如果 $t_{current}$ t_{last} > T,则置换所有在 [t_{last} , $t_{current}$] 时间内没有被引用的页
 - 如果 $t_{current} t_{last} \leq T$,则增加缺失页到工作集中

缺页率置换算法示例

■ 假定窗口大小为 2

时间	0	1	2	3	4	5	6	7	8	9	10
访问页面		С	C	d	b	С	е	С	е	a	d
逻辑面页状态面面面面面面面面面面面面面面面面面面面面面面面面面面面面面面面面面面面	•	•	•	•	•	•	•	•	•	•	•
缺页状态											
t _{cur} – t _{last}		1			3		2			3	1

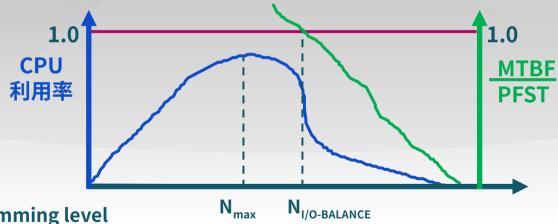


抖动问题 (thrashing)

- 抖动
 - 进程物理页面太少,不能包含工作集
 - □ 造成大量缺页,频繁置换
 - □进程运行速度变慢
- 产生抖动的原因
 - □ 随着驻留内存的进程数目增加,分配给每个进程的 物理页面数不断减小,缺页率不断上升
- 操作系统需在并发水平和缺页率之间达到一个平衡
 - 选择一个适当的进程数目和进程需要的物理页面数

负载控制

- 通过调节并发进程数(MPL)来进行系统负载控制
 - □ **《**WSi = 内存的大小
 - □ 平均缺页间隔时间 (MTBF) = 缺页异常处理时间 (PFST)



并发进程数

MPL-multiprogramming level
MTBF-mean time between page faults
PFST-page fault service time