



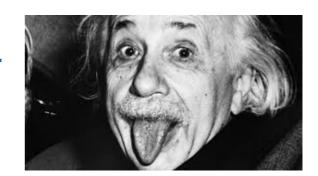
CC-03AN LAC - Laboratório de ARQUITETURA DE COMPUTADORES

Jacinto Carlos Ascencio Cansado

Sequência 2 – Componentes do Computador

Frase do dia:

"Procure ser uma pessoa de valor, em vez de procurar ser uma pessoa de sucesso. O sucesso é consequência." **Albert Einstein**



Seq.2 - Revisão Geral



CC-03AN - LAC - Lab Arg Comp

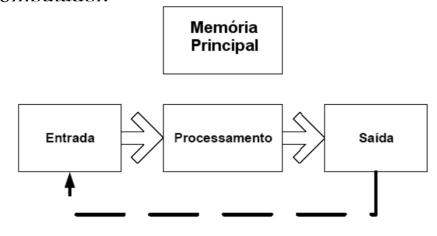
Sumário

- Módulo 1 Apresentação
 - Arquitetura de Computadores
- Componentes de um Computador
- Como um programa é executado pelo processador
- Exercícios



Componentes do Sistema Computacional

O objetivo da aula de hoje e apresentar o Sistema Computacional através de um Diagrama de Blocos, destacando as principais funções de cada componente no intuito de criar uma base de conhecimento para o auxílio no conhecimento do funcionamento de um computador.



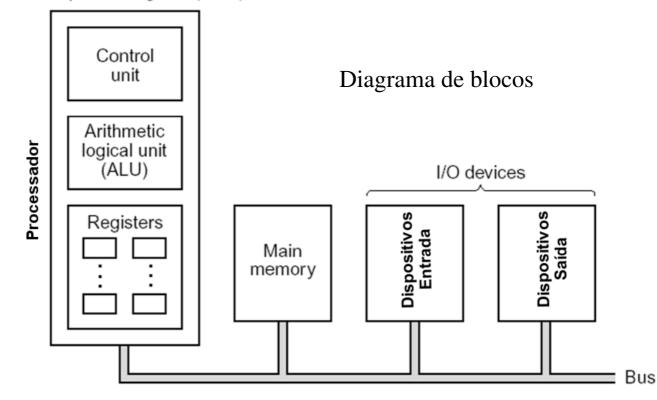
Seq.2 - Revisão Geral

3



Exemplo: Um sistema uni-processado

Central processing unit (CPU)



Seq.2 - Revisão Geral



CPU - Processador

CPU – Central Processing Unit – Processador A principal função da CPU é executar instruções.

Afinal o que são instruções?

Instruções são sequencias de 0's e 1's (binária) que controlam a operação do processador. Exemplo

B8 02 00 Hexadecimal Machine code 0000 0000 Machine code 0000 AX, 02 Assembly code

A = 2; "C" language



Seq.2 – Revisão Geral



CPU / Processador

A instrução é composta por dois campos:

O Opcode (código da operação), que indica qual é a operação a ser realizada. No exemplo Assembly: Mov

Os Operands (Operandos), são sequencias binárias que especificam Quais são os valores a serem operados. No exemplo dado AX, 02

Podemos afirmar que um programa é uma sequência de instruções, selecionadas uma-a-uma, de uma forma lógica no intuito de "Calcular" algo de útil.

5





CPU / Processador

Exemplo: O processador possui dois tipos

de registradores:

.De uso geral – Ax, Bx, Cx, Dx Instrução-1

Instrução-2 .De uso especifico:

Instrução-3 BP, SI, SP, BP, SI, DI, DS, ES,

Instrução-4 SS, CS, IP, PSW

Instrução-5

O registrador IP (Instruction

Pointer), aponta para a instrução a

ser executada.

O registrador IR (Instruction

Register),

Seq.2 - Revisão Geral

Instrução-n (end)



CC-03AN - LAC - Lab Arg Comp

CPU Processador

Para executar as instruções, o processador efetua os seguintes Passos:

- 1 Fetch Ciclo de busca Neste passo o processador busca a próxima instrução na memória, apontada pelo IP e armazena a instrução temporariamente no IR;
- 2 Decode Ciclo de decodificação Neste passo o processador decodifica a Instrução, ou seja, separa o Opcode dos operandos para descobrir qual é a operação a ser realizada;
- 3 Solve (the operands) Se necessário, resolve os operandos, ou seja, descobre quais são os valores a serem operados;
- 4 Execute Executa Neste passo, o processador de posse Dos valores e a informação do que é para ser feito, executa.
- 5 Store Armazena o resultado da operação e volta ao passo 1.





Conceitos básicos - I

- O elemento básico:
 - BIT Binary Digit
- Grupo de 4 bits NIBBLE
- Grupo de 8 bits BYTE
- Word Depende da arquitetura do processador.
 É a unidade interna da capacidade de processamento e transferência do processador:
 - Processador de 8 bits.
 - Processador de 16 bits.
 - Processador de 32 bits.
 - Processador de 64 bits.

Seq.2 - Revisão Geral

٢

Exercícios sobre representação binária

Como representamos o número decimal em binário:

+4

-2

182

E o contrário, qual número decimal é representado por

0101 1111

1011 0011

F6

UNIVERSIDADE MUNICIPAL DE SÃO CAETANO DO SUL

Componentes SC-II Memória Principal

elétricos, na forma de tensão. Esses bits representam Instruções, Dados, Informções e Controle.

A Memória Principal é conhecida como RAM (Random Access Memory), memória de acesso randômico. Isso significa que qualquer posição da memória pode ser acessado de forma individual e, importante, qualquer posição leva o mesmo tempo para ser acessado, portanto o tempo de acesso não depende do endereço acessado.

A memória é conhecida como Principal, pois é nessa memória que, obrigatoriamente, os programas e dados devem estar armazenados para serem executados pela CPU.

Seq.2 - Revisão Geral

11

componentes SC-II Memória Principal - II

Não é possível executar um programa na Pen Drive ou em um CD/DVD ROM. O programa tem que necessariamente ser transferido para a Memória Principal e ai sim será executa na CPU.





S

Componentes SC-II Memória Principal - III

Existem três características principais quando nos referimos à memória:

- 1 Capacidade: Quantidade de bytes possível de ser armazenado.
- 2 Tempo de Acesso: Quantidade de nanosegundos necessário para acessar (ler / escrever) na memória.
- 3 Custo: Valor gasto para armazenar uma certa quantidade de bytes.

Seq.2 – Revisão Geral

13



CC-03AN - LAC - Lab Arq Comp

Conceitos básicos

Unidades Métricas: Base 2 – Tamanhos de memória, discos, arquivos e banco de dados, 1 KB – 1.024 bytes não 1.000 bytes

Exp.	Explícito	Prefixo
2^{0}	1	byte
2^{10}	1.024	KB
2^{20}	1.048.576	MB
2^{30}	1.073.741.824	GB
2^{40}	1.099.511.627.776	TB



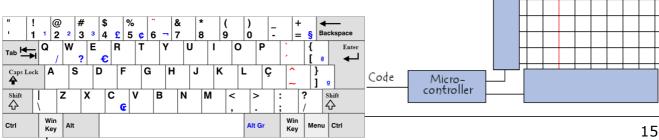
Dispositivos de Entrada

realizar a interface entre o "mundo físico/Real" e o sistema computacional, fornecendo dados para serem processados.

Exemplo de dispositivos de entrada padrão:

include stdio.h // Em linguagem C, informa ao compilador carregar a o cabeçalho/biblioteca de rotinas de I/O.
- scanf();

Atualmente o teclado é considerado o dispositivo de entrada padrão





				C	Ctrl A	Jt		Alt	Ctrl										
UNIVERSID DE SÃO CA			t Cha	r	Dec	Нх	Oct	Html		Dec	Нх	Oct	Html	Chr	Dec	: Hx	Oct	Html Cl	hr_
	0	0 00	O MIII.	(null)	32	20	040	۶ # 32:	Space	64	40	100	a#64:	a	96	60	1.40	`	8
	í			(start of heading)				a#33;	-				a#65;	-				a#97;	a
	2			(start of text)				a#34;		66			«#66;					۵#98;	b
	3			(end of text)				a#35;		67			a#67;					6#99;	c
	4			(end of transmission)				a#36;		68	44	104	D	D	100	64	144	d	d
	5		5 ENQ	(enquiry)	37	25	045	a#37;	\$	69	45	105	a#69;	E	101	65	145	e	e
	6	6 00	6 ACK	(acknowledge)	38	26	046	a#38;	6	70	46	106	a#70;	F	102	66	146	a#102;	f
	7	7 00	7 BEL	(bell)	39	27	047	' ;	1	71	47	107	G	G	103	67	147	a#103;	g
	8	8 01	O BS	(backspace)	40	28	050	&# 4 0;	(72	48	110	@#72;	H	104	68	150	a#104;	h
	9	9 01	1 TAB	(horizontal tab)	41	29	051))	73	49	111	6#73;	Ι				i	
	10	A 01	2 LF	(NL line feed, new line)	42	2A	052	&#42;</td><td>*</td><td>74</td><td>4A</td><td>112</td><td>a#74;</td><td>J</td><td>106</td><td>6A</td><td>152</td><td>j</td><td>j</td></tr><tr><th><u>d</u></th><td>11</td><td>B 01</td><td>3 VT</td><td>(vertical tab)</td><td>43</td><td>2B</td><td>053</td><td>&#43;</td><td>+</td><td>75</td><td>4B</td><td>113</td><td>K</td><td>K</td><td></td><td></td><td></td><td>k</td><td></td></tr><tr><th>Ξ</th><td>12</td><td>C 01</td><td>4 FF</td><td>(NP form feed, new page)</td><td></td><td></td><td></td><td>,</td><td></td><td>76</td><td></td><td></td><td>L</td><td></td><td>108</td><td>6C</td><td>154</td><td>l</td><td>1</td></tr><tr><th>2</th><td>13</td><td>D 01</td><td></td><td>(carriage return)</td><td>45</td><td></td><td></td><td>&#45;</td><td></td><td>77</td><td></td><td></td><td>6#77;</td><td></td><td></td><td></td><td></td><td>m</td><td></td></tr><tr><th>Com</th><td>14</td><td>E 01</td><td></td><td>(shift out)</td><td>46</td><td></td><td></td><td>a#46;</td><td></td><td>78</td><td></td><td></td><td>a#78;</td><td></td><td></td><td></td><td></td><td>n</td><td></td></tr><tr><th></th><td>15</td><td>F 01</td><td></td><td>(shift in)</td><td></td><td></td><td></td><td>a#47;</td><td></td><td>79</td><td></td><td></td><td>a#79;</td><td></td><td></td><td></td><td></td><td>o</td><td></td></tr><tr><th>rq</th><td></td><td></td><td>O DLE</td><td>(data link escape)</td><td></td><td></td><td></td><td>0</td><td></td><td>80</td><td></td><td></td><td>P</td><td></td><td> </td><td></td><td></td><td>p</td><td>_</td></tr><tr><th>4</th><th></th><th></th><th>1 DC1</th><th>(device control 1)</th><th></th><th></th><th></th><th>&#49;</th><th></th><th>81</th><th></th><th></th><th>Q</th><th></th><th></th><th></th><th></th><th>q</th><th></th></tr><tr><th>p</th><td></td><td></td><td>2 DC2</td><td>(device control 2)</td><td></td><td></td><td></td><td>2</td><td></td><td>82</td><td></td><td></td><td>R</td><td></td><td></td><td></td><td></td><td>r</td><td></td></tr><tr><th><u>G</u></th><td></td><td></td><td>3 DC3</td><td>(device control 3)</td><td></td><td></td><td></td><td>3</td><td></td><td>83</td><td></td><td></td><td>S</td><td></td><td></td><td></td><td></td><td>s</td><td></td></tr><tr><th>_</th><th></th><th></th><th></th><th>(device control 4)</th><th></th><th></th><th></th><th>4</th><th></th><th> </th><th></th><th></th><th>a#84;</th><th></th><th>ı</th><th></th><th></th><th>t</th><th></th></tr><tr><th>ı</th><th></th><th></th><th></th><th>(negative acknowledge)</th><th></th><th></th><th></th><th>5</th><th></th><th>85</th><th></th><th></th><th>U</th><th></th><th>117</th><th></th><th></th><th>u</th><th></th></tr><tr><th>C</th><th></th><th></th><th>6 SYN</th><th></th><th></th><th></th><th></th><th>a#54;</th><th></th><th>86</th><th></th><th></th><th>4#86;</th><th></th><th>ı</th><th></th><th></th><th>v</th><th></th></tr><tr><th>4</th><th></th><th></th><th>7 ETB</th><th>(end of trans. block)</th><th>55</th><th></th><th></th><th>7 8</th><th></th><th>87</th><th></th><th></th><th>4#87; 4#88;</th><th></th><th>119</th><th></th><th></th><th>w x</th><th></th></tr><tr><th>_</th><th>25</th><th></th><th>O CAN 1 EM</th><th>(cancel)</th><th> 56 57</th><th></th><th></th><th>%#50;</th><th></th><th>88</th><th></th><th></th><th>«#00; «#89;</th><th></th><th>120 121</th><th></th><th></th><th>%#120; %#121;</th><th></th></tr><tr><th>ı</th><th></th><th></th><th>2 SUB</th><th>(end of medium) (substitute)</th><th>58</th><th></th><th></th><th>α#57; α#58;</th><th></th><th>89 90</th><th></th><th></th><th>Z</th><th></th><th>122</th><th></th><th></th><th>%#121;</th><th></th></tr><tr><th>Z</th><th></th><th></th><th>2 505 3 ESC</th><th>(escape)</th><th>59</th><th></th><th></th><th>a#50;</th><th></th><th>91</th><th></th><th></th><th>a#91;</th><th></th><th>123</th><th></th><th></th><th>a#123;</th><th></th></tr><tr><th>4</th><th></th><th>16 03 16 03</th><th></th><th>(file separator)</th><th>60</th><th></th><th></th><th>a#60;</th><th></th><th>92</th><th></th><th></th><th>6#92;</th><th>-</th><th></th><th></th><th></th><th>6#124;</th><th></th></tr><tr><th>M</th><td></td><td>10 03 1D 03</td><td></td><td>(group separator)</td><td>61</td><td></td><td></td><td>a#61;</td><td></td><td>93</td><td></td><td></td><td>6#93;</td><td></td><td>125</td><td></td><td></td><td>}</td><td></td></tr><tr><th>0</th><th></th><th>1E 03</th><th></th><th>(record separator)</th><th>62</th><th></th><th></th><th>a#62;</th><th></th><th> </th><th></th><th></th><th>6#94;</th><th>-</th><th> </th><th></th><th></th><th>~</th><th></th></tr><tr><th>Ü</th><td></td><td>1F 03</td><td></td><td>(unit separator)</td><td></td><td></td><td></td><td>a#63;</td><td></td><td>I</td><td></td><td></td><td>6#95;</td><td></td><td>127</td><td></td><td></td><td>a#127;</td><td></td></tr><tr><th>Ŭ</th><th></th><th></th><th></th><th>(</th><th>1</th><th></th><th>J.,,</th><th> II F</th><th>-</th><th>1</th><th></th><th></th><th></th><th>_</th><th>1</th><th></th><th></th><th>upTable:</th><th></th></tr><tr><th></th><td></td><td></td><td></td><td></td><td></td><td></td><td></td><td></td><td></td><td></td><td></td><td></td><td>-</td><td>ourc</td><td>ю. n</td><td>*****</td><td>LUUK</td><td>up i a bie:</td><td>, .com</td></tr></tbody></table>											



Dispositivos de Entrada

Exemplos de dispositivos de entrada:

- Mouse
- Escanner
- Leitor de código de barras
- Máquina fotográfica digital
- Sensores diversos

Componentes de um computador – Hardware



Seq.2 - Revisão Geral

17



Dispositivos de Saída

A principal função dos dispositivos de saída (Ouput) é realizar a interface entre o Sistema Computacional e "mundo físico/Real", fornecendo dados processados, ou seja, informação.

Exemplo de dispositivos de saída padrão:

include stdio.h // Em linguagem C, informa ao compilador carregar a o cabeçalho/biblioteca de rotinas de I/O.

printf();







Dispositivos de Saída

Exemplos de dispositivos de saída:

- **Monitor**
- Impressora convencional/3D
- Plotter
- Display
- Alto falante

Componentes de um computador - Hardware









Seq.2 - Revisão Geral

19



CC-03AN - LAC - Lab Arg Comp

Dispositivos Híbridos

Exemplos de dispositivos de entrada/saída:

- Disco rígido HD
- Impressora multi-funcional
- Leitor/Gravador de CD/DVD
- Monitor com touchscreen
- Placa de rede



Barramentos

A principal função dos barramentos e realizar a interligação de todos os componentes descritos anteriormente, permitindo o tráfego de sinais elétricos, na forma de bits, que representam instruções em código de máquina, dados e informações. Em geral são fios de cobres (cabos e trilhas). Os barramentos podem ser classificados em função de velocidade, podendo ser Síncrono (precisa de um sinal de sincronismo – clock) ou assíncrono.

Exemplo:

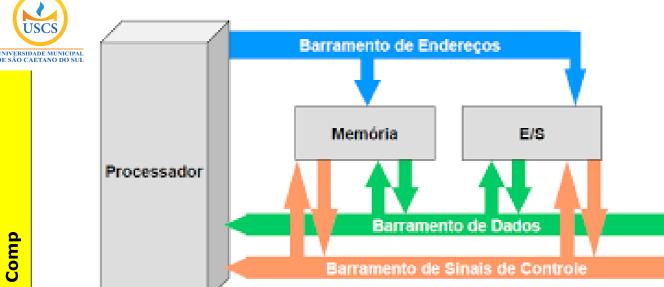
FSB – Front Side Bus (barramento de memória)

USB – Universal Serial Bus (Periféricos)

ISA – Industries Standard Association

Seq.2 - Revisão Geral

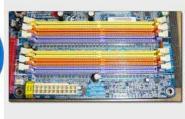
21







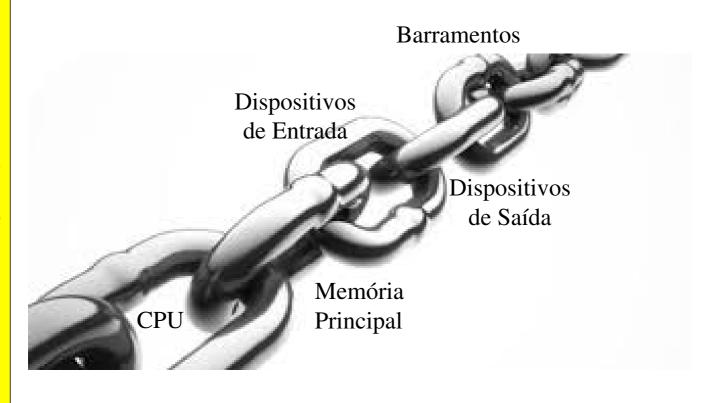




UNIVERSIDADE MUNICIPAL DE SÃO CAETANO DO SUL

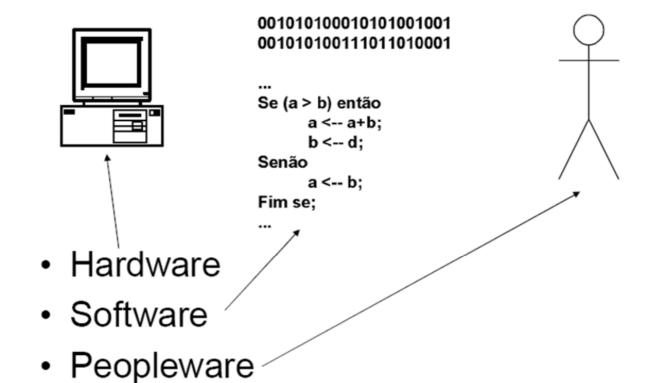
UNIVERSIDADE MUNICIPAL DE SÃO CAETANO DO SUL

S elos de um Sistema Computacional



Seq.2 – Revisão Geral 23

tores de um Sistema Computacional

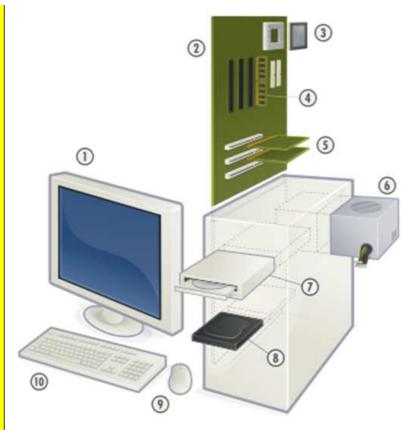




- Lab Arq Comp

CC-03AN - LAC

Componentes de computador



LEGENDA:

- 01- Monitor
- 02- Placa-Mãe
- 03- Processador
- 04- Memória RAM
- 05- Placas de Rede, Som,

Vídeo, Fax...

- **06-** Fonte de Energia
- **07-** Leitor de CDs e/ou

DVDs

- **08-** Disco Rígido (HD)
- 09- Mouse (ou Rato)
- 10- Teclado

Seq.2 - Revisão Geral

25



Componentes de um computador – Hardware

- Parte física de um computador
 - Exemplos:
 - · Monitor:
 - · Microprocessador;
 - Teclado;
 - Mouse;
 - · Placa mãe e;
 - Outros.



Componentes de um computador – Hardware

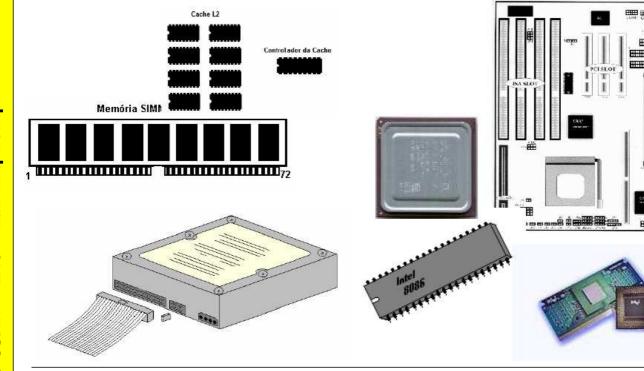
- Processamento executa o processamento das instruções e comandos iniciados pela entrada.
 - Microprocessador (UCP)
 - Memória
 - Principal
 - Secundária
 - Placa mãe

Seq.2 - Revisão Geral

27



Componentes de um computador – Hardware



USCS



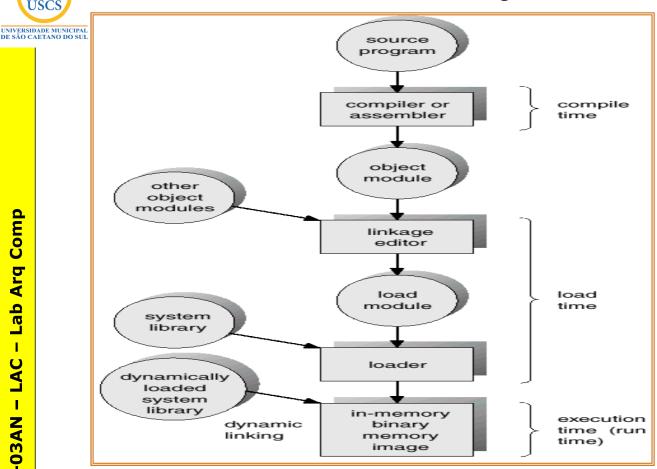
Componentes de um computador - Hardware



Seq.2 - Revisão Geral

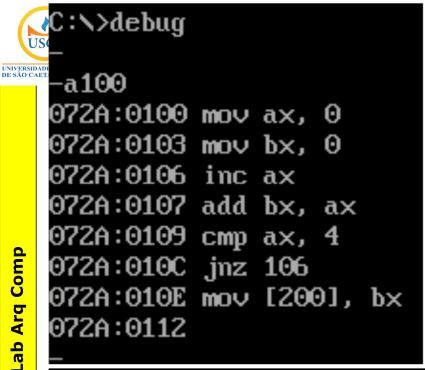
29

Passos no Processamento de um Programa de Usuário



```
#include <stdio.h>
UNIVERSIDA
DE SÃO CAE
      2
          #include <stdlib.h>
      3
          /*
      4
      5
          Este programa calcula a soma dos 4 primeiros números inteiros
      6
      8 ☐ int main() {
      9
               int ax; // contador
Lab Arq Comp
     10
               int bx; // acumulador
     11
               bx = 0; // iniciar o acumulador
     12
               for(ax = 0; ax <= 4; ax++)
                   bx += ax; // bx = bx + ax
     13
               printf("A soma dos 4 primeiros numeros inteiros e: %d", bx);
     14
     15
     16
               return 0;
     17 L }
```

Seq.2 – Revisão Geral 31



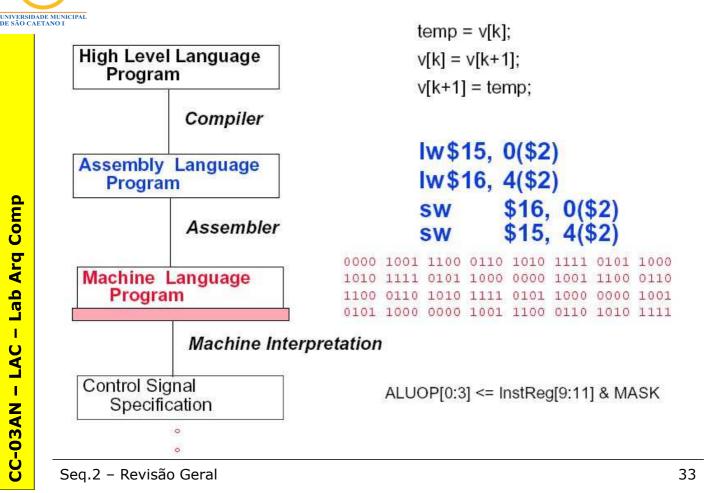




```
0100 B8 00 00 BB 00 00 40 01-C3 83 F8 04 75 F8 89 1E
  0110
```

B8 - 1011 1000 $00 - 0000\ 0000$

Passos no Processamento de um Programa de Usuário





Conceitos básicos - II

Unidades Métricas: Base 10 – Duração, Tempo, Comunicação (Kbps 10/100 Mbps) bits por segundo.

Ехр.	Explicit	Prefix	Ехр.	Explicit	Prefix	
10-3	0.001	milli	10³	1,000	Kilo	
10 ⁻⁶	0.000001	micro	10 ⁶	1,000,000	Mega	
10 ⁻⁹	0.000000001	nano	10°	1,000,000,000	Giga	
10 ⁻¹²	0.00000000001	pico	1012	1,000,000,000,000	Tera	
10 ⁻¹⁵	0.00000000000001	femto	10 ¹⁵	1,000,000,000,000,000	Peta	
10 ⁻¹⁸	0.000000000000000000000001	atto	10 ¹⁸	1,000,000,000,000,000,000	Exa	
10 ⁻²¹	0.00000000000000000000000001	zepto	10 ²¹	1,000,000,000,000,000,000	Zetta	
10-24	0.0000000000000000000000000000000000000	yocto	10 ²⁴	,000,000,000,000,000,000	Yotta	

USCS UNIVERSIDADE MUNICIPAL DE SÃO CAETANO DO SÚL.

Exercícios – Parte I

- Quais são os elementos constituintes do computador?
- 2. Qual é a principal função da memória?
- 3. Qual é a principal função do processador?
- 4. Qual é a principal função dos dispositivos de entrada? Cite três exemplos de dispositivos de entrada.
- 5. Qual é a principal função dos dispositivos de saída? Cite três exemplos de dispositivos de saída.
- 6. Qual a principal função de um barramento?
- 7. Escolha dois elementos constituintes do computador e tente descrever com suas palavras quais prováveis sintomas causados pela falha em um desses elementos.

Seq.2 - Revisão Geral

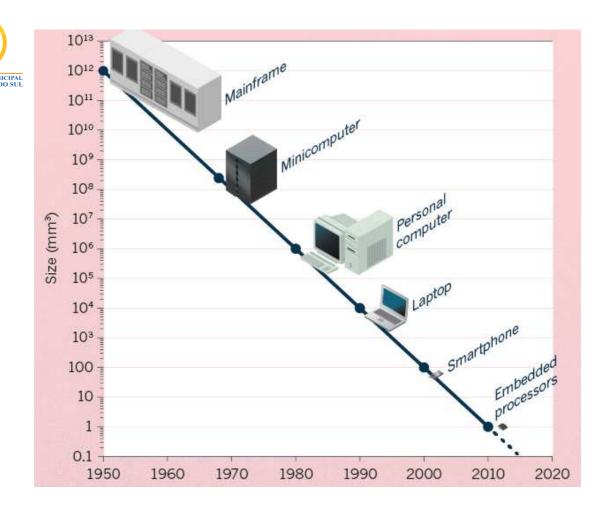
35



Exercícios – Parte II

- Quantos bytes possui um pente de memória de 1.024 MB?
- 2. Quantos GB possui essa mesma memória?
- 3. Um disco rígido com 80 GB quantos MB consegue armazenar?
- 4. Uma rede local pode transferir dados a 10/100 Mbps. O que isso significa?
- 5. Um computador Fatecomp possui um clock de operação de 1 GHz. O que isso significa?
- 6. Uma Pen Drive (Flash) possui uma capacidade de armazenar 536.870.912 bytes. Quantos MB e GB esse dispositivo consegue armazenar?

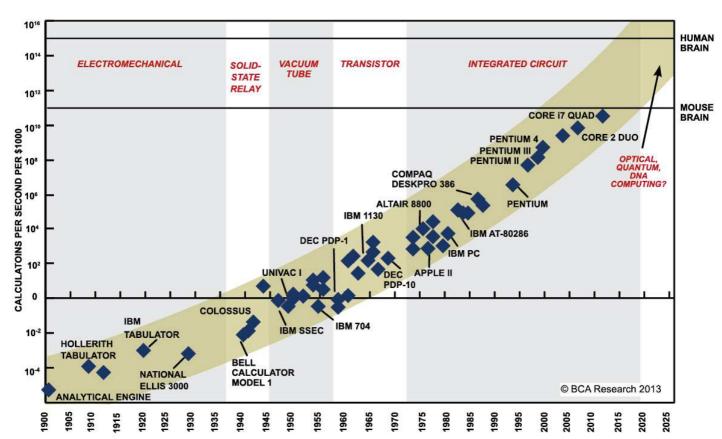




Seq.2 – Revisão Geral

37



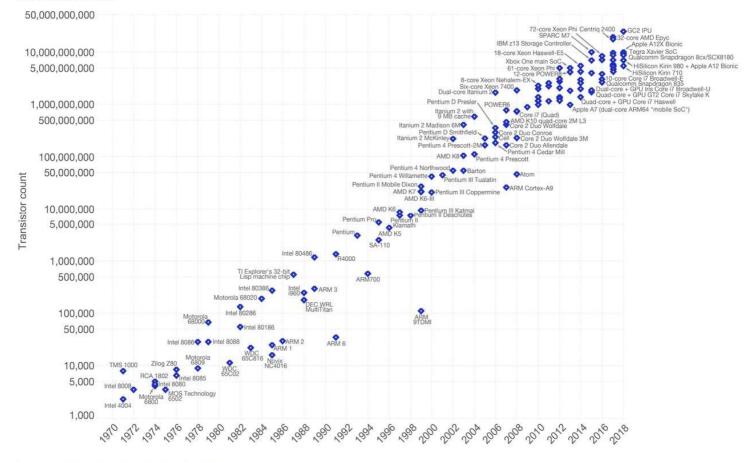


SOURCE: RAY KURZWEIL, "THE SINGULARITY IS NEAR: WHEN HUMANS TRANSCEND BIOLOGY", P.67, THE VIKING PRESS, 2006. DATAPOINTS BETWEEN 2000 AND 2012 REPRESENT BCA ESTIMATES.

Moore's Law – The number of transistors on integrated circuit chips (1971-2018)



Moore's law describes the empirical regularity that the number of transistors on integrated circuits doubles approximately every two years. This advancement is important as other aspects of technological progress – such as processing speed or the price of electronic products – are linked to Moore's law.



Data source: Wikipedia (https://en.wikipedia.org/wiki/Transistor_count)
The data visualization is available at OurWorldinData.org, There you find more visualizations and research on this topic.

Licensed under CC-BY-SA by the author Max Roser.



Sugestão para Reciclagem de Gabinetes de computador usados





https://www.youtube.com/watch?v=aWVywhzuHnQ

https://www.youtube.com/watch?v=898Ht73-Cno

https://www.youtube.com/watch?v=bR-DOeAm-PQ

Supremacia Quântica

https://www.youtube.com/watch?v=-ZNEzzDcIIU

https://www.youtube.com/watch?v=vTYp5Kd9nMA

Processador

https://www.youtube.com/watch?v=rWon2UwRg80

https://www.youtube.com/watch?v=bor0qLifjz4

Seq.2 - Revisão Geral

41