

# Relazione Prova Finale

Marco Petri



Indice

INTRODUZIONE.....2

ARCHITETTURA.....3

RISULTATI SPERIMENTALI .....6

TESTING .....7

CONCLUSIONE .....8



## Introduzione

## Architettura

### 2.1 Idle

Lo stato

### 2.2 Ask

Lo stato

### 2.3 Save

Lo stato

### 2.4 Ask\_addr

Lo stato

### 2.5 Analyze

Lo stato ANALYZE salva in una variabile il valore da codificare e analizza che tipo di codifica deve essere effettuata.

### 2.6 Enc\_wrt

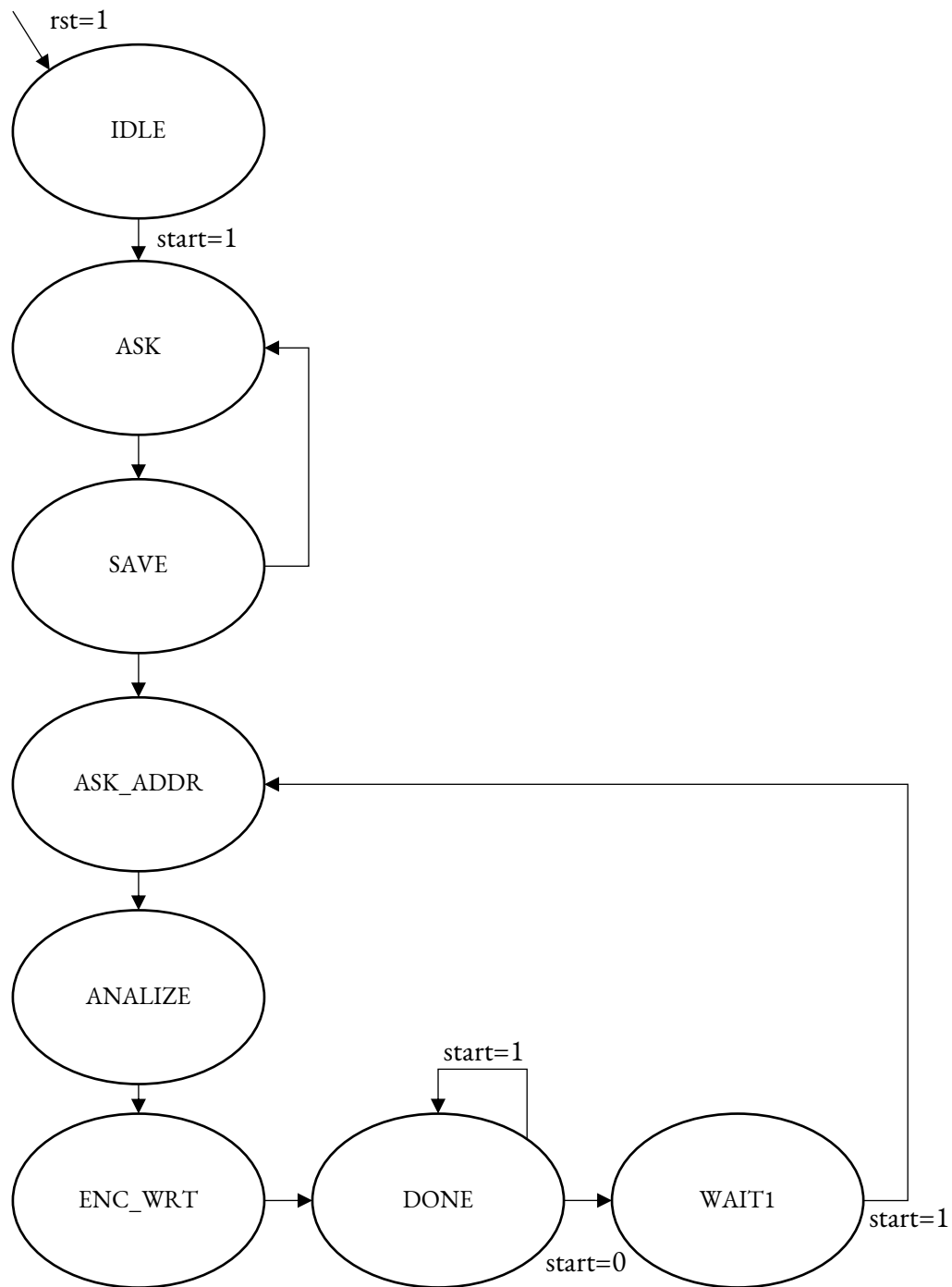
Lo stato

### 2.7 Done

Lo stato DONE alza il segnale DONE a 1 e aspetta che il segnale di START venga riportato a 0, una volta che START viene riportato a 0 si ha la transizione allo stato WAIT1.

### 2.8 Wait1

Lo stato



## Risultati sperimentali



## Testing

## Conclusione