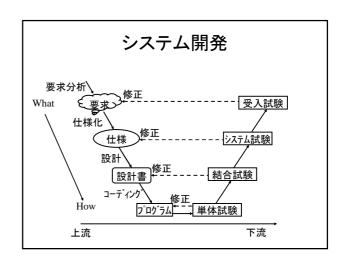
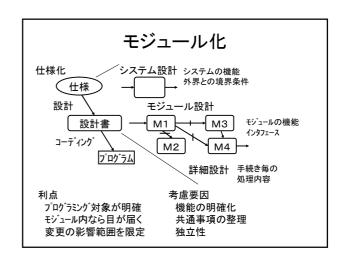
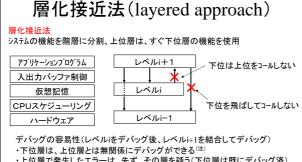
第12回 設計原理とOSの構成法



## 上流工程の困難性 便利、信頼性、覚え易い、使い易い、高速 要求分析 果求 保守者·設計者 設計・実現・保守が容易、柔軟性、効率的 仕様化 仕様 曖昧・矛盾・一般的な解が無い システムの用途、形態、ハードウェア 利用環境によって大きく異なる しかし、Whatを誤ると手戻り大





・上位層で発生したエラーは、先ず、その層を疑う(下位層は既にデバッグ済)

注:上位層は、要求条件が複雑。仕様が決まり、デバッグできるようになるまで に時間がかかる。上位層を待たずに、下位層のみでデバッグができる。

## 参考:レベルの定義 ①仮想記憶はディスクを使用(ドライバをコール)→仮想記憶はドライバの上位 ②トライバは入出力を開始後、待機中状態に移行するため、CPUスケンューーラをコール ③PCBが主記憶に入りきれないので、スケンューラはディスク中のPCBを読み込ませる ②ではドライバはスケジューラの上位、③ではスケジューラはドライバの上位 機能間の上下関係は、不明確なものが多い 不必要に階層を分けるとパラメータ変換等のオーバヘットが増加する 左の問題は、両者を同じ層に置いて、 互いに呼び合うことで解決できる 仮想記憶 仮想記憶 ディスク ディスク \* 1^/ 装置ドライバ上? 仮想記憶 下 CPU CPU CPU ディスク <u>スケジューリング</u>下? 下? 装置ドライバ スケジューラ スケジューラ ディスク 装置ドライハ



