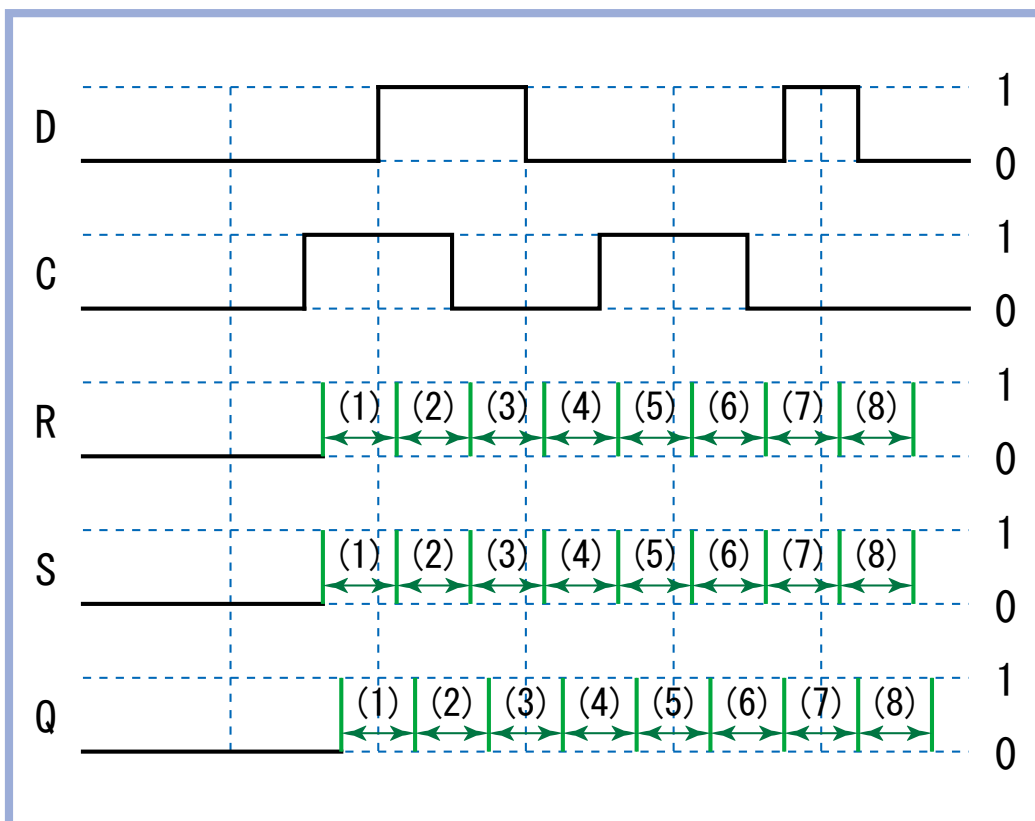
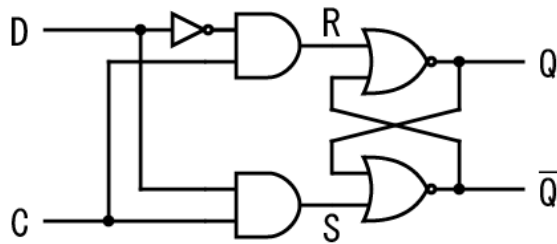


コンピュータアーキテクチャ I（第 5 回） 添付資料

問題 補足

以下の D ラッチに、タイミングチャートに示されるような信号 D と信号 C が入力されるものとする．信号 R、信号 S、信号 Q は、(1)～(8)の期間において、どのような状態をとるかを答えよ．



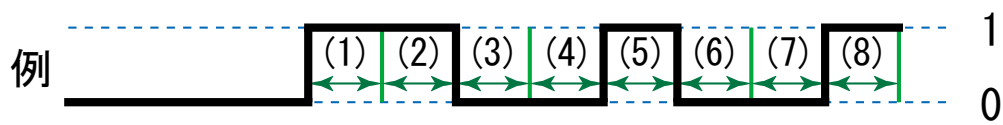
(次ページに続く)

小テストでは，問題 1～3 の解答として，以下を答えよ．

- 問題 1 では，R 信号の状態を答えよ．
- 問題 2 では，S 信号の状態を答えよ．
- 問題 3 では，Q 信号の状態を答えよ．

なお，解答は，(1)～(8)の期間ごとに，信号が 0 であるか 1 であるかを，以下の例のように記入せよ．

【解答記入例】



(例) 11001001 (すべて半角で，8 ビットにて記入すること.)