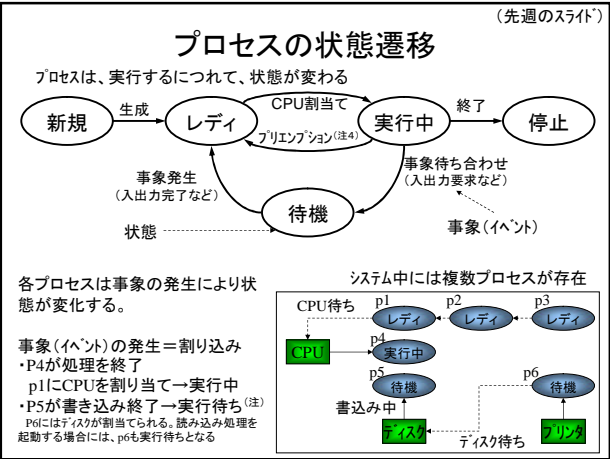


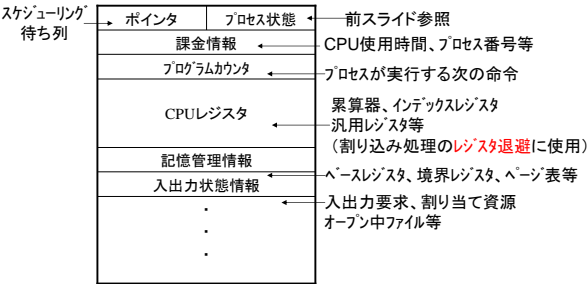
第2回 並行プロセス(1)

プロセス管理
スレッド
排他制御の必要性



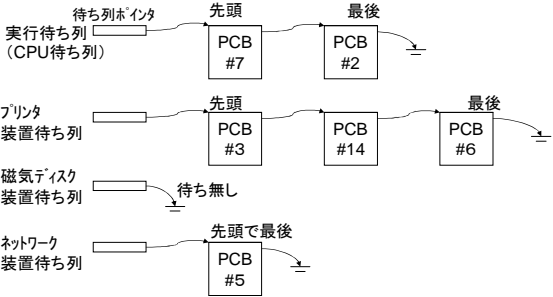
プロセス制御ブロック (PCB: Process Control Block)

プロセスの生成時に(プロセス毎に)作成され、終了時に消滅する。
活動中のプロセスに関する情報が格納される。(プロセスはPCBで表される)

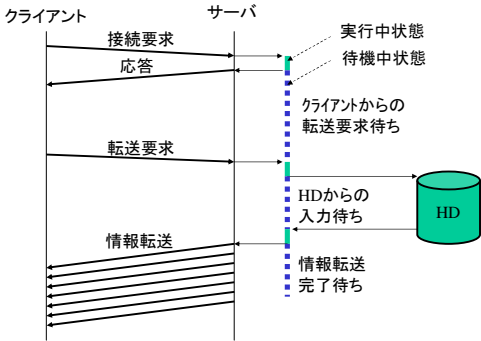


実行待ち列と様々な装置待ち列

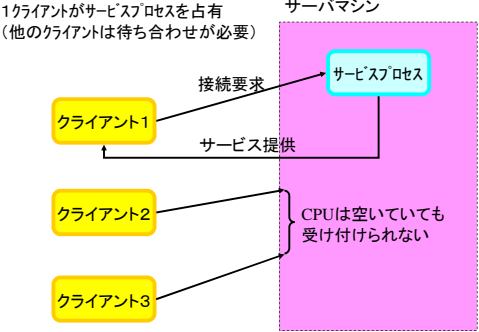
実行待ち列: レディ状態のプロセスが、CPUが割り当てられるまで待つ
装置待ち列: 入出力要求をしたプロセス(待機中状態)が、装置が空くまで待つ
プロセスの待ち列は、PCBのリストにより表される。

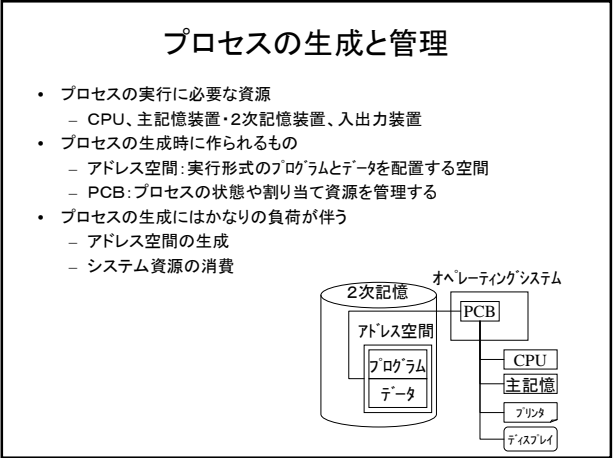
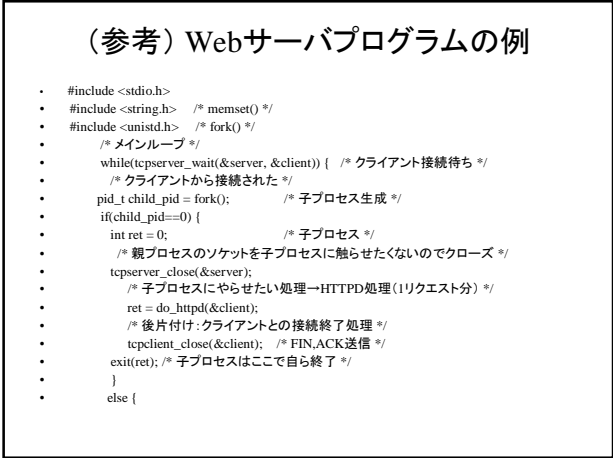
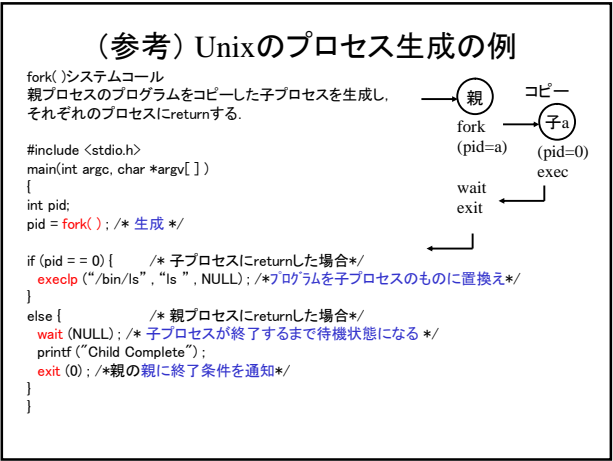
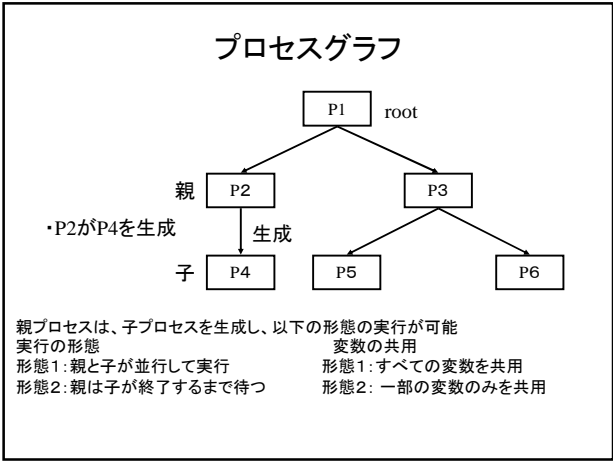
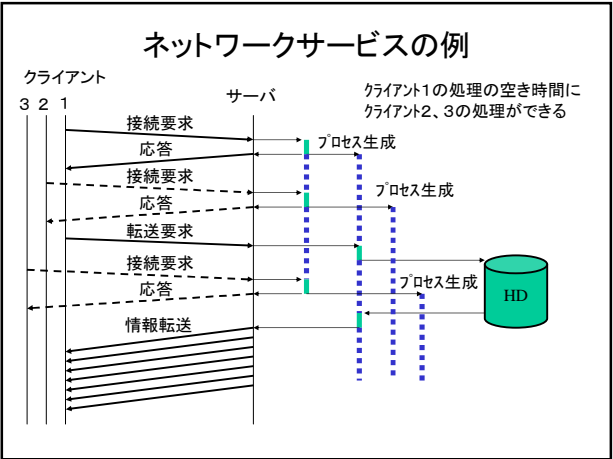
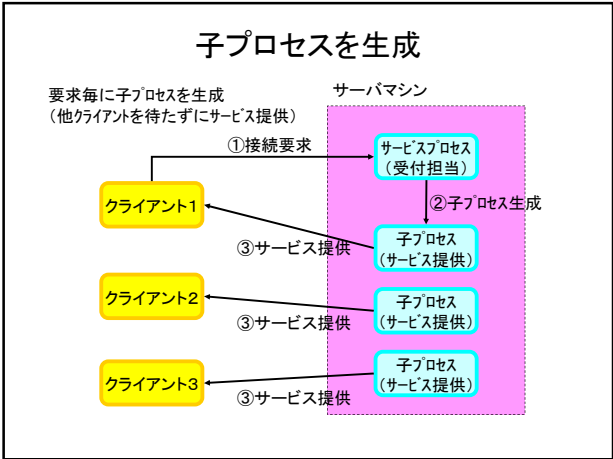


ネットワークサービスの例

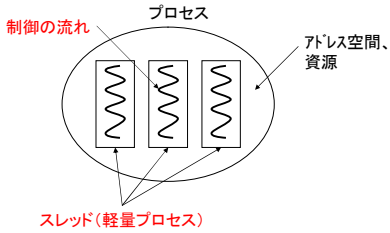


1プロセスでの実現





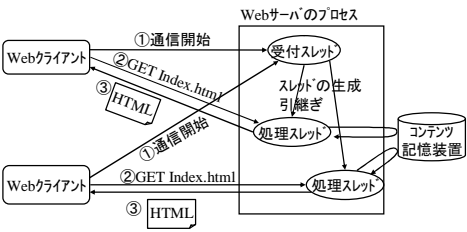
スレッド(軽量プロセス)



1つのプロセスの中に複数の制御の流れを持てるようにする
この制御の流れをスレッドと言う
スレッドはプロセスが持つ**アドレス空間や資源を共有する**
スレッド毎に、プロセスと同様の独立した処理ができる
プロセスを生成するよりも**少ない負荷**でスレッドが生成できる
但し、他のスレッドの影響を十分に考慮したプログラミングが必要

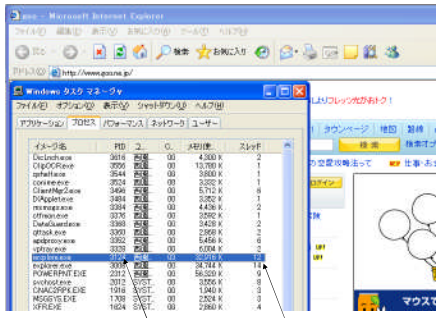
(参考)スレッドとプロセス

マルチスレッド型Webサーバの処理



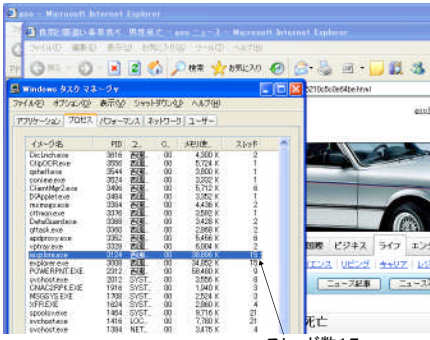
Webクライアントの処理 (Windowsのインターネットエクスプローラの場合)
・スタートメニューからプログラムを起動→プロセスを生成 (必要なスレッドも生成)
・新しいウィンドウを開く→スレッドを作成

IE(ver 6)起動



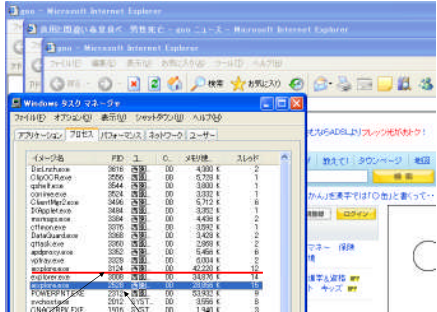
iexplore.exeが起動
PID=3124
スレッド数12

新しいウィンドウを開く



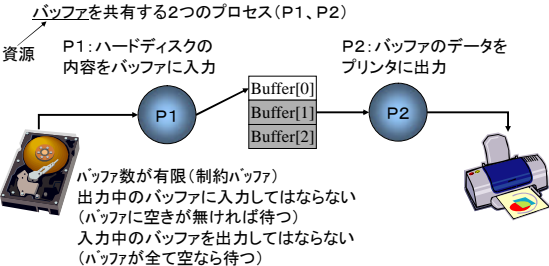
スレッド数15

スタートメニューから再度IE起動



既に起動中の
プロセス
新しいプロセスができるPID=2528

プロセス間の協調と同期(制約バッファ問題)



プロセス間の同期が必要 同期: 時間的な処理の流れを制御すること
同期に必要な機能
・排他制御: 共有資源を一度に1つのプロセスのみが使用するようになる
・プロセス間通信: プロセス間で情報の受け渡しをする

排他制御の必要性

p.104

P1とP2が変数SUMを共有し、それぞれ下記の命令を実行。SUMの値は？

P1

SUM=SUM+2

共有変数

SUM

10

P2

SUM=SUM+3

計算結果=15？

上の処理は、機械語では3命令になる。遅く下記の順序で実行できれば

P1(機械語)

① レジスタにSUMの内容をロード

② レジスタに2を加算

③ レジスタの内容をSUMに格納

P2(機械語)

④ レジスタにSUMの内容をロード

⑤ レジスタに3を加算

⑥ レジスタの内容をSUMに格納

①②③の結果、SUM=12。④⑤⑥の結果SUM=15

プロセス切り替えの例

命令の切れ目で割り込みが発生し、プロセスの処理が切り替わることがある

例1: CPUスケジューリング(ラウンドロビン)における量子時間が経過

P1が実行中状態、P2がレディ状態

(1) P1が実行中に量子時間経過(時計割り込みが発生)

(2) P1の実行が中断(OSの割り込み処理にジャンプ)

(3) OSは、P1をレディ状態にする(レジスタ退避、実行待ち列に並ばせる)

(4) P2を実行中状態にする

例2: 仮想記憶で次の命令が主記憶に無い(ページフォールト)場合

P2が実行中状態、P1がレディ状態

(1) P2が実行中にページフォールト(イリガル番地アクセスの割り込みが発生)

(2) P2の実行が中断(OSの割り込み処理にジャンプ)

(3) OSは、ページアウト、ページイン処理を開始

(4) P2を待機状態にする(レジスタ退避、入出力待ち列に並ばせる)

(5) P1のレジスタを復元、実行中状態にし、P1を再開させる

実行中のプロセスは、突然、処理を中断させられる

CPUスケジューリング(ラウンドロビン)

p.93

- 各プロセスに量子時間(time quantum)単位でCPUを割当てる
- 各プロセスを量子時間ずつ順繰りに実行することを繰り返す
 - 量子時間が経過すると、実行中のプロセスを中断(CPUを取り上げ)、次のプロセスにCPUを割り当てて実行させる。

仮想記憶におけるページフォールト

p.140

ページフォールトと状態遷移の例

| 時刻 | 事象の発生 | P1 | P2 |
|----|------------------|-----|-----|
| 0 | P1にCPU割当て | 実行中 | レディ |
| 30 | プリエンジョン, CPU割当て | レディ | 実行中 |
| 50 | ページフォールト, CPU割当て | 実行中 | 待機 |
| 70 | ページフォールト処理完了 | レディ | レディ |

重要: 競合による処理誤り(1)

p.104

本来なら...①②③...④⑤⑥...の順

SUMの初期値=10

処理結果: SUM=15

ケース1

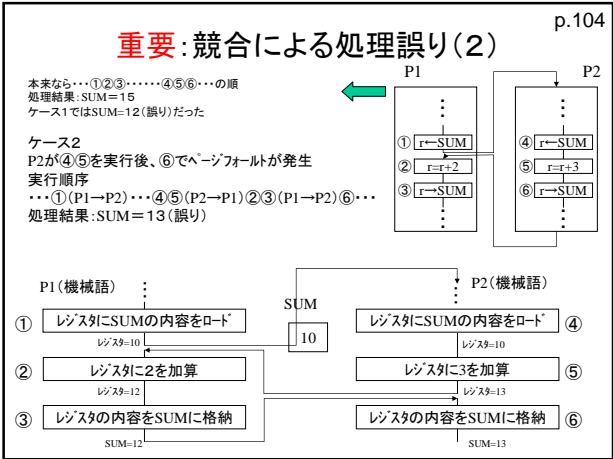
P1が、①を実行した直後に時計割り込み(量子時間)

P1が中断し、P2が実行中に

実行順序

...①(P1→P2) ... ④⑤⑥... (P2→P1) ②③...

処理結果: SUM=12(誤り)



実行結果

| ケース1 | レジスタ | SUM | ケース2 | レジスタ | SUM |
|------------------------------|------|-----|------------------------------|------|-----|
| ① $r \leftarrow \text{SUM}$ | 10 | 10 | ① $r \leftarrow \text{SUM}$ | 10 | 10 |
| 割り込み | | | 割り込み | | |
| レジスタ退避(10)、P2に切り替え | | | レジスタ退避(10)、P2に切り替え | | |
| ... | | | ... | | |
| ④ $r \leftarrow \text{SUM}$ | 10 | 10 | ④ $r \leftarrow \text{SUM}$ | 10 | 10 |
| ⑤ $r = r + 3$ | 13 | 10 | ⑤ $r = r + 3$ | 13 | 10 |
| ⑥ $r \rightarrow \text{SUM}$ | 13 | 13 | 割り込み | | |
| ... P2が終了 | | | レジスタ退避(13)、P1に切り替え | | |
| P1が再度実行中になる | | | P1が再度実行中になる | | |
| (レジスタを復元) | 10 | 13 | (レジスタを復元) | 10 | 10 |
| ② $r = r + 2$ | 12 | 13 | ② $r = r + 2$ | 12 | 10 |
| ③ $r \rightarrow \text{SUM}$ | 12 | 12 | ③ $r \rightarrow \text{SUM}$ | 12 | 12 |
| ... P1が終了 | | | ... P1が終了 | | |
| レジスタの値はPCBに退避される | | | P2が再度実行中になる | | |
| 切り替えの順番や初期値などを変えて出題 | | | (レジスタを復元) | 13 | 12 |
| SUMの値が何になるか、理解しておくこと | | | ⑥ $r \rightarrow \text{SUM}$ | 13 | 13 |
| | | | ... P2が終了 | | |