

NUME

PRENUME

GRUPA

DATA

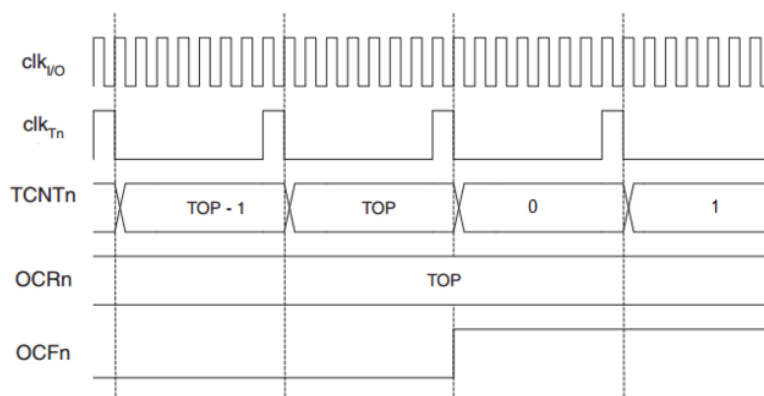
NR. 1

TEST SOC

| R. C. | R.G. | R.A. |
|-------|------|------|
|       |      |      |

|    | A | B | C | D |
|----|---|---|---|---|
| 1  |   |   |   |   |
| 2  |   |   |   |   |
| 3  |   |   |   |   |
| 4  |   |   |   |   |
| 5  |   |   |   |   |
| 6  |   |   |   |   |
| 7  |   |   |   |   |
| 8  |   |   |   |   |
| 9  |   |   |   |   |
| 10 |   |   |   |   |
| 11 |   |   |   |   |
| 12 |   |   |   |   |
| 13 |   |   |   |   |
| 14 |   |   |   |   |
| 15 |   |   |   |   |

1. Care este secvența de acces pentru registrele pe 16 biți ale perifericului Timer/Counter1?
  - a. Octetul mai puțin semnificativ este scris înaintea octetului mai semnificativ; octetul mai puțin semnificativ este citit înaintea octetului mai semnificativ
  - b. Octetul mai semnificativ este scris înaintea octetului mai puțin semnificativ; octetul mai puțin semnificativ este citit înaintea octetului mai semnificativ
  - c. Octetul mai puțin semnificativ este scris înaintea octetului mai semnificativ; octetul mai semnificativ este citit înaintea octetului mai puțin semnificativ
  - d. Octetul mai semnificativ este scris înaintea octetului mai puțin semnificativ; octetul mai semnificativ este citit înaintea octetului mai puțin semnificativ
2. De ce este recomandată dezactivarea întreruperilor la accesarea registrelor pe 16 biți ale perifericului Timer/Counter1?
  - a. Operațiile de acces pe 16 biți pot corupe stiva
  - b. Operațiile de acces pe 16 biți modifică prioritățile întreruperilor
  - c. Operațiile de acces nu sunt atomice, întreruperea lor poate duce la coruperea valorilor citite/scrise
  - d. Operațiile de acces nu sunt atomice, întreruperea lor duce la dublarea numărului de cicli de ceas necesari execuției unei instrucțiuni
3. În figura este prezentată diagrama de timp pentru perifericul Timer/Counter0 în următorul mod de lucru:
  - a. Clear Timer on Compare Match (CTC), prescaler /8
  - b. Normal, fara prescaler
  - c. Normal, prescaler /8
  - d. Clear Timer on Compare Match (CTC), fara prescaler



4. Care este durata de timp măsurată de timerul 0 al microcontrolerului ATmega16 între valorile 123 și 178 ale registrului TCNT0, dacă acesta funcționează în mod normal cu un prescaler de 8? Se consideră frecvența de lucru de 4MHz.
- 114 us
  - 120 us
  - 105 us
  - 110 us
5. Câte întreruperi (de depășire) sunt generate de timerul 1 al microcontrolerului ATmega16 în 3 secunde, dacă acesta funcționează în mod normal cu un prescaler de 64? Se consideră frecvența de lucru de 4MHz.
- 194
  - 168
  - 177
  - 183
6. Care este durata impulsului pozitiv al unui semnal dreptunghiular generat cu ajutorul timerului 1 al microcontrolerului ATmega16 care funcționează în modul 14 cu ICR1 = 799 și OCR1A = 200 ? Frecvența de lucru este de 4Mhz, timerul nu folosește prescaler iar la începutul ciclului de numărare, pinul pe care este generat semnalul este 1 logic.
- 50 us
  - 25 us
  - 250 us
  - 500 us
7. Care dintre următoarele instrucțiuni va provoca reset de tip watchdog reset? Timer-ul watchdog funcționează cu WDP = 110 la frecvența de 1MHz, iar microcontrolerul funcționează la frecvența de 4MHz.

**Răspuns corect:**  
**2**

```
__delay_cycles(2000000L)
__delay_cycles(1500000L)
__delay_cycles(500000L)
```

- Doar prima
  - Doar primele două
  - Toate cele trei
  - Nici una
8. Care este frecvența reală de lucru a microcontrolerului ATmega16 pentru care instrucțiunea `__delay_cycles(500000L)` se execută în 124.5 ms ?
- 4.008 MHz
  - 4.004 MHz
  - 4.040 MHz
  - 4.016 MHz
9. Care este valoarea registrului UBRR pentru a seta viteza de comunicație pe interfața serială la 9600 baud (biți pe secundă) ? Microcontrolerul lucrează la 4 MHz cu U2X = 0.
- 12
  - 51
  - 25
  - 16

10. Care este durata de timp necesară transferului pe interfața serială a unui octet de date la un baud rate de 19200 ?
- a. 1.04 ms
  - b. 520 us
  - c. 260 us
  - d. 2.08 ms
11. Ce cantitate de memorie de program are microcontrolerul ATmega16?
- a. 32 K
  - b. 16 K
  - c. 8 K
  - d. 1 K
12. Care este frecvența de lucru maximă pentru microcontrolerul ATmega16?
- a. 10 MHz
  - b. 4 MHz
  - c. 16 MHz
  - d. 1 MHz
13. Care este numărul registrelor interne de uz general al microcontrolerului ATmega16?
- a. 32
  - b. 8
  - c. 16
  - d. 64
14. Câți pini ai portului D al microcontrolerului ATmega16 sunt configurați ca ieșiri în urma execuției următoarei secvențe de instrucțiuni?

```
PORTD = 0x40;  
PORTD |= (0xA3 << 2);
```

- a. 4
- b. 3
- c. 2
- d. 5

**Răspuns corect:**  
**0**

15. Care este valoarea de pe pinul PD5 după execuția următoarei secvențe de instrucțiuni la începutul unui program?

```
PORTD = 0xE0;  
DDRD = 0xB5;
```

- a. 0 (0V)
- b. Nedefinit
- c. 1 (5V)
- d. Impedanță ridicată (Hi-Z)