Universidade Federal do Rio de Janeiro Escola Politécnica Departamento de Engenharia Eletrônica e de Computação

grupo

Circuitos Lógicos - 2a AULA PRÁTICA

- 1 Objetivo: Projeto de circuitos combinacionais e display de 7 segmentos.
- 2 Preparação (pesquisa, simulação e projeto)

### 2.1- Estudar

- a) os teoremas da Álgebra de Boole e a simplificação de funções lógicas a partir da tabela verdade da função; mapas de Karnaugh; projeto de circuitos combinacionais;
- b) display de 7 segmentos (catodo comum e anodo comum);
- c) codificadores, decodificadores e conversores de códigos (BCD, Gray etc)
- d) decodificadores para 7 segmentos comerciais (comece pelos apresentados no site)

# 2.2 - Projetar

- a) projetar um decodificador BCD 7 segmentos e outro hexadecimal 7 segmentos que, a partir de 4 entradas binárias XYWZ, dê a função de saída para acionar um display catodo comum; compare os circuitos dos segmentos de um dos decodificadores com seus equivalentes no outro decodificador.
- b) capacitar o decodificador BCD 7 segmentos a poder realizar as funções:
  - b-1) "apagamento de zeros à esquerda", com as linhas RBi e RBo;
  - b-2) "lamp test", com a linha LT
- c) projetar um conversor de código binário HEXA para BCD;

## 3 - Simulação

Simular os circuitos projetados nos itens (a) a (c) do item 2.2 acima; os respectivos arquivos deverão ser enviados, no prazo estabelecido, para o email da disciplina, juntamente com os da aula prática 1.

### 4 - Prática

- a) montar o projeto realizado no item 2.2.(c).
- b) montar o circuito projetado em 2.2.(a) para BCD 7 segmentos, tal que:

grupos 2ª feira : acionar apenas a parte inferior do display (segmentos c, d, e, g)

grupos 6ª feira : acionar apenas a parte superior do display (segmentos a, b, f, g)

de acordo com a disposição dos segmentos apresentada em aula; apresentar os mesmos e os arquivos das respectivas simulações impressos em papel, no início da aula prática; testá-los utilizando displays de 7 segmentos tipo catodo comum (FND500 ou FND560) ou leds; verifique a corrente nos segmentos utilizados.

## Observações:

- todos os projetos deverão ser montados na protoboard do grupo, em casa;
- a aula será utilizada apenas para testar o circuito montado e fazer os ajustes necessários ;
- esta aula se realizará nos dias marcados, não podendo se realizar ou se estender além destes.