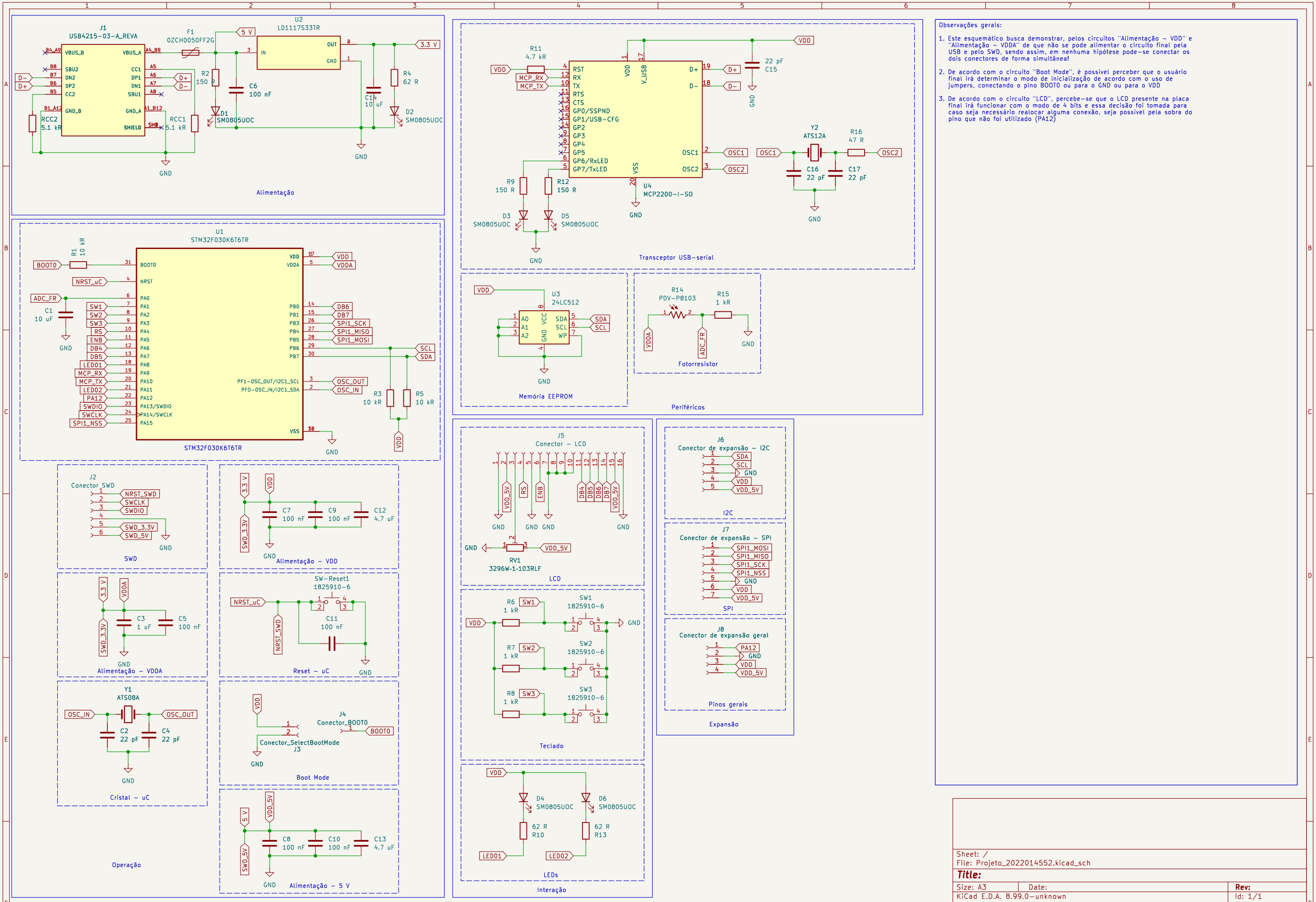

Observações gerais:

1. Este esquemático busca demonstrar, pelos circuitos "Alimentação – VDD" e "Alimentação – VDDA" de que não se pode alimentar o circuito final pela USB e pelo SWD, sendo assim, em nenhuma hipótese pode-se conectar os dois conectores de forma simultânea!
2. De acordo com o circuito "Boot Mode", é possível perceber que o usuário final irá determinar o modo de inicialização de acordo com o uso de jumpers, conectando o pino BOOT0 ou para o GND ou para o VDD
3. De acordo com o circuito "LCD", percebe-se que o LCD presente na placa final irá funcionar com o modo de 4 bits e essa decisão foi tomada para caso seja necessário realocar alguma conexão, seja possível pela sobra do pino que não foi utilizado (PA12)

Sheet: /
File: Projeto_2022014552.kicad_sch

Title:

Size: A3	Date:	Rev:
KiCad E.D.A. 8.99.0-unknown		Id: 1/1