



Trabalho final de Teleinformática de Redes 1

Universidade de Brasília
Departamento de Ciências da Computação

Autores:

Henrique Givisiez dos Santos (Matrícula: 21/1027563)
Gabriel Francisco de Oliveira Castro (Matrícula: 20/2066571)
André Rodrigues Modesto (Matrícula: 21/1068324)

Professor:

Marcelo Marotta

Brasília, Distrito Federal
Julho de 2025

I. VISÃO GERAL

Este relatório tem como propósito apresentar a simulação do funcionamento das camadas de enlace e física de uma comunicação digital, por meio da implementação de protocolos fundamentais. Nesse sentido, serão abordados, de forma estruturada e individualizada, os seguintes processos: enquadramento de dados, modulação em banda base e modulação por portadora. Para cada um desses tópicos, será feita uma análise detalhada tanto da perspectiva do transmissor quanto do receptor, destacando os procedimentos realizados em cada etapa da comunicação, bem como o modo que foi implementado no código. Vale ressaltar que, para cada tópico que inclui implementação em código, o nome do aluno responsável será indicado no início da respectiva subseção.

Para facilitar a compreensão e visualização, todo o sistema será integrado em um único arquivo e apresentado através de uma interface gráfica interativa. Essa interface permitirá acompanhar e visualizar em tempo real a transformação dos dados nas diferentes fases da comunicação, tornando os conceitos teóricos mais acessíveis e intuitivos.

II. CAMADA FÍSICA

Primeiramente, a camada física representa a base para toda comunicação de dados. Nessa perspectiva, a camada física é responsável por receber o trem de bits, já formatados pela camada de enlace, e o converte em um sinal elétrico ou magnético que possa ser transmitido por um meio físico. No receptor, esta camada realiza o processo inverso, ou seja, amostra o sinal recebido para decodificá-lo de volta à sequência original de bits.

Conforme o enunciado do projeto, a implementação da camada física foi dividida em duas subetapas principais: a modulação digital e a modulação por portadora.

A. Modulação Digital - Desenvolvido por: Henrique Givisiez

Do ponto de vista geral, a modulação digital é o processo responsável por converter a sequência de bits (0s e 1s) em um sinal digital para a transmissão. Nesse contexto, a escolha do esquema de codificação é crucial, haja vista que afeta características importantes do sinal, como a sincronização entre transmissor e receptor, bem como a presença de uma componente de corrente contínua (DC).

Para esse projeto, foram implementados três esquemas de modulação digital que serão abordados a seguir. Cabe ressaltar que para testar as modulações, foi utilizado o trem de bits da figura 1:

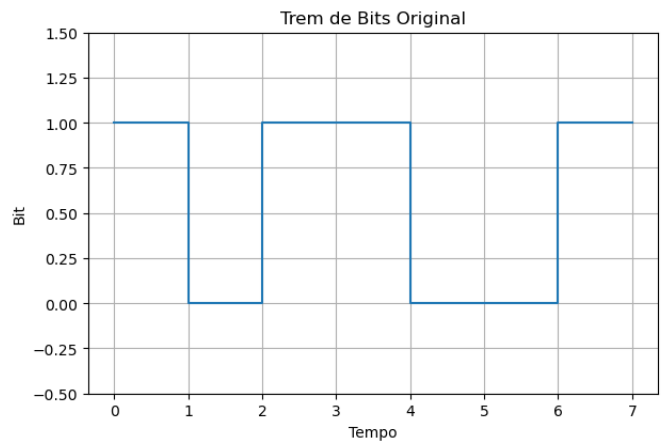


Figura 1. Trem de bits para modulações digitais.

a) Non-Return-to-Zero Polar (NRZ-Polar)

É uma técnica que busca balancear o sinal utilizando dois níveis distintos de voltagem: $-V$ para representar o bit 0 e $+V$ para o bit 1. Do ponto de vista do receptor, a reconstrução do trem de bits é feita comparando a voltagem recebida com os níveis esperados, permitindo identificar corretamente cada bit transmitido.

```
19 def modular(self, bits: list[int]) -> list[int]:
20     """
21     A modulacao parte do transmissor que irá converter os dados (bits) em um sinal do meio para o receptor poder receber
22
23     Args:
24         bits (list[int]): Dados(bits) que irão ser convertidos em uma funcao continua (voltagem V)
25     Returns:
26         list[int]: +V para bit 1 e -V para bit 0
27     """
28     return [1 if bit == 1 else -1 for bit in bits]
29
30 def demodular(self, sinais: list[int]) -> list[int]:
31     """
32     A demodulacao parte do receptor que irá receber as variacoes de voltagem e interpretar em bits (1 para +V e 0 para -V)
33
34     Args:
35         sinais (list[int]): Sinais (variacoes de amplitude) da voltagem
36     Returns:
37         list[int]: Sequencia de bits (1 para +V e 0 para -V)
38     """
39     return [1 if s > 0 else 0 for s in sinais]
40
```

Figura 2. Parte do script utilizada para implementação da modulação digital NRZ-Polar.

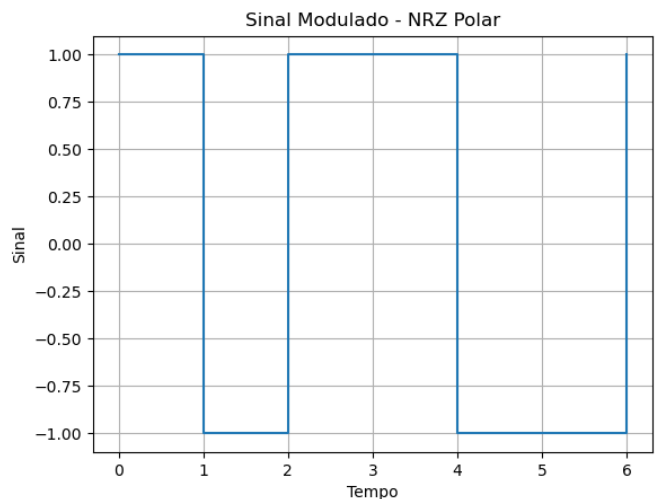


Figura 3. Sinal modulado por NRZ-Polar.

b) Manchester

Tem como objetivo garantir a sincronização entre transmissor e receptor, utilizando uma função booleana exclusiva OR (XOR) para combinar os sinais de clock e dados em um único trem de bits. Nesse sentido, cada período de bit reflete a transição de um nível de tensão para outro, bem como a transição sempre ocorre no ponto médio do período de bit, fornecendo uma indicação clara do estado do bit.

```

16 def modular(self, bits: list[int]) -> list[int]:
17     """
18     Modula os bits usando a codificação Manchester.
19     Cada bit é representado por dois níveis, onde:
20     - 0 é representado por [0, 1]
21     - 1 é representado por [1, 0]
22
23     Args:
24     bits (list[int]): lista de bits a serem modulados (0s e 1s).
25
26     Retorna:
27     list[int]: lista de níveis modulados, onde cada bit é representado por dois níveis.
28
29     Exemplos:
30     Entrada: [0, 1, 1, 0]
31     Saída: [0, 1, 1, 0, 1, 0, 1, 0]
32
33     """
34     sinais = []
35     clock = 0.5 # Sinal de clock para a codificação Manchester
36     # Cada bit é convertido em dois níveis
37     for bit in bits:
38         sinais.append(clock)
39         sinais.append(1 - clock)
40     return sinais
41
42 def demodular(self, sinais: list[int]) -> list[int]:
43     """
44     Demodula os sinais usando a codificação Manchester.
45     Cada par de níveis representa um bit, onde:
46     - [0, 1] é interpretado como 0
47     - [1, 0] é interpretado como 1
48
49     Args:
50     sinais (list[int]): lista de níveis a serem demodulados, onde cada bit é representado por dois níveis.
51
52     Retorna:
53     list[int]: lista de bits demodulados (0s e 1s).
54
55     Exemplos:
56     Entrada: [0, 1, 1, 0, 1, 0, 1, 0]
57     Saída: [0, 1, 1, 0]
58
59     """
60     bits = []
61     for i in range(0, len(sinais), 2):
62         if sinais[i] < sinais[i+1]:
63             bits.append(0)
64         else:
65             bits.append(1)
66     return bits

```

Figura 4. Parte do script utilizada para implementação da modulação digital Manchester.

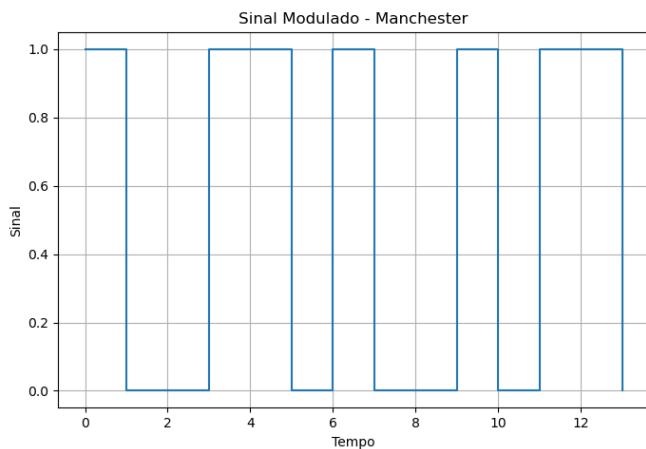


Figura 5. Sinal modulado por Manchester.

c) Bipolar

O esquema de codificação bipolar utiliza três níveis de tensão: positivo, negativo e zero. O bit 0 é representado por zero volts, enquanto o bit 1 é representado alternadamente por tensões positivas e negativas. Do ponto de vista do receptor, a demodulação é feita analisando os níveis de tensão recebidos: quando o sinal é zero, interpreta-se como bit 0; quando o sinal apresenta uma tensão diferente de zero, seja positiva ou negativa, interpreta-se como bit 1. A alternância esperada entre os pulsos positivos e negativos também serve como mecanismo de verificação e ajuda a manter a sincronização.

```

16 def modular(self, bits: list[int]) -> list[int]:
17     """
18     Modula uma sequência de bits usando codificação bipolar.
19
20     Args:
21     bits (list[int]): lista de bits (0s e 1s) a serem modulados.
22
23     Retorna:
24     list[int]: lista de níveis de tensão para transmissão:
25     0 -> 0V
26     1 -> alterna +1 e -1 a cada 1 sucessivo
27
28     Exemplos:
29     Entrada: [1, 0, 1, 1, 0, 1]
30     Saída: [+1, 0, -1, +1, 0, -1]
31
32     """
33     sinais = []
34     ultimo = -1 # Começa em -1 para que o primeiro 1 gere +1
35     for bit in bits:
36         if bit == 0:
37             sinais.append(0)
38         else:
39             ultimo *= -1 # alterna entre +1 e -1
40             sinais.append(ultimo)
41     return sinais
42
43 def demodular(self, sinais: list[int]) -> list[int]:
44     """
45     Demodula uma sequência de sinais de tensão para bits usando codificação bipolar.
46
47     Args:
48     sinais (list[int]): lista de níveis de tensão recebidos.
49
50     Retorna:
51     list[int]: lista de bits reconstruídos:
52     - 0V = 0
53     - +V ou -V = 1 (não se verifica violação aqui)
54
55     Exemplos:
56     Entrada: [+1, 0, -1, +1, 0, -1]
57     Saída: [1, 0, 1, 1, 0, 1]
58
59     """
60     return [0 if s == 0 else 1 for s in sinais]

```

Figura 6. Parte do script utilizada para implementação da modulação digital Bipolar.

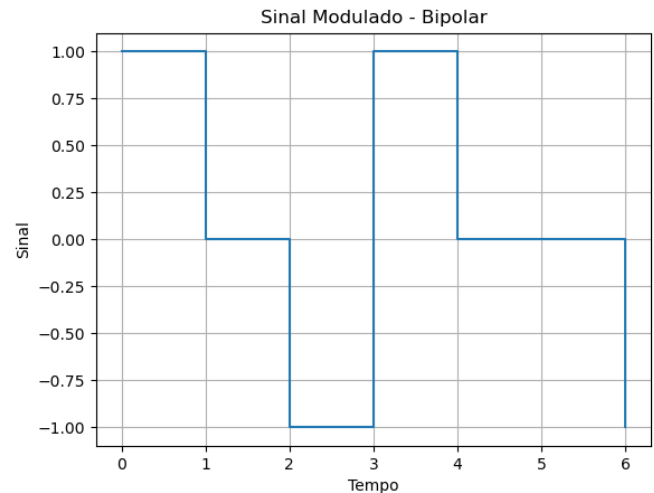


Figura 7. Sinal modulado por Bipolar.

B. Modulação por Portadora - Desenvolvido por: Gabriel Castro

De maneira simplificada, a modulação por portadora é uma técnica utilizada para transmitir sinais digitais por meio da variação de uma onda senoidal de alta frequência, chamada de portadora. Nessa perspectiva, o principal objetivo é adaptar o sinal de dados para que ele possa ser transmitido de forma eficiente e confiável em diferentes meios físicos. Nesse tipo de modulação, as características da portadora — como amplitude, frequência ou fase — são alteradas conforme os bits a serem transmitidos. Dessa forma, diferentes técnicas podem ser utilizadas dependendo das necessidades do sistema. Do ponto de vista do receptor, a demodulação consiste em identificar essas

variações na portadora para reconstruir o sinal digital original. Esse processo pode exigir sincronização com a portadora e o uso de filtros ou detectores específicos, dependendo da técnica empregada.

a) Amplitude Shift Keying (ASK)

É uma técnica em que a amplitude da portadora varia conforme os bits transmitidos, mantendo fase e frequência constantes, o bit 1 é representado pela presença da portadora e o bit 0 pela sua ausência. Abaixo, apresenta-se uma saída exemplo do código, bem como uma explicação breve do para facilitar o entendimento.

```
28 def modular(self, bits: list[int]) -> np.ndarray:
29     """
30     Converte uma sequência de bits em um sinal ASK. Para isso, "multiplica" a portadora
31     pelo modulante digital
32     """
33     sinal_modulado = []
34     for bit in bits:
35         if bit == 1:
36             amplitude = 1.0
37         else:
38             amplitude = 0
39         sinal_modulado.extend(amplitude * self.portadora)
40
41     return np.array(sinal_modulado)
42
43 def demodular(self, sinais: np.ndarray) -> list[int]:
44     """
45     O princípio da demodulação ASK é medir a energia do sinal em cada intervalo (Este método recebe a onda
46     ASK e o converte para o sinal original).
47     - Criamos um valor de corte para entre 0 e 1, isso leva em consideração o mundo real e o ruído.
48     - Dessa forma, calculamos a energia do trecho (soma dos quadrados das amostras) e comparamos com o limiar
49     p/ decidir qual o valor do bit.
50     """
51     bits_recuperados = []
52     for i in range(0, len(sinais), self.amostras_por_bit):
53         trecho = sinais[i:i + self.amostras_por_bit]
54         energia = np.sum(trecho**2) / self.amostras_por_bit
55         if energia > self.limiar_de_energia:
56             bits_recuperados.append(1)
57         else:
58             bits_recuperados.append(0)
59
60     return bits_recuperados
```

Figura 8. Parte do script utilizada para implementação da modulação por portadora ASK.

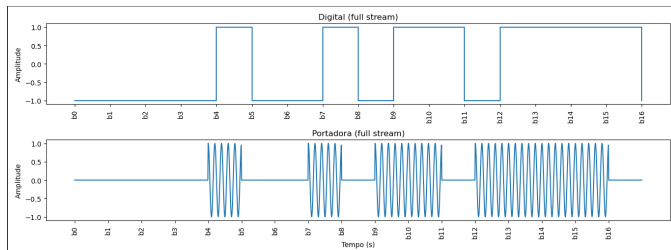


Figura 9. Modulação ASK para a mensagem "o".

Este trecho de código implementa a modulação ASK (Amplitude Shift Keying). Ele recebe uma sequência de bits e, para cada bit, gera um segmento de sinal. Se o bit for 1, o sinal de portadora é enviado com sua amplitude máxima (1); se o bit for 0, a amplitude é zero, resultando em ausência de sinal. Esses segmentos são concatenados para formar o sinal modulado final.

b) Frequency Shift Keying (FSK)

A Modulação por Chaveamento de Frequência (FSK) é uma técnica de modulação digital que representa dados variando a frequência de um sinal portador. Essencialmente, ela associa diferentes frequências a bits específicos do sinal modulante. Por exemplo, um bit '1' pode corresponder a uma frequência de portadora (fp_1), enquanto um bit '0' pode ser representado

por outra frequência (fp_2). Abaixo, apresenta-se uma saída exemplo do código, bem como uma explicação breve do para facilitar o entendimento.

Este trecho de código implementa a modulação FSK (Frequency Shift Keying). Ele recebe uma sequência de bits e, para cada bit, seleciona uma frequência de portadora diferente. Se o bit for 1, ele estende o sinal com uma portadora com determinada frequência, enquanto que se o bit for 0, ele usa outra portadora com uma frequência distinta. O resultado é um sinal modulado onde a informação é transmitida pela mudança entre duas frequências.

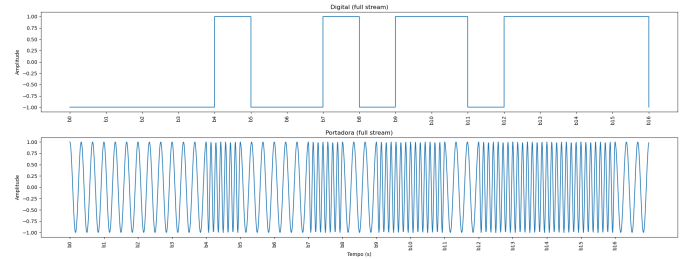


Figura 10. Modulação FSK para o caracter "o".

```
32 def modular(self, bits: list[int]) -> np.ndarray:
33     sinal_modulado = []
34     for bit in bits:
35         if bit == 1:
36             sinal_modulado.extend(self.portadora_1)
37         else:
38             sinal_modulado.extend(self.portadora_0)
39
40     return np.array(sinal_modulado)
41
42 def demodular(self, sinal: np.ndarray) -> list[int]:
43     """
44     Converte um sinal FSK de volts para uma sequência de bits. Para isso: Compara cada trecho do sinal com
45     duas ondas de referência (para bit 0 e 1) e escolhe o bit correspondente à referência mais parecida.
46     """
47     bits_recuperados = []
48     for i in range(0, len(sinal), self.amostras_por_bit):
49         trecho = sinal[i:i + self.amostras_por_bit]
50         correlacao_0 = np.sum(trecho * self.portadora_0)
51         correlacao_1 = np.sum(trecho * self.portadora_1)
52         if correlacao_1 > correlacao_0:
53             bits_recuperados.append(1)
54         else:
55             bits_recuperados.append(0)
56
57     return bits_recuperados
```

Figura 11. Parte do script utilizada para implementação da modulação por portadora FSK.

c) 8-Quadrature Amplitude Modulation (8-QAM)

É uma técnica de modulação digital que representa dados combinando variações na amplitude e na fase de uma onda portadora. Em 8-QAM, grupos de três bits são mapeados para símbolos únicos, o que significa que cada símbolo transmite 3 bits de informação ($2^3 = 8$ símbolos distintos). Durante a modulação, os bits de entrada são agrupados em trios, e cada trio é associado a um ponto específico na constelação 8-QAM, que define a amplitude e a fase a serem transmitidas. Abaixo, apresenta-se uma saída exemplo do código, bem como uma explicação breve do para facilitar o entendimento.

```

45 def modular(self, bits: list[int]) -> np.ndarray:
46     """
47     Modula uma lista de bits (múltiplos de 3) em um sinal 8-QAM.
48
49     Parâmetros:
50     - bits: lista de bits (0 ou 1). Ex: [1, 0, 1, 0, 0, 0].
51
52     Retorna:
53     - Sinal modulado em formato numpy.array.
54
55     Lança:
56     - ValueError se o número de bits não for múltiplo de 3.
57     """
58     if len(bits) % 3 != 0:
59         raise ValueError("A quantidade de bits deve ser múltiplo de 3 (8-QAM usa 3 bits/símbolo).")
60
61     sinal_modulado = np.array([])
62     for i in range(0, len(bits), 3):
63         simbolo = (bits[i] << 2) | (bits[i+1] << 1) | bits[i+2]
64         amp, fase = self.constelacao[simbolo]
65         simbolo_modulado = amp * np.cos(2 * np.pi * self.freq_portadora * self.tempo + fase)
66         sinal_modulado = np.append(sinal_modulado, simbolo_modulado)
67
68     return sinal_modulado
69
70 def demodular(self, sinal: np.ndarray) -> list[int]:
71     """Demodula o sinal 8-QAM para bits."""
72     if len(sinal) % self.amostras_por_simbolo != 0:
73         raise ValueError("O comprimento do sinal deve ser múltiplo de amostras_por_simbolo.")
74
75     bits_recuperados = []
76     for i in range(0, len(sinal), self.amostras_por_simbolo):
77         trecho = sinal[i:i + self.amostras_por_simbolo]
78         I_rx = (2 / self.amostras_por_simbolo) * np.sum(trecho * self.portadora_i)
79         Q_rx = (2 / self.amostras_por_simbolo) * np.sum(trecho * self.portadora_q)
80         simbolo_detectado = self._detectar_simbolo(I_rx, Q_rx)
81         self._log_ideal.append(simbolo_detectado)
82         key=lambda s: (I_rx - self._log_ideal[s][0])**2 + (Q_rx - self._log_ideal[s][1])**2
83         bits_recuperados.extend(self._simbolos_recuperados.keys()[simbolo_detectado])
84
85     return bits_recuperados

```

Figura 12. Parte do script utilizada para implementação da modulação por portadora 8-QAM.

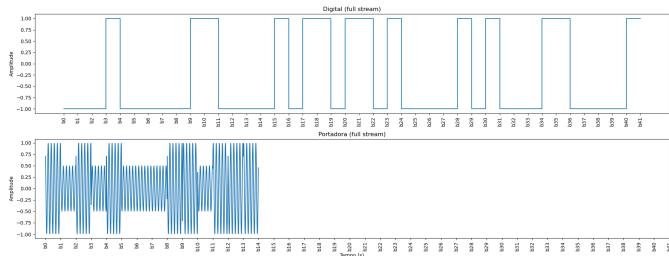


Figura 13. Modulação 8-QAM para a mensagem "ala".

Este código realiza a modulação 8-QAM. Ele agrupa os bits de entrada em blocos de 3, pois cada bloco representa um símbolo QAM. Para cada grupo de 3 bits, o código determina a amplitude e fase correspondentes a partir de uma constelação predefinida. Em seguida, ele gera o sinal modulado para aquele símbolo, combinando a amplitude e a fase com uma portadora de frequência específica ao longo do tempo. O resultado é um sinal modulado complexo, construído pela concatenação desses símbolos modulados.

III. CAMADA DE ENLACE

De forma geral e simplificada, a Camada de Enlace desempenha um papel essencial na comunicação de dados, ao transformar o fluxo bruto de bits da Camada Física em unidades organizadas e confiáveis, chamadas quadros (frames), que podem ser interpretadas corretamente pelas camadas superiores. Neste trabalho, será abordado três etapas fundamentais dessa camada. Primeiro, serão implementados protocolos de enquadramento de dados, responsáveis por delimitar o início e o fim de cada unidade de informação transmitida, utilizando as técnicas de contagem de caracteres, enquadramento com

FLAGS e inserção de bytes ou caracteres, e enquadramento com FLAGS e inserção de bits. Em seguida, serão tratados os protocolos de detecção de erros, que verificam a integridade dos dados por meio do bit de paridade par e do código CRC com polinômio CRC-32, conforme o padrão IEEE 802. Por fim, será adicionado o protocolo de correção de erros utilizando o Código de Hamming, que permite identificar e corrigir automaticamente erros simples durante a transmissão. A seguir, cada um desses tópicos será detalhado separadamente.

A. Protocolo de Enquadramento de Dados - Desenvolvido por: André Modesto

1) Contagem de caracteres

De maneira simplificada, utiliza um campo no cabeçalho para especificar o número de bytes no quadro, ou seja, o cabeçalho especifica o tamanho do quadro.

```

23 class ContagemCaracteres(Enquadrador):
24     """
25     Enquadramento por contagem de caracteres.
26     Adiciona um cabeçalho de 8 bits com o tamanho do quadro.
27     """
28
29     def enquadrar(self, bits: list[int]) -> list[int]:
30         tamanho = len(bits)
31         tamanho_bits = list(map(int, f"{tamanho:08b}")) # converte tamanho para 8 bits
32         return tamanho_bits + bits
33
34     def desenquadrar(self, quadro: list[int]) -> list[int]:
35         tamanho = int("".join(map(str, quadro[:8])), 2) # extrai tamanho
36         return quadro[8:8 + tamanho]
37

```

Figura 14. Parte do script utilizada para implementação do protocolo de enquadramento de dados utilizando contagem de caracteres.

2) Enquadramento com FLAGS e inserção de bytes ou caracteres

Para evitar que sequências de bits dentro dos dados sejam erroneamente interpretadas como marcadores de fim de quadro (bytes FLAG), este método utiliza um byte especial de FLAG para delimitar o início e o fim de cada quadro. Caso o byte FLAG ocorra nos dados, um byte de escape é inserido antes dele. Dois bytes FLAG consecutivos indicam o final de um quadro e o início do seguinte.

```

55 def enquadrar(self, bits: list[int]) -> list[int]:
56     bytes_ = self.bits_to_bytes(bits)
57     stuffed_bytes = []
58
59     for b in bytes_:
60         if b == 0x7E: # FLAG
61             stuffed_bytes.extend([0x7D, 0x5E]) # ESC + substituto
62         elif b == 0x7D: # ESC
63             stuffed_bytes.extend([0x7D, 0x5D]) # ESC + substituto
64         else:
65             stuffed_bytes.append(b)
66
67     stuffed_bits = []
68     for b in stuffed_bytes:
69         stuffed_bits.extend(self.byte_to_bits(b))
70
71     return self.FLAG + stuffed_bits + self.FLAG
72
73 def desenquadrar(self, quadro: list[int]) -> list[int]:
74     dados = quadro[8:-8] # remove FLAGS
75     bytes_ = self.bits_to_bytes(dados)
76     i = 0
77     result = []
78     while i < len(bytes_):
79         if bytes_[i] == 0x7D: # ESC
80             i += 1
81             if i < len(bytes_):
82                 if bytes_[i] == 0x5E:
83                     result.append(0x7E)
84                 elif bytes_[i] == 0x5D:
85                     result.append(0x7D)
86             else:
87                 result.append(bytes_[i])
88             i += 1
89
90     # Converte lista de bytes de volta para bits
91     return sum([self.byte_to_bits(b) for b in result], [])
92

```

Figura 15. Parte do script utilizada para implementação do protocolo de enquadramento de dados utilizando enquadramento com FLAGS e inserção de bytes ou caracteres.

O trecho acima converte a mensagem em bytes e, para evitar que bytes de dados se confundam com delimitadores (FLAG ou ESC), insere um byte de escape (0x7D) antes de cada ocorrência desses caracteres especiais, modificando-os. A mensagem assim "recheada" é então delimitada por FLAGS no início e fim. No desenquadramento, o processo é invertido: as FLAGS são removidas e os bytes de escape são localizados e removidos, restaurando os bytes originais da mensagem para sua forma de bits.

3) Enquadramento com FLAGS e Inserção de bits

Similar à inserção de bytes, este método opera em nível de bits. Quadros podem ter tamanhos arbitrários, pois o enquadramento é realizado através da inserção de bits. Cada quadro inicia e termina com uma sequência de bits específica, o padrão de FLAG 01111110 (ou 0x7E em hexadecimal). A seguir, segue trecho de código a fim de detalhar a implementação e facilitar o entendimento.

```

103 def enquadrar(self, bits: list[int]) -> list[int]:
104     count = 0
105     stuffed = []
106     for b in bits:
107         stuffed.append(b)
108         if b == 1:
109             count += 1
110             if count == 5:
111                 stuffed.append(0) # bit stuffing
112                 count = 0
113         else:
114             count = 0
115     return self.FLAG + stuffed + self.FLAG
116
117 def desenquadrar(self, quadro: list[int]) -> list[int]:
118     dados = quadro[8:-8] # remove FLAGS
119     count = 0
120     result = []
121     i = 0
122     while i < len(dados):
123         b = dados[i]
124         result.append(b)
125         if b == 1:
126             count += 1
127             if count == 5:
128                 i += 1 # ignora o bit inserido (0)
129                 count = 0
130         else:
131             count = 0
132         i += 1
133     return result

```

Figura 16. Parte do script utilizada para implementação do protocolo de enquadramento de dados utilizando enquadramento com FLAGS e inserção de bits.

O trecho de código acima implementa o enquadramento por inserção de bits (bit stuffing). Ele insere um bit 0 após cada sequência de cinco 1s consecutivos nos dados, para evitar que sejam confundidos com as FLAGS de início/fim do quadro. No desenquadramento, esses 0s extras são removidos, restaurando a mensagem original.

B. Protocolo de Detecção de Erros - Desenvolvido por: Henrique Givisiez

1) Bit de paridade

É a estratégia mais simples que permite a detecção de erros individuais, consiste em acrescentar aos dados um único bit de paridade. Nesse sentido, o bit de paridade é escolhido de forma que o número de bits 1 seja par ou ímpar. Do ponto de vista do receptor, este recebe o trem de bits e retira o bit de paridade, após isso checa a paridade, caso seja igual não houve erro (ou não foi possível detectar) se for diferente teve erro. Vale ressaltar que detecta apenas um bit de erro. A seguir, seguirá um trecho do código a fim de detalhar a implementação.

2) CRC (polinômio CRC-32, IEEE 802)

Tanto o transmissor quanto o receptor devem utilizar o mesmo polinômio gerador. O transmissor usa este polinômio para calcular um código de redundância cíclica (CRC) que é anexado aos dados. O receptor realiza o mesmo cálculo e compara o resultado com o CRC recebido para detectar erros na transmissão. O CRC-32 (especificado pelo IEEE 802) é uma versão amplamente utilizada deste método. A seguir, segue um trecho do código implementado, a fim de facilitar o entendimento acerca da implementação.

C. Protocolo de Correção de Erros (Hamming) - Desenvolvido por: Gabriel Castro

Neste trabalho, foi feita a implementação simplificada do código de Hamming, este trata de blocos de 7 bits de dados, aos quais são adicionados 4 bits de paridade para formar um código de 11 bits. Este esquema permite a detecção e

```

10 def transmitir(self, mensagem: list[int]) -> list[int]:
11     """
12     Metodo responsavel por transmitir uma mensagem, adicionando o bit de paridade par.
13
14     Args:
15     mensagem (list[int]): lista de bits (0 ou 1) representando a mensagem original.
16
17     Returns:
18     list[int]: lista de bits com o bit de paridade adicionado ao final.
19     """
20     # Conta quantos bits '1' existem na mensagem
21     conta_uns = mensagem.count(1)
22
23     # Calcula o bit de paridade: se eh quantidade par de '1's, paridade eh 0;
24     # caso contrario, adiciona 1 para tornar par.
25     paridade = 0 if conta_uns % 2 == 0 else 1
26
27     # Adiciona o bit de paridade ao final da mensagem
28     mensagem.append(paridade)
29
30     # Retorna a mensagem com o bit de paridade
31     return mensagem
32
33 def verificar(self, mensagem: list[int]) -> bool:
34     """
35     Metodo responsavel por verificar se a paridade da mensagem esta correta.
36
37     Args:
38     mensagem (list[int]): lista de bits com o bit de paridade ja incluido.
39
40     Returns:
41     bool: True se a paridade estiver correta (numero total de '1's eh par),
42     False caso contrario.
43     """
44     # Conta o numero total de bits '1' (incluindo o bit de paridade)
45     total_uns = mensagem.count(1)
46
47     # Retorna True se a quantidade for par (paridade valida), False se for impar
48     return total_uns % 2 == 0

```

Figura 17. Parte do script utilizada para implementação do protocolo de detecção de erros utilizando Bit de paridade.

```

25 def transmitir(self, mensagem: list[int]) -> list[int]:
26     """
27     Gera o código CRC para a mensagem e retorna a mensagem original com os bits de CRC anexados.
28
29     Args:
30     mensagem (list[int]): lista de bits da mensagem original.
31
32     Returns:
33     list[int]: Mensagem original seguida do código CRC (32 bits).
34     """
35     # Converte a lista de bits para inteiro
36     dados = self.lista_para_inteiro(mensagem)
37
38     # Desloca os bits a esquerda para reservar espaço para o CRC (grau do polinômio)
39     dados <<= self.GRAU
40
41     # Calcula o CRC usando divisão polinomial
42     for i in reversed(range(len(mensagem))):
43         if (dados >> (i + self.GRAU)) & 1:
44             dados ^= self.POLINOMIO << i
45
46     # O CRC esta nos bits inferiores apos o XOR
47     crc = dados & ((1 << self.GRAU) - 1)
48
49     # Concatena os bits originais com o CRC
50     return mensagem + self.inteiro_para_lista(crc, self.GRAU)
51
52 def verificar(self, mensagem: list[int]) -> bool:
53     """
54     Verifica se o código CRC da mensagem esta correto.
55
56     Args:
57     mensagem (list[int]): lista de bits contendo a mensagem original + CRC (ultimos 32 bits).
58
59     Returns:
60     bool: True se o CRC for valido (sem erro), False se houver erro.
61     """
62     # Converte a lista de bits para inteiro
63     dados = self.lista_para_inteiro(mensagem)
64
65     # Executa a divisao polinomial para verificar o CRC
66     for i in reversed(range(len(mensagem) - self.GRAU)):
67         if (dados >> (i + self.GRAU)) & 1:
68             dados ^= self.POLINOMIO << i
69
70     # Se o resultado for 0, o CRC eh valido
71     return (dados & ((1 << self.GRAU) - 1)) == 0

```

Figura 18. Parte do script utilizada para implementação do protocolo de detecção de erros utilizando CRC.

correção de erros de um único bit que possam ocorrer durante a transmissão. No processo de codificação, os bits de paridade são calculados e inseridos em posições específicas com base nos bits de dados. Na recepção, os bits de paridade são recalculados para identificar a posição de qualquer erro, que pode então ser corrigido, garantindo assim a integridade da informação transmitida. A seguir, está o trecho do código principal que é responsável por determinar a posição do erro, o cerne da capacidade de correção do Hamming:

```

67 # Comparo os bits de paridade calculados com o recebido
68 # p/ o bit 1
69 if p1_recebido != p1_recalculado:
70     s1 = 1
71 else:
72     s1 = 0
73 # p/ o bit 2
74 if p2_recebido != p2_recalculado:
75     s2 = 1
76 else:
77     s2 = 0
78 # p/ o bit 4
79 if p4_recebido != p4_recalculado:
80     s4 = 1
81 else:
82     s4 = 0
83 # p/ o bit 8
84 if p8_recebido != p8_recalculado:
85     s8 = 1
86 else:
87     s8 = 0
88
89 # Calculo a posição que tem erro (calculando o binário baseado nos grupos que tem erro)
90 posicao_com_erro = s1 * 1 + s2 * 2 + s4 * 4 + s8 * 8
91 return posicao_com_erro

```

Figura 19. Parte do script utilizada para implementação do protocolo de correção de erros utilizando Hamming simplificado.

Note que a posição do erro é determinada através da recalculação dos bits de paridade no receptor. Comparando esses valores recalculados com os bits de paridade recebidos, geramos bits de síndrome. Nesse sentido, a combinação binária desses bits de síndrome (por exemplo, s_1, s_2, s_4, s_8) forma um número que corresponde diretamente ao índice do bit com erro. Se todas as síndromes forem zero, não há erro detectado.

IV. INTERFACE GRÁFICA - DESENVOLVIDA POR: HENRIQUE GIVISIEZ E ANDRÉ MODESTO

Para a construção da interface gráfica do projeto, optou-se pela utilização da biblioteca GTK (GIMP Toolkit). Essa interface visa proporcionar uma visualização intuitiva e interativa das simulações. Além disso, ela permite a configuração de parâmetros da camada de enlace e da camada física como o método de enquadramento, o tipo de modulação e até mesmo o tamanho máximo da carga útil dos quadros.

O transmissor e o receptor foram implementados em janelas distintas, com campos para entrada e saída de dados, botões para iniciar a simulação e elementos visuais para exibir os sinais modulados em gráficos gerados com a biblioteca matplotlib. A arquitetura modular da interface facilita a integração com o simulador principal, garantindo que cada camada seja acionada de acordo com as escolhas do usuário. A separação entre transmissor e receptor também simula de forma realista o comportamento em um ambiente de rede. No que diz respeito a comunicação entre o transmissor e o receptor, ela foi implementada via sockets TCP, simulando um meio de transmissão confiável. Isso permite que os dados modulados

sejam enviados de forma realista entre os dois módulos da aplicação.

Abaixo, é possível observar as janelas do transmissor e do receptor da interface desenvolvida.

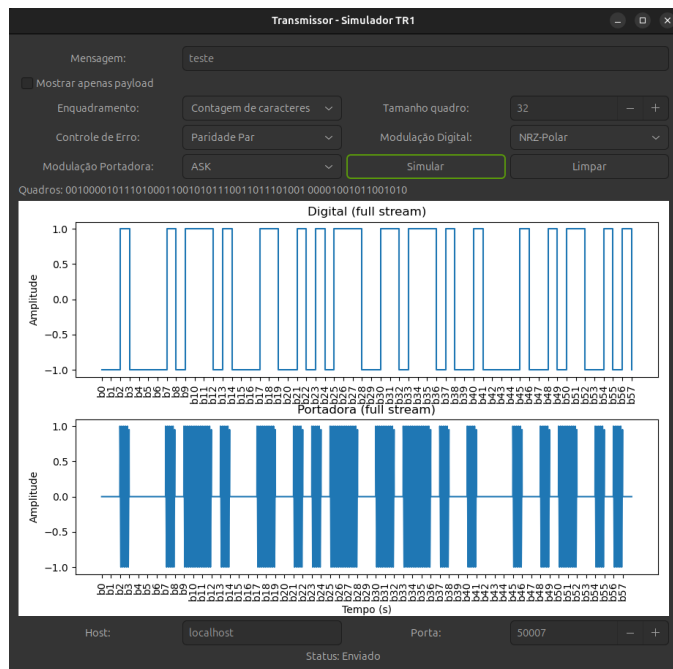


Figura 20. Interface transmissor.



Figura 21. Interface receptor.

V. CONCLUSÃO

Este projeto demonstrou a simulação do funcionamento das camadas de enlace e física em uma comunicação digital, abrangendo desde o enquadramento de dados até as diferentes técnicas de modulação. A maior complexidade, e ao mesmo tempo o ponto de maior aprendizado, residiu na integralização da interface gráfica, que conectou de forma coesa as funcionalidades do transmissor e do receptor. Foi por meio dessa interface que se tornou possível visualizar e compreender de forma intuitiva as transformações dos dados em cada etapa do processo de comunicação, solidificando o

entendimento dos conceitos teóricos e práticos abordados. A capacidade de interagir com o sistema e observar os sinais em tempo real foi crucial para a análise e validação dos protocolos implementados.

REFERÊNCIAS

- [1] Python Software Foundation. *Abstract Base Classes (abc)*. Disponível em: https://docs.python.org/3/library/abc.html?_x_tr_sl=en&_x_tr_tl=pt&_x_tr_hl=pt&_x_tr_pto=tc. Acesso em: 05/07/2025.
- [2] The GTK+ Project. *Python GTK+ 3 Tutorial*. Disponível em: <https://python-gtk-3-tutorial.readthedocs.io/en/latest/>. Acesso em: 05/07/2025.
- [3] PEREIRA, Geraldo. *Geraldo Pereira* (Canal no YouTube). Disponível em: <https://www.youtube.com/watch?v=TjSayD845KI>. Acesso em: 05/07/2025.
- [4] MAROTTA, Marcelo. *Marcelo Marotta* (Canal no YouTube). Disponível em: <https://www.youtube.com/watch?v=502xv4aOep4>. Acesso em: 05/07/2025.