

<mark>l</mark> clk 🌃 reset 堝 start

~ r[15:0]

🆺 ready 遇 t

U₄ n

160 ns	180 ns	200 ns	220 ns		240 ns		260 ns		280 ns		300 ns
			0	0100101							
				0100101 0011110							
0000000011011110	0000001000000110	X				000	00100010101	110			
			2	0000 ps							
				1000						. /	
	ift a	dd X		/	sh	ift		00000000		X	idle
0 X 00000011 0 X 000000100101000	→	00000001 0000001001010000		00000100	10100000	00001001		00000000	10000000	V 001	0010100000000
0 \ 0101	$\hat{\chi}$	0100		00000100		00001001			01	X 001	0000
0000000011011110	0000001000000110	X					00100010101				