LABORATÓRIO DE ARQUITETURA DE COMPUTADORES

Experimento 1 - Instruction Fetch

(Memória de Instrução e Contador de Programa)

GRUPO: X TURMA: K

Nome RA (ordem alfabética)

# Resumo (1/2 a 1 página)

Descreva com suas palavras o que compreendeu sobre o experimento. Apresente o objetivo do experimento, as dificuldades encontradas, o que obteve com sucesso e o que não foi concluído e se tem alguma proposta do que seria necessário para resolver.

# Código

Código VHDL da entidade Ifetch. (legível)

# Simulação e teste

Imagem do simulador com as ondas de simulação usadas para teste funcional.

## Discussão

Explicação pontual **RELACIONANDO** o código VHDL (item 2, referencie a linha de código ou operação) com as mudanças nos sinais de saída para a imagem de simulação apresentada (item 3). **Esta explicação deve deixar claro que a simulação representa o funcionamento correto do projeto descrito**.

# Bibliografia

D’Amore, R. VHDL: Descrição e Síntese de Circuitos Digitais. LTC. 2005.