

Argomenti di Studio

Corrado Santoro

Corso di Architettura degli Elaboratori

- **Sistemi di numerazione:** Numerazione binaria; numerazione esadecimale; conversione binario-decimale e decimale-binario; conversione binario-esadecimale e esadecimale-binario; somma binaria.
- **Rappresentazione dell'informazione:** bit, byte, word, double word; rappresentazione degli interi positivi a n-bit; rappresentazione in complemento a 2 a n-bit; rappresentazione a virgola fissa; rappresentazione a virgola mobile; rappresentazione ASCII.
- **Algebra booleana:** definizione; somma logica; prodotto logico; inversione; tabelle di verità; teoremi di De Morgan; funzioni logiche; analisi di funzioni logiche; sintesi di funzioni logiche; mappe di Karnaugh.
- **Porte logiche e circuiti combinatori:** porte AND, OR, NOT; realizzazione di funzioni logiche con circuiti logici; porte derivate: NAND, NOR, XOR, XNOR; circuiti logici notevoli: multiplexer, encoder a priorità, decoder; sommatore binario; sommatore/sottrattore binario; ALU.
- **Circuiti sequenziali:** ritardo di propagazione; feedback; flip-flop Set-Reset; flip-flop Set-Reset Gated; flip-flop D-Type; flip-flop D-Type Master-Slave; triggering sui fronti del clock; flip-flop T-Type; registri; contatori binari; registri a scorrimento.
-