वामन से परिचय

गाड़ेपिल्ल वेंकट विश्वनाथ शर्मा *

Contents

नामकरण		1
1	तंत्रांश	1
2	सप्रतिष्ठान	1

सार—इस आलेख में वामन को दशक गणित्र के रूप में उपयोग करने का विधान प्रस्तुत है.

नामकरण

Computer	संगणक
Download	अवाहरत
Execute	निष्पादित,

Execute निष्पादित, चालयन
Flash प्रस्फुरण
Hardware यंत्रान्श
Now इदान
Programming कमादेशन
Resistance प्रतिरोध
Software तंत्रान्श
Weblink जालबन्धन

1 तंत्रांश

इस आलेख के समस्त कमादेश निम्न जालबन्धन में उपलब्ध हैं.

https://github.com/gadepall/vaman/ tree/master/sevenseg/codes

2 सप्रतिष्ठान

- 2.1. आकृति. 2.1.2 में वामन के समस्त कुशाव्यूह प्रस्तुत हैं. कुशाव्यूह J5 को आकृति 2.1.1 में प्रदत्त सप्तांश प्रदर्शी के कुशों से सारणी 2.1.1 के द्वारा योजित करें। ध्यान रहे कि COM एवं 3.3V के मध्य एक प्रतिरोधी अनिवार्य है।
- 2.2. अब निम्न क्रमादेश का चालयन करें।

codes/static/sevenseg.v

*रचियता भारतीय प्रौद्योगिकी संस्थान, हैदराबाद,५०२२८५ के विद्युत अभियान्त्रिकी विभाग में कार्यरत हैं, ईमेल:gadepall@ee.iith.ac.in। यह लेख मुक्त स्रोत विचारधारा के अनुरूप है।

प्रदर्शी	वामन
a	IO_4
b	IO_5
С	IO_6
d	IO_7
e	IO_8
f	IO_10
g	IO_11
COM	3.3 V

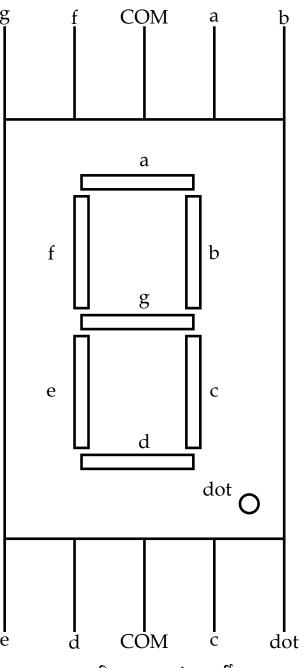
सारणी. 2.1.1: सप्तांश प्रदर्शी-वामन कुश योजना.

उत्पत्त helloworldfpga.bin सिश्चका को वामन में प्रस्फुरण करें।

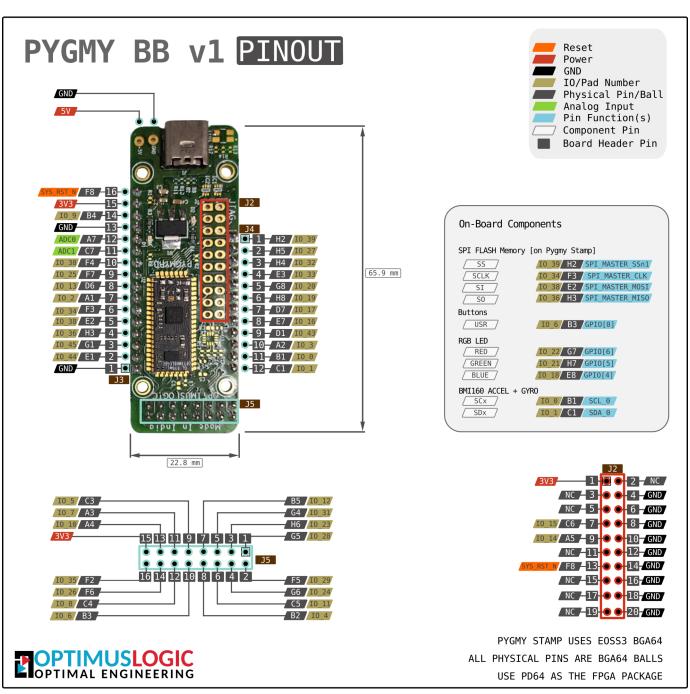
2.3. अब रास्पबेरी पै में प्रवेश कर निम्न आदेश का चालयन करें

python3 /root/pygmy-dev/pygmy-sdk/TinyFPGA-Programmer-Application/tinyfpga-programmer-gui.py --port /dev/ttyACM0 --appfpga /home/pi/helloworldfpga.bin --modefpga

2.4. उपरोक्त आदेश में उचित पत्तन दें। तत्पश्चात यूएसबी पत्तन के दक्षिण दिशा में गण्ड को दबायें। कुछ समय पश्चचात प्रकाश उत्सर्जक रक्तिम रंग में श्मीलित होगा।



आकृति. 2.1.1: सप्तांश प्रदर्शी



आकृति. 2.1.2: कुश आरेख

PD64			
10 Locatio	Alias	IO Type	
B1	10 0	BIDIR	
C1	10 1	BIDIR	
A1	10 2	BIDIR	
A2	10_3	BIDIR	
B2	10 4	BIDIR	
C3	10 5	BIDIR	
B3	10 6	BIDIR	
A3	10_7	BIDIR/CLOCK	
C4	10_8	BIDIR/CLOCK	
B4	10 9	BIDIR	
A4	IO_9	BIDIR	
C5	10_10	BIDIR	
	_		
B5	IO_12 IO 13	BIDIR	
D6	_	BIDIR	
A5	10_14	BIDIR	
C6	10_15	BIDIR	
E7	10_16	BIDIR	
D7	10_17	BIDIR	
E8	IO_18	BIDIR	
H8	10_19	BIDIR	
G8	10_20	BIDIR	
H7	10_21	BIDIR	
G7	10_22	BIDIR/CLOCK	
H6	10_23	BIDIR/CLOCK	
G6	10_24	BIDIR/CLOCK	
F7	10_25	BIDIR	
F6	IO_26	BIDIR	
H5	10_27	BIDIR	
G5	10_28	BIDIR	
F5	10_29	BIDIR	
F4	10_30	BIDIR	
G4	10_31	BIDIR	
H4	10_32	SDIOMUX	
E3	10 33	SDIOMUX	
F3	IO_34	SDIOMUX	
F2	10 35	SDIOMUX	
H3	10_36	SDIOMUX	
G2	10_37	SDIOMUX	
E2	10 38	SDIOMUX	
H2	10 39	SDIOMUX	
D2	10_33	SDIOMUX	
F1	10_41	SDIOMUX	
H1	10_41	SDIOMUX	
D1		SDIOMUX	
E1	10_44	SDIOMUX	
G1	10_45	SDIOMUX	

	PU64			
IO Locatio	Alias	IO type		
4	10_0	BIDIR		
5	10_1	BIDIR		
6	10_2	BIDIR		
2	10_3	BIDIR		
3	10_4	BIDIR		
64	10_5	BIDIR		
62	10_6	BIDIR		
63	10_7	BIDIR/CLOCK		
61	10_8	BIDIR/CLOCK		
60	10_9	BIDIR		
59	10_10	BIDIR		
57	10_11	BIDIR		
56	10_12	BIDIR		
55	10_13	BIDIR		
54	10_14	BIDIR		
53	10_15	BIDIR		
40	10_16	BIDIR		
42	10_17	BIDIR		
	10_18	BIDIR		
36	10_19	BIDIR		
37	10_20	BIDIR		
39	10_21	BIDIR		
34	10_22	BIDIR/CLOCK		
33	10_23	BIDIR/CLOCK		
32	10_24	BIDIR/CLOCK		
	10_25	BIDIR		
-	10_26	BIDIR		
-	10_27	BIDIR		
27	10_28	BIDIR		
26	10_29	BIDIR		
25	10_30	BIDIR		
23	10_31	BIDIR		
	10_32	SDIOMUX		
21	10_33	SDIOMUX		
	10_34	SDIOMUX		
	10_35	SDIOMUX		
17	10_36	SDIOMUX		
15	10_37	SDIOMUX		
16	10_38	SDIOMUX		
11	10_39	SDIOMUX		
13	10_40	SDIOMUX		
_	10_41	SDIOMUX		
10	10_42	SDIOMUX		
7	10_43	SDIOMUX		
- 8	10_44	SDIOMUX		
9	10_45	SDIOMUX		

WR42				
IO Locatio	Alias	IO Type		
A7	10_0	BIDIR		
B7	10_1	BIDIR		
C7	10_3	BIDIR		
A6	10_6	BIDIR		
B6	10_8	BIDIR/CLOCK		
A5	10_9	BIDIR		
B5	10_10	BIDIR		
A4	10_14	BIDIR		
B4	10_15	BIDIR		
E1	10_16	BIDIR		
D1	10_17	BIDIR		
C1	10_19	BIDIR		
F2	10_20	BIDIR		
E2	10_23	BIDIR/CLOCK		
D2	10_24	BIDIR/CLOCK		
D3	10_25	BIDIR		
F3	10_28	BIDIR		
E3	10_29	BIDIR		
F4	10_30	BIDIR		
E4	10_31	BIDIR		
D5	10_34	SDIOMUX		
F5	10_36	SDIOMUX		
E6	IO_38	SDIOMUX		
F6	10_39	SDIOMUX		
D7	10_43	SDIOMUX		
E7	10_44	SDIOMUX		
F7	10_45	SDIOMUX		

आकृति. 2.1.3: कुश पर्याय