1. הגדרת גודל הזיכרון, סטטי או דינאמי לפי גודל הCACHE הכי גדול
2. חישוב זמן גישה לזיכרון:

**Access Time Components:**

1. **L1 Hit**: 1 cycle
2. **L1 Miss and L2 Hit**: (L1 miss) + (L2 hit)
3. **L2 Miss and L3 Hit**: (L1 miss) + (L2 miss) + (L3 hit)
4. **L3 Miss and DRAM Access**: (L1 miss) + (L2 miss) + (L3 miss) + DRAM access time

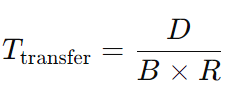
**Access Time Formulas DRAM:**

* **Access Time for Row Hit**: Access Timehit=CAS
* **Access Time for Row Conflict**: Access Timeconflict=Precharge+RAS+CAS
* **Access Time for Row Empty**: Access Timeempty=RAS+CAS

זמן גישה ממוצעת: ( תלוי ב MR של הCACHE

* נחשב לכל זיכרון את כמות ההחטאות שהיו חלקי סך הכל זמן גישה לזיכרון כפול הזמן שעון שלו.

1. זמן ההעברה:



 **Data Transfer Size (D)**: The amount of data to be transferred (in bytes).

 **Data Bus Width (B)**: The width of the data bus (in bytes).

 **Data Rate (R)**: The rate at which data can be transferred (in bytes per cycle)

* במקרה שלנו ניתן להזניח את R.

1. חישוב MISS RATE

