1 Sensores éticos

a) Fotodiodo em silicio 4 (semibilidade tecnología Els (1) complexidade eletrónica as tempo de resposta os 1 pes

Tubo Totomultiplicadas

Go Devo-re arrefecer para diminuis o ruido dos eletides gena dos por excitação térmica

a tempo de responta = 1 Lons

4 semibilidad = 1602B

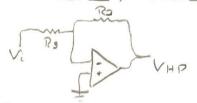
b) O aufecimento des sensores ólices tem o objetivo de eliminar o muido produzido pela agitação térmica dos eletros. Permite obter man sensibilidade para on fotoer

2) a) VHP = - Vi - VLP + (3R1/R1 + Pz) x VBP

VHP = AV: + BVLP + CVBP

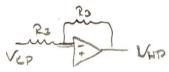
(5) VHP = VHP(1) + VHP(2) 4 VHP(3)

1ª iteração, considerando VBP- VD= OV



 $V_{HP}(1) = \frac{R_3}{R_3} \times V_i$ $V_{HP} = V_i \quad \therefore \quad A = 1$

da interação, considerando Vi = Vap = OV



VHP (2) = - R3 × VLP

(LP + VLP : B = -1

3ª iteração, considerando Vi = VIP = 0 V

V = RI X VBP

$$\int \frac{\omega}{z\pi}$$

$$H(\underline{i}p) = \frac{V_{HP}}{V_{i}} = \frac{(\frac{p_{e}}{p_{e}})^{2}}{1 - (\frac{p_{e}}{p_{e}})^{2} + (\frac{1}{2}) \cdot (\frac{p_{e}}{p_{e}})}$$

$$= \frac{1^{2}}{1 - 1 + \frac{1}{2} \cdot \frac{1}{2} \times 1}$$

Do: 2030

$$\angle H(ip) = aictg(\frac{-3.67}{0})$$

$$= -aictg(\infty)$$

(3) Conversor Analógico - Digital de Aproximações Sucersivas

a) Hal se inicia a comunsão, determina-se o bit @ significatico (HSB), colocance-o a "1" e mantinco os restante a "0".

Simultaneamenti, regue-se a conversão digital-analógico da . (VOAC) palavia binária que é comparada com a amostia analógico na entrada (Vin).

Se Varc > Vin, então o bit toma o vala do "O"

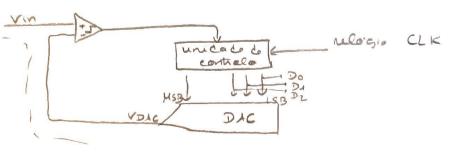
Se VDAC C Vin, então o bit a ser averiguado toma o valor do "1"

Moto sucedo até ao bet monos significative (LSB).

Assim, a palavra binavia vai sendo atualizada do forma a que VDAC se aproximo de Vin

b) O comparador

c) () signe delta (15-16 bits) enquanto solu i de 12-164 bits



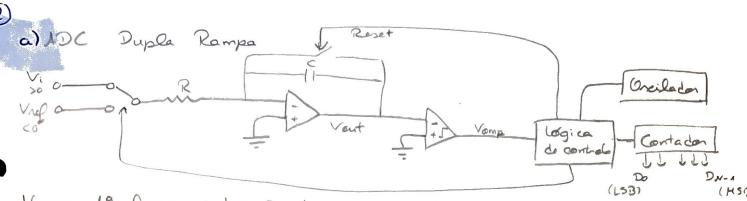
1 Fotodiodo em Silicio Co dispositivo @ simples de pabrico

Tubo fotomultiplicados

Co () rensibilidade

Co c/acufecimente a resolução á maior

GO tempo do resporta



Numa 1º Pase, a tensão do Vi e aplicada a entrada do conversor.

O condensador carrega durante ST, timpo. Sendo Vin Co,
por ser integrado, Vout >0, o assim V° > V-

i. O valor logico à saída do companador é "1" e a unidade de contralo comuta a tensão de entrada e paz "reset"

Numa 2º pare, a tensão de Viel é aplicada à entrada do conversor.

O condensador descarrega no intervalo de tempo DTZ Sendo Vref >0, Vout <0, e assim V+ < V= :. O valor logico à socida i "0"

Vi = Vief DIZ

- b) Comparador o tensão de referência
- e) O Sigma-Delta, sendo que o de duple rampa tem uma conversão cente devido an 2 pases

a)
$$f_0 : \frac{1}{2\pi RC}$$

$$Q : \frac{1}{3-K}$$

$$\frac{1}{2\pi \times 1 \times 10^3 \times 0,1 \times 10^{-6}}$$

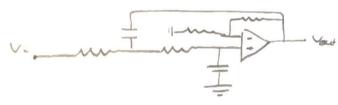
$$= 1591,55 \text{ Hz}$$

$$= 2$$

$$= 2.5$$

E um passa-alto : não para componente X Vout = Szen (10000+ 1)

e) Parra-baixa 1ª eidem



G linear

Con linear a piercisa

duma

Termistan

G To linear

6 material remicondutor

· PCC : I ROTED

Teumometro raciação

a usa material absorventi de IV

a semi condutor

a) Filmo de de orden:

E o Pilho pana-alto de 2ª ordem, uma vez que o condemador se encontra à entrade do Vin, não deixando paman baixas Drequercias.

b)
$$p_{c} = \frac{1}{2\pi 2C}$$

$$= \frac{1}{2\times 10^{-3}}$$

$$= 500 + 3$$

$$= \frac{1}{2\times 10^{-3}}$$

$$= 500 + 3$$

$$\frac{1}{Q} : 3 - K$$
(c) $\frac{1}{Q} : 3 - 3$
(d) $\frac{1}{Q} : 3 - 3$
(e) $\frac{1}{Q} : 0$
(f) $K : 1 + \frac{2x}{R}$
(f) $K : 1 + \frac{2x}{R}$
(f) $K : 3$
(f) $K : 3$

e) Quanto maior o fator de qualidade, mais seletivo é o filho i. o petro i idea devido a sua relatividad

$$\begin{cases}
\frac{1}{2\pi} & X = 1 + \frac{22}{2} \\
\frac{1}{2\pi} & 1 + \frac{22}{2} \\
\frac{1}{2\pi} & \frac{1}{2\pi} & \frac{1}{2\pi} \frac{1}{2\pi} & \frac{1}{2\pi} & \frac{1}{2\pi} & \frac{1}{2\pi} \\
\frac{1}{2\pi} & \frac{1}{2\pi} & \frac{1}{2\pi} & \frac{1}{2\pi} & \frac{1}{2\pi} \\
\frac{1}{2\pi} & \frac{1}{2\pi} & \frac{1}{2\pi} & \frac{1}{2\pi} & \frac{1}{2\pi} \\
\frac{1}{2\pi} & \frac{1}{2\pi} & \frac{1}{2\pi} & \frac{1}{2\pi} & \frac{1}{2\pi} & \frac{1}{2\pi} \\
\frac{1}{2\pi} & \frac{1}{2\pi} & \frac{1}{2\pi} & \frac{1}{2\pi} & \frac{1}{2\pi} & \frac{1}{2\pi} \\
\frac{1}{2\pi} & \frac{1}{2\pi} & \frac{1}{2\pi} & \frac{1}{2\pi} & \frac{1}{2\pi} & \frac{1}{2\pi} \\
\frac{1}{2\pi} & \frac{1}{2\pi} & \frac{1}{2\pi} & \frac{1}{2\pi} & \frac{1}{2\pi} & \frac{1}{2\pi} \\
\frac{1}{2\pi} & \frac{1}{2\pi} & \frac{1}{2\pi} & \frac{1}{2\pi} & \frac{1}{2\pi} & \frac{1}{2\pi} \\
\frac{1}{2\pi} & \frac{1}{2\pi} & \frac{1}{2\pi} & \frac{1}{2\pi} & \frac{1}{2\pi} & \frac{1}{2\pi} \\
\frac{1}{2\pi} & \frac{1}{2\pi} & \frac{1}{2\pi} & \frac{1}{2\pi} & \frac{1}{2\pi} & \frac{1}{2\pi} & \frac{1}{2\pi} \\
\frac{1}{2\pi} & \frac{1}{2\pi} \\
\frac{1}{2\pi} & \frac{1}{2\pi} \\
\frac{1}{2\pi} & \frac{1}{$$

$$H(3f) = -\frac{k(3/p_e)^2}{1 - (3/p_e)^2 + (\frac{1}{6}) \times (3/p_e)}$$

$$= -\frac{7}{1 \cdot 1^2 + \frac{1}{4} \cdot \times 1}$$

$$= -\frac{2}{3}$$

[Filho para-alto à deixo parsas components] Vo: 2 sen (1000Tt+ 1)

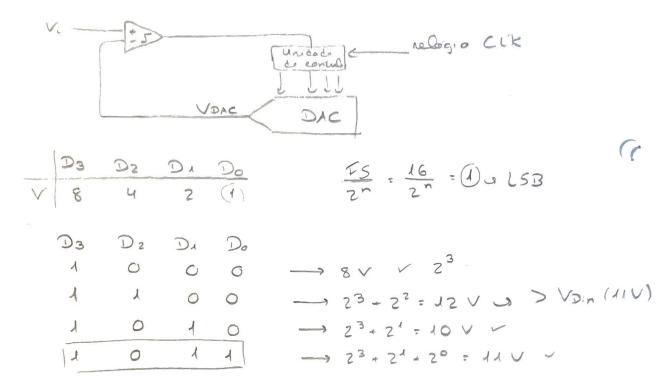
(3)

a) O comparador compara Vin com Vorce que é contralado pela unidade de contralo

Se Voic > Vin, então o bit a sor averiguado toma o valor do "o".

Se Voic < Vin, então o bit toma o valor do "1"

dosim successivamente até ao 15B resultando numa palaura binária



- e) Comparador o o DAC
- d) Não, visto que o tempo de conversão é médio. Usaria um ADC do tipo Flosh, caracterizado por um procenomento rápido o que tipicamente pode atingu ati-5/6 bits.

1

DCVJ (D

Glea resolução mas não a melhor Con é influenciado por variações do T 6 é linear Cesta no Plezoelitico

G é reversiud 6 não procina de alimentação G & linear

Capacitivo

G condensador & tem dielétrico Con linear

Extensometro

G condutancia 4 mede deslecamento G & influenciado por variegoes

FBG & FO
(Fibran Otican

4 1 remibilidade 4 maio resolução as linear

4 f. bra ótico com 1550 nm & 2

() × ()/p0) = -2 Q = () × ()/p0) = - ()/Q) × ()/p0)

 $Q = \frac{1}{2} \times \left(\frac{R_z}{R_A}\right)^{\frac{1}{2}}$ Quando podemo usas $Q = \frac{1}{2}$ usas $Q = \frac{1}{2}$

a) po = I ZTICVRA.RZ - 1 ZTI X 1 X 10-6 X J 1 X 103 X U X 103 - 0,0126 = 79,6 Hz

for = 1 217 RC = 1 271 × 1000×1×10-6 = 159,15 Hz Poz = 1 2TT RZC = 1 217 x4000 x 1 x 10-6

= 39,79 Hz

BW= 159, 15-39,79 = 119,366 H3

3b) Vi = 1 + sen (1000Tit)

A: W

11 P: 100017 61 P : 500 HZ

Q = 1 x (R2) 2 = 1 x 4 1 2

1 - 500 - 6,28

14 (gp) 1 = J0,3272 . 0,0262 - 0.328

< H (f) = and (0,3274)

: - aretg (12,573)

H(3P) = -202 (3) x (8/pc) 1-(8/pc)2+(1/Q) x (8/pc)

 $\frac{1 - 2 \times 1^{2} \times (\frac{1}{4}) \times 6,28}{1 - 6.28^{2} + j \times 6,28}$

= -12,563 - 38,43 + 6,281

= 2j (6,12+1) (6, 12 - 1) (6, 12 - 3)

= 12,56 \ -1 37,45 +1

: 0,3273-0,026

a linear a elchonica complexa? Piezoelitico

a sem alimentação 4 tem dielétrico acho que

Extensimetro

Gé influenciado pela temp. as Qinear

Capacitiva

atem dieletrico FBG em Fo

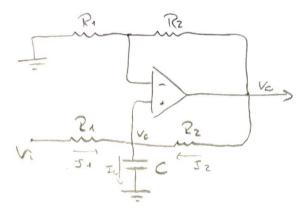
a maior resolução

a eletronica complex

G linear

la pibra ofica de > = 1550 nm

@ Para reduzir o ruído térmico arrefece-se os somores óticos, devido à excitação tinnica dos potas



a) Ve = R1 Vo

Para F inversores , K: 1 - RZ

Ve = 1 &. Vo

I1 + I2 = IC

(=) Vi-Vc + Vo-Vc : Vc-0
R1 R2 = Zc

11 Vi - 100 - 100 - 100 - 100 200 PC

(2) Vi : Vo (1 - 1 - 1 + 1 + 12 + 12 TPC)

(1) Vi = 1 - P1 - R1 + 32TIPCR1

~ V - + (1 - R1K + R2 - 3 (P/Po))

14 Ve : 1+ PakeR1 = 3 (Pp.)

(=) Ve = 1+1+3(P/Pe) Us H(3P) = Ve = 1(P/Pe)

\[
\(\text{H (yfl : anetg } \left(\frac{\text{Im}(\text{H (yfl)})}{\text{Re(H(yfl)}} \right)
\] = aneta (1(Ppo)

: arety (-00)

Po:

O Pilho é um pana baixo de 1ª ordem sendo que na entrada do Vi esté uma resistância e o circuito nos apresenta 1 con demador (1ª aidem)

b) Vi = 1+ sen (217 t) , R1 = R2 = 1 1 0 . C=1 F

$$H(39) = \frac{1}{32}$$

$$= -0.663$$

$$= 1.32$$

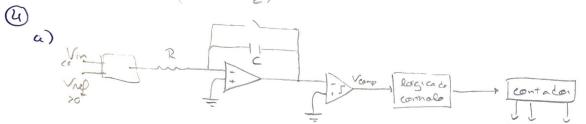
$$= 1.32$$

$$= 1.32$$

Um pana-baixo deixa panar a componente continua

2 + (1): and (-0,661)

Vo = 1 + son (2TE - I)



Numa 1" Pase,

a tensão Vin é aplicada a entrada do convensor.

O condensador carrega durante um certo interval de tempo Dixo (DT1). Sendo Vinco, ao ser integrado, o seu sinal traca, pelo que vout >0, e, por isso, v+>v-

.. O valor logico à saida do comparador i "1" o a unidade de contela comuta a tensão de enhada e paz "reset"

Numa La Paro,

Vreg i aplicada à entrada e, devido ao reset feito pela unidade de contralo, da-se o descarregamento do condensados num intervalo de tempo variano (DTz). Sondo Vrep 50, ao ser integrado Vout sera @ : V' (V'.

:. O valor logico a saido o "O"

Vout 1 : - AC St2 Vindt : - Le Vin (DT1) Vout : Vout 2, Vout 2. Na 1ª Pare.

2° pase: Vout 2 : - Le Sta Vap dt : - Le Vap (DTZ) "Vi = Vap DTZ DTA Na 2º paso:

- b) O comparador e o Vref, devido às tensões do affret
- e) Não, sendo que, apesar de tu uma resolução de 15 bits i lento. Poderies usar o ADC tipo Flash, no entanto, este apresenta uma baixa resolução (5-6 bits).

 Assim, a melhor apeção é o conversor ED de 1º ordem pais tem uma resolução de 15-16 bits e o seu tempo de conversão é medio.