

Escuela de Ingeniería Electrónica Licenciatura en Ingeniería Electrónica EL4314 Arquitectura de Computadoras I I Semestre 2021

Reporte de Proyecto

Proyecto X: Nombre del proyecto

Nombre Apellidos, Nombre Apellidos, Nombre Apellidos

Resumen

Resumen sobre el contenido del reporte y el trabajo realizado como parte del proyecto.

1. Sección 1

Ejemplo de una referencia [1].

2. Sección 2

3. Conclusiones

Resumir acá los hallazgos y resultados producto de la experimentación.

Referencias

[1] Andrew Canis, Jongsok Choi, Mark Aldham, Victor Zhang, Ahmed Kammoona, Jason H. Anderson, Stephen Brown, and Tomasz Czajkowski. 2011. *LegUp: high-level synthesis for FPGA-based processor/accelerator systems*. In Proceedings of the 19th ACM/SIGDA international symposium on Field programmable gate arrays (FPGA '11). ACM, New York, NY, USA, 33-36.