Języki Asemblerowe – Laboratorium 4

Temat: Rozszerzenia zestawów instrukcji MMX i SSE

Wykonanie:

- 1. Zapoznać się z poniższymi metodami uzyskiwania informacji o używanym procesorze. W ten sposób można zweryfikować np. obsługiwane przez procesor rozszerzenia instrukcji:
 - a) Poprzez wykorzystanie ogólnodostępnego oprogramowania (np. HWiNFO, CPU-Z, itd.) lub przez zweryfikowania modelu procesora na stronie producenta, gdzie są opisane jego dane techniczne.
 - b) Poprzez przygotowany kod w C++ umieszczony na Platformie Zdalnej Edukacji (Kod CheckCPP.txt)
 - c) Poprzez instrukcje asemblerową "CPUID". Instrukcja ta w zależności od stanu rejestru EAX, nadpisuje rejestry EAX, EBX, EDX i ECX wartościami z których można zdekodować informacje o procesorze, na którym jest ona wykonywana. Po uruchomieniu instrukcji "CPUID" z zawartością rejestru EAX równą 1, nadpisane rejestry EDX i ECX można zdekodować i uzyskać informacje o obsłudze (bądź jej braku) poszczególny

Więcej informacji o instrukcji "CPUID" można znaleźć np. na stronie: https://nixhacker.com/getting-processor-info-using-cpuid/

Zapoznać się ze zmianami wprowadzanymi przez rozszerzenia instrukcji MMX, SSE, SSE2 oraz SSE3.
 Dokładny opis rozszerzeń można znaleźć w dokumentacji: <u>Intel® 64 and IA-32 Architectures Software</u>
 <u>Developer's Manual</u>. Zapoznać się z kilkoma instrukcjami wykorzysującymi 128 bitowe rejestry XMM oraz 64 bitowe rejestry MMX. Listę instrukcji wraz z opisem można znaleźć również na stronie: https://www.felixcloutier.com/x86/.

Sprawozdanie:

- 1. <u>Sprawdzić jakie instrukcje MMX i SSE (SSE, SSE2 i SSE3) obsługuje procesor wykorzystywany na laboratorium:</u>
 - a) Zamieścić screen dokumentujący uzyskane informację o obsługiwanych rozszerzeniach MMX i SSE uzyskanych za pomocą metody A B i C. Wypisać te rozszerzenia
 - b) Porównać otrzymane wyniki.
- 2. Opracować kilka procedur asemblerowych (4 na maksymalną ocenę 3, 5 na maksymalną ocenę 4 lub 6 na maksymalną ocenę 5) których instrukcje wykorzystują możliwości rejestrów XMM oraz/lub MMX.
 Procedury te powinny realizować proste operacje arytmetyczne lub logiczne. Opisać dokładnie działanie tych procedur i wykorzystanych instrukcji, następnie udokumentować działanie procedur za pomocą screen'a.

<u>Przypadek idealny będzie wykorzystywał zarówno instrukcje wektorowe jak i skalarne dla liczb stało i zmiennoprzecinkowych.</u>

Przykładowo:

Procedura *my_ADD* wykorzystująca instrukcję PADDB. Instrukcja ta umożliwia równoczesne dodanie 16-tu ośmiobitowych liczb, znajdujących się w jednym rejestrze XMM z innymi 16-ma ośmiobitowymi liczbami znajdującymi się w innym rejestrze XMM.

```
\label{lem:contolar} $$ [DllImport(@"C:\Users\eantolak\source\vs22\repos\JaLab2\x64\Debug\JA2Asm.dll")] $$
static extern void my_ADD(byte[] a, byte[] b, byte[] c);
Odwołania: 0
static void Main(string[] args)
   my_ADD(list1,list2, list3);
   Console.Write("List1:");
       Console.Write(list1[i] + ", ");
   Console.WriteLine();
Console.Write("List2:");
   for (int i = 0; i \le 15; i++)
       Console.Write(list2[i] + ", ");
                                                                                 my_ADD PROC
   Console.WriteLine();
Console.Write("List3:");
                                                                                                  movdqu xmm0, [rcx]
                                                                                                  movdqu xmm1, [rdx]
   for (int i = 0; i <= 15; i++)
                                                                                                  paddb xmm0, xmm1
       Console.Write(list3[i] + ", ");
                                                                                                  movdqu [r8], xmm0
   Console.ReadLine();
                                                                                 my_ADD ENDP
```

```
C:\Users\eantolak\source\vs22\repos\JaLab2\JaLab2\JaLab2\JaLab2\JaLab2\JaLab2\JaLab2\JaLab2\JaLab2\JaLab2\JaLab2\JaLab2\JaLab2\JaLab2\JaLab2\JaLab2\JaLab2\JaLab2\JaLab2\JaLab2\JaLab2\JaLab2\JaLab2\JaLab2\JaLab2\JaLab2\JaLab2\JaLab2\JaLab2\JaLab2\JaLab2\JaLab2\JaLab2\JaLab2\JaLab2\JaLab2\JaLab2\JaLab2\JaLab2\JaLab2\JaLab2\JaLab2\JaLab2\JaLab2\JaLab2\JaLab2\JaLab2\JaLab2\JaLab2\JaLab2\JaLab2\JaLab2\JaLab2\JaLab2\JaLab2\JaLab2\JaLab2\JaLab2\JaLab2\JaLab2\JaLab2\JaLab2\JaLab2\JaLab2\JaLab2\JaLab2\JaLab2\JaLab2\JaLab2\JaLab2\JaLab2\JaLab2\JaLab2\JaLab2\JaLab2\JaLab2\JaLab2\JaLab2\JaLab2\JaLab2\JaLab2\JaLab2\JaLab2\JaLab2\JaLab2\JaLab2\JaLab2\JaLab2\JaLab2\JaLab2\JaLab2\JaLab2\JaLab2\JaLab2\JaLab2\JaLab2\JaLab2\JaLab2\JaLab2\JaLab2\JaLab2\JaLab2\JaLab2\JaLab2\JaLab2\JaLab2\JaLab2\JaLab2\JaLab2\JaLab2\JaLab2\JaLab2\JaLab2\JaLab2\JaLab2\JaLab2\JaLab2\JaLab2\JaLab2\JaLab2\JaLab2\JaLab2\JaLab2\JaLab2\JaLab2\JaLab2\JaLab2\JaLab2\JaLab2\JaLab2\JaLab2\JaLab2\JaLab2\JaLab2\JaLab2\JaLab2\JaLab2\JaLab2\JaLab2\JaLab2\JaLab2\JaLab2\JaLab2\JaLab2\JaLab2\JaLab2\JaLab2\JaLab2\JaLab2\JaLab2\JaLab2\JaLab2\JaLab2\JaLab2\JaLab2\JaLab2\JaLab2\JaLab2\JaLab2\JaLab2\JaLab2\JaLab2\JaLab2\JaLab2\JaLab2\JaLab2\JaLab2\JaLab2\JaLab2\JaLab2\JaLab2\JaLab2\JaLab2\JaLab2\JaLab2\JaLab2\JaLab2\JaLab2\JaLab2\JaLab2\JaLab2\JaLab2\JaLab2\JaLab2\JaLab2\JaLab2\JaLab2\JaLab2\JaLab2\JaLab2\JaLab2\JaLab2\JaLab2\JaLab2\JaLab2\JaLab2\JaLab2\JaLab2\JaLab2\JaLab2\JaLab2\JaLab2\JaLab2\JaLab2\JaLab2\JaLab2\JaLab2\JaLab2\JaLab2\JaLab2\JaLab2\JaLab2\JaLab2\JaLab2\JaLab2\JaLab2\JaLab2\JaLab2\JaLab2\JaLab2\JaLab2\JaLab2\JaLab2\JaLab2\JaLab2\JaLab2\JaLab2\JaLab2\JaLab2\JaLab2\JaLab2\JaLab2\JaLab2\JaLab2\JaLab2\JaLab2\JaLab2\JaLab2\JaLab2\JaLab2\JaLab2\JaLab2\JaLab2\JaLab2\JaLab2\JaLab2\JaLab2\JaLab2\JaLab2\JaLab2\JaLab2\JaLab2\JaLab2\JaLab2\JaLab2\JaLab2\JaLab2\JaLab2\JaLab2\JaLab2\JaLab2\JaLab2\JaLab2\JaLab2\JaLab2\JaLab2\JaLab2\JaLab2\JaLab2\JaLab2\JaLab2\JaLab2\JaLab2\JaLab2\JaLab2\JaLab2\JaLab2\JaLab2\JaLab2\JaLab2\JaLab2\JaLab2\JaLab2\JaLab2\JaLab2\JaLab2\JaLab2\J
```

Opracowana procedura sumuje elementy dwóch szesnastoelementowych tablic (list1 oraz list2). Wynik sumowania przechowywany jest w trzeciej tablicy list3.

3. Proszę pamiętać o pierwszej stronie sprawozdania (do pobrania z platformy zdalnej edukacji).