Re ele Multistagiu

O re ea multistagiu const din mai multe nivele sau stagii de *switch*-uri (comutatoare) conectate între ele. Un *switch* asigur leg turi interne între mai multe intr ri i mai multe ie iri.

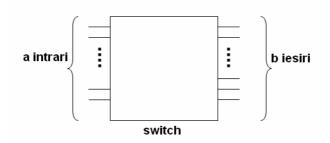


Figura 1. Un *switch* asigur conexiunea dintre *a* intr ri i *b* ie iri.

Într-o re ea multistagiu, cu cât num rul de stagii este mai mare, cu atât întârzierea re elei va fi mai mare. Alegând un anumit tipar de interconectare a *switch*-urilor, se pot realiza diferite topologii de re ele.

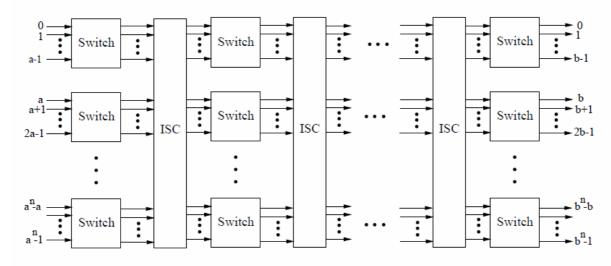


Figura 2. Generalizare a unei retele multistagiu interconectate (MIN), construita cu switch-uri a x b si un tipar pentru conexiunile interstagiu (ISC).

Un exemplu de re ele multustagiu sunt re elele de Omega (fig. 3). Aici, conectarea *switch*-urilor realizeaz o distribu ie complet a semnalelor de intrare c tre ie iri (de la orice intrare se poate ajunge la orice ie ire).

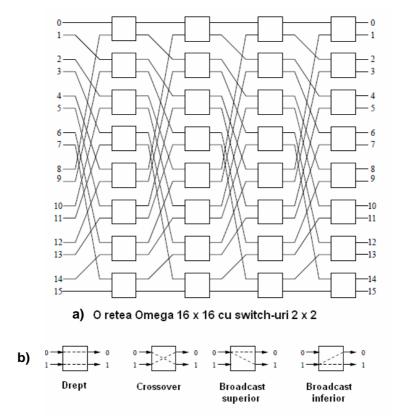


Figura 3. a) Exemplu de re ea Omega. b) Conexiuni aceptate ale switch-urilor

Re elele multistagiu pot s fie **blocante** sau **neblocante**. Într-o re ea blocant nu se pot realiza simultan toate leg turile de la intrare la ie ire din cauza unor conflicte de comutare intern a *switch*-urilor. La *switch*-urile unde apar astfel de conflicte de comutare, o parte din semnalele de la intrare sunt blocate pân când canalele de ie ire necesare devin disponibile. Re elele neblocante suport orice conexiune f r blocare. De exemplu, re elele Omega sunt re ele blocante (fig. 4):

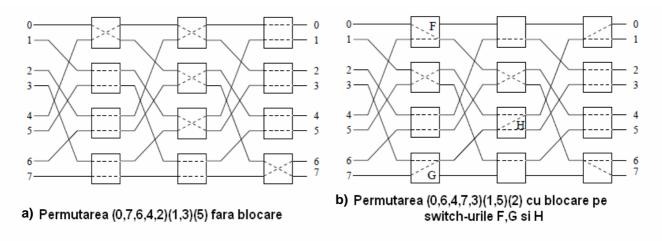


Figura 4. Exemplu de conexiuni într-o re ea Omega. a) f r blocare; b) cu blocare

În figura 4 a), permutarea (0,7,6,4,2)(1,3)(5) semnific urm toarele conexiuni (neblocante):

În figura 4 b), conexiunile dorite sunt blocante:

Re ele Crossbar

O re ea de tip *crossbar* const dintr-o matrice de comutatoare simple de tip *on/off* care pot realiza sau întrerupe o leg tur de la o intrare c tre o ie ire:

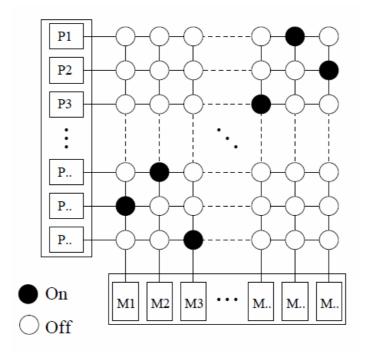


Figura 5. Re ea *Crossbar*

Într-o re ea de tip *crossbar*, pe o linie vertical nu putem avea mai multe *switch*-uri setate pe *on*, adic nu se poate ca mai multe procesoare s acceseze simultan un acela i bloc de memorie. Pe o linie orizontal putem avea mai multe *switch*-uri setate, rezultând în acest caz o emisie *multicast* de la un procesor la mai multe blocuri de memorie.

<u>Avantaj</u>: comunicarea prin *switch*-uri *crossbar* este neblocant , adic toate combina iile de leg turi între procesoare i memorii sunt posibile f r conflicte (respectând condi iile anterioare).

Sunt posibile 3 implement ri hardware pentru o re ea de tip *crossbar*(fig.6):

- folosind un lan de multiplexoare;
- folosind dou re ele de semnale: una de intr ri, alta de ie iri, conectate prin circuite *three-state*;
- folosind un buffer de memorie în care intr rile corespund cu procesoarele; fiecare element din buffer indic modulul de memorie RAM care poate fi accesat de procesorul respectiv.

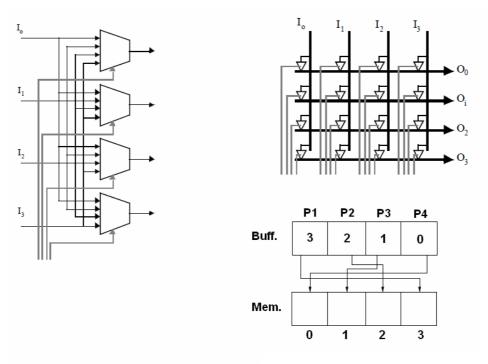


Figura 6. Implement ri hardware pentru o re ea de tip *crossbar*

Compara ie între re elele directe i cele indirecte:

- a) La re elele directe exist canale de comunica ie dedicate între procesoarele vecine. La re elele indirecte nu exist leg turi punct la punct între procesoare.
- b) La re elele directe este necesar un <u>algoritm de rutare</u> pentru ca informa iile s ajung de la surs la destina ie. La re elele indirecte doar re elele multistagiu necesit rutare. Aici *switch*-urile comutate într-un anumit mod vor asigura leg tura între surs i destina ie. Magistralele nu necesit rutare iar re elele *crossbar* necesit comutarea unui singur *switch* pentru efectuarea conexiunii.
- c) Re elele directe pot fi u or <u>scalabile</u>, adic se pot ad uga noduri în re ea cu modific ri minime. Re elele indirecte sunt mai greu scalabile, astfel magistralele pot ajunge la satura ie când se dep e te un anumit num r de procesoare. La re elele multistagiu i *crossbar* cre terea num rului de procesoare devine scump datorit conexiunilor i *switch*-urilor care trebuie ad ugate în plus.
- d) Re elele directe folosesc de obicei <u>comutarea prin pachete</u>; re elele *crossbar* i magistralele folosesc comutarea prin circuite. La re elele multistagiu, dac

switch-urile sunt setate înaintea începerii comunica iei, atunci va fi realizat comutarea prin circuite. Dac *switch*-urile pot comuta dinamic, în func ie de ruta unui mesaj, atunci se poate implementa comutarea prin pachete.

Comutarea prin pachete (packet switching)

Re elele care utilizeaz comutarea prin pachete folosesc *switch*-uri dedicate pentru transmiterea pachetelor. Aceste *switch*-uri transmit pachetele în re ea pân când ele ajung la nodul destina ie.

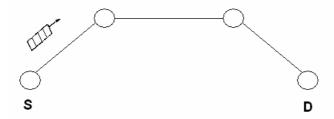


Figura 7. Transmiterea pachetelelor de la surs la destina ie

La re elele directe, *switch*-urile fac parte din nodurile re elei. Aici, *switch*-urile transmit pachetul mai departe dac nodul curent este diferit de nodul destina ie, sau copiaz pachetul în memoria local dac nodul curent este acela i cu nodul destina ie.

La re elele indirecte, *switch*-urile nu fac parte din nodurile de procesare.

Exist 3 modalit i de comutare a pachetelor:

- 1) Store & Forward
- 2) Wormhole routing
- *3) Virtual cut-through*

1) Store & Forward

Aici, pachetul este cea mai mic unitate de transfer a datelor. *Switch*-urile din re ea dispun de buffere pentru memorarea local a pachetelor.

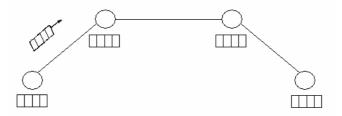


Figura 8. Transmisia Store & Forward

În drumul de la surs la destina ie, un pachet ce tranziteaz un nod va fi mai întâi memorat în întregime în nodul respectiv (etapa *Store*), apoi va fi transmis mai departe c tre nodul destina ie (etapa *Forward*). Tehnica este simplu de implementat, dar toleran a la erori nu e foarte bun .

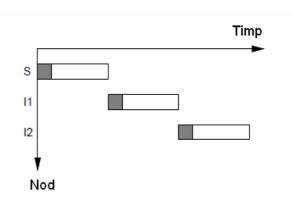


Figura 9. Diagrama de timp a transmisiei unui pachet - Store & Forward

2) Wormhole routing

În cadrul acestei metode, pachetele sunt împ r ite în blocuri de dimensiuni mici (de la 1 la câ iva octe i). Blocul de date minimal care este transmis pe liniile de comunica ie se nume te **flit** (*Flow Control Digit*). Datele sunt conduse în re ea în manier *pipeline* flit cu flit, toate flit-urile urmând acela i traseu. Când un nod recep ioneaza un flit, îl transmite imediat catre nodul urm tor i apoi va recep iona urm torul flit.

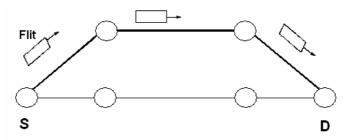


Figura 10. Transmisia Wormhole routing

Informa ia de rutare e stocat în primele flit-uri din pachet. Pe toat durata transmiterii unui pachet, canalele de comunica ie alocate la început r mân ocupate pân la transmisia ultimului flit din pachet, care le elibereaz .

<u>Avantajul metodei</u>: timpul de tranzi ie al datelor în noduri scade, flit-urile având dimensiuni mai mici decât dimensiunea unui pachet.

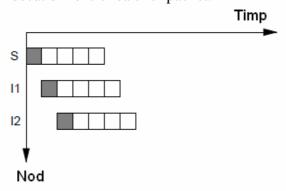


Figura 11. Diagrama de timp a transmisiei unui pachet - Wormhole routing

<u>Dezavantaj</u>: metoda poate duce la saturarea re elei. Astfel, atunci când *header*-ul unui pachet e blocat, r mân blocate toate canalele de comunica ie alocate pentru transmisia pachetului, fiecare flit asteptând într-un nod intermediar. Aceasta situa ie poate duce de asemenea i la blocarea altor pachete care circul în re ea.

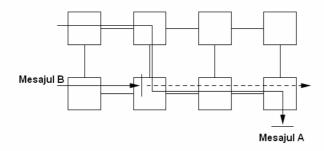


Figura 12. Exemplu de blocare a mesajelor la metoda Wormhole routing

Timpii de transmisie a pachetelor pe liniile de comunica ii se calculeaz astfel:

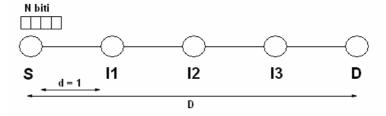


Figura 13. Transmiterea unui pachet – calculul timpilor de transmisie

- Store and forward: - N = num rul de bi i dintr-un pachet- W = 1 imea de band a canalului

$$T1 = \frac{N}{W} \times D$$

- Wormhole routing: - F = num rul de bi i dintr-un flit

$$T2 = \frac{N}{W} + \frac{F}{W} \times (D - 1)$$

unde:

 $\frac{N}{W}$ - timpul în care ultimul flit din pachet ajunge la nodul vecin I1

 $\frac{F}{W} \times (D-1)$ - timpul dup care ultimul flit (de dimensiune F) ajunge de la nodul I1 la destina ie

3) Virtual cut-through

La aceast metod , bufferele din fiecare nod au m rimea egal cu lungimea unui pachet. Transmisia pachetului se face *pipeline* flit cu flit ca i la *Wormhole Routing*. Dac se blocheaz un *header* al unui pachet, transmisia celorlalte flit-uri continu pân când toate fliturile ajung în nodul care s-a blocat. Astfel canalele alocate se pot elibera, reducând gradul de saturare al re elei.

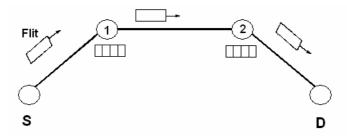


Figura 14. Metoda Virtual cut-through

Pentru controlul fluxului de date (asigurarea faptului c datele nu se pierd in re ea), se poate folosi un protocol de tip *handshaking*, care este bazat pe o pereche de semnale *Request/Acknoledge*:

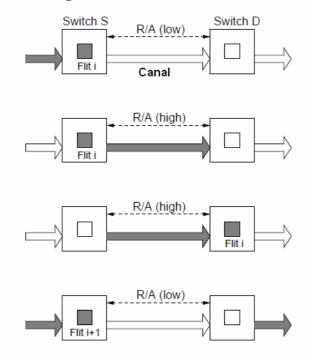


Figura 15. Protocol de transmisie bazat pe semnale Request/Acknoledge