ESTE ARCHIVO TIENE COMO FIN ÚLTIMO EL MOSTRAR LA ORGANIZACIÓN DEL HARDWARE DE FORMA GRÁFICA A NIVEL SUPERFICIAL. ESTO TIENE EN CUENTA LA DISTRIBUCIÓN DE LOS PERIFÉRICOS EN CADA UNA DE LAS PLACAS Y LA CONEXIÓN INTERPLACA.

SE PROFUNDIZA TAMBIÉN EN EL MISMO LAS FUNCIONALIDADES DE COMPONENTES MULTIFUNCIÓN, COMO POR EJEMPLO MICROCONTROLADORES.





