

国开电大 2025《11660 计算机组成原理》期末考试题库小抄（按字母排版）  
总题量(382): 单选题(252) 多选题(14) 判断题(87) 复合题(29)

单选题(252) 微信号: zydz\_9527

1. [C](1). 微程序控制器是通过( )的衔接区分指令执行步骤的。答案: 微指令地址
2. [C](1). 只有当合法码的码距 $d \geq 3$ 时, 校验码才具有( )能力。答案: 纠错
3. [C](1). 总线是主机内( )间实现互连并传输信息的一组公共信号线。答案: 所有功能部件
4. [C](2). 数据总线的最大数据传输能力与总线的( )和宽度成正比。答案: 时钟频率
5. [C](2). 微程序控制器的控制信号被读出后, 还需经过一个( )送到被控制部件。答案: 微指令寄存器

6. [C](2). 只有当合法码的码距 $d \geq 2$ 时, 校验器字长码才具有( )能力。答案: 检错
7. [C](3). 奇偶校验码可以检测出( )出错。答案: 奇数个位
8. [C](3). 相对硬连线控制器, 微程序控制器的设计与实现( )。答案: 简单
9. [C](3). 一个总线周期通常由( )和数据时间两个时间段组成。答案: 地址时间
10. [C](4). 当出现多个总线主设备同时发出总线使用权请求时, 需要总线系统执行( )功能。答案: 总线仲裁
11. [C](4). 海明校验码具有( )功能。答案: 检错和纠错
12. [C](4). 为了获得快一些的运行速度, 控制器部件应选择( )。答案: 硬连线控制器
13. [C](5). 交换数据过程中, 通信设备的双方都需要对时间配合关系进行控制, 这就是总线的( )。答案: 数据传送控制
14. [C](5). ( )是微程序控制器的核心部件。答案: 控制存储器
15. [C](5). 循环冗余校验码的检错, 是用一个生成多项式对接收到的码字做模2除运算, 余数为( )表示码字正确, 否则码字有错。答案: 0
16. ALU属于( )部件。答案: 运算器
17. ALU完成运算后要输出运算结果, 但下列选项( )不是运算器给出的结果特征信息。答案: 时钟信号
18. CPU通过指令访问主存所用的程序地址叫做( )。答案: 逻辑地址
19. CPU在处理优先级低的一个中断的过程中, 可以响应更高优先级中断, 这种解决中断优先级别问题的办法被称为( )。答案: 中断嵌套
20. CPU中的通用寄存器( )。答案: 可以存放数据和地址
21. RAM芯片串联的目的是( ), 并联的目的是( )。答案: 增加存储单元数量, 增加存储
22. [B]变址寻址方式中, 操作数的有效地址等于( )。答案: 变址寄存器内容加上形式地址
23. [B]变址寻址方式中, 操作数的有效地址等于( )的内容加上变址偏移量。答案: 变址寄存器
24. [B]变址寻址方式中, 操作数的有效地址等于( )内容加上形式地址。答案: 变址寄存器
25. [C]采用( )输入数据时, CPU必须处在等待状态, 否则数据传送无法正常进行。答案: 程序查询方式
26. [C]采用虚拟存储器的目的是为了( )。答案: 给用户提供比主存容量大得多的逻辑编程空间
27. [C]长度相同但格式不同的2种浮点数, 假设前者阶码长、尾数短, 后者阶码短、尾数长, 其他规定均相同, 则它们可表示的数的范围和精度为( )。答案: 前者可表示的数的范围大但精度低
28. [C]长度相同但格式不同的2种浮点数, 假设前者阶码长、尾数短, 后者阶码短、尾数长, 其他规定均相同, 则下列选项中( )是正确的。答案: 前者可表示的数的范围大但精度低
29. [C]长度相同但格式不同的2种浮点数, 假设前者阶码长、尾数短, 后者阶码短、尾数长, 其他规定均相同, 则下列选项中( )是正确的。答案: 后者可表示的数的范围小但精度高
30. [C]程序的执行过程中, Cache与主存的地址映像是由( )。答案: 由硬件自动完成的
31. [C]程序计数器PC的位数取决于( )。答案: 存储器的容量
32. [C]程序计数器PC属于( )的子部件。答案: 控制器
33. [C]从给定的选项中选择你认为正确的一项。@@@1. 对于同一个数值, 它的( )与补码数的数值位相同, 符号位相反。答案: 移码数
34. [C]从给定的选项中选择你认为正确的一项。@@@1. 加法器是由( )和相应的逻辑电路组成的。答案: 全加器
35. [C]从给定的选项中选择你认为正确的一项。@@@1. 流水线技术是一种比较经济的、对提高计算机运行速度非常有效的( )处理技术。答案: 并行
36. [C]从给定的选项中选择你认为正确的一项。@@@1. ( )是机器指令包含的二进制代码的位数。答案: 指令字长
37. [C]从给定的选项中选择你认为正确的一项。@@@1. 通常情况下, 一条指令由操作码和( )两部分组成。答案: 操作数地址
38. [C]从给定的选项中选择你认为正确的一项。@@@1. 微程序控制器是通过( )的衔接区分指令执行步骤的。答案: 微指令地址
39. [C]从给定的选项中选择你认为正确的一项。@@@1. 小数点位置固定不变的数为定点数, 其中定点整数的小数点固定在( )。答案: 最低位的右侧
40. [C]从给定的选项中选择你认为正确的一项。@@@1. 一个指令周期中, ( )是每一条指令都必须执行的, 所完成的功能对所有指令都相同。答案: 读取指令
41. [C]从给定的选项中选择你认为正确的一项。@@@1. 运算器的首要功能是完成对数据的( )。答案: 算术和逻辑运算
42. [C]从给定的选项中选择你认为正确的一项。@@@2. 存储单元中二进制数的位数叫做( )。答案: 存储字长
43. [C]从给定的选项中选择你认为正确的一项。@@@2. ( )的操作码方案有利于简化计算机的硬件设计, 提高指令译码和识别的速度。答案: 定长

44. [C] 从给定的选项中选择你认为正确的一项。@@@②. 定点数的加减法可以由带符号位的原码、反码和补码直接参与运算，其中（ ）加减法运算的实现规则最简单，电路实现也最方便。**答案：补码**
45. [C] 从给定的选项中选择你认为正确的一项。@@@②. 定点小数的小数点固定在（ ）。**答案：符号位之后**
46. [C] 从给定的选项中选择你认为正确的一项。@@@②. 浮点数用（ ）表示数据。**答案：阶码和尾数**
47. [C] 从给定的选项中选择你认为正确的一项。@@@②. 微程序控制器的控制信号被读出后，还需经过一个（ ）送到被控制部件。**答案：微指令寄存器**
48. [C] 从给定的选项中选择你认为正确的一项。@@@②. 一个指令周期中，（ ）对多数指令所完成的功能是类似的。**答案：指令译码**
49. [C] 从给定的选项中选择你认为正确的一项。@@@②. 由于多条指令在同一时刻争用统一资源而形成结构相关的情况，可以单独设置（ ），使它们在不同的存储器中进行操作。**答案：数据存储器和指令存储器**
50. [C] 从给定的选项中选择你认为正确的一项。@@@②. 运算器暂存数据和中间结果的功能，由（ ）承担。**答案：内部寄存器**
51. [C] 从给定的选项中选择你认为正确的一项。@@@③. RISC系统中，通常选用专门的（ ）来保存除法和乘法的计算结果。**答案：乘商寄存器**
52. [C] 从给定的选项中选择你认为正确的一项。@@@③. 浮点数用（ ）表示数据。**答案：阶码和尾数**
53. [C] 从给定的选项中选择你认为正确的一项。@@@③. （ ）是运算器一次运算的二进制数的位数。**答案：机器字长**
54. [C] 从给定的选项中选择你认为正确的一项。@@@③. 相对硬连线控制器，微程序控制

- 器的设计与实现（ ）。**答案：简单**
55. [C] 从给定的选项中选择你认为正确的一项。@@@③. 小数点的位置可以在数据位移动的数据称为（ ）。**答案：浮点数**
56. [C] 从给定的选项中选择你认为正确的一项。@@@③. 一条指令在执行过程中，一定要完成（ ）并保存，以保证程序自动连续执行。**答案：下一条指令地址的计算**
57. [C] 从给定的选项中选择你认为正确的一项。@@@③. 在遇到条件转移指令时，存在下一步是顺序执行还是转移执行两种可能性，这在流水线中称为（ ）。**答案：控制相关**
58. [C] 从给定的选项中选择你认为正确的一项。@@@③. 在指令中直接给出一个（ ）称为立即数。**答案：操作数**
59. [C] 从给定的选项中选择你认为正确的一项。@@@③. 执行补码加减法运算一定要（ ），否则无法确定是否正确。**答案：检查溢出**
60. [C] 从给定的选项中选择你认为正确的一项。@@@④. 当指令（ ）时，它们在流水线中是重叠执行的。**答案：不相关**
61. [C] 从给定的选项中选择你认为正确的一项。@@@④. 定点运算器中，通常采用几组（ ）电路实现相互连接，以便传送数据。**答案：多路选择器**
62. [C] 从给定的选项中选择你认为正确的一项。@@@④. 浮点数的溢出，是由其（ ）是否溢出表现出来的。**答案：阶码**
63. [C] 从给定的选项中选择你认为正确的一项。@@@④. 计算机指令中用到的操作数除了可以来自内存储器的一个存储单元和外围设备中的一个寄存器，还可以来自（ ）。**答案：CPU内部的通用寄存器**
64. [C] 从给定的选项中选择你认为正确的一项。@@@④. 使用双符号位执行加减法运算后，若两个符号位不同，即出现01和10，表示运算结果（ ）。**答案：错误**
65. [C] 从给定的选项中选择你认为正确的一项。@@@④. 为了获得快一些的运行速度，控制器部件应选择（ ）。**答案：硬连线控制器**
66. [C] 从给定的选项中选择你认为正确的一项。@@@④. 用浮点数表示的数据是（ ）的。**答案：离散**
67. [C] 从给定的选项中选择你认为正确的一项。@@@④. 在一条指令中表示操作数的地址，通常称为（ ）。**答案：形式地址**
68. [C] 从给定的选项中选择你认为正确的一项。@@@④. 指令采取顺序方式执行的优点是（ ）。**答案：控制器设计简单**
69. [C] 从给定的选项中选择你认为正确的一项。@@@⑤. 从资源利用率和性价比考虑，单指令周期方案（ ）。**答案：最不可取**
70. [C] 从给定的选项中选择你认为正确的一项。@@@⑤. 浮点数的尾数不同，则浮点数的（ ）不同。**答案：精度**
71. [C] 从给定的选项中选择你认为正确的一项。@@@⑤. 汇编语言需要经过（ ）的翻译，才能在计算机中执行。**答案：汇编程序**
72. [C] 从给定的选项中选择你认为正确的一项。@@@⑤. （ ）是微程序控制器的核心部件。**答案：控制存储器**
73. [C] 从给定的选项中选择你认为正确的一项。@@@⑤. 运算器内部包含的（ ）个数会影响到读写存储器的频率，还会影响到系统的运行速度。**答案：内部寄存器**
74. [C] 从给定的选项中选择你认为正确的一项。@@@⑤. 在实用中把浮点数的尾数左移一位，将最高位的1移走，从而提高数值的精度，这项处理称之为（ ）。**答案：隐藏位技术**
75. [C] 从给定的选项中选择你认为正确的一项。@@@⑤. 在数值运算中数值位向符号位进位，或符号位向更高位进位产生的溢出，可以用这两个进位输出的（ ）操作来判断。
76. [C] 从给定的选项中选择你认为正确的一项。@@@⑤. 指令流水线方案使控制器的硬件设计与实现（ ）。**答案：更复杂**
77. [C] 从给定的选项中选择你认为正确的一项。@@@⑤. 指令流水线方式是提高计算机硬件性能的重要技术和有效措施，但它的（ ）。**答案：控制器设计复杂**
78. [C] 从给定的选项中选择认为正确的一项。@@@①. （ ）的核心问题在于，需要CPU不断地查询I/O设备接口是否准备就绪。**答案：程序查询方式**
79. [C] 从给定的选项中选择认为正确的一项。@@@①. 动态存储器DRAM与静态存储器SRAM的读写方法（ ）。**答案：大致相同，断电后数据丢失**
80. [C] 从给定的选项中选择认为正确的一项。@@@①. 近距离设备与主机间传输数据，适合选用（ ）接口。**答案：并行**
81. [C] 从给定的选项中选择认为正确的一项。@@@①. 无论是动态存储器还是静态存储器，都是由（ ）、地址译码器和输入、输出控制电路组成的。**答案：存储矩阵**
82. [C] 从给定的选项中选择认为正确的一项。@@@②. 相对静态存储器SRAM，动态存储器DRAM（ ）。**答案：成本较低，存取速度较慢**
83. [C] 从给定的选项中选择认为正确的一项。@@@②. 远程终端及计算机网络设备等远离主机的设备传输信息，更适合选用（ ）接口。**答案：串行**
84. [C] 从给定的选项中选择认为正确的一项。@@@②. 在Cache的三种映像方式中，（ ）实际上是对另外两种映像方式的折中，是它们的普遍形式。**答案：组相联映像**
85. [C] 从给定的选项中选择认为正确的一项。@@@②. 中断方式的出现，使CPU与外设（ ）成为可能。**答案：并行工作**
86. [C] 从给定的选项中选择认为正确的一项。

@@@(3). 计算机存储系统中，（ ）是解决运行大程序主存空间不足所使用的技术。答案：  
虚拟存储器

87. [C]从给定的选项中选择认为正确的一项。@@@(3). 接口与端口是两个不同的概念，（ ）是指接口电路中可以被CPU直接访问的寄存器。答案：端口

88. [C]从给定的选项中选择认为正确的一项。@@@(3). 相对动态存储器DRAM，静态存储器SRAM（ ）。答案：成本较高，存取速度较快

89. [C]从给定的选项中选择认为正确的一项。@@@(3). 在整个中断事件中，能引起或发出中断请求的设备称为（ ）。答案：中断源

90. [C]从给定的选项中选择认为正确的一项。@@@(4). CPU通过（ ）可以从有关端口读取信息。答案：输入指令

91. [C]从给定的选项中选择认为正确的一项。@@@(4). 虚拟存储器有三种地址空间，其中（ ）用于存放运行的程序和数据。答案：主存地址空间

92. [C]从给定的选项中选择认为正确的一项。@@@(4). 只读存储器ROM，在程序的执行过程中（ ）答案：只能读出不能写入信息

93. [C]从给定的选项中选择认为正确的一项。@@@(4). 直接存储器存取方式进行信息传送前的预处理，是由（ ）完成的。答案：CPU

94. [C]从给定的选项中选择认为正确的一项。@@@(5). CPU也可以通过（ ）把信息写入有关端口。答案：输出指令

95. [C]从给定的选项中选择认为正确的一项。@@@(5). 大型计算机的输入/输出任务比较繁重时，应该选择（ ）来承担任务。答案：I/O处理机方式

96. [C]从给定的选项中选择认为正确的一项。@@@(5). 多级结构存储器系统，是建立在程序运行的（ ）原理之上的。答案：局部

性

97. [C]从给定的选项中选择认为正确的一项。@@@(5). 随机存取存储器RAM，在程序的执行过程中（ ）。答案：既可读出又可写入信息

98. [C]存取周期是指（ ）。答案：存储器进行一次完整的读写操作所需要的全部时间

99. [D]定点数补码减法可直接用加法器完成，此时，符号位（ ）参与运算；并把补码形式的减数诸位求发送加法器，再向最低位给出进位信号。答案：与数值位一起参与运算，1

100. [D]定点运算器用来进行（ ）。答案：定点运算

101. [D]堆栈寻址的原则是（ ）。答案：后进先出

102. [D]堆栈寻址的原则是（ ）。答案：后进先出

103. [F]浮点数的数值范围取决于（ ）。答案：阶码的位数

104. [F]浮点数的数值精度取决于（ ）。答案：尾数的位数

105. [F]浮点数范围和精度取决于（ ）。答案：阶码的位数和尾数的位数

106. [F]浮点数中，阶码（ ）。答案：必须是纯整数，但可正可负

107. [G]根据存储器介质运行原理的重大差异，可以把存储器分为（ ）答案：半导体存储器、磁存储器、光存储器

108. [G]根据描述，计算得到结果。@@@将十进制数-0.267转换成二进制数，要求小数点后保留7位数值位，正确结果为（ ）。答案：（ -0.0100010 ）2

109. [G]根据描述，计算得到结果。@@@将十进制数 -0.276化成二进制数，要求小数点后保留7位数值位，正确结果为（ ）。答案：（ -0.0100011 ）2

110. [G]根据描述，计算得到结果。@@@将十

进制数（ 0.623 ）10转换为8421BCD码，正确结果为（ ）。答案：（ 0.011000100011 ）BCD

111. [G]根据描述，计算得到结果。@@@将十进制数（ 0.73 ）10转换为8421BCD码，正确结果为（ ）。答案：（ 0.01110011 ）BCD

112. [G]根据描述，计算得到结果。@@@将十进制数38转换成二进制数，正确结果为（ ）。答案：（ 100110 ）2

113. [G]根据描述，计算得到结果。@@@将十进制数47化成二进制数，正确结果为（ ）。答案：（ 101111 ）2

114. [G]根据描述，计算得到结果。@@@将十进制数（ 49 ）10转换为二进制数，正确结果为（ ）。答案：（ 110001 ）2

115. [G]根据描述，计算得到结果。@@@将十六进制数（ 1A5 ）16转换为十进制数，正确结果为（ ）。答案：（ 421 ）10

116. [G]根据描述，计算得到结果。@@@写出 X=10111101 的补码表示，正确结果为（ ）。答案：0 10111101

117. [G]根据描述，计算得到结果。@@@已知 X=0.1101, Y=-0.0111, 求[X + Y]补，正确结果为（ ）。答案：00110

118. [G]根据描述，计算得到结果。@@@已知 X=0.1101, 求[X]补，正确结果为（ ）。答案：01101

119. [G]根据描述，计算得到结果。@@@已知 X=0.1101, 求[X]反，正确结果为（ ）。答案：01101

120. [G]根据描述，计算得到结果。@@@已知 X=10111001, Y=-00101011, 求[X + Y]补，正确结果为（ ）。答案：0 10001110

121. [G]根据描述，计算得到结果。@@@已知定点小数的真值 X=-0.1101, Y=0.0001, 求[X + Y]补，正确结果为（ ）。答案：1 0100

122. [G]根据描述，计算得到结果。@@@已知

定点小数的真值 X=-0.1101, 写出[X]补，正确结果为（ ）。答案：1 0011

123. [G]根据总线上传送的信息的类型不同，总线有（ ）。答案：数据总线、地址总线、控制总线

124. [G]关于操作数的来源和去处，表述不正确的是（ ）。答案：第四个来源和去处是外存贮器

125. [G]关于移码，下列选项中（ ）是错误的。答案：移码既可以表示整数，也能表示小数

126. [H]和辅助存储器相比，主存储器的特点是（ ）。答案：容量小，速度快，成本高

127. [H]汇编语言要经过（ ）的翻译才能在计算机中执行。答案：汇编器程序

128. [H]汇编语言要经过（ ）的翻译才能在计算机中执行。答案：汇编程序

129. [J]基址寻址方式中，操作数的有效地址等于（ ）的内容加上形式地址。答案：基址寄存器

130. [J]寄存器间接寻址方式中，操作数在（ ）中。答案：主存单元

131. [J]计算机的外部设备是指（ ）答案：输入/输出设备

132. [J]计算机体系结构是指（ ）。答案：从机器语言或者汇编语言的程序设计人员所见到的计算机系统的属性

133. [J]计算机系统的层次结构从下至上按顺序划分为（ ）。答案：数字逻辑层、微体系结构层、指令系统层、操作系统层、汇编语言层、高级语言层

134. [J]计算机系统的输入输出接口是（ ）之间的交接界面。答案：主机与外设

135. [J]计算机系统是由（ ）组成。答案：硬件、软件

136. [J]计算机硬件能直接识别和运行的只能是程序。答案：机器语言

137. [J]计算机硬件系统是由（ ）组成答案：

运算器、控制器、存储器、输入输出设备、总线

138. [J] 计算机组成是( )。答案：计算机体系结构的逻辑实现

139. [J] 加法器采用并行进位的目的是\_\_\_\_\_。答案：快速传递进位信号

140. [J] 间接寻址是指( )。答案：指令中间接给出操作数地址

141. [J] 将十进制数(-0.288)10转化成二进制数，要求小数点后保留7位数值位，正确结果为( )。答案：(-0.0100100)2

142. [J] 将十六进制数(2BA)16化成十进制数，正确结果为( )。答案：(698)10

143. [J] 解决CPU输出数据的速度远远高于打印机的打印速度这一矛盾，通常可采用( )。答案：缓冲技术

144. [K] 控制器的功能是\_\_\_\_\_。答案：向计算机各部件提供控制信号

145. [L] 立即数寻址，操作数在( )中。答案：指令

146. [L] 利用时间重叠途径实现并行处理的是( )答案：流水线处理器

147. [L] 两个补码数相加，若它们的符号位不同则( )。答案：一定不会产生溢出

148. [L] 两个补码数相加，在符号位( )时一定不会产生溢出。答案：不同

149. [L] 两个补码数相加，在符号位相同时有可能产生溢出，符号位不同时\_\_\_\_\_。答案：一定不会产生溢出

150. [L] 两个补码数相加，只有在( )时有可能产生溢出。( )答案：符号位相同

151. [L] 两个补码数相加，只有在最高位相同时会有可能产生溢出，在最高位不同\_\_\_\_\_。答案：一定不会产生溢出

152. [L] 两个补码数相减，若它们的符号位不同则( )产生溢出。答案：有可能

153. [L] 两个补码数相减，只有在符号位( )时有可能产生溢出。答案：不同

154. [L] 流水方式是指( )答案：多部件同时执行一条指令

155. [L] 逻辑运算中的“逻辑反”是指( )。答案：非运算

156. [L] 逻辑运算中的“逻辑加”是指\_\_\_\_\_。答案：或运算

157. [M] 每一条指令的执行时通常有①读取指令、②执行指令、③分析指令等几个步骤，他们的执行顺序应该是\_\_\_\_\_。答案：①读取指令、③分析指令、②执行指令

158. [M] 某SRAM芯片，其容量为 $1K \times 8$ 位，加上电源端和接地端，该芯片引出线的最少数目应为\_\_\_\_\_. 答案：20

159. [M] 某存储器容量为 $32K \times 16$ 位，则( )。答案：地址线为15根，数据线为16根

160. [M] 某存储器容量为 $64K \times 16$ 位，则( )。答案：地址线为16根，数据线为16根

161. [M] 某机字长16位，采用补码定点小数表示，符号位为1位，数值位为15位，则可表示的最小负数为( )。答案：-1

162. [M] 某机字长16位，采用补码定点整数表示，符号位为1位，数值位为15位，则可表示的最小负整数为( )。答案：-215

163. [M] 某机字长32位，采用补码定点整数表示，符号位1位，数值位31位，则可表示的最

小负整数为( )。答案：-231

164. [M] 某机字长32位，采用原码定点小数表示，符号位为1位，数值位为31位，则可表示的最大正小数为( )。答案： $+(1-2^{-31})$

165. [M] 某机字长32位，采用原码定点整数表

表示的最大正小数为\_\_\_\_\_, 最小负小数为\_\_\_\_\_. 答案：CPU的寄存器

$+ (1 - 2^{-15})$ , -1

167. [M] 某计算机字长32位，采用原码定点小数表示，符号位为1位，数值位为31位，则可表示的最大正小数为( )，最小负小数为( )。答案： $+ (1 - 2^{-31})$ ,  $-(1 - 2^{-31})$

168. [M] 某一RAM芯片，其容量为 $1024 \times 8$ 位，除电源端和接地端外，连同片选和读/写信号该芯片引出脚的最小数目应为( )答案：20

169. [R] 如果有多个中断同时发生，系统将根据中断优先级响应优先级最高的中断请求。若要调整中断事件的响应次序，可以利用( )。答案：中断屏蔽

170. [R] 若主存每个存储单元存8位数据，则( )。答案：其地址线与8无关

171. [R] 若主存每个存储单元的数据为16位，则( )。答案：其地址线与16无关

172. [R] 若主存每个存储单元为16位，则( )答案：其地址线与16无关

173. [S] 输入/输出设备具有以下工作特点的最小负数为( )。答案：-1

174. [S] 输入输出指令的功能是( )。答案：进行CPU和I/O设备之间的数据传送

175. [S] 随着CPU速度的不断提升，程序查询方式很少被采用的原因是\_\_\_\_\_. 答案：CPU

176. [W] 微程序控制器中，机器指令与微指令的关系是( )。答案：每一条机器指

令由一段用微指令编成的微程序来解释执行的最大正小数为( )。答案： $+(1-2^{-31})$

177. [W] 微指令执行的顺序控制问题，实际上是如何确定下一条微指令的地址问题。通常，符号位1位，数值位31位，则可表示的最常采用的一种方法是断定方式，其基本思想大正整数为( )。答案： $+(231-1)$

178. [X] 下列部件(设备)中，存取速度最快的是\_\_\_\_\_. 答案：CPU的寄存器

179. [X] 下列部件(设备)中，存取速度最快的是( )。答案：CPU的寄存器

180. [X] 下列数中最大的数是( )。答案： $(2C)_{16}$

181. [X] 下列数中最大的数是( )。答案： $(10011000)_{BCD}$

182. [X] 下列数中最小的数是( )。答案： $(42)_8$

183. [X] 下列数中最小的数是( )。答案： $(42)_8$

184. [X] 下列数中最小的数是( )。答案： $(00111001)_{BCD}$

185. [X] 下列说法正确的是( )。答案：只有带符号数的运算才可能产生溢出

186. [X] 下列说法中正确的是( )。答案：定点数和浮点数运算都有可能产生溢出

187. [X] 下列说法中正确的是( )。答案：定点数和浮点数运算都有可能产生溢出

188. [X] 相对寻址方式中，求有效地址使用( )加上偏移量。答案：程序计数器内容

189. [X] 相对寻址方式中，若指令中地址码为X，则操作数地址为\_\_\_\_\_. 答案： $(PC) + X$

190. [X] 相对寻址方式中，有效地址等于( )加上偏移量。答案：程序计数器内容

191. [X] 虚拟存储器管理系统的基础是程序的局部性原理，因此虚存的目的是为了给每个用户提供比主存容量( )编程空间。答案：大得多的逻辑

192. [X] 虚拟存储器有( )地址空间。答案：段式虚拟存储器、页式虚拟存储器、段页式虚拟存储器

193. [Y] 一条指令通常由( )组成。答案：操作码、操作数地址

194. [Y] 以下( )说法是正确的。答案：中断服务程序的最后一条指令是中断返回指令

195. [Y] 已知 $[X]_{原} = 010100$ ,  $[X]_{反} =$ \_\_\_\_\_. 答案：010100

196. [Y] 已知 $[X]_{原} = 110100$ ,  $[X]_{补} =$ \_\_\_\_\_. 答案：

- = 。答案: 101100  
 197. [Y] 已知  $[X]_{\text{原}} = 110100$ ,  $[X]_{\text{移}} = \text{_____}$ 。答案: 001100  
 198. [Y] 已知  $[X]_{\text{原}} = 110101$ ,  $[X]_{\text{移}} = (\text{ })$ 。  
 答案: 001011  
 199. [Y] 已知定点小数的真值  $X = -0.1001$ ,  $Y = 0.1101$ , 求  $[X - Y]_{\text{补}}$ , 正确结果为  $(\text{ })$ 。答案: 溢出  
 200. [Y] 已知定点小数的真值  $X = -0.1001$ , 写出  $[X]_{\text{反}}$ , 正确结果为  $(\text{ })$ 。答案: 10110  
 201. [Y] 硬连线控制器是由以下部件组成  
 $(\text{ })$  答案: 程序计数器PC、指令寄存器IR、控制信号产生部件, 节拍发生器  
 202. [Y] 硬连线控制器是由以下部件组成  
 $(\text{ })$  答案: 程序计数器PC、指令寄存器IR、控制信号产生部件, 节拍发生器  
 203. [Y] 硬连线控制器中, 使用 \_\_\_\_\_ 来区别指令不同的执行步骤。答案: 节拍发生器  
 204. [Y] 硬连线控制器中, 使用  $(\text{ })$  提供指令在内存中的地址。答案: 程序计数器  
 205. [Y] 硬盘的CHS, 包括  $(\text{ })$  答案: 柱面, 磁头, 扇区  
 206. [Y] 运算器的主要功能是进行  $(\text{ })$ 。  
 答案: 逻辑运算和算术运算  
 207. [Y] 运算器虽由许多部件组成, 但核心部分是  $(\text{ })$ 。答案: 算术逻辑运算单元  
 208. [Y] 运算器虽由许多部件组成, 但核心部分是  $(\text{ })$ 。答案: 算术逻辑运算单元  
 209. [Y] 运算器由多个部件组成, 其核心部分是  $(\text{ })$ 。答案: 算逻运算单元  
 210. [Z] 在CACHE存储器中, 当程序正在执行时, 由  $(\text{ })$  完成地址映射。答案: 硬件  
 211. [Z] 在CPU与主存之间加入Cache, 能够  $(\text{ })$ 。答案: 解决CPU和主存之间的速度匹配问题  
 212. [Z] 在CPU与主存之间加入Cache, 能够提高CPU访问存储器的速度, 一般情况下  $(\text{ })$  答案: Cache的容量越大, 命中率越高  
 213. [Z] 在CPU与主存之间加入Cache, 能够提供  $(\text{ })$  和  $(\text{ })$ 。  
 高CPU访问存储器的速率, 一般情况下Cache容量 \_\_\_\_\_ 命中率 \_\_\_\_\_, 因此Cache容量 \_\_\_\_\_。答案: 越大, 越高, 只要几十或几百K就可达90%以上  
 214. [Z] 在Cache的地址映像中, 若主存中的任意一块均可映射到Cache内任意一块位置上, 这种方法称为  $(\text{ })$ 。答案: 全相联映射  
 215. [Z] 在ROM存储器中必须有  $(\text{ })$  电路, 需要  $(\text{ })$  PC  
 要刷新的是  $(\text{ })$  答案: 地址译码, 动态存储器  
 216. [Z] 在采用DMA方式的I/O系统中, 其基本思想是在  $(\text{ })$  之间建立直接的数据通路。答  
 217. [Z] 在采用DMA方式高速传输数据时, 数据传送是  $(\text{ })$ 。答案: 在DMA控制器本身发出的控制信号控制下完成的  
 218. [Z] 在磁盘存储器中, 寻址时间是由使磁头移动到要找的  $(\text{ })$  所需的时间和目标磁道上磁盘被读写  $(\text{ })$  移动到磁头下的时间两部  
 分组成。答案: 柱面, 扇区  
 219. [Z] 在定点二进制运算器中, 加法运算一般通过  $(\text{ })$  来实现。答案: 补码运算的二进制加法器  
 220. [Z] 在定点二进制运算器中, 减法运算一般通过  $(\text{ })$  来实现。答案: 补码运算的二进制减法器  
 221. [Z] 在定点数运算中产生溢出的原因是  $(\text{ })$ 。答案: 运算的结果超出了机器的表示范围  
 222. [Z] 在定点数运算中产生溢出的原因是  $(\text{ })$ 。答案: 运算的结果超出了机器的表示范围  
 223. [Z] 在定点运算器中, 溢出判断电路一般用  $(\text{ })$  来实现。答案: 异或门  
 224. [Z] 在独立编址方式下, 存储单元和I/O设备是靠 \_\_\_\_\_ 来区分的。答案: 不同的地  
 225. [Z] 在独立编址方式下, 存储单元和I/O设备是靠  $(\text{ })$  来区分的。答案: 不同的地址  
 226. [Z] 在计算机系统中, 由  $(\text{ })$  组成多级存储器系统答案: 高速缓冲存储器、主存储器、辅助存储器  
 227. [Z] 在控制器中, 部件  $(\text{ })$  能提供指令在内存中的地址, 服务于读取指令, 并接收下条将被执行的指令的地址。答案: 程序计数器PC  
 228. [Z] 在控制器中, 部件  $(\text{ })$  用于存放下一条指令的地址。答案: 程序计数器PC  
 229. [Z] 在控制器中, 部件  $(\text{ })$  用于接收并保存从内存读出的指令内容, 在执行本条指令的过程中提供本条指令的主要信息。答  
 230. [Z] 在数据传送过程中, 数据由串行变并行或由并行变串行, 这种转换是由接口电  
 231. [Z] 在统一编址方式下, 存储单元和I/O设备是靠指令中  $(\text{ })$  来区分的。答案: 不同的地址  
 232. [Z] 在统一编址方式下, 就I/O设备或者内存单元而言, 其I/O对应的地址  $(\text{ })$  的说法是对的。答案: 要求相对固定在地址某部分  
 233. [Z] 在主存和CPU之间增加Cache的目的是  $(\text{ })$ 。答案: 解决CPU和主存之间的速度匹配  
 234. [Z] 针对8位2进制整数, 下列说法中正确的是  $(\text{ })$ 。答案: -126的补码与 +2的移128方案的移码有相同的表示  
 235. [Z] 直接寻址, 操作数在  $(\text{ })$  中。答案: 内存单元  
 236. [Z] 指令的执行通常有读取指令、执行指令和分析指令等几个步骤, 他们的执行顺序应该是  $(\text{ })$ 。答案: ①读取指令、③分  
 析指令、②执行指令  
 237. [Z] 指令寄存器IR的位数取决于  $(\text{ })$ 。  
 答案: 指令字长  
 238. [Z] 指令流水线需要处理好  $(\text{ })$  3个方面问题。答案: 结构相关、数据相关、控制相关  
 239. [Z] 指令流水线需要处理好  $(\text{ })$  、数据相关、控制相关3个方面问题。答案: 结构相关  
 240. [Z] 指令系统中采用不同的寻址方式的目的是  $(\text{ })$ 。答案: 缩短指令字长, 扩大寻址空间, 提高编程灵活性  
 241. [Z] 指令执行时无需访问内存寻找操作数的寻址方式是  $(\text{ })$ 。答案: 立即数寻址方式  
 242. [Z] 指令中操作数的类型通常有  $(\text{ })$ 。答案: 无操作数、单操作数、双操作数、多操作数  
 243. [Z] 指令周期是CPU  $(\text{ })$  的时间。答案: 从主存中读取一条指令并分析、执行这条指令  
 244. [Z] 中断允许触发器用来  $(\text{ })$ 。答案: 开放或关闭可屏蔽硬中断  
 245. [Z] 周期挪用方式常用于  $(\text{ })$  的输入输出中。答案: 直接存储器访问方式  
 246. [Z] 主存储器容量的扩展有  $(\text{ })$ 。答案: 位扩展、字扩展、字位同时扩展  
 247. [Z] 转移类指令的功能是  $(\text{ })$ 。答案: 改变程序中指令的执行的顺序  
 248. [Z] 转移类指令的功能是  $(\text{ })$ 。答案: 改变程序中指令的执行的顺序  
 249. [Z] 总线的数据传输方式有  $(\text{ })$  答案: 串行传送、并行传送、复用传送、数据包传送  
 250. [Z] 总线仲裁器的作用是确保任何时刻  $(\text{ })$ 。答案: 只有一个总线主设备使用总线  
 251. [Z] 组成一个运算器需要多个部件, 但下面所列  $(\text{ })$  不是组成运算器的部件。答案: 地址寄存器  
 252. [Z] 组成一个运算器需要多个部件, 但下面所列  $(\text{ })$  不是组成运算器的部件。答案: 地址寄存器

多选题(14)微信号: zydz\_9527

1. ASCII编码\_\_\_\_。答案: 是7位的编码;共有128个字符

2. [D]当码距d=4时,海明校验码具有\_\_\_\_。

答案: 检错能力;纠错能力;能发现1位错,并纠正1位错;能发现2位错,并纠正1位错

3. [D]对于阶码和尾数都用补码表示的浮点数,判断运算结果是否为规格化,错误的方法是\_\_\_\_。答案: 阶符和数符相同;阶符和数符相异;数符与尾数小数点后第一位数字相同

4. [D]对主存储器的基本操作包括\_\_\_\_。

答案: 读出信息;写入信息

5. [J]机器数中,零的表示形式不唯一的是\_\_\_\_。答案: 原码;反码

6. [J]计算机的总线接口中,串行总线的特点是\_\_\_\_。答案: 成本低;线数少;传输距离长

7. [Q]请从下面表示浮点运算器的描述中选出描述正确的句子是\_\_\_\_。答案: 浮点运算器可用两个定点运算器部件来实现;阶码部件只进行阶码相加、相减和比较操作

8. [T]停电后存储的信息将会丢失。答案: 静态存储器;动态存储器;高速缓冲存储器

9. [X]下列正确的是\_\_\_\_。答案: 取指令操作是控制器固有的功能,不需要根据指令要求进行;指令长度相同的情况下,所有取指令的操作都是相同的;单总线CPU中,一条指令读取后PC的值是下一条指令的地址

10. [X]相对补码而言,移码\_\_\_\_。答案: 仅用于浮点数的阶码部分;1表示正号,0表示负号

11. [Z]指令系统中采用不同的寻址方式的目的是\_\_\_\_。答案: 缩短指令字长;扩大寻址空间;提高编程灵活性

12. [Z]指令中用到的数据可以来自\_\_\_\_。答案: 通用寄存器;输入输出接口;内存单元

13. [Z]中央处理器包括\_\_\_\_。答案: 运算器;控制器

14. [Z]主机和外设可以并行工作的方式是\_\_\_\_。答案: 程序中断方式;直接存储器访问方式;I/O通道方式

判断题(87)微信号: zydz\_9527

1. [( )]  $(101001)_2$  是  $(101001)_2$ 、 $(52)_8$ 、 $(00101001)_{BCD}$  和  $(233)_{16}$  四个数中最小的数。() 答案: 错

2. [( )]  $(101001)_2$  是  $(101001)_2$ 、 $(52)_8$ 、 $(0011101)_2$  和  $(233)_{16}$  四个数中最小的数。() 答案: 错

3. CISC计算机使用的寻址方式简单,指令条数少,操作功能简单。答案: ×

4. CPU访问存储器的时间是由存储器的容量决定的,存储器容量越大,访问存储器所需的时间越长。答案: ×

5. Cache的地址映像中,直接映像的地址变换速度快,硬件容易实现,但命中率略低。答案: √

6. DMA控制器通过中断向CPU发DMA请求信号。答案: ×

7. MIPS计算机的运算器部件,主要由128个寄存器组成的寄存器堆和一个执行数据运算的ALU组成。() 答案: 对

8. MIPS计算机的运算器部件,主要由128个寄存器组成的寄存器堆和一个执行数据运算的ALU组成。答案: √

9. RISC计算机使用的寻址方式简单,指令条数少,操作功能简单。答案: √

10. [A]按数据传送方式的不同,计算机的外部接口可分为串行接口和并行接口两大类。() 答案: 对

11. [A]按数据传送方式的不同,计算机的外部接口可分为串行接口和并行接口两大类。答案: √

12. [B]半导体存储器RAM信息可读可写,且断电后仍能保持记忆。() 答案: 错

13. [B]补码加减法中,两数的数值位相加减,符号位单独处理,减法用加法代替。答

案: ×

14. [C]长度相同格式不同的浮点数中,若其他规定均相同,则阶码长、尾数短的浮点数可表示的数值范围大、精度低。答案: √

15. [C]长度相同格式不同的浮点数中,若其他规定均相同,则尾数长、阶码短的浮点数可表示的数值范围大、精度低。答案: ×

16. [C]程序计数器PC主要用于解决指令的执行次序。() 答案: 对

17. [C]程序计数器PC主要用于解决指令的执行次序。答案: √

18. [C]存储芯片中包括存储体、读写电路、地址译码电路和控制电路。() 答案: 对

19. [D]定点数补码加法具有两个特点:一是符号位与数值位分别进行运算;二是符号位向更高位上的进位要舍去。() 答案: 错

20. [D]定点数的表示范围有限,如果运算结果超出表示范围,称为溢出。答案: 对

21. [D]定点数的表示范围有限,如果运算结果超出表示范围称为溢出。答案: √

22. [D]定点小数表示中,只有补码能表示。答案: √

23. [D]定点小数表示中,只有原码能表示。答案: ×

24. [D]定点运算器执行算术运算时会产生溢出,造成溢出的原因是主存容量不够。答案: ×

25. [F]浮点数的表示范围取决于尾数的位数,精度取决于阶码的位数。答案: ×

26. [F]浮点数数的表示范围取决于尾数的位数,精度取决于阶码的位数。答案: 错

27. [G]高速缓冲存储器Cache的全部功能是由硬件实现的。答案: √

28. [H]海明校验码是对多个数据位使用多个校验位的一种检错纠错编码方案,不仅可以发现是否出错,还能发现是哪一位出错。()

答案: 对

29. [H]海明校验码是对多个数据位使用多个

校验位的一种检错纠错编码方案,不仅可以发现是否出错,还能发现是哪一位出错。答案: √

30. [J]基地址寻址方式中,操作数的有效地址等于基址寄存器内容加上形式地址。() 答案: 对

31. [J]基地址寻址方式中,操作数的有效地址等于基址寄存器内容加上形式地址。答案: √

32. [J]奇偶校验码可以检测出奇数个位的错误,但不能确定出错的位置。答案: 对

33. [J]奇偶校验码可以检测出奇数个位的错误,但不能确定出错的位置。答案: √

34. [J]奇偶校验码可以校验奇数个位的出错,并能确定出错的位置。答案: ×

35. [J]奇偶校验码通常可以发现单个位错,但是不能确定是哪一位错,还可以发现奇数个位错,但肯定不能发现偶数个位错。() 答案: 对

36. [J]计算机的流水线中,每个阶段只完成一条指令的一部分功能,不同阶段并行完成流水线中不同指令的不同功能。() 答案: 对

37. [J]计算机的流水线中,每个阶段只完成一条指令的一部分功能,不同阶段并行完成流水线中不同指令的不同功能。答案: √

38. [J]计算机的指令越多,功能越强越好。() 答案: 错

39. [J]计算机的指令越多,功能越强越好。答案: ×

40. [J]计算机中的流水线是把若干个子过程合成为一个过程,使每个子过程实现并行运行。答案: √

41. [J]计算机中的流水线是把一个重复的过程分解为若干个子过程,每个子过程与其他子过程并行运行。() 答案: 对

42. [L]立即寻址是指指令中直接给出操作数地址。() 答案: 错

43. [L]两补码相加,采用1位符号位,当最高位有进位时表示结果产生溢出。答案: 错

44. [L] 两补码相加，采用1位符号位，当最高位有进位时表示结果产生溢出。答案：×
45. [M] 每个指令执行步骤，控制器都将为计算机的各部件产生一个控制信号。() 答案：错
46. [M] 每个指令执行步骤，控制器都将为计算机的各部件产生一个控制信号。答案：×
47. [S] 使用高速缓存是为了提高主存的容量。() 答案：错
48. [S] 输入输出指令的功能是进行主存与CPU之间的数据传送。() 答案：错
49. [S] 随机访问存储器包括静态存储器SRAM、动态存储器DRAM和只读存储器ROM。答案：×
50. [S] 随着CPU速度的不断提升，程序查询方式很少被采用的原因是CPU与外设串行工作。答案：√
51. [T] 特权指令是指仅用于操作系统或其它系统软件的指令，为确保系统与数据安全起见，这一类指令不提供给用户使用 ()。答案：对
52. [T] 同步通信方式下，所有设备都从同一个时钟信号中获得定时信息。() 答案：对
53. [T] 同步通信方式下，所有设备都从同一个时钟信号中获得定时信息。答案：√
54. [W] 微程序控制器的运行速度一般要比硬连线控制器更快。() 答案：错
55. [W] 微程序控制器的运行速度一般要比硬连线控制器更快。答案：×
56. [W] 微程序控制器中，每一条机器指令由一段用微指令编成的微程序来解释执行。答案：√
57. [Y] 一个指令周期通常包含读取指令、指令译码、ALU执行、内存读写和数据写回5个步骤。() 答案：错
58. [Y] 一个指令周期通常包含读取指令、指令译码、ALU执行、内存读写和数据写回5个步骤。() 答案：对
59. [Y] 引入虚拟存储系统的目的是，是为了加快外存的存取速度。答案：×
60. [Y] 硬连线控制器中，每条指令不同的执行步骤是通过控制信号形成部件的不同编码状态来区分的。答案：×
61. [Y] 运算器内部寄存器的个数与系统运行的速度无关。() 答案：错
62. [Y] 运算器内部寄存器的个数与系统运行的速度无关。答案：×
63. [Y] 运算器芯片Am2901包含三组三位控制信号，分别用来控制8种运算功能，8个数据来源和选择运算结果并输出的功能。() 答案：对
64. [Y] 运算器芯片Am2901包含三组三位控制信号，分别用来控制8种运算功能，8个数据来源和选择运算结果并输出的功能。答案：√
65. [Z] 在Cache的地址映像中，全相联映像的块冲突率低、访问速度快。答案：×
66. [Z] 在Cache的地址映像中，全相联映像是指主存中的任意一字块均可映像到Cache内任意一字块位置的一种映像方式。() 答案：对
67. [Z] 在Cache的地址映像中，全相联映像是指主存中的任意一字块均可映像到Cache内任意一字块位置的一种映像方式。答案：√
68. [Z] 在采用DMA方式高速传输数据时，数据传送是通过为DMA专设的数据总线传输的。答案：×
69. [Z] 在程序的执行过程中，Cache与主存的地址映像是由操作系统来管理的。答案：×
70. [Z] 在定点二进制运算器中，加法运算一般通过原码运算的二进制加法器来实现。() 答案：错
71. [Z] 在定点小数的原码、补码、反码表示中，补码的+0.0和-0.0表示相同。() 答案：对
72. [Z] 在定点运算器中，无论采用双符号位还是采用单符号位，都必须要有溢出判断电路，它一般用异或门来实现。() 答案：对
73. [Z] 在多周期CPU系统中，不是所有指令使用相同的执行时间，而是指令需要几个周期就为其分配几个周期。答案：√
74. [Z] 在三总线计算机系统中，外设和主存单元统一编址，可以不使用I/O指令。答案：×
75. [Z] 在三总线计算机系统中，外设和主存单元统一编制，可以不使用I/O指令。() 答案：错
76. [Z] 在指令的寻址方式中，寄存器寻址，操作数在通用寄存器中，指令中的操作数是寄存器编号。() 答案：对
77. [Z] 直接寻址是在指令字中直接给出操作数本身，而不是直接给出存储器中操作数的地址。答案：×
78. [Z] 直接寻址是在指令字中直接给出操作数本身而不再是操作数地址。() 答案：错
79. [Z] 直接寻址是在指令字中直接给出存储器中操作数的地址，而不是直接给出操作数本身。答案：√
80. [Z] 执行一条指令的顺序是：①读取指令；②执行指令；③分析指令 ()。答案：错
81. [Z] 指令流水线能够提高系统的性价比，主要是缩短指令长度，扩大寻址空间，提高编程灵活性。() 答案：对
82. [Z] 指令系统中采用不同寻址方式的主要目的是缩短指令长度，扩大寻址空间，提高编程灵活性。答案：√
83. [Z] 只有定点数运算才可能产生溢出，浮点数运算不会产生溢出。答案：×
84. [Z] 中断服务程序的最后一条指令是中断返回指令。() 答案：对
85. [Z] 中断服务程序的最后一条指令是中断返回指令。答案：√
86. [Z] 主存储器由存储体、读写电路、地址译码电路和控制电路等部分组成。答案：√
87. [Z] 组相联映像可以转化为直接映像或全相联映像，所以说，它是直接映像和全相联映像的普遍形式。答案：√
- 复合题(29) 微信号: zydz\_9527**
1. 从给定的选项中选择你认为正确的一项。
  2. 从给定的选项中选择你认为正确的一项。
  3. 从给定的选项中选择你认为正确的一项。
  4. 从给定的选项中选择你认为正确的一项。
  5. 从给定的选项中选择你认为正确的一项。
  6. 从给定的选项中选择你认为正确的一项。
  7. 从给定的选项中选择你认为正确的一项。
  8. 从给定的选项中选择你认为正确的一项。
  9. 从给定的选项中选择你认为正确的一项。
  10. 从给定的选项中选择你认为正确的一项。
  11. 从给定的选项中选择认为正确的一项。
  12. 从给定的选项中选择认为正确的一项。
  13. 从给定的选项中选择认为正确的一项。
  14. 从给定的选项中选择认为正确的一项。
  15. 从给定的选项中选择认为正确的一项。
  16. 根据描述，计算得到结果。
  17. 根据描述，计算得到结果。
  18. 根据描述，计算得到结果。
  19. 根据描述，计算得到结果。
  20. 根据描述，计算得到结果。
  21. 根据描述，计算得到结果。
  22. 根据描述，计算得到结果。
  23. 根据描述，计算得到结果。
  24. 根据描述，计算得到结果。
  25. 根据描述，计算得到结果。
  26. 根据描述，计算得到结果。
  27. 根据描述，计算得到结果。
  28. 根据描述，计算得到结果。
  29. 根据描述，计算得到结果。
  1. [C] 从给定的选项中选择你认为正确的一项。
  1. [(1). () 是机器指令包含的二进制代码的位数。答案：指令字长
  2. [(2). 存储单元中二进制数的位数叫做

- ( )。答案: 存储字长
3. [(3)]. ( ) 是运算器一次运算的二进制数的位数。答案: 机器字长
4. [(4)]. 计算机指令中用到的操作数除了可以来自内存储器的一个存储单元和外围设备中的一个寄存器, 还可以来自( )。答案: CPU内部的通用寄存器
5. [(5)]. 指令流水线方案使控制器的硬件设计与实现( )。答案: 更复杂
2. [C]从给定的选项中选择你认为正确的一项。
1. [(1)]. 只有当合法码的码距 $d \geq 3$ 时, 校验码才具有( )能力。答案: 纠错
  2. [(2)]. 只有当合法码的码距 $d \geq 2$ 时, 校验码才具有( )能力。答案: 检错
  3. [(3)]. 奇偶校验码可以检测出( )出错。答案: 奇数个位
  4. [(4)]. 海明校验码具有( )功能。答案: 检错和纠错
  5. [(5)]. 循环冗余校验码的检错, 是用一个生成多项式对接收到的码字做模2除运算, 余数为( )表示码字正确, 否则码字有错。答案: 0
3. [C]从给定的选项中选择你认为正确的一项。
1. [(1)]. 流水线技术是一种比较经济的、对提高计算机运行速度非常有效的( )处理技术。答案: 并行
  2. [(2)]. 由于多条指令在同一时刻争用统一资源而形成结构相关的情况, 可以单独设置( ), 使它们在不同的存储器中进行操作。答案: 数据存储器和指令存储器
  3. [(3)]. 在遇到条件转移指令时, 存在下一步是顺序执行还是转移执行两种可能性, 这在流水线中称为( )。答案: 控制相关
  4. [(4)]. 当指令( )时, 它们在流水线中是重叠执行的。答案: 不相关
  5. [(5)]. 从资源利用率和性价比考虑, 单指
- 令周期方案( )。答案: 最不可取
4. [C]从给定的选项中选择你认为正确的一项。
1. [(1)]. 一个指令周期中, ( )是每一条指令都必须执行的, 所完成的功能对所有指令都相同。答案: 读取指令
  2. [(2)]. 一个指令周期中, ( )对多数指令所完成的功能是类似的。答案: 指令译码
  3. [(3)]. 一条指令在执行过程中, 一定要完成( )并保存, 以保证程序自动连续执行。答案: 下一条指令地址的计算
  4. [(4)]. 指令采取顺序方式执行的优点是( )。答案: 控制器设计简单
  5. [(5)]. 指令流水线方式是提高计算机硬件性能的重要技术和有效措施, 但它的( )。答案: 控制器设计复杂
5. [C]从给定的选项中选择你认为正确的一项。
1. [(1)]. 小数点位置固定不变的数为定点数, 其中定点整数的小数点固定在( )。答案: 最低位的右侧
  2. [(2)]. 定点小数的小数点固定在( )。答案: 符号位之后
  3. [(3)]. 浮点数用( )表示数据。答案: 阶码和尾数
  4. [(4)]. 用浮点数表示的数据是( )的。答案: 离散
  5. [(5)]. 浮点数的尾数不同, 则浮点数的( )不同。答案: 精度
6. [C]从给定的选项中选择你认为正确的一项。
1. [(1)]. 微程序控制器是通过( )的衔接区分指令执行步骤的。答案: 微指令地址
  2. [(2)]. 微程序控制器的控制信号被读出后, 还需经过一个( )送到被控制部件。答案: 微指令寄存器
  3. [(3)]. 相对硬连线控制器, 微程序控制器
- 的设计与实现( )。答案: 简单
4. [(4)]. 为了获得快一些的运行速度, 控制器部件应选择( )。答案: 硬连线控制器
5. [(5)]. ( )是微程序控制器的核心部件。答案: 控制存储器
7. [C]从给定的选项中选择你认为正确的一项。
1. [(1)]. 运算器的首要功能是完成对数据的( )。答案: 算术和逻辑运算
  2. [(2)]. 运算器暂存数据和中间结果的功能, 由( )承担。答案: 内部寄存器
  3. [(3)]. RISC系统中, 通常选用专门的( )来保存除法和乘法的计算结果。答案: 乘商寄存器
  4. [(4)]. 定点运算器中, 通常采用几组( )电路实现相互连接, 以便传送数据。答案: 多路选择器
  5. [(5)]. 运算器内部包含的( )个数会影响到读写存储器的频率, 还会影响到系统的运行速度。答案: 内部寄存器
8. [C]从给定的选项中选择你认为正确的一项。
1. [(1)]. 加法器是由( )和相应的逻辑电路组成的。答案: 全加器
  2. [(2)]. 定点数的加减法可以由带符号位的原码、反码和补码直接参与运算, 其中( )加减法运算的实现规则最简单, 电路实现也最方便。答案: 补码
  3. [(3)]. 执行补码加减法运算一定要( ), 否则无法确定是否正确。答案: 检查溢出
  4. [(4)]. 使用双符号位执行加减法运算后, 若两个符号位不同, 即出现01和10, 表示运算结果( )。答案: 错误
  5. [(5)]. 在数值运算中数值位向符号位进位, 或符号位向更高位进位产生的溢出, 可以用这两个进位输出的( )操作来判断。答案: 异或
9. [C]从给定的选项中选择你认为正确的一项。
1. [(1)]. 对于同一个数值, 它的( )与补码数的数值位相同, 符号位相反。答案: 移码数
  2. [(2)]. 浮点数用( )表示数据。答案: 阶码和尾数
  3. [(3)]. 小数点的位置可以在数据位移动的数据称为( )。答案: 浮点数
  4. [(4)]. 浮点数的溢出, 是由其( )是否溢出表现出来的。答案: 阶码
  5. [(5)]. 在实用中把浮点数的尾数左移一位, 将最高位的1移走, 从而提高数值的精度, 这项处理称之为( )。答案: 隐藏位技术
10. [C]从给定的选项中选择你认为正确的一项。
1. [(1)]. 通常情况下, 一条指令由操作码和( )两部分组成。答案: 操作数地址
  2. [(2)]. ( )的操作码方案有利于简化计算机的硬件设计, 提高指令译码和识别的速度。答案: 定长
  3. [(3)]. 在指令中直接给出一个( )称为立即数。答案: 操作数
  4. [(4)]. 在一条指令中表示操作数的地址, 通常称为( )。答案: 形式地址
  5. [(5)]. 汇编语言需要经过( )的翻译, 才能在计算机中执行。答案: 汇编程序
11. [C]从给定的选项中选择你认为正确的一项。
1. [(1)]. 近距离设备与主机间传输数据, 适合选用( )接口。答案: 并行
  2. [(2)]. 远程终端及计算机网络设备等远离主机的设备传输信息, 更适合选用( )接口。答案: 串行
  3. [(3)]. 接口与端口是两个不同的概念, ( )是指接口电路中可以被CPU直接访问的寄存器。答案: 端口
  4. [(4)]. CPU通过( )可以从有关端口读取信息。答案: 输入指令

5. [J] (5). CPU也可以通过（ ）把信息写入有关端口。答案：输出指令
12. [C] 从给定的选项中选择认为正确的一项。
1. [J] (1). （ ）的核心问题在于，需要CPU不断地查询I/O设备接口是否准备就绪。答案：程序查询方式
  2. [J] (2). 中断方式的出现，使CPU与外设（ ）成为可能。答案：并行工作
  3. [J] (3). 在整个中断事件中，能引起或发出中断请求的设备称为（ ）。答案：中断源
  4. [J] (4). 直接存储器存取方式进行信息传送前的预处理，是由（ ）完成的。答案：CPU
  5. [J] (5). 大型计算机的输入/输出任务比较繁重时，应该选择（ ）来承担任务。答案：I/O处理机方式
13. [C] 从给定的选项中选择认为正确的一项。
1. [J] (1). 动态存储器DRAM与静态存储器SRAM的读写方法（ ）。答案：大致相同，断电后数据丢失
  2. [J] (2). 相对静态存储器SRAM，动态存储器DRAM（ ）。答案：成本较低，存取速度较慢
  3. [J] (3). 相对动态存储器DRAM，静态存储器SRAM（ ）。答案：成本较高，存取速度较快
  4. [J] (4). 只读存储器ROM，在程序的执行过程中（ ）。答案：只能读出不能写入信息
  5. [J] (5). 随机存取存储器RAM，在程序的执行过程中（ ）。答案：既可读出又可写入信息
14. [C] 从给定的选项中选择认为正确的一项。
1. [J] (1). 总线是主机内（ ）间实现互连并传输信息的一组公共信号线。答案：所有功能部件
  2. [J] (2). 数据总线的最大数据传输能力与总线的（ ）和宽度成正比。答案：时钟频率
3. [J] (3). 一个总线周期通常由（ ）和数据时间两个时间段组成。答案：地址时间
4. [J] (4). 当出现多个总线主设备同时发出总线使用权请求时，需要总线系统执行（ ）功能。答案：总线仲裁
5. [J] (5). 交换数据过程中，通信设备的双方都需要对时间配合关系进行控制，这就是总线的（ ）。答案：数据传送控制
15. [C] 从给定的选项中选择认为正确的一项。
1. [J] (1). 无论是动态存储器还是静态存储器，都是由（ ）、地址译码器和输入、输出控制电路组成的。答案：存储矩阵
  2. [J] (2). 在Cache的三种映像方式中，（ ）实际上是对另外两种映像方式的折中，是它们的普遍形式。答案：组相联映像
  3. [J] (3). 计算机存储系统中，（ ）是解决运行大程序主存空间不足所使用的技术。答案：虚拟存储器
  4. [J] (4). 虚拟存储器有三种地址空间，其中（ ）用于存放运行的程序和数据。答案：主存地址空间
  5. [J] (5). 多级结构存储器系统，是建立在程序运行的（ ）原理之上的。答案：局部性
16. [G] 根据描述，计算得到结果。
1. [X] 写出  $Y = -00101011$  的原码表示，正确结果为（ ）。答案：1 00101011
  2. [Y] 已知  $X = 10111001$ ,  $Y = -00101011$ , 求  $[X + Y]_b$ , 正确结果为（ ）。答案：0 10001110
17. [G] 根据描述，计算得到结果。
1. [J] 将十进制数38转换成二进制数，正确结果为（ ）。答案：(100110)<sub>2</sub>
  2. [J] 将十进制数-0.267转换成二进制数，要求小数点后保留7位数值位，正确结果为（ ）。答案：(-0.0100010)<sub>2</sub>
18. [G] 根据描述，计算得到结果。
1. [J] 将十进制数  $(0.71)_{10}$  转换为十六进制  $[Y]_b$ , 正确结果为（ ）。答案：00110
2. [J] 将十六进制数  $(1A9)_{16}$  化成十进制数，正确结果为（ ）。答案：(425)<sub>10</sub>
19. [G] 根据描述，计算得到结果。
1. [Y] 已知定点小数的真值  $X = -0.1001$ , 写出  $[X]_b$ , 正确结果为（ ）。答案：1 0011
  2. [Y] 已知定点小数的真值  $X = -0.1001$ ,  $Y = 0.1101$ , 求  $[X - Y]_b$ , 正确结果为（ ）。答案：溢出
20. [G] 根据描述，计算得到结果。
1. [J] 将十进制数  $(0.623)_{10}$  转换为8421BCD码，正确结果为（ ）。答案：(0.011000100011)<sub>BCD</sub>
  2. [J] 将十进制数  $(49)_{10}$  转换为二进制数，正确结果为（ ）。答案：(110001)<sub>2</sub>
21. [G] 根据描述，计算得到结果。
1. [X] 写出  $X = 10111001$  的补码表示，正确结果为（ ）。答案：0 10111001
  2. [Y] 已知  $X = 10111001$ ,  $Y = -00101011$ , 求  $[X + Y]_b$ , 正确结果为（ ）。答案：0 10001110
22. [G] 根据描述，计算得到结果。
1. [J] 将十进制数  $(0.73)_{10}$  转换为8421BCD码，正确结果为（ ）。答案：(0.01110011)<sub>BCD</sub>
  2. [J] 将十六进制数  $(1A5)_{16}$  转换为十进制数，正确结果为（ ）。答案：(421)<sub>10</sub>
23. [G] 根据描述，计算得到结果。
1. [Y] 已知  $X = 0.1101$ , 求  $[X]_b$ , 正确结果为（ ）。答案：01101
  2. [Y] 已知  $X = 0.1101$ ,  $Y = 0.0111$ , 求  $[X - Y]_b$ , 正确结果为（ ）。答案：00110
24. [G] 根据描述，计算得到结果。
1. [Y] 已知  $X = 0.1101$ , 求  $[X]_b$ , 正确结果为（ ）。答案：01101
  2. [Y] 已知  $X = 0.1101$ ,  $Y = -0.0111$ , 求  $[X + Y]_b$ , 正确结果为（ ）。答案：溢出