

1. 题目类型：判断题

通常将各段发光二极管的阳极连在一起作为公共端的 LED 称为共阳极显示器，而阴极连在一起作为公共端的 LED 称为共阴极显示器（ ）。

A. √

B. ×

答案：√

2. 题目类型：判断题

单片机 80C51 的 5 个中断源分别为 INT0 、INT1 、T0 、T1、TXD/RXD（ ）。

A. √

B. ×

答案：√

3. 题目类型：判断题

当 T0、T1 作为定时器使用时，是对机内机器周期脉冲计数；当 T0、T1 作为计数器使用时，是对内部事件脉冲计数（ ）。

A. √

B. ×

答案：×

4. 题目类型：判断题

8255A 的三个端口均能设置为 3 种方式的任何一种（ ）。

A. √

B. ×

答案：×

5. 题目类型：判断题

在 51 系列单片机的指令系统中，其加法、减法、乘法和除法必须有累加器 A 的参与才能完成（ ）。

A. √

B. ×

答案：√

6. 题目类型：判断题

在 51 系列单片机的指令中，既有带借位的减法指令，又有不带借位的减法指令（ ）。

A. √

B. ×

答案：×

7. 题目类型：判断题

MCS-51 指令中，MOVC 为 ROM 传送指令（ ）。

A. √

B. ×

答案：×

8. 题目类型：判断题

堆栈指针 SP 的内容可指向片内 00H~7FH 的任何 RAM 单元，系统复位后，SP 初始化为 00H（ ）。

A. √

B. ×

答案：×

9. 题目类型：判断题

8051 的累加器 ACC 是一个 8 位的寄存器，简称为 A，用来存一个操作数或中间结果（ ）。

A. √

B. ×

答案：√

10. 题目类型：判断题

是读端口还是读锁存器是用指令来区别的（ ）。

A. √

B. ×

答案：√

11. 题目类型：单选题

专门用来控制指令执行顺序的寄存器是（ ）。

A. SP

B. ACC

C. DPTR

D. PC

答案：PC

12. 题目类型：单选题

单片机 8051 的 XTAL1 和 XTAL2 引脚是（ ）引脚。

A. 外接定时器

B. 外接串行口

C. 外接中断

D. 外接晶振

答案：外接晶振

13. 题目类型：单选题

8051 单片机程序存储器的容量最大可扩展为（ ）。

A. 60K

B. 64K

C. 64+4K

D. 4K

答案：64K

14. 题目类型：单选题

要实现 80C51 单片机的复位操作必须使 RST 引脚至少保持两个机器周期的（ ）。

A. 高电平信号

B. 低电平信号

C. 脉冲信号

D. 下降沿信号

答案：高电平信号

15. 题目类型：单选题

MCS-51 可扩展程序存储器空间最大为（ ）K。

A. 16

B. 64

C. 32

D. 8

答案：64

16. 题目类型：单选题

假设堆栈指针 SP 的值为 32H，进行子程序调用且返回后，SP 的值为（ ）。

A. 30H

B. 31H

C. 32H

D. 33H

答案：32H

17. 题目类型：单选题

MCS-51 在同一优先级的中断源同时申请中断时，CPU 首先响应（ ）。

A. 外部中断 0

B. 定时/计数器 0 溢出中断

C. 外部中断 1

D. 定时/计数器 1 溢出中断

答案: 外部中断 0

18. 题目类型: 单选题

定时器若工作在循环定时或循环计数场合，应选用（ C ）。

- A. 工作方式 0
- B. 工作方式 1
- C. 工作方式 2
- D. 工作方式 3

答案: 工作方式 2

19. 题目类型: 单选题

定时器工作在模式 0 时，计数器量程 M 的值为（ C ）。

- A. 24
- B. 28
- C. 213
- D. 216

答案: 213

20. 题目类型: 单选题

可编程外设接口芯片 8255A 在使用前要写入一个方式控制字，选择 A、B、C 三个端口各自的工作方式，控制方式共有（ D ）种

- A. 2
- B. 3
- C. 4
- D. 5

答案: 3

21. 题目类型: 多选题

下列指令中正确的有（ A ）。

- A. MOV A, R4

B. MOVX A, @R1

C. ADD R0, A

D. SETB P0

答案: MOV A, R4 , MOVX A, @R1

22. 题目类型: 多选题

8051CPU 在访问外部存储器时时，地址输出是（ C ）。

- A. P0 口输出低 8 位地址
- B. P0 口输出高 8 位地址
- C. P2 口输出低 8 位地址
- D. P2 口输出高 8 位地址

答案: P0 口输出低 8 位地址 , P2 口输出高 8 位地址

23. 题目类型: 多选题

MCS-51 单片机外部中断的触发方式有（ A ）。

- A. 低电平触发
- B. 高电平触发
- C. 下降沿触发
- D. 上升沿触发

答案: 低电平触发 , 下降沿触发

24. 题目类型: 多选题

MCS-51 在响应中断时，会发生下列哪些操作（ A ）。

- A. 保护现场
- B. 保护 PC
- C. 找到中断入口
- D. 保护 PC 转入中断入口

答案: 保护现场 , 保护 PC , 保护 PC 转入中断入口

25. 题目类型: 多选题

当需要从 MCS-51 单片机数据存储器取数据时，可以采用的指令有（ A ）。

- A. MOVX A,@R0
- B. MOVX A, @DPTR
- C. MOVX @R0, A
- D. MOVX @DPTR, A

答案: MOVX A,@R0 , MOVX A, @DPTR

26. 题目类型: 多选题

下面哪些指令可以将 MCS-51 的工作寄存器置成 3 区（ A ）。

- A. MOV PSW, #13H
- B. MOV PSW, #18H
- C. SETB PSW.4 SETB PSW.3
- D. SETB PSW.3 CLR PSW.4

答案: MOV PSW, #18H , SETB PSW.4 SETB PSW.3

27. 题目类型: 填空题

若 MCS-51 单片机的振荡频率为 6MHz，设定时器 1 工作在方式 2 需要定时 0.5ms，则定时器初值应为（ 6 ）。根据题意，请完成初始化程序 LED1: MOV TMOD, #20HMOV TL1, (06H)MOV TH1, #06HSETB EASETB ET1SETB TRIEND

- A. 6
- B. #06H

答案: 6 , #06H

28. 题目类型: 填空题

内存中以 STARING 开始的区域有若干个字符和数字，最末一个字符为“\$”（24H），统

计这些字符的数字，结果存入 NUM 单元。根据题意，完成下面程序 CLR AMOV R0, #STRINGLAB: (24H) , #24H, LAB2SJMP LAB3LAB2: INC AINC R0(24H)LAB3: INC AMOV NUM, A

- A. CJNE @R0
- B. SJMP LAB

答案: CJNE @R0 , SJMP LAB

试卷为往年考题，仅供复习使用！

1. 题目类型: 判断题

DAC0832 与单片机间的接口, 可根据连接方式分为三种: 单缓冲器、双缓冲器和直通方式 ()。

- A. ✓
B. ✕

答案: ✓

2. 题目类型: 判断题

在 80C51 中, 当产生中断响应时, 所有中断请求标志位都由硬件自动清零 ()。

- A. ✓
B. ✕

答案: ✕

3. 题目类型: 判断题

在执行子程序调用或执行中断服务程序时都将产生压栈的动作 ()。

- A. ✓
B. ✕

答案: ✓

4. 题目类型: 判断题

8255A 的三个端口均能设置为 3 种方式的任何一种 ()。

- A. ✓
B. ✕

答案: ✕

5. 题目类型: 判断题

定时/计数器的工作模式寄存器 TMOD 可以进行位寻址 ()。

- A. ✓
B. ✕

答案: ✕

6. 题目类型: 判断题

MUL A B 指令把累加器 A 和寄存器 B 中的 8 位无符号数相乘, 16 位乘积的低 8 位放在 B 中, 高 8 位放在 A 中 ()。

- A. ✓
B. ✕

答案: ✕

7. 题目类型: 判断题

存储器包括 ROM 和 RAM ()。

- A. ✓
B. ✕

答案: ✓

8. 题目类型: 判断题

直接寻址是指在指令中直接给出操作数单元的地址 ()。

- A. ✓
B. ✕

答案: ✓

9. 题目类型: 判断题

特殊功能寄存器可以当作普通的 RAM 单元来使用 ()。

- A. ✓
B. ✕

答案: ✕

10. 题目类型: 判断题

是读端口还是读锁存器是用指令来区别的 ()。

- A. ✓
B. ✕

答案: ✓

11. 题目类型: 单选题

指令 MOV C, 7EH 指令采用的寻址方式是 ()。

- A. 位寻址
B. 立即寻址
C. 直接寻址
D. 相对寻址

答案: 位寻址

12. 题目类型: 单选题

在访问外部数据存储器时, 应用 () 指令。

- A. MOV
B. MOVC
C. MOVX
D. 以上都不是

答案: MOVC

13. 题目类型: 单选题

MCS-51 单片机复位操作的主要功能是使 PC 指向程序存储器的 () H 地址单元。

- A. 0000
B. 0002
C. 0004
D. 0008

答案: 0000

14. 题目类型: 单选题

要实现 80C51 单片机的复位操作必须使 RST 引脚至少保持两个机器周期的 ()。

- A. 高电平信号
B. 低电平信号

- C. 脉冲信号
D. 下降沿信号

答案: 高电平信号

15. 题目类型: 单选题

MCS-51 单片机的外部中断 1 的中断请求标志是 ()。

- A. ET1
B. TF1
C. IT1
D. IE1

答案: IE1

16. 题目类型: 单选题

MCS-51 在同一优先级的中断源同时申请中断时, CPU 首先响应 ()。

- A. 外部中断 0
B. 定时/计数器 0 溢出中断
C. 外部中断 1
D. 定时/计数器 1 溢出中断

答案: 外部中断 0

17. 题目类型: 单选题

80C51 同一级别的中断: 定时/计数器 0 (T0)、定时/计数器 1 (T1)、外部中断 0 (INT0)、外部中断 1 (INT1) 同时产生, CPU 响应中断的先后顺序是 ()。

- A. INT0→INT1→T0→T1
B. INT0→T0→INT1→T1
C. T0→INT0→T1→INT1
D. T0→T1→INT0→INT1

答案: INT0→T0→INT1→T1

18. 题目类型: 单选题

用于控制定时器/计数器 T1 启动或停止的控制位是（ ）。

- A. TF0
- B. TF1
- C. TR0
- D. TR1

答案: TR1

19. 题目类型: 单选题

定时器工作在模式 0 时，计数器量程 M 的值为（ ）。

- A. 24
- B. 28
- C. 213
- D. 216

答案: 213

20. 题目类型: 单选题

不属于系统总线的是（ ）。

- A. 数据总线
- B. 地址总线
- C. 内部总线
- D. 控制总线

答案: 内部总线

21. 题目类型: 多选题

对于 DIV AB 指令的结果，下列说法正确的有（ ）。

- A. 商在 A 中
- B. 余数在 B 中

C. 商在 B 中

D. 余数在 A 中

答案: 商在 A 中，余数在 B 中

22. 题目类型: 多选题

单片机的系统总线有（ ）。

- A. 数据总线
- B. 控制总线
- C. 内部总线
- D. 地址总线

答案: 数据总线，控制总线，地址总线

23. 题目类型: 多选题

在下列寄存器中，与定时/计数控制有关的有（ ）。

- A. TCON
- B. TMOD
- C. IE
- D. SCON

答案: TCON，TMOD，IE

24. 题目类型: 多选题

MCS-51 在响应中断时，会发生下列哪些操作（ ）。

- A. 保护现场
- B. 保护 PC
- C. 找到中断入口
- D. 保护 PC 转入中断入口

答案: 保护现场，保护 PC，保护 PC 转入中断入口

25. 题目类型: 多选题

下列指令中正确的有（ ）。

- A. MOV A, R4
- B. MOVX A, @R1
- C. ADD R0, A
- D. SETB P0

答案: MOV A, R4，MOVX A, @R1

26. 题目类型: 多选题

ROM 的含义是（ ）。

- A. 随机存储器
- B. 只读存储器
- C. 数据存储器
- D. 程序存储器

答案: 只读存储器，程序存储器

27. 题目类型: 填空题

系统晶振频率为 12MHZ，用定时器 0 工作方式 1，产生 65.4ms 中断，则定时器初值应为（ ）。根据题意，完成初始化程序 LED1: MOV TMOD, ()MOV TL0, #88HMOV TH0, #00HSETB EASETB ET0SETB TROEND

- A. 136
- B. #01H

答案: 136，#01H

28. 题目类型: 填空题

设在以 M 为始地址的内部 RAM 中连续存放有 100 个单字节数，试编一程序查找一个数 0BH，找到后把其地址送 N 单元，若这个数不存在，则把 FFH 送 N 单元。根据题意，完成下面程序 ORG 1800HSTART: MOV R0, #MMOV R1, LP1: CJNE @R0, #0BH, LP2: MOV N, ROSJMP LP3LP2: INC R0()，LP1MOV N, 0FFHLP3: SJMP LP3

- A. #64H

B. DJNZ R1

答案: #64H，DJNZ R1

试卷为往年考题，仅供复习使用！

1. 题目类型: 判断题

D/A 转换器依照数字量传送方式分为串行和并行两种; 输出方式可分为电流型输出和电压型输出两种 ()。

- A. ✓
B. ×

答案: ✓

2. 题目类型: 判断题

单片机 80C51 的 5 个中断源分别为 INTO 、INT1 、T0 、T1、TXD/RXD ()。

- A. ✓
B. ×

答案: ✓

3. 题目类型: 判断题

当 T0、T1 作为定时器使用时, 是对机内机器周期脉冲计数; 当 T0、T1 作为计数器使用时, 是对内部事件脉冲计数 ()。

- A. ✓
B. ×

答案: ×

4. 题目类型: 判断题

在无片外存储器扩展的系统中, P0`P3 端口均可以作为准双向通用 I/O 口使用 ()。

- A. ✓
B. ×

答案: ✓

5. 题目类型: 判断题

在 51 系列单片机的指令系统中, 其加法、减法、乘法和除法必须有累加器 A 的参与才能完成 ()。

- A. ✓

- B. ×

答案: ✓

6. 题目类型: 判断题

定时/计数器的工作模式寄存器 TMOD 可以进行位寻址 ()。

- A. ✓
B. ×

答案: ×

7. 题目类型: 判断题

工作寄存器区不允许做普通的 RAM 单元来使用 ()。

- A. ✓
B. ×

答案: ×

8. 题目类型: 判断题

MCS-51 单片机的时钟电路包括两部分内容, 即芯片内用于构成振荡器的高增益的反相放大器 and 芯片外跨接的石英晶体与微调电容 ()。

- A. ✓
B. ×

答案: ✓

9. 题目类型: 判断题

在 80C51 中, 当 CPU 访问片内、外 ROM 区时用 MOVc 指令, 访问片外 RAM 区时用 MOVx 指令, 访问片内 RAM 区时用 MOV 指令 ()。

- A. ✓
B. ×

答案: ✓

10. 题目类型: 判断题

P0 口在访问外存储器时, 分时先提供低 8 位数据和提供 8 位双向地址总线 ()。

- A. ✓
B. ×

答案: ×

11. 题目类型: 单选题

专门用来控制指令执行顺序的寄存器是 ()。

- A. SP
B. ACC
C. DPTR
D. PC

答案: PC

12. 题目类型: 单选题

MOV 3FH, #40H, 指令执行后 (3FH) = ()。

- A. 40H
B. 00H
C. 3FH
D. 10H

答案: 40H

13. 题目类型: 单选题

MCS-51 系统中, 对程序存储器 ROM 的寻址方式是 ()。

- A. 立即寻址
B. 位寻址
C. 寄存器间接寻址
D. 直接寻址

答案: 寄存器间接寻址

14. 题目类型: 单选题

INTEL 8051 CPU 是 () 位的单片机。

- A. 16
B. 4
C. 8
D. 准 16

答案: 8

15. 题目类型: 单选题

MCS-51 可扩展程序存储器空间最大为 () K。

- A. 16
B. 64
C. 32
D. 8

答案: 64

16. 题目类型: 单选题

以下哪一条是位操作指令 ()。

- A. MOV P0, #0FFH
B. CLR P1.0
C. CPL A
D. POP PSW

答案: CLR P1.0

17. 题目类型: 单选题

80C51 同一级别的中断: 定时/计数器 0 (T0)、定时/计数器 1 (T1)、外部中断 0 (INT0)、外部中断 1 (INT1) 同时产生, CPU 响应中断的先后顺序是 ()。

- A. INTO→INT1→T0→T1

- B. INT0→T0→INT1→T1
- C. T0→INT0→T1→INT1
- D. T0→T1→INT0→INT1

答案: INT0→T0→INT1→T1

18. 题目类型: 单选题

若单片机的振荡频率为6MHz，设定定时器工作在方式1需要定时1ms，则定时器初值应为（ ）。

- A. 500
- B. 1000
- C. 216-500
- D. 216-1000

答案: 216-500

19. 题目类型: 单选题

定时器工作在模式0时，计数器量程M的值为（ ）。

- A. 24
- B. 28
- C. 213
- D. 216

答案: 213

20. 题目类型: 单选题

访问片外数据存储器时，不起作用的信号是（ ）。

- A. RD
- B. WR
- C. PSEN
- D. ALE

答案: PSEN

21. 题目类型: 多选题

下列指令中，影响标志位CY的指令有（ ）。

- A. MOV A, 10H
- B. ADDC A, #30H
- C. MOV C, 10H
- D. RR A

答案: MOV A, 10H , MOV C, 10H

22. 题目类型: 多选题

MCS-51单片机外扩存储器芯片时,4个I/O口中用作地址总线的是（ ）。

- A. P0 口
- B. P1 口
- C. P2 口
- D. P3 口

答案: P0 口 , P2 口

23. 题目类型: 多选题

8051单片机的IE寄存器的用途是（ ）。

- A. 定时器溢出标志
- B. 确定CPU中断的开放或禁止
- C. 确定定时器中断的开放或禁止
- D. 确定外部中断的开放或禁止

答案: 确定CPU中断的开放或禁止 , 确定定时器中断的开放或禁止 , 确定外部中断的开放或禁止

24. 题目类型: 多选题

对于JBC bit, rel指令，下列说法正确的是（ ）。

- A. bit位状态为1时转移

- B. bit位状态为0时转移

- C. 转移时对bit位清零

- D. 转移时不对bit位清零

答案: bit位状态为1时转移 , 转移时对bit位清零

25. 题目类型: 多选题

在下列MCS-51单片机各条指令中，错误的有（ ）。

- A. MOV A, @R7
- B. MOV 20H, A
- C. MOV P1.2, A
- D. MOVC @A+PC, A

答案: MOV A, @R7 , MOV P1.2, A , MOVC @A+PC, A

26. 题目类型: 多选题

下面哪些指令是正确的（ ）。

- A. MOVC A, @A+PC
- B. MOVX A, @R1
- C. PUSH ACC
- D. MUL A B

答案: MOVC A, @A+PC , MOVX A, @R1 , PUSH ACC , MUL A B

27. 题目类型: 填空题

编写程序，使间址寄存器R0所指的连续两个片外数据存储器单元中的低4位二进制数，合并为一个字节，装入累加器A中。已知R0指向低地址，并要求该单元低4位放在A的高4位。根据题意，完成下面程序MOVX A, @ROANL A, #0FH()MOV B, AINC ROMOVX A, @ROANL A, #0FH()RET

- A. SWAP A

- B. ORL A, B

答案: SWAP A , ORL A, B

28. 题目类型: 填空题

将片内20H-70H中的内容传送到0ABH-0FBH中去。根据题意，完成下面程序START: MOV R0, #20HMOV R1, #0ABHMOV R7, #51HLOOP: MOV A, @R0()INC ROINC R1(), LOOP

- A. MOV @R1, A

- B. DJNZ R7

答案: MOV @R1, A , DJNZ R7

试卷为往年考题，仅供复习使用！

1. 题目类型: 判断题

D/A 转换器的分辨率是指输入数字量的最低有效位发生变化时, 所对应的输入数字量的变化量 ()。

- A. ✓
B. ✕

答案: ✕

2. 题目类型: 判断题

在执行子程序调用或执行中断服务程序时都将产生压栈的动作 ()。

- A. ✓
B. ✕

答案: ✓

3. 题目类型: 判断题

当 T0、T1 作为定时器使用时, 是对机内机器周期脉冲计数; 当 T0、T1 作为计数器使用时, 是对内部事件脉冲计数 ()。

- A. ✓
B. ✕

答案: ✕

4. 题目类型: 判断题

总线分为数据总线、地址总线和控制总线 ()。

- A. ✓
B. ✕

答案: ✓

5. 题目类型: 判断题

定时/计数器的工作模式寄存器 TMOD 可以进行位寻址 ()。

- A. ✓
B. ✕

答案: ✕

6. 题目类型: 判断题

定时/计数器在使用前和溢出后, 必须对其赋初值才能正常工作 ()。

- A. ✓
B. ✕

答案: ✕

7. 题目类型: 判断题

当 80C51 的 EA 引脚接高电平时, CPU 只能访问片内的 4KB 空间 ()。

- A. ✓
B. ✕

答案: ✕

8. 题目类型: 判断题

工作寄存器区不允许做普通的 RAM 单元来使用 ()。

- A. ✓
B. ✕

答案: ✕

9. 题目类型: 判断题

特殊功能寄存器可以当作普通的 RAM 单元来使用 ()。

- A. ✓
B. ✕

答案: ✕

10. 题目类型: 判断题

是读端口还是读锁存器是用指令来区别的 ()。

- A. ✓
B. ✕

答案: ✓

11. 题目类型: 单选题

单片机应用程序一般存放在 ()。

- A. RAM
B. ROM
C. 寄存器
D. CPU

答案: ROM

12. 题目类型: 单选题

以下哪一条指令的写法是错误的 ()。

- A. MOV DPTR, #3F98H
B. MOV R0, #0FEH
C. MOV 50H, #0FC3DH
D. INC R0

答案: MOV 50H, #0FC3DH

13. 题目类型: 单选题

MCS-51 单片机的堆栈区应建立在 ()。

- A. 片内数据存储区的低 128 字节单元
B. 片内数据存储区
C. 片内数据存储区的高 128 字节单元
D. 程序存储区

答案: 片内数据存储区的低 128 字节单元

14. 题目类型: 单选题

MOV 3FH, #40H, 指令执行后 (3FH) = ()。

- A. 40H
B. 00H
C. 3FH
D. 10H

答案: 40H

15. 题目类型: 单选题

假设堆栈指针 SP 的值为 32H, 进行子程序调用且返回后, SP 的值为 ()。

- A. 30H
B. 31H
C. 32H
D. 33H

答案: 32H

16. 题目类型: 单选题

MCS-51 可扩展程序存储器空间最大为 () K。

- A. 16
B. 64
C. 32
D. 8

答案: 64

17. 题目类型: 单选题

MCS-51 在同一优先级的中断源同时申请中断时, CPU 首先响应 ()。

- A. 外部中断 0
B. 定时/计数器 0 溢出中断
C. 外部中断 1
D. 定时/计数器 1 溢出中断

答案: 外部中断 0

18. 题目类型: 单选题

若单片机的振荡频率为 6MHz, 设定定时器工作在方式 1 需要定时 1ms, 则定时器初值应为 ()。

- A. 500

- B. 1000
- C. 216-500
- D. 216-1000

答案: 216-500

19. 题目类型: 单选题

用于控制定时器/计数器 T1 启动或停止的控制位是（ ）。

- A. TFO
- B. TF1
- C. TR0
- D. TR1

答案: TR1

20. 题目类型: 单选题

访问片外数据存储器的时，不起作用的信号是（ ）。

- A. RD
- B. WR
- C. PSEN
- D. ALE

答案: PSEN

21. 题目类型: 多选题

下面哪些指令是正确的（ ）。

- A. MOVC A, @A+PC
- B. MOVX A, @R1
- C. PUSH ACC
- D. MUL A B

答案: MOVC A, @A+PC , MOVX A, @R1 , PUSH ACC , MUL A B

22. 题目类型: 多选题

单片机扩展的内容有（ ）。

- A. 程序存储器扩展
- B. 存储器扩展
- C. I/O 口扩展
- D. CPU 扩展

答案: 程序存储器扩展 , 存储器扩展 , I/O 口扩展

23. 题目类型: 多选题

当需要从 MCS-51 单片机数据存储器取数据时，可以采用的指令有（ ）。

- A. MOVX A, @R0
- B. MOVX A, @DPTR
- C. MOVX @R0, A
- D. MOVX @DPTR, A

答案: MOVX A, @R0 , MOVX A, @DPTR

24. 题目类型: 多选题

下列指令中，影响标志位 CY 的指令有（ ）。

- A. MOV A, 10H
- B. ADDC A, #30H
- C. MOV C, 10H
- D. RR A

答案: MOV A, 10H , MOV C, 10H

25. 题目类型: 多选题

在下列 MCS-51 单片机各条指令中，错误的有（ ）。

- A. MOV A, @R7

- B. MOV 20H, A

- C. MOV P1.2, A

- D. MOVC @A+PC, A

答案: MOV A, @R7 , MOV P1.2, A , MOVC @A+PC, A

26. 题目类型: 多选题

下列指令中正确的有（ ）。

- A. MOV A, R4
- B. MOVX A, @R1
- C. ADD R0, A
- D. SETB P0

答案: MOV A, R4 , MOVX A, @R1

27. 题目类型: 填空题

设单片机晶振频率为 12MHz，使用定时器 0 以方式 0。产生周期为 2ms 的等宽正方形波连续脉冲，并由 P1.4 输出。根据题意，完成下面程序 MOV TMOD, ()MOV TH0, #0E0HMOV TLO, #18HSETB ()SETB ET0SETB TROHERE: SJMP HEREORG 000BHJMP CTC0CTC0: MOV TH0, #0E0HMOV TLO, #18HCPL P1.4RETI

- A. #00H

- B. EA

答案: #00H , EA

28. 题目类型: 填空题

请编写程序，将片外数据存储器的 2000H 单元中的内容和 2100H 单元的内容相乘，并将结果存放在内部数据 RAM 的 22H 和 23H 单元中。根据题意，完成下面程序 MOV DPTR, #2000HMOVX A, @DPTR()MOVX DPTR, #2100HMOVX A, @DPTR()MOV 22H, AMOV 23H, BRET

- A. MOV B, A

- B. MUL A, B

答案: MOV B, A , MUL A, B

试卷为往年考题，仅供复习使用！

1. 题目类型: 判断题

D/A 转换器依照数字量传送方式分为串行和并行两种; 输出方式可分为电流型输出和电压型输出两种 ()。

- A. ✓
B. ×

答案: ✓

2. 题目类型: 判断题

当 T0、T1 作为定时器使用时, 是对机内机器周期脉冲计数; 当 T0、T1 作为计数器使用时, 是对内部事件脉冲计数 ()。

- A. ✓
B. ×

答案: ×

3. 题目类型: 判断题

在执行子程序调用或执行中断服务程序时都将产生压栈的动作 ()。

- A. ✓
B. ×

答案: ✓

4. 题目类型: 判断题

总线分为数据总线、地址总线和控制总线 ()。

- A. ✓
B. ×

答案: ✓

5. 题目类型: 判断题

在 51 系列单片机的指令系统中, 其加法、减法、乘法和除法必须有累加器 A 的参与才能完成 ()。

- A. ✓

- B. ×

答案: ✓

6. 题目类型: 判断题

定时/计数器工作于定时方式时, 是通过 80C51 片内振荡器输出经 12 分频后的脉冲进行计数, 直至溢出为止 ()。

- A. ✓
B. ×

答案: ✓

7. 题目类型: 判断题

在 80C51 中, 当 CPU 访问片内、外 ROM 区时用 MOV_C 指令, 访问片外 RAM 区时用 MOV_X 指令, 访问片内 RAM 区时用 MOV 指令 ()。

- A. ✓
B. ×

答案: ✓

8. 题目类型: 判断题

8051 的累加器 ACC 是一个 8 位的寄存器, 简称为 A, 用来存一个操作数或中间结果 ()。

- A. ✓
B. ×

答案: ✓

9. 题目类型: 判断题

单片机 80C51 复位后, 其 PC 指针初始化为 0000H, 使单片机从该地址单元开始执行程序 ()。

- A. ✓
B. ×

答案: ✓

10. 题目类型: 判断题

P0 口在访问外存储器时, 分时先提供低 8 位数据和提供 8 位双向地址总线 ()。

- A. ✓
B. ×

答案: ×

11. 题目类型: 单选题

要实现 80C51 单片机的复位操作必须使 RST 引脚至少保持两个机器周期的 ()。

- A. 高电平信号
B. 低电平信号
C. 脉冲信号
D. 下降沿信号

答案: 高电平信号

12. 题目类型: 单选题

堆栈内数据存取的结构方式是 ()。

- A. 后进先出
B. 先进先出
C. 后进后出
D. 只进不出

答案: 后进先出

13. 题目类型: 单选题

MCS-51 单片机共有七种寻址方式, 其中 MOV A, @R0 属于 ()。

- A. 直接寻址
B. 立即寻址
C. 间接寻址
D. 位寻址

答案: 间接寻址

14. 题目类型: 单选题

INTEL 8051 CPU 是 () 位的单片机。

- A. 16
B. 4
C. 8
D. 准 16

答案: 8

15. 题目类型: 单选题

MCS-51 可扩展程序存储器空间最大为 () K。

- A. 16
B. 64
C. 32
D. 8

答案: 64

16. 题目类型: 单选题

假设堆栈指针 SP 的值为 32H, 进行子程序调用且返回后, SP 的值为 ()。

- A. 30H
B. 31H
C. 32H
D. 33H

答案: 32H

17. 题目类型: 单选题

以下哪一条是位操作指令 ()。

- A. MOV P1, #0FFH
B. MOV C, AC

C. 1 CPL A

D. POP PSW

答案: MOV C,AC

18. 题目类型: 单选题

若单片机的振荡频率为 6MHz，设定时器工作在方式 1 需要定时 1ms，则定时器初值应为（ ）。

A. 500

B. 1000

C. 216~500

D. 216~1000

答案: 216~500

19. 题目类型: 单选题

定时器工作在模式 0 时，计数器量程 M 的值为（ ）。

A. 24

B. 28

C. 213

D. 216

答案: 213

20. 题目类型: 单选题

不属于系统总线的是（ ）。

A. 数据总线

B. 地址总线

C. 内部总线

D. 控制总线

答案: 内部总线

21. 题目类型: 多选题

下列指令中，影响标志位 CY 的指令有（ ）。

A. MOV A, 10H

B. ADDC A, #30H

C. MOV C, 10H

D. RR A

答案: MOV A, 10H , MOV C, 10H

22. 题目类型: 多选题

MCS-51 单片机外扩存储器芯片时,4 个 I/O 口中用作地址总线的是（ ）。

A. P0 口

B. P1 口

C. P2 口

D. P3 口

答案: P0 口 , P2 口

23. 题目类型: 多选题

MCS-51 单片机中堆栈的作用有（ ）。

A. 保护断点

B. 保护现场

C. 保护调用指令的下一条指令地址

D. 保护栈顶

答案: 保护断点 , 保护现场 , 保护调用指令的下一条指令地址

24. 题目类型: 多选题

MCS-51 在响应中断时，会发生下列哪些操作（ ）。

A. 保护现场

B. 保护 PC

C. 找到中断入口

D. 保护 PC 转入中断入口

答案: 保护现场 , 保护 PC , 保护 PC 转入中断入口

25. 题目类型: 多选题

ROM 的含义是（ ）。

A. 随机存储器

B. 只读存储器

C. 数据存储器

D. 程序存储器

答案: 只读存储器 , 程序存储器

26. 题目类型: 多选题

下列寄存器中，属于 8051 单片机特殊功能寄存器的有（ ）。

A. ACC

B. B

C. RO

D. P0

答案: ACC , B , P0

27. 题目类型: 填空题

系统晶振频率为 12MHZ，用定时器 0 工作方式 1，产生 65.4ms 中断，则定时器初值应为（ ）。根据题意，完成初始化程序 LED1: MOV TMOD, ()MOV TL0, #88HMOV TH0, #00HSETB EASETB ET0SETB TROEND

A. 136

B. #01H

答案: 136 , #01H

28. 题目类型: 填空题

请编写程序，将片外数据存储器中 2000H 单元中的内容和 2100H 单元的内容相乘，并将结果存放在内部数据 RAM 的 22H 和 23H 单元中。根据题意，完成下面程序 MOV DPTR,

#2000HMOVX A, @DPTR()MOV DPTR, #2100HMOVX A, @DPTR()MOV 22H, AMOV 23H, BRET

A. MOV B, A

B. MUL A, B

答案: MOV B, A , MUL A, B

试卷为往年考题，仅供复习使用！

1. 题目类型: 判断题

A/D 转换器的转换速率是指每分进行转换的次数（ ）。

- A. ✓
B. ✕

答案: ✕

2. 题目类型: 判断题

在 51 系列单片机中，中断服务程序从矢量地址开始执行，一直到返回指令 RETI 为止（ ）。

- A. ✓
B. ✕

答案: ✓

3. 题目类型: 判断题

当 T0、T1 作为定时器使用时，是对机内机器周期脉冲计数；当 T0、T1 作为计数器使用时，是对内部事件脉冲计数（ ）。

- A. ✓
B. ✕

答案: ✕

4. 题目类型: 判断题

总线分为数据总线、地址总线和控制总线（ ）。

- A. ✓
B. ✕

答案: ✓

5. 题目类型: 判断题

定时/计数器在使用前和溢出后，必须对其赋初值才能正常工作（ ）。

- A. ✓
B. ✕

答案: ✕

6. 题目类型: 判断题

MUL A B 指令把累加器 A 和寄存器 B 中的 8 位无符号数相乘，16 位乘积的低 8 位放在 B 中，高 8 位放在 A 中（ ）。

- A. ✓
B. ✕

答案: ✕

7. 题目类型: 判断题

在 80C51 中，当 CPU 访问片内、外 ROM 区时用 MOVX 指令，访问片外 RAM 区时用 MOVX 指令，访问片内 RAM 区时用 MOV 指令（ ）。

- A. ✓
B. ✕

答案: ✓

8. 题目类型: 判断题

单片机是将微处理器、一定容量的 RAM 和 ROM 以及 I/O 口、定时器等电路集成在一块芯片上而构成的微型计算机。（ ）

- A. ✓
B. ✕

答案: ✓

9. 题目类型: 判断题

MCS-51 指令中，MOVC 为 ROM 传送指令（ ）。

- A. ✓
B. ✕

答案: ✕

10. 题目类型: 判断题

P0 口在访问外存储器时，分时先提供低 8 位数据和提供 8 位双向地址总线（ ）。

- A. ✓

- B. ✕

答案: ✕

11. 题目类型: 单选题

MOV 3FH, #40H, 指令执行后（3FH）=（ ）。

- A. 40H
B. 00H
C. 3FH
D. 10H

答案: 40H

12. 题目类型: 单选题

MCS-51 单片机的堆栈区应建立在（ ）。

- A. 片内数据存储区的低 128 字节单元
B. 片内数据存储区
C. 片内数据存储区的高 128 字节单元
D. 程序存储区

答案: 片内数据存储区的低 128 字节单元

13. 题目类型: 单选题

专门用来控制指令执行顺序的寄存器是（ ）。

- A. SP
B. ACC
C. DPTR
D. PC

答案: PC

14. 题目类型: 单选题

INTEL 8051 CPU 是（ ）位的单片机。

- A. 16
B. 4
C. 8

- D. 准 16

答案: 8

15. 题目类型: 单选题

以下哪一条是位操作指令（ ）。

- A. MOV P1, #0FFH
B. MOV C, AC
C. 1 CPL A
D. POP PSW

答案: MOV C, AC

16. 题目类型: 单选题

MCS-51 可扩展程序存储器空间最大为（ ）K。

- A. 16
B. 64
C. 32
D. 8

答案: 64

17. 题目类型: 单选题

MCS-51 在同一优先级的中断源同时申请中断时，CPU 首先响应（ ）。

- A. 外部中断 0
B. 定时/计数器 0 溢出中断
C. 外部中断 1
D. 定时/计数器 1 溢出中断

答案: 外部中断 0

18. 题目类型: 单选题

定时器工作在模式 0 时，计数器量程 M 的值为（ ）。

- A. 24

- B. 28
- C. 213
- D. 216

答案: 213

19. 题目类型: 单选题

若单片机的振荡频率为6MHz，设定定时器工作在方式1需要定时1ms，则定时器初值应为（ ）。

- A. 500
- B. 1000
- C. 216~500
- D. 216~1000

答案: 216~500

20. 题目类型: 单选题

不属于系统总线的是（ ）。

- A. 数据总线
- B. 地址总线
- C. 内部总线
- D. 控制总线

答案: 内部总线

21. 题目类型: 多选题

下列指令中正确的有（ ）。

- A. MOV A, R4
- B. MOVX A, @R1
- C. ADD R0, A
- D. SETB P0

答案: MOV A, R4 , MOVX A, @R1

22. 题目类型: 多选题

8051CPU在访问外部存储器时时，地址输出是（ ）。

- A. P0口输出低8位地址
- B. P0口输出高8位地址
- C. P2口输出低8位地址
- D. P2口输出高8位地址

答案: P0口输出低8位地址 , P2口输出高8位地址

23. 题目类型: 多选题

在下列寄存器中，与定时/计数控制有关的有（ ）。

- A. TCON
- B. TMOD
- C. IE
- D. SCON

答案: TCON , TMOD , IE

24. 题目类型: 多选题

对于JBC bit, rel指令，下列说法正确的是（ ）。

- A. bit位状态为1时转移
- B. bit位状态为0时转移
- C. 转移时对bit位清零
- D. 转移时不对bit位清零

答案: bit位状态为1时转移 , 转移时对bit位清零

25. 题目类型: 多选题

下面哪些指令是正确的（ ）。

- A. MOVC A, @A+PC

- B. MOVX A, @R1

- C. PUSH ACC

- D. MUL A B

答案: MOVC A, @A+PC , MOVX A, @R1 , PUSH ACC , MUL A B

26. 题目类型: 多选题

当需要从MCS-51单片机数据存储器取数据时，可以采用的指令有（ ）。

- A. MOVX A, @RO
- B. MOVX A, @DPTR
- C. MOVX @RO, A
- D. MOVX @DPTR, A

答案: MOVX A, @RO , MOVX A, @DPTR

27. 题目类型: 填空题

若MCS-51单片机的振荡频率为6MHz，设定定时器1工作在方式2需要定时0.5ms，则定时器初值应为（ ）。根据题意，请完成初始化程序LED1: MOV TMOD, #20HMOV TL1, ()MOV TH1, #06HSETB EASETB ET1SETB TRIEND

- A. 6
- B. #06H

答案: 6 , #06H

28. 题目类型: 填空题

设在以M为始地址的内部RAM中连续存放有100个单字节数，试编一程序查找一个数0BH，找到后把其地址送N单元，若这个数不存在，则把FFH送N单元。根据题意，完成下面程序ORG 1800HSTART: MOV R0, #MMOV R1, LP1: CJNE @R0, #0BH, LP2: MOV N, ROSJMP LP3LP2: INC R0(), LP1MOV N, OFFHLP3: SJMP LP3

- A. #64H

- B. DJNZ R1

答案: #64H , DJNZ R1

试卷为往年考题，仅供复习使用！

1. 题目类型: 判断题

A/D 转换器的转换速率是指每分进行转换的次数（ ）。

A. ✓

B. ✕

答案: ✕

2. 题目类型: 判断题

当 T0、T1 作为定时器使用时，是对机内机器周期脉冲计数；当 T0、T1 作为计数器使用时，是对内部事件脉冲计数（ ）。

A. ✓

B. ✕

答案: ✕

3. 题目类型: 判断题

8051 芯片含有 6K 字节片内程序存储器 ROM，5 个中断源（ ）。

A. ✓

B. ✕

答案: ✕

4. 题目类型: 判断题

在无片外存储器扩展的系统中，P0~P3 端口均可以作为准双向通用 I/O 口使用（ ）。

A. ✓

B. ✕

答案: ✓

5. 题目类型: 判断题

在 51 系列单片机的指令系统中，其加法、减法、乘法和除法必须有累加器 A 的参与才能完成（ ）。

A. ✓

B. ✕

答案: ✓

6. 题目类型: 判断题

定时/计数器的工作模式寄存器 TMOD 可以进行位寻址（ ）。

A. ✓

B. ✕

答案: ✕

7. 题目类型: 判断题

直接寻址是指在指令中直接给出操作数单元的地址（ ）。

A. ✓

B. ✕

答案: ✓

8. 题目类型: 判断题

单片机 80C51 复位后，其 PC 指针初始化为 0000H，使单片机从该地址单元开始执行程序（ ）。

A. ✓

B. ✕

答案: ✓

9. 题目类型: 判断题

堆栈指针 SP 的内容可指向片内 00H~7FH 的任何 RAM 单元，系统复位后，SP 初始化为 00H（ ）。

A. ✓

B. ✕

答案: ✕

10. 题目类型: 判断题

P0 口在访问外存储器时，分时先提供低 8 位数据和提供 8 位双向地址总线（ ）。

A. ✓

B. ✕

答案: ✕

11. 题目类型: 单选题

MCS-51 单片机共有七种寻址方式，其中 MOV A, @R0 属于（ ）。

A. 直接寻址

B. 立即寻址

C. 间接寻址

D. 位寻址

答案: 间接寻址

12. 题目类型: 单选题

MOV 3FH, #40H, 指令执行后 (3FH) = ()。

A. 40H

B. 00H

C. 3FH

D. 10H

答案: 40H

13. 题目类型: 单选题

8051 单片机程序存储器的容量最大可扩展为（ ）。

A. 60K

B. 64K

C. 64+4K

D. 4K

答案: 64K

14. 题目类型: 单选题

INTEL 8051 CPU 是（ ）位的单片机。

A. 16

B. 4

C. 8

D. 准 16

答案: 8

15. 题目类型: 单选题

MCS-51 可扩展程序存储器空间最大为（ ）K。

A. 16

B. 64

C. 32

D. 8

答案: 64

16. 题目类型: 单选题

80C51 同一级别的中断：定时/计数器 0（T0）、定时/计数器 1（T1）、外部中断 0（INT0）、外部中断 1（INT1）同时产生，CPU 响应中断的先后顺序是（ ）。

A. INT0→INT1→T0→T1

B. INT0→T0→INT1→T1

C. T0→INT0→T1→INT1

D. T0→T1→INT0→INT1

答案: INT0→T0→INT1→T1

17. 题目类型: 单选题

MCS-51 在同一优先级的中断源同时申请中断时，CPU 首先响应（ ）。

A. 外部中断 0

B. 定时/计数器 0 溢出中断

C. 外部中断 1

D. 定时/计数器 1 溢出中断

答案: 外部中断 0

18. 题目类型: 单选题

若单片机的振荡频率为 6MHz，设定定时器工作在方式 1 需要定时 1ms，则定时器初值应为（ ）。

- A. 500
- B. 1000
- C. 216~500
- D. 216~1000

答案: 216~500

19. 题目类型: 单选题

定时器工作在模式 0 时，计数器量程 M 的值为（ ）。

- A. 24
- B. 28
- C. 213
- D. 216

答案: 213

20. 题目类型: 单选题

下列哪个芯片是常用的译码芯片（ ）。

- A. 74LS138
- B. 8255A
- C. LM7805
- D. ADC8032

答案: 74LS138

21. 题目类型: 多选题

对于 DIV AB 指令的结果，下列说法正确的有（ ）。

- A. 商在 A 中

- B. 余数在 B 中

- C. 商在 B 中

- D. 余数在 A 中

答案: 商在 A 中，余数在 B 中

22. 题目类型: 多选题

单片机的系统总线有（ ）。

- A. 数据总线
- B. 控制总线
- C. 内部总线
- D. 地址总线

答案: 数据总线，控制总线，地址总线

23. 题目类型: 多选题

8051 单片机的 IE 寄存器的用途是（ ）。

- A. 定时器溢出标志
- B. 确定 CPU 中断的开放或禁止
- C. 确定定时器中断的开放或禁止
- D. 确定外部中断的开放或禁止

答案: 确定 CPU 中断的开放或禁止，确定定时器中断的开放或禁止，确定外部中断的开放或禁止

24. 题目类型: 多选题

MCS-51 单片机中堆栈的作用有（ ）。

- A. 保护断点
- B. 保护现场
- C. 保护调用指令的下一条指令地址
- D. 保护栈顶

答案: 保护断点，保护现场，保护调用指令的下一条指令地址

25. 题目类型: 多选题

在下列 MCS-51 单片机各条指令中，错误的有（ ）。

- A. MOV A, @R7
- B. MOV 20H, A
- C. MOV P1.2, A
- D. MOVC @A+PC, A

答案: MOV A, @R7，MOV P1.2, A，MOVC @A+PC, A

26. 题目类型: 多选题

当需要从 MCS-51 单片机数据存储器取数据时，可以采用的指令有（ ）。

- A. MOVX A, @RO
- B. MOVX A, @DPTR
- C. MOVX @RO, A
- D. MOVX @DPTR, A

答案: MOVX A, @RO，MOVX A, @DPTR

27. 题目类型: 填空题

系统晶振频率为 12MHZ，用定时器 0 工作方式 1，产生 65.4ms 中断，则定时器初值应为（ ）。根据题意，完成初始化程序 LED1: MOV TMOD, ()MOV TL0, #88HMOV TH0, #00HSETB EASETB ET0SETB TROEND

- A. 136

- B. #01H

答案: 136，#01H

28. 题目类型: 填空题

设在以 M 为始地址的内部 RAM 中连续存放有 100 个单字节数，试编一程序查找一个数 0BH，

找到后把其地址送 N 单元，若这个数不存在，则把 FFH 送 N 单元。根据题意，完成下面程序 ORG 1800HSTART: MOV RO, #MMOV R1, LP1: CJNE @RO, #0BH, LP2: MOV N, ROSJMP LP3LP2: INC RO(), LP1MOV N, OFFHLP3: SJMP LP3

- A. #64H

- B. DJNZ R1

答案: #64H，DJNZ R1

试卷为往年考题，仅供复习使用！

1. 题目类型: 判断题

DAC0832 与单片机间的接口, 可根据连接方式分为三种: 单缓冲器、双缓冲器和直通方式()。

A. ✓

B. ✕

答案: ✓

2. 题目类型: 判断题

单片机 80C51 的 5 个中断源分别为 INT0 、INT1 、T0 、T1、TXD/RXD ()。

A. ✓

B. ✕

答案: ✓

3. 题目类型: 判断题

当 T0、T1 作为定时器使用时, 是对机内机器周期脉冲计数; 当 T0、T1 作为计数器使用时, 是对内部事件脉冲计数 ()。

A. ✓

B. ✕

答案: ✕

4. 题目类型: 判断题

总线分为数据总线、地址总线和控制总线()。

A. ✓

B. ✕

答案: ✓

5. 题目类型: 判断题

定时/计数器的工作模式寄存器 TMOD 可以进行位寻址 ()。

A. ✓

B. ✕

答案: ✕

6. 题目类型: 判断题

定时/计数器工作于定时方式时, 是通过 80C51 片内振荡器输出经 12 分频后的脉冲进行计数, 直至溢出为止 ()。

A. ✓

B. ✕

答案: ✓

7. 题目类型: 判断题

工作寄存器区不允许做普通的 RAM 单元来使用 ()。

A. ✓

B. ✕

答案: ✕

8. 题目类型: 判断题

在 80C51 的片内 RAM 区中, 位地址和部分字节地址是冲突的 ()。

A. ✓

B. ✕

答案: ✕

9. 题目类型: 判断题

在寄存器间接寻址方式中, 寄存器中存放的是操作数的数据 ()。

A. ✓

B. ✕

答案: ✕

10. 题目类型: 判断题

是读端口还是读锁存器是用指令来区别的 ()。

A. ✓

B. ✕

答案: ✓

11. 题目类型: 单选题

以下哪一条指令的写法是错误的 ()。

A. MOV DPTR, #3F98H

B. MOV R0, #0FEH

C. MOV 50H, #0FC3DH

D. INC R0

答案: MOV 50H, #0FC3DH

12. 题目类型: 单选题

要实现 80C51 单片机的复位操作必须使 RST 引脚至少保持两个机器周期的 ()。

A. 高电平信号

B. 低电平信号

C. 脉冲信号

D. 下降沿信号

答案: 高电平信号

13. 题目类型: 单选题

以下哪一条指令的写法是错误的 ()。

A. INC DPTR

B. MOV R0, #0FEH

C. DEC A

D. PUSH A

答案: PUSH A

14. 题目类型: 单选题

8051 单片机程序存储器的容量最大可扩展为 ()。

A. 60K

B. 64K

C. 64+4K

D. 4K

答案: 64K

15. 题目类型: 单选题

假设堆栈指针 SP 的值为 32H, 进行子程序调用且返回后, SP 的值为 ()。

A. 30H

B. 31H

C. 32H

D. 33H

答案: 32H

16. 题目类型: 单选题

MCS-51 单片机的外部中断 1 的中断请求标志是()。

A. ET1

B. TF1

C. IT1

D. IE1

答案: IE1

17. 题目类型: 单选题

MCS-51 单片机在同一优先级的中断源同时申请中断时, CPU 首先响应()。

A. 外部中断 0

B. 外部中断 1

C. 定时器 0 中断

D. 定时器 1 中断

答案: 外部中断 0

18. 题目类型: 单选题

定时器若工作在循环定时或循环计数场合，应选用（ C ）。

- A. 工作方式 0
- B. 工作方式 1
- C. 工作方式 2
- D. 工作方式 3

答案: 工作方式 2

19. 题目类型: 单选题

用于控制定时器/计数器 T1 启动或停止的控制位是（ ）。

- A. TF0
- B. TF1
- C. TR0
- D. TR1

答案: TR1

20. 题目类型: 单选题

某种存储器芯片的容量是 16KB，那么它的地址总线连接根数是（ ）。

- A. 11 根
- B. 12 根
- C. 13 根
- D. 14 根

答案: 14 根

21. 题目类型: 多选题

下列指令中正确的有（ ）。

- A. MOV A, R4
- B. MOVX A, @R1

C. ADD RO, A

D. SETB P0

答案: MOV A, R4 , MOVX A, @R1

22. 题目类型: 多选题

单片机扩展的内容有（ ）。

- A. 程序存储器扩展
- B. 存储器扩展
- C. I/O 口扩展
- D. CPU 扩展

答案: 程序存储器扩展 , 存储器扩展 , I/O 口扩展

23. 题目类型: 多选题

对于 JBC bit, rel 指令，下列说法正确的是（ ）。

- A. bit 位状态为 1 时转移
- B. bit 位状态为 0 时转移
- C. 转移时对 bit 位清零
- D. 转移时不对 bit 位清零

答案: bit 位状态为 1 时转移 , 转移时对 bit 位清零

24. 题目类型: 多选题

在下列寄存器中，与定时/计数控制有关的有（ ）。

- A. TCON
- B. TMOD
- C. IE
- D. SCON

答案: TCON , TMOD , IE

25. 题目类型: 多选题

单片机的程序状态字 PSW 中，（ ）是工作寄存器组选择位。

- A. RS0
- B. P
- C. CY
- D. RS1

答案: RS0 , RS1

26. 题目类型: 多选题

在一片集成电路芯片上集成了（ ），从而构成了单片机。

- A. CPU
- B. 存储器
- C. I/O 接口
- D. I/O 设备

答案: CPU , 存储器 , I/O 接口

27. 题目类型: 填空题

设单片机晶振频率为 12MHz，使用定时器 0 以方式 0。产生周期为 2ms 的等宽正方形波连续脉冲，并由 P1.4 输出。根据题意，完成下面程序 MOV TMOD, ()MOV TH0, #0EHMOV TL0, #18HSETB ()SETB ET0SETB TROHERE: SJMP HEREORG 000BH AJMP CTC0CTC0: MOV TH0, #0EHMOV TL0, #18HCLP P1.4RETI

- A. #00H
- B. EA

答案: #00H , EA

28. 题目类型: 填空题

内存中以 STARING 开始的区域有若干字符和数字，最末一个字符为“\$”（24H），统

计这些字符的数字，结果存入 NUM 单元。根据题意，完成下面程序 CLR AMOV RO, #STRINGLAB: (), #24H, LAB2SJMP LAB3LAB2: INC AINC RO ()LAB3: INC AMOV NUM, A

- A. CJNE @RO
- B. SJMP LAB

答案: CJNE @RO , SJMP LAB

试卷为往年考题，仅供复习使用！

1. 题目类型: 判断题

A/D 转换器的转换速率是指每分进行转换的次数（ ）。

- A. ✓
B. ✕

答案: ✕

2. 题目类型: 判断题

在 80C51 中, 当产生中断响应时, 所有中断请求标志位都由硬件自动清零（ ）。

- A. ✓
B. ✕

答案: ✕

3. 题目类型: 判断题

当 T0、T1 作为定时器使用时, 是对机内机器周期脉冲计数; 当 T0、T1 作为计数器使用时, 是对内部事件脉冲计数（ ）。

- A. ✓
B. ✕

答案: ✕

4. 题目类型: 判断题

8255A 的三个端口均能设置为 3 种方式的任何一种（ ）。

- A. ✓
B. ✕

答案: ✕

5. 题目类型: 判断题

在定时器模式下, 设 TC 为定时器初始常数值. M 为计数器量程. f_{osc} 为单片机晶振振荡频率, 则定时器定时时间 T 的计算公式为 $T = (M - TC) * 12 / f_{osc} (\mu s)$ （ ）。

- A. ✓

- B. ✕

答案: ✓

6. 题目类型: 判断题

在 51 系列单片机的指令系统中, 其加法、减法、乘法和除法必须有累加器 A 的参与才能完成（ ）。

- A. ✓
B. ✕

答案: ✓

7. 题目类型: 判断题

存储器包括 ROM 和 RAM（ ）。

- A. ✓
B. ✕

答案: ✓

8. 题目类型: 判断题

单片机是将微处理器、一定容量的 RAM 和 ROM 以及 I/O 口、定时器等电路集成在一块芯片上而构成的微型计算机。（ ）

- A. ✓
B. ✕

答案: ✓

9. 题目类型: 判断题

在单片机中, 用随机存取的存储器来存储数据, 暂存运行期间的数据、中间结果、缓冲和标志位等, 所以称之为数据存储器（ ）。

- A. ✓
B. ✕

答案: ✓

10. 题目类型: 判断题

是读端口还是读锁存器是用指令来区别的（ ）。

- A. ✓

- B. ✕

答案: ✓

11. 题目类型: 单选题

如果 MCS-51 中 PSW 寄存器的 RS1、RS0 两位分别为 0、1, 则工作寄存器 R0 是指内存中（ ）单元。

- A. 00H
B. 07H
C. 10H
D. 08H 区

答案: 08H 区

12. 题目类型: 单选题

MCS-51 系统中, 对程序存储器 ROM 的寻址方式是（ ）。

- A. 立即寻址
B. 位寻址
C. 寄存器间接寻址
D. 直接寻址

答案: 寄存器间接寻址

13. 题目类型: 单选题

专门用来控制指令执行顺序的寄存器是（ ）。

- A. SP
B. ACC
C. DPTR
D. PC

答案: PC

14. 题目类型: 单选题

MOV 3FH, #40H, 指令执行后 (3FH) = ()。

- A. 40H
B. 00H
C. 3FH
D. 10H

答案: 40H

15. 题目类型: 单选题

80C51 同一级别的中断: 定时/计数器 0 (T0)、定时/计数器 1 (T1)、外部中断 0 (INT0)、外部中断 1 (INT1) 同时产生, CPU 响应中断的先后顺序是（ ）。

- A. INT0→INT1→T0→T1
B. INT0→T0→INT1→T1
C. T0→INT0→T1→INT1
D. T0→T1→INT0→INT1

答案: INT0→T0→INT1→T1

16. 题目类型: 单选题

MCS-51 在同一优先级的中断源同时申请中断时, CPU 首先响应（ ）。

- A. 外部中断 0
B. 定时/计数器 0 溢出中断
C. 外部中断 1
D. 定时/计数器 1 溢出中断

答案: 外部中断 0

17. 题目类型: 单选题

假设堆栈指针 SP 的值为 32H, 进行子程序调用且返回后, SP 的值为（ ）。

- A. 30H
B. 31H
C. 32H

D. 33H

答案: 32H

18. 题目类型: 单选题

若单片机的振荡频率为 6MHz，设定定时器工作在方式 1 需要定时 1ms，则定时器初值应为（ ）。

A. 500

B. 1000

C. 216-500

D. 216-1000

答案: 216-500

19. 题目类型: 单选题

定时器工作在模式 0 时，计数器量程 M 的值为（ ）。

A. 24

B. 28

C. 213

D. 216

答案: 213

20. 题目类型: 单选题

某种存储器芯片的容量是 16KB，那么它的地址总线连接根数是（ ）。

A. 11 根

B. 12 根

C. 13 根

D. 14 根

答案: 14 根

21. 题目类型: 多选题

下列指令中，影响标志位 CY 的指令有（ ）。

A. MOV A, 10H

B. ADDC A, #30H

C. MOV C, 10H

D. RR A

答案: MOV A, 10H , MOV C, 10H

22. 题目类型: 多选题

MCS-51 单片机外扩存储器芯片时,4 个 I/O 口中用作地址总线的是（ ）。

A. P0 口

B. P1 口

C. P2 口

D. P3 口

答案: P0 口 , P2 口

23. 题目类型: 多选题

对于 JBC bit, rel 指令，下列说法正确的是（ ）。

A. bit 位状态为 1 时转移

B. bit 位状态为 0 时转移

C. 转移时对 bit 位清零

D. 转移时不对 bit 位清零

答案: bit 位状态为 1 时转移 , 转移时对 bit 位清零

24. 题目类型: 多选题

MCS-51 单片机中堆栈的作用有（ ）。

A. 保护断点

B. 保护现场

C. 保护调用指令的下一条指令地址

D. 保护栈顶

答案: 保护断点 , 保护现场 , 保护调用指令的下一条指令地址

25. 题目类型: 多选题

单片机的程序状态字 PSW 中，（ ）是工作寄存器组选择位。

A. RS0

B. P

C. CY

D. RS1

答案: RS0 , RS1

26. 题目类型: 多选题

在下列 MCS-51 单片机各条指令中，错误的有（ ）。

A. MOV A, @R7

B. MOV 20H, A

C. MOV P1.2, A

D. MOVC @A+PC, A

答案: MOV A, @R7 , MOV P1.2, A , MOVC @A+PC, A

27. 题目类型: 填空题

设单片机晶振频率为 12MHz，使用定时器 0 以方式 0。产生周期为 2ms 的等宽正方形波连续脉冲，并由 P1.4 输出。根据题意，完成下面程序 MOV TMOD, ()MOV TH0, #0EHMOV TLO, #18HSETB ()SETB ET0SETB TROHERE: SJMP HEREORG 000BHJMP CTCCTCO: MOV TH0, #0EHMOV TLO, #18HCLP P1.4RETI

A. #00H

B. EA

答案: #00H , EA

28. 题目类型: 填空题

请编写程序，将片外数据存储器中 2000H 单元中的内容和 2100H 单元的内容相乘，并将结果存放在内部数据 RAM 的 22H 和 23H 单元中。根据题意，完成下面程序 MOV DPTR, #2000HMOVX A, @DPTR()MOV DPTR, #2100HMOVX A, @DPTR()MOV 22H, AMOV 23H, BRET

A. MOV B, A

B. MUL A, B

答案: MOV B, A , MUL A, B

试卷为往年考题，仅供复习使用！

1. 题目类型: 判断题

A/D 转换器的转换速率是指每分进行转换的次数（ ）。

- A. √
B. ×

答案: ×

2. 题目类型: 判断题

在 51 系列单片机中，中断服务程序从矢量地址开始执行，一直到返回指令 RETI 为止（ ）。

- A. √
B. ×

答案: √

3. 题目类型: 判断题

中断服务程序的最后一条指令是 RET（ ）。

- A. √
B. ×

答案: ×

4. 题目类型: 判断题

在无片外存储器扩展的系统中，P0~P3 端口均可以作为准双向通用 I/O 口使用（ ）。

- A. √
B. ×

答案: √

5. 题目类型: 判断题

定时/计数器工作于定时方式时，是通过 80C51 片内振荡器输出经 12 分频后的脉冲进行计数，直至溢出为止（ ）。

- A. √
B. ×

答案: √

6. 题目类型: 判断题

在 51 系列单片机的指令中，既有带借位的减法指令，又有不带借位的减法指令（ ）。

- A. √
B. ×

答案: ×

7. 题目类型: 判断题

在 80C51 的片内 RAM 区中，位地址和部分字节地址是冲突的（ ）。

- A. √
B. ×

答案: ×

8. 题目类型: 判断题

单片机系统上电后，其内部 RAM 的值是不确定的（ ）。

- A. √
B. ×

答案: √

9. 题目类型: 判断题

单片机 80C51 复位后，其 PC 指针初始化为 0000H，使单片机从该地址单元开始执行程序（ ）。

- A. √
B. ×

答案: √

10. 题目类型: 判断题

是读端口还是读锁存器是用指令来区别的（ ）。

- A. √

- B. ×

答案: √

11. 题目类型: 单选题

专门用来控制指令执行顺序的寄存器是（ ）。

- A. SP
B. ACC
C. DPTR
D. PC

答案: PC

12. 题目类型: 单选题

数据指针 DPTR 是一个（ ）位的特殊功能寄存器寄存器。

- A. 8
B. 16
C. 64
D. 128

答案: 16

13. 题目类型: 单选题

指令 MOV C, 7EH 指令采用的寻址方式是（ ）。

- A. 位寻址
B. 立即寻址
C. 直接寻址
D. 相对寻址

答案: 位寻址

14. 题目类型: 单选题

MOV 3FH, #40H 指令执行后（3FH）=（ ）。

- A. 40H

- B. 00H

- C. 3FH

- D. 10H

答案: 40H

15. 题目类型: 单选题

假设堆栈指针 SP 的值为 32H，进行子程序调用且返回后，SP 的值为（ ）。

- A. 30H
B. 31H
C. 32H
D. 33H

答案: 32H

16. 题目类型: 单选题

MCS-51 单片机在同一优先级的中断源同时申请中断时，CPU 首先响应（ ）。

- A. 外部中断 0
B. 外部中断 1
C. 定时器 0 中断
D. 定时器 1 中断

答案: 外部中断 0

17. 题目类型: 单选题

MCS-51 在同一优先级的中断源同时申请中断时，CPU 首先响应（ ）。

- A. 外部中断 0
B. 定时/计数器 0 溢出中断
C. 外部中断 1
D. 定时/计数器 1 溢出中断

答案: 外部中断 0

18. 题目类型: 单选题

定时器工作在模式 0 时，计数器量程 M 的值为（ ）。

- A. 24
- B. 28
- C. 213
- D. 216

答案: 213

19. 题目类型: 单选题

用于控制定时器/计数器 T1 启动或停止的控制位是（ ）。

- A. TF0
- B. TF1
- C. TR0
- D. TR1

答案: TR1

20. 题目类型: 单选题

可编程外设接口芯片 8255A 在使用前要写入一个方式控制字，选择 A、B、C 三个端口各自的工作方式，控制方式共有（ ）种

- A. 2
- B. 3
- C. 4
- D. 5

答案: 3

21. 题目类型: 多选题

下列指令中，影响标志位 CY 的指令有（ ）。

- A. MOV A, 10H

- B. ADDC A, #30H

- C. MOV C, 10H

- D. RR A

答案: MOV A, 10H , MOV C, 10H

22. 题目类型: 多选题

MCS-51 单片机外扩存储器芯片时, 4 个 I/O 口中用作地址总线的是（ ）。

- A. P0 口
- B. P1 口
- C. P2 口
- D. P3 口

答案: P0 口 , P2 口

23. 题目类型: 多选题

在下列寄存器中，与定时/计数控制有关的有（ ）。

- A. TCON
- B. TMOD
- C. IE
- D. SCON

答案: TCON , TMOD , IE

24. 题目类型: 多选题

MCS-51 单片机中堆栈的作用有（ ）。

- A. 保护断点
- B. 保护现场
- C. 保护调用指令的下一条指令地址
- D. 保护栈顶

答案: 保护断点 , 保护现场 , 保护调用指令的下一条指令地址

25. 题目类型: 多选题

单片机与 CPU 进行信息交换的方式有（ ）。

- A. 存储器直接存取方式
- B. 查询方式
- C. 中断方式
- D. 无条件传送方式

答案: 查询方式 , 中断方式 , 无条件传送方式

26. 题目类型: 多选题

下列指令中正确的有（ ）。

- A. MOV A, R4
- B. MOVX A, @R1
- C. ADD R0, A
- D. SETB P0

答案: MOV A, R4 , MOVX A, @R1

27. 题目类型: 填空题

设单片机晶振频率为 12MHz，使用定时器 0 以方式 0。产生周期为 2ms 的等宽正方形波连续脉冲，并由 P1.4 输出。根据题意，完成下面程序 MOV TMOD, ()MOV TH0, #0EHMOV TLO, #18HSETB ()SETB ET0SETB TROHERE: SJMP HEREORG 000BHJMP CTC0CTC0: MOV TH0, #0EHMOV TLO, #18HCLP P1.4RETI

- A. #00H
- B. EA

答案: #00H , EA

28. 题目类型: 填空题

将片内 20H-70H 中的内容传送到 0ABH-0FBH 中去。根据题意，完成下面程序 START: MOV

R0, #20HMOV R1, #0ABHMOV R7, #51HLOOP: MOV A, @R0()INC R0INC R1(), LOOP

- A. MOV @R1, A
- B. DJNZ R7

答案: MOV @R1, A , DJNZ R7

试卷为往年考题，仅供复习使用！

1. 题目类型: 判断题

访问 ADC0809 的读指令是获取模拟量信息，写指令是将数据写入 ADC0809（ ）。

- A. ✓
B. ✕

答案: ✕

2. 题目类型: 判断题

8051 芯片含有 6K 字节片内程序存储器 ROM，5 个中断源（ ）。

- A. ✓
B. ✕

答案: ✕

3. 题目类型: 判断题

单片机 80C51 的 5 个中断源分别为 INT0 、INT1 、T0 、T1、TXD/RXD（ ）。

- A. ✓
B. ✕

答案: ✓

4. 题目类型: 判断题

8255A 的三个端口均能设置为 3 种方式的任何一种（ ）。

- A. ✓
B. ✕

答案: ✕

5. 题目类型: 判断题

定时/计数器的工作模式寄存器 TMOD 可以进行位寻址（ ）。

- A. ✓
B. ✕

答案: ✕

6. 题目类型: 判断题

定时/计数器工作于定时方式时，是通过 80C51 片内振荡器输出经 12 分频后的脉冲进行计数，直至溢出为止（ ）。

- A. ✓
B. ✕

答案: ✓

7. 题目类型: 判断题

MCS-51 单片机片内 RAM 的工作寄存器区共有 32 个单元，分为 4 组寄存器，每组 8 个工作寄存器，组内编号为 R0-R7，当 CPU 复位时，第 0 组寄存器为当前的工作寄存器（ ）。

- A. ✓
B. ✕

答案: ✓

8. 题目类型: 判断题

特殊功能寄存器可以当作普通的 RAM 单元来使用（ ）。

- A. ✓
B. ✕

答案: ✕

9. 题目类型: 判断题

MCS-51 单片机的时钟电路包括两部分内容，即芯片内用于构成振荡器的高增益的反相放大器 and 芯片外跨接的石英晶体与微调电容（ ）。

- A. ✓
B. ✕

答案: ✓

10. 题目类型: 判断题

P0 口在访问外存储器时，分时先提供低 8 位数据和提供 8 位双向地址总线（ ）。

- A. ✓
B. ✕

答案: ✕

11. 题目类型: 单选题

专门用来控制指令执行顺序的寄存器是（ ）。

- A. SP
B. ACC
C. DPTR
D. PC

答案: PC

12. 题目类型: 单选题

以下哪一条指令的写法是错误的（ ）。

- A. MOVC A, @A+DPTR
B. MOV R0, #FEH
C. CPL A
D. PUSH ACC

答案: MOV R0, #FEH

13. 题目类型: 单选题

数据指针 DPTR 是一个（ ）位的特殊功能寄存器寄存器。

- A. 8
B. 16
C. 64
D. 128

答案: 16

14. 题目类型: 单选题

单片机 8051 的 XTAL1 和 XTAL2 引脚是（ ）引脚。

- A. 外接定时器
B. 外接串行口
C. 外接中断
D. 外接晶振

答案: 外接晶振

15. 题目类型: 单选题

MCS-51 在同一优先级的中断源同时申请中断时，CPU 首先响应（ ）。

- A. 外部中断 0
B. 定时/计数器 0 溢出中断
C. 外部中断 1
D. 定时/计数器 1 溢出中断

答案: 外部中断 0

16. 题目类型: 单选题

MCS-51 可扩展程序存储器空间最大为（ ）K。

- A. 16
B. 64
C. 32
D. 8

答案: 64

17. 题目类型: 单选题

MCS-51 单片机的外部中断 1 的中断请求标志是（ ）。

- A. ET1

B. TF1

C. IT1

D. IE1

答案: IE1

18. 题目类型: 单选题

若单片机的振荡频率为 6MHz，设定定时器工作在方式 1 需要定时 1ms，则定时器初值应为（ ）。

A. 500

B. 1000

C. 216~500

D. 216~1000

答案: 216~500

19. 题目类型: 单选题

定时器若工作在循环定时或循环计数场合，应选用（ C ）。

A. 工作方式 0

B. 工作方式 1

C. 工作方式 2

D. 工作方式 3

答案: 工作方式 2

20. 题目类型: 单选题

两位十六进制数最多可以表示（ ）个存储单元。

A. 32

B. 64

C. 256

D. 512

答案: 256

21. 题目类型: 多选题

对于 DIV AB 指令的结果，下列说法正确的有（ ）。

A. 商在 A 中

B. 余数在 B 中

C. 商在 B 中

D. 余数在 A 中

答案: 商在 A 中，余数在 B 中

22. 题目类型: 多选题

8051CPU 在访问外部存储器时时，地址输出是（ ）。

A. P0 口输出低 8 位地址

B. P0 口输出高 8 位地址

C. P2 口输出低 8 位地址

D. P2 口输出高 8 位地址

答案: P0 口输出低 8 位地址，P2 口输出高 8 位地址

23. 题目类型: 多选题

下列指令中，影响标志位 CY 的指令有（ ）。

A. MOV A, 10H

B. ADDC A, #30H

C. MOV C, 10H

D. RR A

答案: MOV A, 10H，MOV C, 10H

24. 题目类型: 多选题

MCS-51 单片机中堆栈的作用有（ ）。

A. 保护断点

B. 保护现场

C. 保护调用指令的下一条指令地址

D. 保护栈顶

答案: 保护断点，保护现场，保护调用指令的下一条指令地址

25. 题目类型: 多选题

在下列 MCS-51 单片机各条指令中，错误的有（ ）。

A. MOV A, @R7

B. MOV 20H, A

C. MOV P1.2, A

D. MOVC @A+PC, A

答案: MOV A, @R7，MOV P1.2, A，MOVC @A+PC, A

26. 题目类型: 多选题

下列指令中正确的有（ ）。

A. MOV A, R4

B. MOVX A, @R1

C. ADD R0, A

D. SETB P0

答案: MOV A, R4，MOVSX A, @R1

27. 题目类型: 填空题

编写程序，使间址寄存器 R0 所指的连续两个片外数据存储器单元中的低 4 位二进制数，合并为一个字节，装入累加器 A 中。已知 R0 指向低地址，并要求该单元低 4 位放在 A 的高 4 位。根据题意，完成下面程序 MOVX A, @ROANL A, #0FH()MOV B, AINC ROMOVX A, @ROANL A, #0FH()RET

A. SWAP A

B. ORL A, B

答案: SWAP A，ORL A, B

28. 题目类型: 填空题

请编写程序，将片外数据存储器中 2000H 单元中的内容和 2100H 单元的内容相乘，并将结果存放在内部数据 RAM 的 22H 和 23H 单元中。根据题意，完成下面程序 MOV DPTR, #2000HMOVX A, @DPTR()MOV DPTR, #2100HMOVX A, @DPTR()MOV 22H, AMOV 23H, BRET

A. MOV B, A

B. MUL A, B

答案: MOV B, A，MUL A, B

试卷为往年考题，仅供复习使用！

1. 题目类型：判断题

D/A 转换器依照数字量传送方式分为串行和并行两种：输出方式可分为电流型输出和电压型输出两种（ ）。

A. √

B. ×

答案：√

2. 题目类型：判断题

在中断响应阶段 CPU 一定要做如下两件工作：保护断点和给出中断服务程序入口地址（ ）。

A. √

B. ×

答案：√

3. 题目类型：判断题

在 80C51 中，当产生中断响应时，所有中断请求标志位都由硬件自动清零（ ）。

A. √

B. ×

答案：×

4. 题目类型：判断题

8255A 的三个端口均能设置为 3 种方式的任何一种（ ）。

A. √

B. ×

答案：×

5. 题目类型：判断题

在定时器模式下，设 TC 为定时器初始常数值.M 为计数器量程.fosc 为单片晶振振荡频率，则定时器定时时间 T 的计算公式为 $T=(M-TC)*12/fosc(\mu s)$ （ ）。

A. √

B. ×

答案：√

6. 题目类型：判断题

定时/计数器的工作模式寄存器 TMOD 可以进行位寻址（ ）。

A. √

B. ×

答案：×

7. 题目类型：判断题

当 80C51 的 EA 引脚接低电平时，CPU 只能访问片外 ROM，而不管片内是否有程序存储器（ ）。

A. √

B. ×

答案：√

8. 题目类型：判断题

工作寄存器区不允许做普通的 RAM 单元来使用（ ）。

A. √

B. ×

答案：×

9. 题目类型：判断题

8051 的累加器 ACC 是一个 8 位的寄存器，简称为 A，用来存一个操作数或中间结果（ ）。

A. √

B. ×

答案：√

10. 题目类型：判断题

P0 口在访问外存储器时，分时先提供低 8 位数据和提供 8 位双向地址总线（ ）。

A. √

B. ×

答案：×

11. 题目类型：单选题

专门用来控制指令执行顺序的寄存器是（ ）。

A. SP

B. ACC

C. DPTR

D. PC

答案：PC

12. 题目类型：单选题

CPU 主要的组成部部分为（ ）。

A. 运算器、控制器

B. 加法器、寄存器

C. 运算器、寄存器

D. 运算器、指令译码器

答案：运算器、控制器

13. 题目类型：单选题

MCS-51 系统中，对程序存储器 ROM 的寻址方式是（ ）。

A. 立即寻址

B. 位寻址

C. 寄存器间接寻址

D. 直接寻址

答案：寄存器间接寻址

14. 题目类型：单选题

堆栈内数据存取的结构方式是（ ）。

A. 后进先出

B. 先进先出

C. 后进后出

D. 只进不出

答案：后进先出

15. 题目类型：单选题

MCS-51 单片机在同一优先级的中断源同时申请中断时，CPU 首先响应（ ）。

A. 外部中断 0

B. 外部中断 1

C. 定时器 0 中断

D. 定时器 1 中断

答案：外部中断 0

16. 题目类型：单选题

以下哪一条是位操作指令（ ）。

A. MOV P0, #0FFH

B. CLR P1.0

C. CPL A

D. POP PSW

答案：CLR P1.0

17. 题目类型：单选题

MCS-51 在同一优先级的中断源同时申请中断时，CPU 首先响应（ ）。

A. 外部中断 0

B. 定时/计数器 0 溢出中断

C. 外部中断 1

D. 定时/计数器 1 溢出中断

答案: 外部中断 0

18. 题目类型: 单选题

定时器工作在模式 0 时，计数器量程 M 的值为（ ）。

- A. 24
- B. 28
- C. 213
- D. 216

答案: 213

19. 题目类型: 单选题

若单片机的振荡频率为 6MHz，设定时器工作在方式 1 需要定时 1ms，则定时器初值应为（ ）。

- A. 500
- B. 1000
- C. 216-500
- D. 216-1000

答案: 216-500

20. 题目类型: 单选题

下列哪个芯片是常用的译码芯片（ ）。

- A. 74LS138
- B. 8255A
- C. LM7805
- D. ADC8032

答案: 74LS138

21. 题目类型: 多选题

单片机与 CPU 进行信息交换的方式有（ ）。

- A. 存储器直接存取方式
- B. 查询方式

C. 中断方式

D. 无条件传送方式

答案: 查询方式， 中断方式， 无条件传送方式

22. 题目类型: 多选题

单片机的系统总线有（ ）。

- A. 数据总线
- B. 控制总线
- C. 内部总线
- D. 地址总线

答案: 数据总线， 控制总线， 地址总线

23. 题目类型: 多选题

下列指令中，影响标志位 CY 的指令有（ ）。

- A. MOV A, 10H
- B. ADDC A, #30H
- C. MOV C, 10H
- D. RR A

答案: MOV A, 10H，MOV C, 10H

24. 题目类型: 多选题

8051 单片机的 IE 寄存器的用途是（ ）。

- A. 定时器溢出标志
- B. 确定 CPU 中断的开放或禁止
- C. 确定定时器中断的开放或禁止
- D. 确定外部中断的开放或禁止

答案: 确定 CPU 中断的开放或禁止， 确定定时器中断的开放或禁止， 确定外部中断的开放或禁止

25. 题目类型: 多选题

单片机汇编语言常用的寻址方式有（ ）。

- A. 立即数寻址
- B. 直接寻址
- C. 寄存器寻址
- D. 变址寻址

答案: 立即数寻址， 直接寻址， 寄存器寻址， 变址寻址

26. 题目类型: 多选题

在一片集成电路芯片上集成了（ ），从而构成了单片机。

- A. CPU
- B. 存储器
- C. I/O 接口
- D. I/O 设备

答案: CPU， 存储器， I/O 接口

27. 题目类型: 填空题

单片机晶振频率为 6MHz，使用定时器 1 以工作方式 1 产生周期为 500us 的等宽连续正弦波脉冲，P1.0 端输出。以中断方式进行编程。根据题意，完成下面程序主程序：MOV TMOD，()MOV TH1， #OFFHMOV TL1， #83HSETB EASETB ET1SETB TRIHERE: SJMP \$中断服务程序：MOV TH1， #OFFHMOV TL1， #83H()RETI

- A. #10H
- B. CPL P1.0

答案: #10H，CPL P1.0

28. 题目类型: 填空题

设在以 M 为始地址的内部 RAM 中连续存放有 100 个单字节数，试编一程序查找一个数 0BH，找到后把其地址送 N 单元，若这个数不存在，则把 FFH 送 N 单元。根据题意，完成下面程序ORG 1800HSTART: MOV R0, #MMOV R1, LP1: CJNE @R0, #0BH, LP2: MOV N,

ROSJMP LP3LP2: INC R0(),LP1MOV N, OFFHLP3: SJMP LP3

- A. #64H
- B. DJNZ R1

答案: #64H，DJNZ R1

试卷为往年考题，仅供复习使用！

1. 题目类型: 判断题

DAC0832 与单片机间的接口, 可根据连接方式分为三种: 单缓冲器、双缓冲器和直通方式()。

- A. ✓
B. ×

答案: ✓

2. 题目类型: 判断题

中断服务程序的最后一条指令是 RET ()。

- A. ✓
B. ×

答案: ×

3. 题目类型: 判断题

单片机 80C51 的 5 个中断源分别为 INTO 、INT1 、T0 、T1、TXD/RXD ()。

- A. ✓
B. ×

答案: ✓

4. 题目类型: 判断题

8255A 的三个端口均能设置为 3 种方式的任何一种 ()。

- A. ✓
B. ×

答案: ×

5. 题目类型: 判断题

定时/计数器工作于定时方式时, 是通过 80C51 片内振荡器输出经 12 分频后的脉冲进行计数, 直至溢出为止 ()。

- A. ✓
B. ×

答案: ✓

6. 题目类型: 判断题

定时/计数器的工作模式寄存器 TMOD 可以进行位寻址 ()。

- A. ✓
B. ×

答案: ×

7. 题目类型: 判断题

单片机 80C51 复位后, 其 PC 指针初始化为 0000H, 使单片机从该地址单元开始执行程序 ()。

- A. ✓
B. ×

答案: ✓

8. 题目类型: 判断题

堆栈指针 SP 的内容可指向片内 00H~7FH 的任何 RAM 单元, 系统复位后, SP 初始化为 00H ()。

- A. ✓
B. ×

答案: ×

9. 题目类型: 判断题

直接寻址是指在指令中直接给出操作数单元的地址 ()。

- A. ✓
B. ×

答案: ✓

10. 题目类型: 判断题

P0 口在访问外存储器时, 分时先提供低 8 位数据和提供 8 位双向地址总线 ()。

- A. ✓

- B. ×

答案: ×

11. 题目类型: 单选题

MCS-51 系统中, 对程序存储器 ROM 的寻址方式是 ()。

- A. 立即寻址
B. 位寻址
C. 寄存器间接寻址
D. 直接寻址

答案: 寄存器间接寻址

12. 题目类型: 单选题

以下哪一条指令的写法是错误的 ()。

- A. MOV DPTR, #3F98H
B. MOV R0, #0FEH
C. MOV 50H, #0FC3DH
D. INC R0

答案: MOV 50H, #0FC3DH

13. 题目类型: 单选题

MCS-51 单片机复位操作的主要功能是把 PC 初始化为 ()。

- A. 0100H
B. 2080H
C. 0000H
D. 8000H

答案: 0000H

14. 题目类型: 单选题

8031 复位后, PC 的值为 ()。

- A. 0000H

- B. 0003H

- C. 000BH

- D. 0800H

答案: 0000H

15. 题目类型: 单选题

MCS-51 单片机在同一优先级的中断源同时申请中断时, CPU 首先响应 ()。

- A. 外部中断 0
B. 外部中断 1
C. 定时器 0 中断
D. 定时器 1 中断

答案: 外部中断 0

16. 题目类型: 单选题

MCS-51 单片机的外部中断 1 的中断请求标志是 ()。

- A. ET1
B. TF1
C. IT1
D. IE1

答案: IE1

17. 题目类型: 单选题

以下哪一条是位操作指令 ()。

- A. MOV P0, #0FFH
B. CLR P1.0
C. CPL A
D. POP PSW

答案: CLR P1.0

18. 题目类型: 单选题

定时器工作在模式 0 时，计数器量程 M 的值为（ ）。

- A. 24
- B. 28
- C. 213
- D. 216

答案: 213

19. 题目类型: 单选题

用于控制定时器/计数器 T1 启动或停止的控制位是（ ）。

- A. TF0
- B. TF1
- C. TR0
- D. TR1

答案: TR1

20. 题目类型: 单选题

两位十六进制数最多可以表示（ ）个存储单元。

- A. 32
- B. 64
- C. 256
- D. 512

答案: 256

21. 题目类型: 多选题

下列指令中，影响标志位 CY 的指令有（ ）。

- A. MOV A, 10H
- B. ADDC A, #30H

C. MOV C, 10H

D. RR A

答案: MOV A, 10H , MOV C, 10H

22. 题目类型: 多选题

单片机的系统总线有（ ）。

- A. 数据总线
- B. 控制总线
- C. 内部总线
- D. 地址总线

答案: 数据总线 , 控制总线 , 地址总线

23. 题目类型: 多选题

8051 单片机的 IE 寄存器的用途是（ ）。

- A. 定时器溢出标志
- B. 确定 CPU 中断的开放或禁止
- C. 确定定时器中断的开放或禁止
- D. 确定外部中断的开放或禁止

答案: 确定 CPU 中断的开放或禁止 , 确定定时器中断的开放或禁止 , 确定外部中断的开放或禁止

24. 题目类型: 多选题

MCS-51 单片机外部中断的触发方式有（ ）。

- A. 低电平触发
- B. 高电平触发
- C. 下降沿触发
- D. 上升沿触发

答案: 低电平触发 , 下降沿触发

25. 题目类型: 多选题

下面哪些指令是正确的（ ）。

A. MOVC A, @A+PC

B. MOVX A, @R1

C. PUSH ACC

D. MUL A B

答案: MOVC A, @A+PC , MOVX A, @R1 , PUSH ACC , MUL A B

26. 题目类型: 多选题

MCS-51 单片机外接晶振时，接在（ ）引脚。

- A. RST
- B. VCC
- C. XTAL1
- D. XTAL2

答案: XTAL1 , XTAL2

27. 题目类型: 填空题

单片机晶振频率为 6MHz，使用定时器 1 以工作方式 1 产生周期为 500us 的等宽连续正方形脉冲，P1.0 端输出。以中断方式进行编程。根据题意，完成下面程序主程序：MOV TMOD，()MOV TH1， #OFFHMOV TL1， #83HSETB EASETB ET1SETB TRIHERE: SJMP \$ 中断服务程序：MOV TH1， #OFFHMOV TL1， #83H()RETI

A. #10H

B. CPL P1.0

答案: #10H , CPL P1.0

28. 题目类型: 填空题

设在以 M 为始地址的内部 RAM 中连续存放有 100 个单字节数，试编一程序查找一个数 0BH，找到后把其地址送 N 单元，若这个数不存在，则把 FFH 送 N 单元。根据题意，完成下面程序 ORG 1800HSTART: MOV R0, #MMOV R1, LP1: CJNE @R0, #0BH, LP2: MOV N,

ROSJMP LP3LP2: INC R0(), LP1MOV N, OFFHLP3: SJMP LP3

A. #64H

B. DJNZ R1

答案: #64H , DJNZ R1

试卷为往年考题，仅供复习使用！

1. 题目类型：判断题

DAC0832 与单片机间的接口，可根据连接方式分为三种：单缓冲器、双缓冲器和直通方式（ ）。

- A. ✓
B. ×

答案：✓

2. 题目类型：判断题

中断的矢量地址位于 RAM 区中（ ）。

- A. ✓
B. ×

答案：×

3. 题目类型：判断题

中断服务程序的最后一条指令是 RET（ ）。

- A. ✓
B. ×

答案：×

4. 题目类型：判断题

总线分为数据总线、地址总线和控制总线（ ）。

- A. ✓
B. ×

答案：✓

5. 题目类型：判断题

定时/计数器在使用前和溢出后，必须对其赋初值才能正常工作（ ）。

- A. ✓
B. ×

答案：×

6. 题目类型：判断题

在 51 系列单片机的指令系统中，其加法、减法、乘法和除法必须有累加器 A 的参与才能完成（ ）。

- A. ✓
B. ×

答案：✓

7. 题目类型：判断题

MCS-51 指令中，MOVC 为 ROM 传送指令（ ）。

- A. ✓
B. ×

答案：×

8. 题目类型：判断题

MCS-51 单片片内 RAM 的工作寄存器区共有 32 个单元，分为 4 组寄存器，每组 8 个工作寄存器，组内编号为 R0-R7，当 CPU 复位时，第 0 组寄存器为当前的工作寄存器（ ）。

- A. ✓
B. ×

答案：✓

9. 题目类型：判断题

存储器包括 ROM 和 RAM（ ）。

- A. ✓
B. ×

答案：✓

10. 题目类型：判断题

是读端口还是读锁存器是用指令来区别的（ ）。

- A. ✓

- B. ×

答案：✓

11. 题目类型：单选题

单片机 8051 的 XTAL1 和 XTAL2 引脚是（ ）引脚。

- A. 外接定时器
B. 外接串行口
C. 外接中断
D. 外接晶振

答案：外接晶振

12. 题目类型：单选题

要实现 80C51 单片机的复位操作必须使 RST 引脚至少保持两个机器周期的（ ）。

- A. 高电平信号
B. 低电平信号
C. 脉冲信号
D. 下降沿信号

答案：高电平信号

13. 题目类型：单选题

专门用来控制指令执行顺序的寄存器是（ ）。

- A. SP
B. ACC
C. DPTR
D. PC

答案：PC

14. 题目类型：单选题

堆栈内数据存取的结构方式是（ ）。

- A. 后进先出

- B. 先进先出

- C. 后进后出

- D. 只进不出

答案：后进先出

15. 题目类型：单选题

假设堆栈指针 SP 的值为 32H，进行子程序调用且返回后，SP 的值为（ ）。

- A. 30H
B. 31H
C. 32H
D. 33H

答案：32H

16. 题目类型：单选题

MCS-51 单片机在同一优先级的中断源同时申请中断时，CPU 首先响应（ ）。

- A. 外部中断 0
B. 外部中断 1
C. 定时器 0 中断
D. 定时器 1 中断

答案：外部中断 0

17. 题目类型：单选题

MCS-51 在同一优先级的中断源同时申请中断时，CPU 首先响应（ ）。

- A. 外部中断 0
B. 定时/计数器 0 溢出中断
C. 外部中断 1
D. 定时/计数器 1 溢出中断

答案: 外部中断 0

18. 题目类型: 单选题

若单片机的振荡频率为 6MHz，设定定时器工作在方式 1 需要定时 1ms，则定时器初值应为（ ）。

- A. 500
- B. 1000
- C. 216~500
- D. 216~1000

答案: 216~500

19. 题目类型: 单选题

定时器工作在模式 0 时，计数器量程 M 的值为（ ）。

- A. 24
- B. 28
- C. 213
- D. 216

答案: 213

20. 题目类型: 单选题

访问片外数据存储器时，不起作用的信号是（ ）。

- A. RD
- B. WR
- C. PSEN
- D. ALE

答案: PSEN

21. 题目类型: 多选题

当需要从 MCS-51 单片机数据存储器取数据时，可以采用的指令有（ ）。

- A. MOVX A,@RO

- B. MOVX A,@DPTR

- C. MOVX @RO,A

- D. MOVX @DPTR,A

答案: MOVX A,@RO , MOVX A,@DPTR

22. 题目类型: 多选题

单片机扩展的内容有（ ）。

- A. 程序存储器扩展
- B. 存储器扩展
- C. I/O 口扩展
- D. CPU 扩展

答案: 程序存储器扩展 , 存储器扩展 , I/O 口扩展

23. 题目类型: 多选题

MCS-51 单片机外部中断的触发方式有（ ）。

- A. 低电平触发
- B. 高电平触发
- C. 下降沿触发
- D. 上升沿触发

答案: 低电平触发 , 下降沿触发

24. 题目类型: 多选题

MCS-51 单片机中堆栈的作用有（ ）。

- A. 保护断点
- B. 保护现场
- C. 保护调用指令的下一条指令地址
- D. 保护栈顶

答案: 保护断点 , 保护现场 , 保护调用指令的下一条指令地址

25. 题目类型: 多选题

下列指令中，影响标志位 CY 的指令有（ ）。

- A. MOV A,10H
- B. ADDC A,#30H
- C. MOV C,10H
- D. RR A

答案: MOV A,10H , MOV C,10H

26. 题目类型: 多选题

单片机汇编语言常用的寻址方式有（ ）。

- A. 立即数寻址
- B. 直接寻址
- C. 寄存器寻址
- D. 变址寻址

答案: 立即数寻址 , 直接寻址 , 寄存器寻址 , 变址寻址

27. 题目类型: 填空题

系统晶振频率为 12MHZ，用定时器 0 工作方式 1，产生 65.4ms 中断，则定时器初值应为（ ）。根据题意，完成初始化程序 LED1: MOV TMOD,()MOV TL0,#88HMOV TH0, #00HSETB EASETB ET0SETB TROEND

- A. 136
- B. #01H

答案: 136 , #01H

28. 题目类型: 填空题

设在以 M 为始地址的内部 RAM 中连续存放有 100 个单字节数，试编一程序查找一个数 0BH，找到后把其地址送 N 单元，若这个数不存在，则把 FFH 送 N 单元。根据题意，完成下面程

序 ORG 1800HSTART: MOV RO,#MMOV R1,LP1: CJNE @RO,#0BH,LP2: MOV N,ROSJMP LP3LP2: INC RO(),LP1MOV N,0FFHLP3: SJMP LP3

- A. #64H

- B. DJNZ R1

答案: #64H , DJNZ R1

试卷为往年考题，仅供复习使用！

1. 题目类型: 判断题

DAC0832 与单片机间的接口, 可根据连接方式分为三种: 单缓冲器、双缓冲器和直通方式 ()。

- A. ✓
B. ✕

答案: ✓

2. 题目类型: 判断题

中断处理过程分为 2 个阶段, 即中断响应和中断处理 ()。

- A. ✓
B. ✕

答案: ✕

3. 题目类型: 判断题

8051 芯片含有 6K 字节片内程序存储器 ROM, 5 个中断源 ()。

- A. ✓
B. ✕

答案: ✕

4. 题目类型: 判断题

8255A 的三个端口均能设置为 3 种方式的任何一种 ()。

- A. ✓
B. ✕

答案: ✕

5. 题目类型: 判断题

在定时器模式下, 设 TC 为定时器初始常数值. M 为计数器量程. f_{osc} 为单片机晶振振荡频率, 则定时器定时时间 T 的计算公式为 $T = (M - TC) * 12 / f_{osc} (\mu s)$ ()。

- A. ✓

- B. ✕

答案: ✓

6. 题目类型: 判断题

在 51 系列单片机的指令中, 既有带借位的减法指令, 又有不带借位的减法指令 ()。

- A. ✓
B. ✕

答案: ✕

7. 题目类型: 判断题

在寄存器间接寻址方式中, 寄存器中存放的是操作数的数据 ()。

- A. ✓
B. ✕

答案: ✕

8. 题目类型: 判断题

MCS-51 指令中, MOV_C 为 ROM 传送指令 ()。

- A. ✓
B. ✕

答案: ✕

9. 题目类型: 判断题

工作寄存器区不允许做普通的 RAM 单元来使用 ()。

- A. ✓
B. ✕

答案: ✕

10. 题目类型: 判断题

是读端口还是读锁存器是用指令来区别的 ()。

- A. ✓
B. ✕

答案: ✓

11. 题目类型: 单选题

数据指针 DPTR 是一个 () 位的特殊功能寄存器寄存器。

- A. 8
B. 16
C. 64
D. 128

答案: 16

12. 题目类型: 单选题

以下哪一条指令的写法是错误的 ()。

- A. INC DPTR
B. MOV R0, #0FEH
C. DEC A
D. PUSH A

答案: PUSH A

13. 题目类型: 单选题

INTEL 8051 CPU 是 () 位的单片机。

- A. 16
B. 4
C. 8
D. 准 16

答案: 8

14. 题目类型: 单选题

8031 复位后, PC 的值为 ()。

- A. 0000H
B. 0003H
C. 000BH

- D. 0800H

答案: 0000H

15. 题目类型: 单选题

MCS-51 可扩展程序存储器空间最大为 () K。

- A. 16
B. 64
C. 32
D. 8

答案: 64

16. 题目类型: 单选题

以下哪一条是位操作指令 ()。

- A. MOV P0, #0FFH
B. CLR P1.0
C. CPL A
D. POP PSW

答案: CLR P1.0

17. 题目类型: 单选题

MCS-51 在同一优先级的中断源同时申请中断时, CPU 首先响应 ()。

- A. 外部中断 0
B. 定时/计数器 0 溢出中断
C. 外部中断 1
D. 定时/计数器 1 溢出中断

答案: 外部中断 0

18. 题目类型: 单选题

用于控制定时器/计数器 T1 启动或停止的控制位是 ()。

- A. TF0

B. TF1

C. TR0

D. TR1

答案: TR1

19. 题目类型: 单选题

若单片机的振荡频率为6MHz，设定定时器工作在方式1需要定时1ms，则定时器初值应为（ ）。

A. 500

B. 1000

C. 216-500

D. 216-1000

答案: 216-500

20. 题目类型: 单选题

访问片外数据存储器时，不起作用的信号是（ ）。

A. RD

B. WR

C. PSEN

D. ALE

答案: PSEN

21. 题目类型: 多选题

下列指令中，影响标志位CY的指令有（ ）。

A. MOV A, 10H

B. ADDC A, #30H

C. MOV C, 10H

D. RR A

答案: MOV A, 10H , MOV C, 10H

22. 题目类型: 多选题

单片机扩展的内容有（ ）。

A. 程序存储器扩展

B. 存储器扩展

C. I/O口扩展

D. CPU扩展

答案: 程序存储器扩展 , 存储器扩展 , I/O口扩展

23. 题目类型: 多选题

8051单片机的IE寄存器的用途是（ ）。

A. 定时器溢出标志

B. 确定CPU中断的开放或禁止

C. 确定定时器中断的开放或禁止

D. 确定外部中断的开放或禁止

答案: 确定CPU中断的开放或禁止 , 确定定时器中断的开放或禁止 , 确定外部中断的开放或禁止

24. 题目类型: 多选题

MCS-51在响应中断时，会发生下列哪些操作（ ）。

A. 保护现场

B. 保护PC

C. 找到中断入口

D. 保护PC转入中断入口

答案: 保护现场 , 保护PC , 保护PC转入中断入口

25. 题目类型: 多选题

下面哪些指令是正确的（ ）。

A. MOVC A, @A+PC

B. MOVX A, @R1

C. PUSH ACC

D. MUL A B

答案: MOVC A, @A+PC , MOVX A, @R1 , PUSH ACC , MUL A B

26. 题目类型: 多选题

当需要从MCS-51单片机数据存储器取数据时，可以采用的指令有（ ）。

A. MOVX A, @RO

B. MOVX A, @DPTR

C. MOVX @RO, A

D. MOVX @DPTR, A

答案: MOVX A, @RO , MOVX A, @DPTR

27. 题目类型: 填空题

单片机晶振频率为6MHz，使用定时器1以工作方式1产生周期为500us的等宽连续正弦波脉冲，P1.0端输出。以中断方式进行编程。根据题意，完成下面程序主程序：MOV TMOD, ()MOV TH1, #OFFHMOV TL1, #83HSETB EASETB ET1SETB TRIHERE: SJMP \$中断服务程序：MOV TH1, #OFFHMOV TL1, #83H()RETI

A. #10H

B. CPL P1.0

答案: #10H , CPL P1.0

28. 题目类型: 填空题

请编写程序，将片外数据存储器中2000H单元中的内容和2100H单元的内容相乘，并将结果存放在内部数据RAM的22H和23H单元中。根据题意，完成下面程序MOV DPTR, #2000HMOVX A, @DPTR()MOV DPTR, #2100HMOVX A,

@DPTR()MOV 22H, AMOV 23H, BRET

A. MOV B, A

B. MUL A, B

答案: MOV B, A , MUL A, B

试卷为往年考题，仅供复习使用！

1. 题目类型：判断题

D/A 转换器的分辨率是指输入数字量的最低有效位发生变化时，所对应的输入数字量的变化量（ ）。

- A. √
- B. ×

答案：×

2. 题目类型：判断题

8051 芯片含有 6K 字节片内程序存储器 ROM，5 个中断源（ ）。

- A. √
- B. ×

答案：×

3. 题目类型：判断题

在中断响应阶段 CPU 一定要做如下两件工作：保护断点和给出中断服务程序入口地址（ ）。

- A. √
- B. ×

答案：√

4. 题目类型：判断题

8255A 的三个端口均能设置为 3 种方式的任何一种（ ）。

- A. √
- B. ×

答案：×

5. 题目类型：判断题

两个特殊定时器 TMOD 和 TCON 用来对定时器/计数器的工作方式进行选择和控制（ ）。

- A. √
- B. ×

答案：√

6. 题目类型：判断题

在 51 系列单片机的指令系统中，其加法、减法、乘法和除法必须有累加器 A 的参与才能完成（ ）。

- A. √
- B. ×

答案：√

7. 题目类型：判断题

直接寻址是指在指令中直接给出操作数单元的地址（ ）。

- A. √
- B. ×

答案：√

8. 题目类型：判断题

MCS-51 单片机的时钟电路包括两部分内容，即芯片内用于构成振荡器的高增益的反相放大器 and 芯片外跨接的石英晶体与微调电容（ ）。

- A. √
- B. ×

答案：√

9. 题目类型：判断题

单片机是将微处理器、一定容量的 RAM 和 ROM 以及 I/O 口、定时器等电路集成在一块芯片上而构成的微型计算机。（ ）

- A. √
- B. ×

答案：√

10. 题目类型：判断题

P0 口在访问外存储器时，分时先提供低 8 位数据和提供 8 位双向地址总线（ ）。

- A. √
- B. ×

答案：×

11. 题目类型：单选题

MOV 3FH, #40H, 指令执行后（3FH）=（ ）。

- A. 40H
- B. 00H
- C. 3FH
- D. 10H

答案：40H

12. 题目类型：单选题

单片机 8051 的 XTAL1 和 XTAL2 引脚是（ ）引脚。

- A. 外接定时器
- B. 外接串行口
- C. 外接中断
- D. 外接晶振

答案：外接晶振

13. 题目类型：单选题

在访问外部数据存储器时，应用（ ）指令。

- A. MOV
- B. MOVC
- C. MOVX
- D. 以上都不是

答案：MOVX

14. 题目类型：单选题

要实现 80C51 单片机的复位操作必须使 RST 引脚至少保持两个机器周期的（ ）。

- A. 高电平信号
- B. 低电平信号
- C. 脉冲信号
- D. 下降沿信号

答案：高电平信号

15. 题目类型：单选题

MCS-51 单片机的外部中断 1 的中断请求标志是（ ）。

- A. ET1
- B. TF1
- C. IT1
- D. IE1

答案：IE1

16. 题目类型：单选题

MCS-51 单片机在同一优先级的中断源同时申请中断时，CPU 首先响应（ ）。

- A. 外部中断 0
- B. 外部中断 1
- C. 定时器 0 中断
- D. 定时器 1 中断

答案：外部中断 0

17. 题目类型：单选题

以下哪一条是位操作指令（ ）。

- A. MOV P1, #0FFH
- B. MOV C, AC
- C. 1 CPL A
- D. POP PSW

答案: MOV C, AC

18. 题目类型: 单选题

若单片机的振荡频率为 6MHz，设定定时器工作在方式 1 需要定时 1ms，则定时器初值应为（ ）。

- A. 500
- B. 1000
- C. 216~500
- D. 216~1000

答案: 216~500

19. 题目类型: 单选题

用于控制定时器/计数器 T1 启动或停止的控制位是（ ）。

- A. TFO
- B. TF1
- C. TR0
- D. TR1

答案: TR1

20. 题目类型: 单选题

可编程外设接口芯片 8255A 在使用前要写入一个方式控制字，选择 A、B、C 三个端口各自的工作方式，控制方式共有（ ）种

- A. 2
- B. 3
- C. 4
- D. 5

答案: 3

21. 题目类型: 多选题

下面哪些指令是正确的（ ）。

- A. MOVC A, @A+PC

- B. MOVX A, @R1

- C. PUSH ACC

- D. MUL A B

答案: MOVC A, @A+PC , MOVX A, @R1 , PUSH ACC , MUL A B

22. 题目类型: 多选题

单片机的系统总线有（ ）。

- A. 数据总线
- B. 控制总线
- C. 内部总线
- D. 地址总线

答案: 数据总线 , 控制总线 , 地址总线

23. 题目类型: 多选题

下列指令中，影响标志位 CY 的指令有（ ）。

- A. MOV A, 10H
- B. ADDC A, #30H
- C. MOV C, 10H
- D. RR A

答案: MOV A, 10H , MOV C, 10H

24. 题目类型: 多选题

在下列寄存器中，与定时/计数控制有关的有（ ）。

- A. TCON
- B. TMOD
- C. IE
- D. SCON

答案: TCON , TMOD , IE

25. 题目类型: 多选题

在下列 MCS-51 单片机各条指令中，错误的有（ ）。

- A. MOV A, @R7
- B. MOV 20H, A
- C. MOV P1.2, A
- D. MOVC @A+PC, A

答案: MOV A, @R7 , MOV P1.2, A , MOVC @A+PC, A

26. 题目类型: 多选题

下列指令中正确的有（ ）。

- A. MOV A, R4
- B. MOVX A, @R1
- C. ADD R0, A
- D. SETB P0

答案: MOV A, R4 , MOVX A, @R1

27. 题目类型: 填空题

系统晶振频率为 12MHZ，用定时器 0 工作方式 1，产生 65.4ms 中断，则定时器初值应为（ ）。根据题意，完成初始化程序 LED1: MOV TMOD, ()MOV TL0, #88HMOV TH0, #00HSETB EASETB ET0SETB TROEND

- A. 136
- B. #01H

答案: 136 , #01H

28. 题目类型: 填空题

内存中以 STARING 开始的区域有若干字符和数字，最末一个字符为“\$”（24H），统计这些字符的数字，结果存入 NUM 单元。根据题意，完成下面程序 CLR AMOV R0, #

STRINGLAB: (), #24H, LAB2SJMP LAB3LAB2: INC AINC R0 ()LAB3: INC AMOV NUM, A

- A. CJNE @R0

- B. SJMP LAB

答案: CJNE @R0 , SJMP LAB

试卷为往年考题，仅供复习使用！

1. 题目类型: 判断题

通常将各段发光二极管的阳极连在一起作为公共端的 LED 称为共阳极显示器, 而阴极连在一起作为公共端的 LED 称为共阴极显示器 ()。

- A. ✓
B. ✕

答案: ✓

2. 题目类型: 判断题

中断服务程序的最后一条指令是 RET ()。

- A. ✓
B. ✕

答案: ✕

3. 题目类型: 判断题

在 51 系列单片机中, 中断服务程序从矢量地址开始执行, 一直到返回指令 RETI 为止 ()。

- A. ✓
B. ✕

答案: ✓

4. 题目类型: 判断题

8255A 的三个端口均能设置为 3 种方式的任何一种 ()。

- A. ✓
B. ✕

答案: ✕

5. 题目类型: 判断题

定时/计数器的工作模式寄存器 TMOD 可以进行位寻址 ()。

- A. ✓
B. ✕

答案: ✕

6. 题目类型: 判断题

MUL A B 指令把累加器 A 和寄存器 B 中的 8 位无符号数相乘, 16 位乘积的低 8 位放在 B 中, 高 8 位放在 A 中 ()。

- A. ✓
B. ✕

答案: ✕

7. 题目类型: 判断题

在 80C51 的片内 RAM 区中, 位地址和部分字节地址是冲突的 ()。

- A. ✓
B. ✕

答案: ✕

8. 题目类型: 判断题

当 80C51 的 EA 引脚接高电平时, CPU 只能访问片内的 4KB 空间 ()。

- A. ✓
B. ✕

答案: ✕

9. 题目类型: 判断题

堆栈指针 SP 的内容可指向片内 00H~7FH 的任何 RAM 单元, 系统复位后, SP 初始化为 00H ()。

- A. ✓
B. ✕

答案: ✕

10. 题目类型: 判断题

P0 口在访问外存储器时, 分时先提供低 8 位数据和提供 8 位双向地址总线 ()。

- A. ✓

- B. ✕

答案: ✕

11. 题目类型: 单选题

MCS-51 系统中, 对程序存储器 ROM 的寻址方式是 ()。

- A. 立即寻址
B. 位寻址
C. 寄存器间接寻址
D. 直接寻址

答案: 寄存器间接寻址

12. 题目类型: 单选题

在访问外部数据存储器时, 应用 () 指令。

- A. MOV
B. MOV C
C. MOVX
D. 以上都不是

答案: MOVX

13. 题目类型: 单选题

以下哪一条指令的写法是错误的 ()。

- A. INC DPTR
B. MOV R0, #0FEH
C. DEC A
D. PUSH A

答案: PUSH A

14. 题目类型: 单选题

专门用来控制指令执行顺序的寄存器是 ()。

- A. SP
B. ACC

- C. DPTR

- D. PC

答案: PC

15. 题目类型: 单选题

MCS-51 在同一优先级的中断源同时申请中断时, CPU 首先响应 ()。

- A. 外部中断 0
B. 定时/计数器 0 溢出中断
C. 外部中断 1
D. 定时/计数器 1 溢出中断

答案: 外部中断 0

16. 题目类型: 单选题

假设堆栈指针 SP 的值为 32H, 进行子程序调用且返回后, SP 的值为 ()。

- A. 30H
B. 31H
C. 32H
D. 33H

答案: 32H

17. 题目类型: 单选题

MCS-51 可扩展程序存储器空间最大为 () K。

- A. 16
B. 64
C. 32
D. 8

答案: 64

18. 题目类型: 单选题

用于控制定时器/计数器 T1 启动或停止的控制位是（ ）。

A. TF0

B. TF1

C. TR0

D. TR1

答案: TR1

19. 题目类型: 单选题

定时器工作在模式 0 时，计数器量程 M 的值为（ ）。

A. 24

B. 28

C. 213

D. 216

答案: 213

20. 题目类型: 单选题

可编程外设接口芯片 8255A 在使用前要写入一个方式控制字，选择 A、B、C 三个端口各自的工作方式，控制方式共有（ ）种

A. 2

B. 3

C. 4

D. 5

答案: 3

21. 题目类型: 多选题

下列指令中正确的有（ ）。

A. MOV A, R4

B. MOVX A, @R1

C. ADD RO, A

D. SETB P0

答案: MOV A, R4 , MOVX A, @R1

22. 题目类型: 多选题

8051CPU 在访问外部存储器时时，地址输出是（ ）。

A. P0 口输出低 8 位地址

B. P0 口输出高 8 位地址

C. P2 口输出低 8 位地址

D. P2 口输出高 8 位地址

答案: P0 口输出低 8 位地址 , P2 口输出高 8 位地址

23. 题目类型: 多选题

MCS-51 单片机中断源的类型有（ ）。

A. 内部中断

B. 外部中断

C. 定时计数中断

D. 串口中断

答案: 外部中断 , 定时计数中断 , 串口中断

24. 题目类型: 多选题

在下列寄存器中，与定时/计数控制有关的有（ ）。

A. TCON

B. TMOD

C. IE

D. SCON

答案: TCON , TMOD , IE

25. 题目类型: 多选题

单片机与 CPU 进行信息交换的方式有（ ）。

A. 存储器直接存取方式

B. 查询方式

C. 中断方式

D. 无条件传送方式

答案: 查询方式 , 中断方式 , 无条件传送方式

26. 题目类型: 多选题

下列寄存器中，属于 8051 单片机特殊功能寄存器的有（ ）。

A. ACC

B. B

C. RO

D. P0

答案: ACC , B , P0

27. 题目类型: 填空题

设在以 M 为始地址的内部 RAM 中连续存放有 100 个单字节数，试编一程序查找一个数 0BH，找到后把其地址送 N 单元，若这个数不存在，则把 FFH 送 N 单元。根据题意，完成下面程序
ORG 1800H
START: MOV R0, #MMOV R1, LP1: CJNE @R0, #0BH, LP2: MOV N, ROSJMP LP3
LP2: INC R0(), LP1MOV N, 0FFH
LP3: SJMP LP3

A. #64H

B. DJNZ R1

答案: #64H , DJNZ R1

28. 题目类型: 填空题

若 MCS-51 单片机的振荡频率为 6MHz，设定定时器 1 工作在方式 2 需要定时 0.5ms，则定时器

初值应为（ ）。根据题意，请完成初始化程序
LED1: MOV TMOD, #20H
MOV TL1, ()
MOV TH1, #06H
SETB ET1
SETB TR1
END

A. 6

B. #06H

答案: 6 , #06H

试卷为往年考题，仅供复习使用！

1. 题目类型: 判断题

DAC0832 与单片机间的接口, 可根据连接方式分为三种: 单缓冲器、双缓冲器和直通方式 ()。

A. ✓

B. ✕

答案: ✓

2. 题目类型: 判断题

当 T0、T1 作为定时器使用时, 是对机内机器周期脉冲计数; 当 T0、T1 作为计数器使用时, 是对内部事件脉冲计数 ()。

A. ✓

B. ✕

答案: ✕

3. 题目类型: 判断题

中断服务程序的最后一条指令是 RET ()。

A. ✓

B. ✕

答案: ✕

4. 题目类型: 判断题

总线分为数据总线、地址总线和控制总线 ()。

A. ✓

B. ✕

答案: ✓

5. 题目类型: 判断题

MUL A B 指令把累加器 A 和寄存器 B 中的 8 位无符号数相乘, 16 位乘积的低 8 位放在 B 中, 高 8 位放在 A 中 ()。

A. ✓

B. ✕

答案: ✕

6. 题目类型: 判断题

在 51 系列单片机的指令系统中, 其加法、减法、乘法和除法必须有累加器 A 的参与才能完成 ()。

A. ✓

B. ✕

答案: ✓

7. 题目类型: 判断题

在 80C51 中, 当 CPU 访问片内、外 ROM 区时用 MOV_C 指令, 访问片外 RAM 区时用 MOV_X 指令, 访问片内 RAM 区时用 MOV 指令 ()。

A. ✓

B. ✕

答案: ✓

8. 题目类型: 判断题

MCS-51 单片机片内 RAM 的工作寄存器区共有 32 个单元, 分为 4 组寄存器, 每组 8 个工作寄存器, 组内编号为 R0-R7, 当 CPU 复位时, 第 0 组寄存器为当前的工作寄存器 ()。

A. ✓

B. ✕

答案: ✓

9. 题目类型: 判断题

存储器包括 ROM 和 RAM ()。

A. ✓

B. ✕

答案: ✓

10. 题目类型: 判断题

P0 口在访问外存储器时, 分时先提供低 8 位数据和提供 8 位双向地址总线 ()。

A. ✓

B. ✕

答案: ✕

11. 题目类型: 单选题

CPU 主要的组成部部分为 ()。

A. 运算器、控制器

B. 加法器、寄存器

C. 运算器、寄存器

D. 运算器、指令译码器

答案: 运算器、控制器

12. 题目类型: 单选题

以下哪一条指令的写法是错误的 ()。

A. MOV DPTR, #3F98H

B. MOV R0, #0FEH

C. MOV 50H, #0FC3DH

D. INC R0

答案: MOV 50H, #0FC3DH

13. 题目类型: 单选题

8051 单片机程序存储器的容量最大可扩展为 ()。

A. 60K

B. 64K

C. 64+4K

D. 4K

答案: 64K

14. 题目类型: 单选题

以下哪一条指令的写法是错误的 ()。

A. MOVC A, @A+DPTR

B. MOV R0, #FEH

C. CPL A

D. PUSH ACC

答案: MOV R0, #FEH

15. 题目类型: 单选题

MCS-51 单片机的外部中断 1 的中断请求标志是 ()。

A. ET1

B. TF1

C. IT1

D. IE1

答案: IE1

16. 题目类型: 单选题

假设堆栈指针 SP 的值为 32H, 进行子程序调用且返回后, SP 的值为 ()。

A. 30H

B. 31H

C. 32H

D. 33H

答案: 32H

17. 题目类型: 单选题

80C51 同一级别的中断: 定时/计数器 0 (T0)、定时/计数器 1 (T1)、外部中断 0 (INT0)、外部中断 1 (INT1) 同时产生, CPU 响应中断的先后顺序是 ()。

A. INT0→INT1→T0→T1

B. INT0→T0→INT1→T1

C. T0→INT0→T1→INT1

D. T0→T1→INT0→INT1

答案: INT0→T0→INT1→T1

18. 题目类型: 单选题

定时器工作在模式 0 时，计数器量程 M 的值为（ ）。

- A. 24
- B. 28
- C. 213
- D. 216

答案: 213

19. 题目类型: 单选题

用于控制定时器/计数器 T1 启动或停止的控制位是（ ）。

- A. TF0
- B. TF1
- C. TR0
- D. TR1

答案: TR1

20. 题目类型: 单选题

两位十六进制数最多可以表示（ ）个存储单元。

- A. 32
- B. 64
- C. 256
- D. 512

答案: 256

21. 题目类型: 多选题

下列指令中，影响标志位 CY 的指令有（ ）。

- A. MOV A, 10H
- B. ADDC A, #30H

C. MOV C, 10H

D. RR A

答案: MOV A, 10H , MOV C, 10H

22. 题目类型: 多选题

单片机的系统总线有（ ）。

- A. 数据总线
- B. 控制总线
- C. 内部总线
- D. 地址总线

答案: 数据总线 ， 控制总线 ， 地址总线

23. 题目类型: 多选题

MCS-51 单片机中断源的类型有（ ）。

- A. 内部中断
- B. 外部中断
- C. 定时计数中断
- D. 串口中断

答案: 外部中断 ， 定时计数中断 ， 串口中断

24. 题目类型: 多选题

8051 单片机的 IE 寄存器的用途是（ ）。

- A. 定时器溢出标志
- B. 确定 CPU 中断的开放或禁止
- C. 确定定时器中断的开放或禁止
- D. 确定外部中断的开放或禁止

答案: 确定 CPU 中断的开放或禁止 ， 确定定时器中断的开放或禁止 ， 确定外部中断的开放或禁止

25. 题目类型: 多选题

当需要从 MCS-51 单片机数据存储器取数据时，可以采用的指令有（ ）。

- A. MOVX A, @RO
- B. MOVX A, @DPTR
- C. MOVX @RO, A
- D. MOVX @DPTR, A

答案: MOVX A, @RO , MOVX A, @DPTR

26. 题目类型: 多选题

8051 单片机的主要功能部件有（ ）。

- A. 4KB 程序存储器
- B. 256B 数据存储器
- C. 一个全双工串行 I/O 口
- D. 2 个 16 位定时计数器

答案: 4KB 程序存储器 ， 256B 数据存储器 ， 一个全双工串行 I/O 口 ， 2 个 16 位定时计数器

27. 题目类型: 填空题

编写程序，使间址寄存器 R0 所指的连续两个片外数据存储器单元中的低 4 位二进制数，合并为一个字节，装入累加器 A 中。已知 R0 指向低地址，并要求该单元低 4 位放在 A 的高 4 位。根据题意，完成下面程序 MOVX A, @ROANL A, #0FH()MOV B, AINC ROMOVX A, @ROANL A, #0FH()RET

- A. SWAP A
- B. ORL A, B

答案: SWAP A , ORL A, B

28. 题目类型: 填空题

将片内 20H-70H 中的内容传送到 0ABH-0FBH 中去。根据题意，完成下面程序 START: MOV R0, #20HMOV R1, #0ABHMOV R7, #51HLOOP: MOV A, @R0()INCR0INC R1(), LOOP

- A. MOV @R1, A
- B. DJNZ R7

答案: MOV @R1, A , DJNZ R7

试卷为往年考题，仅供复习使用！

1. 题目类型: 判断题

D/A 转换器的分辨率是指输入数字量的最低有效位发生变化时，所对应的输入数字量的变化量（ ）。

- A. √
B. ×

答案: ×

2. 题目类型: 判断题

单片机 80C51 的 5 个中断源分别为 INT0 、INT1 、T0 、T1、TXD/RXD（ ）。

- A. √
B. ×

答案: √

3. 题目类型: 判断题

当 T0、T1 作为定时器使用时，是对机内机器周期脉冲计数；当 T0、T1 作为计数器使用时，是对内部事件脉冲计数（ ）。

- A. √
B. ×

答案: ×

4. 题目类型: 判断题

在无片外存储器扩展的系统中，P0`P3 端口均可以作为准双向通用 I/O 口使用（ ）。

- A. √
B. ×

答案: √

5. 题目类型: 判断题

定时/计数器在使用前和溢出后，必须对其赋初值才能正常工作（ ）。

- A. √
B. ×

答案: ×

6. 题目类型: 判断题

定时/计数器的工作模式寄存器 TMOD 可以进行位寻址（ ）。

- A. √
B. ×

答案: ×

7. 题目类型: 判断题

8051 的累加器 ACC 是一个 8 位的寄存器，简称为 A，用来存一个操作数或中间结果（ ）。

- A. √
B. ×

答案: √

8. 题目类型: 判断题

在寄存器间接寻址方式中，寄存器中存放的是操作数的数据（ ）。

- A. √
B. ×

答案: ×

9. 题目类型: 判断题

在 80C51 的片内 RAM 区中，位地址和部分字节地址是冲突的（ ）。

- A. √
B. ×

答案: ×

10. 题目类型: 判断题

P0 口在访问外存储器时，分时先提供低 8 位数据和提供 8 位双向地址总线（ ）。

- A. √
B. ×

答案: ×

11. 题目类型: 单选题

以下哪一条指令的写法是错误的（ ）。

- A. MOVC A, @A+DPTR
B. MOV R0, #FEH
C. CPL A
D. PUSH ACC

答案: MOV R0, #FEH

12. 题目类型: 单选题

在访问外部数据存储器时，应用（ ）指令。

- A. MOV
B. MOVC
C. MOVX
D. 以上都不是

答案: MOVX

13. 题目类型: 单选题

MCS-51 单片机的堆栈区应建立在（ ）。

- A. 片内数据存储区的低 128 字节单元
B. 片内数据存储区
C. 片内数据存储区的高 128 字节单元
D. 程序存储区

答案: 片内数据存储区的低 128 字节单元

14. 题目类型: 单选题

8051 单片机程序存储器的容量最大可扩展为（ ）。

- A. 60K
B. 64K
C. 64+4K

D. 4K

答案: 64K

15. 题目类型: 单选题

以下哪一条是位操作指令（ ）。

- A. MOV PO, #0FFH
B. CLR P1.0
C. CPL A
D. POP PSW

答案: CLR P1.0

16. 题目类型: 单选题

80C51 同一级别的中断：定时/计数器 0（T0）、定时/计数器 1（T1）、外部中断 0（INT0）、外部中断 1（INT1）同时产生，CPU 响应中断的先后顺序是（ ）。

- A. INT0→INT1→T0→T1
B. INT0→T0→INT1→T1
C. T0→INT0→T1→INT1
D. T0→T1→INT0→INT1

答案: INT0→T0→INT1→T1

17. 题目类型: 单选题

MCS-51 单片机在同一优先级的中断源同时申请中断时，CPU 首先响应（ ）。

- A. 外部中断 0
B. 外部中断 1
C. 定时器 0 中断
D. 定时器 1 中断

答案: 外部中断 0

18. 题目类型: 单选题

用于控制定时器/计数器 T1 启动或停止的控制位是（ ）。

- A. TF0
- B. TF1
- C. TR0
- D. TR1

答案: TR1

19. 题目类型: 单选题

定时器工作在模式 0 时，计数器量程 M 的值为（ ）。

- A. 24
- B. 28
- C. 213
- D. 216

答案: 213

20. 题目类型: 单选题

某种存储器芯片的容量是 16KB，那么它的地址总线连接根数是（ ）。

- A. 11 根
- B. 12 根
- C. 13 根
- D. 14 根

答案: 14 根

21. 题目类型: 多选题

对于 DIV AB 指令的结果，下列说法正确的有（ ）。

- A. 商在 A 中
- B. 余数在 B 中
- C. 商在 B 中
- D. 余数在 A 中

答案: 商在 A 中，余数在 B 中

22. 题目类型: 多选题

单片机扩展的内容有（ ）。

- A. 程序存储器扩展
- B. 存储器扩展
- C. I/O 口扩展
- D. CPU 扩展

答案: 程序存储器扩展，存储器扩展，I/O 口扩展

23. 题目类型: 多选题

MCS-51 单片机中堆栈的作用有（ ）。

- A. 保护断点
- B. 保护现场
- C. 保护调用指令的下一条指令地址
- D. 保护栈顶

答案: 保护断点，保护现场，保护调用指令的下一条指令地址

24. 题目类型: 多选题

MCS-51 在响应中断时，会发生下列哪些操作（ ）。

- A. 保护现场
- B. 保护 PC
- C. 找到中断入口
- D. 保护 PC 转入中断入口

答案: 保护现场，保护 PC，保护 PC 转入中断入口

25. 题目类型: 多选题

CPU 的主要组成部分为（ ）。

- A. 加法器

- B. 运算器
- C. 控制器
- D. 锁存器

答案: 运算器，控制器

26. 题目类型: 多选题

下列寄存器中，属于 8051 单片机特殊功能寄存器的有（ ）。

- A. ACC
- B. B
- C. R0
- D. P0

答案: ACC，B，P0

27. 题目类型: 填空题

设单片机晶振频率为 12MHz，使用定时器 0 以方式 0。产生周期为 2ms 的等宽正方形波连续脉冲，并由 P1.4 输出。根据题意，完成下面程序 MOV TMOD，（ ）MOV TH0，#0E0HMOV TLO，#18HSETB（ ）SETB ET0SETB TROHERE：SJMP HEREORG 000BHAJMP CTC0CTC0：MOV TH0，#0E0HMOV TLO，#18HCPL P1.4RETI

- A. #00H
- B. EA

答案: #00H，EA

28. 题目类型: 填空题

设在以 M 为始地址的内部 RAM 中连续存放有 100 个单字节数，试编一程序查找一个数 0BH，找到后把其地址送 N 单元，若这个数不存在，则把 FFH 送 N 单元。根据题意，完成下面程序 ORG 1800HSTART：MOV R0，#MMOV R1，LP1：CJNE @R0，#0BH，LP2；MOV N，ROSJMP LP3LP2：INC R0（ ），LP1MOV N，OFFHLP3：SJMP LP3

- A. #64H
- B. DJNZ R1

答案: #64H，DJNZ R1

试卷为往年考题，仅供复习使用！

1. 题目类型: 判断题

通常将各段发光二极管的阳极连在一起作为公共端的 LED 称为共阳极显示器, 而阴极连在一起作为公共端的 LED 称为共阴极显示器 ()。

- A. ✓
B. ✕

答案: ✓

2. 题目类型: 判断题

在中断响应阶段 CPU 一定要做如下两件工作: 保护断点和给出中断服务程序入口地址 ()。

- A. ✓
B. ✕

答案: ✓

3. 题目类型: 判断题

在 51 系列单片机中, 中断服务程序从矢量地址开始执行, 一直到返回指令 RETI 为止 ()。

- A. ✓
B. ✕

答案: ✓

4. 题目类型: 判断题

在无片外存储器扩展的系统中, P0~P3 端口均可以作为准双向通用 I/O 口使用 ()。

- A. ✓
B. ✕

答案: ✓

5. 题目类型: 判断题

在 51 系列单片机的指令中, 既有带借位的减法指令, 又有不带借位的减法指令 ()。

- A. ✓

- B. ✕

答案: ✕

6. 题目类型: 判断题

在定时器模式下, 设 TC 为定时器初始常数值, M 为计数器量程, fosc 为单片机晶振荡频率, 则定时器定时时间 T 的计算公式为 $T = (M - TC) * 12 / f_{osc} (\mu s)$ ()。

- A. ✓
B. ✕

答案: ✓

7. 题目类型: 判断题

单片机是将微处理器、一定容量的 RAM 和 ROM 以及 I/O 口、定时器等电路集成在一块芯片上而构成的微型计算机。 ()

- A. ✓
B. ✕

答案: ✓

8. 题目类型: 判断题

MCS-51 指令中, MOV C 为 ROM 传送指令 ()。

- A. ✓
B. ✕

答案: ✕

9. 题目类型: 判断题

MCS-51 单片机的时钟电路包括两部分内容, 即芯片内用于构成振荡器的高增益的反相放大器, 和芯片外跨接的石英晶体与微调电容 ()。

- A. ✓
B. ✕

答案: ✓

10. 题目类型: 判断题

是读端口还是读锁存器是用指令来区别的 ()。

- A. ✓
B. ✕

答案: ✓

11. 题目类型: 单选题

INTEL 8051 CPU 是 () 位的单片机。

- A. 16
B. 4
C. 8
D. 准 16

答案: 8

12. 题目类型: 单选题

单片机 8051 的 XTAL1 和 XTAL2 引脚是 () 引脚。

- A. 外接定时器
B. 外接串行口
C. 外接中断
D. 外接晶振

答案: 外接晶振

13. 题目类型: 单选题

以下哪一条指令的写法是错误的 ()。

- A. MOV C A, @A+DPTR
B. MOV RO, #FEH
C. CPL A
D. PUSH ACC

答案: MOV RO, #FEH

14. 题目类型: 单选题

MCS-51 单片机复位操作的主要功能是把 PC 初始化为 ()。

- A. 0100H
B. 2080H
C. 0000H
D. 8000H

答案: 0000H

15. 题目类型: 单选题

以下哪一条是位操作指令 ()。

- A. MOV P1, #0FFH
B. MOV C, AC
C. 1 CPL A
D. POP PSW

答案: MOV C, AC

16. 题目类型: 单选题

80C51 同一级别的中断: 定时/计数器 0 (T0)、定时/计数器 1 (T1)、外部中断 0 (INT0)、外部中断 1 (INT1) 同时产生, CPU 响应中断的先后顺序是 ()。

- A. INT0→INT1→T0→T1
B. INT0→T0→INT1→T1
C. T0→INT0→T1→INT1
D. T0→T1→INT0→INT1

答案: INT0→T0→INT1→T1

17. 题目类型: 单选题

MCS-51 可扩展程序存储器空间最大为 () K。

- A. 16

B. 64

C. 32

D. 8

答案: 64

18. 题目类型: 单选题

若单片机的振荡频率为 6MHz，设定定时器工作在方式 1 需要定时 1ms，则定时器初值应为（ ）。

A. 500

B. 1000

C. 216~500

D. 216~1000

答案: 216~500

19. 题目类型: 单选题

定时器工作在模式 0 时，计数器量程 M 的值为（ ）。

A. 24

B. 28

C. 213

D. 216

答案: 213

20. 题目类型: 单选题

访问片外数据存储器时，不起作用的信号是（ ）。

A. RD

B. WR

C. PSEN

D. ALE

答案: PSEN

21. 题目类型: 多选题

对于 DIV AB 指令的结果，下列说法正确的有（ ）。

A. 商在 A 中

B. 余数在 B 中

C. 商在 B 中

D. 余数在 A 中

答案: 商在 A 中，余数在 B 中

22. 题目类型: 多选题

单片机的系统总线有（ ）。

A. 数据总线

B. 控制总线

C. 内部总线

D. 地址总线

答案: 数据总线，控制总线，地址总线

23. 题目类型: 多选题

8051 单片机的 IE 寄存器的用途是（ ）。

A. 定时器溢出标志

B. 确定 CPU 中断的开放或禁止

C. 确定定时器中断的开放或禁止

D. 确定外部中断的开放或禁止

答案: 确定 CPU 中断的开放或禁止，确定定时器中断的开放或禁止，确定外部中断的开放或禁止

24. 题目类型: 多选题

在下列寄存器中，与定时/计数控制有关的有（ ）。

A. TCON

B. TMOD

C. IE

D. SCON

答案: TCON，TMOD，IE

25. 题目类型: 多选题

MCS-51 单片机的控制器由（ ）等组成。

A. 程序计数器 PC

B. 指令译码器

C. 指令寄存器

D. 定时控制与条件转移逻辑电路

答案: 程序计数器 PC，指令译码器，指令寄存器，定时控制与条件转移逻辑电路

26. 题目类型: 多选题

CPU 的主要组成部分为（ ）。

A. 加法器

B. 运算器

C. 控制器

D. 锁存器

答案: 运算器，控制器

27. 题目类型: 填空题

内存中以 STARING 开始的区域有若干个字符和数字，最末一个字符为“\$”（24H），统计这些字符的数字，结果存入 NUM 单元。根据题意，完成下面程序 CLR AMOV R0，#STRINGLAB:（），#24H，LAB2SJMP LAB3LAB2: INC AINC R0（）LAB3: INC AMOV NUM，A

A. CJNE @R0

B. SJMP LAB

答案: CJNE @R0，SJMP LAB

28. 题目类型: 填空题

将片内 20H~70H 中的内容传送到 0ABH~0FBH 中去。根据题意，完成下面程序 START: MOV R0，#20HMOV R1，#0ABHMOV R7，#51HLOOP: MOV A，@R0（）INC R0INC R1（），LOOP

A. MOV @R1，A

B. DJNZ R7

答案: MOV @R1，A，DJNZ R7

试卷为往年考题，仅供复习使用！