Corrigé Exercice 1 : NUMERATION.

Question 1 : Exprimer en binaire le nombre décimal 965₍₁₀₎, le nombre octal 607₍₈₎ et le nombre hexadécimal A8B₍₁₆₎.

```
965_{(10)} = 1111000101_{(2)} en divisant par 2, par 2, ... 607_{(8)} = 110\ 000\ 111_{(2)} = 110000111_{(2)} A8B<sub>(16)</sub> = 1010\ 1000\ 1011_{(2)} = 101010001011_{(2)}
```

Question 2 : Exprimer en octal le nombre binaire 10111010₍₂₎, le nombre décimal 1157₍₁₀₎ et le nombre hexadécimal F1F₍₁₆₎.

```
10111010_{(2)} = 010 111 010_{(8)} = 272_{(8)} 1157_{(10)} = 2205_{(8)} en divisant par 8, par 8, ... F1F_{(16)} = 1111 0001 1111_{(2)} = 111 100 011 111_{(2)} = 7437_{(8)}
```

Question 3 : Exprimer en hexadécimal le nombre binaire 10110110011101₍₂₎, le nombre octal 7106₍₈₎ et le nombre décimal 3589₍₁₀₎.

```
10110110011101_{(2)} = 0010 1101 1001 1101_{(2)} = 2D9D_{(16)} 7106_{(8)} = 111 001 000 110_{(2)} = 1110 0100 0110_{(2)} = E46_{(16)} 3589_{(10)} = E05_{(16)} en divisant par 16, par 16, ...
```

Question 4 : Exprimer en décimal le nombre binaire 10010111₍₂₎, le nombre octal 146₍₈₎ et le nombre hexadécimal C0E₍₁₆₎.

```
10010111_{(2)} = 1 \times 2^7 + 1 \times 2^4 + 1 \times 2^2 + 1 \times 2^1 + 1 \times 2^0 = 128 + 16 + 4 + 2 + 1 = 151_{(10)}
146_{(8)} = 1 \times 8^2 + 4 \times 8^1 + 6 \times 8^0 = 64 + 32 + 6 = 102_{(10)}
C0E_{(16)} = C \times 16^2 + 0 \times 16^1 + E \times 16^0 = 12 \times 16^2 + 0 \times 16^1 + 14 \times 16^0 = 3072 + 0 + 14 = 3086_{(10)}
```

Corrigé Exercice 2 : CODAGE.

Question 1 : Coder les 3 nombres décimaux 31₍₁₀₎, 32₍₁₀₎ et 33₍₁₀₎ en code BCD, en code binaire réfléchi, puis vérifier qu'un seul bit du codage change lorsqu'on passe de l'un à l'autre dans cet ordre.

$$31_{(10)} = 0011 \quad 0001_{(BCD)} = \quad 10000_{(BR)}$$

 $32_{(10)} = 0011 \quad 0010_{(BCD)} = 110000_{(BR)}$
 $33_{(10)} = 0011 \quad 0011_{(BCD)} = 110001_{(BR)}$

					0 0 0 0 1 1	0 0 1 1 1	0 1 1 0 0	0 1 2 3
				0	1 1	0 0	0	7 8
			0 1	1	0	0	0	15 16
		0 1 1	1 1 1	0 0 0	0 0 0	0 0 0	0 0 1	31 32 33
	0	1	0	0	0	0	0	63 64
0	1	0	0	0	0	0	0	127 128
1 2 8	6 4	3 2	1	8	4	2	1	
<u> </u>	Cá	2011	ä١				01/	06/2010

Corrigé Exercice 3 : CAPTEUR DE POSITION ANGULAIRE.

(Selon le concours ICARE 1998 filière PSI)

Fonctionnement des codeurs.

Question 1 : Donner la résolution (plus petite grandeur mesurable) de ces capteurs (codeur sur 4 bits) en points/tour.

Quelle aurait été la résolution si les codeurs codaient sur 12 bits.

$$2^4 = 16 \text{ points/tour}$$
 $\Rightarrow 16 \text{ point s}/360^\circ = 1 \text{ point/} 22,5^\circ$
 $2^{12} = 4096 \text{ points/tour}$ $\Rightarrow 4096 \text{ point s}/360^\circ = 1 \text{ point/} 0,09^\circ$

Question 2 : Quels sont les avantages et inconvénients des 2 codeurs.

En utilisant un codeur en Binaire Naturel, nous n'avons pas besoin de transcodeur. L'information issue du codeur est utilisable directement par la partie commande.

En revanche, en utilisant un codeur en Binaire Réfléchi, nous avons besoin d'un transcodeur pour convertir le code Gray en code Binaire Naturel exploitable par la partie commande.

Mais le codeur en Binaire Réfléchi, permet d'éviter toutes confusions de codes lors du passage d'une position à une autre, adjacente (voir cours).

Question 3 : Si N est l'image numérique de la position du plateau, quel est le gain $B = \frac{N}{\theta}$ de ce codeur si θ est en radian ?

$$\begin{array}{ccc} \theta \rightarrow N \\ 2\pi \rightarrow 16 \end{array} \qquad \text{donc} \quad N = \frac{16.\theta}{2\pi} \qquad \quad \text{et} \quad B = \frac{16}{2\pi} \end{array}$$

Fonctionnement du transcodeur 4 bits vers 4 bits (binaire réfléchi \rightarrow binaire naturel).

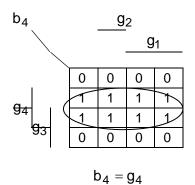
Question 4 : Réaliser la table de vérité de ce transcodeur.

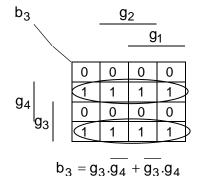
94	g ₃	g ₂	g ₁	b ₄	b_3	b ₂	b ₁
0	0	0	0	0	0	0	0
0	0	0	1	0	0	0	1
0	0	1	1	0	0	1	0
0	0	1	0	0	0	1	1
0	1	1	0	0	1	0	0
0	1	1	1	0	1	0	1
0	1	0	1	0	1	1	0
0	1	0	0	0	1	1	1
1	1	0	0	1	0	0	0
1	1	0	1	1	0	0	1
1	1	1	1	1	0	1	0
1	1	1	0	1	0	1	1
1	0	1	0	1	1	0	0
1	0	1	1	1	1	0	1
1	0	0	1	1	1	1	0
1	0	0	0	1	1	1	1

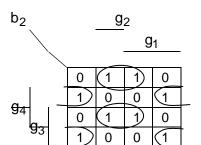
Cette table sert à déterminer les équations de passage d'un code à l'autre.

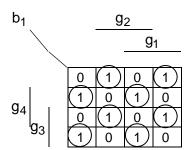
 g_4 et b_4 sont les bits de poids forts.

Question 5 : Déterminer les fonctions combinatoires donnant les sorties b_i en fonction des entrées g_i à l'aide de tableaux de Karnaugh. Commencer par b_4 , puis b_3 , b_2 et b_1 .









$$b_2 = g_2.g_3.g_4 + g_2.g_3.g_4 + g_2.g_3.g_4 + g_2.g_3.g_4$$

Question 6 : Réécrire les expressions de b_3 , b_2 et b_1 avec seulement des opérateurs OU EXCLUSIF.

$$b_4 = g_4$$

$$b_3=g_3.\overline{g_4}+\overline{g_3}.g_4$$

$$b_3 = g_3 \oplus g_4$$

$$b_2 = g_2.\overline{g_3}.\overline{g_4} + g_2.g_3.g_4 + \overline{g_2}.g_3.\overline{g_4} + \overline{g_2}.\overline{g_3}.g_4 = g_2.(\overline{g_3} \oplus g_4) + \overline{g_2}.(g_3 \oplus g_4)$$

$$\mathbf{b_2} = \mathbf{g_2} \oplus \mathbf{g_3} \oplus \mathbf{g_4}$$

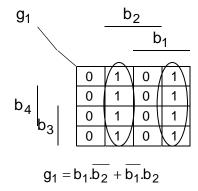
$$\begin{array}{c} b_1 = g_1.g_2.g_3.g_4 + g_1.g_2.g_3.g_4 +$$

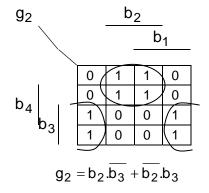
Question 7 : Dans le cas général, pour un transcodeur à n bits, déduire le r^{ème} bit naturel b_i en fonction des g_i.

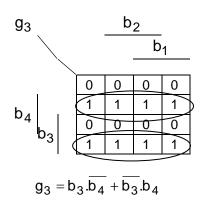
$b_i = g_i \oplus g_{i+1} \oplus \oplus g_n$	pour $0 < i \le n-1$	et	$b_n = g_n$

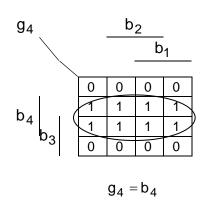
Corrigé Exercice 4 : TRANSCODEUR (BINAIRE NATUREL \rightarrow BINAIRE REFLECHI).

Question 1 : Déterminer les fonctions combinatoires donnant les sorties g_i en fonction des entrées b_i à l'aide de tableaux de Karnaugh. Commencer par g_1 , puis g_2 , g_3 et g_4 .









Question 2 : Réécrire les expressions de g_1 , g_2 et g_3 avec seulement des opérateurs OU EXCLUSIF.

$$g_1=b_1\oplus b_2$$

$$g_2 = b_2 \oplus b_3$$

$$g_3 = b_3 \oplus b_4$$

$$g_4 = b_4$$

Question 3 : Dans le cas général, pour un transcodeur à n bits, déduire le i^{ème} bit réfléchi g_i en fonction des b_i .

$g_i = b_i \oplus b_{i+1}$	pour $0 < i \le n-1$	et	$g_n = b_n$
----------------------------	----------------------	----	-------------

Corrigé Exercice 5 : IDENTIFICATION DE PIECES.

(Selon le concours X 2001 filière MP)

Question 1 : Compléter les codes des chiffres de 1 à 9 dans le tableau ci-dessous (6 premières colonnes). En déduire le code du chiffre 0 en justifiant son unicité. Déterminer le nombre décimal correspondant au code de la figure ci-dessus.

Commencer par remplir les colonnes abcd dans le tableau : $1\rightarrow1000$, $2\rightarrow0100$, $3\rightarrow1100$, $4\rightarrow0010$, $5\rightarrow1010$, $6\rightarrow0110$, $7\rightarrow0001$, $8\rightarrow1001$ et $9\rightarrow0101$. La colonne e se trouve aisément pour que dans abcde il y ait toujours deux 1.

Pour les valeurs abcd de la ligne 0, il reste les combinaisons inutilisées 0000, 1101, 0011, 1011, 0111, 1110 et 1111. Parmi ces combinaisons, la seule qui permet d'avoir deux 1 en ajoutant e est la combinaison 0011 (avec e = 0).

Déchiffrons	ام در	ahr	harres	de la	niàce	on l	lit ·
Deciminons	ie c	Jue a	Danes	ue ia	piece,	OH	III .

 $C3 = 00110 \rightarrow 0$

 $C2 = 10001 \rightarrow 1$

 $C1 = 10100 \rightarrow 5$

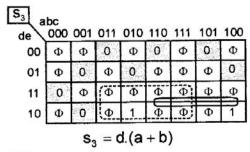
 $C0 = 01100 \rightarrow 6$

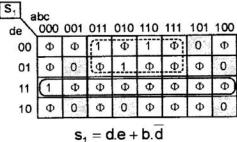
Le numéro de la pièce est donc 0156.

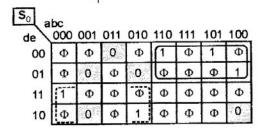
Poids	1	2	4	7	0	2³=8	2 ² =4	21=2	20=1
	а	b	С	d	е	S ₃	S ₂	S ₁	So
0	0	0	1	1	0	0	0	0	0
1	1	0	0	0	1	0	0	0	1
2	0	1	0	0	1	0	0	1	0
3	1	1	0	0	0	0	0	1	1
4	0	0	1	0	1	0	1	0	0
5	1	0	1	0	0	0	1	0	1
6	0	1	1	0	0	0	1	1	0
7	0	0	0	1	1	0	1	1	1
8	1	0	0	1	0	1	0	0	0
9	0	1	0	1	0	1	0	0	1

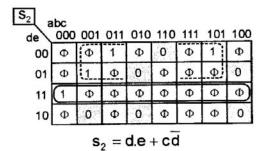
Question 2 : Compléter la table de vérité des sorties s_i . En déduire les équations simplifiées des sorties s3, s2, s1 et s0 en fonction des entrées a, b, c, d et e ci-dessus.

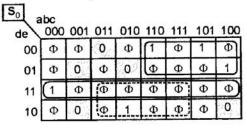
La partie droite du tableau ci-dessus est évidente, ce qui donne les tableaux de Karnaugh suivants :











Il y a plusieurs solutions pour s_0 : ci-dessus : $s_0 = d.e + a.\overline{d} + b.d$ ou à gauche : $s_0 = a.\overline{d} + \overline{a}.\overline{c}.d$

NB : Si vous ne comprenez pas les tableaux de Karnaugh à 5 variables d'entrée, utilisez l'algèbre de Boole.