Licence3 Informatique ◆◇◆◆◇◆

Année 2016-2017



Examen de Système d'Exploitation : Session Normale

Durée : 2h00mn Documents non autorisés

Exercice 1 (5 points)

Dessiner le diagramme simplifié d'états des processus en multiprogrammation non préemptive et pour chacune des transitions entre deux états, indiquer un exemple d'élément qui pourrait en être l'origine.

(Voir cours le diagramme à 3 (Prêt-Elu-Bloqué) ou 5 (Création-Prêt-Elu-Bloqué-Terminé) états sans transition de Elu vers prêt (interruption système).

Dans un système à un processeur, on a les 5 processus suivant A_2 , B_6 , C_3 , D_1 , E_2 dont les numéros en indice représentent leur temps d'exécution respectif.

1) Si les processus C et D sont à l'état bloqué, E à l'état d'exécution, et les processus restant à l'état prêt : on applique l'algorithme SJF, donner l'ordre des processus dans la file d'attente?

Avec SJF on a: B -- A---> tête de la file d'attente

Les processus bloqués ne sont pris en compte par l'ordonnanceur

2) Si on suppose que le processus A se présente en premier, à l'instant 0, B se présente à l'instant 5, C se présente à l'instant 7, D est débloqué à l'instant 8 et E est débloqué à l'instant 9, dessinez un schéma illustrant l'occupation du processeur en fonction du temps en utilisant SRTF.

Avec SRTF on a:

		В		E	C			C	> B		A
	17	.3	1	11		6	8	7	5	2	0
'I'emps											

Exercice 2 (6points)

Soit un système de segmentation avec pagination de **4** segments, et une mémoire physique de 16 octets. Chaque segment est paginé (page de taille 4 octets).

Une variable globale X est décalée de **3** dans la **2**ème page (chargée dans le **3**ème **cadre**) du segment 1 de taille 32 octets.

- 1) Sachant que l'adressage est faite par octet et le décompte des numéros commence par 1 et l'adressage par 0, déterminer :
 - a) L'adresse logique de la variable?
 - b) L'adresse physique de la variable?

Adresse logique = N° segment - N° Page-Offset = 0000111Adresse Physique = N° cadre -Offset = 1011

1) Si l'utilisation de la mémoire physique en fonction du temps (t1,t2,t3) est représentée à travers le schéma suivant par les cadres et les pages qui y sont charges.

Si on souhaite charger la page X à t4, en remplaçant les ? à t4; indiquer en cas de défaut de page, la page à décharger selon les algorithmes: Least recently Used, FIFO et Least Fréquently Used.

P1 P3 P2 P6 P1 P4 P2 P5 P4 P3 P2 P7 ? ? ? t1 t2 t3 t4 temps

Pour LRU: la page la moins récemment utilisée est déchargée. A t3 on a 4 pages en mémoire utilisées dans le temps selon l'ordre P4,P3,P2,P7, donc la page P4 est la moins récemment utilisée, par consequent c'est celle qui sera déchargée en cas de défaut de page.

Bonne chance Dr Y. FAYE

Pour FIFO: parmi les page présentes en mémoire à t3, la page P2 est plus ancienne, donc c'est elle qui sera déchargée en cas de défaut de page.

Pour LFU: la fréquence d'utilisation des pages (P4,P3,P2,P7) residentes en mémoire à t3 est:

- -Pour P4=2 depuis son dernier chargement en mémoire à t2
- Pour P3=1 depuis son dernier chargement en mémoire à t3
- Pour P2=3 depuis son dernier chargement en mémoire à t1
- Pour P7=1 depuis son dernier chargement en mémoire à t3

Par consequent P7 ou P3 sera déchargée, et ce sera P3 si on utilise FIFO en cas d'égalité.

Exercice 3 (6points)

Soient 3 processus P1, P2, P3 chargés de calculer T5= (a+b) * (b+c) - (c/a)

P1 calcule T1= (a+b), P2 calcule T2= (b+c), et P3 calcule T3= c/a.P2 calcule T4=T1*T2 et P3 calcule le résultat en faisant T5=T4-T3.En utilisant les sémaphores, proposer un schéma permettant de gérer l'exclusion mutuelle des sections critiques et l'interdépendance entre processus.

Les variables partagées sont a, b, c, T1, T4

On associe les les sémaphores S0 à a, S1 à b, S2 à c pour organiser l'excusion mutuelle, et S3 à T1, et S4 à T4 pour organiser l'interdépendance

On initialise les sémaphores S0=S1=S2=1; et S3=S4=0;

P1	P2	Р3
P(S1)	P(S2)	P(S0)
P(S0)	P(S1)	P(S2)
T1 = a + b	T2 = b + c	T3 = c/a
V(S0)	V(S1)	V(S2)
V(S1)	V(S2)	V(S0)
V(S3)	P(S3)	
	T4 = T1*T2	
	V(S4)	P(S4)
		T5 = T4 - T3

NB: comme P2 fait T2 = b + c et T4 = T1*T2, il ne pourra jamais utiliser T2 en même temps, par conséquent on n'a pas besoin d'une exclusion mutuelle sur T2. Idem pour P3 qui utilise T3 pour T3=c/a et T5=T4-T3.

On constate que si l'un des processus entre dans sa section critique pour executer (a+b) ou (b+c) ou (c/a) les autre sont bloqué, donc on peut simplifier en utilisant un seul semaphore à la place de \$0,\$1,\$2 (voir schema suivant).

P1	P2	P3
P(S0)	P(S0)	P(S0)
Tl = a + b	T2 = b + c	T3 = c/a
V(S0)	V(S0)	V(S0)
V(\$3)	P(S3) T4 = T1*T2	
	V(S4)	P(S4) T5= T4 - T3

Exercice 4 (4points)

 $1) Que l \ est \ le \ nombre \ de \ processus \ cr\'e\'e \ par \ le \ programme \ suivant \ ?$

2) Donner un des affichages possibles en fonction du choix de l'ordonnanceur.

Bonne chance Dr Y. FAYE

Commentaire du code

```
#include <stdio.h>/*pour printf()*/
#include <unistd.h>/*pour fork()*/
int main(int argc, char **argv) {
int var=20;
if (fork() == 0 ) { /*Notre programme P0 crée un processus fils P1*/
var=var+10;} /*Continue l'exécution de P0 et commence celle de P1 (qui considère que var=20)*/
if (fork() == 0)/*Notre programme et le premier processus fils P1 créent chacun un processus respectivement fils (P2) et petit fils(P3) */
{var=var+30;} /*Continue l'exécution de P0, de P1 et commence celle de P2 et P3 (qui considèrent que var=20)*/
{var=var+30;} /*si la creation des processus est réussie, cette instruction ne sera jamais execute*/
printf ("la variable vaut %d\n", var);
return 0;}
    1) Nous avons 4 processus crées (notre programme PO, P1, P2, P3)
    2) Quelques affichages possible
la variable vaut 50 -> affichage de P2 ou P3
la variable vaut 60 -> affichage de POou Pl
la variable vaut 60 -> affichage de POou Pl
la variable vaut 50 -> affichage de P2ou P3
la variable vaut 50 -> affichage de POou Pl
la variable vaut 50 -> affichage de POou Pl
la variable vaut 60 -> affichage de POou Pl
la variable vaut 60 -> affichage de POou Pl
```

etc.....

Bonne chance Dr Y. FAYE