

Experiencia de Laboratorio N°1

Objetivo: hacer una primera experiencia de circuitos analógicos con semiconductores.

Actividad: proponer valores y resolver el ejercicio que se asigne a cada grupo de trabajo y presentar un breve informe que incluya:

- * Descripción del circuito.
- * Valores de los componentes propuestos para el circuito, acorde a la disponibilidad.
- * Resolución teórica esperada de los valores de transferencias e impedancias.
- * Foto del protoboard con el circuito armado.
- * Resultado de las mediciones e introducción de cambios *ceteris paribus* en caso de ser posible.
- * Conclusiones.

Circuitos propuestos (se asignará un grupo de circuito/s por grupo, sin superponerse):

1. Compensación Colector-Base (Ref Ej 2.6) + Rectificador de media onda.
2. Autopolarización de base (Ref Ej 2.3) + Circuito limitador básico (Ref Ej 1.4)
3. Drain Común con derivación (Ref Ej 4.4).
4. Amplificador de transimpedancia (Ej 3.10).
5. Configuración Base Común (BJT) + Regulador Zener (Ref Ej 1.9).
6. Configuración Colector Común (BJT) + Rectificador de onda completa.
7. Configuración Source Común (J-FET) .
8. Configuración Drain Común (MOS-FET Enhancement).
9. Fuente de corriente simple (Ref Ej 3.) + Diodos combinados (Ref Ej 1.7)

Criterios de evaluación:

- * Presentación de los resultados en forma clara, concisa y sin redundancias.
- * Aportes no obligatorios, originalidad e inventiva.
- * Presentación y legibilidad.
- * Coherencia en el manejo de magnitudes numéricas.

Fecha de entrega:

La entrega del trabajo práctico será en formato impreso antes de las 19:00 hs en la fecha indicada en el cronograma de trabajo de la materia, siempre antes del parcial correspondiente.