

Alumna: Magza Reta, Tiziane. - Padron: 101715.

Parcialito 10 → los 32 bits del registro de instrucción

ld %r1, %r2

se opera
con registros

31 30 29 28 27 26 25 24 23 22 21 20 19 18 17 16 15 14 13 12 11 10 9 8 7 6 5 4 3 2 1 0
1 1 0 0 0 1 0 0 0 0 0 0 0 0 0 0 1 0 0 0 0 0 0 0 0 0 0 0 0 0 0 0

op

rd

op3

rs1

bits

rs2

acceso a memoria

registro destino

indica que es un ld

registro fuente 1

registro fuente 2

registro 2

registro 1

registro 0

se leeria como

ld %r1, %r0, %r2