





/ 6) Utilizando tres flipflops tipo JK diseñe un circuito que tiene una entrada de control que en caso de estar en 0 a la salida del circuito se observará la siguiente secuencia iterativa: 100 - 010 - 001 - 100y que en caso de que la entrada de control esté en 1 la secuencia será: 001 - 010 - 100 - 001El cambio de una salida a la siguiente se produce toda vez que ocurra un flanco descendente en la entrada de pulsos a contar, la cual está conectada sincrónicamente a los tres flipflop Diew m contador su ad ui co \$\phi_{0}^{*} p_{1}^{*} p_{2}^{*} table de tronsiciónes. 72 K2 Do D1 D2 0 0 0 × 1 0 0 1 1 × 0 × × 0 0 1 0 1 1 X O 0 1 XX XX 1 0 x 1 0 | 1 0 ıış ט א ו ו $\mathbf{x} \mid \mathbf{x}$ XX ×I OX × 0 0 1 × XX O $x \mid x \mid x$ 0 X X χX 1 (χX con hormough: sumpli fico V, P, P2 J, P, N p. 02 00 00 00 0 1 01 11 10 01 1 1 10 0 1 1 1 1 1 10 10 R 2 2 R R O R R R 0 R R 00 00 R R 00 00 01 R R R 01 R R R 0 1 R 01 R R Q R R R R R R 1 1 R R Π 2 R 1 1 0 R R 1 1 R R R 12 R R R R R R 12 R 10 12 R 10 10 = M D2 + M D0 J, = M Po + M Po K 0 = 1 W1 = 1 N P. P. lugo: 00 01 -1-1 00 01 11 10 10 To = \$\bar{\Partial} \rho_1 + \mathreat{\Partial} \rho_0 \\ \colon = 1 2 R 00 R R R 00 R J, = M 00 + M 00 k, = 1 01 R R 01 R 0 R R R R J2 = M Q + Mp. 12 2 R 1 1 12 R 10 to calobs NACA NJAS extóm negados J, = 9 0 + 40. w 2 = 1 ormo el circuito: ۵۱ oQ рι CK