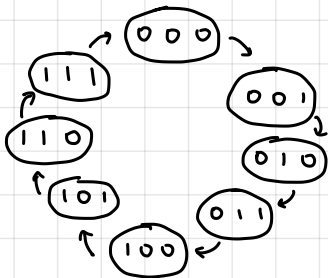


• Diseñar un contador síncrono código binario de módulo 8 con ff-T.

"módulo 8" \Rightarrow uso 3 ff. Armo la secuencia de estado:



Armo la tabla de verdad:

Q_0, Q_1, Q_2	Q_0^+, Q_1^+, Q_2^+	T_0, T_1, T_2
0 0 0	0 0 1	0 0 1
0 0 1	0 1 0	0 1 1
0 1 0	0 1 1	0 0 1
0 1 1	1 0 0	1 1 1
1 0 0	1 0 1	0 0 1
1 0 1	1 1 0	0 1 1
1 1 0	1 1 1	0 0 1
1 1 1	0 0 0	1 1 1

Simplifico con mapas de Karnaugh:

$T_0 \backslash Q_0, Q_2$	00	01	11	10
0	0	0	1	0
1	0	0	1	0

$T_0 = Q_1, Q_2$

$T_1 \backslash Q_0, Q_2$	00	01	11	10
0	0	1	1	0
1	0	1	1	0

$T_1 = Q_2$

Finalmente, grafico el circuito:

