```
microprogramada indicar las tres correspondientes microinstrucciones en forma de
   mnemonicos
                                    URW
                             X
                                    XDR ALU COND JUMP ADDR
                 1 0 0 1 0 1 0 0 0 0 0 0 0 0 1 0 0 0 0 1 0 0 0 1 1 0 0 0 0 0 0 0 0 0 0 0 0 0 0 0
                 00000010000011000011000010011001111100010010
1) A = 1 0 0 1 0 1 = 3710
 A MUX = 0 - habilito er er los A el contenido de 187 = 1/11
    B = 0 0 0 0 0 0 = 0 |
 BMUx = 0 -> habilito en el bus B el contenido de 10 = 1/10
    C = 1 0 0 0 0 1 = 33 1,0
 C Mux = 0 → halilito en el bus C el contenido de (33 = 1. tempo
   as on to lea
   WR = 0 + no escribo
  4 LU = 1 100 -> 66xT13
 coup = 0 0 0 -> la próxima instrucción es la siguiente
JUMP ADDR = 0 0 0 0 0 0 0 0 0
 = en mnemo'nicos es: R[temp@]= SEXT13 (RCIT]);
2 A = 0 0 0 0 0 0 = 0110
 AMUX = 1 -> habilito en el bus A el contenido del legistro que establezca (SI
    B = 1 0 0 0 0 1 = 33 1
 BMUx = 0 -> habilito en el bus B el contenido de (33 = 1. tempo
    C = 1 0 0 0 0 1 = 33 1 0
CMUX = 0 -> habilito en el bus C el contenido de (33 = 1. tempo
   DD = 0 - no leo
  WL = 0 3 no escribo
  ALU = 1000 -> (ealizo ADD (AB)
 COND = 110 - USO
                         JUMP ADDR
JUMP ADDR = 1 1 1 0 0 0 0 0 0 0 1 -> 12 instrucción siguiente es 1793
=> en mnemonicos es: R[tempo] = add (R[si], R[tempo]); 6010 1793;
```

15. Considerando que la siguiente tabla almacena el microcódigo de una unidad ARC

```
3 A = 000000 = 01,0
AMUX = 1 -> habilito en el bus A el contenido de ssi
    B = 0 0 0 0 0 0 = 0110
 BMUx = 1 -> habilito en el bus B el contenido de 152
   C = 1 0 0 0 0 1 = 33 100
C Mux = 0 → habilito en el bus C el contenido de 133 = 1. temp 0
  DD = 0 - no leo
  WL = 0 - no escribo
 ALU = 1000 -> (ealizo ADD (AB)
COND = 1 0 1 -> USO JUMP ADDR S: 12 C13]=1
JUMP ADDR = 1 1 1 0 0 0 1 0 0 1 0 -> 12 instrucción siguiente es 1810
= n en mnemonicos es: letempo] = 4DD(RCISI], RCISA); IF R[IRCIS]] THEN GOTO 1810;
```