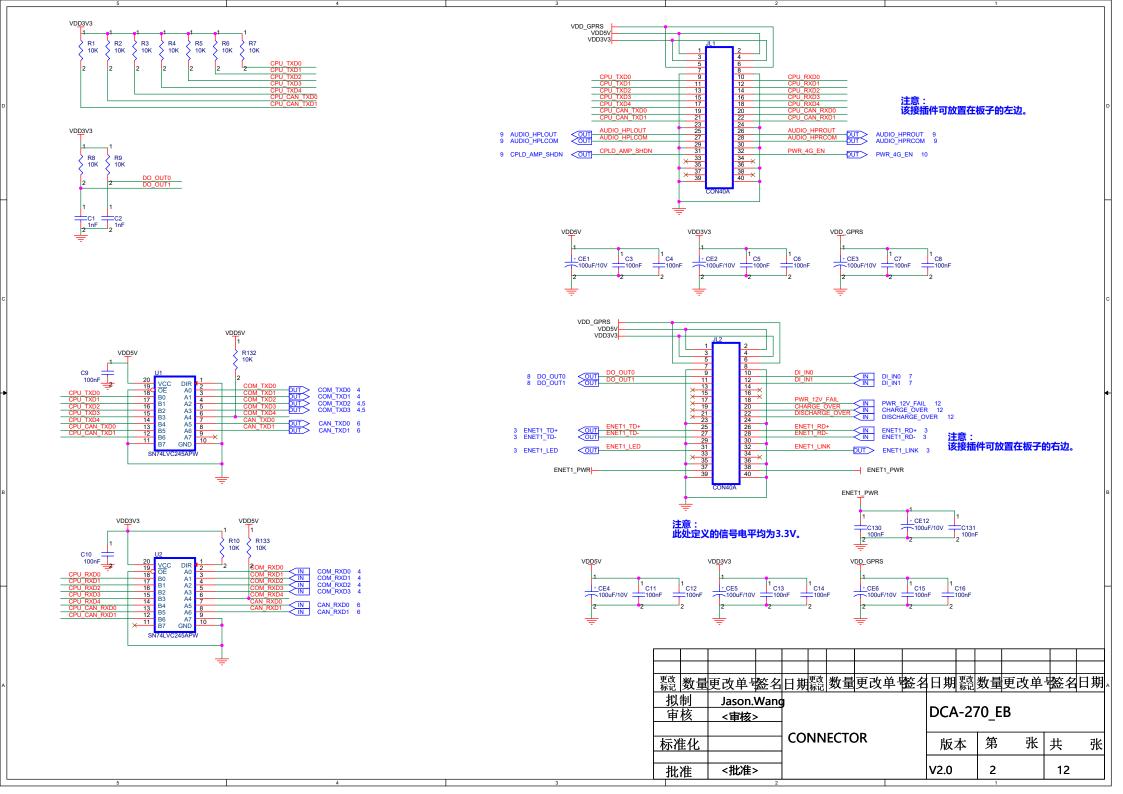
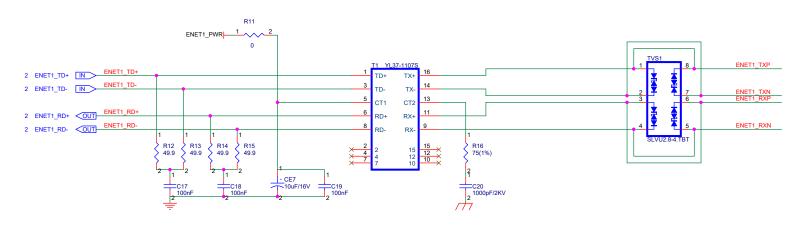
SCHEMATIC PAGE         1       封面         2       板对板接插件: 2 * 40pin 双排2.54mm插针         3       RJ45电路         4       RS232电路         5       RS485电路         6       CAN总线接口电路         7       2路DI开入电路         8       2路DO开出电路         9       音频放大电路         10       4G无线模块电源         11       12V输入,产生系统主3.3/5V电源         12       外部12V电源EMC滤波电路         13       14         15       16         17       18         19       20         21       22         23       24		CONTENTS
2       板对板接插件: 2 * 40pin 双排2.54mm插针         3       RJ45电路         4       RS232电路         5       RS485电路         6       CAN总线接口电路         7       2路DJ开入电路         8       2路DO开出电路         9       音频放大电路         10       4G无线模块电源         11       12V输入,产生系统主3.3/5V电源         12       外部12V电源EMC滤波电路         13       14         15       16         17       18         19       20         21       22         23       23	PAGE NO.	SCHEMATIC PAGE
3 RJ45电路 4 RS232电路 5 RS485电路 6 CAN总线接口电路 7 2路DJ开入电路 8 2路DO开出电路 9 音频放大电路 10 4G无线模块电源 11 12V輸入,产生系统主3.3/5V电源 12 外部12V电源EMC滤波电路 13 14 15 16 16 17 18 19 20 21 22 23 23	1	封面
4 RS232电路 5 RS485电路 6 CAN总线接口电路 7 2路DI开入电路 8 2路DO开出电路 9 音频放大电路 10 4G无线模块电源 11 12V输入,产生系统主3.3/5V电源 12 外部12V电源EMC滤波电路 13 14 15 16 17 18 19 20 21 22 23 23	2	板对板接插件: 2 * 40pin 双排2.54mm插针
5 RS485电路 6 CAN总线接口电路 7 2路DI开入电路 8 2路DO开出电路 9 音频放大电路 10 4G无线模块电源 11 12V输入,产生系统主3.3/5V电源 12 外部12V电源EMC滤波电路 13 14 15 16 17 18 19 20 21 22 23	3	RJ45电路
6 CAN总线接口电路 7 2路DI开入电路 8 2路DO开出电路 9 音频放大电路 10 4G无线模块电源 11 12V输入,产生系统主3.3/5V电源 12 外部12V电源EMC滤波电路 13 14 15 16 17 18 19 20 21 22 23	4	RS232电路
7       2路DI开入电路         8       2路DO开出电路         9       音频放大电路         10       4G无线模块电源         11       12V输入,产生系统主3.3/5V电源         12       外部12V电源EMC滤波电路         13       14         15       16         17       18         19       20         21       22         23       23	5	RS485电路
8 2路DO开出电路 9 音频放大电路 10 4G无线模块电源 11 12V输入,产生系统主3.3/5V电源 12 外部12V电源EMC滤波电路 13 14 15 16 17 18 19 20 21 22 23	6	CAN总线接口电路
9 音频放大电路 10 4G无线模块电源 11 12V输入,产生系统主3.3/5V电源 12 外部12V电源EMC滤波电路 13 14 15 16 17 18 19 20 21 22 23	7	2路DI开入电路
10 4G无线模块电源 11 12V输入,产生系统主3.3/5V电源 12 外部12V电源EMC滤波电路 13 14 15 16 17 18 19 20 21 22 23	8	2路DO开出电路
11 12V输入,产生系统主3.3/5V电源 12 外部12V电源EMC滤波电路 13 14 15 16 17 18 19 20 21 22 23	9	音频放大电路
12 外部12V电源EMC滤波电路  13  14  15  16  17  18  19  20  21  22  23	10	4G无线模块电源
13 14 15 16 17 18 19 20 21 22 23	11	12V输入,产生系统主3.3/5V电源
14 15 16 17 18 19 20 21 22 23	12	外部12V电源EMC滤波电路
15 16 17 18 19 20 21 22 23	13	
16 17 18 19 20 21 22 23	14	
17 18 19 20 21 22 23	15	
18 19 20 21 22 23	16	
19 20 21 22 23	17	
20 21 22 23	18	
21 22 23	19	
22 23	20	
23	21	
	22	
24	23	
<del></del>	24	
25	25	
26		
27	27	
28	28	
29	29	

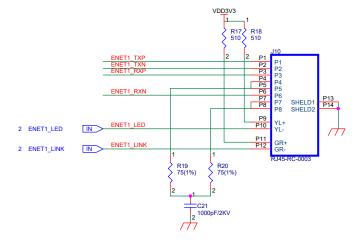
REV	DESCRIPTION	DATE	BY
1.0	FEATURE CHANGES  1、完成1.0版本原理图设计。 说明:采用两层板设计方案。  2、2016.04.28:图纸做了修改,将MB板上的4G模块电源电路和音频功放电路移到EB板上。这样MB板上就没有12V强电了。	04/20/16	Jason
2.0	FEATURE CHANGES  1、按照克潇ECU801需求,重新改动图纸。 2、EB板上一共排布有7个端子,分别为: J1:电源端子 J2:DI开入端子 J3:DO开出端子 J7:串口端子 J8:CAN和音频端子 J9:DEBUG调试串口DB9母头 J10:以太网RJ45端口	07/23/16	Jason
			Jason

数量	更改单号	签名	日期	更改 标记	数量	更改	单型	签名	日期	更改标记	数量	更改卓	色盤	日期	
制	Jason.	Wang	)						564	~	70 -				
核	<审核>	>							DCA-270_EB						
			-	. /									_		
主化			CO	VEF	<b>(</b>				版	本	第	张	共	张	
准	<批准>	>							V2.0		1		12		
	制 核 <b></b> 主化	制 Jason.' 核 <审核 主化	制 Jason.Wang 核 <审核>	制 Jason.Wang 核 <审核> E化 CO	制 Jason.Wang 核 <审核> E化 COVER	制 Jason.Wang 核 <审核> DCA E化 版	制 Jason.Wang 核 <审核> DCA-2 bt化 版本	制 Jason.Wang 核 <审核> DCA-270_E	制 Jason.Wang 核 <审核> COVER 版本 第 张	核     <事核> <u>İ化</u> 版本     第     张 共					

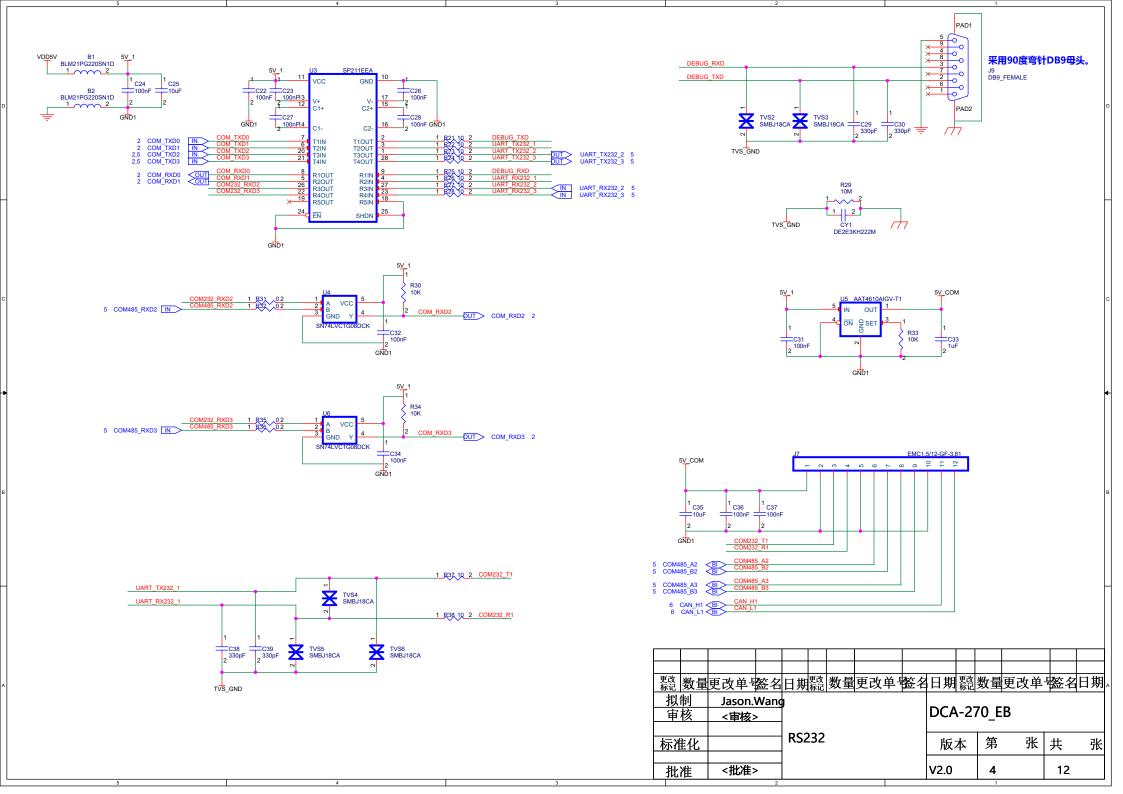


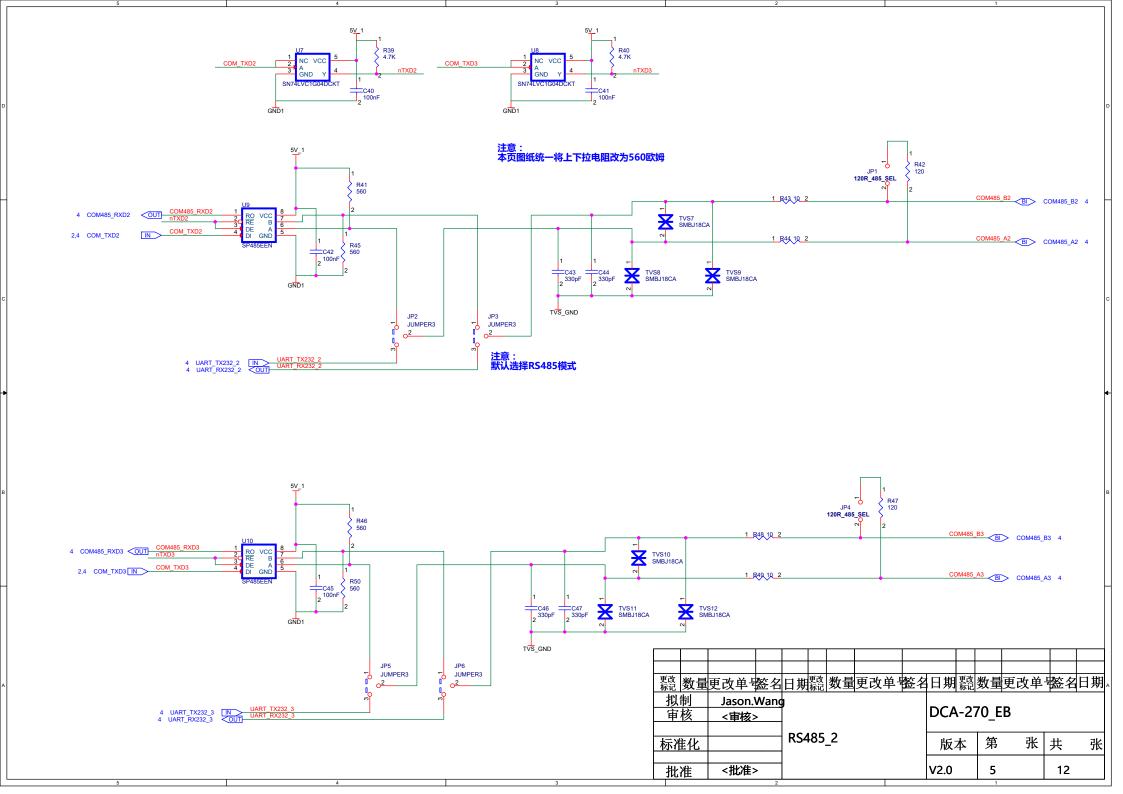


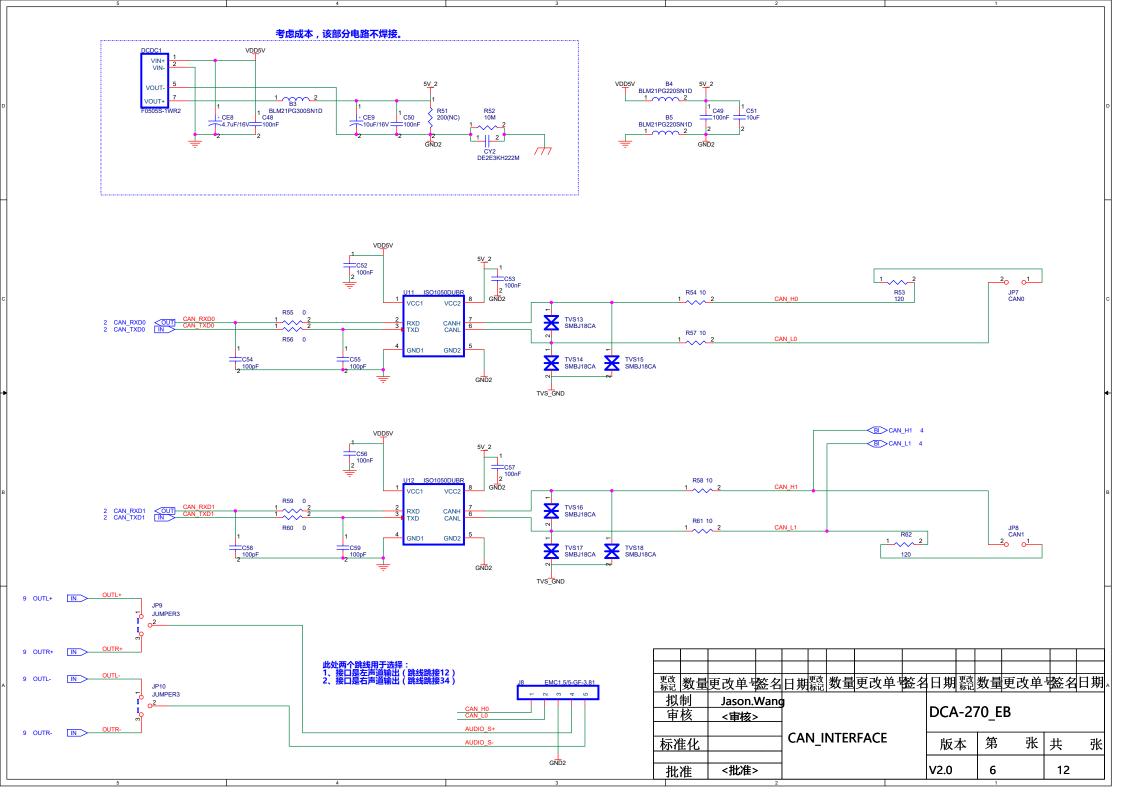
信号需要经过板级接插件连接至MB板上。 3.3V差分电平信号。

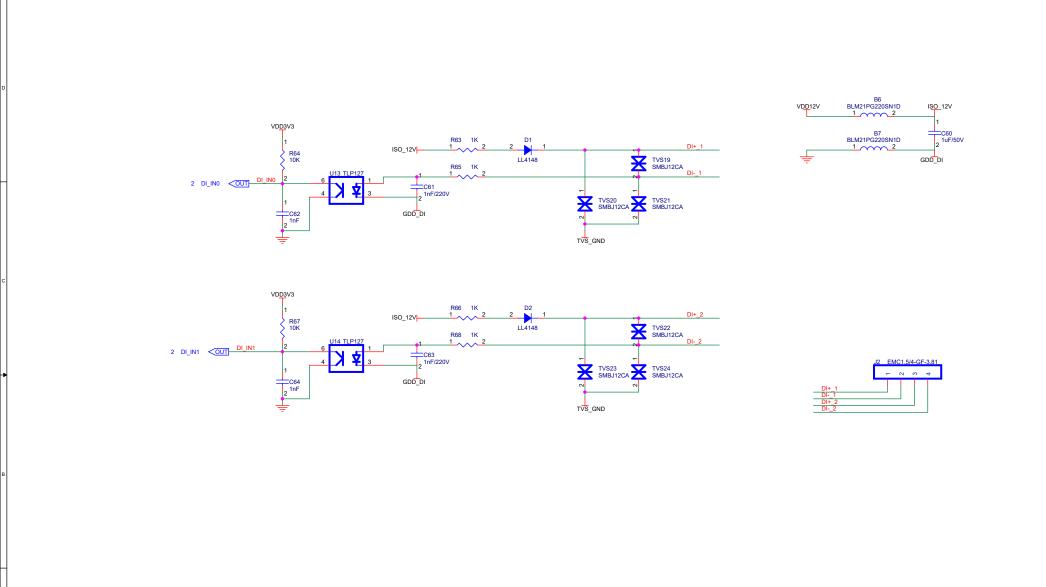


ſ																
	更改 标记	数量	更改单号	签名	日期	更改 标记	数量	更改基	単り	签名	日期	更改 标记	数量	更改单	· 签名	日期
Į	拟		Jason.\	)						2		70 F	.D			
ŀ	审	<u>核</u>	<审核>	>							DCA	\-2	/U_E	B		
L					RJ4	E							1		1	
ļ	标准	主化			K)4	.5					版	本	第	张	共	张
ŀ	Lin.	\/\_	, HLVA+ s								V2.0		2		12	
l	批	作	<批准>	>							V2.0		3		12	

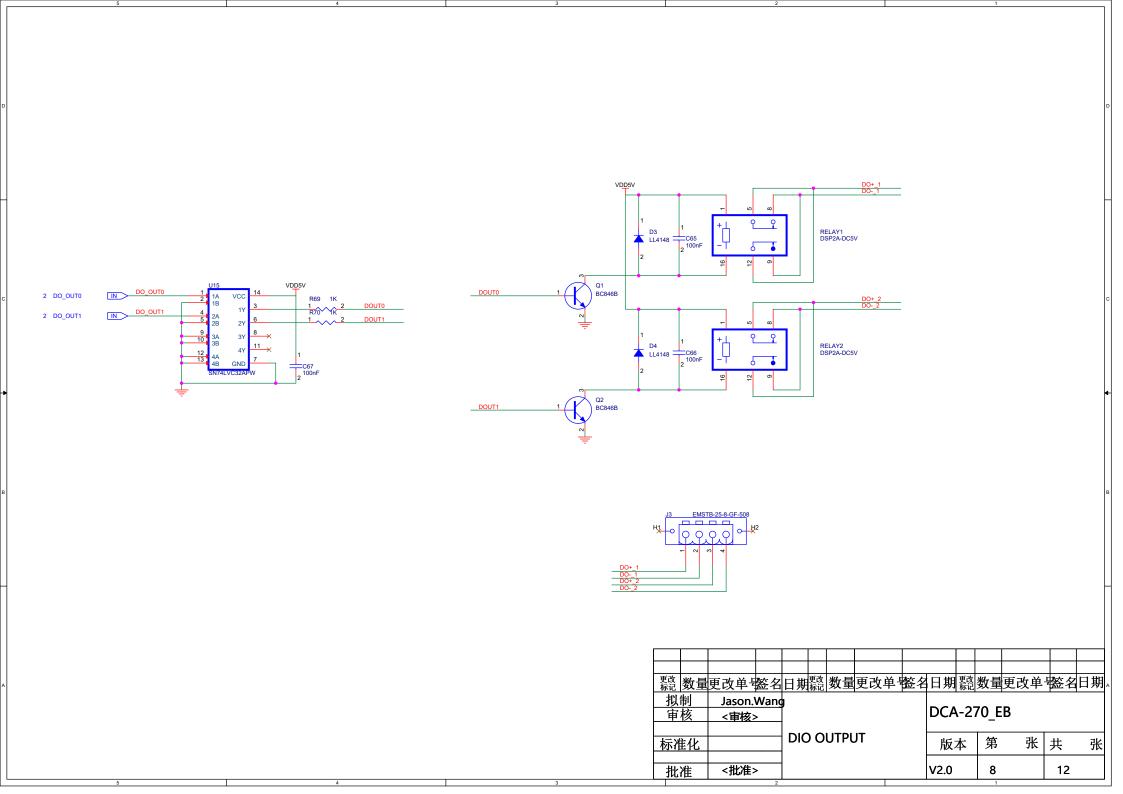


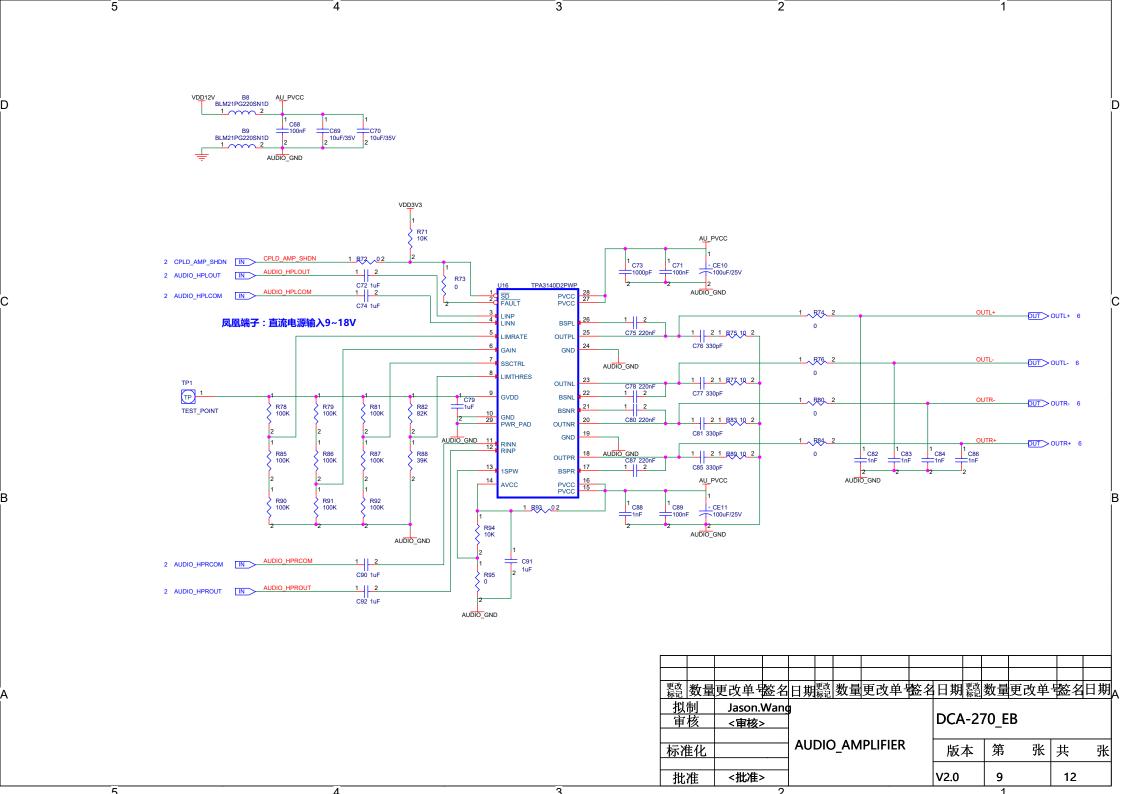


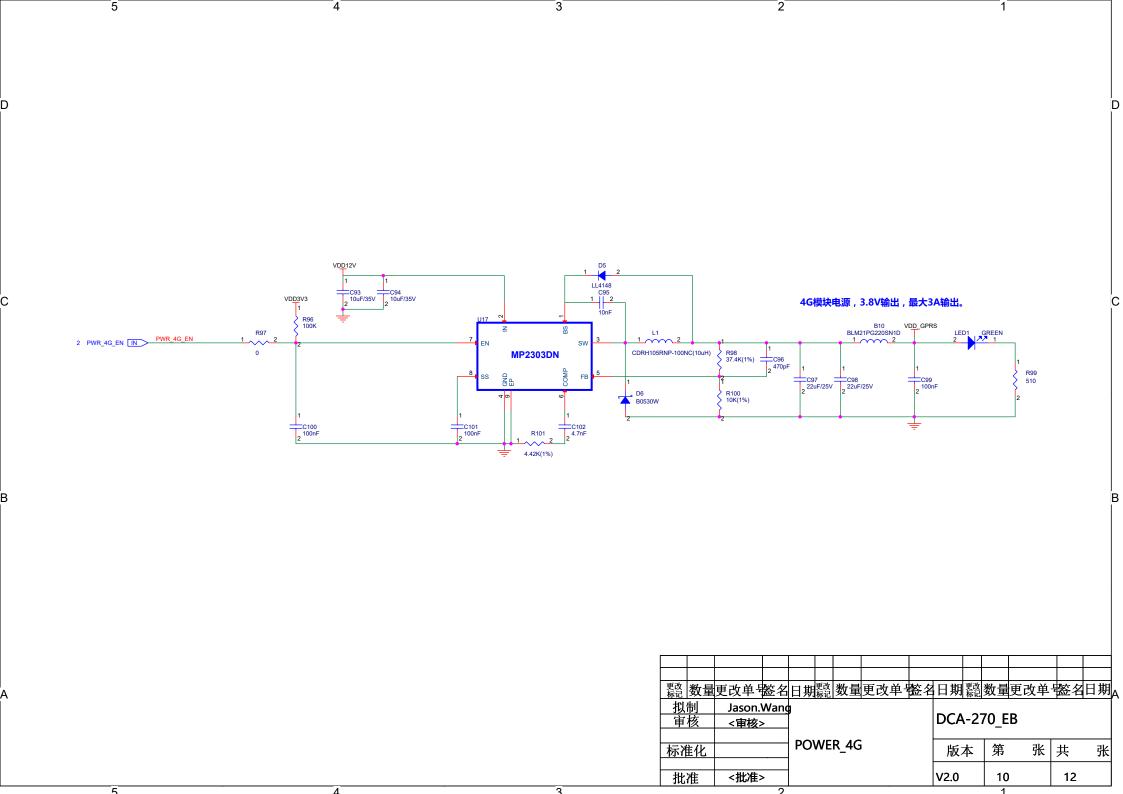


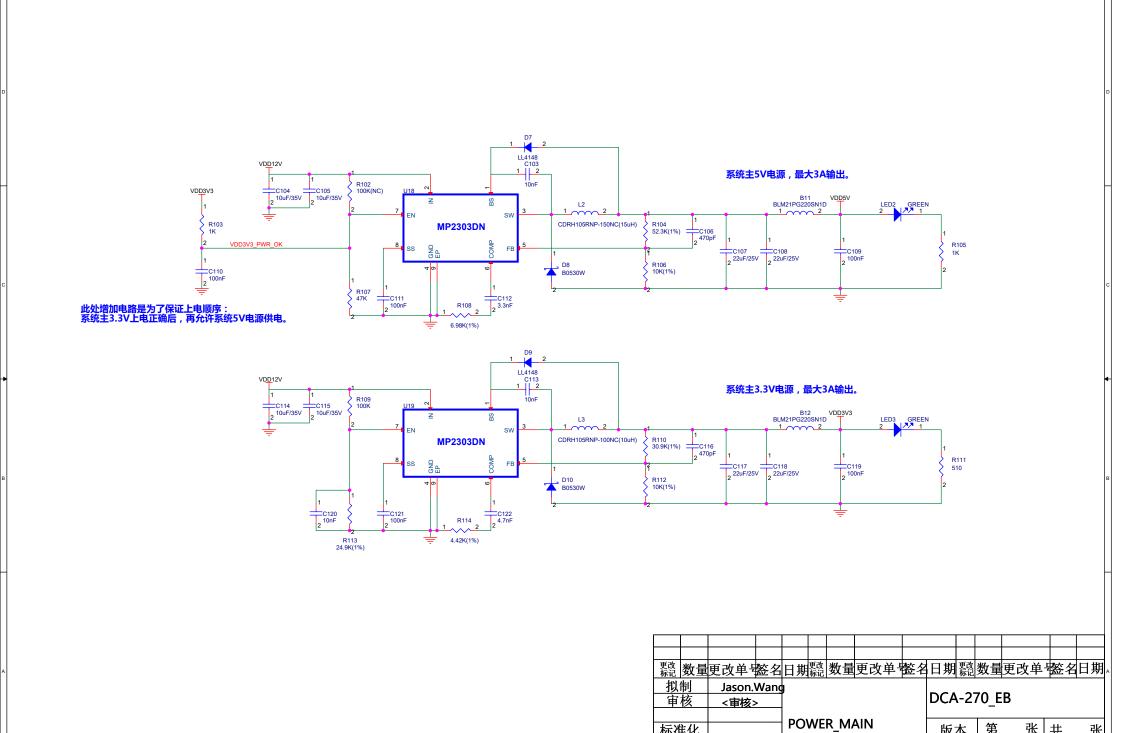


改記	数量	更改单号	签名	日期	更改 标记	数量	更改	单与	签名	日期	更改标记	数量	更改	单-	签名	日期		
拟	制	Jason.	Wang	j							D.C.A. 070 ED							
审	<u>核</u>	<审核>	>								DCA-2/0_EB							
				D10	DIO INDUIT													
示准	主化			DIC	DIO INPUT					版	本	第	į	张	共	张		
批:	准	<批准>	>							V2.0		7			12			
	担 事	<ul><li>窓数量</li><li>拟制</li><li>审核</li><li>示准化</li><li>批准</li></ul>	拟制 Jason. 审核 <审核:	拟制 Jason.Wang 审核 <审核>	拟制 Jason.Wang 审核 <审核> 示准化 DIC	拟制 Jason.Wang 审核 <审核> 示准化 DIO IN	拟制 Jason.Wang 审核 <审核> 示准化 DIO INPUT	拟制 Jason.Wand 审核 <审核> 示准化 DIO INPUT	拟制 Jason.Wang 审核 <审核> DIO INPUT	拟制 Jason.Wang 审核 <审核> DIO INPUT	拟制 Jason.Wang   审核 <审核>    DIO INPUT	拟制 Jason.Wang   审核 <审核>    DIO INPUT  版本	拟制 Jason.Wang   审核 <审核>    DIO INPUT  版本 第	拟制 Jason.Wang   审核 <审核>    DIO INPUT  版本  第	拟制 Jason.Wang   审核 <审核>     DIO INPUT 版本 第 张	审核         < 审核>           示准化         DIO INPUT           版本         第 张 共		









标准化

批准

<批准>

张

12

张

第

11

版本

V2.0

