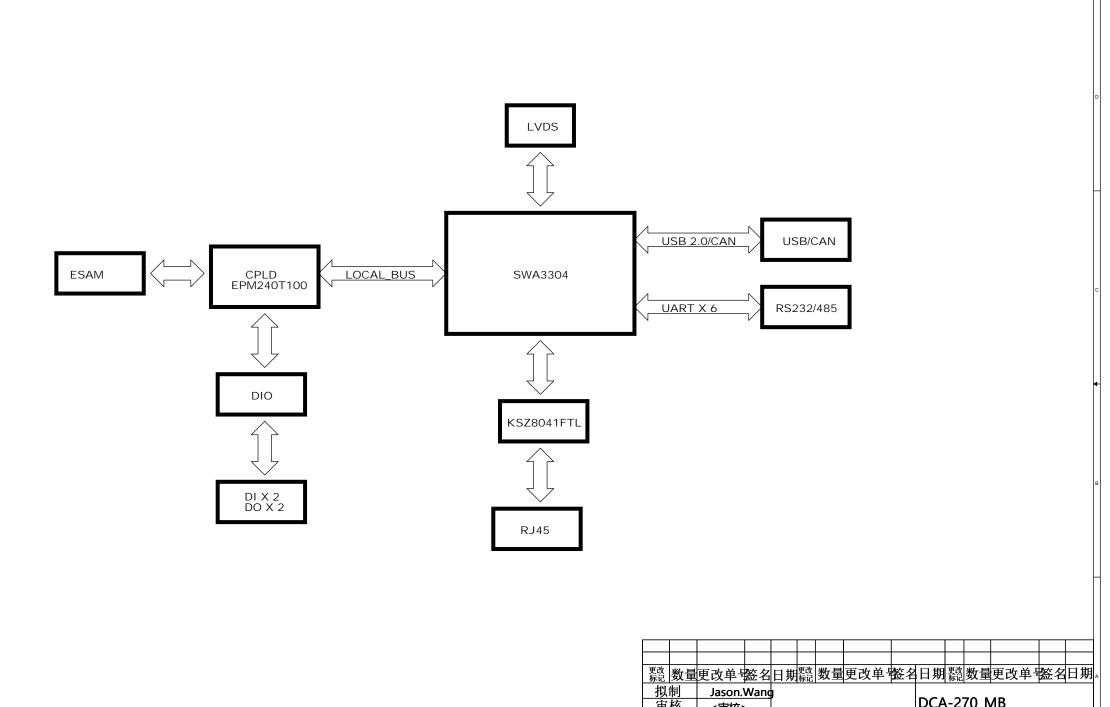
	CONTENTS
PAGE NO.	SCHEMATIC PAGE
1	封面
2	系统逻辑框图
3	核心板接插件1:LOCAL BUS
4	核心板接插件2:各种外设
5	地址线/数据线扩展
6	CPLD:采用EPM240
7	第一路以太网PHY:采用KSZ8041FTL
8	LVDS 显示驱动电路
9	PCIE接口ME909S 4G模块电路
10	ESAM/PSAM电路
11	TF卡电路 ( Micro SD )
12	音频输出电路
13	8路LED信号指示灯
14	OTHERS电路:包含蜂鸣器,USB HOST接口
15	与底板接插件接口电路
16	
17	
18	
19	
20	
21	
22	
23	
24	
25	
26	
27	
28	
29	

REV	DESCRIPTION	DATE	вч
	FEATURE CHANGES		
1.0	1、完成1.0版本原理图设计。 结构上仍然采用两块板设计方案, 将5路串口,两路CAN口,3路DI,4路DO放置底板, 要求MB板采用4层板设计方案。		
	2、2016.05.05: 修改了图纸设计,从MB板上去掉了音频功放电路, 去掉了4G模块电源电路,将这些电路移到EB板上。	04/20/16	Jason
	FEATURE CHANCES		
2.0	FEATURE CHANGES  1、按照新的ECU801文档需求改动MB板设计。 2、要求MB采用4层板设计方案。 3、核心板需要放置在MB板的背面,满足高度44mm要求。 4、mini PCIE插槽需要放置在MB板背面,满足高度44mm需求。	07/23/16	
2.1			

更改 标记	数量	更改单号	签名	日期	更改 标记	数量	更改单		签名	日期	更改标记	数量	更改单	整名	日期			
拟制 Jason.Wang			)															
审	核	<b>〈审核〉</b>									DCA-270_MB							
标准	主化		COVER							版	本	第	张	共	张			
批	准	<批准>	>							V2.0		1		15				



				ı						I				l					
	更改 标记	数量	更改单量	签名	日期	更改 标记	数量	更改.	单与	签名	日期	更改标记	数量	更改	单号	签名	日期		
	拟制 Jason.W			Wang	g						D.C.A. 070 AAD								
	审核		<审核	>							DCA-270_MB								
					CVC	SYS LOGIC						_	-		.				
	标准	主化			313_EOGIC						版	本	第	引	Ŕ	共	张		
-	ш.	\/ <del>\</del>	, HUVA- s								V2.0		1			1 [			
	批	<u>作</u>	<批准	>							VZ.U		<u> </u>			15			

