

## 附录 I 本书用到的 x86 指令及其页码

ADC.....	112
ADD.....	63
AND.....	101
ARPL.....	285
BOUND.....	343
BSWAP.....	228
BTS/BTR/BTC/BT.....	322
CALL.....	129
CBW.....	84
CLD.....	79
CLI.....	152
CMP.....	91
CMOV <sub>cc</sub> .....	233
CMPS (CMPSB/CMPSW/CMPSD) .....	239
CPUID.....	230
CWD.....	84
DEC.....	81
DIV.....	59
HLT.....	159
IDIV.....	86
IN.....	124
INC.....	81
INT3.....	163
INT <i>n</i> .....	163
INTO.....	163
INVLPG.....	369
IRET.....	153
J <sub>cc</sub> .....	90
JMP.....	138
LGDT.....	192
LIDT.....	359
LLDT.....	282
LOOP.....	80
LTR.....	282
MOV.....	52

MOVSB.....	78
MOVSD.....	229
MOVSW.....	78
MOVSX.....	236
MOVZX.....	235
MUL.....	144
NEG.....	83
NOT.....	160
OR.....	101
OUT.....	125
POP.....	103
POPF/POPFD.....	275
PUSH.....	102
PUSHF/PUSHFD.....	275
RET/RETF.....	131
RET <i>n</i> /RETF <i>n</i> .....	278
ROL.....	137
ROR.....	137
SGDT.....	235
SHL.....	136
SHR.....	134
STD.....	79
STI.....	152
TEST.....	160
UD2.....	343
XCHG.....	218
XLAT.....	244
XOR.....	62

## 附录 II 本书用到的重要图表及其页码

8086 通用寄存器示意图.....	16
ASCII 表.....	50
VGA 文本模式的显示属性表.....	51
条件转移指令及其判断条件汇总表.....	91
硬盘控制器端口 0x1f6 各位的含义.....	126
硬盘控制器端口 0x1f7 各位的含义.....	127
逻辑右移示意图.....	136
循环右移示意图.....	137
8259 芯片级联示意图.....	151
实模式下的中断向量表内存布局图.....	153
CMOS RAM 中的时间信息及其偏移量.....	154
CMOS RAM 的寄存器 (A/B/C/D) 功能详解.....	155
x86 的 16/32 位通用寄存器示意图.....	170
32 位处理器的指令指针、标志和段寄存器示意图.....	171
流水线基本原理示意图.....	174
16 位寻址方式示意图.....	178
32 位寻址方式示意图.....	179
全局描述符表寄存器 GDTR 的组成.....	186
存储器的段描述符格式.....	188
代码段和数据段描述符的 TYPE 字段.....	190
32 位处理器的段寄存器.....	196
段选择子的组成.....	197
各种指令重复前缀的检查条件.....	240
32 位的任务状态段 TSS.....	248
调用门描述符的格式.....	259
LDT 描述符的格式.....	272
IO 许可位映射示意图.....	274
TSS 描述符的格式.....	277
LDTR 和 TR 寄存器的组成.....	282
任务门描述符的格式.....	290
EFLAGS 寄存器的组成.....	291
任务嵌套示意图.....	292

不同任务切换方法对 B 位、NT 位和任务链接域的影响.....	298
页目录项和页表项的组成.....	311
控制寄存器 CR3 (PDBR) 的组成.....	313
控制寄存器 CR0 的 PE 位和 PG 位.....	314
保护模式下的中断和异常向量分配.....	342
中断门和陷阱门描述符的格式.....	344
中断描述符表寄存器 IDTR 的组成.....	344
8259A 芯片的初始化命令字.....	361