# 《电工电子学 2》课程期末考试卷(A)

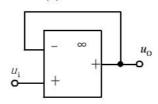
题 号	-	=	三	四	五	总分	复核人
应得分	45	10	18	15	12	100	
实得分							
评卷人							

适用班级: 交通 061

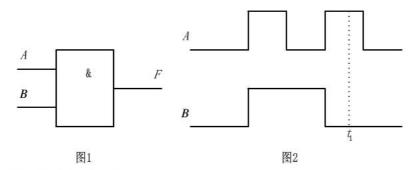
### 一、 单项选择题 (每题 3 分, 共 45 分)

- 1、N型半导体的多数载流子是电子,因此它应( C )。
- (a) 带负电 (b) 带正电 (c) 不带电
- 2. 电路如图所示,二极管为理想元件, $u_i=6\sin\omega t$ V,U=3V,当 $\omega t=\frac{\pi}{2}$ 瞬
- 间,输出电压 uo等于(B)。
  - (a) 0 V (b) 6 V (c) 3 V  $u_i$   $u_i$   $u_0$
- 3. 测 得 电 路 中 工 作 在 放 大 区 的 某 晶 体 管 三 个 极 的 电 位 分 别 为 0V、-0.7V 和 -4.7V,则 该 管 为 ( D )。
- (a) NPN 型锗管
- (b) PNP 型锗管
- (c) NPN 型 硅 管

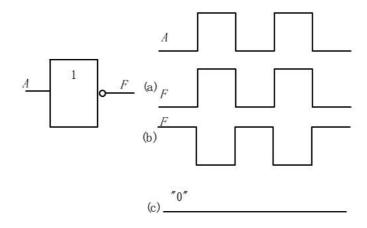
- (d) PNP 型硅管
- 4. 电路如图所示, 其电压放大倍数等于 ( A )。
- (a) 1
- (b) 2
- (c) 零



- 5. 逻辑图和输入A、B的波形如图所示, 试分析在  $t_1$  瞬间输出F为( B )。
- (a) "1"
- (b) "0"
- (c) 不定



6. 逻辑图和输入A的波形如图所示,输出F的波形为 ( B ).



7. 逻辑式 F = A B + B D + ABC + ABCD, 化简后为(C)。

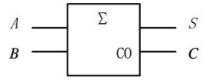
(a) 
$$F = \overline{AB} + \overline{BC}$$

(a) 
$$F = \overline{A}B + \overline{B}C$$
 (b)  $F = A\overline{B} + C\overline{D}$  (c)  $F = A\overline{B} + B\overline{D}$ 

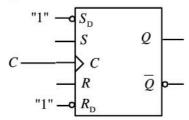
8. 半加器逻辑符号如图所示, 当 A= "1", B= "1" 时, C 和 S 分别为 ( C).

(a) 
$$C=0$$
  $S=0$  (b)  $C=0$   $S=1$  (c)  $C=1$   $S=0$ 

(c) 
$$C = 1$$
  $S = 0$ 



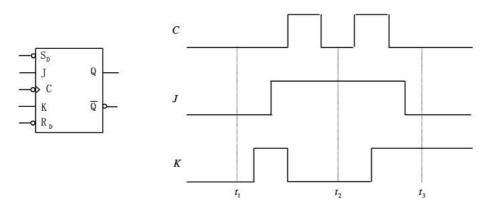
9. 逻辑电路如图所示, 当R="0", S="1"时, 可控RS触发器(B)。



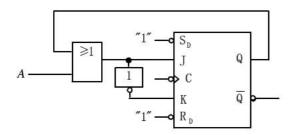
10. 逻辑电路如图所示,分析图中C,J,K的波形。当初始状态为"0" 时,输出Q是"1"的瞬间为(B)。

(a) 
$$t_1$$

(b) 
$$t_2$$
 (c)  $t_3$ 



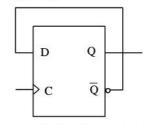
- 11. 逻辑电路如图所示,A="0"时,C脉冲来到后JK触发器(D)。
- (a) 具有计数功能 (b) 置"0" (c) 置"1" (d) 保持原状态

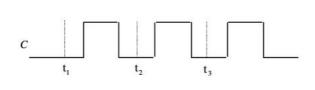


- 12. 逻辑电路如图所示,分析C的波形,当初始状态为"0"时,输 出Q是"1"的瞬间为(B)。
- (a)  $t_1$

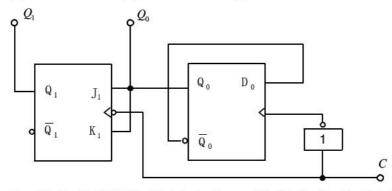
(b)  $t_2$ 

(c)  $t_3$ 





- 13. 计数器如图所示,原状态为"11",送一个C脉冲后的新状态为 (B).
- (a) "10"
- (b) "00" (c) "01"



- 14、型号为 2CP10 的正向硅二极管导通后的正向压降约为(C)。

- (a) 1V (b) 0.2 V (c) 0.6 V
- 15、稳压管反向击穿后,其后果为(C)。
- (a) 永久性损坏联单 (b) 由于击穿而导致性能下降

(c) 只要流过稳压管电流不超过规定值允许范围,管子无损

### 二、填空题(每空1分,共10分)

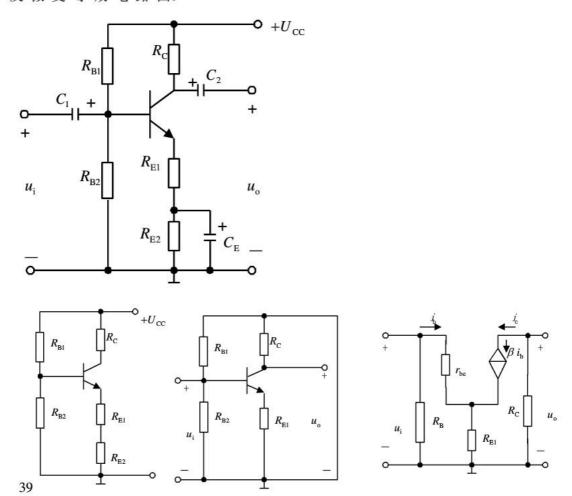
- 1. 写出下列定律或公式:  $\overline{AB}$ = $\underline{A}$ + $\overline{B}$ = $\underline{B}$ ; A+A= $\underline{B}$ .
- fgbec
- 2. 当七段数码显示器各发光二极管共阳极接法时, 若要显示 5 字,

则字中各段驱动电平如下: b, e 为高电平, a, f, g, c, d 为低电平。

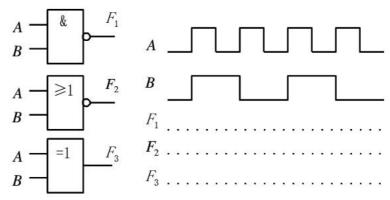
- 3. 理想运放的开环电压放大倍数为<u>∞</u>, 差模输入电阻为<u>∞</u>, 输出电阻为<u>0</u>, 共模抑制比为<u>∞</u>。
- 4. 功能为相同出 0、相异出 1 的门电路称为\_\_\_异或\_\_门,功能为全 1 出 0、有 0 出 1 的 门电路称为\_\_与非\_\_\_门。

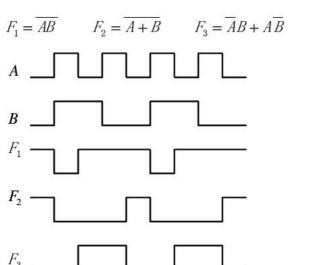
### 三、分析题(每题6分,共18分)

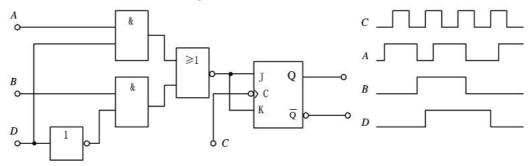
1、放大电路如图所示,要求: 画出电路的直流通道,交流通道以及微变等效电路图。



2、已知逻辑门及其输入波形如图所示,试分别画出输出  $F_1$ 、 $F_2$ 、 $F_3$ 的波形,并写出逻辑式。







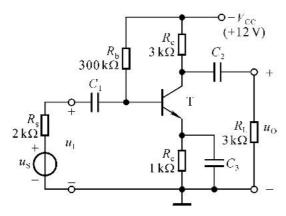
逻辑式 $J=K=\overline{AD+BD}$ 

### 状态 表

3	A	В	D	J= K	Q
C 0	1	0	0	1	0
1	1	0	0	1	1
2	1	1	1	0	1
3	0	0	1	1	0
4	1	0	0	1	1

# 四、计算题(共15分,第1题8分,第2题7分)

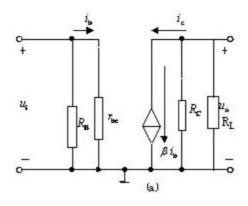
- 1. 下图电路中,晶体管的  $U_{\text{BEQ}}$ =0.7V, $\beta$  =100 求:
- 1) 静态工作点;
- 2) 画出微变等效电路, 求电路的输入电阻、输出电阻和电压放大倍数。



(1) 
$$I_{\rm B} = \frac{V_{\rm CC} - U_{\rm BE}}{R_b + (1+\beta)R_{\rm E}} = \frac{12 - 0.7}{300 + 101} \,\text{mA} = 0.028 \,\text{mA}$$

$$I_{\rm C} = \beta I_{\rm B} = 100 \times 0.028 \,\text{mA} = 2.8 \,\text{mA}$$

$$U_{\rm CE} = U_{\rm CC} - I_{\rm C} R_{\rm C} = (12 - 2.8 \times 3) \,\text{V} = 3.6 \,\text{V}$$



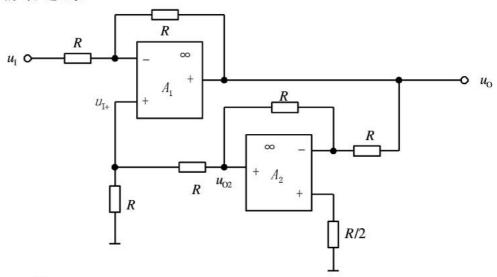
(2) 
$$r_{be} = 200 + (1+\beta)\frac{26}{2.8} = 1.128 k\Omega$$

$$A_{u1} = -\beta \frac{R_{\rm C} /\!/ R_L}{r_{\rm be}} = -133$$

$$r_{\rm i1} = R_{\rm B} //r_{\rm be} = 300 //r_{\rm be} = r_{\rm be} = 1.12 \, \text{k}\Omega$$

$$r_{\rm o1} = R_{\rm C} //R_{L} = 1.5 \,\rm k\Omega$$

2. 电路如图所示,R=100kΩ,求输出电压 $u_0$ 与输入电压 $u_1$ 之间关系的表达式。



解:

$$\begin{aligned} u_{02} &= -u_0 , \\ u_{I+} &= -\frac{1}{2} u_0 \\ u_0 &= -u_I + \left( -\frac{1}{2} u_0 \right) \cdot 2 = -u_I - u_0 \\ 2u_0 &= -u_I \\ u_0 &= -\frac{1}{2} u_I \end{aligned}$$

# 五、设计题(12分)

1、旅客列车分特快、直快和普快,并依此为优先通行次序。某站在同一时间只能有一趟列车从车站开出,即只能给出一个开车信号,试设计一个与非门构成的满足上述要求的逻辑电

路。设 A、B、C 分别代表特快、直快、普快,开车信号分别为  $Y_A$ 、 $Y_B$ 、 $Y_C$ 。

#### 解:

#### (1) 列逻辑状态表

A	B	C	$Y_A$	$Y_B$	$Y_C$
0	0	0	0	0	0
0	0	1	0	0	1
0	1	0	0	1	0
0	1	1	0	1	0
1	0	0	1	0	0
1	0	1	1	0	0
1	1	0	1	0	0
1	1	1	1	0	0

# (2) 写逻辑式

$$Y_A = A\overline{B} \overline{C} + A\overline{B}C + AB\overline{C} + ABC$$
  
 $= A\overline{B}(\overline{C} + C) + AB(\overline{C} + C)$   
 $= A\overline{B} + AB$   
 $= A(\overline{B} + B) = A$   
 $Y_B = \overline{A}B\overline{C} + \overline{A}BC = \overline{A}B$   
 $Y_C = \overline{A} \overline{B}C$ 

#### (3) 画逻辑图

