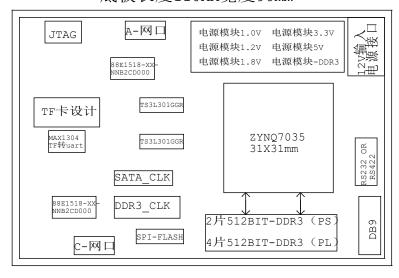
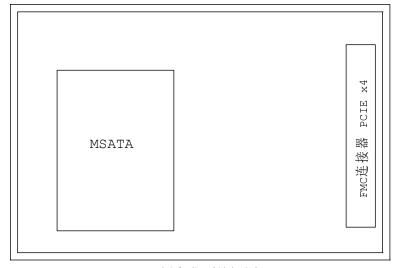
存储模块 Version:v1.0 2018.12.14 <Title> Document Number <RevCode>

## 底板长度110MM宽度90mm



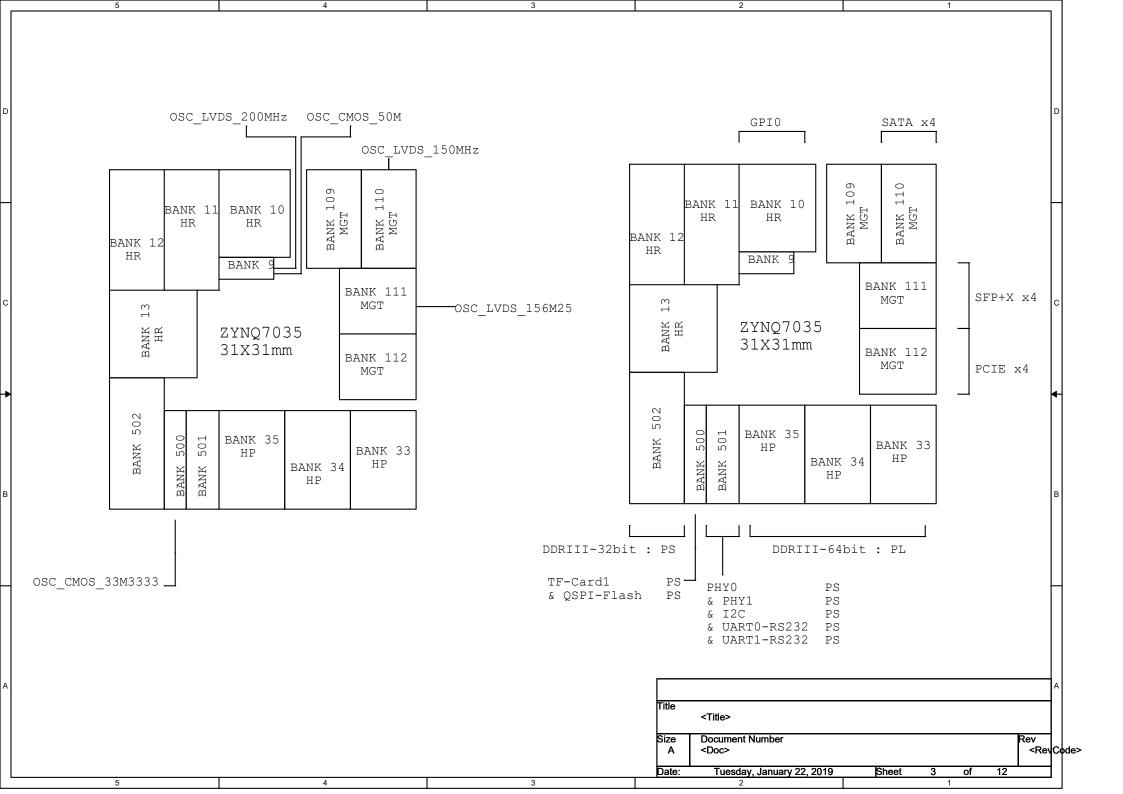
产品110mmX90mmX10mmx5MM

PCB板计划采用M5的固定螺钉。数量6个



板卡背面俯视图

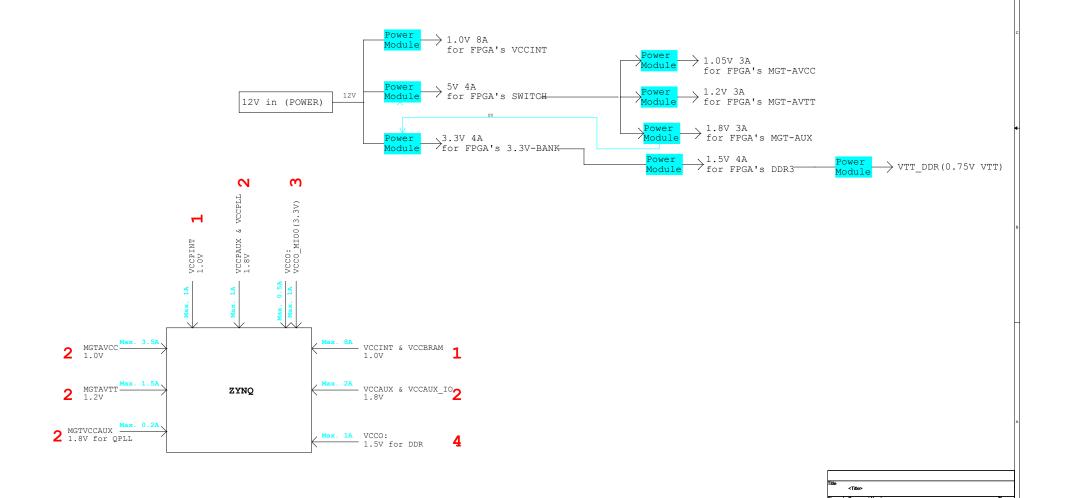
Γitle							
	<title>&lt;/td&gt;&lt;td&gt;&lt;/td&gt;&lt;td&gt;&lt;/td&gt;&lt;td&gt;&lt;/td&gt;&lt;td&gt;&lt;/td&gt;&lt;td&gt;&lt;/td&gt;&lt;td&gt;&lt;/td&gt;&lt;/tr&gt;&lt;tr&gt;&lt;td&gt;ize&lt;/td&gt;&lt;td&gt;Document Number&lt;/td&gt;&lt;td&gt;&lt;/td&gt;&lt;td&gt;&lt;/td&gt;&lt;td&gt;&lt;/td&gt;&lt;td&gt;&lt;/td&gt;&lt;td&gt;Rev&lt;/td&gt;&lt;td&gt;&lt;/td&gt;&lt;/tr&gt;&lt;tr&gt;&lt;td&gt;В&lt;/td&gt;&lt;td&gt;&lt;Doc&gt;&lt;/td&gt;&lt;td&gt;&lt;/td&gt;&lt;td&gt;&lt;/td&gt;&lt;td&gt;&lt;/td&gt;&lt;td&gt;&lt;/td&gt;&lt;td&gt;&lt;Rev&lt;/td&gt;&lt;td&gt;Code&gt;&lt;/td&gt;&lt;/tr&gt;&lt;tr&gt;&lt;td&gt;Date:&lt;/td&gt;&lt;td&gt;Tuesday, January 22, 2019&lt;/td&gt;&lt;td&gt;Sheet&lt;/td&gt;&lt;td&gt;2&lt;/td&gt;&lt;td&gt;of&lt;/td&gt;&lt;td&gt;12&lt;/td&gt;&lt;td&gt;1&lt;/td&gt;&lt;td&gt;&lt;/td&gt;&lt;/tr&gt;&lt;/tbody&gt;&lt;/table&gt;</title>						

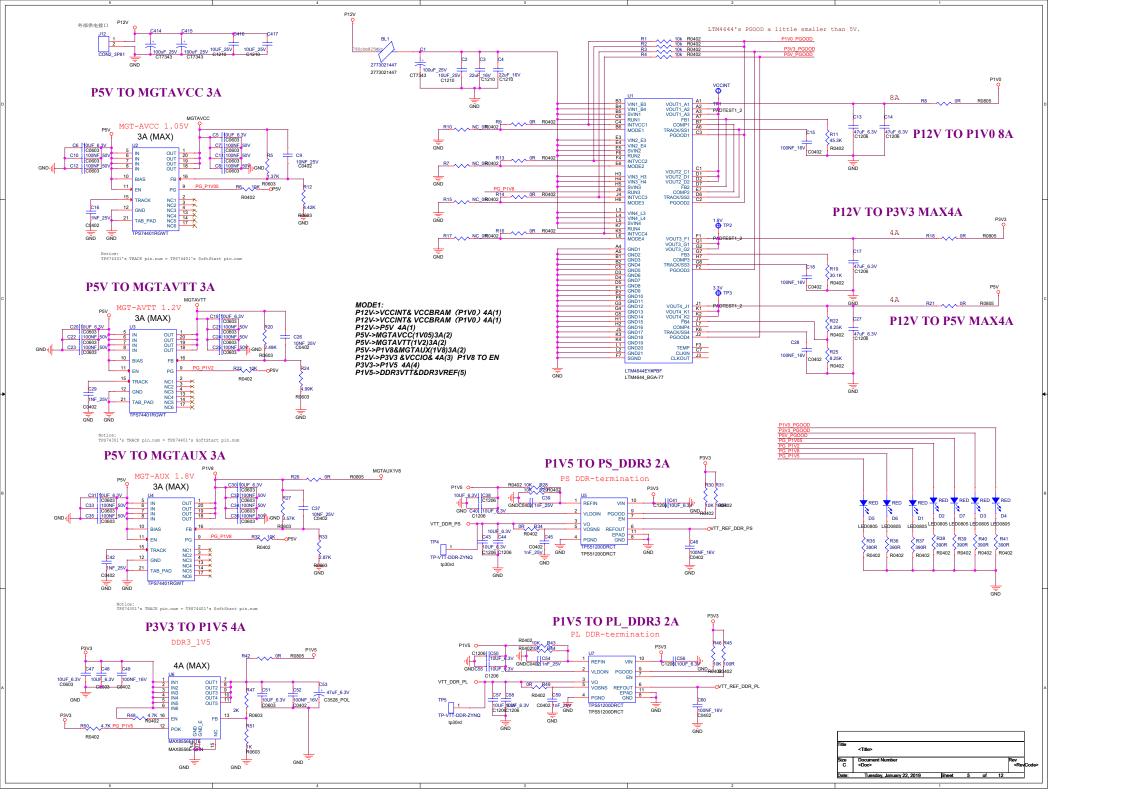


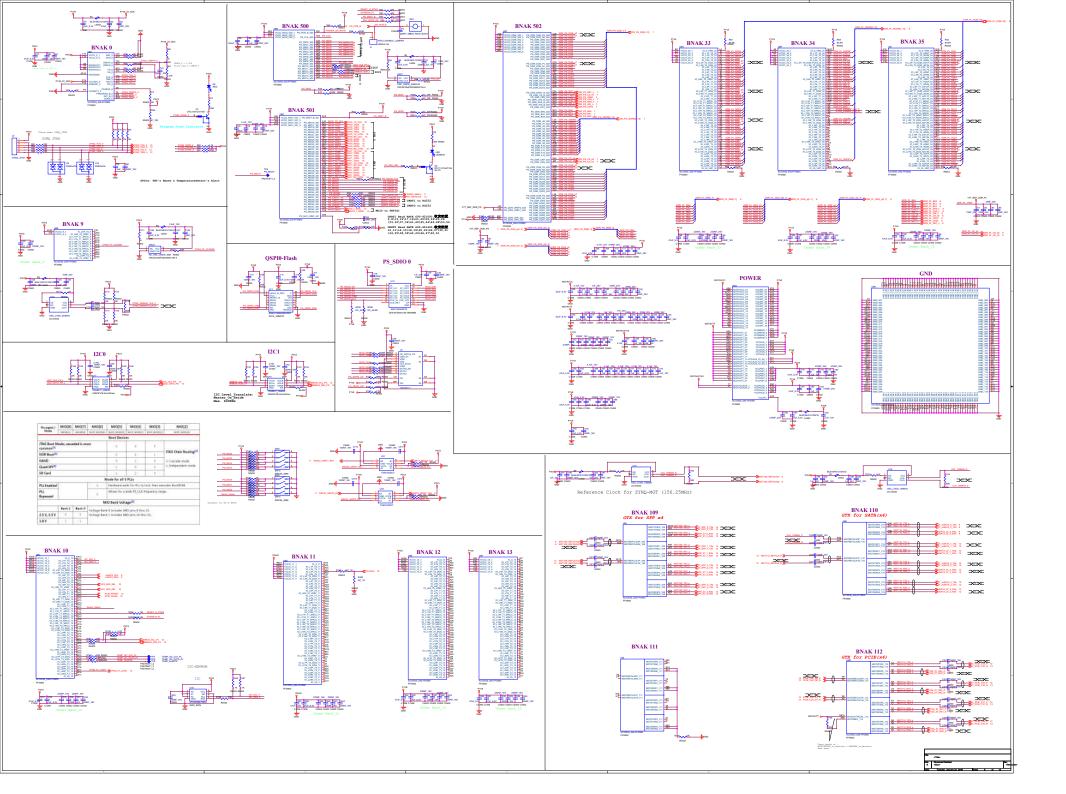
## FPGA上电时序

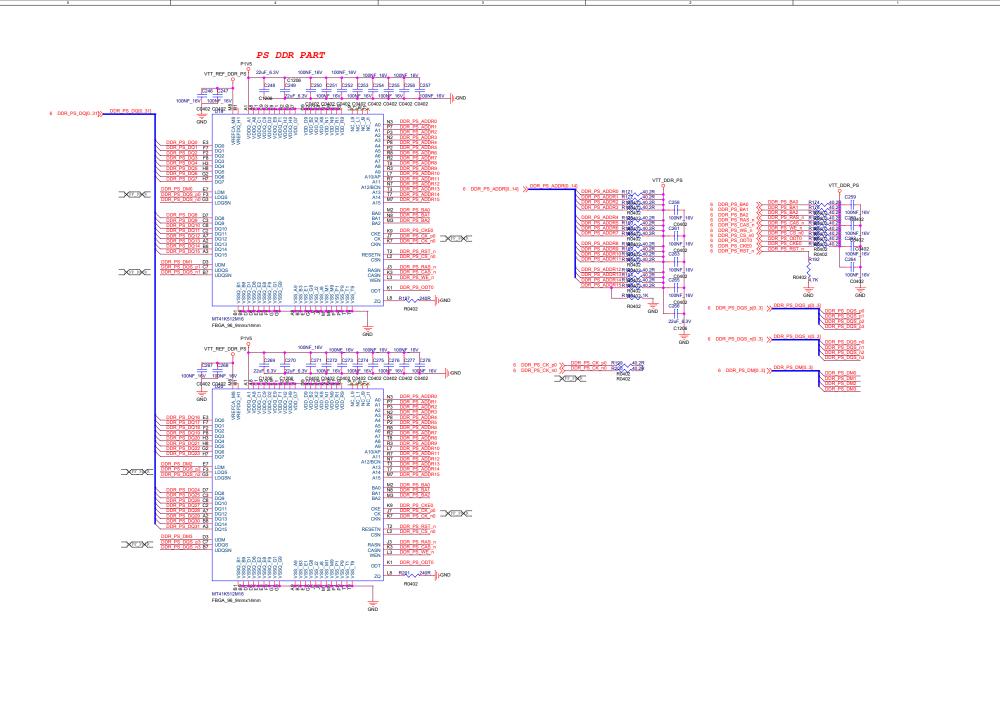
FPGA-MGTX上电时序
VCCINT(1V)&MGTAVCC(1.05V)->MGTAVTT(1.2V)

P12V->VCCINT& VCCBRAM (P1V0) 4A(1) P12V->VCCINT& VCCBRAM (P1V0) 4A(1) P12V->P5V 4A(1) P5V->MGTAVCC(1V05)3A(2) P5V->MGTAVTT(1V2)3A(2) P5V->P1V8&MGTAUX(1V8)3A(2) P12V->P3V3 &VCCIO& 4A(3) P1V8 TO EN P3V3->P1V5 4A(4) P1V5->DDR3VTT&DDR3VREF(5)









PL DDR PART | 100NE 16V | 100N VTT\_REF\_DDR\_PL 100NF\_16V 100NF\_16V 100NF\_16V 100NF\_16V C291 C292 + C294 C295 C296 C297 C298 C299 C300 C301 C302 47uF 6.3V 22uF 6.3V 100NF 16V 100NF 16V 100NF 16V 100NF 16V 100NF | 100MF | 10V | | 100MF | 100M 6 DDR\_PL\_DM[0..7] >> DDR\_PL\_DM[0. 6 DDR\_PL\_DQS\_p[0..7]>> DDR\_PL\_DQS FF PXR FF PXR XFF FXR FF\_FXR XFF\_FXR XFF PXR 2622888228 ODT K1 DDR\_PL\_ODT0 ODT K1 DDR\_PL\_ODT0 ZQ L8 R204 240R 16ND ZQ L8 R205 240R GND VTT\_DDR\_PL C304 MT41K512M16 MT41K512M16 FBGA\_96\_9mgx14mm FBGA\_96\_9mmx14mm 100NF\_16V 100NF\_16V GNU 100NF\_16V 100NF\_16V VTT\_REF\_DDR\_PL VTT\_REF\_DDR\_PL 100NF\_16V 100NF\_16V 100NF\_16V 100NF\_16V 100NF 16V 100NF C318 C319 + C321 C322 C323 C324 C325 C326 C327 C328 C329 C306 C307 100NF 6V 100NF 16V 47uF 6.3V 22uF 6.3V 100NF 16V 100NF 16V 100NF 16V 100NF 16V 100NF 16V 47uF 6.3V 22uF 6.3V 100NF 16V 100NF 16V 100NF 16V 100NF 16V 100NF 16V 00NF 16V 100NF 16V | 1004| | 107 | 1004| | 107 | 1004| | 107 | 1004| | 107 | 1004| | 107 | 1004| | 107 | 1004| | 107 | 1004| | 107 | 1004| | 107 | 1004| | 107 | 1004| | 107 | 1004| | 107 | 1004| | 107 | 1004| | 107 | 1004| | 107 | 1004| | 107 | 1004| | 107 | 1004| | 107 | 1004| | 107 | 1004| | 107 | 1004| | 107 | 1004| | 107 | 1004| | 107 | 1004| | 107 | 1004| | 107 | 107 | 107 | 107 | 107 | 107 | 107 | 107 | 107 | 107 | 107 | 107 | 107 | 107 | 107 | 107 | 107 | 107 | 107 | 107 | 107 | 107 | 107 | 107 | 107 | 107 | 107 | 107 | 107 | 107 | 107 | 107 | 107 | 107 | 107 | 107 | 107 | 107 | 107 | 107 | 107 | 107 | 107 | 107 | 107 | 107 | 107 | 107 | 107 | 107 | 107 | 107 | 107 | 107 | 107 | 107 | 107 | 107 | 107 | 107 | 107 | 107 | 107 | 107 | 107 | 107 | 107 | 107 | 107 | 107 | 107 | 107 | 107 | 107 | 107 | 107 | 107 | 107 | 107 | 107 | 107 | 107 | 107 | 107 | 107 | 107 | 107 | 107 | 107 | 107 | 107 | 107 | 107 | 107 | 107 | 107 | 107 | 107 | 107 | 107 | 107 | 107 | 107 | 107 | 107 | 107 | 107 | 107 | 107 | 107 | 107 | 107 | 107 | 107 | 107 | 107 | 107 | 107 | 107 | 107 | 107 | 107 | 107 | 107 | 107 | 107 | 107 | 107 | 107 | 107 | 107 | 107 | 107 | 107 | 107 | 107 | 107 | 107 | 107 | 107 | 107 | 107 | 107 | 107 | 107 | 107 | 107 | 107 | 107 | 107 | 107 | 107 | 107 | 107 | 107 | 107 | 107 | 107 | 107 | 107 | 107 | 107 | 107 | 107 | 107 | 107 | 107 | 107 | 107 | 107 | 107 | 107 | 107 | 107 | 107 | 107 | 107 | 107 | 107 | 107 | 107 | 107 | 107 | 107 | 107 | 107 | 107 | 107 | 107 | 107 | 107 | 107 | 107 | 107 | 107 | 107 | 107 | 107 | 107 | 107 | 107 | 107 | 107 | 107 | 107 | 107 | 107 | 107 | 107 | 107 | 107 | 107 | 107 | 107 | 107 | 107 | 107 | 107 | 107 | 107 | 107 | 107 | 107 | 107 | 107 | 107 | 107 | 107 | 107 | 107 | 107 | 107 | 107 | 107 | 107 | 107 | 107 | 107 | 107 | 107 | 107 | 107 | 107 | 107 | 107 | 107 | 107 | 107 | 107 | 107 | 107 | 107 | 107 | 107 | 107 | 107 | 107 | 107 | 107 | 107 | 107 | 107 | 107 | 107 | 107 | 107 | 107 | 107 | 107 | 107 | 107 | 107 | 107 | 107 | 107 | 107 | 107 | 107 | 107 | 107 | 107 | 107 | 107 | 10 C0402 ### X 1000 M 100 M 6 DDR\_PL\_ADDR[0..15] TEF FXR C0402 DDR PL DM5 D3

DDR PL DQS p5 C7

DDR PL DQS n5 B7 C0402 C335 66158E286 662888888888 ODT K1 DDR\_PL\_ODT0 ODT K1 DDR\_PL\_ODT0 2122222222 21224 M 8 2 8 E 8 E ZQ L8 R217 240R GND ZQ L8 R218 240R [IGND R4P8\_0402 R0402 8868000 880033556FF FBGA\_96\_9mmx14mm FBGA\_96\_9mmx14mm

