## **DAFTAR ISI**

				Halaman
HA	LAMA	AN JUD	UL	i
LEMBAR PENGESAHAN				
ABSTRAKSI				
KATA PENGANTAR				
DAFTAR ISI				
DA	FTAR	LAMP	IRAN	viii
DAFTAR GAMBAR				
DA	FTAR	TABEI	_	X
I.	PEN	NDAHU	ILUAN	
	1.1	Latar	Belakang Masalah	1
	1.2	Tujua	n Penulisan	1
	1.3	Batasa	an Masalah	2
	1.4	Metod	le Penelitian	2
	1.5	Sisten	natika Penulisan	2
II.	LAN	NDASA	N TEORI	
	2.1	Arsite	4	
		2.1.1	Mikroprosessor dan Mikrokontroller	4
		2.1.2	Fitur Standar MCS-51	5
		2.1.3	Tipe Memori	8
		2.1.4	Jenis Register 8051	12
			2.1.4.1 Bank Register	12
			2.1.4.2 Special Function Register (SFR)	13
			2.1.4.2.1 Penjelasan SFR	13
			2.1.4.2.2 Tipe SFR	15
			2.1.4.2.3 Register Pada SFR	15
		2.1.5	Mode Pengalamatan	19
			2 1 5 1 Pengalamatan segera (Immediate)	10

			2.1.5.2 Pengalamatan langsung ( <i>Direct</i> )	20
			2.1.5.3 Pengalamatan tak langsung (Indirect Addressing)	20
			2.1.5.4 Eksternal langsung (External Direct)	21
			2.1.5.5 Eksternal tak langsung (External Indirect)	22
		2.1.6	Set Instruksi dan Aliran Program	22
			2.1.6.1 Kelompok Pemindahan Data	22
			2.1.6.2 Instruksi Aritmatika	23
			2.1.6.3 Operasi Logika	23
			2.1.6.4 Pengaturan Aliran Program	23
			2.1.6.4.1 Kondisi Percabangan (Conditional	
			Branching)	24
			2.1.6.4.2 Pengecekan Kondisi dan Pemrosesan	24
			2.1.6.4.3 Lompat Langsung (Direct Jump)	26
			2.1.6.4.4 Pemanggilan Langsung (Direct Call)	26
			2.1.6.4.5 Kembali dari Rutin (return)	26
			2.1.6.4.6 Interupsi	27
	2.2	Mikrol	kontroller AT89C51	27
		2.2.1	Fitur AT89C51	27
		2.2.2	Penguncian Bit Pada Memori Kode / Program	29
		2.2.3	Memprogram On-chip Flash	30
	2.3	LCD H	HD48770	30
	2.4	Scanni	ng Keypad	43
III.			DAN PERANCANGAN SISTEM	
	3.1		a Secara Diagram Blok	47
		3.1.1	Catu Daya	47
		3.1.2	Keypad	48
		3.1.3	Mikrokontroller	48
		3.1.4	LCD	49
		3.1.5	LED dan Buzzer	49
	3.2	Peranc	rangan Sistem	50

	3.3	Pengoperasian Sistem	53			
IV.	PEN	NGOPERASIAN DAN PENGUJIAN SISTEM				
	4.1	Pengoperasian Sistem	55			
	4.2	Pengujian Alat	60			
V.	PEN	PENUTUP				
	5.1	Kesimpulan	63			
	5.2	Saran	63			
DAI	TAR	PUSTAKA	64			
LAN	AMPIRAN SOURCE CODE PROGRAM					
LAN	AMPIRAN DATASHEET AT89C51					

## **DAFTAR GAMBAR**

	Halaman
Gambar 2.1 Blok diagram sistem mikrokomputer	4
Gambar 2.2 Tipe memori 8051	9
Gambar 2.3 Peta Memori on-chip RAM 8051	10
Gambar 2.4 Konfigurasi pin AT89C51	28
Gambar 2.5 Skema koneksi LCD	35
Gambar 2.6 Diagram alur timer 0 mode 16 bit mencacah selama $\pm 50 \text{ms}$	36
Gambar 2.7 Diagram alur operasi pertama pada LCD	40
Gambar 2.8 Alamat karakter LCD 44780	42
Gambar 2.9 Susunan keypad matrix 4x3	44
Gambar 2.10 Rangkaian keypad matrix 4x3	44
Gambar 2.11 Diagram alur contoh program sederhana keypad	46
Gambar 3.1 Digram blok sistem kunci digital	47
Gambar 3.2 Rangkaian catu daya	48
Gambar 3.3 Rangkaian Mikrokontroller	49
Gambar 3.4 Diagram alur kerja system	51
Gambar 3.5 Siklus perancangan system	52
Gambar 4.1 (a) Bagian LCD dan keypad pada system	55
Gambar 4.1 (b) Bagian sistem lainnya, mikrokontroller, indikator output	55
dan catudaya	
Gambar 4.2 Koneksi 2 bagaian sistem	56
Gambar 4.3 Pin sumber tegangan	57
Gambar 4.4 Sistem saat pertama kali booting	57
Gambar 4.5 Sistem saat modus request	58
Gambar 4.6 Sistem pada saat modus valid	58
Gambar 4.7 Countdown sistem saat kunci terbuka	59
Gambar 4.8 Mengganti kode	59
Gambar 4.9 Sistem saat modus invalid	60

## DAFTAR TABEL

Tabel 2.1 Lokasi SFR	14
Tabel 2.2 Status pin saat mode operasi idle dan power down	29
Tabel 2.3 Fitur proteksi Lock Bit pada AT89C51	29
Tabel 2.4 Kode signature AT89C51 untuk pemrogrmannya	30
Tabel 2.5 Deskripsi pin (14) LCD	31
Tabel 2.6 Instruksi LCD HD44780	33
Tabel 2.7 Konversi hexa tombol keypad	45
Tabel 4.1 Pengujian dengan pemasukkan kode valid	62
Tabel 4.2 Pengujian dengan pemasukkan kode salah	62