

Archivo de comprobación de funcionamiento de la memoria de Instrucciones

En las diferentes imágenes que se presentan a continuación se puede apreciar el funcionamiento correcto de la memoria de instrucciones, por imagen se representan dos pruebas distintas cada 100 ns la memoria presenta un nuevo resultado. Tanto el resultado como los valores de las entradas se pueden observar en la imagen. Además se adjunta los valores de las entradas utilizadas para cada prueba.

Inicialmente la memoria está cargada con los siguientes valores:

```
0 : data = 10;  
1 : data = 55;  
2 : data = 244;  
3 : data = 0;  
4 : data = 1;  
5 : data = 8'hff;  
532 : data = 8'h11;  
7 : data = 8'h1;  
8 : data = 8'h10;  
9 : data = 8'h0;  
1421 : data = 8'h10;  
11 : data = 8'h15;  
241 : data = 8'h60;  
13 : data = 8'h90;  
14 : data = 8'h70;  
2183648 : data = 8'h90;
```

Las pruebas realizadas son las siguientes:

a)

0ns

address = 0;

read_en = 0;

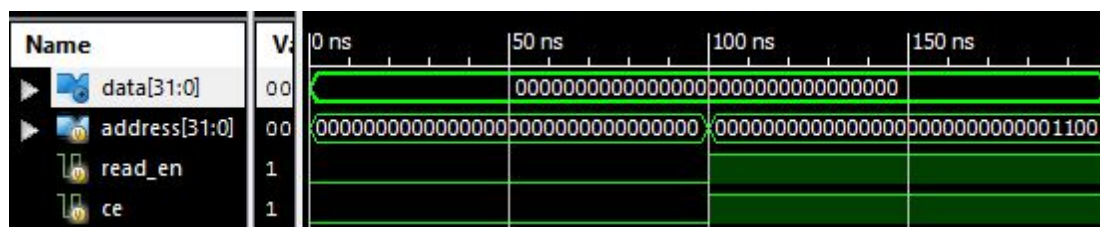
ce = 0;

100ns

address = 12;

read_en = 1;

ce = 1;



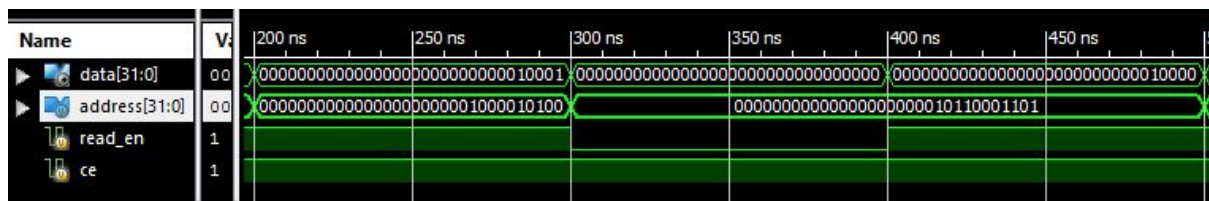
b)

200 ns

```

address = 532;
read_en = 1;
ce = 1;
300 ns
address = 1421;
read_en = 0;
ce = 1;
400 ns
address = 1421;
read_en = 1;
ce = 1;

```



c)

A partir de 850 ns

```

address = 2183648;
read_en = 1;
ce = 1;

```

