

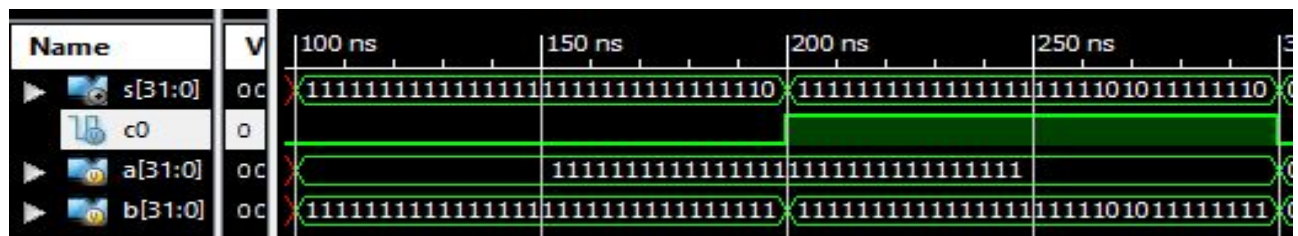
Archivo de comprobación de funcionamiento del Sumador de 32 bits.

En las diferentes imágenes que se presentan a continuación se puede apreciar el funcionamiento correcto del sumador de 32 bits. Por imagen se representan dos pruebas distintas cada 100 ns el sumador presenta un nuevo resultado. Tanto el resultado como los valores de las entradas se pueden observar en la imagen. Además se adjunta los valores de las entradas utilizadas para cada prueba.

a)

100 ns
a = 32'hffffff;
b = 32'hffffff;
c0 = 0;

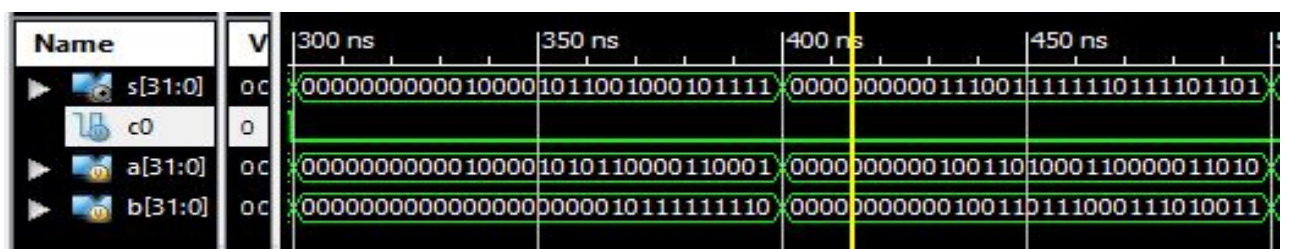
200ns
a = 1092657;
b = 1534;
c0 = 0;



b)

300 ns
a = 1092657;
b = 1534;
c0 = 0;

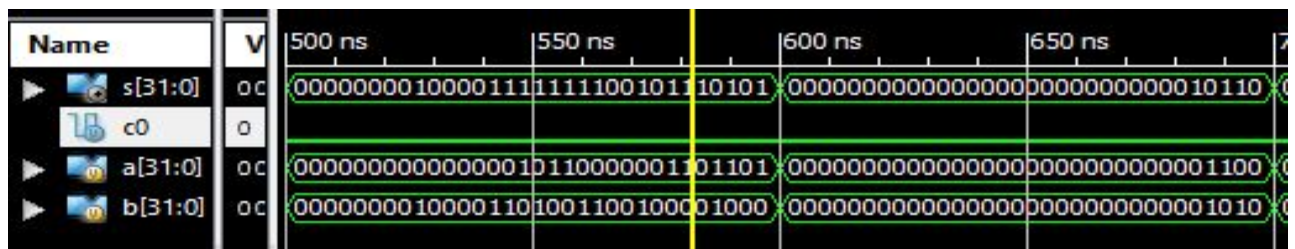
400 ns
a = 2526234;
b = 1274323;
c0 = 0;



c)

500 ns
a = 90221;
b = 8821000;
c0 = 0;

600 ns
a = 12;
b = 10;
c0 = 0;



d)

700 ns
a = 15;
b = 15;
c0 = 0;

800 ns
a = 3;
b = 4;
c0 = 0;

