Ident ificac ión	Nombre	Símbolo	Descripci ón	Tabla de verdad	Simplificación	Funciones Lógicas	Código	Nombre del archivo
14	Aline ador de Direc ciones	dir Alineador dir_out De Direcciones	Unidad que realiza la suma de dos número s de 32 bits	Utiliza el sumador completo el cual a su vez utiliza half Adders: Entrada Salidas A B S C 0 0 0 0 1 1 0 1 0 1 No posee otra tabla de verdad puesto que su única función es sumar 4 al dato entrante	S = 0 1 0 1 C = 0 0 1 0 La simplificación se da mediante el método de mapas de Karnaugh. Por si mismo no posee más ecuaciones puesto que sólo suma 4 a la entrada con la instanciación del sumador.	Funciones del sumador completo: $S = A \otimes B$ $C = A \cdot B$ $c1 = G_0 + P_0 \cdot c0$ $c2 = G_1 + P_1 \cdot G_0 + P_1 \cdot P_0 \cdot c0$ $c3 = G_2 + P_2 \cdot G_1 + P_2 \cdot P_1 \cdot G_0$ $+ P2 P1 P0 c0$ $c4 = G3 + P3 G2 + P3 P2 G1 + P3 P2 P1 G0 + P3 P2 P1 P0$ $c0$ Por si mismo no posee más ecuaciones puesto que sólo suma 4 a la entrada con la instanciación del sumador.	module AlineadorDirecciones_V1_Chav arriaOrtizOrtegaVillalobos(AlineadorDirecc iones_V1_Chav arriaOrtizOrtega Villalobos.v