

Página 1

Resumen: Estudio científico integral — TMRCU y el Transistor de Coherencia (SYNCTRON/ΣFET) Compilación narrativa de conceptos, aplicaciones y vías de investigación Autor: Genaro Carrasco Ozuna — Proyecto TMRCU / MSL Introducción Este estudio sintetiza, en clave narrativa y técnica, todos los elementos desarrollados en el trabajo reciente: la definición del fundamento Transistor de Coherencia matemático en la TMRCU, las métricas de coherencia, la arquitectura funcional, los fenómenos físicos empleados, la validación con el estado del arte, los prototipos viables hoy

Explicación: En esta página (1), el documento desarrolla el tema: Estudio científico integral — TMRCU y el Transistor de Coherencia (SYNCTRON/ΣFET) Compilación narra... Este contenido se centra en el SYNCTRON/ΣFET como dispositivo de coherencia, explicando sus ecuaciones, fenómenos físicos, prototipos y vías de innovación. Su papel es servir de puente experimental que valida los fundamentos de la TMRCU con métricas cuantificables y reproducibles.

Conclusión de la página 1: Se establece que el SYNCTRON/ΣFET no solo es un concepto teórico, sino un dispositivo realizable hoy que puede validar experimentalmente la TMRCU.

Página 2

Resumen: $R(t) = |(1/N) \sum_k e^{i\theta_k(t)}|$, $LI = |\sum e^{i(\theta_{out} - \theta_{in})}|$ Estas métricas soportan especificaciones de aceptación (ΣMP) y permiten comparar configuraciones y lazos de control.

3. Narrativa de diseño La decisión de computar con coherencia surge de alinear la TMRCU con una ingeniería verificable: la dinámica colectiva de osciladores. Kuramoto ofrece la mínima ontología matemática para que la coherencia sea una variable de estado y no un epifenómeno. El SYNCTRON emerge entonces como transductor práctico que permite preparar, medir y controlar Σ con instru

Explicación: En esta página (2), el documento desarrolla el tema: $R(t) = |(1/N) \sum_k e^{i\theta_k(t)}|$, $LI = |\sum e^{i(\theta_{out} - \theta_{in})}|$ Estas métricas soportan especif... Este contenido se centra en el SYNCTRON/ ΣFET como dispositivo de coherencia, explicando sus ecuaciones, fenómenos físicos, prototipos y vías de innovación. Su papel es servir de puente experimental que valida los fundamentos de la TMRCU con métricas cuantificables y reproducibles.

Conclusión de la página 2: Se establece que el SYNCTRON/ ΣFET no solo es un concepto teórico, sino un dispositivo realizable hoy que puede validar experimentalmente la TMRCU.

Página 3

Resumen: Ruta C — SHNO (magnónica) SHNO de nanoconstricción con acople por ondas de espín; control de fase y sincronización en arreglos; lectura RF 5–20 GHz. 8. Instructivo de puesta en marcha ($F_1 \rightarrow F_2$) 1 1. Caracterizar el núcleo NLO en régimen libre (f_{in} , Δf , potencia, ruido de fase). 2 2. Acoplar referencia y barrer f_{in} y potencia; medir LI y mapas de Arnold. 3 3. Cerrar lazo de control Σ con Q_{ctrl} (PID/SMC) actuando en u_g /corriente/campo. 4 4. Aplicar criterios SMP: locking estable; $\text{RMSE}_{\text{SL}} < 0.1$; $LI \geq 0.9$ o $R > 0.95$; reproducibilidad $\geq 95\%$ en 100 ciclos. 9. Lógica Σ

Explicación: En esta página (3), el documento desarrolla el tema: Ruta C — SHNO (magnónica) SHNO de nanoconstricción con acople por ondas de espín; control de fase y ... Este contenido se centra en el SYNCTRON/ Σ FET como dispositivo de coherencia, explicando sus ecuaciones, fenómenos físicos, prototipos y vías de innovación. Su papel es servir de puente experimental que valida los fundamentos de la TMRCU con métricas cuantificables y reproducibles.

Conclusión de la página 3: Se establece que el SYNCTRON/ Σ FET no solo es un concepto teórico, sino un dispositivo realizable hoy que puede validar experimentalmente la TMRCU.