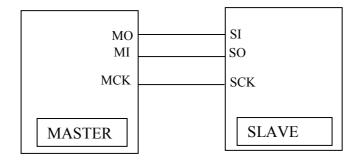
Computer Interfacing Tercer parcial 2/6/2015

Nom i Cognoms:

1) (1'5p.) Decidim resoldre per bit banging una comunicació SPI entre dos microcomputadors.



Donada la següent funció que transmet i reb desde el màster, programeu una funció equivalent per transmetre i rebre desde el slave.

Considereu que la línia de clock està a "0" en estat de repòs.

Programeu usant el pseudocodi amb la mateixa notació que la del màster.

```
char master (char c)
char res;
                                                                  char slave (char c)
int i;
  for (i=7; i>=0; i--)
                                                                  char res;
        MO \leftarrow bit(c, i);
                                                                  int i;
        espera (T/2);
                                                                    // el vostre codi va aquí
        MCK \leftarrow 1;
        espera (T/2);
        MCK \leftarrow 0;
        bit (res, i) \leftarrow MI;
return (res);
                                                                  return (res);
```

2) (1p.) La codificació NRZI usada pel USB obliga a afegir un bit extra a '0' a continuació d'una hipotètica sèrie de 6 bits a '1'. Per quin motiu ?

Computer Interfacing Tercer parcial 2/6/2015

Nom i Cognoms:
3) (1'5p.) En un procés de fabricació de cervesa artesana, disposem d'un sensor tèrmic ens dóna una tensió proporcional a la temperatura. El sensor dóna una tensió entre -2V. i +3V. corresponent a un rang de temperatures entre 0°C i 100°C. Per a controlar el procés, connectem directament aquest senyal a un micro amb un conversor A/D de 10 bits i tensions de referència Vref.=0V i Vref.+5V.
I la màxima?
Quina resolució (en °C) tindrem treballant en aquestes condicions?
4) (1p.) Quin és el mínim número de línies elèctriques que caldrien per a una transmissió assíncrona half duplex? Justifica le resposta indicant quines serien aquestes línies.
Per quin motiu el cable USB 2.0 té 4 línies. Justifica le resposta indicant quines són aquestes línies.
quitte in the control of the co

Nom i Cognoms:

Computer Interfacing	Tercer parcial	2/6/2015
Nom i Cognoms:		
5) (2p.) Enviem per línia sèrie un valor de paritat i amb 1 bit de stop. Quant temps es triga en total a enviar aquest	-	115200 bps, 8 bits, sense
Dibuixa en un gràfic 2D (temps-voltatge) qu	nè veuríem al pin TxD del micro a l'en	viar aquest valor.
6) (1p.) Dubtem si connectar un sensor al I una única dada de 8 bits, amb quin bus trig mateixa freqüència de clock? (No hi ha car LA RESPOSTA.	garem menys temps a llegir-la si ambo	dós busos treballen amb la
7) (1p.) Volem fer lectures d'un conversor A Si per una tensió d'entrada de 1 Volt ens d 0x388, quína lectura ens donarà si li posem	óna una lectura de 0x042 i per 3 Vol	

8) (1p.) Si a l'A/D de 10 bits del PIC18F4550 configurem el temps d'adquisició a 4µs, el Tad del conversor a 1µs, considerem el temps de latència de la interrupció 4µs i la rutina d'interrupció que llegeix les dades de l'AD té un temps de servei de 32µs; Podrem mostrejar correctament un senyal sinusoidal de freqüència 10KHz respectant el criteri de Nyquist?