



# Makefile

Es necesario añadir un all, todos los archivos, y un clean.

## All:

All debe contener todos los ejecutables por crear:

```
all: archivo1 archivo2 archivo3 archivoN
```

## Archivos:

A continuación hay que añadir la línea de compilación para **cada archivo**:

```
all: archivo1 archivo2 archivo3 archivoN

archivo1: archivo1.c
        (TAB)gcc -o archivo1 archivo1.c
archivo2: archivo2.c
        (TAB)gcc -o archivo2 archivo2.c
archivo3: archivo3.c
        (TAB)gcc -o archivo3 archivo3.c
archivoN: archivoN.c
        (TAB)gcc -o archivoN archivoN.c
```

## Clean:

Clean debe contener todos los remove:

```
all: archivo1 archivo2 archivo3 archivoN  
  
archivo1: archivo1.c  
        (TAB)gcc -o archivo1 archivo1.c  
archivo1: archivo2.c  
        (TAB)gcc -o archivo2 archivo2.c  
archivo1: archivo3.c  
        (TAB)gcc -o archivo3 archivo3.c  
archivo1: archivoN.c  
        (TAB)gcc -o archivoN archivoN.c  
  
clean:  
        (TAB)rm archivo1  
        (TAB)rm archivo2  
        (TAB)rm archivo3  
        (TAB)rm archivoN
```

## Como ejecutar un Makefile:

Ejecutar en la terminal, en la carpeta donde tenemos todos los archivos:

```
make -f Makefile #Makefile => el nombre de tu Makefile
```