

ΗΡΥ415 Αρχιτεκτονική Υπολογιστών Αναφορά Εργαστηρίου 2

Φλέγγας Γεώργιος 2014030161 26/11/2018

Σε αυτό το κομμάτι υλοποιήθηκε ο πλήρης επεξεργαστή με δυναμική ομοχειρία (pipeline) βασισμένη στον αλγόριθμο του Tomasulo. Ολοκληρώθηκαν τα επιμέρους κομμάτια με βάση τις προδιαγραφές του $1^{\circ\circ}$ εργαστηρίου, δημιουργήθηκαν και αλλάχθηκαν κάποια από τα χρησιμοποιούμενα modules. Αρχικά δημιουργήθηκε το "Top Module" το οποίο περιλαμβάνει όλα τα modules του προηγούμενου εργαστηρίου μαζί με την κατάλληλη διασύνδεσή τους. Για να πραγματοποιηθούν οι απαραίτητες μαθηματικές πράξεις με τις functional units (Arithmetic & Logical) χρειάστηκε να το Top module να έχει εκτός από τις εισόδους του Issue, ακόμα 2 εισόδους τις Num(ο αριθμός που θα γίνει Load σε κάποιον καταχωρητή της RF) και LoadNum('1' για να γίνει φόρτωση του αριθμού).

Αλλαγές σε σχέση με την αρχική υλοποίηση:

Reservation Station:

Έγινε αλλαγή για την υλοποιήση του Busy. Το σήμα αυτό γίνεται πλέον reset όταν, στο CDB βρεθεί το tag του Resevation Station αυτού.

Register File:

Ορίστηκαν τα Register Tag(0) και V(0) με μηδενικές τιμές ώστε να χρησιμοποιεί το σύστημα το tag "00000" ως ουδέτερη τιμή.

Issue:

Υλοποιήθηκε το module issue που δεν είχε δημιουργηθεί ακόμα για το προηγούμενο εργαστήριο. Δουλειά του είναι η έκδοση εντολών προς τα RS και να επιλέγει ποιό RS θα το χρησιμοποιήσει και πότε. Επιπλέον, γράφει στην Register File το tag του RS που χρησιμοποιείται ως έξοδος δεδομένων στον καταχωριτή προορισμού.

Complete FU:

Ολοκληρώθηκε η υλοποίηση των 2 function units με control. Στο προηγούμενο εργαστήριο δεν είχε αποσταλεί το control καθώς δεν είχε τελειοποιηθεί.

Κυματομορφές και τεκμηρίωση:

Κατά τον έλεγχο πραγματοποιήθηκαν οι ακόλουθες πράξεις :

or \$15, \$0, 15

add \$1, \$0, 1

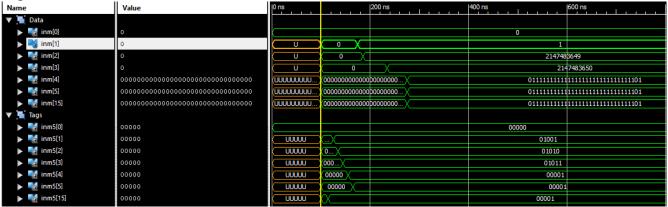
sub \$2, \$0, -1

add \$3, \$1, \$2

or \$4,\$2,\$1

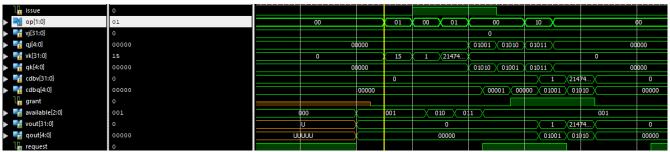
not \$5,\$4,\$4

RegisterFile:



Όπως φαίνεται παραπάνω οι αριθμητικές πράξεις εκτελούνται σωστά, όμως για τις λογικές πράξεις εμφανίζεται πρόβλημα.

Arithmetic Unit:



CDB:

| Name | Value | | 140 | ns | لبب | 160 r | ns | | 180 n | s | 200 ns | | 220 | ns | | 240 ns | 2 | 160 n | s | 28 | 80 ns |
|-----------------|------------|-------|-----|-------|-------|--------|-------|------|-------|----|--------|---------------------|--------|-------|-----------|--------|--------------|------------|-------|----|-------|
| • qarithm[4:0] | 00000 | | 00 | 000 | | | 01001 | (010 | 10 🛚 | | 00000 | | | 01011 | | | 0 | 0000 | 0 | | |
| varithm[31:0] | 0 | | | 0 | | | 1 | 214 | 4X | | 0 | | \Box | 21474 | \subset | | | 0 | | | |
| ▶ ■ qlogic[4:0] | 00001 | 00000 |) | 00001 | Χ | | | | | | 000 | 00 | | | | | | ⊐k | 00001 | 0 | 00000 |
| vlogic[31:0] | 2147483645 | | | | | | | | | 0 | | | | | | | | ΞX | 21474 | | 0 |
| la arithmreq | 0 | | | | | | | | | | | | | | | | | | | | |
| 🌆 logicreq | 0 | | | | | | | | | | | | | | | | | | | | |
| ▶ ■ qout[4:0] | 00001 | 00000 |) | 00001 | X 000 | 00 | 01001 | 010 | 10 | | 00000 | | \Box | 01011 | | 00000 | | ⊐k | 00001 | 0 | 00000 |
| ▶ ■ vout[31:0] | 2147483645 | | | 0 | | \Box | 1 | 214 | 4× | | 0 | | | 21474 | | 0 | | ΞX | 21474 | | 0 |
| l grantarithm | 0 | | | | | | | | | | | | | | | | | | | | |
| la grantlogic | 1 | | | | | | | | | | | | | | | | | | | | |
| ▶ ■ prio[1:0] | 01 | 00 | 01 | 00 | χ ο | 1 | 00 | X | | 01 | | \equiv X \equiv | 00 | X | 0 | 1 | (o p | \equiv k | | 01 | |
| currents[1:0] | 10 | 00 | | Х | 10 | | | 0 | 1 | X | 0 |) | Ē | (0 | 1 | X | 00 | Ξk | 10 | | 00 |
| ▶ 🦬 nexts[1:0] | 10 | 00 X | | 10 | χ | | 01 | | Ēχ | C | D | <u> </u> | 0 | 1 | Ć | 00 | X | 1 | У | | 00 |

Top Module:

| Name | Value | | 100 ns | | 120 ns | | 140 ns | | 160 ns | | 180 ns | 200 ns | |
|---------------------|----------------------------------|---|--------|-------|--------|-------|--------|-------|----------|----------|--------------------|---------|--|
| Va issue | 1 | | | | | | | | | | | | |
| ▶ ¶ fu_type[1:0] | 00 | | 0 | | | 01 | | | | | 0 | 0 | |
| ▶ ™ fop[1:0] | 01 | 00 | | 01 | 00 | 01 | 0 | 0 | 10 | X | | 00 | |
| ▶ 📆 ri[4:0] | 01111 | 00000 | | 01111 | 00001 | 00010 | 00011 | 00100 | 00101 | X | | 00000 | |
| ▶ 📆 rj[4:0] | 00000 | | 00 | 000 | | | 00001 | 00010 | 00011 | X | | 00000 | |
| ▶ 📆 rk[4:0] | 00000 | | 00 | 000 | | | 00010 | 00001 | 00011 | x | | 00000 | |
| 🖟 loadnum | 1 | | | | | | | | | | | | |
| ▶ 🖥 num[31:0] | 00000000000000000000000000001111 | 000000000000000000000000000000000000000 | 00000 | 00000 | 00000 | | | | | 01111111 | 111111111111111111 | 1111111 | |
| le accepted | 1 | | | | | | | | | 1 | | | |
| laclk_period | 10000 ps | | | | | | | | 10000 ps | | | | |
| | | | | | | | | | | | | | |