## TỔNG HỢP CÂU HỎI TRẮC NGHIỆM MÔN HỆ ĐIỀU HÀNH (thầy Đỗ Tuấn Anh - BKHN)

1.	Chữ kí của hệ điều hành Windows là:		
a. 2. Kích a. 6. Kích a. 6. Syr k a. 1 b. 1 5. Kích a. 6. Theo a. 7. Luru a. 6 8. Luru a. 1 9. Để đ a. 1 10. Số lu a. 1 11. Kích a. D 13. Chứ a. D 14. Tiến a. 6 b. 6 15. Tuyế a. 1 16. Phươ a. 1 16. Phư a. 1 16. P	a. 11BB b. AB54	c. 14AD	d. 55AA
2.	Kích thước Cluster có thể thay đổi:		
	a. Sai b. Đúng		
3.	Kích thước của một phần tử Root là:		
2. 1 3. 1 4. 5 6. 7 7. 1 8. 1 10. 5 11. 1 12. 1 13. 0 14. 7 14. 7 16. 7 17. 1 18. 1 19. 1 10. 1 1	a. 32B b. 64B	c. 48B	d. 16B
3. 1 4. 5 5. 1 6. 7 8. 1 10. 5 11. 1	Sự khác nhau giữa FAT12, FAT16, FAT3	2 là:	
	a. Kích thước của phần tử FAT	<ul> <li>c. Kích thước của clu</li> </ul>	ister.
	b. Kích thước của đĩa	d. Kích thước lớn nh	ất có thể quản lí.
5.	Kích thước để quản lí một phân vùng chín	nh trong Master Boot là:	
	a. 16B b. 32B	c. 128B	d. 64B
6.	Theo chuẩn IDE, trên track thường có bac	o nhiêu sector?	
3. I a a a a a a a a a a a a a a a a a a	a. 127 b. 63	c. 15	d. 31
7.	Lưu trữ thông tin về danh sách các cluster	r của file là:	
2. I a a a a a a a a a a a a a a a a a a	a. Cluster Table b. Root	c. Data area	d. FAT
2. 3. 4. 4. 5. 5. 6. 7. 8. 9. 11. 12. 13. 14. 15. 15. 1	Lưu trữ thông tin về các phân vùng chính	là:	
2. 1 3. 1 4. 3 4. 3 6. 7 7. 1 8. 1 10. 3 11. 1 13. 0 14. 7 15. 7 16. 1 16. 1 16. 1	a. Root b. Master Boot	c. Boot Sector	d. Sector Boot
2. 3. 4. 5. 6. 7. 8. 9. 10. 11. 12. 13.	Để đọc dữ liệu của file thì thứ tự truy nhậ	p là:	
2. 1 3. 1 4. 8 4. 8 5. 1 6. 7 8. 1 10. 8 11. 1 12. 1 13. 0 14. 7 15. 7 16. 1	a. Fat-Data b. Root-Data	c. Root-Fat-Data	d. Fat-Root-Data
<ul><li>9.</li><li>10.</li><li>11.</li></ul>	Số lượng phần tử của Root được lưu trữ ở	y:	
	a. Data area b. Fat	c. Root	d. Boot Sector
11.	Kích thước một phần tử trong FAT32 là:		
	a. 16B b. 32B	c. 32b	d. 16b
12.	Hệ thống quản lí file bao gồm hệ thống trư	uy nhập mức logic và hệ thống	g truy nhập mức vật lý??
	a. Đúng b. Sai		
13.	Chức năng chính của hệ điều hành:		
	a. Quản lí tài nguyên và giúp cho người sử	dụng khai thác chức năng của	phần cứng máy tính dễ dàng hơn, hiệu quả
	hon.		
	b. Khai thác chức năng của phần cứng máy	y tính.	
	c. Điều hành hệ thống và giúp cho người s	ử dụng khai thác chức năng của	a phần cứng máy tính dễ dàng hơn, hiệu quả
	hon.		
	d. Quản lí bộ nhớ, quản lí tập tin, quản lí ti	ến trình.	
14.	Tiến trình (process) là gì?		
	a. Chương trình lưu trong đĩa	c. Chương trình đang	thực hiện
	b. Chương trình	d. Cả 3 đều sai.	
<b>15.</b>	Tuyến (thread) là gì?		
	a. Đơn vị xử lí cơ bản của hệ thống, bao gố	ồm mã code, con trỏ lệnh, tập c	ác thanh ghi và stack.
	b. Đơn vị chương trình của tiến trình bao g	gồm mã code.	
	c. Là thành phần của tiến trình xử lí mã co	de của tiến trình	
	d. Cả 3 đáp án đều đúng.		
16.	Phương pháp dự báo và tránh tắc nghẽn t	hường được áp dụng với hệ t	hống có đặc điểm nào?
	<b>,</b>		
	,		
	c. Xác suất xảy ra tắc nghẽn lớn, tổn thất d	lo tắc nghẽn gây nên nhỏ.	
	d. Xác suất xảy ra tắc nghẽn nhỏ, tổn thất c	do tắc nghẽn gây nên nhỏ.	
17.	Hệ điều hành là gì?		

- a. Là hệ thống chương trình với các chức năng giám sát, điều khiển việc thực hiện của các chương trình, quản lí và phân chia tài nguyên sao cho việc khai thác chức năng hệ thống hiệu quả và thuận lợi.
- b. Là một hệ thống mô hình hoá, mô phỏng hoạt động của máy tính, của người sử dụng và của lập trình viên, hoạt động trong chế độ thoại nhằm tạo môi trường khai thác thuận lợi hệ thống máy tính và quản lí tối ưu tài nguyên.

	c.			dụng và phần cứng máy tính, điều khiển việc
		thực hiện của tất cả các loại chươ	ng trình.	
		Cả 3 đáp án.		
18.		gọi hệ thống (system calls) là:		,
		Là môi trường giao tiếp giữa chư		điều hành.
		Là môi trường giao tiếp giữa phầ	_	
		Là môi trường giao tiếp giữa chư	ong trình và phân cứng.	
		Cả 3 đáp án.		
19.	Tha	ành phần nào không phải là thàr	- *	
	a.	2 1 7 1	e.	
		Chương trình điều khiển thiết bị.	_	
	c.	S .1 .		
• •	d.	3 1		
20.			rinh bao trùm lên máy tinh vật	lí tạo ra <mark>máy logic</mark> với những tài nguyên và
		năng mới" là cách nhìn của:	NT	
		Người quản lí	c. Người lập trình hệ thống	
21			d. Nhà kĩ thuật	
21.		h chất nào không phải tính chất	•	
	a.	Tính thuận tiện Tính ổn định	c. Tính hiệu quả	
22		<u> </u>	d. Tính tin cậy.	
<i>LL</i> .		ng quan n thiết bị ngoại vi, các l Processor – Thiết bị ngoại vi – Th		n việc theo nguyên tắc phân cấp nào?
		Processor – Thiết bị điều khiển –		
	c.	Thiết bị điều khiển – Thiết bị ngo		
		Không đáp án nào đúng.	ai vi – Frocessor.	
23		c tiêu nào sau đây nằm trong 5 r	nuc tiêu chính của đ <mark>i</mark> ều nhối tiếi	rtrinh?
23.		Cực tiểu hoá thời gian chờ	c. Sự công t	
		Cực tiểu hoá thời gian phản hồi	d. Cả 3 đều s	
24				hia thành nhiều phần, các thành phần có thể
		p nối với nhau thông qua đầu và		mu mum micu pium, cue mumi pium co me
	_	Nguyên lí module	c. Nguyên lí ph	ủ chức năng.
		Nguyên lí Macroprocessor	d. Nguyên lí gi	
25.		- ·		giờ tham chiếu trực tiếp tới đối tượng vật lí":
		Bảng tham số điều khiển	c. Bảng tham số tham chiết	· • • • • • • • • • • • • • • • • • • •
	b.	Giá trị chuẩn	d. Phủ chức năng.	
26.	Phá	ít biểu sau là của nguyên lí nào c		hệ thống thường có thể được thực hiện bằng
		ều cách khác nhau và bằng nhiề		
	a.	Nguyên lí phủ chức năng	c. Nguyên lí macroproces	ssor
	b.	Nguyên lí giá trị chuẩn	d. Nguyên lí bảng tham s	ố điều khiển.
27.	Нệ	điều hành có tính mở về mặt kiế	n trúc là hệ điều hành được xây	dựng dựa trên nguyên lí nào?
	a.	Nguyên lí phủ chức năng	c. Nguyên lí giá trị chuẩ	n
	b.	Nguyên lí module	d. Nguyên lí Macroproc	essor
28.	Tro	ong FAT32 kích thước file lớn nh	ất là bao nhiêu?	
	a.	16GB b. 2GE		d. 4GB
29.		t tiến trình phải có tối đa bao nh	iêu luồng (thread)?	
	a.		c. 3	d. Không xác định.
30.		ệm vụ nào dưới đây không phải	· · · · · · · · · · · · · · · · · · ·	· · · · · · · · · · · · · · · · · · ·
		Tổ chức định vị file trong bộ nhớ		
		Tổ chức bộ nhớ vật lí	d. Tổ chức tái định	vị tiến trình.
31.		ản lí bộ nhớ logic là quản lí tổ ch	ức cấu trúc chương trình?	
		Đúng b. Sai		
32.		ı trúc tuyến tính là một module	chương trình chứa đầy đủ thông	g tin vê chương trình?
	a.	Đúng b. Sai		

33	. Cấu trúc chương trình nào không thể thị	ırc hiên được việc	r chia sẻ dùng (	rhung module?	
	a. Cấu trúc overlay	c. Cấu trúc n	_	mung module.	
	b. Cấu trúc phân trang	d. Cấu trúc t			
34.	. Việc phân chia <mark>modul</mark> e trong chương trì <b>i</b>			thực hiện?	
	a. Hệ điều hành	c. Chương tr		v	
	b. Người lập trình	d. Tự động.			
35.	. Trong cấu trúc phân trang, <mark>bảng quản lí</mark>	_	ra bởi:		
	a. Tu đông	c. Chương t			
	b. Người lập trình	d. Hệ điều h			
36.	. Trong kĩ thuật quản lí bộ nhớ <mark>phân vùng</mark>			nào để quản lí bô r	ıhớ tư đọ:
	a. Danh sách các vùng bộ nhớ tự do.		h các vùng bộ n		
	b. Bản đồ bitmap	d. Cả 3 đều		no un cup print	
37.	. Trong kĩ thuật quản lí bộ nhớ <mark>phân vùng</mark>			ó thể nap vào bô nh	ớ lớn nhất là:
	a. Hệ số song song b. Không xáo		c. Hệ số vùng c		Hệ số nạp
38.	. Trong kĩ thuật <mark>quản lí bộ nhớ phân vùng</mark>		_		Tię so nap
	a. Bản đồ bitmap			nhớ đã cấp phát.	
	b. Danh sách các vùng bộ nhớ tự do	d. Cả 3 đề		mio da cap pilati	
39.	. Trong kĩ thuật phân đoạn, số lượng phầi				
٠,٠	a. 1024 phần tử	c. Số lượn			
	b. 3 đoạn (stack, data, code)	d. Cả 3 đề			
40.	. Kích thước một trang (máy 386) là:	a. 4K	b. 2K	c. 16K	d. 8K
	. Trong kĩ thuật giảm bớt số phần tử của l				
11.	dùng là: a. 4 b. 2	c. 1	d.		tin so bung pilai
42.	. Trong kĩ thuật giảm bót số phần tử của l				<mark>cấn</mark> thì số hảng nhải
	<b>dùng là:</b> a. 1 b. 3	c. <mark>4</mark>		2	cub con so sure brun
43.	. Tài nguyên của hệ thống bao gồm:				
	a. Bộ nhớ, bộ xử lí, bộ nhớ ngoài, máy in	ı.			
	b. Bộ nhớ, bộ xử lí, hệ điều hành, các thiế				
	c. Bộ nhớ, bộ xử lí và các thiết bị vào ra.				
	d. Cả 3 đều sai.				
44.	. Hệ thống tính toán bao gồm các thành pl	hần chính là:			
•	a. Phần cứng, hệ điều hành và người sử d				
	b. Phần cứng, chương trình ứng dụng và n	-			
	c. Phần cứng, hệ điều hành, chương trình		ời sử dung.		
	d. Phần cứng, hệ điều hành và chương trì:		. 0		
45.	. Shell là gì?	0 . 0			
	a. Là môi trường giao tiếp giữa phần cứn	g và hệ điều hành			
	b. Là môi trường giao tiếp giữa chương tr	-			
	c. Là môi trường giao tiếp giữa người sử				
	d. Cả 3 đều sai.				
46.	. Trong chế độ quản lí bộ nhớ phân đoạn l	kết hợp phân tra	ng, việc truy nl	hập dữ liệu trên bộ	nhớ cần mấy lần truy
	nhập? a. 3 b. 2	c. 4		d. 1	·
47.	. Sector có địa chỉ vật lí CHS (1,0,1) là sec	tor có địa chỉ tuy	ệt đối trên ổ đĩ	a mềm là:	
	a. 63 b. 31	c. 127		l. 36	
48.	. Sector có địa chỉ tuyệt đối là 66 thì có địa	a chỉ vật lí CHS (	đối với chuẩn l	DE) bằng:	
	a. 0,0,65 b. 1,0,4	c. 0,1,4		d. Không đáp án nào	o đúng.
49.	. Sector có địa chỉ tuyệt đối 4960 có địa ch			<b>U</b> 1	C
	a. 12,5,47 b. 3,78,47	c. 34,6,47		d. 0,78,47	
50.	. Giá trị của phần tử trong bảng FAT16 là				
	a. FFF8 b. FFF0	c. 0FFF		I <mark>. FFFF</mark>	
51.	. Đặc điểm nào <mark>không phải</mark> là của c <mark>ấu trúc</mark>				
	a. Phân phối bộ nhớ liên tục khi chương t				
	b. Dùng chung module				

- Tao bảng quản lí module Biên tập riêng từng module
- 52. Phát biểu nào sau đây không phải là vai trò của phòng đệm?
  - Giảm số lần truy cập vật lí.
  - b. Tăng hiệu suất hệ thống.
  - c. Đảm bảo độc lập giữa trao đổi và xử lí.
  - d. Thực hiện song song giữa trao đổi vào ra và xử lí.

## 53. Trong FAT32, vùng hệ thống bao gồm:

- a. MB, BS, FAT1, FAT2.
- b. MB, BS, ROOT.
- c. MB, BS, FAT1, FAT2, ROOT.
- d. MB, BS, FAT, ROOT.

#### 54. Chương trình vi điều khiển là:

- a. Chương trình điều khiển hệ thống.
- b. Chương trình điều khiển máy tính.
- c. Chương trình điều khiển trực tiếp các thiết bị.
- d. Chương trình điều khiển gián tiếp các thiết bị.

#### 55. Đoạn găng là:

- a. Đoạn chương trình sử dụng tài nguyên trong.
- b. Đoạn chương trình sử dụng tài nguyên ngoài.
- c. Đoan chương trình xử lí tài nguyên gặng.
- d. Đoạn chương trình cho tài nguyên găng.

#### 56. Tài nguyên gặng là:

- a. Là tài nguyên của hệ thống.
- b. Là tài nguyên bên trong của hệ thống.
- c. Là tài nguyên bên ngoài của hệ thống.
- d. Là tài nguyên mà khả năng phục vụ đồng thời bị hạn chế.

#### 57. Tiến trình tồn tại ở mấy trạng thái chính?

b. 3 d. 6

#### 58. Chương trình nào không phải là chương trình hệ thống?

- a. Hệ điều hành c. Chương trình dịch.
- b. Chương trình vi điều khiển d. Chương trình biên dịch.

## 59. Ý nào sau đấy không phải là ưu điểm của hình thái giao tiếp biểu tượng?

- a. Tốc độ nhập lệnh nhanh.
- b. Chọn nhiều lệnh đồng thời.
- c. Dễ dàng bổ sung tham số cho chương trình
- d. Dễ sử dụng, không bị hạn chế về ngôn ngữ giao tiếp.

#### 60. Ý nào sau đây không phải là ưu điểm của hình thái giao tiếp bảng chọn?

- a. Tốc độ nhập lệnh nhanh.
- b. Dễ dàng bổ sung tham số cho chương trình.
- c. Không phải nhớ tập lệnh cồng kềnh.
- d. Không đòi hỏi cấu hình máy cao.

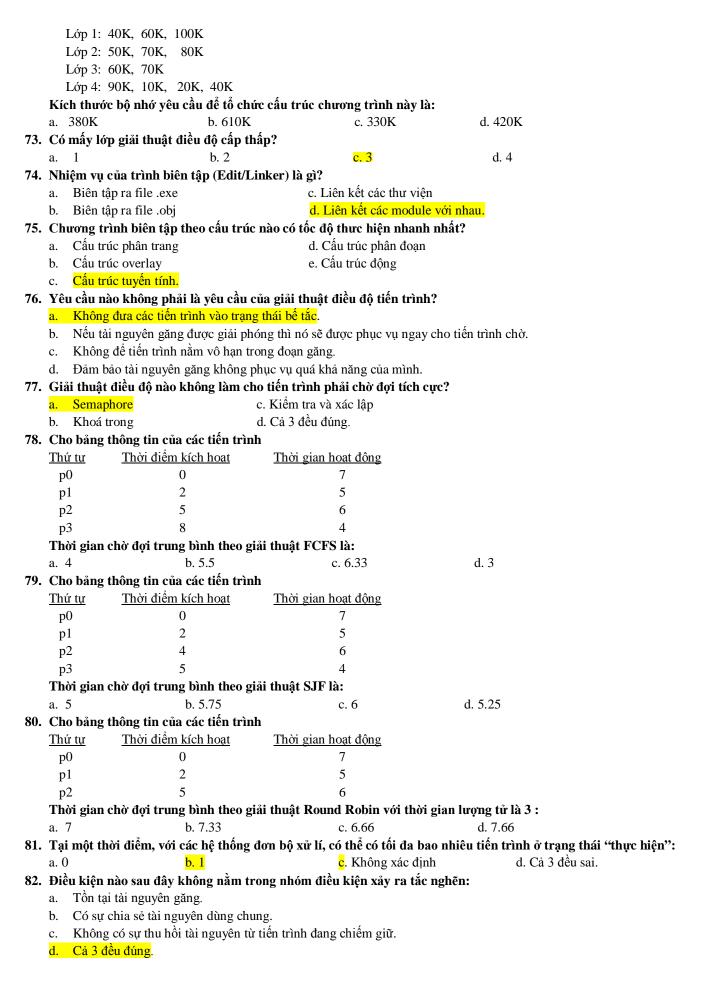
## 61. Tại sao không có chuyển đổi từ trạng thái Ready sang trạng thái Blocked?

- Tiến trình đang chạy.
- b. Tiến trình chưa thực hiện.
- c. Tiến trình chưa đủ tài nguyên.
- d. Cả 3 đều đúng.

#### 62. Tại sao không có chuyển đổi từ trạng thái Blocked sang trạng thái Running?

- Tiến trình đang chạy.
- b. Tiến trình chưa đủ tài nguyên.
- c. Tiến trình chưa thực hiện nên không thể bị blocked.
- d. Cả 3 đều đúng.

63.	63. Với các máy tính trang bị cặp thanh ghi limit và base để hỗ trợ việ	ệc định vị và bảo vệ tiến trình, giá trị nào sẽ
	được nạp vào thanh ghi cơ sở?	
	<ol> <li>Địa chỉ của ô nhớ đầu tiên của bộ nhớ vật lí.</li> </ol>	
	b. Kích thước chương trình.	
	<ul> <li>Địa chỉ bắt đầu của vùng nhớ cấp phát cho chương trình.</li> </ul>	
	d. Địa chỉ tương đối của chương trình.	
64.	64. Trong kĩ thuật NRU (Not Recently Used), trang được chọn thay r	a là trang có cặp giá trị bit M, R là:
	a. 1,0 b. 1,1 c. 0,1	d. 0,0
65.	65. Trong thuật toán "cơ hội thứ hai", trang được chọn để thay thế là	trang:
	a. Xuất hiện muộn nhất trong bộ nhớ và có bit Reference = 1.	
	b. Xuất hiện sớm nhất trong bộ nhớ và có bit Reference = 0.	
	c. Xuất hiện muộn nhất trong bộ nhớ và có bit Reference = 0.	
	d. Xuất hiện sớm nhất trong bộ nhớ và có bit Reference = 1.	
66.	66. Trong các chiến lược nạp trang, tất cả các trang của chương trình	được nạp vào bộ nhớ ngạy từ đầu là chiến
	lược nào?	
	a. Nạp trước c. Phân phối giản đơn với cấu tr	íc nhận tranσ
	b. Nạp theo yêu cầu. d. Cả 3 đều đúng.	ac phan trung.
67	67. Bộ nhớ phân phối cho chương trình trong IBM PC có mấy loại, là	những loại nào?
07.	a. 2 loại: Bộ nhớ trong và bộ nhớ ngoài.	mung loại nao:
	<ul><li>b. 2 loại: bộ nhớ chung và bộ nhớ riêng.</li></ul>	
	c. 3 loại: bộ nhớ ROM, bộ nhớ RAM, bộ nhớ cache.	
<b>(0</b>	d. 2 loại: bộ nhớ ROM, bộ nhớ RAM.	
08.	68. Bảng quản lí trang của một chương trình được mô tả như sau:	
	Trang Khung trang	
	0 4	
	1 7	
	2 5	
	3	
	4	
	5	
	6	
	,7	
	Biết kích thước trang là 4KB. Địa chỉ của dữ liệu trong chương tr	
	a. 30033 b. 21841 c. 1936	d. 30936
69.	69. Bảng quản lí trang được mô tả như sau:	
	<u>Trang</u> <u>Khung trang</u>	
	0 4	
	1 6	
	2 7	
	3 6	
	4	
	5	
	6	
	7	
	Địa chỉ của dữ liệu trong chương trình là 6456. Địa chỉ vật lý của	dữ liệu là (biết kích thước trang là 4KB):
	a. 936 b. 30936 c. 26936	d. 56936
70.	70. Trong kĩ thuật quản lí bộ nhớ phân vùng cố định thì số lượng chư	ơng trình có thể nạp vào bộ nhớ lớn nhất là
	<b>bằng:</b> a. Hệ số nạp b. Hệ số vùng c. Hệ số song	song d. Hệ số vùng cố định.
71.	71. Trong kĩ thuật quản lí phân chương (vùng) động, các vùng nhớ sa	•
	100k, 250k, 260k, 300k, 200k, 260k. Vùng nhớ nào sẽ được chọn để	nạp chương trình có kích thước 210k theo giải
	thuật First Fit: a. 250k b. 300k c. 260k	d. 100k e. 210k
72.	72. Trong cấu trúc Overlay, chương trình được tổ chức các lớp như s	au:
	Lớp 0: 80K	



83.	Các tham số trong file win.ini, config.sys minh hoạ cho nguyên lí nào?
	a. Nguyên lý phủ chức năng. c. Nguyên lí bảng tham số điều khiển.
	b. Nguyên lí giá trị chuẩn. d. Nguyên lí Macroprocessor.
84.	Lớp giải thuật phòng ngừa thường áp dụng với những hệ thống:
	a. Vừa và nhỏ.  c. Xuất hiện nhiều bế tắc.
	b. Tổn thất khi xảy ra nhỏ. d. Xuất hiện ít bế tắc.
85.	Phát biểu về bộ nhớ của IBM PC: "Một chương trình được quyền truy nhập tới chương trình và dữ liệu của
	chương trình bằng hoặc kém ưu tiên hơn".
0.0	a. Đúng b. Sai.
86.	Đặc điểm nào không phải là của cấu trúc chương trình overlay:
	a. Phân phối bộ nhớ theo sơ đồ tĩnh.
	b. Tiết kiệm bộ nhớ.
	<ul> <li>c. Module ở lớp thứ i được gọi bởi module ở lớp thứ i-1.</li> <li>d. Tại một thời điểm có nhiều hơn n module trong bộ nhớ (n là số lượng lớp).</li> </ul>
97	Đặc điểm nào không phải là của cấu trúc chương trình tuyến tính:
07.	a. Không tốn bộ nhớ khi thực hiện.
	b. Thời gian thực hiện tối thiểu.
	c. Lưu động cao.
	d. Không dùng chung module.
88	BitDiskError = 1 khi không có lỗi truy cập đĩa ở lần truy cập cuối cùng:
00.	a. Đúng b. Sai
89.	Chức năng nào không phải của FAT:
0,.	a. Quản lí truy cập file. c. Quản lí bộ nhớ phân phối cho từng file.
	b. Quản lí bộ nhớ tự do trên đĩa. d. Quản lí bộ nhớ kém chất lượng.
90.	Cấu trúc thư mục cây là của hệ thống nào?
	a. MS-DOS b. UNIX c. IBM OS d. Cå a và c đều đúng
91.	Cấu trúc thư mục phân cấp là của hệ thống nào?
	a. UNIX b. MS-DOS c. IBM OS d. Windows NT
92.	Trong bảng tham số của Bootsector của FAT16, trường lưu thông tin kích thước của FAT có offset:
	a. 1Eh b. 1Ch c. 24h d. 16h
93.	Hệ điều hành phân phối bộ nhớ ngoài cho người dùng với đơn vị là:
	a. Sector b. Cylinder c. Track d. Cluster
94.	Thành phần nào không nằm trong hệ thống quản lí file:
	<mark>a. Hệ thống điều khiển ổ đĩa</mark> .
	b. Hệ thống truy nhập vật lí.
	c. Hệ thống truy nhập logic.
95.	Phòng đệm vòng tròn có mấy phòng đệm?
	a. 1 b. 2 c. 3 d. 4
96.	Phòng đệm vòng tròn thường được áp dụng cho các hệ quản trị cơ sở dữ liệu?
<b>.</b> -	a. Đúng b. Sai
<b>9</b> 7.	Đặc điểm nào không phải của Phòng đệm truy nhập theo giá trị?
	a. Vạn năng c. <u>Tiết kiệm thời gian chuyển thông tin</u>
ΛO	b. Tốn bộ nhớ d. Hệ số song song cao.
98.	<ul> <li>Đâu là đặc điểm của Phòng đệm truy nhập theo địa chỉ?</li> <li>a. Kém vạn năng</li> <li>c. Không tốn bộ nhớ và thời gian chuyển thông tin trong bộ nhớ.</li> </ul>
	<ul> <li>a. Kém vạn năng</li> <li>b. Hệ số song song thấp</li> <li>c. Không tôn bộ nhờ và thời gian chuyển thông tin trong bộ nhờ.</li> <li>d. Cả 3 phương án đều đúng.</li> </ul>
00	Trong kĩ thuật <mark>phòng đệm</mark> của hệ điều hành thì dữ liệu được đọc và ghi từ:
99.	a. RAM b. Cache c. Disk d. Buffer
100	
100	Phát biểu sau là tính chất nào của hệ điều hành: "Hạn chế truy nhập không hợp thức"?  a. Tin cậy và chuẩn xác. c. Hiệu quả.
	a. Tin cậy và chuẩn xác. c. Hiệu quá. b. Bảo vệ. d. Kế thừa và thích nghi.
101	Phát biểu sau là tính chất nào của hệ điều hành: "Mọi công việc trong hệ thống đều phải có kiểm tra"?
101	a. Tin cậy và chuẩn xác. c. Thuận tiện.
	· · · · · · · · · · · · · · · · · · ·

d. Hiệu quả. b. Bảo vệ. 102. "Hệ điều hành là môi trường đối thoại giữa Máy – Thao tác viên – Người sử dụng" là cách nhìn của: a. Người lập trình hệ thống. c. Nhà kĩ thuật. b. Người dùng. d. Người quản lí. 103. Phát biểu sau liên quan tới nguyên lí nào của HĐH: "Không phải nhắc lại tới các giá trị thường dùng"? a. Bảng tham số điều khiển. c. Phủ chức năng. b. Macroprocessor. d. Giá trị chuẩn. 104. Chương trình quản lí hoạt động và tài nguyên của máy tính là: a. Chương trình ứng dụng. c. Chương trình quản lí. b. Chương trình thường trú. d. Chương trình hệ thống. 105. Hệ điều hành thực hiện ở chế độ: a. Bảo vệ. b. Độc quyền. c. Không độc quyền. d. Thuc. 106. Hệ điều hành được coi như là: a. Thành phần phần cứng. c. Hệ thống điều khiển phần cứng. b. Mở rộng của máy tính điện tử. d. Mở rộng của thành phần phần mềm. 107. Phát biểu sau đúng hay sai: "FAT là tập hợp các phần tử có kích thước bằng nhau"? a. Đúng b. Sai 108. Một phần tử Root có nội dung: 424F4F54 20202020 494E4900 00000000 00000000 0000198F 0AB50400 29A20000 1. Kích thước của file là: a. 41513B b. 10898B c. 41512B d. 10658B 2. Tên của file là: a. BOOT.INI b. BOOS.COM c. BOOT.EXE d. BOON.HMH 109. Thông tin của 18 bytes đầu tiên của bảng FAT12 như sau: FFO FFF 006 FFF 002 000 00A 10A 000 ABA 003 000 Danh sách cluster tao nên file là: a. 4-6-2-10-3 b. 4-2-10-6-3 c. 4-2-6-10-3 d. 4-2-10-3-6 110. Nhận xét nào không chính xác cho thuật toán điều phối Round Robin (RR): a. RR điều phối các tiến trình dựa trên thời điểm vào Ready-List. b. RR là một thuật toán điều phối không độc quyền. c. RR ưu tiên cho các tiến trình có thời gian sử dụng CPU ngắn. d. RR rất thích hợp với các hệ điều hành hiện nay vì RR giúp cho tính tương tác giữa ứng dụng và end-user tốt hơn. 111. Phát biểu nào sau đây không đúng về Master Boot Record (MBR): a. Chứa bảng mô tả thông tin các phân vùng. b. Chứa đoạn chương trình giúp khởi động hệ thống. c. Nằm tại sector đầu tiên mỗi phân vùng. d. Có thể phục hồi các thông số của MBR. 112. Phát biểu sau là tính chất nào của HĐH: "Hạn chế ảnh hưởng sai sót vô tình hay cố ý"? c. Tin cậy và chuẩn xác. a. Bảo vê. b. Thuân tiên. d. Hiệu quả. 113. Vai trò dưới đây là của nguyên lí nào của HĐH: "Người dùng không cần biết đầy đủ hoặc sâu về hệ thống"? a. Bảng tham số điều khiển c. Macroprocessor b. Giá trị chuẩn d. Phủ chức năng. 114. Trong FAT16, vùng hệ thống (system area) bao gồm: a. MB, BS, FAT1, FAT2 c. MB, BS, ROOT b. MB, BS, FAT1, FAT2, ROOT d. MB, BS, FAT, ROOT 115. Nguyên lí Giá trị chuẩn còn có cách gọi tên khác là Nguyên tắc ngầm định (default), đúng hay sai? a. Đúng b. Sai 116. Trong vai trò đảm bảo độc lập của Phòng đệm, 'độc lập' ở đây bao gồm: c. Bản ghi logic và vật lí. a. Thông tin và phương tiện mang. b. Lưu trữ và xử lí. d. Cả 3 đều đúng. 117. Đâu không phải là vai trò của SPOOL: a. Cho phép khai thác tối ưu thiết bị ngoại vi

b. Tăng độ an toàn thông tin

c. Giải phóng hệ thống khỏi	•	•		
d. Tạo ra kĩ thuật lập trình m	ới, cho phép giảm	số lần duyệt file tron	ng khi xử lý.	
e. Tăng hiệu suất hệ thống.				
118. BitShutdown = 1 nếu ra khỏ		ach, đúng hay sai?	•	
a. Đúng	b. Sai	~ EAT 4	64 64 ala4a>	sia Lai 9
<b>119. Từ phần tử thứ mấy trở đi,</b> a. 1 b <mark>. 2</mark>		c. 3	d. 4	ye iai:
120. Giá trị của phần tử trong bả				
	FFFFFF	c. FFFFFFF	d. OFFFF	<b>F7</b>
121. Với hệ thống FAT16, bảng p	hân vùng (Maste	r Boot) bắt đầu từ đ	īja chỉ nào?	
a. 1CDh b. 2	BEh	c. 1BEh	d. 000h	
122. Quản lý bộ nhớ trong IBM l			vels) và mức thấp nhấ	it/cao nhất là?
· · ·	(0/2)	c. 4 (1/4)	d. 4 (0/3)	,
123. "Từng module được biên tập	o riêng biệt, khi t	hực hiện chỉ việc nạ	p module đâu tiên vào	o bộ nhớ" là đặc điểm của
cấu trúc chương trình nào?		ı có		CÁ ( 1A (
	Cấu trúc tuyến tín		úc overlay d.	Cấu trúc phân trang
124. Ý kiến nào không phải là nh a. Tốn bô nhớ	•	i <b>truc dọng:</b> . Kém linh động		
b. Thời gian thực hiện lớn			g phải hiểu cơ chế của l	hệ thống
125. Trong cấu trúc phần tử của				
_	6bit/10bit	b. 8bit/8bit	c. 10bit/6bit	d. 4bit/12bit
126. Cấu trúc một phần tử của b				
800001F9 OBFEB	0.	*		
a. 3701580	b. 5012280	c. 8388609	d. 5689	008
127. Kích thước một sector thười	ng là bao nhiêu?			
	b. 256B	c. 512B	d. 4KB	
460 75 1 4 34 2 1/14 1 /	1. 4 1. 4. 1.	10 000	. A / /1 \ 1 1 A	
128. Trong chế độ quản lí bộ nhó			gom cac thanh phan	nao (tneo dung tnu tự):
a. Dấu hiệu nạp PCB, địa ch	ỉ nạp PCB, độ dài	PCB.	s gom cac thanh phan	nao (tneo dung thư tự):
<ul><li>a. Dấu hiệu nạp PCB, địa ch</li><li>b. Độ dài PCB, địa chi nạp P</li></ul>	<mark>ỉ nạp PCB, độ dài</mark> CB, dấu hiệu nạp	PCB.	3 gom cac thanh phan	nao (tneo dung tnu tự):
<ul> <li>a. Dấu hiệu nạp PCB, địa ch</li> <li>b. Độ dài PCB, địa chỉ nạp P</li> <li>c. Dấu hiệu nạp PCB, độ dài</li> </ul>	i nạp PCB, độ dài CB, dấu hiệu nạp PCB, địa chỉ nạp	PCB. PCB. PCB.	3 gom cac thanh phan	nao (theo dung thư tự):
<ul> <li>a. Dấu hiệu nạp PCB, địa ch</li> <li>b. Độ dài PCB, địa chỉ nạp P</li> <li>c. Dấu hiệu nạp PCB, độ dài</li> <li>d. Địa chỉ nạp PCB, độ dài P</li> </ul>	i nạp PCB, độ dài CB, dấu hiệu nạp PCB, địa chỉ nạp CB, dấu hiệu nạp	PCB. PCB. PCB. PCB.	3 gom cac thanh phan	nao (tneo dung tnu tự):
<ul> <li>a. Dấu hiệu nạp PCB, địa ch</li> <li>b. Độ dài PCB, địa chỉ nạp P</li> <li>c. Dấu hiệu nạp PCB, độ dài</li> <li>d. Địa chỉ nạp PCB, độ dài P</li> <li>129. Đâu không phải đặc điểm củ</li> </ul>	i nạp PCB, độ dài CB, dấu hiệu nạp PCB, địa chỉ nạp CB, dấu hiệu nạp ia chế độ phân tr	PCB. PCB. PCB. PCB.	3 gom cac thanh phan	nao (tneo dung tnu tự):
<ul> <li>a. Dấu hiệu nạp PCB, địa ch</li> <li>b. Độ dài PCB, địa chỉ nạp P</li> <li>c. Dấu hiệu nạp PCB, độ dài</li> <li>d. Địa chỉ nạp PCB, độ dài P</li> <li>129. Đâu không phải đặc điểm củ</li> <li>a. Không cần phân phối bộ n</li> </ul>	i nạp PCB, độ dài CB, dấu hiệu nạp PCB, địa chỉ nạp CB, dấu hiệu nạp ia chế độ phân tr	PCB. PCB. PCB. PCB.	3 gom cac thanh phan	nao (tneo dung tnu tự):
<ul> <li>a. Dấu hiệu nạp PCB, địa ch</li> <li>b. Độ dài PCB, địa chi nạp P</li> <li>c. Dấu hiệu nạp PCB, độ dài</li> <li>d. Địa chỉ nạp PCB, độ dài P</li> <li>129. Đâu không phải đặc điểm củ</li> <li>a. Không cần phân phối bộ n</li> <li>b. Bị phân đoạn ngoài.</li> </ul>	i nạp PCB, độ dài CB, dấu hiệu nạp PCB, địa chỉ nạp CB, dấu hiệu nạp ta chế độ phân tra thờ liên tục.	PCB. PCB. PCB. PCB. PCB.	3 gom cac thanh phan	nao (tneo dung tnu tự):
<ul> <li>a. Dấu hiệu nạp PCB, địa ch</li> <li>b. Độ dài PCB, địa chỉ nạp P</li> <li>c. Dấu hiệu nạp PCB, độ dài</li> <li>d. Địa chỉ nạp PCB, độ dài P</li> <li>129. Đâu không phải đặc điểm củ</li> <li>a. Không cần phân phối bộ n</li> <li>b. Bị phân đoạn ngoài.</li> </ul>	i nạp PCB, độ dài CB, dấu hiệu nạp PCB, địa chỉ nạp CB, dấu hiệu nạp ta chế độ phân tra thờ liên tục.	PCB. PCB. PCB. PCB. PCB.	3 gom cac thanh phan	nao (tneo dung tnu tự):
<ul> <li>a. Dấu hiệu nạp PCB, địa ch</li> <li>b. Độ dài PCB, địa chỉ nạp P</li> <li>c. Dấu hiệu nạp PCB, độ dài</li> <li>d. Địa chỉ nạp PCB, độ dài P</li> <li>129. Đâu không phải đặc điểm củ</li> <li>a. Không cần phân phối bộ n</li> <li>b. Bị phân đoạn ngoài.</li> <li>c. Không sử dụng chung mo</li> </ul>	i nạp PCB, độ dài CB, dấu hiệu nạp PCB, địa chi nạp CB, dấu hiệu nạp ta chế độ phân tra hớ liên tục. dule giữa các chươ	PCB. PCB. PCB. PCB. ang?	3 gom cac thanh phan	nao (tneo dung tnu tự):
<ul> <li>a. Dấu hiệu nạp PCB, địa ch</li> <li>b. Độ dài PCB, địa chỉ nạp P</li> <li>c. Dấu hiệu nạp PCB, độ dài</li> <li>d. Địa chỉ nạp PCB, độ dài P</li> <li>129. Đâu không phải đặc điểm cử</li> <li>a. Không cần phân phối bộ n</li> <li>b. Bị phân đoạn ngoài.</li> <li>c. Không sử dụng chung mo</li> <li>d. Bảng PCB có thể rất lớn.</li> </ul>	i nạp PCB, độ dài nap PCB, dấu hiệu nạp PCB, địa chi nạp PCB, dấu hiệu nạp la chế độ phân tra hớ liên tục.  dule giữa các chươ vào cấu trúc chươ c	PCB. PCB. PCB. PCB. ang? ong trình.		nao (tneo dung tnu tự):
a. Dấu hiệu nạp PCB, địa ch b. Độ dài PCB, địa chỉ nạp P c. Dấu hiệu nạp PCB, độ dài P 129. Đâu không phải đặc điểm cử a. Không cần phân phối bộ n b. Bị phân đoạn ngoài. c. Không sử dụng chung mo d. Bảng PCB có thể rất lớn. e. Hiệu quả không phụ thuộc 130. Trong chế độ quản lí bộ nhớ a. 1	i nạp PCB, độ dài CB, dấu hiệu nạp PCB, địa chỉ nạp CB, dấu hiệu nạp ta chế độ phân tra thờ liên tục. tule giữa các chươ theo module, để	PCB. PCB. PCB. PCB. ang? ong trình. ong trình nguồn. đọc/ghi dữ liệu cần c. 3	<b>mấy lần truy nhập?</b> d. 4	nao (tneo dung tnu tự):
a. Dấu hiệu nạp PCB, địa ch b. Độ dài PCB, địa chỉ nạp P c. Dấu hiệu nạp PCB, độ dài P 129. Đâu không phải đặc điểm cử a. Không cần phân phối bộ n b. Bị phân đoạn ngoài. c. Không sử dụng chung mo d. Bảng PCB có thể rất lớn. e. Hiệu quả không phụ thuộc 130. Trong chế độ quản lí bộ nhớ a. 1 b. 2	i nạp PCB, độ dài CB, dấu hiệu nạp PCB, địa chỉ nạp CB, dấu hiệu nạp ta chế độ phân tra thờ liên tục. dule giữa các chươ theo module, để đọc/ghi dữ liệu c	PCB. PCB. PCB. PCB. ang? ong trình. ong trình nguồn. đọc/ghi dữ liệu cần c. 3	mấy lần truy nhập? d. 4 ập?	nao (tneo dung tnu tự):
a. Dấu hiệu nạp PCB, địa ch b. Độ dài PCB, địa chỉ nạp P c. Dấu hiệu nạp PCB, độ dài d. Địa chỉ nạp PCB, độ dài P 129. Đâu không phải đặc điểm cử a. Không cần phân phối bộ n b. Bị phân đoạn ngoài. c. Không sử dụng chung mo d. Bảng PCB có thể rất lớn. e. Hiệu quả không phụ thuộc 130. Trong chế độ quản lí bộ nhớ a. 1 b. 2 131. Trong chế độ phân trang, đổ a. 1	i nạp PCB, độ dài nap PCB, đấu hiệu nạp PCB, địa chi nạp PCB, dấu hiệu nạp la chế độ phân tra hớ liên tục.  dule giữa các chươ vào cấu trúc chươ theo module, để đọc/ghi dữ liệu co.	PCB. PCB. PCB. PCB. ang? ong trình. ong trình nguồn. đọc/ghi dữ liệu cần c. 3 cần mấy lần truy nh	<b>mấy lần truy nhập?</b> d. 4	nao (tneo dung tnu tự):
a. Dấu hiệu nạp PCB, địa ch b. Độ dài PCB, địa chỉ nạp P c. Dấu hiệu nạp PCB, độ dài P 129. Đâu không phải đặc điểm cử a. Không cần phân phối bộ n b. Bị phân đoạn ngoài. c. Không sử dụng chung mo d. Bảng PCB có thể rất lớn. e. Hiệu quả không phụ thuộc 130. Trong chế độ quản lí bộ nhớ a. 1 b. 2 131. Trong chế độ phân trang, để a. 1	i nạp PCB, độ dài CB, dấu hiệu nạp PCB, địa chỉ nạp CB, dấu hiệu nạp ta chế độ phân tra thờ liên tục. theo module, để đọc/ghi dữ liệu co to 2 quản lí bộ nhớ th	PCB. PCB. PCB. PCB. ang? ong trình. ong trình nguồn. đọc/ghi dữ liệu cần c. 3 cần mấy lần truy nh	mấy lần truy nhập? d. 4 ập?	nao (tneo dung tnu tự):
a. Dấu hiệu nạp PCB, địa ch b. Độ dài PCB, địa chỉ nạp P c. Dấu hiệu nạp PCB, độ dài P 129. Đâu không phải đặc điểm cử a. Không cần phân phối bộ n b. Bị phân đoạn ngoài. c. Không sử dụng chung mo d. Bảng PCB có thể rất lớn. e. Hiệu quả không phụ thuộc 130. Trong chế độ quản lí bộ nhớ a. 1 b. 2 131. Trong chế độ phân trang, để a. 1	i nạp PCB, độ dài CB, dấu hiệu nạp PCB, địa chi nạp CB, dấu hiệu nạp ta chế độ phân tra thờ liên tục. theo module, để đọc/ghi dữ liệu co to 2 quản lí bộ nhớ th thờ liên tục.	PCB. PCB. PCB. PCB. ang? ong trình. ong trình nguồn. đọc/ghi dữ liệu cần c. 3 cần mấy lần truy nh	mấy lần truy nhập? d. 4 ập?	nao (tneo dung tnu tự):
a. Dấu hiệu nạp PCB, địa ch b. Độ dài PCB, địa chỉ nạp P c. Dấu hiệu nạp PCB, độ dài P 129. Đâu không phải đặc điểm cử a. Không cần phân phối bộ n b. Bị phân đoạn ngoài. c. Không sử dụng chung mo d. Bảng PCB có thể rất lớn. e. Hiệu quả không phụ thuộc 130. Trong chế độ quản lí bộ nhó a. 1 b. 2 131. Trong chế độ phân trang, để a. 1 132. Đâu là đặc điểm của chế độ a. Không cần phân phối bộ n b. Tồn tại hiện tượng phân đ	i nạp PCB, độ dài (CB, dấu hiệu nạp PCB, địa chỉ nạp (CB, dấu hiệu nạp (CB, dấu hiệu nạp (CB) dấu hiệu nạp (CB) dấu hiệu nạp (CB) dấu hiệu các chươ (CC) vào cấu trúc chươ (CC) theo module, để (CC) địa dữ liệu CC). 2 (Quản lí bộ nhớ th (hớ liên tục. (CA) cạn ngoài.	PCB. PCB. PCB. PCB. ang? ong trình. ong trình nguồn. đọc/ghi dữ liệu cần c. 3 cần mấy lần truy nh c. 3 eo module?	mấy lần truy nhập? d. 4 ập?	nao (tneo dung tnu tự):
a. Dấu hiệu nạp PCB, địa ch b. Độ dài PCB, địa chỉ nạp P c. Dấu hiệu nạp PCB, độ dài d. Địa chỉ nạp PCB, độ dài P 129. Đâu không phải đặc điểm cử a. Không cần phân phối bộ n b. Bị phân đoạn ngoài. c. Không sử dụng chung mo d. Bảng PCB có thể rất lớn. e. Hiệu quả không phụ thuộc 130. Trong chế độ quản lí bộ nhớ a. 1 b. 2 131. Trong chế độ phân trang, để a. 1 132. Đâu là đặc điểm của chế độ a. Không cần phân phối bộ n b. Tồn tại hiện tượng phân đ c. Hiệu quả phụ thuộc vào cấ	i nạp PCB, độ dài CB, dấu hiệu nạp PCB, địa chỉ nạp CB, dấu hiệu nạp LB dấu hiệu nạp LB chế độ phân tra Lhớ liên tục.  dule giữa các chươ Theo module, để Theo module, để Độc/ghi dữ liệu các Ly các theo tục.  quản lí bộ nhớ th Lhớ liên tục.  oạn ngoài.  tu trúc chương trìr	PCB. PCB. PCB. PCB. ang?  ong trình. ong trình nguồn. đọc/ghi dữ liệu cần c. 3 ch mấy lần truy nh c. 3 eo module?	mấy lần truy nhập? d. 4 ập?	nao (tneo dung tnu tự):
a. Dấu hiệu nạp PCB, địa ch b. Độ dài PCB, địa chỉ nạp P c. Dấu hiệu nạp PCB, độ dài P 129. Đâu không phải đặc điểm cử a. Không cần phân phối bộ n b. Bị phân đoạn ngoài. c. Không sử dụng chung mo d. Bảng PCB có thể rất lớn. e. Hiệu quả không phụ thuộc 130. Trong chế độ quản lí bộ nhớ a. 1 b. 2 131. Trong chế độ phân trang, để a. 1 132. Đâu là đặc điểm của chế độ a. Không cần phận phối bộ n b. Tồn tại hiện tượng phân đ c. Hiệu quả phụ thuộc vào cấ d. Dễ dàng dùng chung model.	i nạp PCB, độ dài CB, dấu hiệu nạp PCB, địa chỉ nạp CB, dấu hiệu nạp LB dấu hiệu nạp LB chế độ phân tra Lhớ liên tục.  dule giữa các chươ Theo module, để Theo module, để Độc/ghi dữ liệu các Ly các theo tục.  quản lí bộ nhớ th Lhớ liên tục.  oạn ngoài.  tu trúc chương trìr	PCB. PCB. PCB. PCB. ang?  ong trình. ong trình nguồn. đọc/ghi dữ liệu cần c. 3 ch mấy lần truy nh c. 3 eo module?	mấy lần truy nhập? d. 4 ập?	nao (tneo dung tnu tự):
a. Dấu hiệu nạp PCB, địa ch b. Độ dài PCB, địa chỉ nạp P c. Dấu hiệu nạp PCB, độ dài d. Địa chỉ nạp PCB, độ dài P 129. Đâu không phải đặc điểm cử a. Không cần phân phối bộ n b. Bị phân đoạn ngoài. c. Không sử dụng chung mo d. Bảng PCB có thể rất lớn. e. Hiệu quả không phụ thuộc 130. Trong chế độ quản lí bộ nhớ a. 1 b. 2 131. Trong chế độ phân trang, để a. 1 132. Đâu là đặc điểm của chế độ a. Không cần phân phối bộ n b. Tồn tại hiện tượng phân đ c. Hiệu quả phụ thuộc vào cấ d. Dễ dàng dùng chung modie. Tất cả các ý trên.	i nạp PCB, độ dài (CB, dấu hiệu nạp PCB, địa chỉ nạp (CB, dấu hiệu nạp (CB, dấu hiệu nạp (CB, dấu hiệu nạp (CB) dãu hiệu nạp (CB) dãu hiệu các chươ (CC) vào cấu trúc chươ (CC) theo module, để (CC) dụản lí bộ nhớ th (CC) dụản lí bộ nhớ th (CC) dụản ngoài. (CC) du trúc chương trìr (CC) die các chươn	PCB. PCB. PCB. PCB. ang?  ong trình. ong trình nguồn. đọc/ghi dữ liệu cần c. 3 ch mấy lần truy nh c. 3 eo module?	mấy lần truy nhập? d. 4 ập?	nao (tneo dung tnu tự):
a. Dấu hiệu nạp PCB, địa ch b. Độ dài PCB, địa chỉ nạp P c. Dấu hiệu nạp PCB, độ dài P 129. Đâu không phải đặc điểm cử a. Không cần phân phối bộ n b. Bị phân đoạn ngoài. c. Không sử dụng chung mo d. Bảng PCB có thể rất lớn. e. Hiệu quả không phụ thuộc 130. Trong chế độ quản lí bộ nhớ a. 1 b. 2 131. Trong chế độ phân trang, để a. 1 132. Đâu là đặc điểm của chế độ a. Không cần phận phối bộ n b. Tồn tại hiện tượng phân đ c. Hiệu quả phụ thuộc vào cấ d. Dễ dàng dùng chung model.	i nạp PCB, độ dài (CB, dấu hiệu nạp PCB, địa chỉ nạp (CB, dấu hiệu nạp (CB, dấu hiệu nạp (CB) dấu hiệu nạp (CB) dấu hiệu nạp (CB) dấu hiệu các chươ (CC) vào cấu trúc chươ (CC) theo module, để (CC) dụản lí bộ nhớ th (CC) dịa liệu có (CC) các ngoài. (CC) thương trìn (CC) cho như sau:	PCB. PCB. PCB. PCB. PCB. ang?  ong trình nguồn. đọc/ghi dữ liệu cần c. 3 cần mấy lần truy nh c. 3 eo module?  th nguồn.	mấy lần truy nhập? d. 4 ập?	nao (tneo dung tnu tự):
a. Dấu hiệu nạp PCB, địa ch b. Độ dài PCB, địa chỉ nạp P c. Dấu hiệu nạp PCB, độ dài d. Địa chỉ nạp PCB, độ dài P 129. Đâu không phải đặc điểm cử a. Không cần phân phối bộ n b. Bị phân đoạn ngoài. c. Không sử dụng chung mo d. Bảng PCB có thể rất lớn. e. Hiệu quả không phụ thuộc 130. Trong chế độ quản lí bộ nhớ a. 1 b. 2 131. Trong chế độ phân trang, đổ a. 1 132. Đâu là đặc điểm của chế độ a. Không cần phân phối bộ n b. Tồn tại hiện tượng phân đ c. Hiệu quả phụ thuộc vào cá d. Dễ dàng dùng chung mode e. Tất cả các ý trên. 133. Cấu trúc một phần tử ROO'	i nạp PCB, độ dài CB, dấu hiệu nạp PCB, địa chi nạp PCB, đấu hiệu nạp RCB, dấu hiệu nạp RCB, dấu hiệu nạp RCB, dấu hiệu nạp RCB các chươ RCC chiết độ phân tra RCC chiết độ phân tra RCC chiết độ các chươ RCC theo module, để RCC chiết đứ liệu các RCC chiết độ nhớ th RCC chiết tục. RCC chiết tục. RCC chương trìn RCC chương trìn RCC chương trìn RCC chương các chươn RCC cho như sau: RCC 43202020 003	PCB. PCB. PCB. PCB. PCB. ang?  ong trình. ong trình nguồn. đọc/ghi dữ liệu cần c. 3 c. 3 c. 3 co module?  ong trình.	mấy lần truy nhập? d. 4 ập?	nao (tneo dung tnu tự):
a. Dấu hiệu nạp PCB, địa ch b. Độ dài PCB, địa chỉ nạp P c. Dấu hiệu nạp PCB, độ dài P 129. Đâu không phải đặc điểm cử a. Không cần phân phối bộ n b. Bị phân đoạn ngoài. c. Không sử dụng chung mo d. Bảng PCB có thể rất lớn. e. Hiệu quả không phụ thuộc 130. Trong chế độ quản lí bộ nhớ a. 1 b. 2 131. Trong chế độ phân trang, để a. I 132. Đâu là đặc điểm của chế độ a. Không cần phân phối bộ n b. Tồn tại hiện tượng phân đ c. Hiệu quả phụ thuộc vào cấ d. Dễ dàng dùng chung mod e. Tất cả các ý trên. 133. Cấu trúc một phần tử ROO' 52454144 4D425220	i nạp PCB, độ dài CB, dấu hiệu nạp PCB, địa chi nạp PCB, đấu hiệu nạp RCB, dấu hiệu nạp RCB, dấu hiệu nạp RCB, dấu hiệu nạp RCB các chươ RCC chiết độ phân tra RCC chiết độ phân tra RCC chiết độ các chươ RCC theo module, để RCC chiết đứ liệu các RCC chiết độ nhớ th RCC chiết tục. RCC chiết tục. RCC chương trìn RCC chương trìn RCC chương trìn RCC chương các chươn RCC cho như sau: RCC 43202020 003	PCB. PCB. PCB. PCB. PCB. ang?  ong trình. ong trình nguồn. đọc/ghi dữ liệu cần c. 3 c. 3 c. 3 co module?  ong trình.	mấy lần truy nhập? d. 4 ập?	d. 3603B

3. Thời điểm (h/m/s) tạo file:	i. 11h28m6s b. 1	2h28m12s	c. 9h38m14s	d. 8h34m16s
, , , ,				
_				
				u. 13/03/2011
			_	
35. Trong kĩ thuật quản lị phấn chương (vùng) động, các vùng nhớ sau còn trống cổ kích thước như sau: 100k, 250k, 260k, 300k, 200k, 260k. Vùng nhớ nào số được chọn để nạp chương trình cổ kích thước 210k theo giải thuật Worst Fit:  a. 250k  b. 300k  c. 260k  d. 100k  36. Thông thi 18 bytes đầu tiên của bàng FAT12 như sau:  FF0 FFF FF0 05FF FF0 009 009 000 700 700 8 ABC FF3  Cho biết số hiệu cluster bắt đầu là 6. Danh sách cluster tạo nên file là:  a. 6-8-9-7-3-4-5  b. 6-7-3-5-4-8-9  c. 6-9-8-7-3-5-4  d. 6-7-5-4-8-9-3  7. Chương trình dịch thực hiện ở chế độ:  a. Độc quyền  b. Không độc quyền  c. Thực  d. Bảo vệ  8. Trong FAT16, BitDiskError là bit nào trong xyztFF8 (x,y,z,t là các bit)  a. x  b. y  c. z  d. t  7. Trong FAT16, BitShutdown là bit nào trong xyztFF8 (x,y,z,t là các bit)  a. x  b. y  c. z  d. t  7. Trong phần tử FAT32, trường lưu thông tin kích thước của FAT có offset:  a. 10mg  b. Sai  12. Trong phần tử FAT32, trưởng lưu thông tin kích thước của FAT có offset:  a. 10mg  b. Sai  12. Trong tổ chức SPOOL, người đó xử lí kết thúc, đúng hay sai?  a. 10mg  b. Không  d. 3. SPOOL có can thiệp vào chương trình người dùng không?  a. 5  b. 4 giai dọan; khối tạo, thực hiện, kết thúc.  d. 3 giai dọan; khối tạo, thực hiện, kết thúc.  d. 3 giai dọan; khối tạo, thực hiện, kết thúc.  d. 3 giai dọan; thyến tạo, xử lĩ, kết thúc.  d. 3 giai dọan; thyến tạo, xử lĩ, kết thúc.  d. 3 giai dọan; thướ liện, xử lĩ kết thúc.  d. 3 giai dọan; thướ liện, xử lĩ kết thúc.  d. 3 giai dọan; thướ liện, xử lĩ kết thúc.  d. 3 giai dọan; thướ liện, xử lĩ kết thúc.  d. 1 Gào dò b. Chùng lọai  c. Số lượng  d. Câ 3 đều dùng.  4. Thong đổi vào ra của các thiết bị ngọại vi được thực hiện thao nguyên lĩ nào?  a. Bảng tham số đie khiển  b. Dhữ hàm số địa chí và tham số hoá  d. Tham số địa chí và tham số khoá  d. Tham số địa chí và tham số vị trí.  48. Theo nguyên lǐ hàng tham số điều khiển, bàng tham số cấu hình hệ thống được lưu trư rữ ở đũn?  c. Phù chức năng.  a. Bảng tham số diều khiển  c. Phù chức năng.				
•			d. 100l	ζ.
FF0 FFF FF0 005 FFF 004	009 003 007 008	ABC FF3		
		c. 6-9-8-7-3-5-	4 d. 6-7-5	5-4-8-9-3
a. Độc quyền <mark>b. I</mark>	<mark>Không độc quyền</mark>	c. Thụ	rc d	. Bảo vệ
138. Trong FAT16, BitDiskError là bi	t nào trong xyztFF8	k (x,y,z,t là các bi	t)	
a. x b. y		c. z	d. t	
139. Trong FAT16, BitShutdown là bi	t nào trong xyztFF8	B (x,y,z,t là các bi	t)	
_	<b>.</b>	-		
	u thông tin kích thu	ớc của FAT có o	ffset:	
	<b>.</b>			
	kết thúc. đúng hay s			
	net thue, dung hay	,,,,,,,,,,,,,,,,,,,,,,,,,,,,,,,,,,,,,,,		
	hén trao đổi vào ra	hệ thống tạo rạ	mấy chương trình k	ênh?
	nep trao dor vao ra,			ciiii.
9 7 D 4		C 1	(1 /	
	trình người dùng k		<b>a.</b> ∠	
143. SPOOL có can thiệp vào chương			d. <i>2</i>	
143. SPOOL có can thiệp vào chương a. Có b. Khôn	g		d. <u>Z</u>	
<ul> <li>143. SPOOL có can thiệp vào chương</li> <li>a. Có</li> <li>b. Khôn</li> <li>144. SPOOL có mấy giai đoạn, là nhữ</li> </ul>	g ng giai đoạn nào?		d. <u>Z</u>	
<ul> <li>143. SPOOL có can thiệp vào chương</li> <li>a. Có</li> <li>b. Khôn</li> <li>144. SPOOL có mấy giai đoạn, là nhữ</li> <li>a. 3 giai đoạn: khởi tạo, thực hiện,</li> </ul>	g n <b>g giai đoạn nào?</b> , kết thúc.		d. Z	
<ul> <li>143. SPOOL có can thiệp vào chương a. Có b. Khôn</li> <li>144. SPOOL có mấy giai đoạn, là nhữ a. 3 giai đoạn: khởi tạo, thực hiện, b. 4 giai đoạn: khởi tạo, thực hiện,</li> </ul>	g ng giai đoạn nào? kết thúc. xử lí, kết thúc.		d. Z	
<ul> <li>143. SPOOL có can thiệp vào chương a. Có b. Khôn</li> <li>144. SPOOL có mấy giai đoạn, là nhữ a. 3 giai đoạn: khởi tạo, thực hiện, b. 4 giai đoạn: khởi tạo, thực hiện, c. 2 giai đoạn: thực hiện, xử lí kết</li> </ul>	g ng giai đoạn nào? kết thúc. xử lí, kết thúc. thúc.		d. Z	
<ul> <li>143. SPOOL có can thiệp vào chương a. Có b. Khôn</li> <li>144. SPOOL có mấy giai đoạn, là nhữ a. 3 giai đoạn: khởi tạo, thực hiện, b. 4 giai đoạn: khởi tạo, thực hiện, c. 2 giai đoạn: thực hiện, xử lí kết d. 3 giai đoạn: khởi tạo, xử lí, kết</li> </ul>	g ng giai đoạn nào? kết thúc. , xử lí, kết thúc. thúc. thúc.	nông?		
143. SPOOL có can thiệp vào chương a. Có b. Khôn 144. SPOOL có mấy giai đoạn, là nhữ a. 3 giai đoạn: khởi tạo, thực hiện, b. 4 giai đoạn: khởi tạo, thực hiện, c. 2 giai đoạn: thực hiện, xử lí kết d. 3 giai đoạn: khởi tạo, xử lí, kết 145. Phép trao đổi vào ra của các thiết	g ng giai đoạn nào? kết thúc. xử lí, kết thúc. thúc. thúc. bị ngoại vi được th	nông? ực hiện thao ngu		
143. SPOOL có can thiệp vào chương a. Có b. Khôn  144. SPOOL có mấy giai đoạn, là nhữ a. 3 giai đoạn: khởi tạo, thực hiện, b. 4 giai đoạn: khởi tạo, thực hiện, c. 2 giai đoạn: thực hiện, xử lí kết d. 3 giai đoạn: khởi tạo, xử lí, kết 145. Phép trao đổi vào ra của các thiết a. Bảng tham số điều khiển	g ng giai đoạn nào? , kết thúc. , xử lí, kết thúc. thúc. thúc. t bị ngoại vi được th c. l	nông? ực hiện thao ngu Hai loại tham số		
143. SPOOL có can thiệp vào chương a. Có b. Khôn  144. SPOOL có mấy giai đoạn, là nhữ a. 3 giai đoạn: khởi tạo, thực hiện, b. 4 giai đoạn: khởi tạo, thực hiện, c. 2 giai đoạn: thực hiện, xử lí kết d. 3 giai đoạn: khởi tạo, xử lí, kết t. Phép trao đổi vào ra của các thiết a. Bảng tham số điều khiển b. Phủ chức năng.	g ng giai đoạn nào? , kết thúc. , xử lí, kết thúc. thúc. t bị ngoại vi được th c. l	<b>ực hiện thao ngư</b> Hai loại tham số <mark>Macroprocessor</mark>		
143. SPOOL có can thiệp vào chương a. Có b. Khôn  144. SPOOL có mấy giai đoạn, là nhữ a. 3 giai đoạn: khởi tạo, thực hiện, b. 4 giai đoạn: khởi tạo, thực hiện, c. 2 giai đoạn: thực hiện, xử lí kết d. 3 giai đoạn: khởi tạo, xử lí, kết t  145. Phép trao đổi vào ra của các thiết a. Bảng tham số điều khiển b. Phủ chức năng.  146. Thiết bị ngoại vi trong các máy tí	g ng giai đoạn nào? , kết thúc. , xử lí, kết thúc. thúc. ; bị ngoại vi được th c. l d. l	nông? ực hiện thao ngu Hai loại tham số Macroprocessor hạn chế gì?	yên lí nào?	
143. SPOOL có can thiệp vào chương a. Có b. Khôn  144. SPOOL có mấy giai đoạn, là nhữ a. 3 giai đoạn: khởi tạo, thực hiện, b. 4 giai đoạn: khởi tạo, thực hiện, c. 2 giai đoạn: thực hiện, xử lí kết d. 3 giai đoạn: khởi tạo, xử lí, kết t 45. Phép trao đổi vào ra của các thiết a. Bảng tham số điều khiển b. Phủ chức năng.  146. Thiết bị ngoại vi trong các máy tí a. Tốc độ b. Che	g ng giai đoạn nào? , kết thúc. , xử lí, kết thúc. thúc. thúc. t bị ngoại vi được th c. l d. nh thế hệ I và II có l ủng loại	nông? ực hiện thao ngu Hai loại tham số Macroprocessor hạn chế gì?	yên lí nào?	<mark>ều đúng.</mark>
a. Có b. Khôn  144. SPOOL có can thiệp vào chương a. Có b. Khôn  144. SPOOL có mấy giai đoạn, là nhữ a. 3 giai đoạn: khởi tạo, thực hiện, b. 4 giai đoạn: khởi tạo, thực hiện, c. 2 giai đoạn: thực hiện, xử lí kết d. 3 giai đoạn: khởi tạo, xử lí, kết t  145. Phép trao đổi vào ra của các thiết a. Bảng tham số điều khiển b. Phủ chức năng.  146. Thiết bị ngoại vi trong các máy tí a. Tốc độ b. Cho  147. Nguyên lí hai loại tham số gồm ha	g ng giai đoạn nào? , kết thúc. , xử lí, kết thúc. thúc. thị ngoại vi được th c. l d. nh thế hệ I và II có l ủng loại ni tham số nào?	ực hiện thao ngư Hai loại tham số Macroprocessor hạn chế gì? c. Số lượng	yên lí nào? d. Cả 3 đ	<mark>ều đúng.</mark>
a. Có b. Khôn  144. SPOOL có mấy giai đoạn, là nhữ a. 3 giai đoạn: khởi tạo, thực hiện, b. 4 giai đoạn: khởi tạo, thực hiện, c. 2 giai đoạn: khởi tạo, thực hiện, c. 2 giai đoạn: thực hiện, xử lí kết d. 3 giai đoạn: khởi tạo, xử lí, kết d. 3 giai đoạn: khởi tạo, xử lí, kết a. Bảng tham số điều khiển b. Phủ chức năng.  146. Thiết bị ngoại vi trong các máy tí a. Tốc độ b. Chi  147. Nguyên lí hai loại tham số gồm ha a. Tham số địa chỉ và tham số dữ	g ng giai đoạn nào? , kết thúc. , xử lí, kết thúc. thúc. thị ngoại vi được th c. l d. nh thế hệ I và II có l ủng loại ni tham số nào?	ực hiện thao ngư Hai loại tham số Macroprocessor hạn chế gì? c. Số lượng	yên lí nào? d. Cả 3 đ ham số khoá.	<mark>ều đúng.</mark>
a. Có b. Khôn  144. SPOOL có mấy giai đoạn, là nhữ a. 3 giai đoạn: khởi tạo, thực hiện, b. 4 giai đoạn: khởi tạo, thực hiện, c. 2 giai đoạn: khởi tạo, thực hiện, c. 2 giai đoạn: thực hiện, xử lí kết d. 3 giai đoạn: khởi tạo, xử lí, kết d. 3 giai đoạn: khởi tạo, xử lí, kết a. Bảng tham số điều khiển b. Phủ chức năng.  146. Thiết bị ngoại vi trong các máy tí a. Tốc độ b. Chi  147. Nguyên lí hai loại tham số gồm ha a. Tham số địa chỉ và tham số dữ	g ng giai đoạn nào? , kết thúc. , xử lí, kết thúc. thúc. thị ngoại vi được th c. l d. nh thế hệ I và II có l ủng loại ni tham số nào?	ực hiện thao ngư Hai loại tham số Macroprocessor hạn chế gì? c. Số lượng	yên lí nào? d. Cả 3 đ ham số khoá.	<mark>ều đúng.</mark>
a. Có b. Khôn  144. SPOOL có mấy giai đoạn, là nhữ a. 3 giai đoạn: khởi tạo, thực hiện, b. 4 giai đoạn: khởi tạo, thực hiện, c. 2 giai đoạn: khởi tạo, thực hiện, c. 2 giai đoạn: khởi tạo, xử lí kết d. 3 giai đoạn: khởi tạo, xử lí, kết d. 3 giai đoạn: khởi tạo, xử lí, kết a. Bảng tham số điều khiển b. Phủ chức năng.  146. Thiết bị ngoại vi trong các máy tí a. Tốc độ b. Chi  147. Nguyên lí hai loại tham số gồm ha a. Tham số địa chỉ và tham số dữ liệu và tham số kho	g ng giai đoạn nào? , kết thúc. , xử lí, kết thúc. thúc. thúc. bị ngoại vi được th c. l d. nh thế hệ I và II có l ủng loại ni tham số nào? liệu c. I	ực hiện thao ngư Hai loại tham số Macroprocessor hạn chế gì? c. Số lượng Cham số vị trí và t	<b>yên lí nào?</b> <mark>d. Cả 3 đ ham số khoá.</mark> h tham số vị trí.	
a. Có b. Khôn  144. SPOOL có mấy giai đoạn, là nhữ a. 3 giai đoạn: khởi tạo, thực hiện, b. 4 giai đoạn: khởi tạo, thực hiện, c. 2 giai đoạn: khởi tạo, thực hiện, c. 2 giai đoạn: khởi tạo, xử lí kết d. 3 giai đoạn: khởi tạo, xử lí, kết d. 3 giai đoạn: khởi tạo, xử lí, kết a. Bảng tham số điều khiển b. Phủ chức năng.  146. Thiết bị ngoại vi trong các máy tí a. Tốc độ b. Cho  147. Nguyên lí hai loại tham số gồm ha a. Tham số địa chỉ và tham số kho b. Tham số dữ liệu và tham số kho  148. Theo nguyên lí bảng tham số điều	g ng giai đoạn nào? , kết thúc. , xử lí, kết thúc. thúc. thúc. thị ngoại vi được th c. l d. nh thế hệ I và II có l ủng loại ni tham số nào? liệu c. I xá d. I xá d. I	ực hiện thao ngư Hai loại tham số Macroprocessor hạn chế gì? c. Số lượng Cham số vị trí và t Tham số địa chỉ và số cấu hình hệ th	<b>yên lí nào?</b> <mark>d. Cả 3 đ</mark> ham số khoá. à tham số vị trí. <b>ống được lưu trữ</b> ở c	
4. Ten fiel à a. SYSTEMS.SYS b. READBST.H c. READMBR.C d. LOOPBCS.P 5. Ngày (d'm'y) truy nhập cuối là: a. 0.6605/2011 b. 0.408/2012 c. 0.505/20211 d. 1.5005/2011 f. Ngày (d'm'y) truy nhập cuối là: a. 0.6005/2011 b. 0.408/2012 c. 0.5002/2012 d. 1.5005/2011 7. Thời điểm (h'm's) cập nhật cuối là: a. 0.3005/2011 b. 0.4008/2012 c. 0.5002/2011 d. 1.5005/2011 d. 1.5005/2011 8. Ngày (d'm'y) cập nhật cuối là: a. 0.3005/2011 b. 0.4008/2012 c. 0.7005/2011 d. 1.5005/2011 d. 1.50				
143. SPOOL có can thiệp vào chương a. Có b. Khôn  144. SPOOL có mấy giai đoạn, là nhữ a. 3 giai đoạn: khởi tạo, thực hiện, b. 4 giai đoạn: khởi tạo, thực hiện, c. 2 giai đoạn: thực hiện, xử lí kết d. 3 giai đoạn: khởi tạo, xử lí, kết d. 3 giai đoạn: khởi tạo, xử lí, kết a. Bảng tham số điều khiển b. Phủ chức năng.  146. Thiết bị ngoại vi trong các máy tí a. Tốc độ b. Chi  147. Nguyên lí hai loại tham số gồm ha a. Tham số địa chỉ và tham số dữ l b. Tham số dữ liệu và tham số diều a. ROM b. Đĩa  149. Phát biểu sau là của nguyên lí nào	g ng giai đoạn nào? , kết thúc. , xử lí, kết thúc. thúc. thúc. thị ngoại vi được th c. l d. nh thế hệ I và II có l ủng loại ni tham số nào? liệu thác thiểu, thiến, bảng tham so	ực hiện thao ngư Hai loại tham số Macroprocessor hạn chế gì? c. Số lượng Cham số vị trí và t Cham số địa chi và số cấu hình hệ th c. CMOS ra chương trình	yên lí nào? d. Cả 3 đ ham số khoá. h tham số vị trí. ống được lưu trữ ở ơ d. RAM và thực hiện chương	đầu?
4. Tên file là: a. SYSTEMS.SYS b. READBST.H c. READMB.C d. LOOPBCS.P 5. Ngày (dm'y) truy nhận cuối là a. a. 06:05/2011 b. 04:08:2012 c. 0.5:05/2011 d. 15:05/2011 6. Ngày (dm'y) truo file là: a. a. 06:05/2011 b. 05:05/2011 c. 05:05/2012 d. 1.5:05/2011 7. Thời điểm (thrins) cập nhật cuối là: a. 15:06/9014 b. 13:06/9015 c. 15:14m30 d. d. 15:14m30 b. Ngày (dm'y) cập nhật cuối là: a. 15:06/9014 b. 13:06/9015 c. 15:14m30 d. d. 15:14m30 b. Ngày (dm'y) cập nhật cuối là: a. 15:06/9014 b. 13:06/9011 c. 07:05/2011 d. 15:06/2011 d. 15:06/2				
a. Có b. Khôn  144. SPOOL có mấy giai đoạn, là nhữ a. 3 giai đoạn: khởi tạo, thực hiện, b. 4 giai đoạn: khởi tạo, thực hiện, c. 2 giai đoạn: khởi tạo, thực hiện, c. 2 giai đoạn: khởi tạo, xử lí kết d. 3 giai đoạn: khởi tạo, xử lí, kết d. 3 giai đoạn: khởi tạo, xử lí, kết a. Bảng tham số điều khiển b. Phủ chức năng.  146. Thiết bị ngoại vi trong các máy tí a. Tốc độ b. Cho 147. Nguyên lí hai loại tham số gồm ha a. Tham số địa chỉ và tham số dữ l b. Tham số dữ liệu và tham số điều a. ROM b. Đĩa  149. Phát biểu sau là của nguyên lí nào a. Bảng tham số điều khiển b. Macroprocessor	g ng giai đoạn nào? , kết thúc. , xử lí, kết thúc. thúc. thúc. thị ngoại vi được th c. l d. nh thế hệ I và II có l ủng loại ni tham số nào? liệu c. l oá d. l a khiển, bảng tham so a cứng o: "Hệ thống tự tạo	ực hiện thao ngư Hai loại tham số Macroprocessor hạn chế gì? c. Số lượng Cham số vị trí và t Tham số địa chỉ và số cấu hình hệ th c. CMOS ra chương trình c. Phủ chức năng d. Hai loại tham s	yên lí nào? d. Cả 3 đ ham số khoá. à tham số vị trí. ống được lưu trữ ở c d. RAM và thực hiện chương số.	đầu?
143. SPOOL có can thiệp vào chương a. Có b. Khôn  144. SPOOL có mấy giai đoạn, là nhữ a. 3 giai đoạn: khởi tạo, thực hiện, b. 4 giai đoạn: khởi tạo, thực hiện, c. 2 giai đoạn: khởi tạo, thực hiện, c. 2 giai đoạn: khởi tạo, xử lí kết d. 3 giai đoạn: khởi tạo, xử lí, kết d. 3 giai đoạn: khởi tạo, xử lí, kết a. Bảng tham số điều khiển b. Phù chức năng.  146. Thiết bị ngoại vi trong các máy tí a. Tốc độ b. Chi 147. Nguyên lí hai loại tham số gồm ha a. Tham số địa chỉ và tham số dữ b. Tham số dữ liệu và tham số diều a. ROM b. Đĩa  149. Phát biểu sau là của nguyên lí nào a. Bảng tham số điều khiển b. Macroprocessor  150. "Đảm bảo thuận tiện cho người d	g ng giai đoạn nào? , kết thúc. , xử lí, kết thúc. thúc. thúc. thị ngoại vi được th c. l d. nh thế hệ I và II có l ủng loại ni tham số nào? liệu c. l xá d. l x khiển, bảng tham s a cứng b: "Hệ thống tự tạo ùng" là vai trò của l	ực hiện thao ngư Hai loại tham số Macroprocessor hạn chế gì? c. Số lượng Cham số vị trí và t Tham số địa chỉ và số cấu hình hệ th c. CMOS ra chương trình c. Phủ chức năng d. Hai loại tham s nguyên lí nào của	yên lí nào?  d. Cả 3 đ  ham số khoá. à tham số vị trí. ống được lưu trữ ở d d. RAM và thực hiện chương số. a HĐH:	đầu?
a. Có b. Khôn  144. SPOOL có mấy giai đoạn, là nhữ a. 3 giai đoạn: khởi tạo, thực hiện, b. 4 giai đoạn: khởi tạo, thực hiện, c. 2 giai đoạn: khởi tạo, xử lí kết d. 3 giai đoạn: khởi tạo, xử lí, kết d. 3 giai đoạn: khởi tạo, xử lí, kết a. Bảng tham số điều khiển b. Phủ chức năng.  146. Thiết bị ngoại vi trong các máy tí a. Tốc độ b. Chi  147. Nguyên lí hai loại tham số gồm ha a. Tham số địa chỉ và tham số dữ l b. Tham số dữ liệu và tham số kho  148. Theo nguyên lí bảng tham số điều a. ROM b. Đĩa  149. Phát biểu sau là của nguyên lí nào a. Bảng tham số điều khiển b. Macroprocessor  150. "Đảm bảo thuận tiện cho người d a. Nguyên lí phủ chức năng.	g ng giai đoạn nào? , kết thúc. , xử lí, kết thúc. thúc. thúc. thị ngoại vi được th c. l d. nh thế hệ I và II có l ủng loại ni tham số nào? liệu c. I vá d. I x thiển, bảng tham so n cứng o: "Hệ thống tự tạo ùng" là vai trò của n	ực hiện thao ngư Hai loại tham số Macroprocessor hạn chế gì? c. Số lượng Cham số vị trí và t Tham số địa chỉ và số cấu hình hệ th c. CMOS ra chương trình c. Phủ chức năng d. Hai loại tham s nguyên lí nào của c. Nguyên lí mac	yên lí nào?  d. Cả 3 đ  ham số khoá.  à tham số vị trí. ống được lưu trữ ở d. RAM  và thực hiện chương  số.  a HĐH: coprocessor	đầu?
a. Có b. Khôn  144. SPOOL có mấy giai đoạn, là nhữ a. 3 giai đoạn: khởi tạo, thực hiện, b. 4 giai đoạn: khởi tạo, thực hiện, c. 2 giai đoạn: khởi tạo, thực hiện, c. 2 giai đoạn: khởi tạo, xử lí kết d. 3 giai đoạn: khởi tạo, xử lí, kết d. 3 giai đoạn: khởi tạo, xử lí, kết a. Bảng tham số điều khiển b. Phủ chức năng.  146. Thiết bị ngoại vi trong các máy tí a. Tốc độ b. Cho  147. Nguyên lí hai loại tham số gồm ha a. Tham số địa chỉ và tham số dữ b b. Tham số dữ liệu và tham số dữ b than số dữ liệu và tham số dữ b a. ROM b. Đĩa  149. Phát biểu sau là của nguyên lí nào a. Bảng tham số điều khiển b. Macroprocessor  150. "Đảm bảo thuận tiện cho người d a. Nguyên lí phủ chức năng. b. Nguyên lí giá trị chuẩn	g ng giai đoạn nào? , kết thúc. , xử lí, kết thúc. thúc. thúc. th ingoại vi được th c, l d. nh thế hệ I và II có l ủng loại ni tham số nào? liệu c. I oá d. I s khiển, bằng tham s a cứng o: "Hệ thống tự tạo ùng" là vai trò của n	ực hiện thao ngư Hai loại tham số Macroprocessor hạn chế gì? c. Số lượng Cham số vị trí và t Tham số địa chỉ và số cấu hình hệ th c. CMOS ra chương trình c. Phủ chức năng d. Hai loại tham s nguyên lí nào của c. Nguyên lí mac	yên lí nào?  d. Cả 3 đ  ham số khoá.  à tham số vị trí. ống được lưu trữ ở d. RAM  và thực hiện chương  số.  a HĐH: coprocessor	đầu?
a. Có b. Khôn  144. SPOOL có mấy giai đoạn, là nhữ a. 3 giai đoạn: khởi tạo, thực hiện, b. 4 giai đoạn: khởi tạo, thực hiện, c. 2 giai đoạn: khởi tạo, thực hiện, c. 2 giai đoạn: khởi tạo, xử lí kết d. 3 giai đoạn: khởi tạo, xử lí, kết d. 3 giai đoạn: khởi tạo, xử lí, kết a. Bảng tham số điều khiển b. Phủ chức năng.  146. Thiết bị ngoại vi trong các máy tí a. Tốc độ b. Cho 147. Nguyên lí hai loại tham số gồm ha a. Tham số địa chỉ và tham số dữ l b. Tham số dữ liệu và tham số điều a. ROM b. Đĩa  149. Phát biểu sau là của nguyên lí nào a. Bảng tham số điều khiển b. Macroprocessor  150. "Đảm bảo thuận tiện cho người d a. Nguyên lí phủ chức năng. b. Nguyên lí giá trị chuẩn  151. Với các đĩa từ, CD, bảng tham số	g ng giai đoạn nào? , kết thúc. , xử lí, kết thúc. thúc. thúc. thị ngoại vi được th c. l d. nh thế hệ I và II có l ủng loại ni tham số nào? liệu c. l vá d. l vá thển, bằng tham s u cứng o: "Hệ thống tự tạo dung" là vai trò của n được ghi ở đâu?	ực hiện thao ngư Hai loại tham số Macroprocessor hạn chế gì? c. Số lượng Cham số vị trí và t Cham số địa chỉ và số cấu hình hệ th c. CMOS ra chương trình c. Phủ chức năng d. Hai loại tham s nguyên lí mào của c. Nguyên lí bảng	yên lí nào?  d. Cả 3 đ  ham số khoá.  à tham số vị trí.  ống được lưu trữ ở c  d. RAM  và thực hiện chương  số.  h HĐH:  toprocessor  tham số điều khiển.	đầu? g trình tạo ra"?
a. Có b. Khôn  144. SPOOL có mấy giai đoạn, là nhữ a. 3 giai đoạn: khởi tạo, thực hiện, b. 4 giai đoạn: khởi tạo, thực hiện, c. 2 giai đoạn: khởi tạo, thực hiện, c. 2 giai đoạn: khởi tạo, xử lí kết d. 3 giai đoạn: khởi tạo, xử lí, kết d. 3 giai đoạn: khởi tạo, xử lí, kết a. Bảng tham số điều khiển b. Phủ chức năng.  146. Thiết bị ngoại vi trong các máy tí a. Tốc độ b. Cho 147. Nguyên lí hai loại tham số gồm ha a. Tham số địa chỉ và tham số dữ l b. Tham số dữ liệu và tham số điều a. ROM b. Đĩa  149. Phát biểu sau là của nguyên lí nào a. Bảng tham số điều khiển b. Macroprocessor  150. "Đảm bảo thuận tiện cho người d a. Nguyên lí phủ chức năng. b. Nguyên lí giá trị chuẩn  151. Với các đĩa từ, CD, bảng tham số	g ng giai đoạn nào? , kết thúc. , xử lí, kết thúc. thúc. thúc. thị ngoại vi được th c. l d. nh thế hệ I và II có l ủng loại ni tham số nào? liệu c. l vá d. l i khiển, bảng tham s i cứng o: "Hệ thống tự tạo thug" là vai trò của l được ghi ở đâu? ystem area	ực hiện thao ngư Hai loại tham số Macroprocessor hạn chế gì? c. Số lượng Cham số vị trí và t Tham số địa chỉ và số cấu hình hệ th c. CMOS ra chương trình c. Phủ chức năng d. Hai loại tham s nguyên lí nào của c. Nguyên lí bảng c. Data are	yên lí nào?  d. Cả 3 đ  ham số khoá.  à tham số vị trí.  ống được lưu trữ ở c  d. RAM  và thực hiện chương  số.  h HĐH:  toprocessor  tham số điều khiển.	đầu? g trình tạo ra"?

a. Đúng	b. Sai		
153. Kích thươ	ớc của phần tử MCB trong chế độ	Protected Mode là:	
a. 16B	b. 32B	c. <mark>8B</mark>	d. 4B
154. Có mấy lợ	ớp giải thuật chống bế tắc, là nhữn	ng giải thuật nào?	
•	ong ngừa, nhận biết và khắc phục)		
_	ong ngừa, dự báo và tránh, nhận biết	và khắc phục)	
	ng ngừa, điều hoà, nhận biết, khắc p		
-	u hoà, nhận biết và khắc phục)	niąc)	
,	iết kế và xây dựng hệ thống, nguyê	ân lí Tân tuuna là aia hâ thấn.	a màn?
a. Windo		c. IBM OS	<mark>d. Cả 3 đều đúng</mark> .
_	ết kế và xây dựng hệ thống, nguyê	•	_
a. IBM (		c. Linux	d. Windows
_	M PC có bao nhiêu loại sự kiện?		
a. 7 loại	b. 128 loại	c <mark>. 256 loại</mark>	d. 3 loại
_	sự kiện và ngắt" được áp dụng cho		
a. Thế hệ		c. Thế hệ II	d. <mark>Cả 3 đều sai.</mark>
159. Với ngườ	i lập trình, chương trình và thực h	niện chương trình là ánh xạ từ	r tên sang giá trị ??
a. Đúng	b. Sai		
160. Bộ nhớ lo	gic bị giới hạn về kích thước ??		
a. Sai	b. Đúng		
161. Cho bảng	thông tin của các tiến trình		
Thứ tự	Thời điểm kích hoạt Thời	gian hoạt động (ms)	
p1	3	37	
p2	10	20	
p3	24	14	
_	chờ đợi trung bình (ms) theo giải	thuật Round Robin với thời g	gian lương tử 20ms là:
a. 25	b. 25.67	c. 36.67	d. 25.33
	ng phải là đặc điểm của thuật giải l		
	gian chờ trung bình nhỏ	c. Đơn giản	
	g cần input bổ sung	d. Mọi tiến trình đều	kết thúc được
-	ng phải là đặc điểm của thuật giải S	-	. Ket tifte daye
	reemptive (độc quyền)		nguy cơ không kết thúc được.
	ng dự báo thời điểm phục vụ tiến trì		- ·
			ing bilin inio.
	ic điểm của thuật giải RR (Round ) ến trình đều kết thúc được.		(độc guyễn)
		c. Non-preemptive	· • • •
	g cần tham số lượng tử thời gian	d. Thời gian chờ đợ	ri trung binn ion.
	ng phải là giải thuật điều độ cấp th		
a. Khoá	_	c. Semaphore	
	tra và xác lập	d. <mark>Dự báo và phòng</mark>	
	điều độ cấp cao nằm ngoài tiến trì	nh được điều độ, do hệ thông	đảm nhiệm ??
a. Đúng	b. Sai	,	,
	điều độ cấp thấp được cài đặt ngay		êu độ ??
a. Sai	b. Đún	2	
	p giải thuật phòng ngừa, để chống		
	ức hệ thống tài nguyên logic	c. Tổ chức SPOOL	
	ức 2 mức truy nhập	d. Cả 3 đều đúng.	
169."Mỗi tài n	guyên găng được đặt tương ứng v	ới 1 biến nguyên đặc biệt" là	đặc điểm của giải thuật điều độ nào?
a. Khoá	<u>~</u>	c. Kiểm tra và xác lạ	ập
b. <mark>Sema</mark> r		d. Cả 3 đều đúng	
170. Giải thuậ	t "Người chủ ngân hàng" thuộc lớ	p giải thuật chống bế tắc nào	sau đây?
•	biết và khắc phục	c. Dự báo và tránh	
	ngừa	d. Cả 3 đều sai.	

171.Tr	ong máy IBM 360/370 có	ó bao nhiêu loại sự kiện?		
a.	128	b <mark>. 7</mark>	c. 64	d. 256
172. Tr	ong các đáp án dưới đây	y, đâu là cấu hình trong họ	ệ thống nhiều processor?	
a.	Cấu hình phân cấp	b. Liên kết linh hoạt	c. Đẳng cấu	d. Cả 3 đều đúng.
173. Tr	ong xử lý ngắt của IBM	PC, ngắt th <mark>ường trú c</mark> hươ	ong trình là?	
a.	INT 20	b. INT 11	c. INT 27	d. INT 13
174. Tr	ong xử lý ngắt của IBM	PC, ngắt ki <mark>ểm tra</mark> chương	g trình là?	
a.	INT 20	b. INT 13	c. INT 26	d. INT 11
175. Tr	ong xử lý ngắt của IBM	PC, kích thước một con t	<mark>rỏ ngắt</mark> là?	
a.	4KB	b. 16KB	c <mark>. 4B</mark>	d. 16B
176. Tr	ong xử lý ngắt của IBM	PC, kích thước một vecto	<mark>r ngắt l</mark> à?	
a.	4KB	b. 32B	c. 1 <mark>KB</mark>	d. 16KB
177. "K	Thi chuyển lớp, cần phải	giải phóng tài nguyên lớp	cũ" là cách gọi của nguyên	tắc nào trong lớp giải thuật
ph	ing ngừa?			
a <mark>.</mark>	Nguyên tắc phân phối		<ul> <li>c. Nguyên tắc điều độ</li> </ul>	
	Nguyên tắc xử lý		d. Nguyên tắc phòng ngừa	
178. Cá	ng cụ để chống xếp hàng	g chờ đợi trong lớp giải th		
a.	Điểm gác (control points	s)	<ul> <li>c. Điểm ngắt (break points)</li> </ul>	
b.	Điểm tựa (adjcency poin	nts)	d. Cả a và c đều đúng.	
179. Tr	ong phương pháp kiểm	tra và xác lập, IBM PC sử	r dụng nhóm lệnh BTS (Bin	ary Test and Set) đúng hay sai?
a.	Sai	b. Đúng		
180. Qu	ıản lý tài nguyên cho tiế	n trình con bao gồm Hệ tl	nống quản lý tài nguyên tập	trung và Hệ thống quản lý tài
ngı	ıyên phân tán??	a. Đúng	b. Sai	

# ĐÁP ÁN

1	d	21	b	41	c	61	b	81		101	a	121	С	141	a	161	d
2	b	22	b	42	С	62	b	82		102	a	122	d	142	d	162	a
3	a	23		43	d	63		83	c	103	d	123	a	143	b	163	b
4	a	24	a	44	c	64		84	c	104		124	a	144	c	164	a
5	a	25	a	45	c	65		85	a	105	b	125	a	145	d	165	d
6	b	26	a	46	a	66		86	d	106	d	126	b	146	d	166	a
7	d	27		47	d	67	b	87	a	107	a	127	c	147	c	167	b
8	b	28	d	48	c	68	a	88	a	108	1a 2a	128	a	148	c	168	d
9	c	29	d	49	d	69	c	89	a	109	С	129	b	149	b	169	b
10	d	30		50	d	70	c	90	d	110		130	b	150	a	170	c
11	c	31	a	51	a	71	a	91	a	111		131	b	151	b	171	b
12	a	32	a	52	b	72	d	92	d	112	a	132	e	152	a	172	d
13	a	33	d	53	a	73	c	93	d	113	b	133	1b 2b 3b 4c	153	c	173	c
													5c 6b 7c 8a				
14	c	34	c	54		74	d	94	a	114	b	134	b	154	b	174	a
15	b	35	d	55	c	75	c	95	c	115	a	135	b	155	d	175	c
16	b	36	a	56	d	76	a	96	a	116	d	136	c	156	c	176	c
17	d	37	b	57	b	77	a	97	c	117	e	137	b	157	c	177	a
18	a	38	a	58	b	78	b	98	d	118	a	138	b	158	b	178	d
19	b	39	c	59		79	b	99	d	119	b	139	a	159	a	179	b
20	d	40	a	60		80	b	100	b	120	d	140	b	160	a	180	a