



仿真如上图所示, 命名规则如下:

M_: 代表本项目的激励 也就是 master 给此次模块作为 input 的相关信号 包括 valid、ready、dat。

S_: 代表本项目的输出 也就是此次模块给下个 slave 信号的相关信号 包括 valid、ready、dat。

具体见代码。

例化 ip 的截图如下:

