

Sistemi Elettronici, Tecnologie e Misure
Appello del 4/2/2022

Nome: _____
Cognome: _____
Matricola: _____

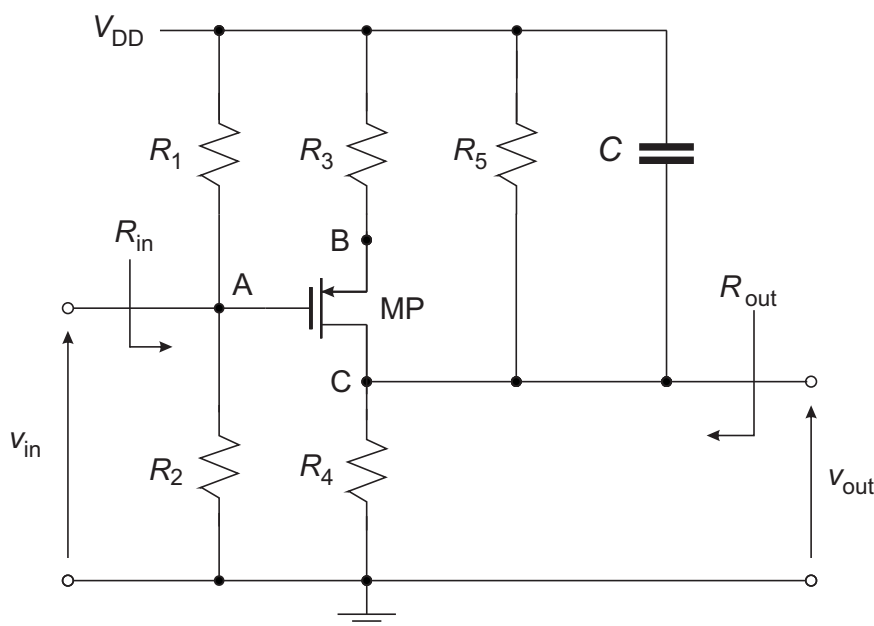
ATTENZIONE

1. Compilare subito questa pagina con nome, cognome e numero di matricola
2. Per i quesiti a risposta multipla, la risposta errata determina la sottrazione di un punteggio pari a metà del valore della risposta esatta
3. Riportare le **risposte esatte** dei quesiti a risposta multipla nella tabella posta all'inizio della relativa sezione
4. Le risposte ai vari quesiti vanno riportate **esclusivamente** nello spazio reso disponibile immediatamente dopo il quesito stesso
5. Si può fare uso di fogli di brutta **bianchi** resi disponibili a cura dello studente. La brutta non deve essere consegnata
6. Non si possono utilizzare libri, appunti o formulari

Domande a risposta multipla

	1	2	3	4	5	6
a						
b						
c						
d						

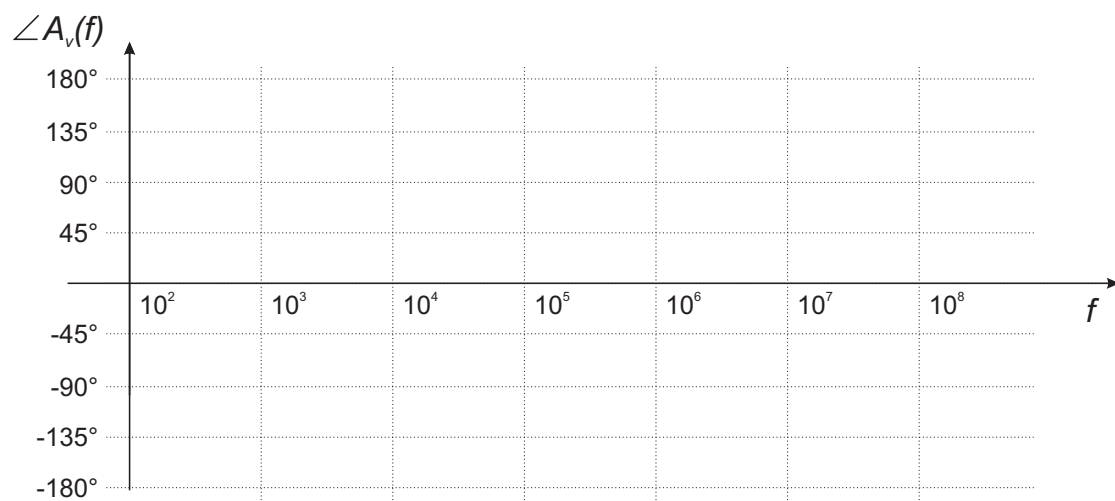
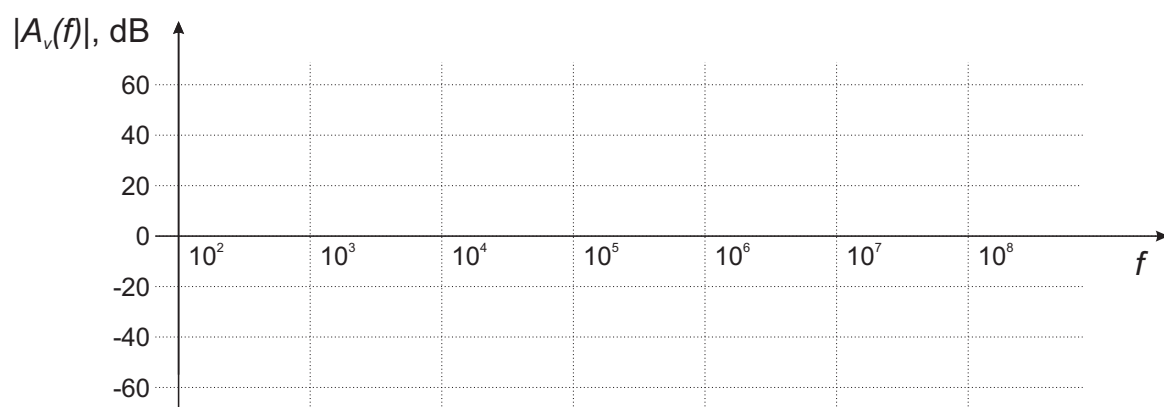
- Un amplificatore operazionale con amplificazione differenziale a bassa frequenza pari a 80dB, prodotto banda-guadagno pari a 2MHz, resistenze d'ingresso e uscita trascurabili (cioè $R_{in,d} \rightarrow \infty$, $R_{in,cm} \rightarrow \infty$, $R_{out} = 0$), è utilizzato in un amplificatore di tensione invertente con amplificazione di tensione in banda pari a -1. La banda dell'amplificatore di tensione invertente è pari a:
 - 200Hz
 - 1MHz
 - 100kHz
 - 2MHz
- Un amplificatore differenziale fornisce in uscita una tensione $v_{out} = 100.2 v^+ - 99.8 v^-$. L'amplificazione differenziale dello stadio vale:
 - 40dB
 - 20dB
 - 100dB
 - 8dB
- In un comparatore di tensione non invertente senza isteresi, realizzato a partire da un amplificatore operazionale:
 - sono presenti sia retroazione negativa sia retroazione positiva
 - è presente retroazione positiva
 - è presente retroazione negativa
 - l'operazionale è utilizzato ad anello aperto
- In uno stadio amplificatore a singolo transistor MOS, il segnale d'ingresso è applicato al terminale di *gate* e l'uscita è prelevata al terminale di *source*. Si tratta di uno stadio:
 - source* comune
 - drain* comune
 - gate* comune
 - per rispondere occorre sapere se il transistor è nMOS o pMOS
- Un transistor MOS (con $\lambda = 0$) polarizzato in regione di saturazione si comporta per il piccolo segnale come:
 - un generatore di corrente controllato in tensione
 - un generatore di tensione controllato in corrente
 - un circuito aperto
 - un corto circuito
- Un amplificatore di corrente è ottenuto collegando in cascata un amplificatore di transresistenza con transresistenza R_m ed ideale dal punto di vista degli effetti di carico, ed un amplificatore di transconduttanza descritto dai parametri G_m , R_{in} ed R_{out} (tutti finiti e non nulli). Detta A_i amplificazione di corrente complessiva della cascata dei due stadi, chiusa su un corto circuito, si ha:
 - $A_i = R_m G_m$
 - $A_i = R_{in} G_m$
 - $A_i = R_{out} G_m$
 - $A_i = R_{out} \parallel R_{in} \cdot G_m$

Esercizio 1.

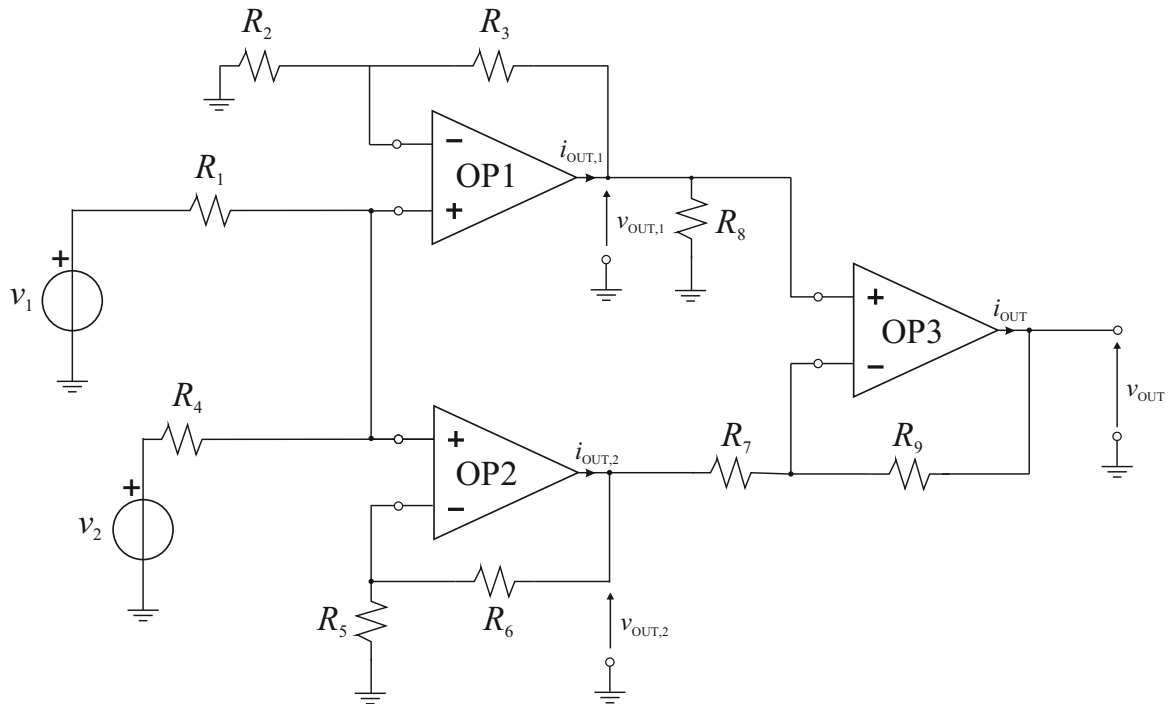
$$\begin{aligned}
 R_1 &= 80\text{k}\Omega & \text{per MP:} \\
 R_2 &= 420\text{k}\Omega & \beta = 20\text{mA/V}^2 \\
 R_3 &= 1\text{k}\Omega & V_{TH} = 0.6\text{V} \\
 R_4 &= 16\text{k}\Omega & \lambda = 0\text{V}^{-1} \\
 R_5 &= 52\text{k}\Omega \\
 V_A &= 4.2\text{V} \\
 V_B &= 4.9\text{V} \\
 V_C &= 2.4\text{V} \\
 V_{DD} &= 5\text{V}
 \end{aligned}$$

Con riferimento allo stadio in figura

1. determinare il punto di funzionamento a riposo del transistor MP, verificare il funzionamento del dispositivo in regione di saturazione e ricavarne i parametri del modello per il piccolo segnale;
2. Disegnare il circuito equivalente per il piccolo segnale dello stadio e calcolare, in condizioni di piccolo segnale, l'amplificazione di tensione $A_v = v_{out}/v_{in}$, la resistenza di ingresso R_{in} e la resistenza di uscita R_{out} in banda, assumendo che in banda il condensatore C si comporti come un circuito aperto (sono richiesti i passaggi fondamentali, le espressioni analitiche ed i valori numerici);
3. Determinare l'espressione analitica di $A_v(s) = V_{out}(s)/V_{in}(s)$ per $C_1 = 10\text{ pF}$, e calcolare i valori numerici di poli e zeri.
4. Disegnarne i diagrammi di Bode del modulo e della fase dell'amplificazione $A_v(s) = V_{out}(s)/V_{in}(s)$ ricavata al punto precedente.



Esercizio 2.



Nel circuito in figura la dinamica di v_1 è (0,2) V e di v_2 è (-1,0) V. Nel circuito $R_1 = R_2 = R_4 = R_5 = R_6 = R_7 = R_8 = R_9 = R = 1\text{k}\Omega$ e $R_3 = 3\text{k}\Omega$. Determinare:

1. l'espressione delle tensioni $v_{\text{OUT},1}$, $v_{\text{OUT},2}$ e v_{OUT} in funzione di v_1 e v_2 ;
2. l'espressione della corrente erogata da OP1 ($i_{\text{OUT},1}$), OP2 ($i_{\text{OUT},2}$) e OP3 (i_{OUT}), assumendo che gli amplificatori operazionali siano ideali;
3. la minima dinamica delle tensione d'uscita di OP1 ($V_{\text{OUT},\min}$, $V_{\text{OUT},\max}$) compatibile con i segnali in ingresso assegnati;
4. la minima dinamica della corrente d'uscita di OP3 ($I_{\text{OUT},\min}$, $I_{\text{OUT},\max}$), compatibile con i segnali in ingresso assegnati.

