



**UNIVERSITÀ DEGLI STUDI DELL'AQUILA**

---

**DIPARTIMENTO DI  
INGEGNERIA INDUSTRIALE E  
DELL'INFORMAZIONE E DI ECONOMIA**



**CORSO DI LAUREA MAGISTRALE IN  
INGEGNERIA ELETTRONICA**

**Studio di fattibilità per la definizione e la progettazione di un  
Emulatore su FPGA di moduli completi di array di memoria  
NAND flash**

**Relatore:**

*Prof. Ing. Marco Faccio*

---

**Candidato:**

*Giacomo Mammarella*

---

**Co-relatore:**

*Ing. Michele Incarnati*

---

**Matricola:**

*247939*

---

---

**ANNO ACCADEMICO 2017–2018**