Υλοποίηση Ελεγκτή VGA

Εργαστήριο Ψηφιακών Συστημάτων (2023-24)

Ιωάννης Αθανασιάδης 03491

13/01/2024

# Μέρος Α – Υλοποίηση VRAM

# Μέρος Β – Υλοποίηση HSYNC και οριζοντίου μετρητή pixel

# Μέρος Γ – Υλοποίηση VSYNC και κατακόρυφου μετρητή pixel