



מס' שאלון - 534

8

בספטמבר 2016

מס' מועד 94

שאלון בחינת גמר

20594 - מערכות הפעלה

משך בחינה: 3 שעות

בשאלון זה 9 עמודים

מבנה הבחינה:

קראו בעיון לפני שתתחילו בפתרון הבחינה!

א. המבחן מורכב משלושה חלקים.

ב. בחלקים א ו - ב מופיעות שאלות פתוחות. ענו תשובות מלאות, בכתב קריא ובקיצור נמרץ. אין חובה להשתמש בכל השורות המוקצות לצורך התשובות, אך אין לחרוג מהמקום המוקצה.

ג. בחלק ג (שאלות אמריקאיות) עליכם לבחור בכל פעם בתשובה יחידה מבין התשובות המוצעות ולהקיף בעיגול את אות התשובה שבחרתם.

חומר עזר:

כל חומר עזר אסור בשימוש, פרט למחשבון, שאינו אוצר מידע.

בהצלחה !!!

החזירו

למשגיח את השאלון

וכל עזר אחר שקיבלתם בתוך מחברת התשובות



חלק א (55 נקודות)

ענו על שלוש השאלות 1-3.

שאלה 1 (16 נקודות)

סעיף זה מתייחס למערכת ההפעלה Linux.

(8 נק') א. בעת ביצוע fork מבצעים COW (Copy on Write). לאחר מכן, מאפשרים לתהליך הבן לרוץ לפני תהליך האב. תארו יתרון עיקרי וחסרון עיקרי אחד בשיטה זו.

יתרון:

השיטה מונעת היעדרה של תהליך האב.
 ייתכן ותהליך האב ממשיך להשתמש
 בעקבות בעיה של תהליך הבן.

חסרון:

האטה של המכונה - צריך להמתין עד שיווצר
 תהליך הבן ויוקצו לו המסלולים הנדרשים ורק אז יהיה
 ניתן להמשיך בביצועו. אם האב היה רץ לפניו היה ניתן לבצע
 את הקצאת המסלולים עם במקביל עיבוד האב וללא צורך במ.

(8 נק') ב. מהם היתרונות העיקריים בהחלפת הקשר (context switch) בין שני תהליכים

המשתפים זיכרון לעומת החלפת הקשר בין שני תהליכים שאינם משתפים זיכרון?

1. המימוש אנו צריך לעצור את המערכת הזיכרון של התהליך החבול. יש שימוש בזיכרון.
2. למורה על משימת נדירה - מנצלים, סמורים, מונוטורים וכו'... נשמרים בין תהליכים המשתפים זיכרון וכן קדם יותר אספקת בין תהליכים.

יתרון נוסף - אב:

אם האב זורק לפני הבן, ייתכן מצב שהאב יסיום עתה לפני הבן ואז צריך יהיה צורך להחזיק את האב בזיכרון כדי שיתן
 עבן לסימנים. אבל איתנו מצב שתהליך מוחזק בזיכרון עתה
 שמוא עמדה סיום עתה.

שאלה 2 (15 נקודות)

סעיף זה מתייחס למערכת ניהול זיכרון:

10 נק') א. למדנו את מדיניות LRU - Least Recently Used לפינוי דפים, אך קיימת מדיניות נוספת MRU (Most Recently Used) שמפנה לדיסק דפים שהתייחסו אליהם בזמן הקרוב ביותר לזמן הפינוי. האם יתכן מצב בו מספר page faults במערכת יהיה קטן יותר אם המערכת פועלת לפי מדיניות MRU, מאשר אם היא פועלת לפי מדיניות LRU? סמנו את התשובה הנכונה.

כן / לא
אם סימנתם "כן", נימוק:

אם התהליך צורך בלוקים אחרים, לא תיפגש
בזמן האחרון, ויהיה צורך להחליף
MRU. מדיניות MRU תפגש את הדפים האחרים
בזמן.

לדוגמה: A, B, C, D, A, D, A

אם סימנתם "לא", הביאו דוגמה נגדית עבור זיכרון בגודל 3 דפים:

MRU:

t	1	2	3	4	5	6	7	8
frame 1	A	A	A	A	A	A	A	A
frame 2	-	B	B	B	B	B	B	B
frame 3	-	-	C	D	D	D	D	D

מספר page faults: 4

LRU:

t	1	2	3	4	5	6	7	8
frame 1	A	A	A	D	D	D	D	D
frame 2	-	B	B	B	A	A	A	A
frame 3	-	-	C	C	C	C	C	C

מספר page faults: 5

(המשך השאלה בעמוד הבא)

5 נק') ב. מה החיסרון של שיטת LRU עבור דפדוף?

החיסרון של שיטת LRU הוא שהיא מחייבת להחזיק תמונה
מקומית של קובץ את סדר ההתחברות המצויק של כל אחד מהקפים
שהשימוש אליהם לא מתרחש. סיבוכיות החיפוש בתמונה כזאת היא O(n),
כלומר בעצם זמן זה תחילת הצל כל ציין עלצק את זמן ההתחברות
אליו וכל ציין אקראי אחדל בתמונה.

שאלה 3 (24 נקודות)

למדנו את אלגוריתם פטרסון המהווה פתרון סביר לבעיית קטע קריטי בין שני תהליכונים.
הפתרון שלמדנו עובד על אריכטקטורה עם זיכרון מטמון. כעת הניחו שבמחשב עבורו אתם
כותבים קוד אין זיכרונות מטמון (אין cache). כלומר, כתיבה ע"י תהליכון אחד לזיכרון תיראה
באופן מיידי על ידי תהליכון אחר. להלן פסודו-קוד שמתאר את האלגוריתם למניעה הדדית אשר
חסרים בו מספר פרטים:

סימונים:

Q1 מציין שתהליכון T1 מעוניין להיכנס לקטע הקוד הקריטי.
Q2 מציין שחוט T2 מעוניין להיכנס לקטע הקוד הקריטי.
קו תחתון (____) מציין מקום שבו עליכם להשלים את קטע הקוד.

```
Q1 := false;  
Q2 := false;  
TURN = 1; // valid values for TURN are 1 and 2
```

protocol of T2	protocol of T1
<pre>Q2 = true; TURN = <u>2</u>; → while(Q1 and <u>turn==2</u>) /*do nothing*/ ; /* here is the critical section */ Q2 := false</pre>	<pre>Q1 = true; → TURN = <u>1</u>; → while(Q2 and <u>turn==1</u>) /*do nothing*/ ; /* here is the critical section */ Q1 := false;</pre>

(המשך השאלה בעמוד הבא)

(8 נקי) א. נא השלימו את הפרטים (בטבלה לעיל) כך שמובטח שיש מניעה הדדית ואין הרעבה.

(8 נקי) ב. הסבירו מדוע האלגוריתם שהשלמתם מבטיח מניעה הדדית.

הסבר:

- (1) אין התנהגות אינסופית עבור כניסה לקטע קריטי - נסתכל על
 על תהליך P_1 . אם P_1 תקוע ב-while זה אומר ש- P_2 בתוך הקטע
 הקריטי. כל עוד יוצא מהקטע הקריטי P_1 יצא מההמתנה בעולסאה.
 (2) אין התנהגות לא נמצאים בו-5 מנות בתוך הקטע הקריטי - כי P_1 ו- P_2
 יוכנסו לפני P_2 צריך $turn = 2$, וזה יאזן את P_2 בתוך ה-while.

(8 נקי) ג. הסבירו מדוע האלגוריתם שהשלמתם מבטיח שאין הרעבה.

הסבר:

במשך זמן רב

- התנהגות הונהגה שבו תהליך תקוע וכל אחד מהקצבים/לחיצים
 לקטע הקריטי כי משאב שהוא צריך לוחץ על תהליך אחר.
 הסיכון להרעבה באמצעותם הוא בעולסאה ה-while. על מנת "יתכן"
 מקרה של התנהגות אפסית את התשובה P_1 . (ההסבר סימטרי גם ל- P_2)
 כדי ש P_1 "יתקע" בעולסאה הוא צריך ליתקעו יחדיו לפני התנאים
 הספיקים:

1. P_2 בתוך הקטע הקריטי - כניסה P_2 יוצא מהקטע הקריטי
 $Q_2 = false$, ואם "היתקעות" בעולסאה.
 2. $turn = 1$: עבור תהליך הנהגה P_2 לא ינסה להיות תקוע בעולסאה. זה
 אומר ש- P_2 יכול לעבור את ה-while, לחיצים לקטע הקריטי שלו,
 צד את מנהל P_1 לשנות את Q_2 ל- $false$.
 עכשיו P_1 אינו מורעב.
המשך הבחינה בעמוד הבא

המשך עסוק ב':

- (3) תהליך שמחולק לקריטי, לא מונע מתהליך אחר לחיצים לקטע הקריטי -
 כוונת P_1 יוצא מהקטע הקריטי, Q_1 הופך ל- $false$ וזה מאפשר ל- P_2
 לחיצים לקטע הקריטי (כנ"ל היסוד).

חלק ב (25 נקודות)

ענו על חמש השאלות 4-8. משקל כל שאלה 5 נקודות.

שאלה 4

האם הפונקציה fork יכולה להיכשל? אם לא, הסבירו מדוע. אם כן, תנו דוגמא למצב כישלון אפשרי.

(2)

✓

כן. פיון fork יכולה להיכשל. כשהקורא היא להחזיר את ה-1.

סלון אובייקט יכול לקנות כאשר אין מקום סנ' ביטוי לזיין

להקצות עבור תליין הבן. זה יכול לקנות, למשל, כאשר ישנה החזרה

אין חזר מספיק גרוע כדי להכיש את הבן.

שאלה 5

מהו ACL (access control list)? מהם יתרונותיו וחסרונותיו לעומת ה-capability lists?

ACL הוא רשימת המשתמשים שיכולים לגשת למשאב מסוים.

מצד ש-ACL הוא רשימת משאבים, capability lists הוא רשימת משתמשים.

במשתמשים ב-ACL המשתמש צריך לבדוק שהוא מופיע ב-ACL וזה

מבצע משאבים. לעומת זאת, ב-capability lists קל יותר לפרוץ ולשנות

את ההרשאות של המשתמש.

שאלה 6

תארו ושרטטו כיצד מערכת קבצים מנהלת שמות ארוכים של קבצים בספרייה.

בספרייה מנהלת מקצים עבור כל קובץ. הישגת הקיימים עבור

כל קובץ הם: i-node, סוג הקובץ, גודל הקובץ, אורך שם הקובץ (מס' תווים)

אות"כ מערך תווים למחזור את שם הקובץ.

שרטוט:



במקרה הנ"ל name len הוא 8.

ע"י הנהגת
שני מנגנונים?

(4)

שאלה 7

מדוע נועלים דפים בזיכרון בעת העברת נתונים על ידי DMA (Direct Memory Access)?

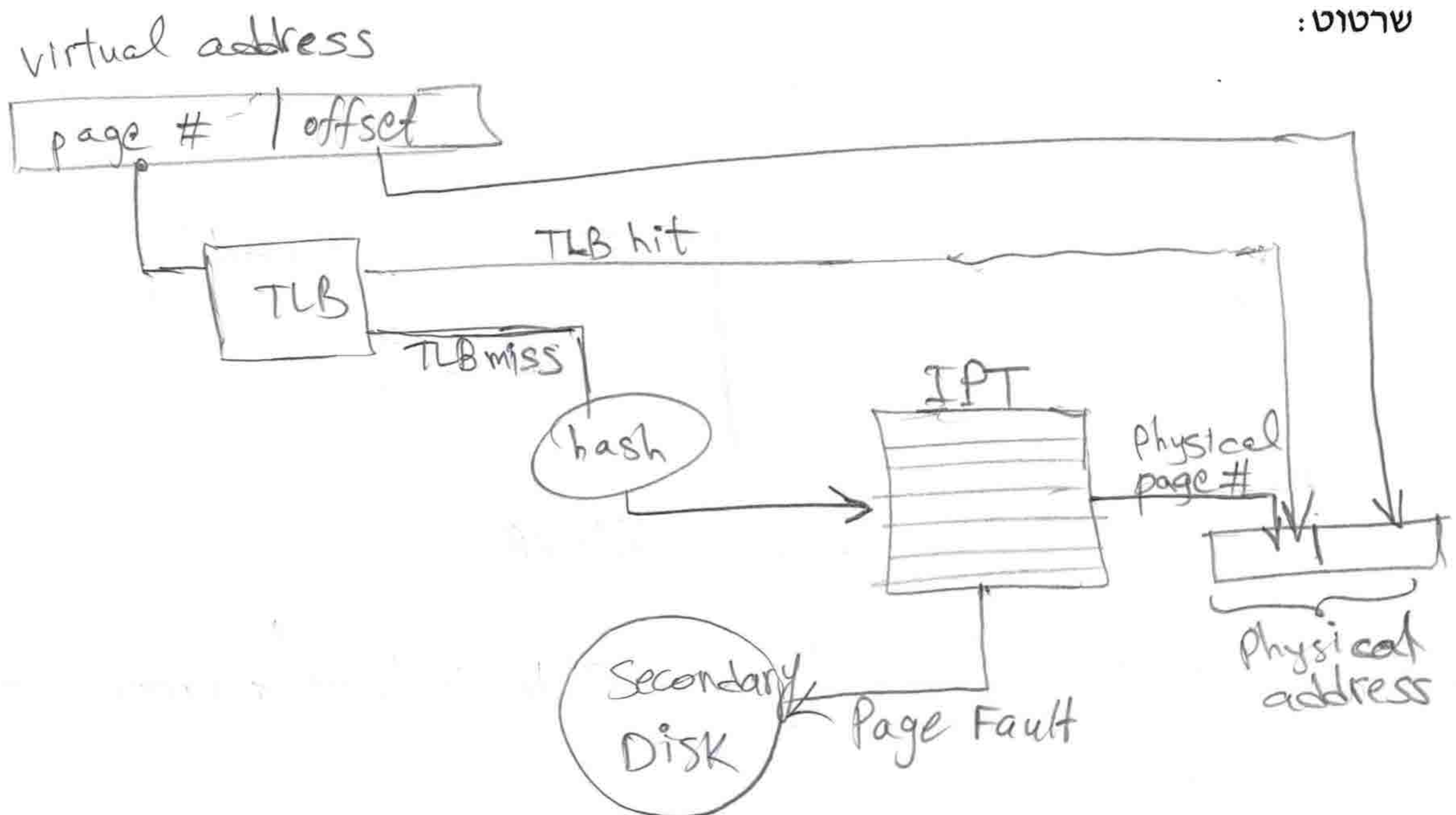
DMA הוא רכיב של בקר המאפשר לפרוטוקולי ישימות לזיכרון הראשוני
לשלוש מאותיות ה-CPU. קיים חשש שלא תתאפשר החלפת דפים במידת
הנדרשת הנתונים ויכתבו נתונים עם דפים שלא יולצו לפרוטוקולי ישימות הראשוני.

שאלה 8

מהו inverted page table? ציירו כיצד מתבצע תרגום כתובת לוגית לכתובת פיזית באמצעות
inverted page table.

inverted page table הנה טבלת דפים שבה הסימנים הם כתובות
המסגרות (frames) בזיכרון הראשוני. תרגום הכתובת הראשונית
לכתובת הראשונית hash table. שמאיר את כל ויטאליות לכתובת הראשונית.

שרטוט:



מה קורה בעת ההתעלמות?

1-

המשך הבחינה בעמוד הבא

חלק ג (20 נקודות)

ענו על ארבע שאלות הרב-ברירה (אמריקאיות) 9-12. משקל כל שאלה 5 נקודות.

שאלה 9

במערכת ניהול זיכרון מדפדף נהוגה מדיניות של pre-paging – הבאת מספר כלשהו של דפים השייכים לתהליך בכל פעם שהתהליך עובר מהדיסק לזיכרון. בחרו טענה נכונה:

א. הבאת קבוצת דפים שנבחרה בקפידה היא פעולה שיכולה להוריד את כמות פסיקות הדפים (page faults) במערכת.

ב. אין טעם להביא דפים מראש שכן הדבר כרוך בפעולת פינוי בשלב מאוחר יותר.

ג. מדיניות זו עומדת בסתירה לעקרון קבוצת העבודה.

ד. מדיניות זו ניתנת למימוש רק בשילוב עם האלגוריתם האופטימאלי להחלפת הדפים.

שאלה 10

בחרו את הפעולה היקרה ביותר במונחים של מעברי בלוקים של הדיסק (disk block transfers) בהנחה שלא קיימים נתונים רלוונטיים בזיכרון המטמון (buffer cache):

א. פתיחת קובץ באמצעות open

ב. קריאת בלוק אחד באמצעות read

ג. קריאת תו אחד באמצעותgetc

ד. התשובות א' וב' הן הנכונות

שאלה 11

כאשר מדובר במבנה מערכת הפעלה לפי מודל שרת-לקוח (client-server model), מהי התכונה אשר מהווה חיסרון מובהק של המודל?

א. העדר מבנה כלשהו. המערכת היא אוסף שגרות אשר כל אחת מהן יכולה לקרוא לשגרה אחרת מן האוסף.

ב. חוסר אפשרות התאמה למערכות מבוזרות (distributed systems).

ג. התקורה (overhead) שבתקשורת בין רכיבי המערכת.

ד. כל התשובות הקודמות נכונות.

המשך הבחינה בעמוד הבא

-5

שאלה 12

מערכת כוללת p תהליכים, שכל אחד מהם זקוק ל- m יחידות של משאב, לכל היותר, והמערכת כוללת בסך הכול r יחידות. נסחו תנאי מספיק לכך שהמערכת לא תגיע ל- deadlock בשום סדרת הקצאות.

א. $r > (m-1)p + 1$

ב. $m > (r-1)p + 1$

ג. $p > (m-1)r + 1$

ד. $r > (p-1)p + m$

בהצלחה!

תהליך 1 m יח'
תהליך 2 m יח'
 \vdots
תהליך p m יח'

סה"כ מע': r

אלגוריתם הבנקאי

הסבר: אם אחד התהליכים מחזיק ב- m יחידות הוא יכול לסיים את פעולתו, לשחרר את המשאבים שלו ותהליך אחר יוכל להשלים בהם ולשחרר גם הוא יחידות חסרות.

לפיכך במקרה הגרוע ביותר, של תהליך אחר ב- $m-1$ יחידות (לפי גס של תהליך צריך m יחידות כדי לפעול). במקרה כזה, מספיק שיש וחיה משאב נוספת מזה $m-1$ יחידות (אחד התהליכים יכול להשלים את היחידה ה- m ית לבחשה לו).

לכן, בוודאות אם $r > (m-1)p + 1$ התהליכים לא יתהוו בבעיה.
