

# **Designing an Operational Amplifier**

**Vellios George Serafeim  
AEM: 9471**

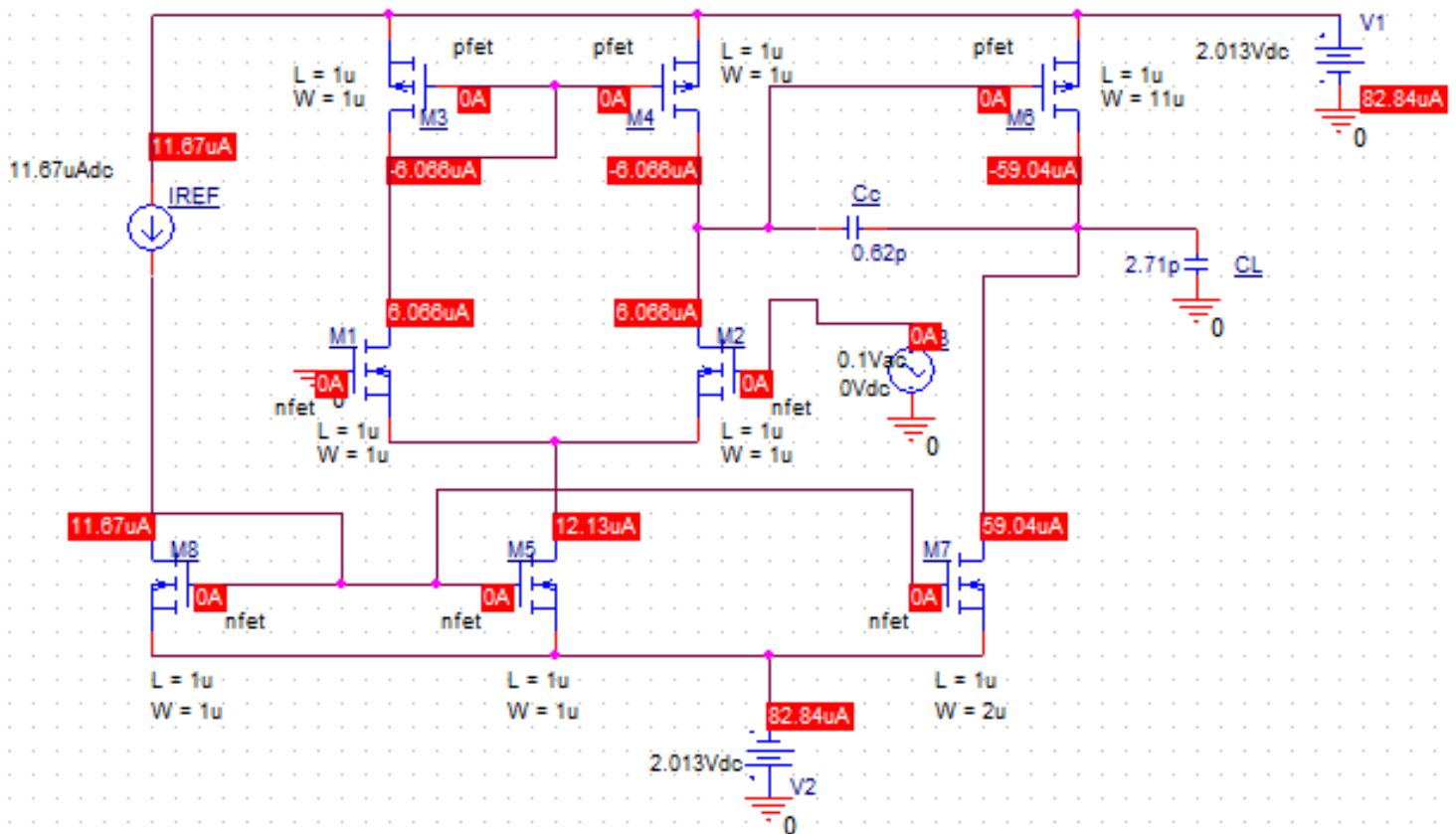
A design algorithm was designed for a first estimate of the op amp parameters. The operand is an n - MOS input and the variation of  $V_{to}$  is chosen to be  $\pm 0.15$  V. The L of the transistors was chosen to be  $1\mu\text{m}$  and the value of  $C_c$  to be greater than  $0.22 C_L$ .

Specification	Price for AEM: 9471
CL	2.71pF
MR	$>18.71\text{v/ m S}$
Vdd	2.013V
Vs	-2.013V
GB	$>7.71\text{MHz}$
A	$>20.71\text{dB}$
P	$<50.71\text{mW}$

Based on the above, the algorithm approximately calculated that:

- $C_c=0.62\text{pF}$
- $I_{ref}=I_5= 11.67\text{ }\mu\text{A}$
- $L=1\text{ m A}$
- $W_1=1\text{ }\mu\text{A}$  ( $S_1=0.4467$ )
- $W_2=1\text{ }\mu\text{A}$  ( $S_2=0.4467$ )
- $W_3=1\text{ }\mu\text{A}$  ( $S_3=1$ )
- $W_4=1\text{ }\mu\text{A}$  ( $S_4=1$ )
- $W_5=1\text{ }\mu\text{A}$  ( $S_5=0.3819$ )
- $W_6=11\text{ }\mu\text{A}$  ( $S_6=10.91$ )
- $W_7=2\text{ }\mu\text{A}$  ( $S_7=2.08$ )
- $W_8=1\text{ }\mu\text{A}$  ( $S_8=1.0294$ )

This is how the following original circuit was designed in Spice :



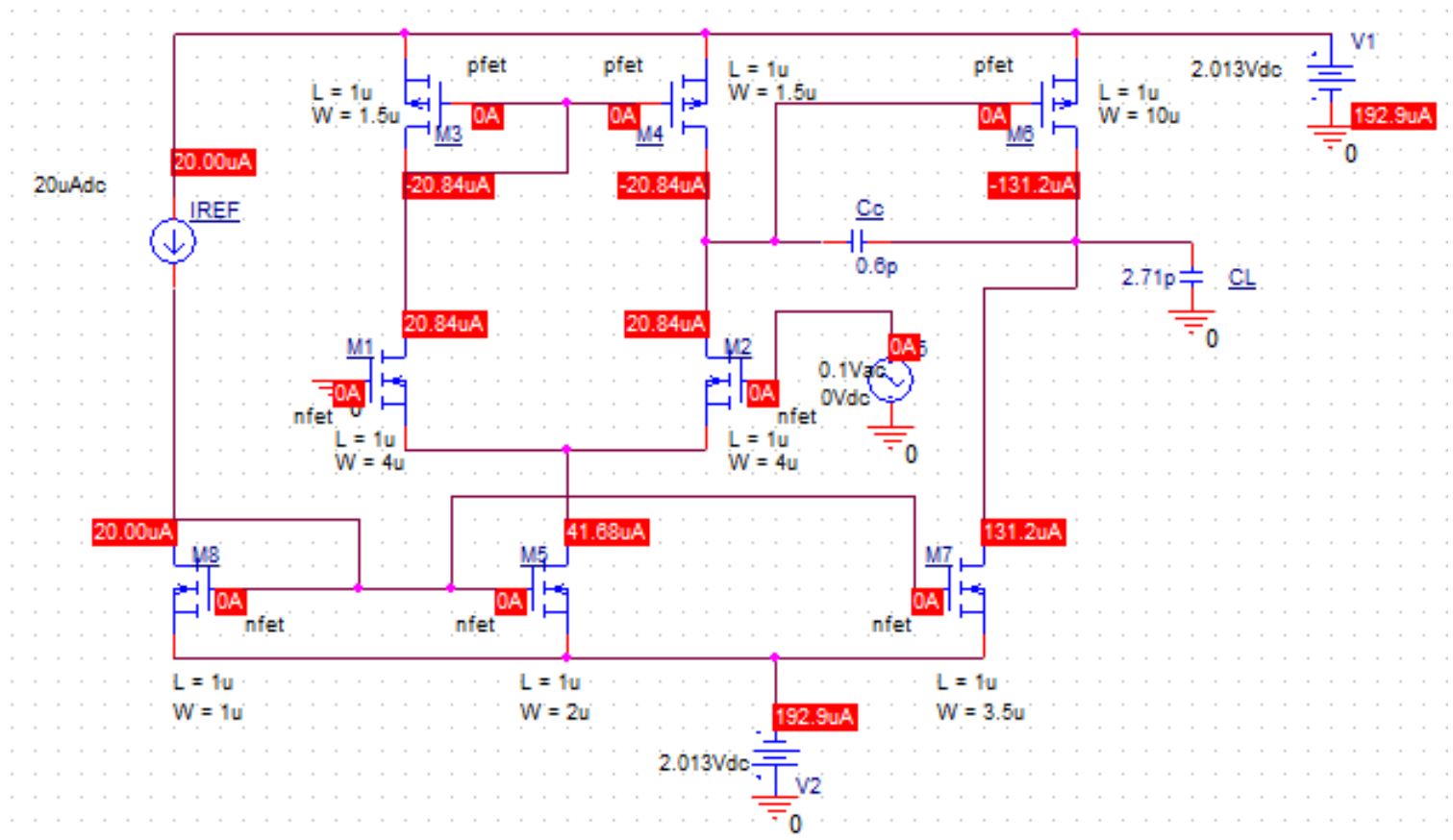
The currents have values close to the theoretical ones, so the next step is tuning .

First we want to increase the GB . Thus we increase  $W_1$ ,  $W_2$  to  $3m$ . The phase margin is greater than 60 degrees, so we increase  $W_7$  to  $3m$ . Next, we want to increase SR . We increase  $I_{ref}$  to  $20\mu A$  and  $\tau_o$  of  $W_3$  in  $2m$  so  $I_5$  becomes  $40\mu A$  . We also reduce  $C_c$  to  $0.6p$  and increase  $W_3$ ,  $W_4$  to  $1.5m$ . For temperatures from 0 to 90 degrees Celsius the SR condition is satisfied. But GB was not satisfied for 0 points, so we increase  $W_1$ ,  $W_2$  to  $4m$ . The phase margin is greater than 60 degrees, so we increase  $W_7$  to  $3.5m$  and decrease  $W_6$  to  $10m$ . Finally the specifications are as follows:

- $C_c = 0.6pF$
- $I_{ref} = 20\mu A$  \_

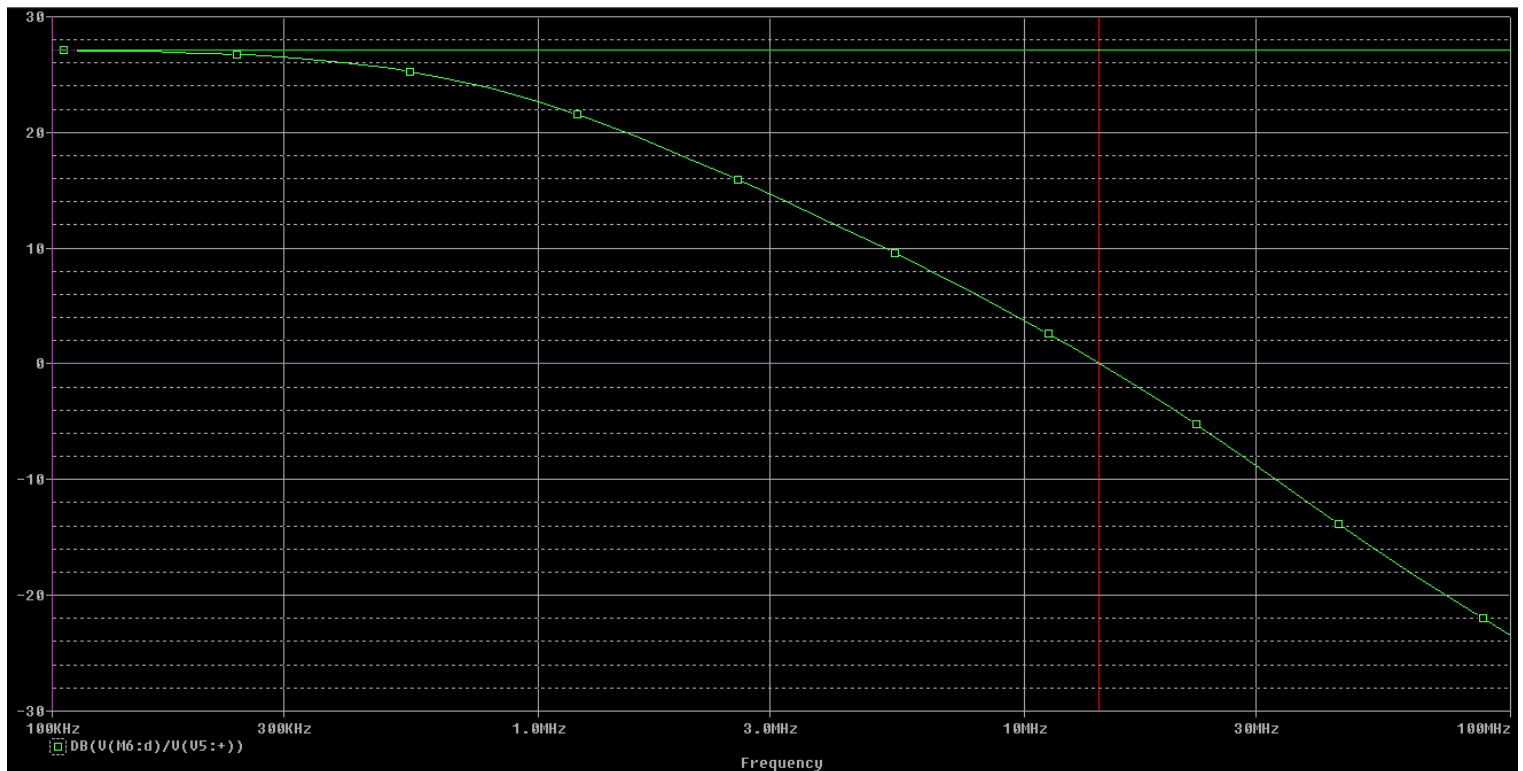
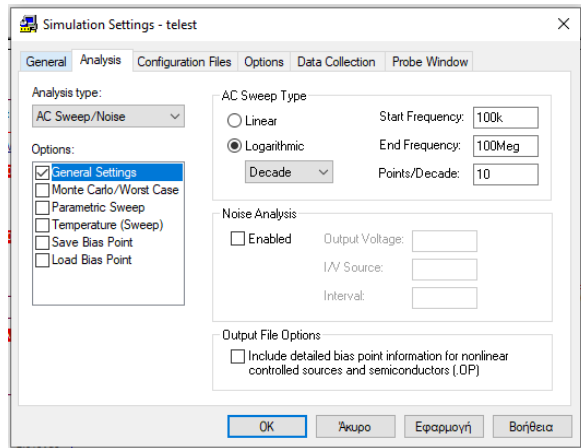
- $I_5 = 41.68 \text{ m A}$
- $L = 1 \text{ m A}$
- $W_1 = 4 \mu\text{A}$
- $W_2 = 4 \text{ m A}$
- $W_3 = 1.5 \text{ m A}$
- $W_4 = 1.5 \text{ m A}$
- $W_5 = 2 \mu\text{A}$
- $W_6 = 10 \text{ m A}$
- $W_7 = 3.5 \text{ m A}$
- $W_8 = 1 \text{ m A}$

So the figure is as follows:



## Calculation of A, GB and phase margin

0.1 V Vac source on Vin + and ground Vin - (in the above picture). We do AC sweep and we observe from the dB curve (  $V_{out} / V_{in}$  ) which is the largest A and where the curve intersects 0 and therefore how much GB is .

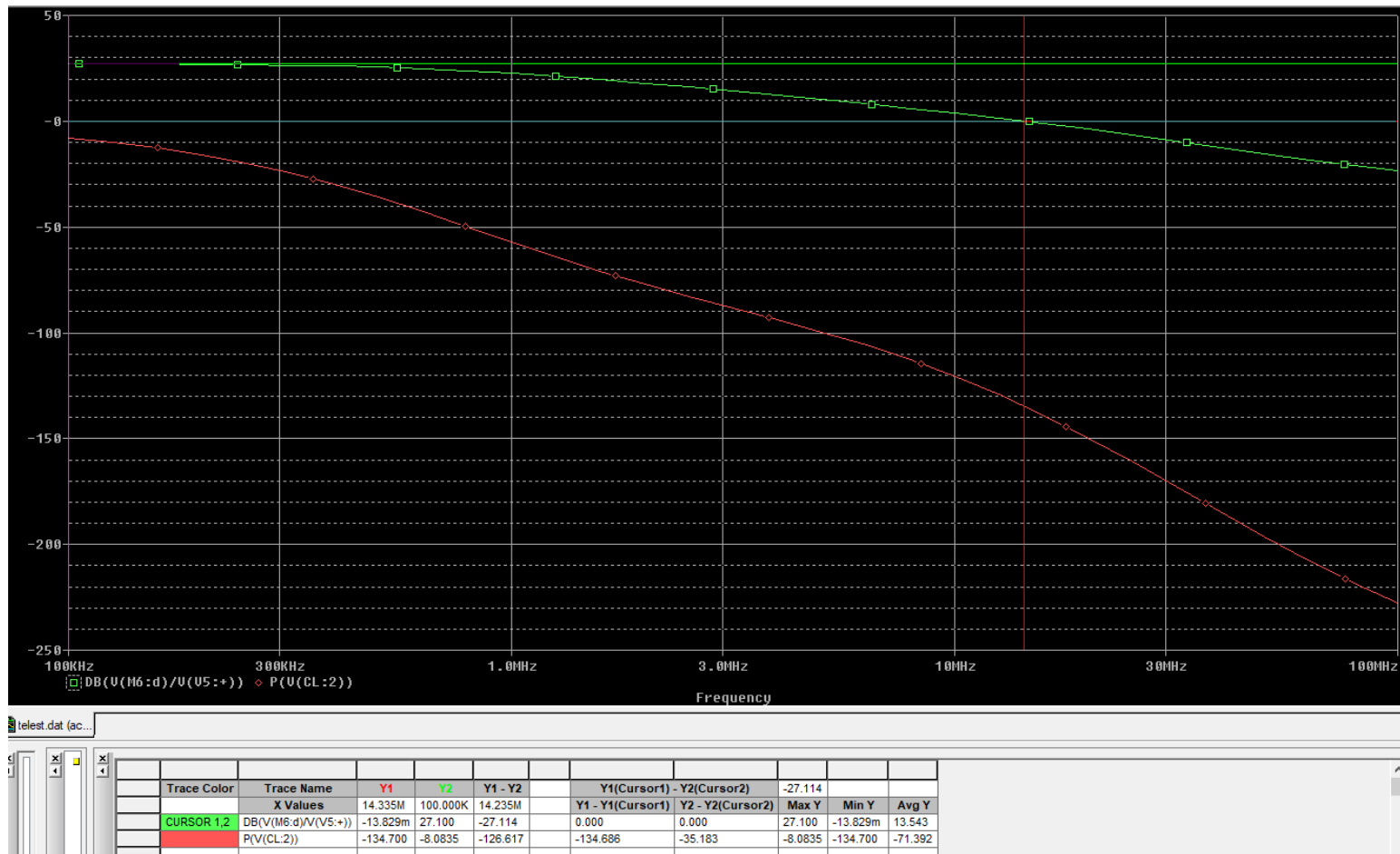


telest.dat (ac...)

--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--

We observe that  $A=27.09 \text{ dB} > 20.71 \text{ dB}$  , which is valid  
 $GB =14.233 \text{ MHz} > 7.71 \text{ MHz}$  , valid

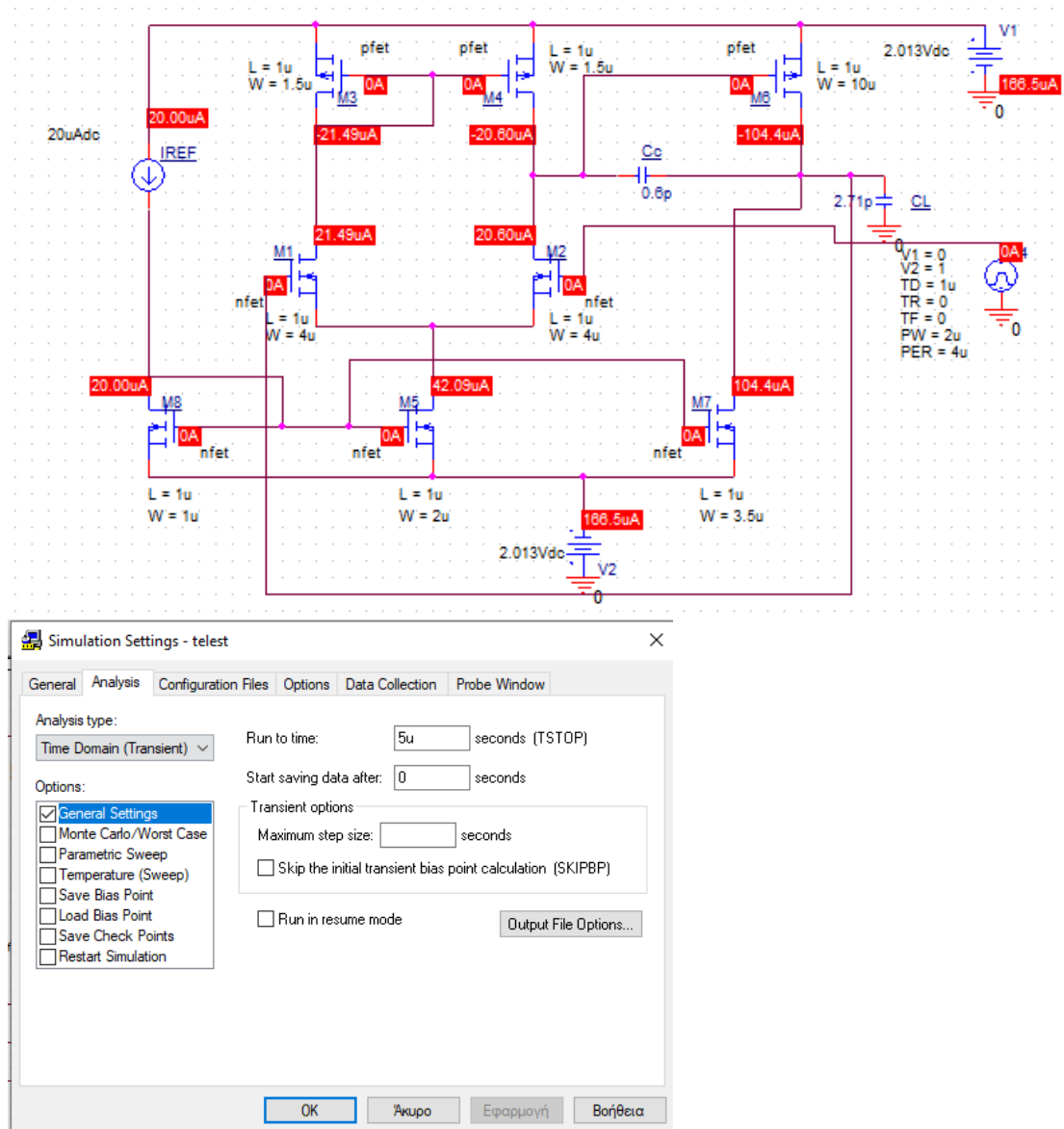
For the phase margin, in the same simulation we also put the phase of the output, and in the area where A becomes 0, we see how many degrees the phase is and subtract their absolute value from 180 degrees.

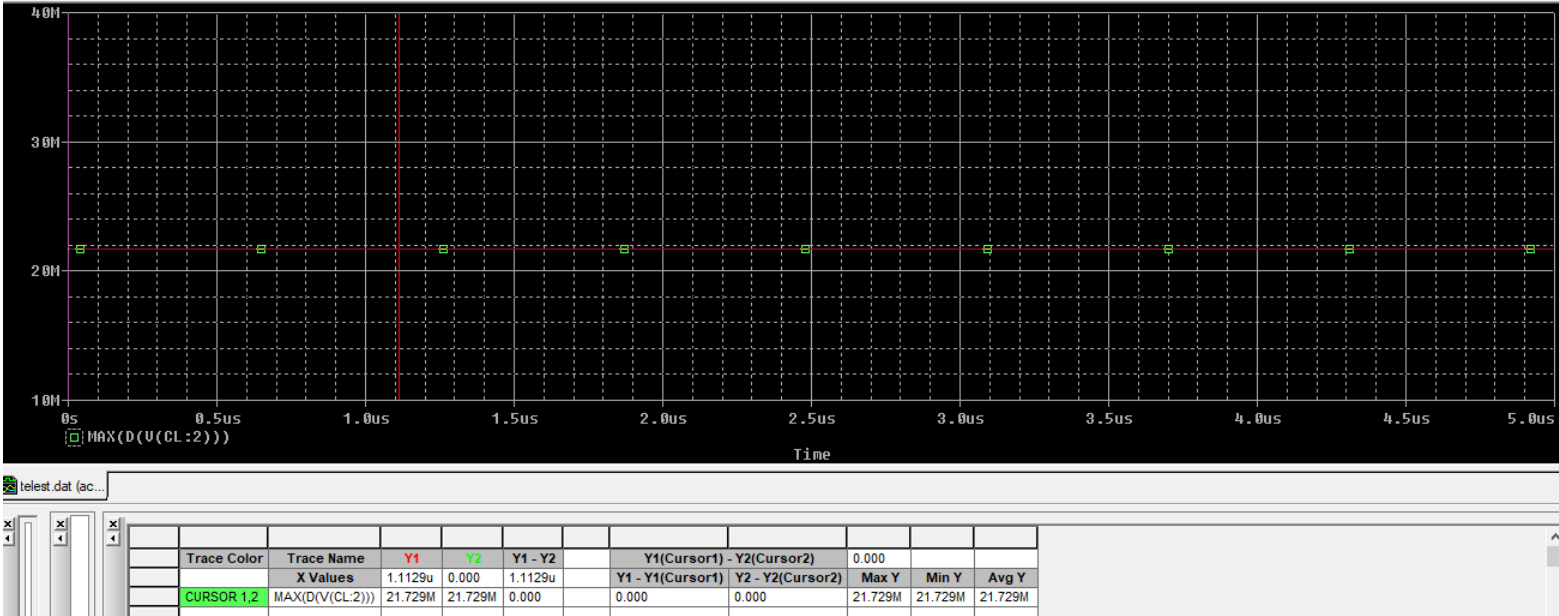


So  $PM= 180 - 134.7=45.3$  degrees, between 45 and 60, accepted.

## Calculation of SR

To measure SR we set the operational amplifier in unity gain circuit and apply to the input a square pulse of width 1 V and very short duration. SR is then calculated by finding the maximum slope of the output signal.

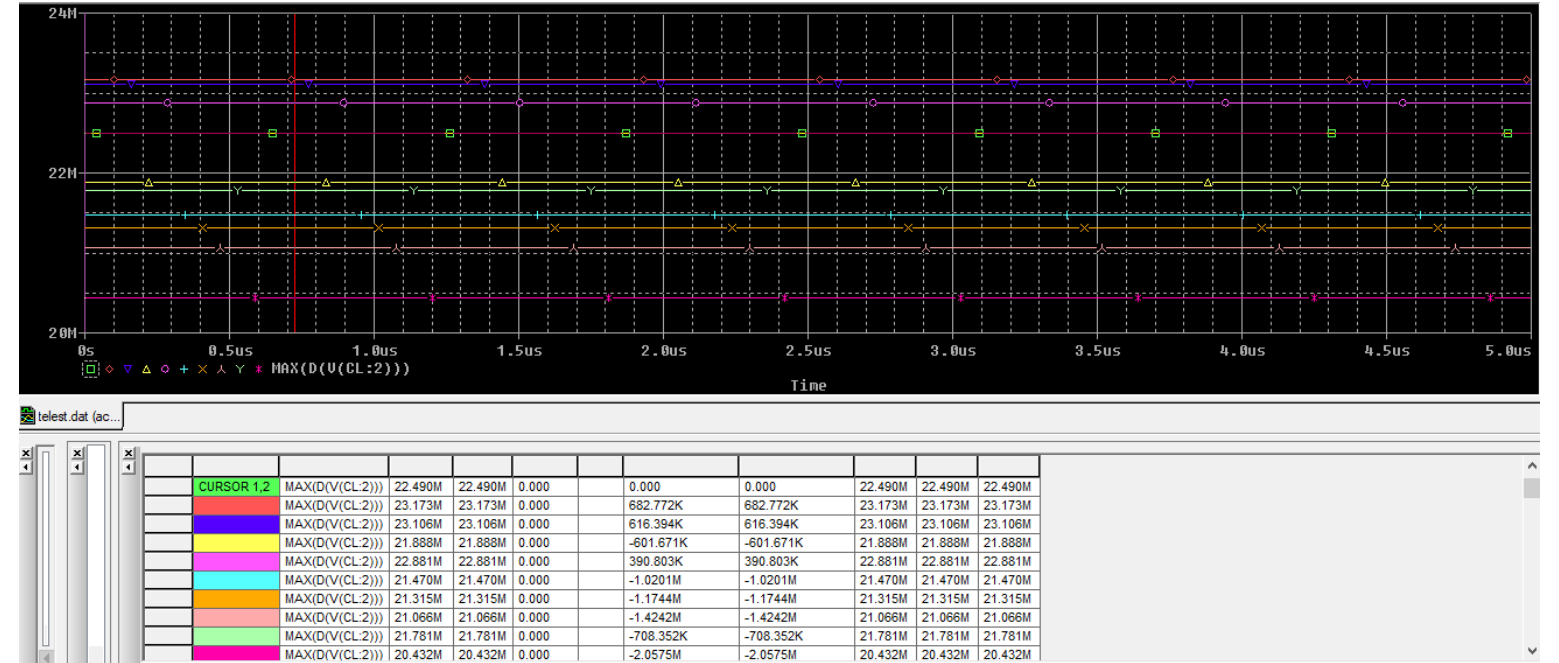




So  $SR=21.729 \text{ V/ } \mu\text{S} > 18.71 \text{ V/ } \mu\text{S}$  , valid .

We are also looking to check if the above conditions apply to temperatures of 0-90 degrees Celsius.

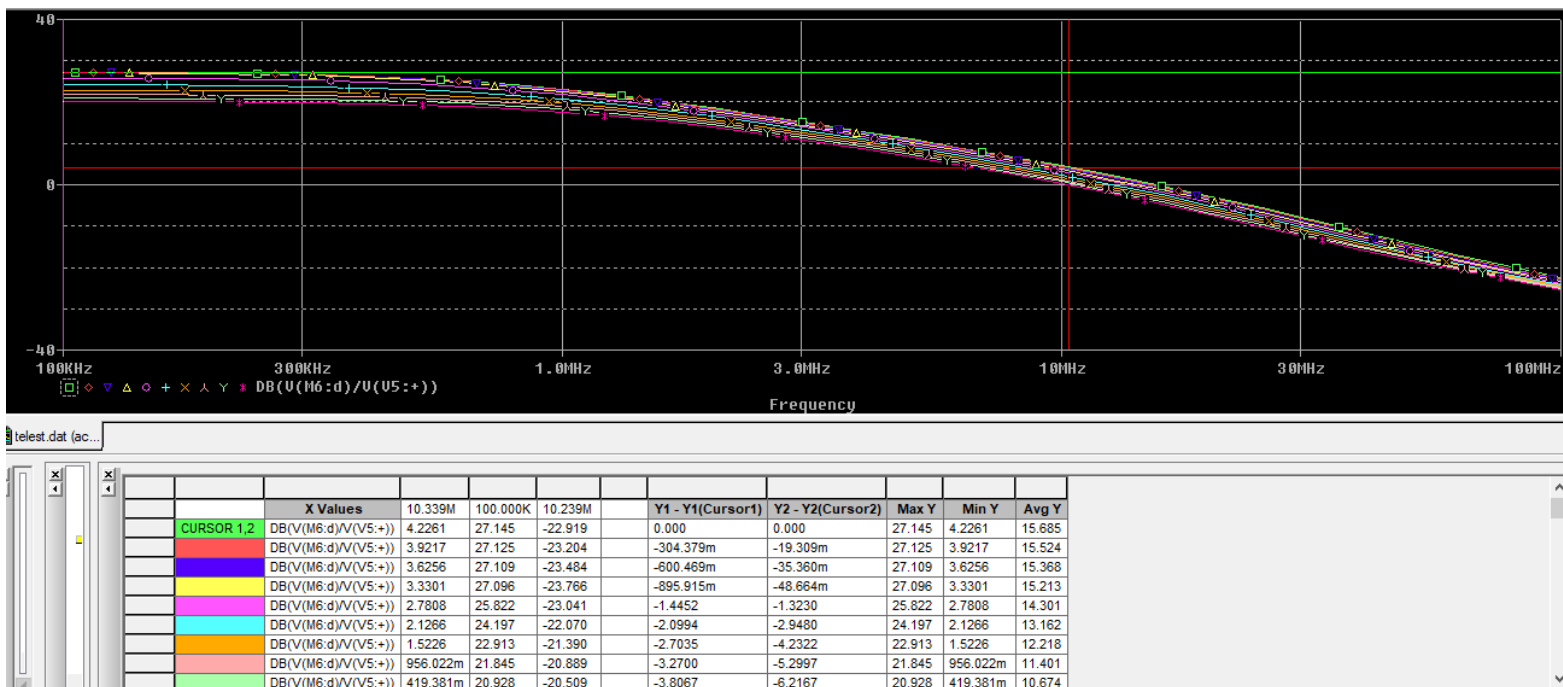
For the SR :



The smallest is for a temperature of 90 degrees Celsius, but the condition also applies to this, since  $20.432 > 18.71$ .

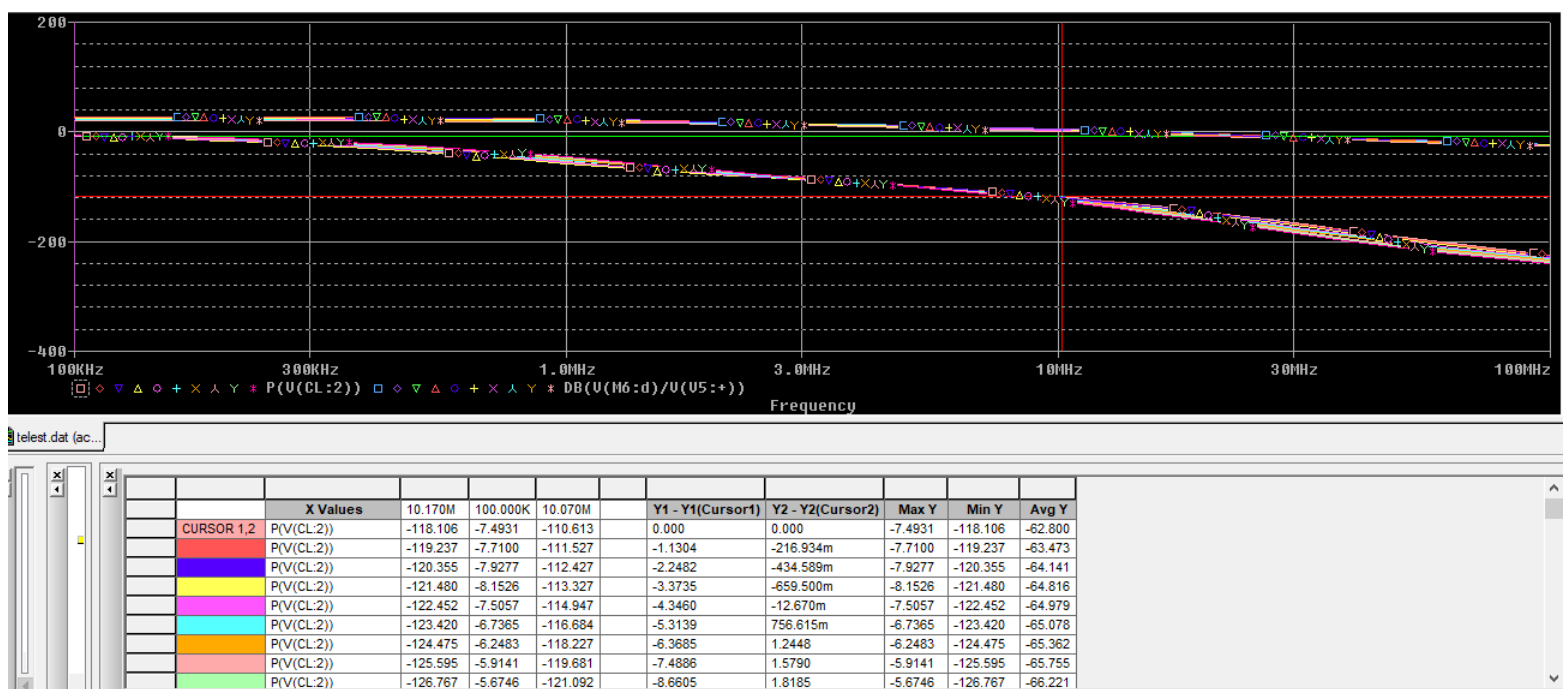


For A and GB :



The smallest A is for a temperature of 90 degrees where again the condition (20.92>20.71) applies, while the condition for the GB applies to all temperatures since for each GB temperature >10 MHz >7.71 MHz .

For the phase margin:



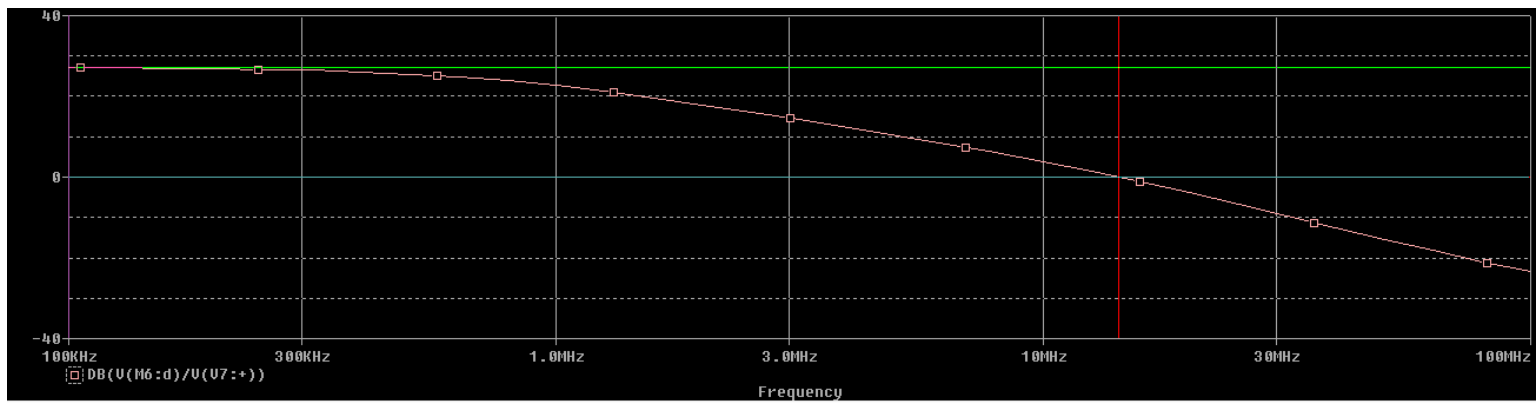
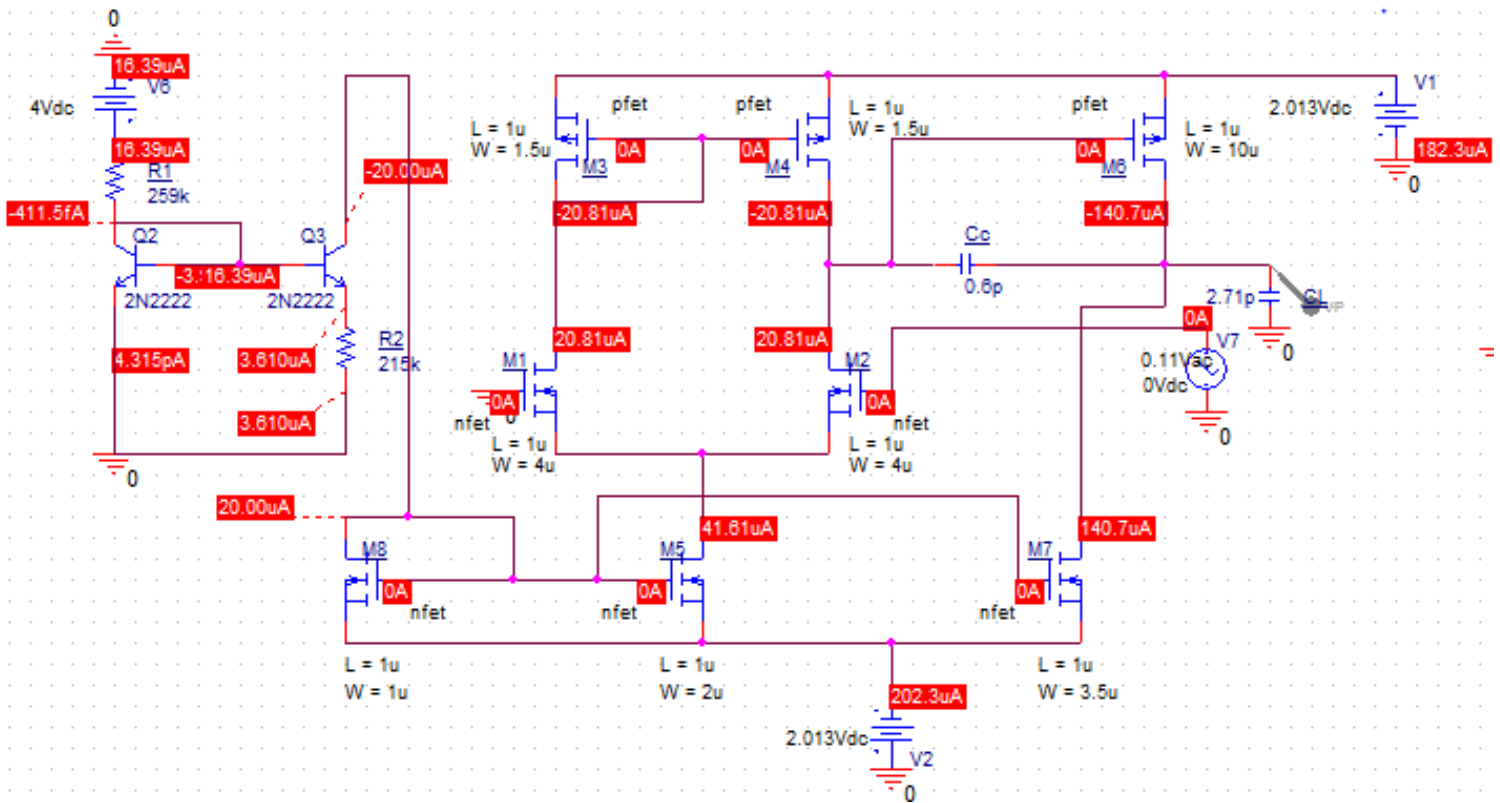
The phase margin for all values is between 45.3 and 51.8 degrees, which is acceptable.

Fee for the power applies:

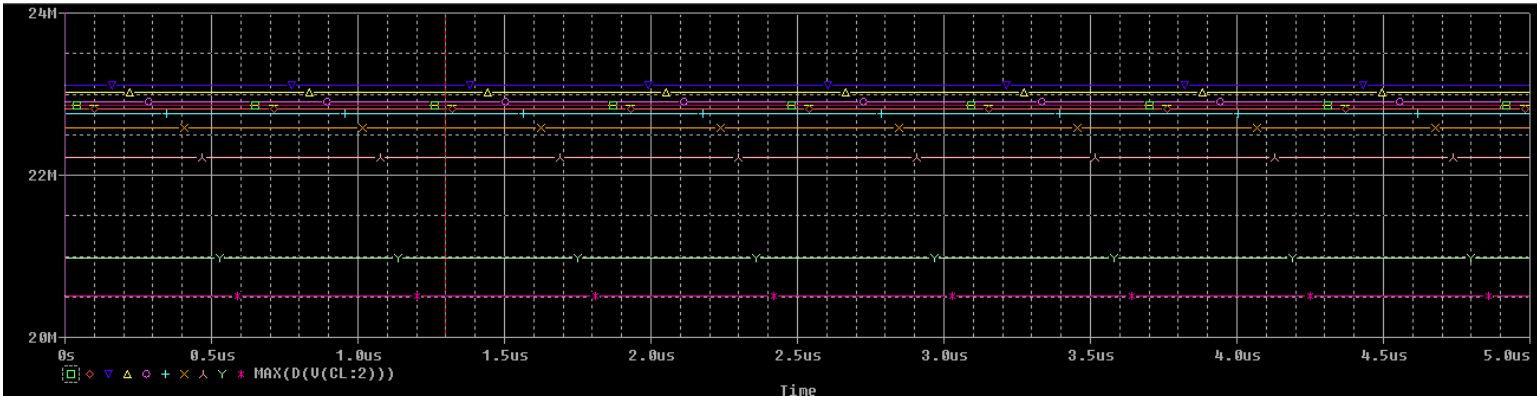
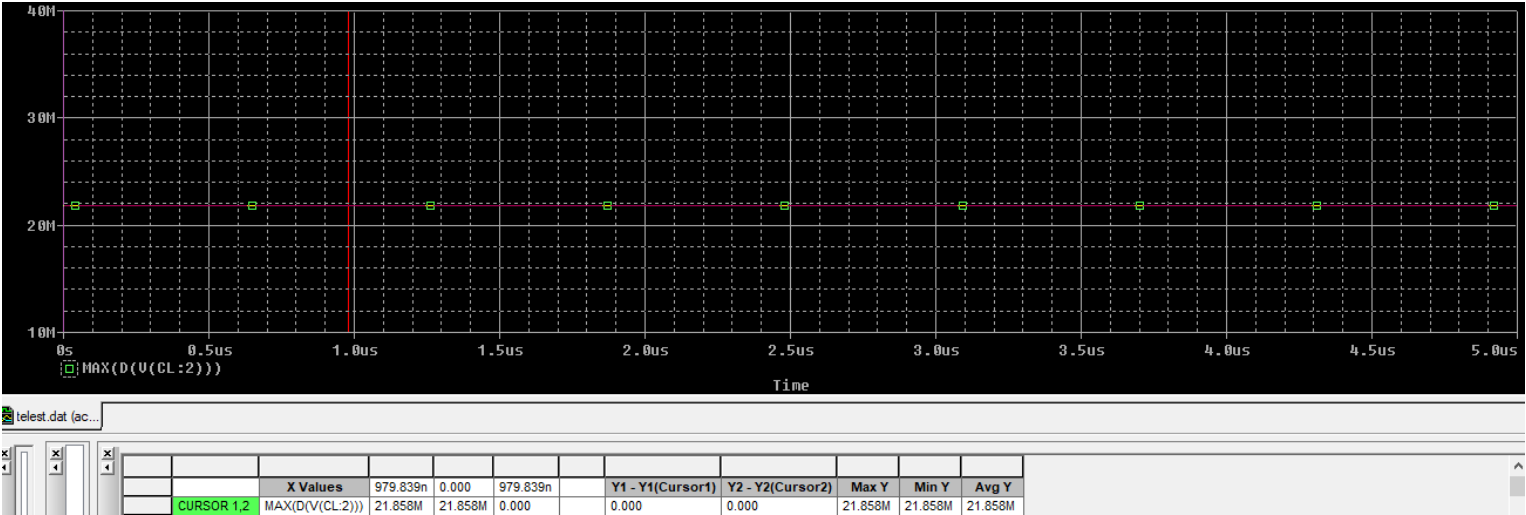
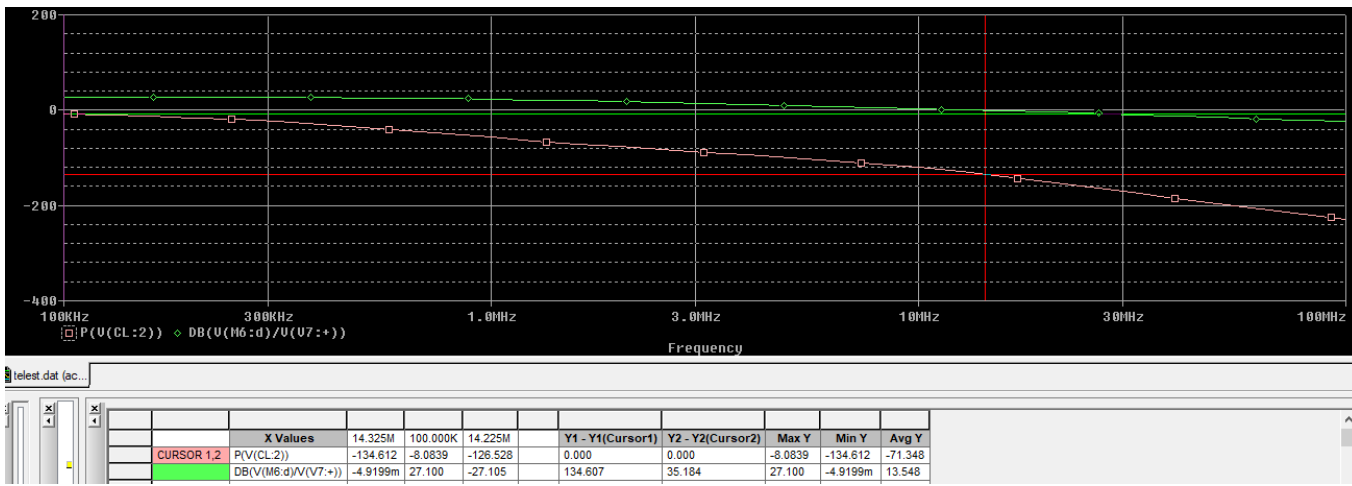
$$P_{diss} = (I_6 + I_5) \times (V_{DD} + V_{SS}) = (131.2 + 41.68) \times 10^{-6} \times 4.026 = 0.00069601488W = 0.696mW < 50.71mW, \text{ accepted.}$$

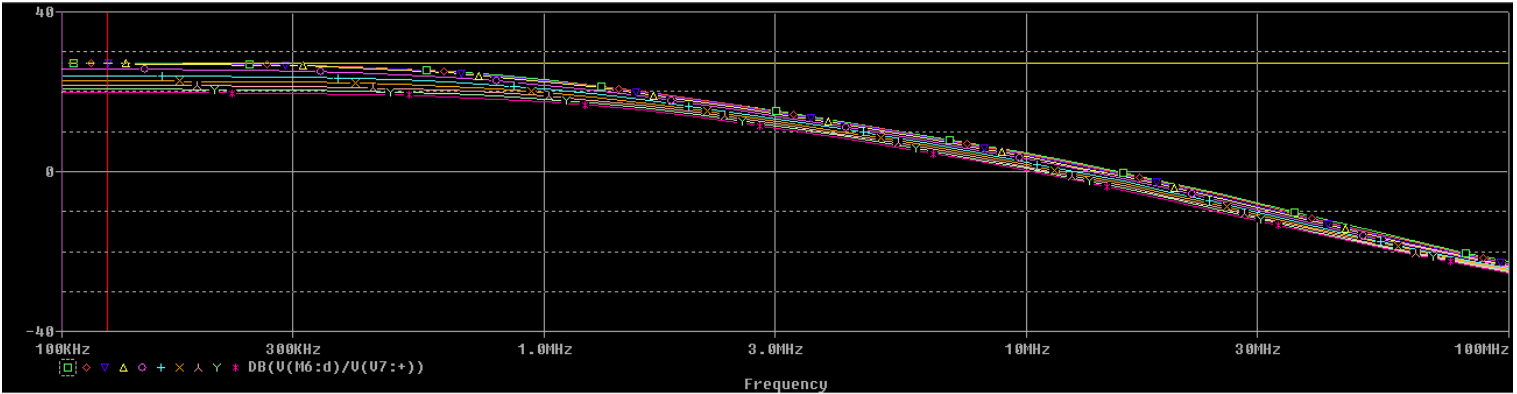
**So all conditions are met.**

Finally, we replace the ideal current source with a wildar current source with 2 N 2222 bipolar transistors with resistances found after testing to be equal to  $R_1 = 259 \text{ k}$ ,  $R_2 = 215 \text{ k}$ . The above diagrams are recreated for the new current source and are observed below:



		X Values	14.275M	100.000K	14.175M		Y1 - Y1(Cursor1)	Y2 - Y2(Cursor2)	Max Y	Min Y	Avg Y
	CURSOR 1,2	DB(V(M6.d)/V(V7:+))	32.852m	27.100	-27.067		0.000	0.000	27.100	32.852m	13.566





Trace Color	Trace Name	Y1	Y2	Y1 - Y2	Y1(Cursor1) - Y2(Cursor1)	Y2 - Y2(Cursor2)	Max Y	Min Y	Avg Y
CURSOR 1,2	DB(V(M6:d)/V(U7:+))	27.115	27.152	-37.326m	0.000	0.000	27.152	27.115	27.133
	DB(V(M6:d)/V(U7:+))	27.091	27.130	-39.365m	-23.958m	-21.919m	27.130	27.091	27.111
	DB(V(M6:d)/V(U7:+))	27.070	27.111	-41.454m	-44.820m	-40.692m	27.111	27.070	27.091
	DB(V(M6:d)/V(U7:+))	27.052	27.095	-43.666m	-63.159m	-56.819m	27.095	27.052	27.073
	DB(V(M6:d)/V(U7:+))	25.667	25.702	-35.772m	-1.4482	-1.4498	25.702	25.667	25.684
	DB(V(M6:d)/V(U7:+))	24.001	24.029	-28.095m	-3.1136	-3.1228	24.029	24.001	24.015
	DB(V(M6:d)/V(U7:+))	22.689	22.713	-23.666m	-4.4257	-4.4394	22.713	22.689	22.701
	DB(V(M6:d)/V(U7:+))	21.599	21.620	-20.809m	-5.5155	-5.5320	21.620	21.599	21.610

